



ESP-15F 规格书

版本 V1.0

版权 ©2019

免责声明和版权公告

本文中的信息，包括供参考的 URL 地址，如有变更，恕不另行通知。

文档“按现状”提供，不负任何担保责任，包括对适销性、适用于特定用途或非侵权性的任何担保，和任何提案、规格或样品在他处提到的任何担保。本文档不负任何责任，包括使用本文档内信息产生的侵犯任何专利权行为的责任。本文档在此未以禁止反言或其他方式授予任何知识产权使用许可，不管是明示许可还是暗示许可。

文中所得测试数据均为安信可实验室测试所得，实际结果可能略有差异。

Wi-Fi 联盟成员标志归 Wi-Fi 联盟所有。

文中提到的所有商标名称、商标和注册商标均属其各自所有者的财产，特此声明。

最终解释权归深圳市安信可科技有限公司所有。

注意

由于产品版本升级或其他原因，本手册内容有可能变更。深圳市安信可科技有限公司保留在没有任何通知或者提示的情况下对本手册的内容进行修改的权利。本手册仅作为使用指导，深圳市安信可科技有限公司尽全力在本手册中提供准确的信息，但是深圳市安信可科技有限公司并不确保手册内容完全没有错误，本手册中的所有陈述、信息和建议也不构成任何明示或暗示的担保。

文件制定/修订/废止履历表

版本	日期	制定/修订内容	制定	核准
V0.9	2016.10.25	首次制定	杨小飞	
V1.0	2019.11.15	资料更新	谢一骥	

目录

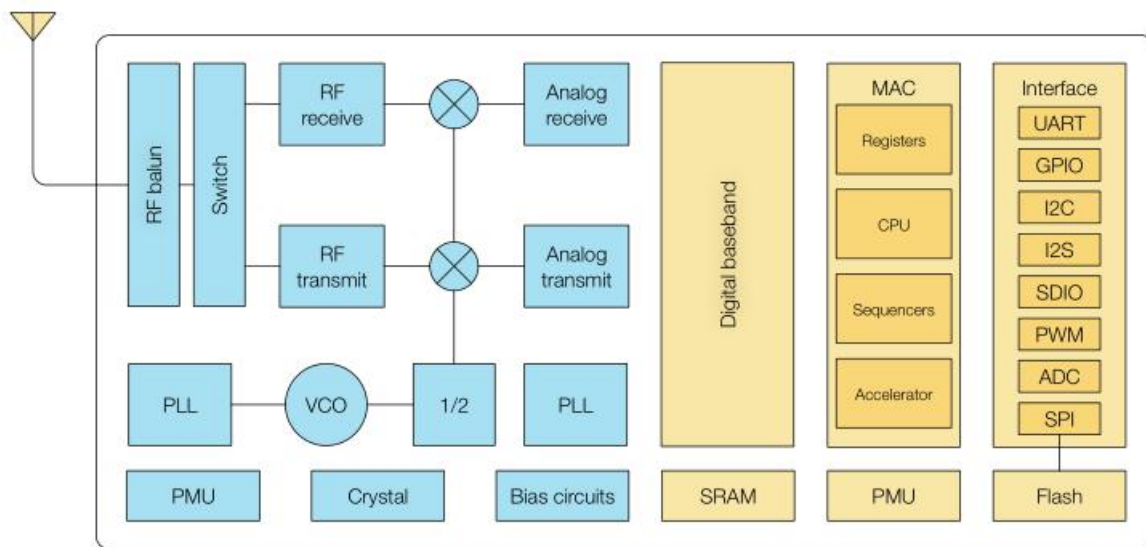
一、 产品概述.....	5
二、 电气参数.....	8
三、 外观尺寸.....	9
四、 管脚定义.....	10
五、 原理图.....	11
六、 设计指导.....	11
七、 回流焊曲线图.....	14
八、 包装信息.....	15
九、 联系我们.....	15

一、产品概述

ESP-15F 是由安信可科技开发的 Wi-Fi 模块，该模块核心处理器 ESP8266 在较小尺寸封装中集成了业界领先的 Tensilica L106 超低功耗 32 位微型 MCU，带有 16 位精简模式，主频支持 80 MHz 和 160 MHz，支持 RTOS，集成 Wi-Fi MAC/ BB/RF/PA/LNA。

ESP-15F Wi-Fi 模块支持标准的 IEEE802.11 b/g/n 协议，完整的 TCP/IP 协议栈。用户可以使用该模块为现有的设备添加联网功能，也可以构建独立的网络控制器。

ESP8266 是高性能无线 SoC，以最低成本提供最大实用性，为 Wi-Fi 功能嵌入其他系统提供无限可能。



ESP8266 拥有完整的且自成体系的 Wi-Fi 网络功能，既能够独立应用，也可以作为从机搭载于其他主机 MCU 运行。当 ESP8266 独立应用时，能够直接从外接 flash 中启动。内置的高速缓冲存储器有利于提高系统性能，并且优化存储系统。

另外一种情况是，ESP8266 只需通过 SPI/SDIO 接口或 UART 接口即可作为 Wi-Fi 适配器，应用到基于任何微控制器设计中。

ESP8266 强大的片上处理和存储能力，使其可通过 GPIO 口集成传感器及其他应用的特定设备，大大地降低了前期开发的成本。

特性

- 完整的 802.11b/g/n Wi-Fi SOC 模块
- 内置 Tensilica L106 超低功耗 32 位微型 MCU，主频支持 80 MHz 和 160 MHz，支持 RTOS
- 内置 1 路 10 bit 高精度 ADC
- 仅支持 UART 接口
- 采用 PH2.54 接线器/DIP-8 封装
- 集成 Wi-Fi MAC/ BB/RF/PA/LNA
- 支持多种休眠模式，待机功耗低至 1.0mW
- 串口速率最高可达 4Mbps
- 内嵌 Lwip 协议栈
- 支持 STA/AP/STA+AP 工作模式
- 支持安卓、IOS 的 Smart Config (APP) /AirKiss (微信) 一键配网
- 支持串口本地升级和远程固件升级 (FOTA)
- 通用 AT 指令可快速上手
- 支持二次开发，集成了 Windows、Linux 开发环境
- 支持 5V 供电

主要参数

表 1 主要参数说明

模块型号	ESP-15F
封装	PH2.54 接线器/DIP-8 封装
尺寸	41.3*24.1*6.6(±0.2)MM (L*W*H, 高度以排针母座为准)
天线形式	板载 PCB 天线/IPEX 外接天线
频谱范围	2400 ~ 2483.5MHz
工作温度	-20 °C ~ 70 °C
存储环境	-40 °C ~ 125 °C , < 90%RH
供电范围	供电电压 5V, 供电电流 >800mA
支持接口	仅支持 UART
IO 口数量	3 (预留)
串口速率	支持 110 ~ 4608000 bps , 默认 115200 bps
安全性	WEP/WPA-PSK/WPA2-PSK
SPI Flash	默认 32Mbit

二、电气参数

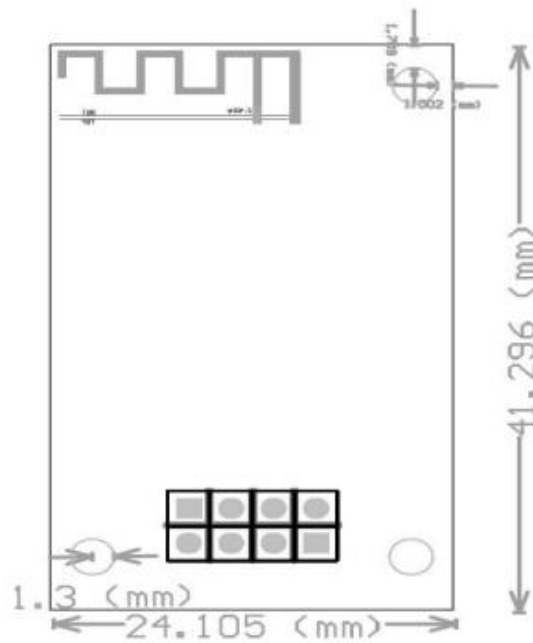
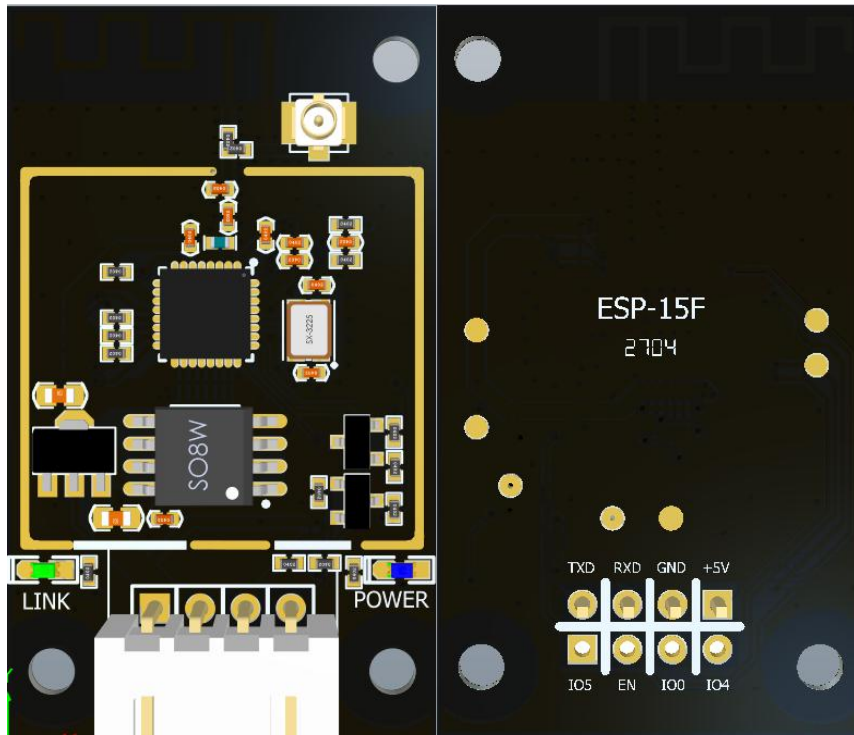
电气特性

参数	条件	最小值	典型值	最大值	单位	
供电电压	VDD	4.75	5.0	5.25	V	
I/O	V_{IL}/V_{IH}	-	-0.3/0.75VIO	-	0.25VIO/3.6	V
	V_{OL}/V_{OH}	-	N/0.8VIO	-	0.1VIO/N	V
	I_{MAX}	-	-	-	12	mA

射频性能

描述	典型值	单位
工作频率	2400 - 2483.5	MHz
输出功率		
11n 模式下, PA 输出功率为	13±2	dBm
11g 模式下, PA 输出功率为	14±2	dBm
11b 模式下, PA 输出功率	16±2	dBm
接收灵敏度		
CCK, 1 Mbps	≤-90	dBm
CCK, 11 Mbps	≤-85	dBm
6 Mbps (1/2 BPSK)	≤-88	dBm
54 Mbps (3/4 64-QAM)	≤-70	dBm
HT20 (MCS7)	≤-67	dBm

三、外观尺寸



四、管脚定义

ESP-15F 模组共接出 8 个接口，其中 UART 是常规接口，IO0/IO4/IO5/EN 作为预留接口使用。如管脚示意图，管脚功能定义表是接口定义。



ESP-15F 管脚示意图

管脚功能定义表

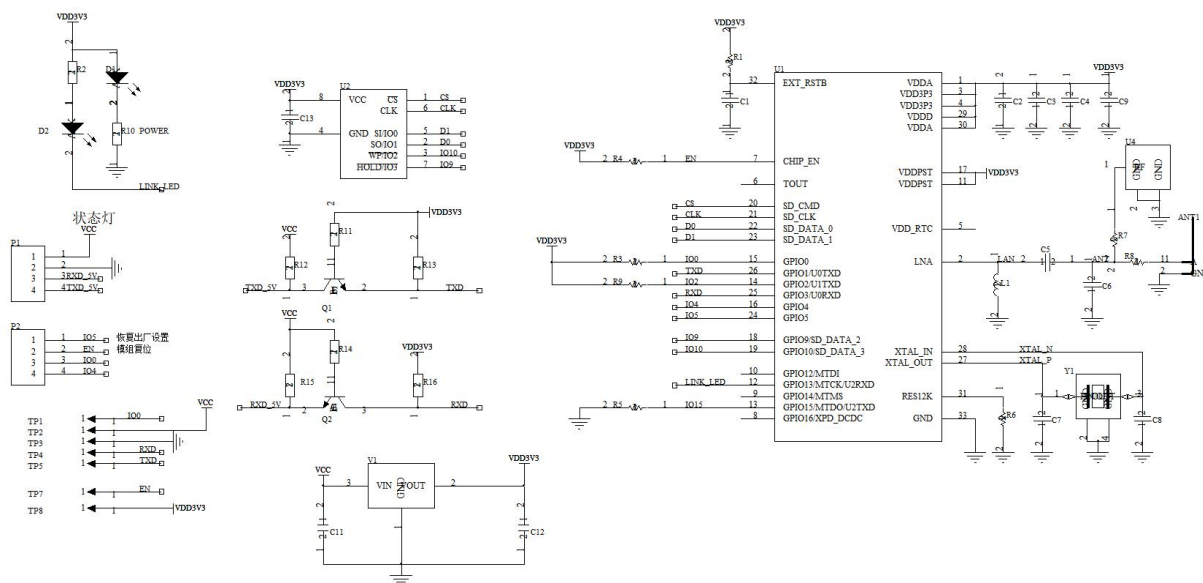
脚序	名称	功能说明	备注
1	TXD	UART0_TXD(默认 5V)	常规接口
2	RXD	UART0_RXD(默认 5V)	常规接口
3	GND	接地	常规接口
4	VCC	5 VDD; 外部供电电源输出电流建议在 800mA 以上	常规接口
5	IO4	GPI04	预留接口
6	IO0	GPI00; 下载模式: 外部拉低, 运行模式: 悬空或者外部拉高	预留接口
7	EN	芯片使能端, 高电平有效	预留接口
8	IO5	GPI05	预留接口

表 模组启动模式说明

模式	CH_PD(EN)	RST	GPI015	GPI00	GPI02	TXD0
下载模式	高	高	低	低	高	高
运行模式	高	高	低	高	高	高

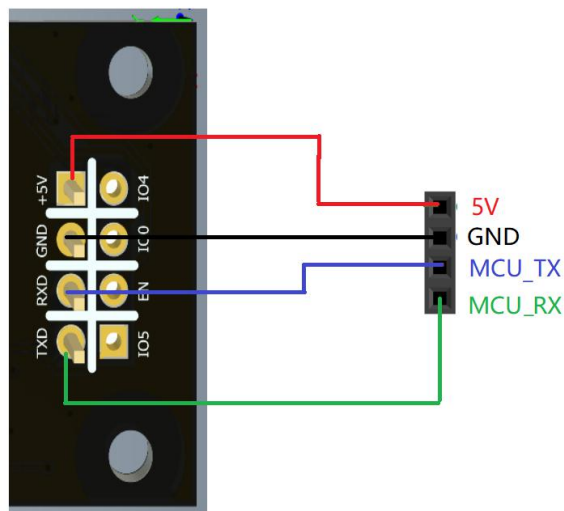
注意：部分引脚已经内部上拉，请参考原理图

五、原理图



六、设计指导

1、应用电路



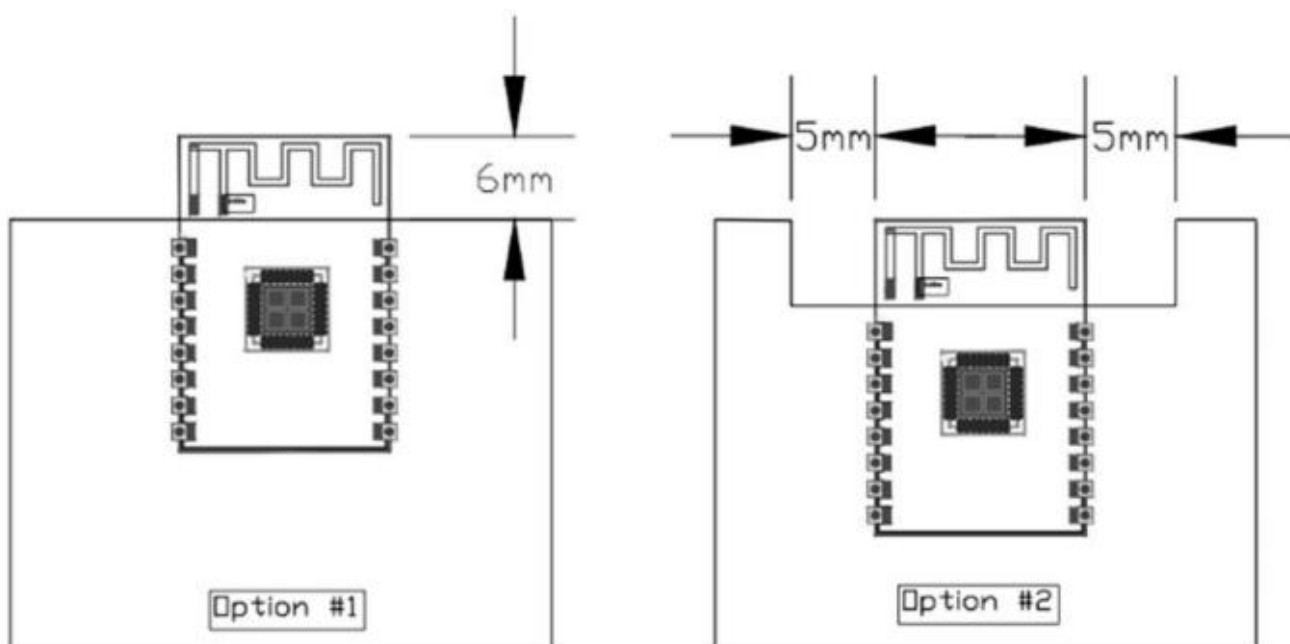
2、天线布局要求

(1)、在主板上的安装位置，建议以下 2 种方式：

方案一：把模组放在主板边沿，且天线区域伸出主板边沿。

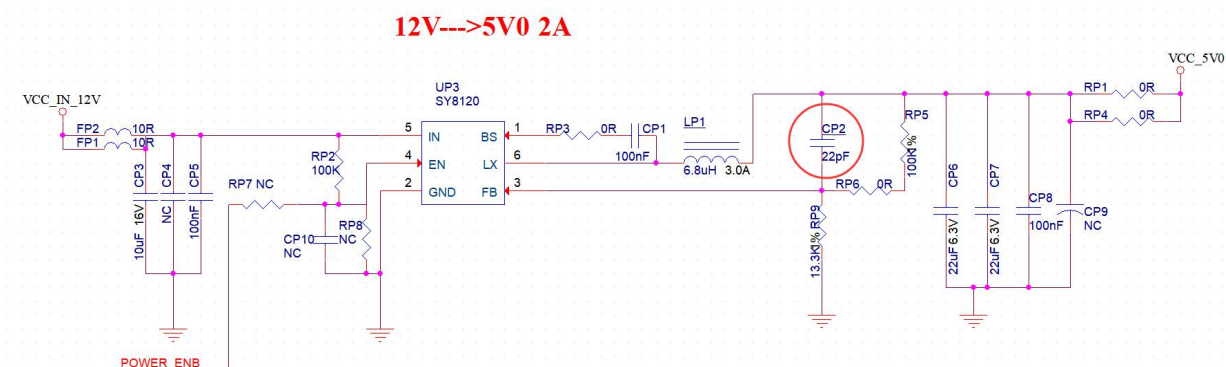
方案二：把模组放在主板边沿，主板边沿在天线位置挖空一个区域。

(2)、为了满足板载天线的性能，天线周边禁止放置金属件，远离高频器件。



3、供电

- (1)、推荐 5V 电压，峰值 800mA 以上电流
- (2)、建议使用 LDO 供电；如使用 DC-DC 建议纹波控制在 30mV 以内。
- (3)、DC-DC 供电电路建议预留动态响应电容的位置，可以在负载变化较大时，优化输出纹波。
- (4)、5V 电源接口建议增加 ESD 器件。



4、GPIO 口的使用

- (1)、模组外围引出了一些 GPIO 口，如需使用建议在 IO 口上串联 10-100 欧姆的电阻。这样可以抑制过冲，是两边电平更平稳。对 EMI 和 ESD 都有帮助。
- (2)、特殊 IO 口的上下拉，需参考规格书的使用说明，此处会影响到模组的启动配置。
- (3)、模组的 IO 口是 3.3V 如果主控与模组的 IO 电平不匹配，需要增加电平转换电路。
- (4)、如果 IO 口直连到外围接口，或者排针等端子，建议在 IO 走线靠近端子处预留 ESD 器件。

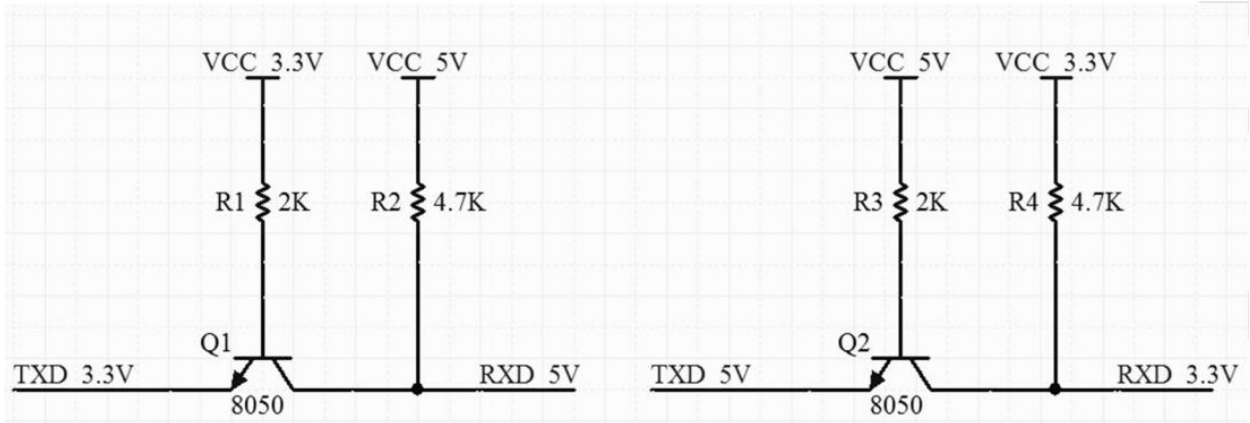


图 电平转换电路

七、回流焊曲线图



八、 包装信息

如下图示，ESP-15F 的包装为托盘包装。（下图仅为示意图）



九、 联系我们

官方官网：<https://www.ai-thinker.com>

开发 DOCS：<https://docs.ai-thinker.com>

官方论坛：<http://bbs.ai-thinker.com>

样品购买：<https://anxinke.taobao.com>

商务合作：sales@aithinker.com

技术支持：support@aithinker.com

公司地址：深圳市宝安区西乡固戍华丰智慧创新港 C 栋 410

联系电话：0755-29162996

