

# ML302

# 硬件设计手册

4G LTE 系列

版本: V1.1.1

日期: 2020年5月

## 服务与支持

如果您有任何关于模组产品及产品手册的评论、疑问、想法,或者任何无法从本手册中找到答案的疑问,请通过以下方式联系我们。



## 中移物联网有限公司

**网址:** iot.10086.cn

**邮箱:** SmartModule@cmiot.chinamobile.com

客户服务热线: 400-110-0866

微信公众号: OneMO2019







## 文档声明

#### 注意

本手册描述的产品及其附件特性和功能,取决于当地网络设计。因此,本手册中描述的全部或部分产品及 其附件特性和功能可能未包含在您的购买或使用范围之内。

#### 免责声明

除非合同另有约定,中移物联网有限公司对本文档内容不做任何明示或暗示的声明或保证,并且不对特定目的适销性及适用性或者任何间接、特殊或连带的损失承担任何责任。

由于产品版本升级或其他原因,本文档内容会不定期进行更新。除非另有约定,本文档仅作为使用指导,本文档中的所有陈述、信息和建议不构成任何明示或暗示的担保。公司保留随时修改本手册中任何信息的权利,无需进行提前通知且不承担任何责任。

#### 操作系统更新声明

操作系统仅支持官方升级;如用户自己刷非官方系统,导致安全风险和损失由用户负责。

### 固件包完整性风险声明

固件仅支持官方升级;如用户自己刷非官方固件,导致安全风险和损失由用户负责。

### 版权所有©中移物联网有限公司。保留一切权利。

本手册中描述的产品,可能包含中移物联网有限公司及其存在的许可人享有版权的软件,除非获得相关权利人的许可,否则,非经本公司书面同意,任何单位和个人不得擅自摘抄、复制本手册内容的部分或全部,并以任何形式传播。



## 关于文档

## 修订记录

版本	日期	作者	描述
V1.0.0	2020/2/10	杨恒	初版
V1.1.0	2020/4/23	杨恒/聂余	- 修改电气特性指标; - 修改天线逻辑框图; - 新增 GNSS 功能描述; - 模组子型号代码加入; - 新增 Wi-Fi 功能描述; - 更新系统框图; - 更新模组厚度尺寸。 - 更新炉温曲线图 - 更新炉温曲线图 - 更新产储及生产焊接描述 - 更新管脚定义图 - 更新外形尺寸及 PCB 焊盘标注 - 更新功耗数据
V1.1.1	2020/5/6	杨恒	修正频段描述。
		Ch	ina Mobile





服务	5与支持	2
文档	j声明	3
关于	-文档	4
	修订记录	4
目录	<u> </u>	5
表格	3索引	7
图片	索引	8
1	引言	9
	1.1 安全须知	9
2	总体介绍	10
	2.1 功能概述	11
	2.2 系统框图	13
3	应用接口	14
	3.1 LCC+LGA 接口定义	15
	3.2 电源接口	22
	3.2.1 电源概述	22
	3.2.2 VBAT	23
	3.2.3 其他电源接口	25
	3.3 USB 接口	26
	3.4 UART 接口	27
	3.5 LCD 接口	29
	3.6 SIM 接口	31
	3.7 I2S 接口和 I2C 接口	33
	3.8 ADC 接口	35
	3.9 时钟输出接口	35
	3.10 GPIO 接口	36
	3.11 5*5 按键接口	37
	3.12 系统控制接口	38
	3.12.1 开关机接口	39
	3.12.2 关机	41
	3.12.3 复位接口	41
	3.12.4 休眠/唤醒接口	42
	3.12.5 唤醒输出接口	43

	3.12.6 网络状态指示接口	44
	3.12.7 系统状态指示接口	45
	3.12.8 USB_BOOT 接口	46
	3.13 天线接口	47
	3.14 NC 接口	49
	3.15 RSV 接口	49
	3.16 模拟音频接口	50
	3.17 测试点设计	51
4	GNSS 接收机	52
	4.1 概述	52
5	射频特性	53
	5.1 工作频段	53
	5.2 传导测试数据	54
	5.2.1 测试环境	54
	5.2.2 传导接收灵敏度	54
	5.2.3 传导发射功率	55
	5.3 天线设计要求	56
	5.3.1 主集天线指标	56
	5.3.2 天线设计要求	
6	电气可靠性	
	6.1 极限工作条件	57
	6.2 工作和存储环境	57
	6.3 电源特性	
	6.3.1 输入电压	58
	6.3.2 功耗	59
	6.4 EMC 和 ESD 特性	60
7	机械特性	61
	7.1 外形尺寸	61
	7.2 PCB 焊盘设计	
8	存储和生产	63
	8.1 存储	63
	8.2 生产焊接	64
	8.3 包装	65
9	附录 参考文档及术语缩写	67



## 表格索引

表 2-	-1:	ML302 子型号列表	10
表 2-	-2:	产品特性	11
表 3-	-1:	LCC+LGA 接口引脚定义	16
表 3-	-2:	ML302 电源引脚	22
表 3-	-3:	其他电源接口定义	25
表 3-	-4:	USB 接口定义	26
表 3-	-5:	UART 接口定义	27
表 3-	-6:	LCD 接口定义	29
表 3-	-7:	SIM 接口定义	31
表 3-	-8:	PCM 接口定义	33
表 3-	-9:	ADC 接口定义	35
		时钟输出接口定义	
表 3-	-11:	GPIO 接口定义	36
表 3-	-12:	5*5 按键矩阵	37
表 3-	-13	系统控制接口	38
表 3-	-14:	: 开关机接口功能定义	39
		: LED 指示灯状态	
		: 天线接口定义	
表 3-	-17:	: NC 接口	49
表 3-	-18:	RSV 接口	49
表 3-	-19:	模拟音频接口参数	50
表 3-	-20	模拟音频接口	50
表 5-	-1:	射频频段	53
表 5-	-2:	传导接收灵敏度	54
表 5-	-3:	传导发射功率	55
表 5-	-4:	主集天线设计要求	56
表 5-	-5:	GNSS 天线设计要求	56
表 6-	-1:	极限工作条件	57
表 6-	-2:	工作及存储温度	57
表 6-	-3:	输入电压要求	58
表 6-	-4:	关机功耗	59
表 6-	-5:	休眠功耗	59
表 6-	-6:	待机功耗	59
表 6-	-7:	工作功耗 (TDD LTE)	59
表 9-	-1:	参考文档	67
表 9-	-2:	缩写	67



## 图片索引

冬	2-1:	系统框图	13
冬	3-1:	引脚分配图	15
冬	3-2:	电源推荐设计	23
冬	3-3:	循环状态下 VBAT 时序	24
冬	3-4:	USB 接口电路示意图	26
冬	3-5:	UART 接口示意图	28
冬	3-6:	USIM 接口示意图	31
冬	3-7:	PCM 接口示意图 (模组作 Slave)	34
冬	3-8:	开关机接口示意图	39
冬	3-9:	开关机按钮示意图	40
冬	3-10	: 开机时序图	40
冬	3-11	: 复位接口示意图	41
冬	3-12	- 女団ダログ心と	42
冬	3-13	: 唤醒输出接口示意图	43
冬	3-14	: 网络状态接口示意图	44
冬	3-15	· 模组状态接口示意图	45
冬	3-16	: USB_BOOT 接口参考设计	46
冬	3-17	: 模组天线接口示意图	47
冬	3-18	: 模组天线布局示意图	48
冬	7-1:	ML302 外形尺寸图	61
冬	7-2:	PCB 焊盘尺寸	62
冬	8-1:	印膏图	64
冬	8-2:	炉温曲线	64
冬	8-3:	托盘包装示意图	66



## 1 引言

本文档详细介绍了 ML302 模组硬件技术参数,接口电气特性,机械特性,射频性能指标,以帮助硬件工程师理解 ML302 模组,指导工程师进行产品设计。

### 1.1 安全须知

通过遵循以下安全原则,可确保个人安全并有助于保护产品和工作环境免遭潜在损坏。



道路行驶安全第一! 当你开车时,请勿使用手持移动终端设备,除非其有免提功能。请停车,再打电话!



登机前请关闭移动终端设备。移动终端的无线功能在飞机上禁止开启用以防止对飞机通讯系统的干扰。忽略该提示项可能会导致飞行安全,甚至触犯法律。



当在医院或健康看护场所,注意是否有移动终端设备使用限制。RF 干扰会导致医疗设备运行 失常,因此可能需要关闭移动终端设备。



移动终端设备并不保障任何情况下都能进行有效连接,例如在移动终端设备没有话费或 SIM 无效。当你在紧急情况下遇见以上情况,请记住使用紧急呼叫,同时保证您的设备开机并且处于信号强度足够的区域。



您的移动终端设备在开机时会接收和发射射频信号。当靠近电视,收音机电脑或者其他电子设备时都会产生射频干扰。



请将移动终端设备远离易燃气体。当你靠近加油站,油库,化工厂或爆炸作业场所,请关闭移动终端设备。在任何有潜在爆炸危险场所操作电子设备都有安全隐患。



## 2 总体介绍

ML302 模组是一款基于 LCC+LGA 接口的 LTE 多模无线上网模组,可以广泛应用于各种消费级、工业级产品上。支持多种频段,可提供移动环境下高速数据接入服务:

**LTE-TDD:** Band34/38/39/40/41

LTE-FDD: Band1/3/5/8GSM: GSM900/DCS1800

ML302 采用高度集成的设计方案,将射频、基带集成在一块 PCB 上,完成无线射频信号的接收、发射、基带信号处理功能,对外采用 LCC+LGA 接口,模组尺寸为 32.0mm\*29.0mm\*2.85mm。

ML302 是贴片式模组, 共有 168 个引脚, 其中 80 个为 LCC 引脚, 其余 88 个为 LGA 引脚。

ML302 支持 AT 命令扩展,可以实现用户个性化定制方案,全系列均支持贴片 SIM 卡。

表 2-1: ML302 子型号列表

网络制式	ML302-DNLM	ML302-KNLM	ML302-CNLM	ML302-LNLM	ML302-ANLM
LTE-TDD	B34/B38/BB39/	B34/B38/BB39/	B34/B38/BB39/	B34/B38/BB39/	B34/B38/BB39/
LIL-IDD	B40/B41	B40/B41	B40/B41	B40/B41	B40/B41
LTE-FDD	B1/B3/B5/B8	不支持	不支持	B1/B3/B5/B8	B1/B3/B5/B8
GSM	不支持	900/1800	900/1800	900/1800	900/1800
GNSS	不支持	GPS,GLONASS,	不支持	GPS,GLONASS,	不支持
	小大科	北斗,Galileo	小人村	北斗,Galileo	小文母

#### ML302 提供如下功能接口:

- 电源接口
- USB接口
- UART接口
- LCD 接口
- SIM 接口
- PCM 和 I2C 接口
- ADC接口
- 时钟输出接口

- GPIO 接口
- 5\*5 按键接口
- 系统控制接口 (控制复位休眠等接口)
- SDIO 接口\*
- 天线接口(MAIN+GNSS\*+BT/WIFI\*)
- NC接口
- RSV 接口
- 模拟音频接口



本文档中标注星号(\*)的接口功能表示正在开发中。



## 2.1 功能概述

表 2-2: 产品特性

	表 2-2. 广阳特性
类型	描述
封装	LCC+LGA
物理特性	<ul><li>尺寸 (长*宽*高): 32mm*29mm*2.85 mm</li><li>重量: 约 5g</li></ul>
工作频段	<ul> <li>LTE-TDD: Band34/38/39/40/41</li> <li>LTE-FDD: Band1/3/5/8</li> <li>GSM: GSM900/DCS1800</li> </ul>
数据业务	<ul> <li>LTE-TDD: UL 4Mbps; DL 7Mbps</li> <li>LTE-FDD: UL 5Mbps; DL 10Mbps</li> <li>GSM: CSD 传输速率: 9.6Kbps; 14.4Kbps</li> <li>GPRS: 支持 GPRS multi-slot class 12</li> </ul>
最大发射功率	<ul> <li>Class 3 (23dBm±2dB) for LTE-TDD</li> <li>Class 3 (23dBm±2dB) for LTE-FDD</li> <li>Class 4 (33dBm±2dB) for GSM900</li> <li>Class 1 (30dBm±2dB) for DCS1800</li> </ul>
ESD	HBM: 2000V; CDM: 250V
功耗	见 5.3.2 节
工作温度	工作温度: -30℃ ~ 75℃ 扩展工作温度: -40℃ ~ 85℃
存储温度	-45°C ~ 90°C
湿度	RH5% ~ RH95%
工作电压范围	DC 3.3V ~ 4.3V (典型值 3.8V)
AT 命令	参考 AT 说明文档
应用接口	电源接口: - VBAT - VDD_EXT  USB 2.0 (High Speed) 接口  UART 接口: - 4线 UART0 - 2线 UART1 - 2线 UART2 标准 USIM 接口 (Class B和 Class C)  PCM 数字音频接口 模拟音频接口  LCD 接口  ADC 接口 × 2  时钟输出接口: - MCLK: 26MHz (1.8V 电压域)  GPIO 接口 × 4 (1.8V 电压域)  5*5 按键接口



类型	描述
<b>应用接口</b> (接上页)	系统控制接口: - PWR_KEY (低电平开机) - RESET_IN - WAKEUP_IN/WAKEUP_OUT - USB_BOOT FLIGHT_MODE
	LED 状态指示接口 × 2
	SDIO 接口
天线接口	MAIN ANT/GNSS ANT/WB ANT
短信业务	<ul><li>新短信提醒</li><li>短信管理:读短信,写短信,发送短信,删除短信和短信列表</li><li>支持 MO 和 MT:点对点</li></ul>
网络协议	<ul><li>PPP/RNDIS/ECM</li><li>TCP/IP</li><li>HTTP/MQTT/EDP</li></ul>
驱动	<ul><li>Android5.0</li><li>Linux</li><li>Windows XP/7/8/10</li></ul>
АТ	<ul><li>3GPP TS 27.007</li><li>CMIOT extended AT commands</li></ul>
FOTA	Support
OneNET	Support
认证	CCC/SRRC/NAL*



- 当模组工作在-40℃到-30℃或者 75℃到 85℃之间时,不是所有 RF 性能指标都能满足 3GPP 标准;
- GSM 功能仅 KNLM/CNLM/LNLM/AMLM 版本支持;
- UART2 功能仅 DNLM 版本支持;
- DNLM 版本 GPIO 接口 × 4,KNLM/CNLM/LNLM/AMLM 版本 GPIO 接口 × 3。



### 2.2 系统框图

ML302 模组基于展锐 UIS8910DM 平台开发,模组系统框图如下图所示,主要包含如下功能模块:

#### ■ 射频部分

- 天线开关
- PA
- TSX

#### 基带

- 数字基带/模拟基带

#### PMU

- 电源管理部分

#### GNSS

- GNSS 接收机
- LNA
- SAW

#### ■ LCC+LGA 接口

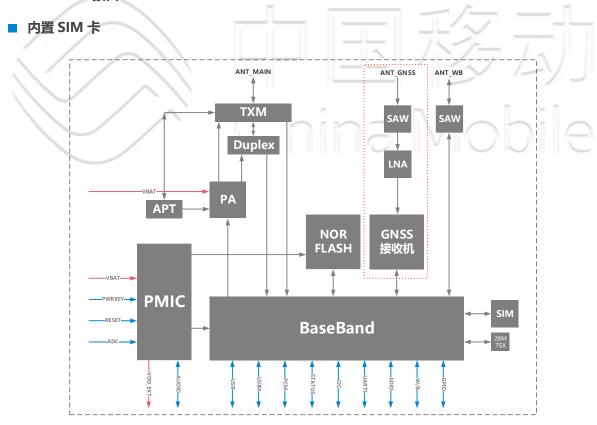


图 2-1: 系统框图



红色虚线框仅 KNLM/CNLM/LNLM/AMLM 版本支持。



## 3 应用接口

本章主要描述 ML302 的应用接口, 主要包括:

- 电源接口
- USB 接口
- UART接口
- SIM 接口
- PCM 和 I2C 接口
- ADC接口
- 时钟输出接口
- GPIO 接口
- 模拟音频接口

- LCD 接口
- 5\*5 按键接口
- 系统控制接口 (控制复位休眠等接口)
- 1.8V 电压输出
- 天线接口(MAIN+GNSS\*+BT/WIFI\*)
- LED 状态指示灯
- SDIO 接口\*





### 3.1 LCC+LGA接口定义

ML302 模组对外接口形态为 LCC+LGA 的接口方式。下图显示了 ML302 模组上信号接口的排布顺序。

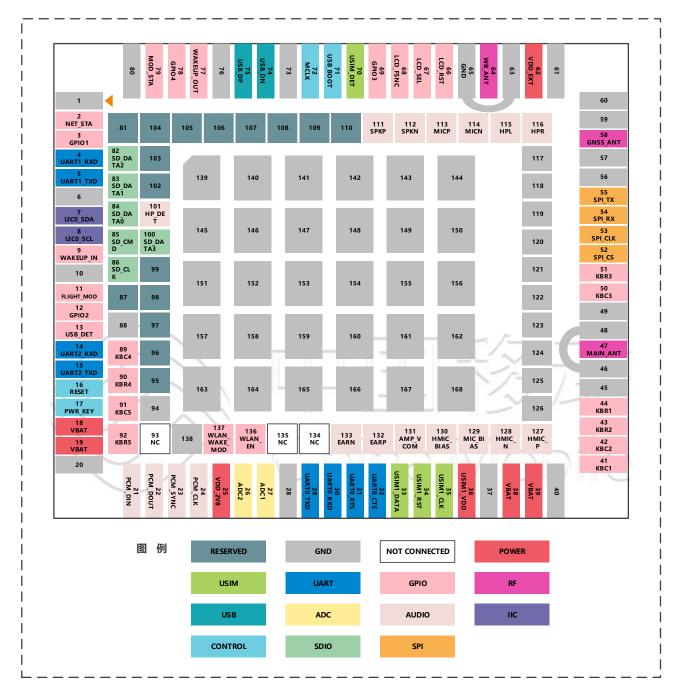


图 3-1: 引脚分配图



- 引脚 101、111~116、127~133 位模拟音频信号接口;引脚 21~24 位数字音频信号接口;
- KNLM/CNLM/LNLM/AMLM 版本引脚 14、15、69 为 NC,引脚 58 为 GNSS 天线接口;
- DNLM 版本引脚 58 为 NC;
- 引脚 64 为 Wi-Fi 蓝牙天线接口,功能开发中,暂不开放。



表 3-1: LCC+LGA 接口引脚定义

			表 3-1: LCC+					
引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
1	GND	-	地	-	-	-	-	-
2	NET_STA	0	网络状态指示	VOH	1.35	-	-	
	NEI_SIA	0	网络八心伯八	VOL	0	-	0.45	
				VOH	1.35	-	-	
3	GPIO1	10	( <b>3</b> 田	VOL	0	-	0.45	
3	GPIOT	Ю	通用输入/输出	VIH	1.17	-	1.98	· -
				VIL	-0.3	-	0.63	
4	LIADT1 DVD			VIH	1.17	-	1.98	
4 UART1	UART1_RXD	I	UART1 接收	VIL	-0.3	-	0.63	-
_	LIADTA TVD			VOH	1.35	-	-	
5	UART1_TXD O	O	UART1 发送	VOL	0	-	0.45	-
6	GND	-	地	-	-	-	-	-
			I2C0 数据接口	VOH	1.35	-	-	
7	1260 604	10		VOL	0	-	0.45	
7	I2C0_SDA	Ю		VIH	1.17		1.98	
				VIL -	-0.3	TAT	0.63	
_				VOH	1.35	15-	75	
			1260 14444	VOL	0	1	0.45	
8	I2C0_SCL	10	I2C0 时钟接口	VIH	1.17	-	1.98	-
				VIL	-0.3	A-	0.63	
	WAKEUP_IN		模组休眠唤醒:	VIH	1.17	V (-()	1.98	
9		I	H: 唤醒模组	VIL	-0.3	_	0.63	-
			L: 休眠模组					
10	GND	-	地	-	-	-	-	-
11	FLIGHT MOD	I	飞行模式	VIH	1.17	-	1.98	-
				VIL	-0.3	-	0.63	
				VOH	1.35	-	-	
12	GPIO2	IO	通用输入/输出	VOL	0	-	0.45	-
				VIH	1.17	-	1.98	
				VIL	-0.3	-	0.63	
13	USB DET	PI	USB 插入检测	VIH	4.5	5	9	-
				VIL	4.5	5	9	-
14	UART2_RXD	I	UART2 接收	VIH	1.17	-	1.98	
		-		VIL	-0.3	-	0.63	仅 DNLM 版本
15	UART2_TXD	0	UART2 发送	VOH	1.35	-	-	支持
	OAN12_IAD		0万1112	VOL	0	-	0.45	
16	RESET	ı	模组复位	VIH	1.17	-	VBAT	低有效
	REJET	i	(天址友)山	VIL	-0.3	-	0.63	XXCIVAL



引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
17	DWD 1/EV		I# /P 77 / 5	VIH	1.17	-	VBAT	/IT <del>/ \:- \:- \</del>
17	PWR_KEY	I	模组开机	VIL	-0.3	-	0.63	低有效
18	VBAT	PI	模组射频输入	-	3.3	3.8	4.3	-
19	VBAT	PI	模组射频输入	-	3.3	3.8	4.3	-
20	GND	-	地	-	-	-	-	-
21	DCM DIN	ı	DCM *httpt/c )	VIH	1.17	-	1.98	
21	PCM_DIN	ı	PCM 数据输入 -	VIL	-0.3	-	0.63	-
22	DCM DOUT	0	DCM *httpt/cu	VOH	1.35	-	-	
22	PCM_DOUT	O	PCM 数据输出 -	VOL	0	-	0.45	-
22	DCM CVNC		DCM FILE	VOH	1.35	-	-	
23	PCM_SYNC	0	PCM 同步输出	VOL	0	-	0.45	<u>-</u>
24	DCM CLV		PCM 位时钟输	VIH	1.17	-	1.98	
24	PCM_CLK	.K	λ	VIL	-0.3	-	0.63	-
25	VDD_2V8	РО	SD卡IO电源	-	2.66	2.8	2.94	VDD_2V8= 2.8V
26	ADC2	Al	模拟信号转数 字信号	-	0		1.8	精度 50mV
27	ADC1	Al	模拟信号转数 字信号	] -  ;	0	15/-	1.8	精度 50mV
28	GND	1-1	地	- E		-3/	1-1/_	] -
20			UARTO 数据发	VOH	1.35	-		
29	UARTO_TXD	0	送	VOL	-0	1-0	0.45	
20	LIADTO BVD	///	UARTO 数据接 收	VIH	1.17		1.98	
30	UARTO_RXD			VIL	-0.3	-	0.63	
21	LIADTO DEC		UARTO 发送请 求	VOH	1.35	-	-	
31	UARTO_RTS	0		VOL	0	-	0.45	
22	LIADTO CTC		UARTO 发送清	VIH	1.17	-	1.98	
32	UARTO_CTS	I	除	VIL	-0.3	-	0.63	
				VOH	2.25/1.4	-	-	
22	LICINAL DATA	10		VOL	-	-	0.38/0.45	USIM_VDD=
33	USIM1_DATA	Ю	USIM 卡数据	VIH	1.88/1.3	-	3.15/3.15	1.8/3.0V
				VIL	-0.3/-0.3	-	0.71/0.58	
24	LICIMA DCT		LICINA F#	VOH	1.35	-	-	
34	USIM1_RST	0	USIM 卡复位	VOL	0	-	0.45	
25	LICIMA CLY		LICINA FRHEH	VOH	1.35	-	-	
35	USIM1_CLK	0	USIM 卡时钟	VOL	0	-	0.45	-



引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
				_	1.7	1.8	1.9	USIM_VDD=
36	USIM1_VDD	РО	USIM 卡电源		1.7	1.0	1.9	1.8V
30	0311VI 1_VDD	10	031141 17-6///	_	2.7	3.0	3.1	USIM_VDD=
								3.0V
37	GND	-	地	-	-	-	-	-
38	VBAT	PI	模组基带输入	-	3.3	3.8	4.3	-
39	VBAT	PI	模组基带输入	-	3.3	3.8	4.3	-
40	GND	-	地	-	-	-	-	-
41	KBC1	I	按键列信号	VIH	1.17	-	1.98	
			12 WEY 11G 3	VIL	-0.3	-	0.63	
42	KBC2	I	按键列信号	VIH	1.17	-	1.98	
-TE		'		VIL	-0.3	-	0.63	
43	VDD2	0	按键行信号	VOH	1.35	-	-	
43	KBR2	O	<b>玫瑰们后</b>	VOL	0	-	0.45	-
4.4	VDD4	0	₩₩	VOH	1.35	-	-	
44	KBR1	0	按键行信号	VOL	0	-	0.45	-
45	GND		地		-	-/-	1	-
46	GND		地	1 - 1 :	- I	75		1 -
47	MAIN_ANT	1-1	射频主集天线	J - [ '	13-	/17	/=//	-
48	GND	1-1	地	-   -		-	1-1/	J .
49	GND		地	70	- ,		1 5 1	-
				VIH	1.17	1/1-0	1.98	
50	KBC3		按键列信号	VIL	-0.3		0.63	
			按键行信号	VOH	1.35	-	-	
51	KBR3	0		VOL	0	-	0.45	-
				VOH	1.35	-	-	
52	SPI_CS	Ο	SPI 片选信号	VOL	0	_	0.45	-
			SPI 时钟信号	VOH	1.35	_	-	
53	SPI_CLK	Ο		VOL	0		0.45	-
				VOH	1.35	_	-	
54	SPI_RX	0	SDC 信号	VOL	0		0.45	-
				VOH	1.35	_	-	
55	SPI_TX	Ο	SPI 数据输出信号	VOL	0		0.45	-
56	GND		 地	- VOL	-			
57	GND		地 地					
31	GND		<sup>보면</sup>			-		
58	GNSS_ANT	Al	GPS 天线	阻抗	-	50Ω	-	1X KNLM/LNLM 版本支持
59	GND	-	地	-	-	-	-	-
60	GND	-	地	-	-	-	-	-



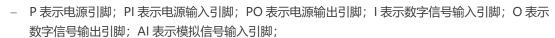
引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
61	GND	-	地	-	-	-	-	-
62	VDD_EXT	РО	1.8V 电源输出	-	1.62	1.8	1.98	-
63	GND	-	地	-	-	-	-	-
64	WB_ANT	-	Wi-Fi 蓝牙天线	-	-	-	-	-
65	GND	-	地	-	-	-	-	-
	LCD DCT		LCD 無位引曲	VOH	1.35	-	-	
66	LCD_RST	0	LCD 复位引脚	VOL	0	-	0.45	-
67	LCD_SEL	0	LCD 控制引脚	-	-	-	-	-
68	LCD_FSNC	0	LCD 控制引脚	-	-	-	-	-
				VOH	1.35	-	-	
60	CDIO2/CDC DIA/D FN	10	·>	VOL	0	-	0.45	- /C DAILA4
69	GPIO3/GPS_PWR_EN	Ю	通用输入/输出	VIH	1.17	-	1.98	- 仅 DNLM 支持
				VIL	-0.3	-	0.63	
70	LISIM DET	,	USIM 检测信	VIH	1.17	-	1.98	-
70	USIM_DET	I	号	VIL	-0.3	-	0.63	
74	USB_BOOT	,	强制 USB 下载	VIH	1.17	-	1.98	高电平有效
71				VIL	-0.3	16/27	0.63	
72	MCLK		时钟输出接口	VOH	0.7	1/1/-	1.1	Codec 26M 主
72		0		VOL	0		0.45	时钟
73	GND		地	-	-	-	-	-
74	USB_DN	10	USB 数据-		-	1 /1-		定义参考 USB
75	USB_DP	Ю	USB 数据+	111				2.0 规范
76	GND	-	地	-	-	-	-	-
			模组休眠指示: H: 模组唤醒 L: 模组休眠	VOH	1.35	-	-	
77	WAKEUP_OUT	0		VOL	0	-	0.45	
				VOH	1.35	-	1.98	
70	CDIO 4/CODEC DCT	10	\Z \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \	VOL	0	-	0.45	- 默认用作
78	GPIO4/CODEC_RST	Ю	通用输入/输出	VIH	1.17	-	1.98	- Codec 复位
			-	VIL	-0.3	-	0.63	
70	140D CT:		7. / <del>.)</del> / / - 1 / -	VOH	1.35	-	1.98	
79	MOD_STA	0	系统状态指示	VOL	0	-	0.45	-
80	GND	-	地	-	-	-	-	-
81	RSV	-	预留,保持悬空	-	-	-	-	-
82	SD_DAT2	IO	SDIO 数据 2	-	-	-	-	-
83	SD_DAT1	Ю	SDIO 数据 1	-	-	-	-	-
84	SD_DAT0	Ю	SDIO 数据 0	-	-	-	-	-
85	SD_CMD	Ю	SDIO 指令信号	-	-	-	-	-
86	SD_CLK	0	SDIO 时钟信号	-	-	-	-	-



引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
87	RSV	-	预留, 保持悬空	-	-	-	-	-
88	GND	-	地	-	-	-	-	-
00	WDC4		1-2-1-1-1-1-1-1-1-1-1-1-1-1-1-1-1-1-1-1	VIH	1.17	-	1.98	
89	KBC4	I	按键列信号	VIL	-0.3	-	0.63	-
00	VDD 4	0	+ò/æ/=/÷□	VOH	1.35	-	-	
90	KBR4	0	按键行信号	VOL	0	-	0.45	-
04	WD.C.F		+ò/æ71/→ □	VIH	1.17	-	1.98	
91	KBC5	I	按键列信号	VIL	-0.3	-	0.63	-
02	VDDE	0	+ò/æ/=/≒ □	VOH	1.35	-	-	
92	KBR5	0	按键行信号	VOL	0	-	0.45	-
93	NC	-	悬空	-	-	-	-	-
94	GND	-	地	-	-	-	-	-
95	RSV	-	预留,保持悬空	-	-	-	-	-
96	RSV	-	预留,保持悬空	-	-	-	-	-
97	RSV	-	预留,保持悬空	-	-	-	-	-
98	RSV	-	预留,保持悬空		-	-	-	-
99	RSV	-	预留,保持悬空					-
100	SD_DAT3	IO	SDIO 数据 3	- 1	<b></b>	/\-	75	-
101	UD DET		豆扣+公测	VIH	1.17		1.98	
101	HP_DET		耳机检测	VIL	-0.3	-	0.63	-
102	RSV	/	预留,保持悬空		00	1/1-	hil 0	-
103	RSV	//-	预留,保持悬空	111	G		UHIC	-
104	RSV	-	预留,保持悬空	-	-	-	-	-
105	RSV	-	预留,保持悬空	-	-	-	-	-
106	RSV	-	预留,保持悬空	-	-	-	-	-
107	RSV	-	预留,保持悬空	-	-	-	-	-
108	RSV	-	预留,保持悬空	-	-	-	-	-
109	RSV	-	预留,保持悬空	-	-	-	-	-
110	RSV	-	预留,保持悬空	-	-	-	-	-
111	SPKP	AO	喇叭+	-	-	-	-	-
112	SPKN	АО	喇叭-	-	-	-	-	-
113	MICP	Al	MIC+	-	-	-	-	-
114	MICN	Al	MIC-	-	-	-	-	-
115	HPL	AO	耳机左	-	-	-	-	-
116	HPR	AO	耳机右	-	-	-	-	-
117	GND	-	地	-	-	-	-	-
118	GND	-	地	-	-	-	-	-
119	GND	-	地	-	-	-	-	-
120	GND	-	地	-	-	-	-	_



引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
121	GND	-	地	-	-	-	-	-
122	GND	-	地	-	-	-	-	-
123	GND	-	地	-	-	-	-	-
124	GND	-	地	-	-	-	-	-
125	GND	-	地	-	-	-	-	-
126	GND	-	地.	-	-	-	-	-
127	HMIC_P	Al	耳机 MIC+	-	-	-	-	-
128	HMIC_N	Al	耳机 MIC-	-	-	-	-	-
129	MIC_BIAS	РО	MIC 电源	-	-	-	-	-
130	HMIC_BIAS	PO	耳机 MIC 电源	-	-	-	-	-
131	AMP_VCOM	-	耳机地	-	-	-	-	-
132	EARP	AO	听筒+	-	-	-	-	-
133	EARN	AO	听筒-	-	-	-	-	-
134	NC	-	悬空	-	-	-	-	-
135	NC	-	悬空	-	-	-	-	-
136	WLAN EN	0	Wi-Fi 使能	VOH	1.35		1.98	_
130	WEATIN_EIN	J	VVITTII文形	VOL	0		0.45	_
137	WLAN WAKE MOD		Wi-Fi 唤醒模组	VIH	1.17	///-	1.98	_
13/	WLAIN_WARE_IVIOD		VVITTI映胜保纽	VIL	-0.3		0.63	
138	GND	1-1	地	-	-	_	- 1	-
139-168	GND		热焊盘		00	1/1-	hilo	-
							UIIIC	





- VIL 表示低电平输入电压; VIH 表示高电平输入电压; VOL 表示低电平输出电压; VOH 表示高电平输出电压;
- NC 表示模组内部悬空,建议客户做悬空处理;
- RSV 表示功能暂未定义,建议客户做悬空处理;
- 所有的输入输出方向定义的前提是模组作为主设备。



## 3.2 电源接口

#### 3.2.1 电源概述

ML302 模组电源接口主要包括以下部分:

#### ■ 系统电源 VBAT

表 3-2: ML302 电源引脚

引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
18,19	VBAT	PI	射频电源 输入	-	3.3	3.8	4.3	-
38,39	VBAT	PI	基带电源 输入	-	3.3	3.8	4.3	-
1,6,10,20,28,37,4 0,45,46,48,49,56, 57,59,60,61,63,73								
,76,80,88,94,117, 118,119,120,121,	GND	-	地	-	-	-	-	-
122,123,124, 125,126,138				1		元人		
139-168	GND	11	热焊盘	<u> </u>	1		アーチャル	-





#### 3.2.2 **VBAT**

为保证 ML302 模组正常工作,系统电源 VBAT 需要保证在 3.3-4.3V (典型 3.8V) 范围内。当 ML302 用于不同的外部设备的时候,需要注意模组的供电设计。当模组在 4G 网络最大发射功率下工作时,现网下的瞬态工作电流能达到 2A,在 GSM 模式下,峰值电流可以达到 2.75A,并可能引起电源电压跌落。在任何情况下,需要保证模组电源电压不能低于 3.3V,否则模组可能会出现重启等意外状况。

外部供电 LDO 或者 DCDC 选型建议器件能够输出 3A 以上电流,而且在 VBAT 上至少并联 5 颗 220uF 储能电容。另外,为了 PCB 走线路对供电电压的影响,需要 VBAT 走线尽量短,尽量宽。建议在 VBAT 上设计一颗磁珠,隔离 DTE 对模组的干扰。示意图如下所示。

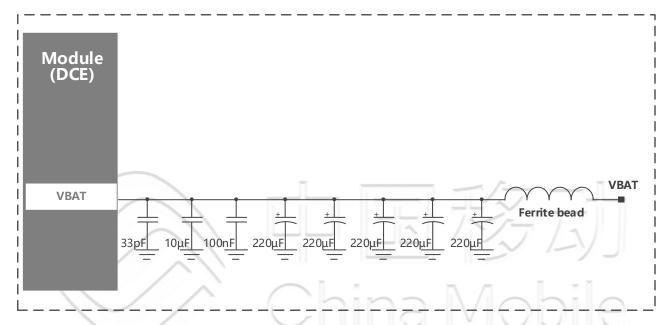
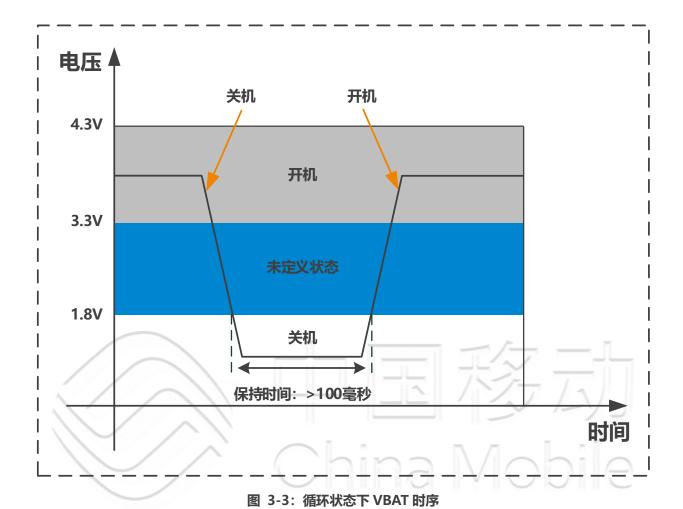


图 3-2: 电源推荐设计



当系统电源重启时,建议采用放电电路保证电压迅速下降并连续至少 100ms 保持在 1.8V 以下。当 VBAT 电压处于 1.8V-3.3V 之间时,模组有可能会进入到不定状态,影响模组系统稳定性。循环状态下的供电时序如下图所示。



中国移动 China Mobile

### 3.2.3 其他电源接口

其他的电源接口还包括电源输出接口: VDD EXT、USIM1 VDD、VDD 2V8。

- VDD\_EXT: 输出 1.8V/100mA,可用于外部电平转换以及上拉电源。模组处于关机状态下该电源不可用。
- USIM1\_VDD: 外部 USIM 卡电源,可输出 1.8V 或者 3.0V 电压。
- **VDD\_2V8**:外部 SD 卡 IO 电源,输出 2.8V/100mA 电压。只能用于 SDIO 总线上拉使用,供电需要从外部提供。

表 3-3: 其他电源接口定义

引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
62	VDD_EXT	РО	1.8V 电源输出	-	1.62	1.8	1.98	可为外部 GPIO 提供上拉
36	24				1.71	1.8	1.89	USIM_VDD=1.8V
36	USIM1_VDD	РО	USIM 卡电源	-	2.85	3.0	3.15	USIM_VDD=3 .0V
25	VDD_2V8	РО	SD 卡 IO 口电源	-	2.66	2.8	2.94	VDD_2V8=2.8V





#### 3.3 USB接口

ML302 模组支持 USB2.0 高速接口,兼容 USB2.0/USB1.1 协议,接口速率最大支持 480Mbps,不支持 OTG 模式,USB 输入/输出信号兼容 USB2.0 接口规范,接口定义如下表所示。

引脚号 引脚名 类型 描述 参数 最小值(V) 典型值(V) 最大值(V) 备注 74 **USB DN** IO USB 数据-Ю **75 USB DP** USB 数据+ 与VBUS 13 **USB DET** Ы USB 电源,用于 USB 检测 4.5V 5V 9V 电源引脚 首连

表 3-4: USB接口定义

USB 接口电路示意图如下所示。

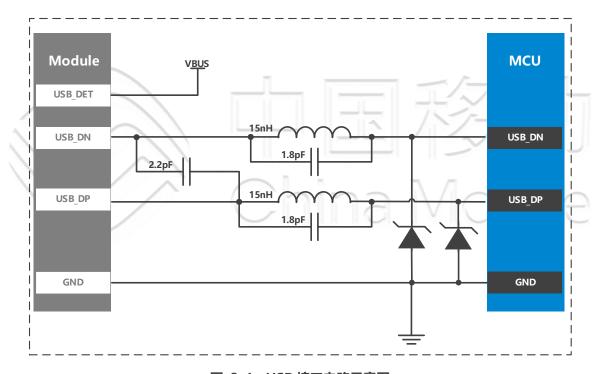


图 3-4: USB接口电路示意图

- USB\_DN 和 USB\_DP 布线在关键信号层,按照差分走线要求控制,需要上下左右包地保护,差分 阻抗控制在 90Ω,各层走线保持阻抗连续;
- USB 差分信号线必须越短越好,并且尽可能远离高速信号和其他同频信号;
- 最大限度减少 USB 信号线上的过孔和转角以减少信号反射和阻抗变化;
- USB 信号线上尽量避免留有分支线,以免产生反射影响信号质量;
- 为防止信号辐射, USB 信号线必须远离板边缘;
- 推荐使用 15nH 电感和 1.8pF 电容并联滤出 USB 线上的共模干扰,2.2pF 用于滤出 USB 线上的差模干扰。具体的值需要根据走线微调;
- USB 数据线上的 ESD 防护器件的寄生电容不能超过 2pF。





### 3.4 UART接口

ML302 模组提供三路 UART 通信接口,最大传输速率为 961200bps,其中 UARTO 接口为 4 线串口,用 作 AT 指令接口,与外界进行串行通信; UART1 接口为 2 线串口,用作打印 LOG 接口; UART2 用作与 GPS 通信。

#### UARTO 的主要特性有:

- 全双工:
- 标准异步通讯格式 (起始位、停止位、校验位);
- 支持 8 bit 数据位和 1/2 bit 停止位 (详情参考 AT 命令用户使用手册);
- 支持奇、偶、无校验位 (1 bit 停止位);
- 模组默认为自适应波特率,支持 2400bps, 4800bps, 9600bps, 14400bps, 19200bps, 28800bps, 33600bps, 38400bps, 57600bps, 115200bps.

#### UART1 的主要特性有:

■ 默认固定波特率,支持 115200bps, DEBUG 调试使用。

#### UART2 的主要特性有:

- 全双工;
- 标准异步通讯格式 (起始位、停止位、校验位);
- 模组默认为固定波特率,支持 9600bps。



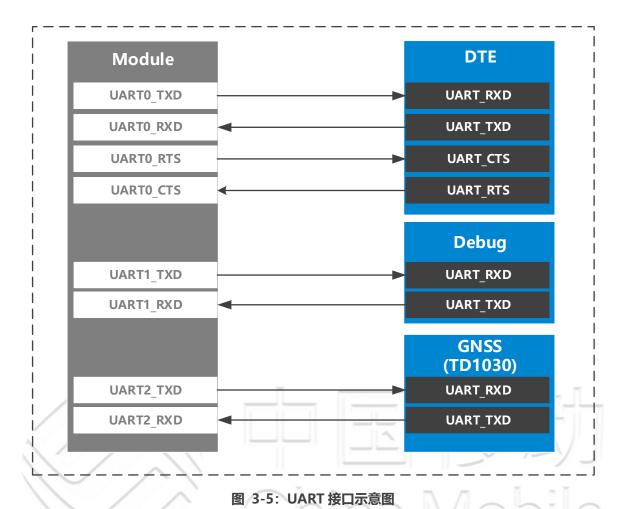


表 3-5: UART 接口定义

引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注		
29	LIADTO TVD	0	AT 主串口发送	VOH	1.35	-	-			
	UART0_TXD	O	AT 土中口及区	VOL	0	-	0.45	-		
30	UARTO_RXD	1	AT 主串口接收	VIH	1.17	-	1.98	_		
	UAKIU_KAD	'	AT 工中口按似	VIL	-0.3	-	0.63			
31	UARTO_RTS	0	UARTO 发送请求	VOH	1.35	-	-			
	OAKIO_KIS		UANTU 及区间水	VOL	0	-	0.45			
32	LIADTO CTS	1	UARTO 发送清除	VIH	1.17	-	1.98			
	32 UARTO_CTS	ı	0八(10 及应用际	VIL	-0.3	-	0.63			
4	UART1 RXD	1	DB 串口接收	VIH	1.17	-	1.98			
	OAKI I_KXD	'	ひひ 中口3女収	VIL	-0.3	-	0.63	_		
5	UART1 TXD	0	DB 串口发射	VOH	1.35	-	-			
	OAKII_IXD		DD 中口及别	VOL	0	-	0.45			
14	UART2 RXD	1	UART2 接收	VIH	1.17	-	1.98			
14	UANIZ_NAD	ı	ひれて 技収	VIL	-0.3	-	0.63	仅 DNLM 版		
15	UART2_TXD		1.35	-	-	本支持				
15		UART2_TXD	UART2_TXD	UART2_TXD	0	UART2 发送	VOL	0	-	0.45



#### UART 接口示意图如图下所示。



- 模组串口电平为 1.8V,应用时注意电平是否匹配;
- UARTO RTS 与 UARTO CTS 可不用,直接悬空;
- UART 不能用来唤醒模组,只能用 WAKEUP\_IN 或者插 USB 实现唤醒;
- 模组使用 RS232 或 3.3V TTL 线进行串口通信时,需进行电平转换;
- 外挂 GNSS 芯片建议采用泰斗微或者和芯星通;
- UART2 仅 DNLM 版本支持,KNLM/CNLM/LNLM/ANLM 版本不支持。



## 3.5 LCD 接口

ML302 模组提供了一组 7 线 SPI-LCD 接口。SPI 默认支持主模式,最高速率 50MHz,模组集成了 ST7735S 的驱动,推荐使用该 LCD 芯片。

- Support 4 wire 8bit I/II type LCD
- Support 3 wire 9bit I/II type LCD
- Support 3 wire 9bit 2 data-line LCD

SPI 接口引脚定义如下表所示。

表 3-6: LCD 接口定义

引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
52	CDI CC	0	SPI 片选信号	VOH	1.35	-	-	_
52	SPI_CS	O	SPI 万匹信亏	VOL	0	-	0.45	
53	CDI CIV	0	SPI 时钟信号	VOH	1.35	-	-	
33	SPI_CLK	O	SPI 메뉴IE근	VOL	0	-	0.45	
E4	CDI DV	0	SDC /≐⊟	VOH	1.35	-	-	
54	SPI_RX		SDC 信号	VOL	0	/	0.45	П
	SPI_TX	0	SPI 数据信号	VOH	1.35	11/3	Y <del>-</del>	<b>1</b> 77
55			3月数酒百分	VOL	0		0.45	-
66	LCD DCT	0	LCD 信贷信用	VOH	1.35	1145	V /-)	
00	LCD_RST	0	LCD 复位信号	VOL	0		0.45	
67	I CD CEI			VOH	1.35	$\mathbb{A}A$	001	
67	LCD_SEL	0	LCD 控制信号	VOL	0 0		0.45	
60	LCD FCNC	0	LCD 控制信号	VOH	1.35	-	-	
68	LCD_FSNC	<b>_FSNC</b> O LCD		VOL	0	-	0.45	



SPI-LCD 接口示意图如图下所示。

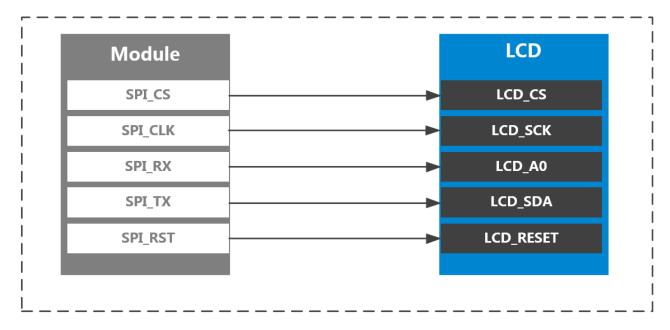


图 3-6: SPI\_LCD 接口示意图





## 3.6 SIM 接口

ML302 模组提供 USIM 接口,符合 ISO7816 标准,支持 1.8V/3V SIM 卡。

表 3-7: SIM 接口定义

引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
				VOH	2.25/1.4	-	-	
22	33 USIM1_DATA	Ю	USIM 卡数据	VOL	-	-	0.38/0.45	_
33		10	USIIVI 下数店	VIH	1.88/1.3	-	3.15/3.15	
				VIL	-0.3/-0.3	-	0.71/0.58	USIM_VDD=1.8/
34	USIM1 RST	0	USIM 卡复位	VOH	2.25/1.4	-	-	3.0V
54	OSINIT_KST		USIIVI 下发世	VOL	-	-	0.38/0.45	
35	USIM1 CLK	0	USIM 卡时钟	VOH	2.25/1.4	-	-	
	OSHVIT_CER		OSIM PERT	VOL	-	-	0.38/0.45	
36	USIM1 VDD	РО	USIM 卡电源		1.4	1.8	-	USIM_VDD=1.8V
	O3IIVI I_VDD		OSIM KHIIK	_	2.25	3.0	-	USIM_VDD=3.0V
70	USIM DET		USIM 卡插入检测	VIH	1.17	-	1.98	-
70	OSHVI_DET		USIIVI 下油八位测	VIL	-0.3		0.63	

USIM 接口示意图如下所示。

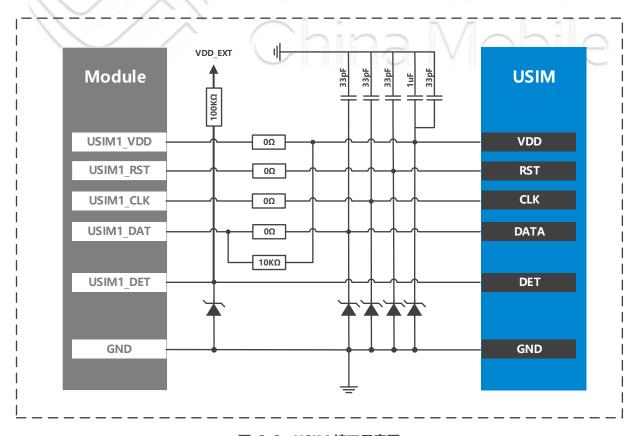


图 3-6: USIM 接口示意图



- 建议 USIM 卡座布局靠近模组 USIM 接口,走线过长会影响信号质量;
- USIM\_CLK 和 USIM\_DATA 走线包地;
- i
- USIM\_VDD 并联 33pF 和 1uF 电容到地,如果 USIM\_VDD 走线过长,必要的时候也可以使用4.7uF。USIM\_CLK、USIM\_DATA 和 USIM\_RESET 上并联 33pF 到地,防止射频信号干扰;
- 建议 USIM DATA 通过 10K 电阻上拉到 USIM VDD,增加 DATA 线驱动能力;
- 建议在 USIM 卡座附近设计 ESD 保护, TVS 管选型 Vrms 为 5V, 寄生电容小于 10pF, 布局位置 尽量靠近卡座引脚;
- USIM\_DET 低电平表示拔出,高电平表示插入。





## 3.7 I2S 接口和 I2C 接口

ML302 模组提供一组 I2S 和 I2C 接口。实现与数字音频编解码器的通信,默认支持 Slave 模式。

ML302 模组集成了 ES8374 的驱动,推荐使用该 Codec 芯片。

表 3-8: PCM 接口定义

引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
21	PCM DIN	ı	PCM 数据输入	VIH	1.17	-	1.98	
	PCIVI_DIIN	· ·	PCIVI 致活制八	VIL	-0.3	-	0.63	
22	PCM DOUT	0	PCM 数据输出	VOH	1.35	-	-	_
	PCIVI_DOUT		F CIVI 致活制山	VOL	0	-	0.45	
23	PCM SYNC	0	PCM 同步信号	VOH	1.35	-	-	
	PCIVI_STINC		PCIVI 问少信亏 	VOL	0	-	0.45	
24	PCM CLK	ı	PCM 位时钟	VIH	1.17	-	1.98	
	F CIVI_CLIX	· ·	r Civi 近切け中	VIL	-0.3	-	0.63	
				VIH	1.17	-	1.98	
7	I2CO SDA	10	I2C 数据	VIL	-0.3	<u></u>	0.63	
,	IZCU_SDA	10	14℃ 致活	VOH	1.35			-
				VOL	0	///	0.45	
	1///			VIH	1.17		1.98	
8	I2CO SCL	12C0 SCL 10 12C		VIL	-0.3	-	0.63	
O	12CU_3CL	10	I2C 时钟	VOH	1.35			-
				VOL	0		0.45	



ML302 模组默认支持模拟音频和数字音频功能,但两者不能同时使用,当使用模拟音频时,喇叭、麦克风、耳机功能可直接使用,数字音频需外挂 CODEC 芯片使用。



#### I2S 接口示意图如下所示。

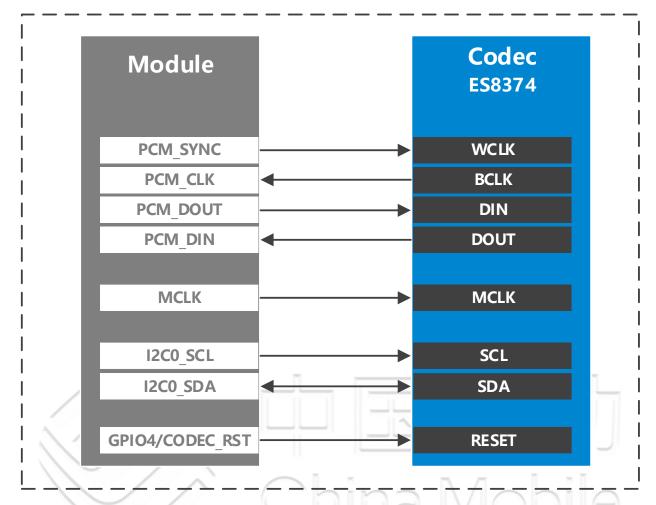


图 3-7: PCM 接口示意图 (模组作 Slave)



## 3.8 ADC接口

ML302 模组支持两路 12bits ADC 接口,用于将模拟信号转化为数字信号,精度 50mV。

表 3-9: ADC接口定义

引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
27	ADC1	Al	模拟信号转数字信号	-	0	-	1.8	精度 50mV
26	ADC2	Al	模拟信号转数字信号	-	0	-	1.8	精度 50mV

### 3.9 时钟输出接口

ML302 模组提供 1 个时钟输出接口,该接口默认输出 26MHz 时钟,作为外部 Codec 的 MCLK 时钟。

表 3-10: 时钟输出接口定义

引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
72	MCLK	-0	26 N 4 D-+4-h-t	VOH	0.7	-/-	_1.1_	
72	MCLK		26M 时钟输出	VOL	0	753	0.45	-
						13	12/	

China Mobile



## 3.10 GPIO 接口

ML302 模组提供 4 个通用输入/输出口,供用户灵活使用,GPIO 的电平为 1.8V,驱动电流为 5mA。其中 GPIO3 软件默认用作 GPS 电源使能,GPIO4 默认用作 Codec 复位,当上述功能没用到时,GPIO3 和GPIO4 可以被释放为普通的 GPIO 口使用。

表 3-11: GPIO 接口定义

引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
				VOH	1.35	-	-	
3	GPIO1	Ю	洛田松)/松山	VOL	0	-	0.45	_
3	GPIOT	10	通用输入/输出	VIH	1.17	-	1.98	- -
			_	VIL	-0.3	-	0.63	
				VOH	1.35	-	-	
12	GPIO2	IO	海田埝 )/捻山	VOL	0	-	0.45	
12	GP102	10	通用输入/输出	VIH	1.17	-	1.98	- -
			_	VIL	-0.3	-	0.63	
				VOH	1.35	-	-	
69	GPIO3/GPS_PWR_EN	10	海田埝 )/捻山	VOL	0	-/-	0.45	· /Λ DNI M 幸‡
09	GPIO3/GP3_PWK_EIN	10	通用输入/输出	VIH	1.17		1.98	- 仅 DNLM 支持
	1//			VIL	-0.3	11 2/7	0.63	
		$\overline{}$	Z H	VOH	1.35		1-1	
78			)	VOL-	0	в Л	0.45	默认用作 Codec
	GPIO4/CODEC_RST	Ю	通用输入/输出	VIH	1.17	11/4		芯片复位
				VIL	-0.3		0.63	



ML302-DNLM 版本支持 GPIO1、GPIO2、GPIO3、GPIO4,KNLM/CNLM/LNLM/ANLM 版本不支持 GPIO3。



# 3.11 5\*5 按键接口

ML302 模组提供一个 5\*5 的键盘矩阵,供用户灵活使用,电平为 1.8V,驱动电流为 5mA,OC 版本支持,基础版不支持。

表 3-12: 5\*5 按键矩阵

引脚号	引脚名	类型	描述	参数	最小值(V	) 典型值(V)	最大值(V0	备注			
89	KBC4	ı	垃圾到信息	VIH	1.17	-	1.98				
	NDC4	· ·	按键列信号	VIL	-0.3	-	0.63				
90	KBR4	0	按键行信号	VOH	1.35	-	-				
	KDK4		IX球111百分	VOL	0	-	0.45				
50	KBC3	I	按键列信号	VIH	1.17	-	1.98				
	KDC3	'	以及びまり	VIL	-0.3	-	0.63				
51	KBR3	0	按键行信号	VOH	1.35	-	-	_			
J1	כאטא	NBN3 U		NDK5 U	CADA C	以唯门 百亏	VOL	0	-	0.45	
41	VDC4	KBC1	按键列信号	VIH	1.17	-	1.98				
I	KBC I			VIL	-0.3	-	0.63				
42	KBC2		按键列信号	VIH	1.17	-/-	1.98				
42	KBC2		び延り川市ら	VIL	-0.3	757	0.63				
43	KBR2	0	按键行信号		1.35	インスプ	/1/1	-			
43	NDNZ		球塊1」1百万	VOL	0		0.45	-			
44	KBR1	0	按键行信号	VOH	1.35	A //	81				
<del></del>	NDNI		1女姓171百万	VOL	0		0.45				
91	KBC5		按键列信号	VIH	1.17		1.98				
<i>3</i> I	NBC3		対域が同じ	VIL	-0.3	-	0.63				
92	KBR5	0		VOH	1.35	-	-				
92 KBR5	O 按键行信号	<b>按键门信号</b>	VOL	0	-	0.45	-				



## 3.12 系统控制接口

ML302 模组的控制信号主要有:

- 开关机 (PWR\_KEY) 接口
- 复位 (RESET\_IN) 接口
- 休眠/唤醒 (WAKEUP\_IN) 控制接口
- 唤醒输出 (WAKEUP\_OUT) 接口
- 网络状态 (NET\_STA) 指示接口
- 系统状态 (MOD\_STA) 指示接口
- USB 强制下载 (USB\_BOOT) 接口

表 3-13: 系统控制接口

引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
17	PWR KEY		模组开机	VIH	1.17	-	VBAT	低有效
	PVVK_KET	ı	1突组开776	VIL	-0.3	-	0.63	TIL/FIXX
16	RESET	1	模组复位	VIH	1.17	-	VBAT	低有效
	RESET	'	快组发证	VIL	-0.3	-	0.63	IWHXX
	WAKEUP		模组休眠唤醒:	VIH	1.17	1.8V	1.98	
9	IN		H: 唤醒模组 L: 休眠模组	VIL	-0.3		0.63	-
	WAKEUP		模组休眠指示:	VOH	1.35	3/	<del>/</del> //_	
77	OUT		H: 模组唤醒 L: 模组休眠	VOL	0	д -	0.45	-
2	NET STA	0	网络状态指示	VOH	1.35			
2	NEI_SIA	O	网络扒芯伯小	VOL	0		0.45	
79	MOD STA	0	<b>交</b> 公比太七二	VOH	1.35	-	-	
19	MOD_STA	O	系统状态指示	VOL	0	-	0.45	· -
		B_BOOT I		VIH	1.17	1.8V	1.98	高有效,需在
71	USB_BOOT		USB 强制下载	VIL	-0.3	-	0.63	模组开机前拉 高至 1.8V



## 3.12.1 开关机接口

ML302 模组通过 PWR KEY 引脚实现开关机。

表 3-14: 开关机接口功能定义

功能	引脚状态	操作
开机	低电平 (模组关机时)	将 PWR_KEY 引脚拉低至少 2s
关机	低电平 (模组开机时)	将 PWR_KEY 引脚拉低至少 3.5s

当 ML302 模组处于关机模式,可以通过拉低 PWR\_KEY 至少 2s 使模组开机。推荐使用开集电路实现控制拉低。

开关机接口示意图如下所示。

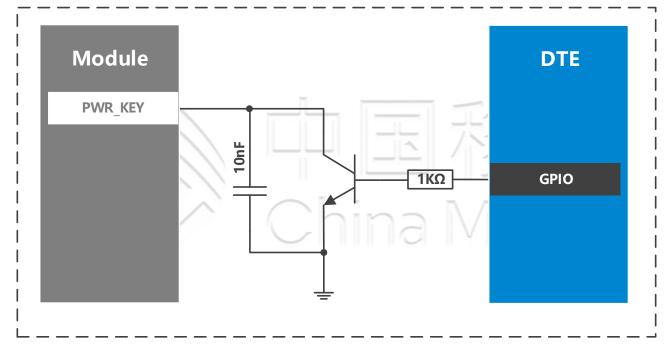


图 3-8: 开关机接口示意图



另一种控制 PWR\_KEY 的引脚方式是直接通过一个按钮开关,按钮附近需放置一个 TVS 用于 ESD 保护,参考电路如下。

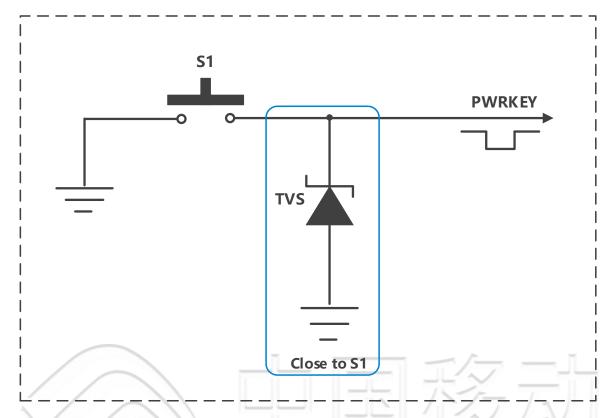


图 3-9: 开关机按钮示意图

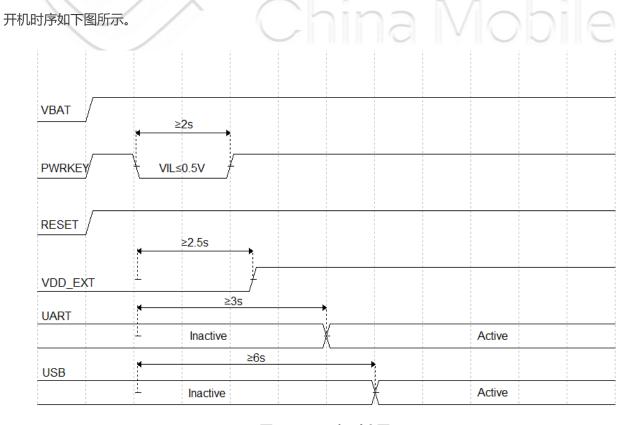


图 3-10: 开机时序图



### 3.12.2 关机

模组在开机状态下,拉低 PWRKEY 引脚至少 3.5s 后释放,模组将执行关机流程。 模组可通过以下的方式关机:

■ 正常关机:通过 PWRKEY 引脚控制模组关机;

■ **AT 命令关机**: 发送 AT+CPOF 命令关机。

### 3.12.3 复位接口

ML302 模组通过 RESET 引脚可实现硬件复位。当模组软件停止响应的时候,可以通过拉低 RESET 引脚 50-100ms 实现系统复位。复位接口示意图如下所示。

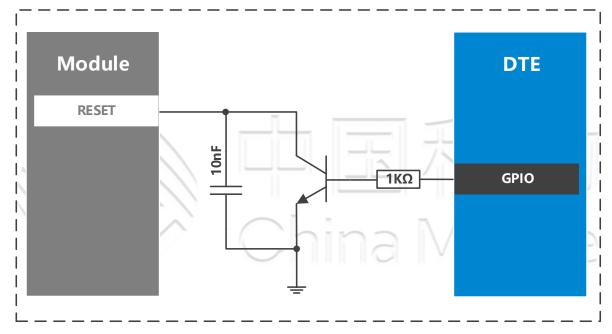


图 3-11:复位接口示意图

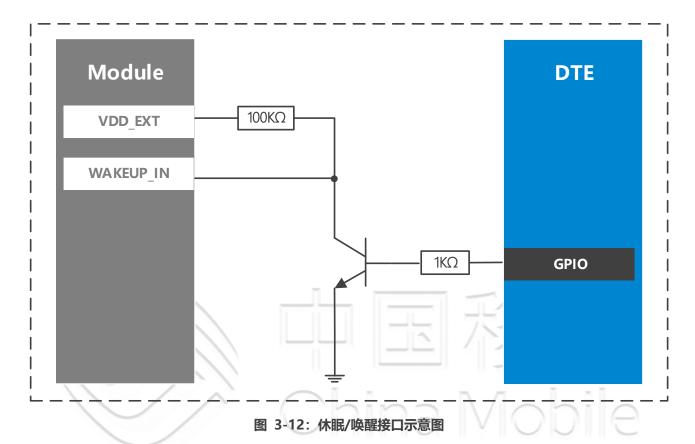


RESET\_IN 信号相当敏感,建议在这个接口上预留 10nF-0.1uF 电容进行滤波。另外建议这条线路走线不超过 20mm,距离 PCB 板边超过 2.54mm,而且走线需包地,否则模组可能由于干扰信号引起复位。RESET\_IN 信号拉低模组会直接复位重启。



### 3.12.4 休眠/唤醒接口

ML302 模组通过 WAKEUP\_IN 引脚可实现系统休眠/唤醒。当 WAKEUP\_IN 引脚被拉高,模组处于唤醒状态。当 WAKEUP\_IN 被拉低,模组将被允许进入休眠。WAKEUP\_IN 需要外部上拉到 1.8V。休眠/唤醒接口示意图如下所示。





- WAKEUP\_IN 被拉低只是说明模组被允许进入休眠,并不表示模组会立即休眠。模组进入休眠状态的前提必须是 WAKEUP IN 保持低电平,并且模组处于空闲状态;
- 模组可以通过 AT+CSCLK=0 强制让模组处于唤醒状态,模组将一直保持唤醒状态,并且 WAKEUP\_IN/WAKEUP\_OUT 不起做用。通过 AT+CSCLK=2,模组将允许进入休眠状态,配合 WAKEUP\_IN 引脚高低电平控制模组休眠唤醒状态。

### 3.12.5 唤醒输出接口

ML302 模组通过 WAKEUP\_OUT 引脚可实现唤醒输出,用于指示模组当前的休眠状态或唤醒外部设备。WAKEUP\_OUT 输出高电平,表示模组处于唤醒状态;WAKEUP\_OUT 输出低电平,表示模组处于休眠状态。唤醒输出接口示意图如下所示。

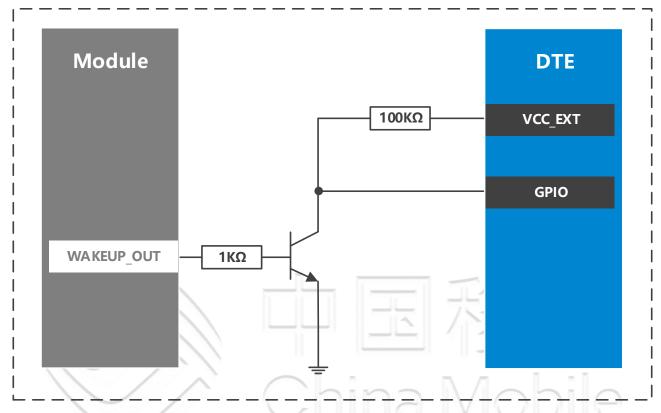


图 3-13: 唤醒输出接口示意图



## 3.12.6 网络状态指示接口

ML302 模组可通过 NET\_STA 引脚连接外部 LED 指示网络状态,指示灯需选用低压 LED。

表 3-15: LED 指示灯状态

模式	LED 状态	描述
1	快闪 (周期 1s)	网络未注册
2	慢闪 (周期 2s)	网络已注册

网络状态接口示意图如下所示。

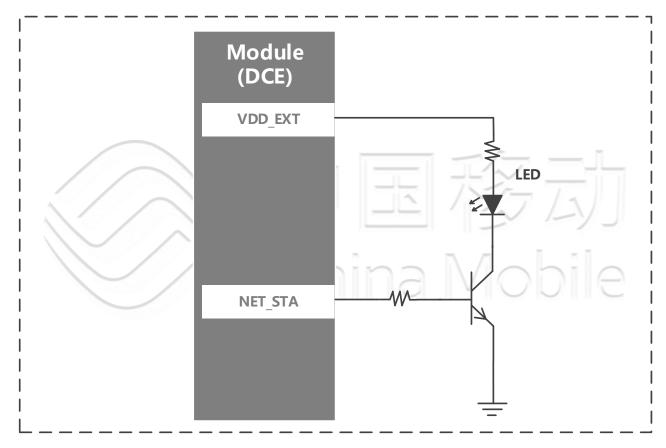


图 3-14: 网络状态接口示意图

## 3.12.7 系统状态指示接口

ML302 模组可通过 MOD\_STA 引脚连接外部 LED 指示模组状态。模组工作,MOD\_STA 引脚输出高电平,LED 亮;模组不工作,MOD\_STA 引脚输出低电平,LED 灭,指示灯需选用低压 LED。模组状态接口示意图如下所示。

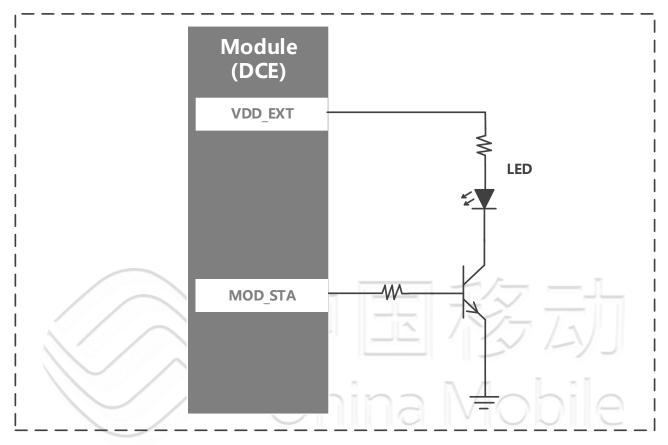


图 3-15: 模组状态接口示意图



## 3.12.8 USB\_BOOT 接口

ML302 支持 USB 升级下载功能。用户可以在模组开机前将 USB\_BOOT 上拉至 1.8V,在开机时模组将进入下载模式。在此模式下,模组可通过 USB 接口进行固件升级下载。

USB\_BOOT接口参考设计如下。

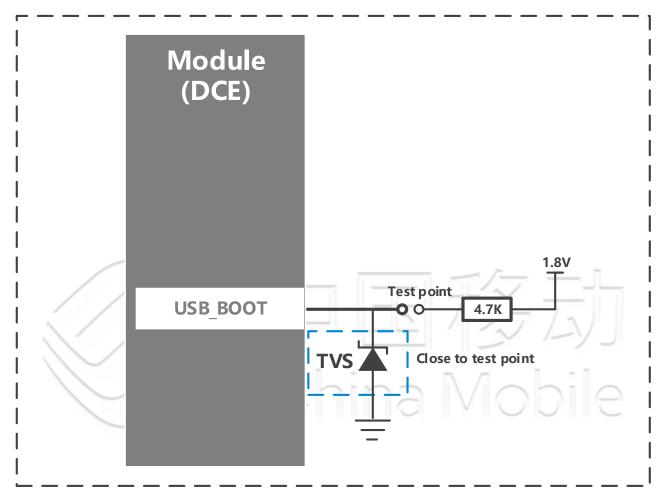


图 3-16: USB BOOT 接口参考设计



## 3.13 天线接口

ML302 模组提供三路天线接口: 主集天线接口 (MAIN\_ANT)、GNSS 天线接口 (GNSS\_ANT) 和 Wi-Fi 蓝牙天线接口 (WB ANT)。

表 3-16: 天线接口定义

引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
47	MAIN_ANT	-	射频主集天线	-	-	-	-	-
58	GNSS_ANT	-	GNSS 天线接口	-	-	-	-	仅 KNLM/LNL M 版本支持
64	WB_ANT	-	Wi-Fi 蓝牙天线接口	-	-	-	-	-

模组天线接口示意图如下图所示。

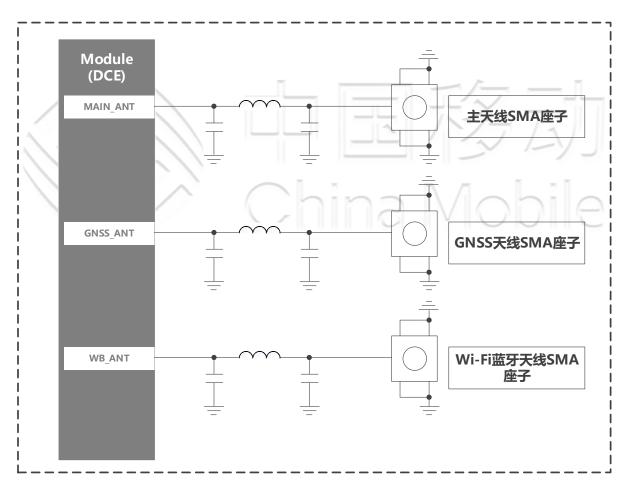


图 3-17: 模组天线接口示意图



- GNSS 天线仅 KNLM/LNLM 版本支持;
- Wi-Fi 蓝牙天线调试中, 暂不开放。



#### 天线 PCB 布局示意图如下所示。

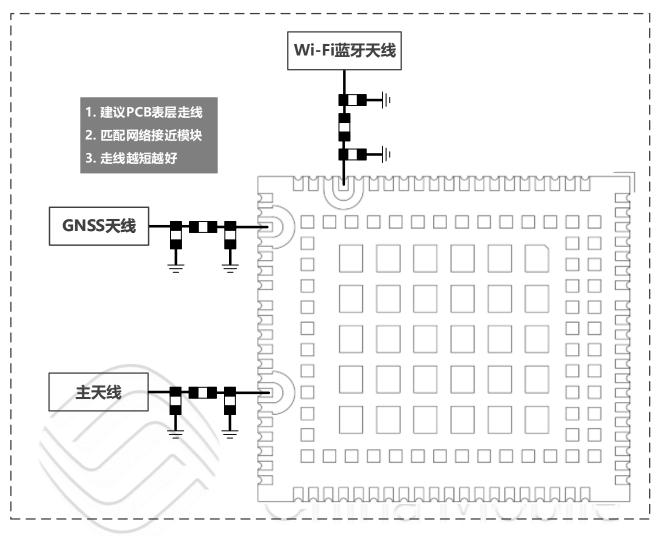


图 3-18: 模组天线布局示意图



- 天线接口到射频座子直接预留 PI 型匹配网络,以便射频调试;
- 天线接口与射频座子的距离尽可能短;
- 射频信号线的阻抗为 50Ω。

## 3.14 NC接口

模组提供了预留接口,这些接口必须保持悬空状态,客户无法使用。

表 3-17: NC接口

引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
93,134,135	NC	-	-	-	-	-	-	DNLM 版 本
								KNLM/C
14,15,93,134,135	NC	_	_	_	_	_	_	NLM/LNL
14,13,33,134,133	NC	_		_	_	_		M/ANLM
								版本

### 3.15 RSV 接口

模组提供了若干 RSV 接口,表示该接口功能未开发完善,暂时不对外开放。外围设计时务必保持悬空状态。

表 3-18: RSV 接口

引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
81,87,95,96,97,98,99,1	/ ^		į					
02,103,104,105,106,10 7,108,109,110	RSV			hir		10		-
				11 11 11 11				



## 3.16 模拟音频接口

ML302 模组提供了一组喇叭,麦克风,耳机,耳机麦克风接口。

MICP 和 MICN 通道是用作于麦克风差分输入。麦克风通常选用驻极体。模组内部已集成供电,麦克风可直接使用。

SPKP 和 SPKN 通道是用作于扬声器差分输出,默认支持 Class-D 模式。

表 3-19: 模拟音频接口参数

接口类型	最大输出功率	阻抗	PSRR	SNR
耳机	25mW	320hm	60dB	96dB
听筒	50mW	320hm	60dB	100dB
n±dnit	ClassD: 0.8W@4.2V		80dBm	90 dB
<b>喇叭</b>	ClassAB: 0.6W@4.2V	8Ohm	80dBm	90 dB

表 3-20: 模拟音频接口

引脚号	引脚名	类型	描述	参数	最小值(V)	典型值(V)	最大值(V)	备注
101	HP DET		耳机检测	VIH	1.17	-	1.98	- 不用则悬空
	UL_DEI		<del>中</del> 们 好业火则	VIL	-0.3		0.63	小用则态全
111	SPKP	AO	喇叭+	VOH				不用则悬空
	Sirki	AO	<sub>የ</sub> ሉህ የሃ	VOL	<b>1</b> 7   7	1	77-11	77万以志工
				VOH		/-/	/_/_	
112	SPKN	AO	喇叭-	VOL	_		1	- 不用则悬空
	SI KIN	/10	PAY 7 (	VIH	- 5	/I - I	8 1	
				VIL		40		
113	МІСР	DI	MIC 输入+	VIH				- 不用则悬空
	- Iviici	D1	1VIIC 曲りく・	VIL	-	-	-	7 773836
114	MICN	DI	MIC 输入-	VIH	-	-	-	- 不用则悬空
			יייייייייייייייייייייייייייייייייייייי	VIL	-	-	-	
115	HPL	AO	耳机左声道	VOH	-	-	-	- 不用则悬空
				VOL	-	-	-	
116	HPR	AO	) 耳机右声道	VOH	-	-	-	- 不用则悬空
			-11/0 E/7 XE	VOL	-	-	-	1710/0/2
127	HMIC P	DI	耳机 MIC 差分输入+	VIH	-	-	-	- 不用则悬空
			-1 1/0 · · · · · o · Z_75 - Ilian ( ·	VIL	-	-	-	1710/0/4
128	HMIC N	DI	耳机 MIC 差分输入-	VIH	-	-	-	- 不用则悬空
			1,00,000	VIL	-	-	-	
129	MIC BIAS	РО	MIC 偏置电压	VOH	2.5	2.8	3.1	- 不用则悬空
			5/10/25 5/25	VOL	-	-	-	171373751
130	HMIC BIAS	РО	耳机 MIC 偏置电压	VOH	-	-	-	- 不用则悬空
				VOL	-	-	-	
131	AMP_VCOM	PG	耳机 GND	-	-	-	-	不用则悬空
132	EARP	AO	听筒+	VOH	-	-	-	- 不用则悬空
				VOL	-	-	-	
133	EARN	AO	听筒-	VIH	-	-	-	不用则悬空



## 3.17 测试点设计

当模组用在整机时,几个测试点对系统的调试非常重要,设计得当,可以快速定位问题、解决问题。以下 测试点是客户在设计的时候必须预留出来的:

- USB 测试点: USB 是模组跟 AP 通讯的主要通道,也是模组固件下载的通道,通过 USB 测试点,可以实时监控模组跟 AP 的通讯信息是否正确,并且紧急情况下可以通过 USB 给模组升级固件。 USB\_DP/USB\_DM 信号需要串联 0 欧姆电阻,以防 USB 信号线出现分支,影响 USB 信号质量,同时USB\_DET 也需要留出来。
- USB BOOT: 用于模组下载升级固件。
- PWR\_KEY/RESET\_IN 测试点:控制模组正常开机运行,必须预留。
- UART1 测试点:用于打印模组 LOG 信息。
- VBAT/VDD\_EXT: VBAT 信号上最好有串联的磁珠或者电阻,在做电源干扰验证的时候可以断开 VBAT,用直流电源供电。VDD EXT 用用来的直观的判断模组是否开机。
- 其他测试点: 其他如 WAKEUP IN、WAKEUP OUT、ADC、GPIO 等测试点,可以酌情接出来。





# 4 GNSS 接收机

GNSS 接收机**仅 ML302-KNLM/LNLM 版本模组支持**,本章主要介绍 ML302 模组接收机的性能。

### 4.1 概述

ML302 模组内置 GNSS 接收机,支持 GPS、GLONASS、北斗、Galileo,可多系统联合定位,支持多种 SBAS 信号接收处理,向用户提供快速准确的高性能定位体验。

GNSS 接收机默认关闭,用户可以通过 AT+MGNSS=1 命令打开。





# 5 射频特性

本章主要介绍 ML302 的射频特性:

- 工作频段
- 传导测试数据
- 天线设计要求

## 5.1 工作频段

ML302 的工作频段如下表所示。

表 5-1: 射频频段

频段	发射	接收	备注
FDD LTE Band 1	1920MHz-1980MHz	2110MHz-2170MHz	<u> </u>
FDD LTE Band 3	1710MHz-1785MHz	1805MHz-1880MHz	7/1/
FDD LTE Band 5	824MHz-849MHz	869MHz-894MHz	× 1295
FDD LTE Band 8	880MHz-915MHz	925MHz–960MHz	- II = II
TDD LTE Band 34	2010MHz-2025MHz	2010MHz-2025MHz	ahila
TDD LTE Band 38	2570MHz-2620MHz	2570MHz-2620MHz	
TDD LTE Band 39	1880MHz-1920MHz	1880MHz-1920MHz	-
TDD LTE Band 40	2300MHz-2400MHz	2300MHz-2400MHz	-
TDD LTE Band 41	2555MHz-2655MHz	2555MHz-2655MHz	-
GSM900	880MHz-915MHz	925MHz-960MHz	仅 KNLM/CNLM/LNLM
DCS1800	1710MHz-1785MHz	1805MHz-1880MHz	/ANLM 模组版本支持



# 5.2 传导测试数据

## 5.2.1 测试环境

测试仪器: R&S CMW500电源: Keysight N6705B

## 5.2.2 传导接收灵敏度

接收灵敏度指标是衡量 ML302 模组接收机性能的重要参数,测试结果如下表所示。

表 5-2: 传导接收灵敏度

频段	测试值 (单位: dBm)	备注
LTE Band 1	-98.5	TDD QPSK throughput > 95%,10M
LTE Band 3	-98.3	TDD QPSK throughput > 95%,10M
LTE Band 5	-97.5	TDD QPSK throughput > 95%,10M
LTE Band 8	-98	TDD QPSK throughput > 95%,10M
LTE Band 34	-98	TDD QPSK throughput > 95%,10M
LTE Band 38	-99.1	TDD QPSK throughput > 95%,10M
LTE Band 39	-98.4	TDD QPSK throughput > 95%,10M
LTE Band 40	-99.1	TDD QPSK throughput > 95%,10M
LTE Band 41	-99	TDD QPSK throughput > 95%,10M
GSM900	-109.5	BER Class II < 2.44%
DCS1800	-108.4	BER Class II < 2.44%



## 5.2.3 传导发射功率

传导发射功率是衡量 ML302 模组的发射机的一个重要的指标,测试结果如下表所示。

表 5-3: 传导发射功率

频段	测试值 (单位: dBm)	备注 (单位: dB)
FDD LTE Band 1	23	±2.7
FDD LTE Band 3	23	±2.7
FDD LTE Band 5	23	±2.7
FDD LTE Band 8	23	±2.7
TDD LTE Band 34	23	±2.7
TDD LTE Band 38	23	±2.7
TDD LTE Band 39	23	±2.7
TDD LTE Band 40	23	±2.7
TDD LTE Band 41	23	±2.7
GSM900	33	±1.5 (KNLM/CNLM/LNLM/ANLM 模组版本)
DCS1800	30	±1.5 (KNLM/CNLM/LNLM/ANLM 模组版本)





### 5.3 天线设计要求

### 5.3.1 主集天线指标

- 天线效率: 天线效率即辐射出去的功率和输入到天线的有用功率之比,天线效率与它的电气尺寸有关,通常天线效率随电气尺寸的增加而增加。为保证 ML302 模组射频辐射性能,建议天线效率为: 主集天线的效率≥40% (频段低于 960MHz 时); 主集天线的效率≥50% (频段高于1710MHz 时)。
- **S11**: 指天线输入阻抗同参考阻抗(50Ω)的匹配指数。反射系数和天线效率相关,可用网络分析仪测量。ML302 模组天线推荐 S11 值: S11 主集天线≤-10dB。
- **方向图**: 天线的辐射方向图反应了天线在远场的辐射特性。半波偶极子天线的辐射方式为水平面为全向,基站天线的入射波常是水平的。ML302 模组推荐的天线方向为全向。
- 增益: 增益是天线的另一个重要参数,天线的增益与方向和天线效率有关。ML302 模组推荐的天线增益: 主集天线增益≤2.5dBi。

### 5.3.2 天线设计要求

ML302 模组主集天线设计指标需求如下表所示。

表 5-4: 主集天线设计要求

	250MHz in Band 1
	170MHz in Band 3
	70MHz in Band 5
	80MHz in Band 8
主集天线带宽	15MHz in Band 34
	50 MHz in TDD LTE Band 38
	40 MHz in TDD LTE Band 39
	100 MHz in TDD LTE Band 40
	100 MHz in TDD LTE Band 41
增益	≤ 2.5dBi
阻抗	50Ω
VSWR 推荐值	≤ 2:1

ML302 模组 GNSS 天线设计指标需求如下表所示。

表 5-5: GNSS 天线设计要求

频率范围	1561-1615MHz
极化	RHCP
VSWR 推荐值	<2
被动天线增益	>1.8dBi



# 6 电气可靠性

本章主要介绍 ML302 模组接口的电气特性及可靠性特性,包括:

- 极限工作条件
- 工作和存储环境
- 电源特性
- 可靠性指标
- EMC和 ESD 特性

### 6.1 极限工作条件

ML302 模组的极限工作条件如下表所示, 若超过极限条件, 可能会造成模组不可修复的损坏。

表 6-1: 极限工作条件

符号	参数	最小值 (V)	最大值 (V)
VBAT	外部供电电压	-0.3	4.5
VIO	数字输入电压	-0.3	2.3
		China	alvoone

## 6.2 工作和存储环境

ML302 模组的工作及存储温度范围如下表所示。

表 6-2: 工作及存储温度

参数	最小值 (℃)	最大值 (℃)
正常工作温度	-30	+75
扩展工作温度	-40	+85
存储温度	-45	+90



当 ML302 模组工作在-40℃~-30℃或+75℃~+85℃温度范围时,模组可以正常工作,但部分射频指标不能满足 3GPP 标准。



## 6.3 电源特性

### 6.3.1 输入电压

ML302 模组的输入电压要求如下表所示。

表 6-3: 输入电压要求

符号	参数	最小值 (V)	典型值 (V)	最大值 (V)	纹波 (V)
VBAT	外部供电电压	3.3	3.8	4.3	3%



当外部供电电压小于最小值时, ML302 模组不能正常工作。





# 6.3.2 功耗

不同状态下 ML302 模组的功耗如下列表所示,测试条件为常温,输入电压 3.8V。

表 6-4: 关机功耗

模组	工作模式	平均电流(µA)	备注
ML302	关机	< 35uA	关机状态保持 3.8V 输入电压
ML302	开机后关机	< 5uA	开机后执行 PWRKEY 关机流程

### 表 6-5: 休眠功耗

模组	工作模式	制式	频段	平均电流 (mA)	备注
ML302	休眠	LTE	LTE Band	1.19	DRX 周期 256 (2.56s)

### 表 6-6: 待机功耗

模组	工作模式	制式	频段	平均电流 (mA)	备注
ML302	待机	LTE	LTE Band	11.43	DRX 周期 256 (2.56s)

### 表 6-7: 工作功耗 (TDD LTE)

模组	制式	频段	平均电流 (mA)	备注
		) I	108.68	0dBm Tx Power
		Band 34	140.25	10dBm Tx Power
			287.88	23dBm Tx Power
			109.31	0dBm Tx Power
		Band 38	125.73	10dBm Tx Power
			241.94	23dBm Tx Power
			104.69	0dBm Tx Power
ML302	TDD LTE	Band 39	129.81	10dBm Tx Power
			243.25	23dBm Tx Power
			108.32	0dBm Tx Power
		Band 40	128.55	10dBm Tx Power
			243.54	23dBm Tx Power
			109.08	0dBm Tx Power
		Band 41	140.12	10dBm Tx Power
			239.68	23dBm Tx Power



### 6.4 EMC和ESD特性

#### ■ EMC 设计建议:

- 高速信号接口: USB 接口需采用 TVS 管进行 ESD 防护。器件特性推荐: 结电容小于 2pF, 钳位电压为 5.5V-14V, 最大峰值电流为 3A, 可承受 17KV 的瞬间电压;
- 低速信号接口: SIM 接口、UART 接口、PCM 接口可采用 TVS 管或压敏电阻进行 ESD 防护。器件特性推荐: 结电容小于 20pF,钳位电压为 5.5V-14V,可承受 14KV 的瞬间电压;
- USB 插座的 5V 电源输入接口易产生浪涌和过冲,建议采用防浪涌 TVS 管。器件特性推荐:反向 关断电压为 10V,击穿电压典型值为 13.5V,钳位电压 < 17V;
- 信号走线时要先经过 ESD 防护器件再到后级, ESD 防护器件需就近接到主地;
- 模组周边地平面保证完整性,不要进行分割。

#### ■ ESD 防护建议:

- 静电敏感器件机器组件的加工设备、测试仪器、工具、装备都进行可靠接地;
- 设备、仪器、工具和夹具上接触静电敏感器件的部分和靠近静电敏感器件的运动部件由防静电材料制成,并且有良好的接地。非静电材料部分进行防静电处理;
- 生产设备上的关键部件,如传送带、SMT 吸嘴是否有完善的静电防护措施;
- 在接触 IC、单板、模组等静电敏感器件的过程中,员工都正确的佩戴了静电手环或者静电手套;
- 在运输、存储静电敏感器件的过程中是否都有明显的防静电标识和防静电措施。





# 7 机械特性

本章主要描述 ML302 的机械尺寸以及相关的存储、包装需求等。

## 7.1 外形尺寸

模组外形尺寸如下图所示。

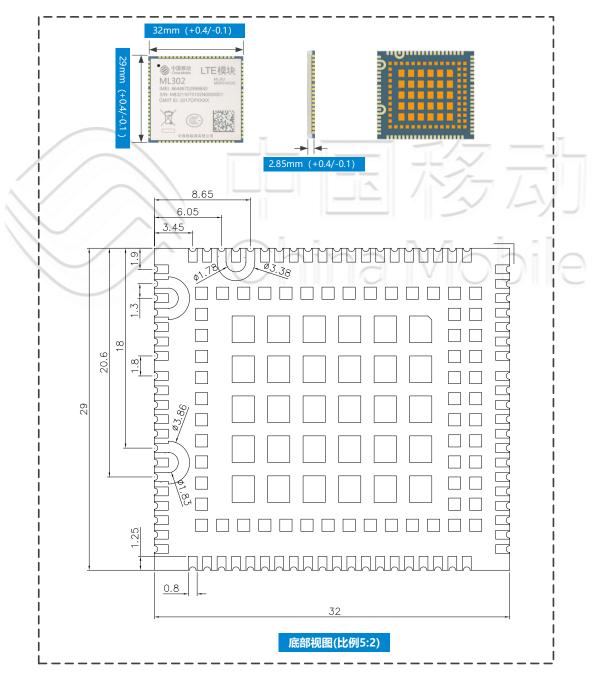


图 7-1: ML302 外形尺寸图



## 7.2 PCB 焊盘设计

为达到高可靠性的焊接,推荐 PCB 焊盘尺寸设计如下图所示来设计。

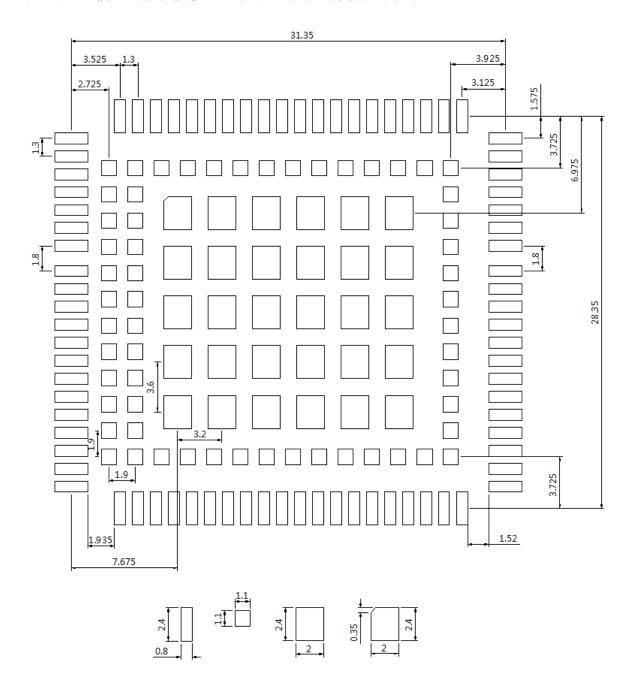


图 7-2: PCB 焊盘尺寸

阻焊开窗应该大于焊盘尺寸,可提到焊接的可靠性。阻焊开窗应比焊盘尺寸大 100um~150um, 即单边比焊盘尺寸大 50um~75um, 可根据 PCB 厂家的制程能力来决定。

PCB 厚度推荐 1.0mm 以上,以减小高温焊接或者机械应力导致的形变。模组四周 0.6mm 以内避免布局其他器件,推荐在间距在 1.0mm 以上。模组距 PCB 板边最小距离为 0.5mm。



# 8 存储和生产

### 8.1 存储

ML302 以真空密封袋的形式出货。模组的存储需遵循如下条件:环境温度低于 40 摄氏度,空气湿度小于 90%情况下,模组可在真空密封袋中存放 12 个月。**当真空密封袋打开后,若满足以下条件,模组可直接进行回流焊或其它高温流程:** 

■ 模组环境温度低于 30 摄氏度,空气湿度小于 60%,工厂在 72 小时以内完成贴片。

#### 若模组处于如下条件,需要在贴片前进行烘烤:

- 当环境温度为 23 摄氏度 (允许上下 5 摄氏度的波动) 时,湿度指示卡显示湿度大于 10%。
- 当真空密封袋打开后,模组环境温度低于 30 摄氏度,空气湿度小于 60%,但工厂未能在 72 小时以内完成贴片。
- 当真空密封袋打开后,模组存储空气湿度大于 10% 如果模组需要烘烤,请在 125 摄氏度下 (允许上下 5 摄氏度的波动) 烘烤 48 小时。



由于使用的托盘最高温度为 60°C,不能直接将料盘放入温箱烘烤,需转运至能耐高温(125°C)的托盘进行烘烤。



### 8.2 生产焊接

用印刷刮板在网板上印刷锡膏,使锡膏通过网板开口漏印到 PCB 上,印刷刮板力度需调整合适,为保证模组印膏质量,ML302 模组建议客户开阶梯钢网,焊盘部分对应的钢网厚度应为 0.15mm。

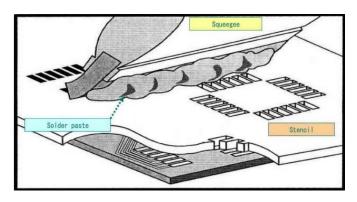


图 8-1: 印膏图

为避免模组反复受热损伤,建议客户 PCB 板第一面完成回流焊后再贴 ML302 模组。推荐的炉温曲线图如下图所示。

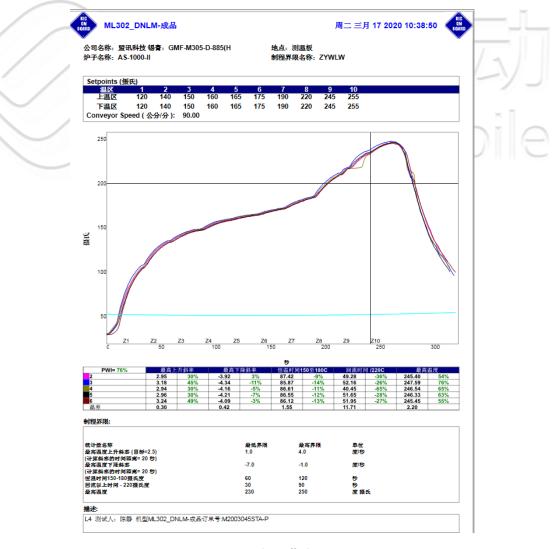


图 8-2: 炉温曲线



### 8.3 包装

ML302 采用托盘包装。包装流程如图 25,每个托盘放置 25 个模组,10 个托盘一小箱,4 个小箱装在一个大箱里面,一个大箱工 1000 个模组。吸塑托盘堆叠后用透明胶带十字缠绕放入内箱并加上卡板封装后封箱。

托盘堆叠时,最上部用空托盘覆盖,避免面部模组脱落。包装时,全部使用大箱包装,尾箱使用空盒填充,内盒不足 250pcs 时,使用空托盘填充。

在进行托盘设计时,应遵循如下原则:

- 每卡格边缘预留扣手位,便于取拿产品。
- 产品与卡格的预留空间长、宽、高均≤3mm。避免产品置入卡格内活动空间偏大,增加运输过程中摩擦系数,从而影响产品质量。
- 在进行材质选择时,标准包装(不抽真空)选用防静电吸塑托盘,真空包装(抽真空)选用防静电耐高温托盘。





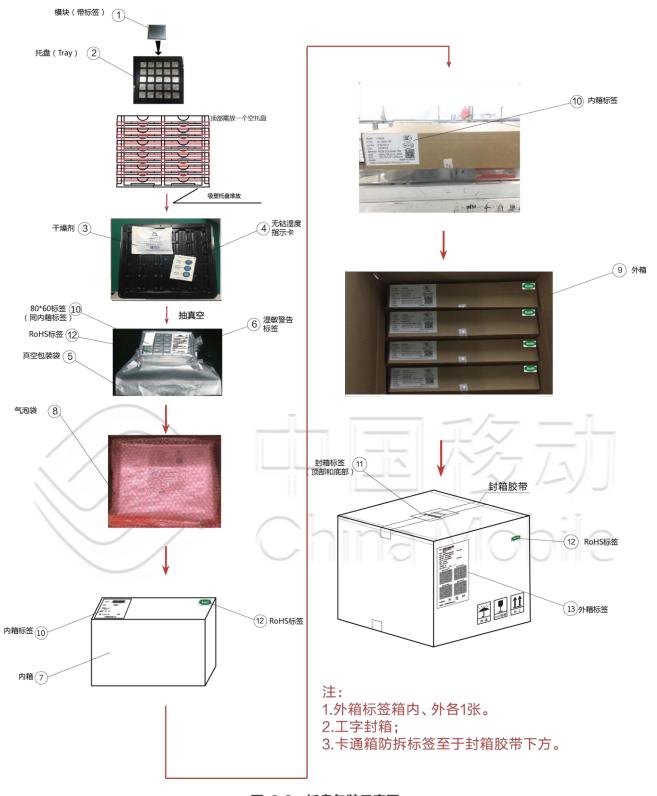


图 8-3: 托盘包装示意图

# 9 附录

# 参考文档及术语缩写

#### 表 9-1: 参考文档

序号	文档名称	
1	ML302 AT 命令用户使用手册	AT 命令使用手册
2	ML302_开发板使用手册_V001	开发板使用手册

#### 表 9-2: 缩写

	衣 5-2. 領与
缩写	描述
ARP	Antenna Reference Point
BER	Bit Error Rate
BTS	Base Transceiver Station
CHAP	Challenge Handshake Authentication Protocol
CS	Coding Scheme
CSD	Circuit Switched Data
CTS	Clear To Send
DRX	Discontinuous Reception
DCE	Data Communications Equipment (typically module)
DTE	Data Terminal Equipment (typically computer, external controller)
DTR	Data Terminal Ready
DTX	Discontinuous Transmission
PSM	Power Save Mode
EMC	Electromagnetic Compatibility
ESD	Electrostatic Discharge
GMSK	Gaussian Minimum Shift Keying
GNSS	Global Navigation Satellite System
GPS	Global Positioning System
eDRX	Enhanced Discontinuous Reception
1/0	Input/Output
IMEI	International Mobile Equipment Identity
Imax	Maximum Load Current
Inorm	Normal Current
kbps	Kilo Bits Per Second



缩写	   描述
LED	Light Emitting Diode
MO	Mobile Originated
MS	
MT	Mobile Station (GSM engine)  Mobile Terminated
PAP	Password Authentication Protocol
PBCCH	Password Authentication Protocol  Packet Switched Broadcast Control Channel
	Printed Circuit Board
PCB	Protocol Data Unit
PDU	
PPP	Point-to-Point Protocol
RF	Radio Frequency
RMS	Root Mean Square (value)  Real Time Clock
RTC	Receive Direction
RX	Subscriber Identification Module
SIM	
SMS	Short Message Service
TDMA TE	Time Division Multiple Access
TX	Terminal Equipment
UART	Transmitting Direction Universal Asynchronous Receiver &Transmitter
URC	Unsolicited Result Code
USSD	Unstructured Supplementary Service Data
VSWR	Voltage Standing Wave Ratio
Vmax	Maximum Voltage Value
Villax	Normal Voltage Value
Vmin	Minimum Voltage Value
VIHmax	Maximum Input High Level Voltage Value
VIHmin	Minimum Input High Level Voltage Value
VILmax	Maximum Input Low Level Voltage Value
VILmin	Minimum Input Low Level Voltage Value
Vlmax	Absolute Maximum Input Voltage Value
Vlmin	Absolute Minimum Input Voltage Value
VOHmax	Maximum Output High Level Voltage Value
VOHmin	Minimum Output High Level Voltage Value
VOLmax	Maximum Output Low Level Voltage Value
VOLmin	Minimum Output Low Level Voltage Value

