

LCS4110A规格书

LCS4110A加密芯片采用32位cpu，独有的具备算法移植专利，具备28KB程序存储区，4KB数据存储区，1.75B RAM，支持IIC接口，低功耗0.1uA，内置DES/3DES/AES算法，适用于工业安防、消费电子等嵌入式防盗版领域。

产品特点

32位cpu 25MHz；

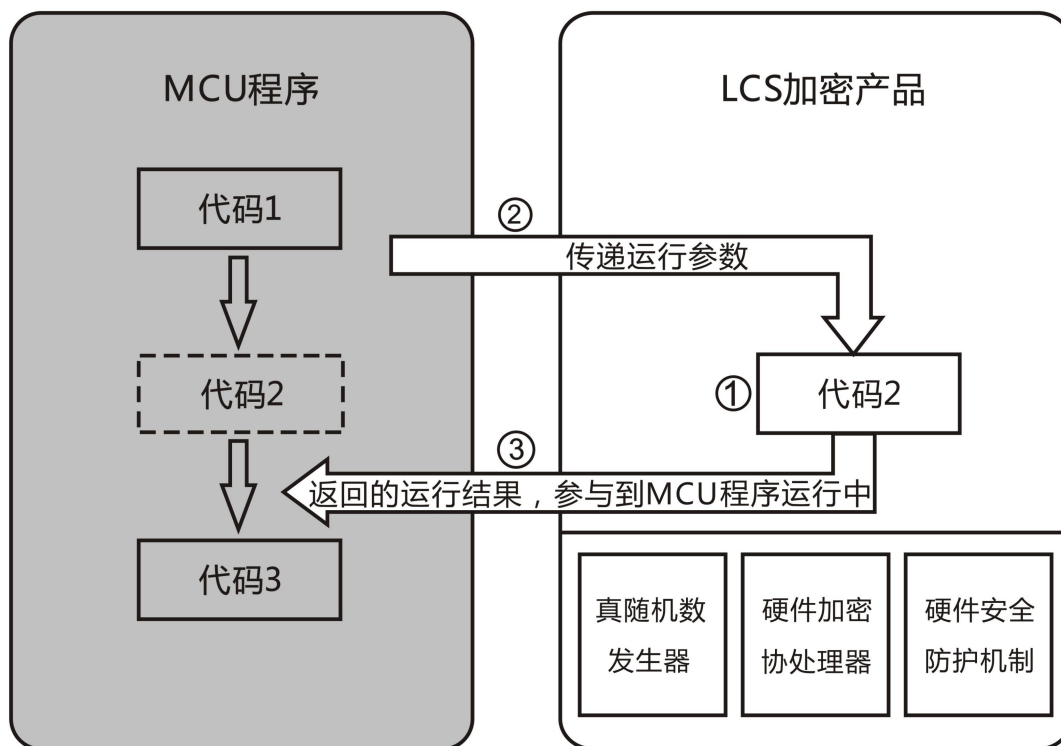
IIC接口；

支持自编程序功能；

支持DES/3DES/AES/SHA256算法；

具备低功耗模式。

工作原理



应用领域

车用电子、智能眼镜、车载诊断设备、游戏手柄、医疗耗材、移动互联、智能网关、打印耗材、工业控制、智能门锁、智能楼宇、工业喷码、人脸识别、工业相机、智能家居等。

基本参数

型号	LCS4110A
程序空间	28K Byte
NVM数据	4K Byte
RAM	1.75K Byte
标准算法	DES/3DES/AES/SHA256
唯一硬件ID	64位
接口	I ² C
低功耗模式	0.1uA
工作电压	3.0V ~ 5.5V
工作温度	-40 °C ~ + 85°C
ESD	4KV
封装	Sop、sot23-5

封装

sop8、sot23-5

技术支持

LCS4110A开发套件

开发测试板

烧录板