

器件参数表

DataSheet

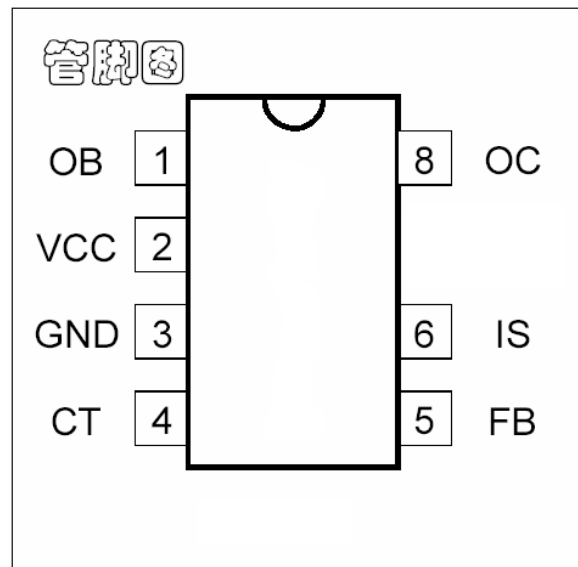
ICW206 【开关电源控制器集成电路】



合 肥 艾 创 微 电 子 科 技 有 限 公 司

概述

高性能电流模式 PWM 控制器。专为高性价比 AC/DC 转换器设计。在 85V-265V 的宽电压范围内提供高达 18W 的连续输出功率，峰值输出功率更可达 24W。优化的高合理性的电路设计结合高性能价格比的双极型制作工艺，最大程度上节约了产品的整体成本。该电源控制器可工作于典型的反激电路拓扑中，构成简洁的 AC/DC 转换器。IC 内部的启动电路被设计成一种独特的电流吸入方式，可利用功率开关管本身的放大作用完成启动，这显著地降低了启动电阻的功率消耗；而在输出功率较小时 IC 将自动降低工作频率，从而实现了极低的待机功耗。在功率管截止时，内部电路将功率管反向偏置，直接利用了双极性晶体管的 CB 高耐压特性，大幅提高功率管的耐压能力直到 700V 的高压，这保证了功率管的安全。IC 内部还提供了完善的防过载防饱和功能，可实时防范过载、变压器饱和、输出短路等异常状况，提高了电源



的可靠性。电流限制及时钟频率可由外部器件进行设定。

现可提供 DIP7 的标准封装和满足欧洲标准的环保无铅封装。

特点

- | 内置 700V(-8V 为 800V)高压功率开关管，极少的外围器件
- | 锁存脉宽调制，逐脉冲限流检测
- | 低输出降频功能，无输出功耗可低于 0.1W
- | 内建斜坡与反馈补偿功能
- | 独立上限电流检测控制器，实时处理控制器的过流、过载
- | 关断周期发射极偏压输出，提高了功率管的耐压
- | 内置具有温度补偿的电流限制电阻，精确电流限制
- | 内置热保护电路
- | 利用开关功率管的放大作用完成启动，启动电阻的功耗减少 10 倍以上
- | 极少的外围元器件
- | 低启动和工作电流
- | VCC 过压自动限制
- | 宽电压连续输出功率可达 18W，峰值输出功率可达 24W

应用领域

- | 适配器 ADAPTOR （如旅行充电器、外置电源盒等）
- | 开放式电源 OPENFRAME （如 DVD、DVB 等）

内部电路参考框图

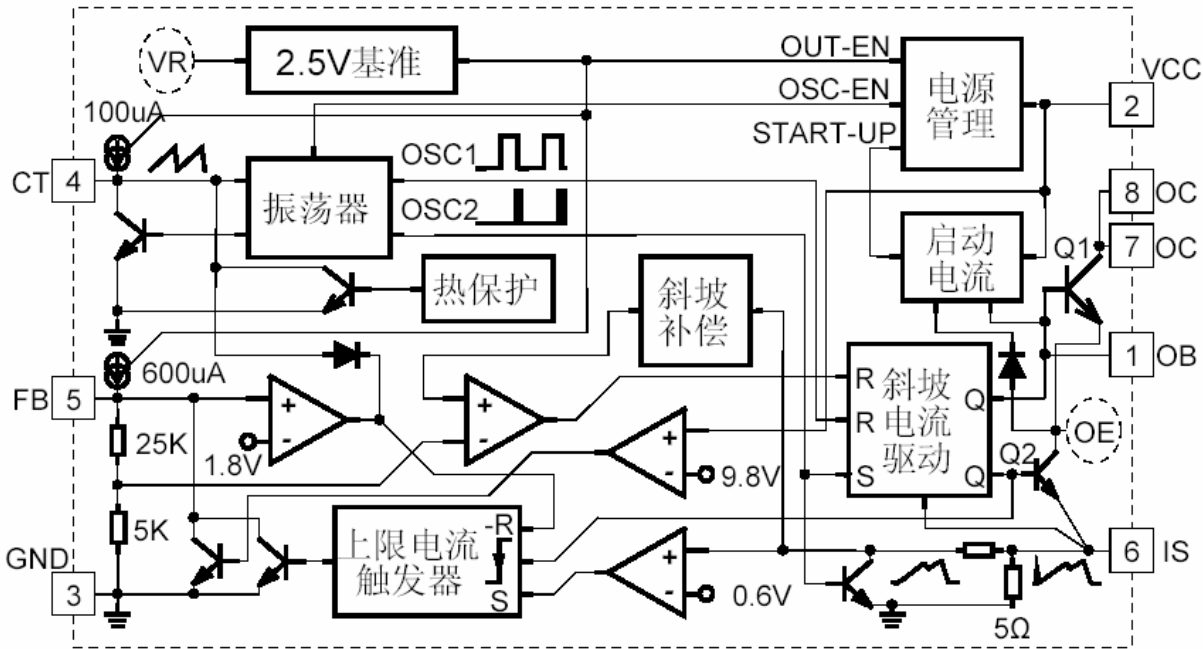


图 1. 内部电路方框图

引脚功能描述

管脚	符号	管脚定义描述
1	OB	功率管基极，启动电流输入，外接启动电阻
2	VCC	供电脚
3	GND	接地脚
4	CT	振荡电容脚，外接定时电容
5	FB	反馈脚
6	IS	开关电流取样与限制设定，外接电流取样电阻
7,8	OC	输出脚，接开关变压器

* : PCB Layout 时应将 Pin6 与 Pin7 之间保留 1mm 以上的安全距离，避免产生放电现象。

极限参数

供电电压 VCC	16V
引脚输入电压	VCC+0.3V
OC 集电极承受电压	-0.3-700V
峰值开关电流	800mA
总耗散功率	1000mW
工作温度范围	-40---+125℃
储存温度范围	-55---+150℃
焊接温度	+260℃,10S

推荐工作条件

项目	最小	典型	最大	单位
供电电压, VCC	4.8	5.5	9.0	V
引脚输入电压	-0.3	-	Vcc	V
峰值反向电压	-	-	550	V
峰值开关电流	-	-	600	mA
定时电容	650	680	920	PF
振荡频率	45	61	65	KHz
工作温度	-40		85	℃

电气参数 (Ta=25℃, Vcc=5.5-7.5V, Ct=680PF, Rs=1Ω)

) 输出部分

项目	测试条件		最小	典型	最大	单位
开关管最大耐压	Ioc=1mA	ICW206-7V	700	-	-	V
		ICW206-8V	800	-	-	
开通饱和压降	Ioc=600mA	ICW206-7V	-	-	1	V
		ICW206-8V	-	-	1.2	
输出上升时间	CL=1nF		-	-	75	ns
输出下降时间	CL=1nF		-	-	75	ns
输出限制电流	Tj=0-100℃		540	580	620	mA
OE 钳位电压	OE=0.001-0.60A		-	1.5	-	V

参考部分

项目	测试条件	最小	典型	最大	单位
参考输出电压	Io=1.0mA	2.4	2.5	2.6	V
电源调整率	Vcc=5.5-9V	-	2	20	mV
负载调整率	Io=0.1-1.2mA	-	-	3	%

(接上)

项目	测试条件	最小	典型	最大	单位
温度稳定性		-	0.2	-	mV/°C
输出噪声电压	F=10Hz-10KHz	-	-	50	μV
长期稳定性	T=85°C条件下工作 1000h	-	5	-	mV

振荡器部分

项目	测试条件	最小	典型	最大	单位
振荡频率	Ct=680PF	55	61	67	KHz
频率随电压变化率	Vcc=5.5-9V	-	-	1	%
频率随温度变化率	Ta=0-85°C	-	-	1	%
振荡器振幅(Vp-p)		-	2.5	-	V
振荡器下降沿	Ct=680PF	-	800	-	ns

反馈部分

项目	测试条件	最小	典型	最大	单位
输入阻抗	上拉电流	-	0.50	0.60	mA
	下拉电阻	-	30	-	KΩ
电源抑制比	Vcc=5.5-9V	-	60	70	dB

电流取样部分

项目	测试条件	最小	典型	最大	单位
电流取样门限		0.54	0.58	0.62	V
防上限电流	RS=1Ω	0.54	0.58	0.62	A
电源抑制比		-	60	70	dB
传输延时		-	150	250	ns

脉宽调制部分

项目	测试条件	最小	典型	最大	单位
最大占空比		53	57	61	%
最小占空比		-	-	3.5	%

电源电流

项目	测试条件	最小	典型	最大	单位
启动接受电流		1.6	2.0	2.4	mA
启动静态电流		-	55	80	μA
静态电流	Vcc=8V	-	2.8	-	mA
启动电压		8.6	8.8	9.0	V
振荡器关闭电压		4.0	4.3	4.5	V
再启动电压		-	3.7	-	V
过压限制门限		9.2	9.6	10.0	V

原理描述

- I 启动阶段，上电时 VR 关闭；FB 上拉电流源关闭；OE 由功率管输入启动电流到 VCC；OB 控制功率管的基极电流，限制功率管集电极电流（即 ICW206 启动接受电流），从而保证功率管的安全；在 VCC 电压上升到 8.8V，启动阶段结束，进入正常阶段。
- I 正常阶段，VCC 电压应保持在 4.8~9.0V，VR 输出 2.5V 基准；FB 上拉电流源开启；振荡器输出 OSC1 决定最大占空比，输出 OSC2 试图触发电源进入开周期、及屏蔽功率管开启电流峰；若 FB 小于 1.8V（约在 1.2-1.8V 之间）振荡器周期将随之增加，FB 越小振荡器周期越宽、直至振荡器停振（此特性降低了开关电源的待机功耗）；若外围反馈试图使 VCC 大于 9.6V，则内电路反馈到 FB 使 VCC 稳压在 9.6V（利用此特性可以不采用外围反馈电路，由内电路稳定输出电压，但稳压精度较低）；开周期，OB 为功率管提供基极电流，OE 下拉功率管的射极到 IS，而且 OB 采用斜坡电流驱动（指 OB 开电流是 IS 的函数，当 IS=0V 时 OB 开电流约 40mA，然后 OB 开电流随 IS 线性增加，当 IS 增加到 0.6V 时 OB 开电流约 120mA，此特性有效地利用了 OB 的输出电流，降低了 ICW206 的功耗），若 IS 检测到 FB 指定电流则进入关周期；关周期，OB 下拉，功率管不会立即关断，但 OE 钳位 1.5V（功率管关断后基极反向偏置，提高了耐压）；在开或关周期，如检测到功率管超过上限电流，则上限电流触发器优先置位，强制 FB 下降，占空比变小，从而保护功率管和变压器；在下一个关周期开始沿或 FB 小于 1.8V，上限电流触发器复位。另外，ICW206 内置热保护，在内温度高于 140℃后调宽振荡器的周期，使 ICW206 温度不超过 150℃；内置斜坡补偿，在 ICW206 大占空比或连续电流模式时能稳定开/关周期。
- I 若 VCC 降到 4.3V 左右，振荡器关闭，OSC1、OSC2 低电平，电源保持关周期；VCC 继续下降到 3.7V 左右，ICW206 重新进入启动阶段。

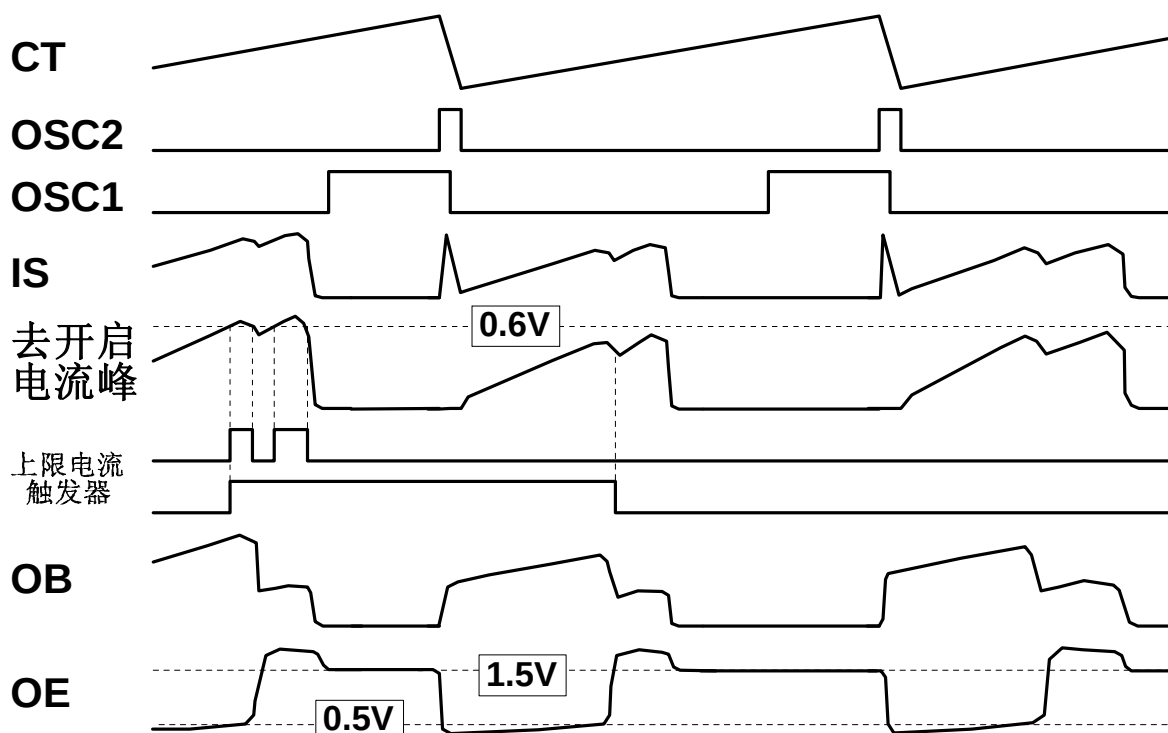


图 2. 正常阶段开关周期波形图

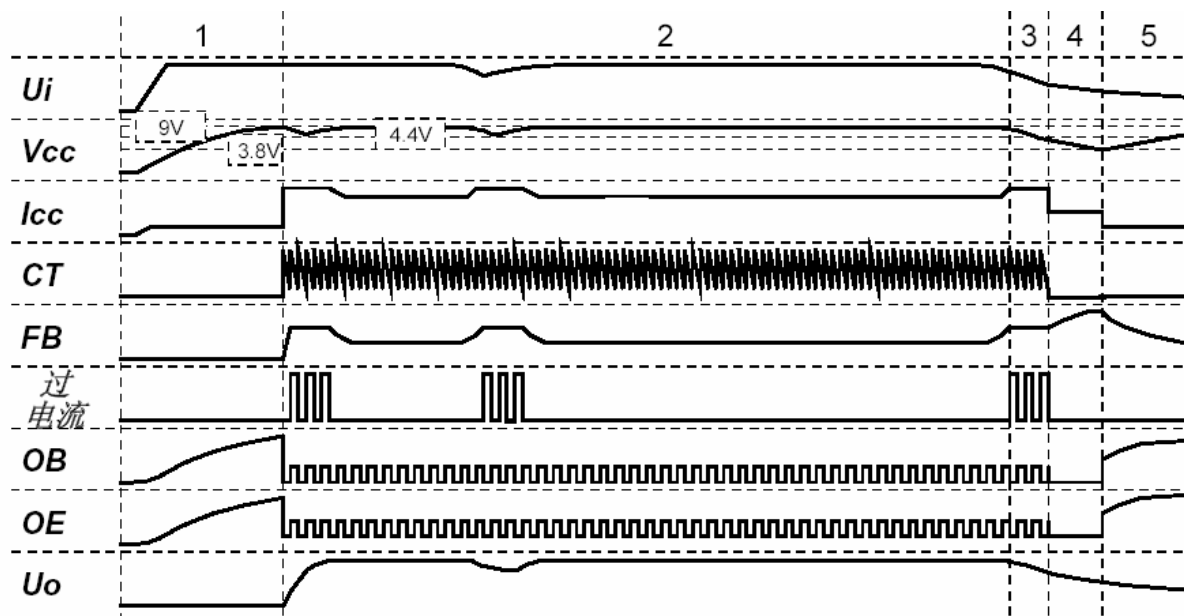


图 3. 全局波形图

电参数定义

- | 启动接受电流：启动阶段 OB 输入 0.5mA 时 OC 点电流。
- | 启动静态电流：VCC 接滤波电容和可调电流源，CT 接 680PF，其它引脚悬空，能使 VCC 振荡时（即能完成 ICW206 启动的）最小电流源电流。
- | 启动电压：上述 VCC 振荡的最大 VCC 值。
- | 再启动电压：上述 VCC 振荡的最小 VCC 值。
- | 振荡器关闭电压：上述 VCC 振荡下降沿，使振荡器停振的 VCC 值。
- | 静态电流：正常阶段，FB 由 1.0K 电阻接地，VCC 电源电流。
- | 振荡器上拉/下拉电流：正常阶段，FB=2.5V, CT=1.25V，CT 处上拉/下拉电流。
- | FB 上拉电流：正常阶段，FB=2.5V, IS=0V 时，FB 处上拉电流。
- | FB 防上限电流：正常阶段，FB=6V, IS=0.3V，FB 处下拉电流。
- | 内反馈电源电压：无外围待机反馈电路的 ICW206 电源，正常阶段时 VCC 值。
- | OC 上限电流：FB=6V，FB 下拉电流开始动作时的最小 OC 电流。
- | 斜坡电流驱动：指功率管基极驱动 OB 开电流是 IS 的函数，当 IS=0V 时 OB 开电流约 40mA，然后 OB 开电流随 IS 线性增加，当 IS 增加到 0.6V 时 OE 开电流约 120mA。

应用信息:

1 CT 定时电容与开关频率的关系

由内部电流源对 CT 电容进行 100uA 恒流充电形成时钟的上升沿,在充电电压至 2.5V 时,内部电路将以 1.9mA 的下拉电流对 CT 放电,形成时钟的下降沿,完成一个时钟周期,一个时钟周期约为:

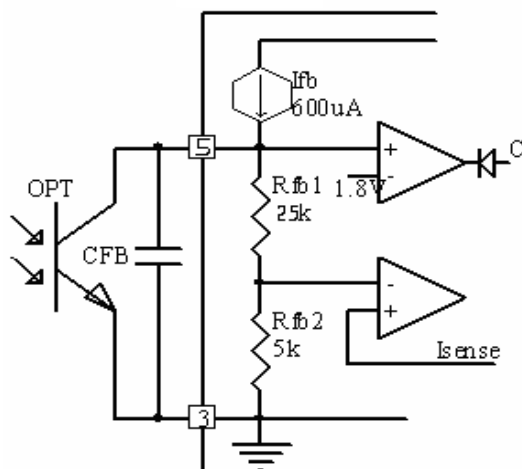
$$T = CT * 24000 \text{ (S)}$$

$$Fs = 1/T \text{ (Hz)}$$

尽管双极型电路也能工作在较高的频率下,但对于双极功率开关而言,仍需考虑存储时间对开关损耗的影响。通常比较合适的开关频率约在 70KHz 以下。在一般的应用场合可将 ICW206 的 CT 电容按 680PF 配置,此时对应的工作频率约为 61KHz 左右。

2 FB 反馈与控制

在正常工作状态,FB 的电压将决定最大开关电流的值,此电压越高开关电流越大(仅受限于峰值电流限制)。FB 引脚内部上拉 600uA 电流源,下拉电阻约 33K Ω (近似等效值)。此外在 FB 电压低于 1.8V 时,将使振荡周期加大,开关频率下降,低于 1.8V 越多,开关频率将越低。外接 FB 电容将对反馈带宽产生影响,进而影响某些外部参数,比如瞬态特性。



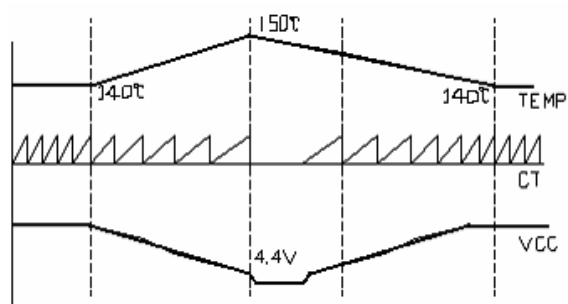
对于 CFB 电容的值,典型的应用可在

10—100nF 之间根据反馈回路的频率特性进行选取,一般应用可以使用 22nF。

3. 过温度保护

IC 内部集成了精确的过温度保护功能。在芯片内部温度达到 140℃时,热保护电路动作,将时钟信号下拉,使开关频率降低,降低功耗。开关频率随温度的升高而降低,直至振荡器关闭。

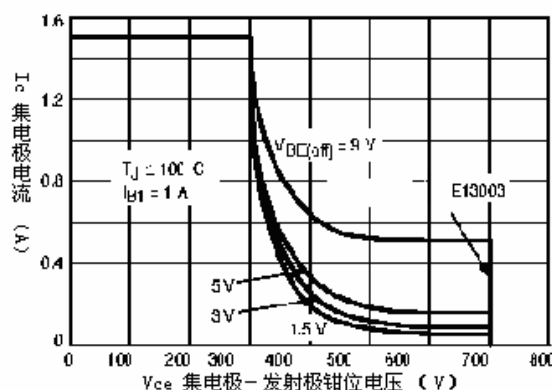
如下图所示,



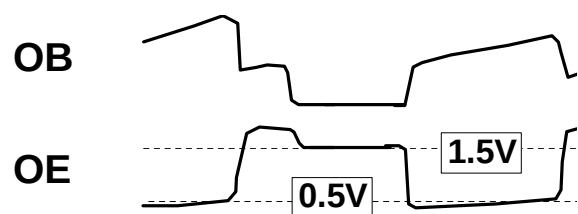
4. 功率管驱动特性与高耐压偏置技术

功率管采用斜坡电流驱动,驱动电流随输出功率增加而增加,在 FB=0 时,OB 电流约为 40mA,在 FB=6V 时,OB 电流约为 120mA,小输出时的驱动功耗得到显著的降低。

IC 内部集成了独特的偏置技术,在功率管关断时,OB 输出立即下拉到地,同时偏置 OE 输出到约 1.5V,反向偏置发射结,加速 Ic 电流的下降速度,扩展了有效的安全工作区,开关管承受反向的 CB 电压,使得开关管达到 700V 的电压承受能力。关于更详细的开关管耐压特性请参考相关的技术数据。



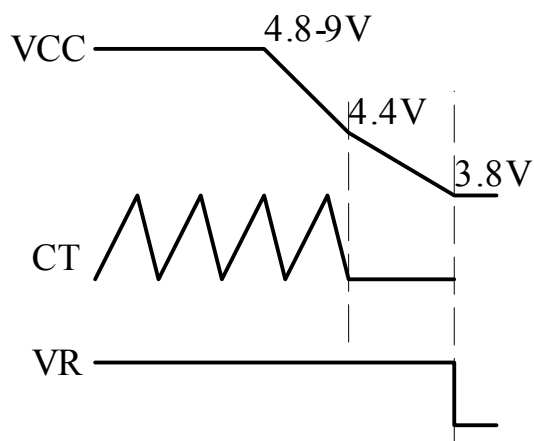
偏置波形如下图所示：



5. 过压与欠压保护

IC 具有带迟滞的欠电压保护功能。在 VCC 电压达到 8.8V 时 IC 开始启动，这个初始的启动电压有驱动电阻提供，输入的高电压通过驱动电阻注入开关管的基极，放大的 I_c 电流在 IC 内部经过限制电路对 VCC 电容充电，从而形成驱动电压。在 IC 正常工作时应保持 VCC 电压在 4.8-9V 之间（包括满负载输出的情况），若 VCC 电压下降到 4.4V 则振荡器将进入关闭状态，VCC 进一步降低到 3.8V 时，IC 即开始重新启动。

如下图所示：



IC 内部 VCC 具有一个上限电压比较器控制，若 VCC 试图大于 9.6V，则比较器动作，FB 将被下拉，锁定 VCC 至 9.6V，达到过电压的限制功能。利用此功能可以方便地实现前端的电压反馈功能，也可避免

输出开环时的输出电压大幅度升高现象，保障负载的安全。因为此特性的存在，VCC 的设计应保持在合适的范围，避免在大输出负载时 VCC 的上升过高，IC 过压限制动作导致的输出电压下降现象。

6. 最大开关电流限制

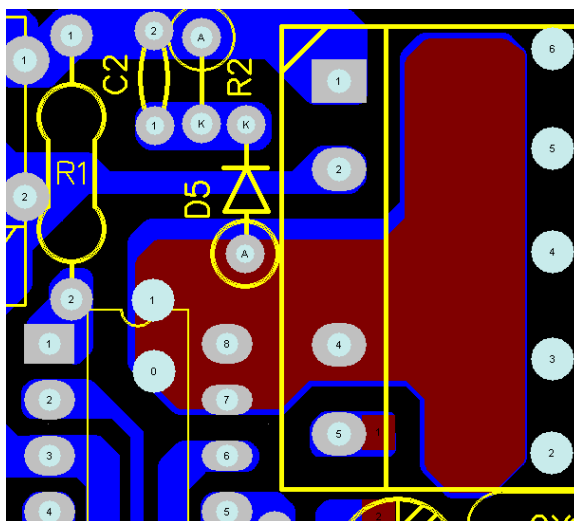
IC 具有逐周期电流限制功能。每个开关周期均对开关电流进行检测，达到 FB 设定的电流或防上限电流时即进入关周期，电流的检测具有实时前沿消隐功能，屏蔽开关尖峰，避免开关电流的错误检测。合理的温度补偿则消除了温度的影响，相对常规的 MOSFET（温度变化时的 R_{on} 变化很大）开关芯片，开关电流在一个较宽的范围都可以非常精准，这样将允许设计者在设计方案时不必留有太大的余量即可满足较大的工作温度范围，提高电路的使用安全性。

对于 ICW206，其允许的最大开关电流限制值为 0.80A。在一个设计在 65V 反射电压，0.80A 开关电流的反激式电源中，可以容易地实现大于 12W 的输出功率，且满足宽的温度范围。

7. 散热的要求

对于一个典型的功率开关而言，应使用必要的散热措施，以避免过高的温度导致热保护。IC 内部主要的发热是开关管的开关损耗产生的热量，因此恰当的散热位置是 IC 的 Pin7-8 脚，一个易于使用的方法是在 Pin7-8 脚铺设一定面积的 PCB 铜箔，尤其在铜箔之上镀锡处理将大大增加散热能力。对于一个 85-265V 输入，12W 输出的典型应用，200mm² 的铜箔面积是必要的。

参考布线如下图：



典型应用电路（输入 90–240V，输出 12V 1A）：

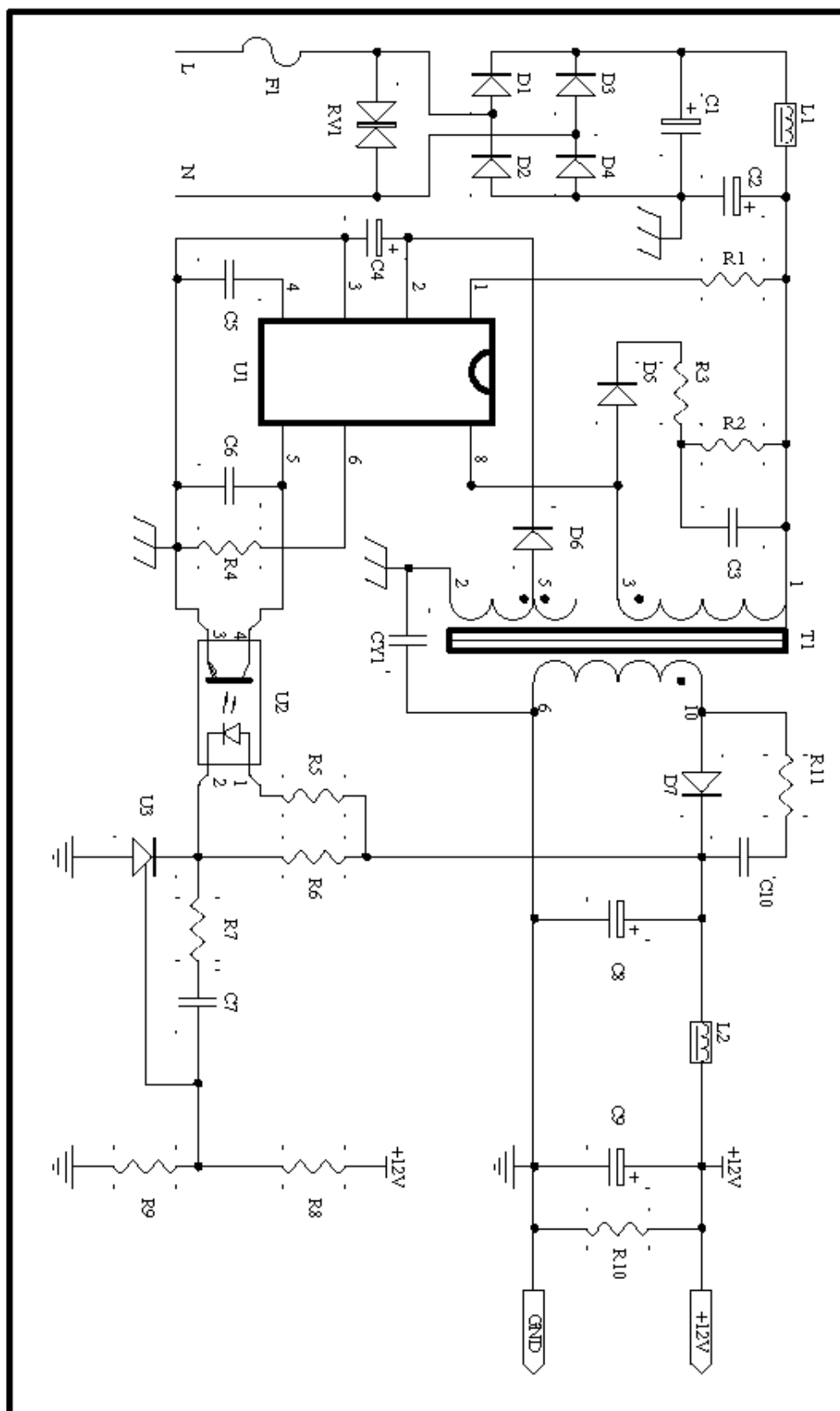


图 4 典型应用电路

元器件清单：

序号	元件名称	规格/型号	封装	数量	标号	
1	电阻	1K	0805	1	R5	
2		2K	0805	1	R6	
3		10K	0805	2	R7	R10
4		10K,1%	0805	1	R9	
5		38.3K,1%	0805	1	R8	
6		100R	1206	2	R3	R11
7		0.91R,1/2W,1%	1/2W	1	R4	
8		75K,1/2W	1/2W	1	R2	
9		2.2M,1/2W	1/2W	1	R1	
10	电容	681J/50V	0805	1	C5	
11		222/1KV	CT5	2	C3	C10
12		103/50V	0805	1	C6	
13		104/50V	0805	1	C7	
14	X 电容	104/275V	MKP,X1	1	CX1	
15	Y 电容	222M/400V	CT7,Y1	1	CY1	
16	电解电容	15uF/400V	EC23-13	2	C1	C2
17		47uF/16V	EC11-5	1	C4	
18		470uF/25V	EC13-8	2	C8	C9
19	二极管	1N4007	DO-41	4	D1-D4	
20		FR107	DO-41	2	D5	D6
21		SR3100	DO-201AD	1	D7	
22	工型电感	DR8*10,1mH	DR0810	1	L1	
23		DR6*8,10uH	DR0608	1	L2	
24	变压器	EF20	EF20-P10	1	T1	
25	保险管	F1.5A/250V	D4*10mm	1	F1	
26	压敏电阻	7D471K	CT7	1	RV1	
27	IC	ICW206-7V	DIP8	1	U1	
28		PC817C	DIP4	1	U2	
29		TL431AZ	TO92	1	U3	
30	线路板	PCB,33x65mm		1		

变压器绕制:

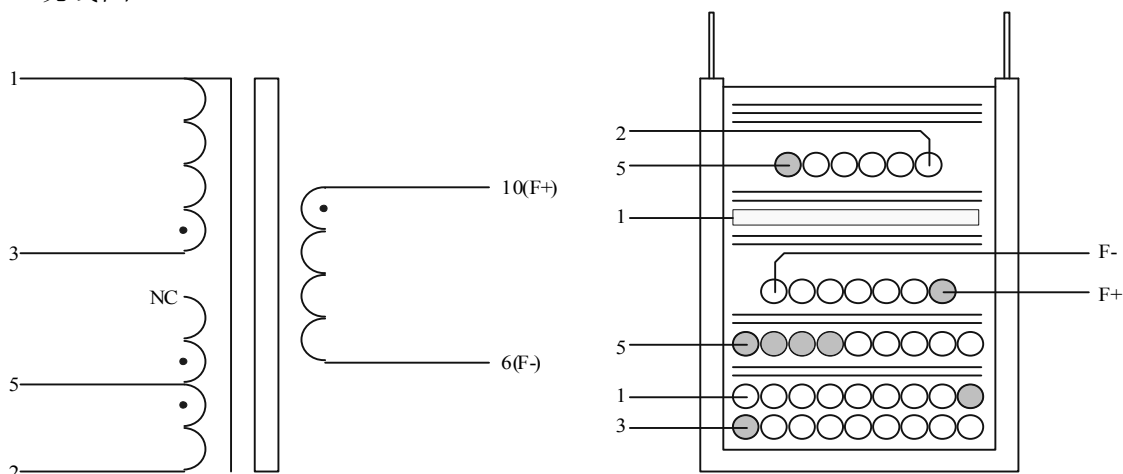
1. 磁心参数

Core : EF20,TDK PC40 $A_e=33.5\text{mm}^2$ $A_w=60.4\text{mm}^2$

Bobbin : EF20-H, 10PIN, 5+5PIN,VELOX 420-SEO , 94V0, 卧式

$L_p=1.0\text{mH}$ $\pm 5\%$

2. 绕线图



3. 绕线数据

序号	名称	规格	方向	匝/层数	备注
1	Np, 主绕组	$\Phi 0.30\text{mm} \times 1\text{P}, 2\text{UEW}$	3-1	80TS	密绕两层
2	绝缘胶纸	3M, No.1350	--	2 层	--
3	Nsh1, 屏蔽绕组	$\Phi 0.15\text{mm} \times 4\text{P}, 2\text{UEW}$	5-NC	15TS	均绕一层
4	绝缘胶纸	3M, No.1350	--	2 层	--
5	Ns, 输出绕组	$\Phi 0.55\text{mm} \times 1\text{P}, 3\text{TIW}$	F+ F-	15TS	均绕一层
6	绝缘胶纸	3M, No.1350	--	2 层	--
7	Nsh2, 屏蔽绕组	0.05mm*8mm, 铜皮	1-NC	0.9TS	居中
8	绝缘胶纸	3M, No.1350	--	2 层	--
9	Nvcc, 供电绕组	$\Phi 0.15\text{mm} \times 1\text{P}, 2\text{UEW}$	5-2	9TS	居中密绕
10	绝缘胶纸	3M, No.1350	--	3 层	--

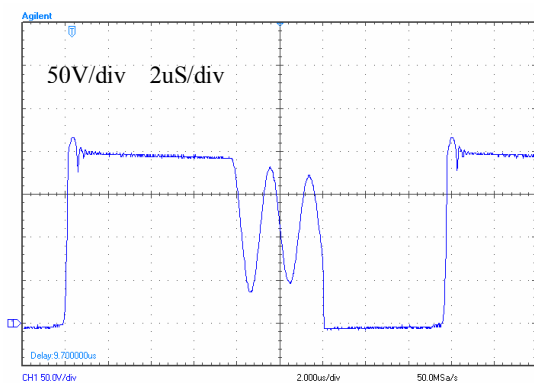
测试数据:

测试项目	单位	输入电压 (Vac)					
		85	110	135	180	220	265
Io=0A 时输入功率(待机功耗)	W	0.09	0.10	0.11	0.14	0.17	0.24
Io=0A 时输出电压	V	12.04	12.04	12.04	12.04	12.04	12.04
Io=0A 时输出纹波	mV	10.8	11.4	19.6	20.2	22.0	25.0
100% 输出负载:							
Io=1A 时输出电压	V	12.04	12.04	12.04	12.04	12.04	12.04
Io=1A 时输出纹波	mV	52.0	69.0	23.0	24.0	24.5	23.5
Io=1A 时转换效率	%	81.1	83.9	85.3	85.7	85.7	85.1
75% 输出负载:							
Io=0.75A 时输出电压	V	12.04	12.04	12.04	12.04	12.04	12.04
Io=0.75A 时输出纹波	mV	55.0	40.0	26.0	25.0	21.0	21.5
Io=0.75A 时转换效率	%	81.2	84.0	85.1	85.7	85.7	85.0
50% 输出负载:							
Io=0.5A 时输出电压	V	12.04	12.04	12.04	12.04	12.04	12.04
Io=0.5A 时输出纹波	mV	50.0	19.0	20.0	17.0	19.0	20.5
Io=0.5A 时转换效率	%	81.4	83.9	85.2	85.4	85.0	83.9
25% 输出负载:							
Io=0.25A 时输出电压	V	12.04	12.04	12.04	12.04	12.04	12.04
Io=0.25A 时输出纹波	mV	20.0	14.0	14.4	15.8	18.0	19.4
Io=0.25A 时转换效率	%	80.3	82.5	83.2	83.4	82.5	81.2
For CEC, $Eff_{AV}=0.09*LN(12)+0.49=71.4\%$							
25%-100%输出的平均效率	%	81.0	83.6	84.7	85.1	84.7	83.8
所有数据均以 PCB 板端为准,纹波测试时在线端并联 10uF 电解和 0.1uF 瓷介各一只.							
电子负载: 博计 3310D, 功率计: 固纬 GPM-8212, 示波器: 安捷伦 DSO3102A							

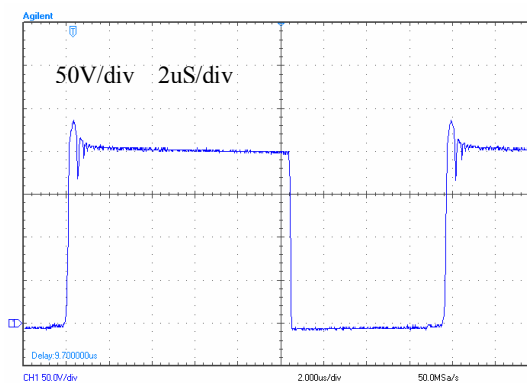
主要测试点波形:

1. Vce 波形图

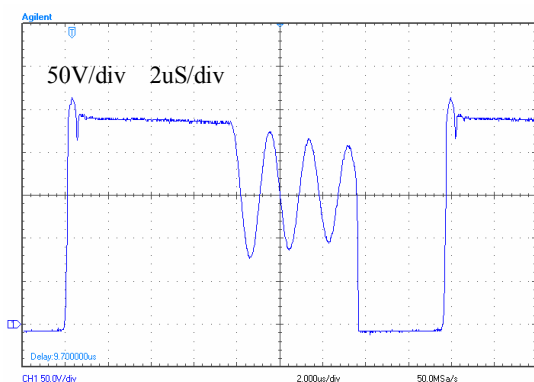
Vin=85V, Io=0.5A



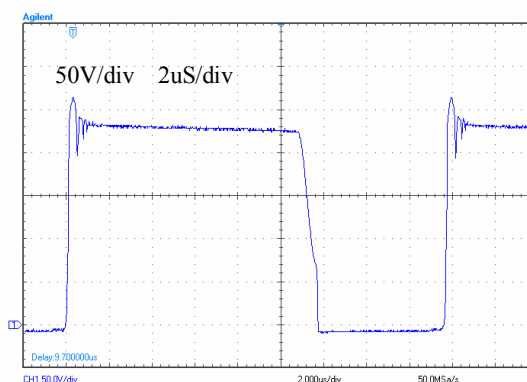
Vin=85V, Io=1A



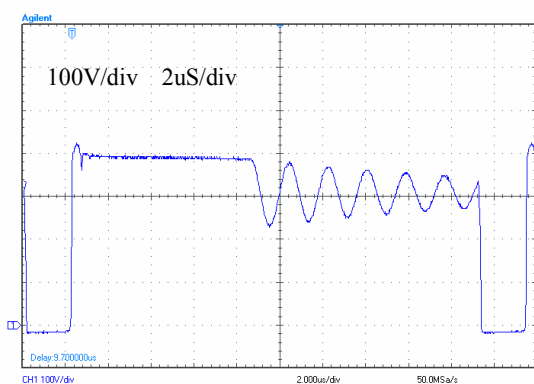
Vin=110V, Io=0.5A



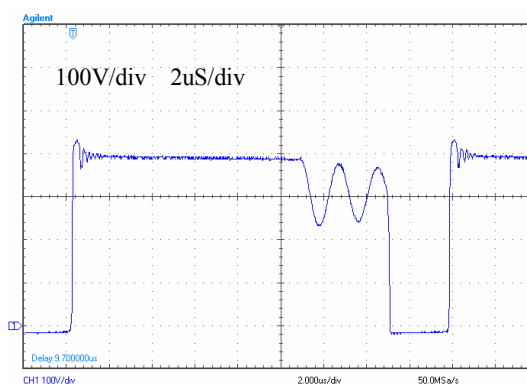
Vin=110V, Io=1A



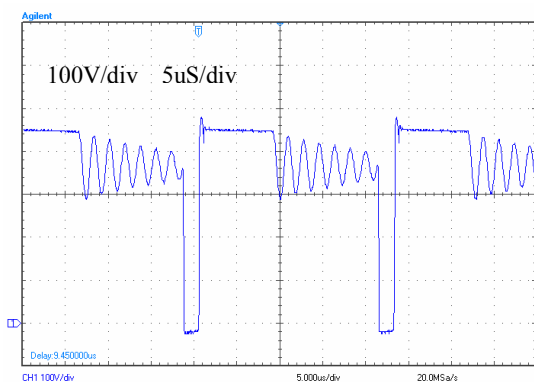
Vin=220V, Io=0.5A



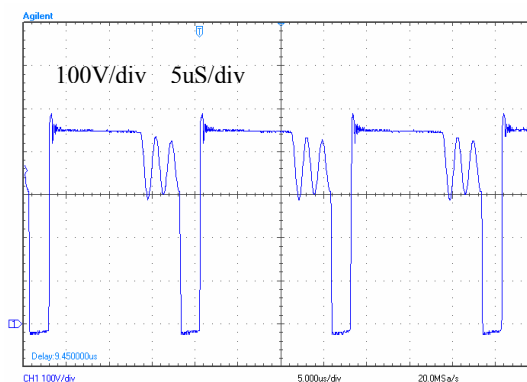
Vin=220V, Io=1A



Vin=265V, Io=0.5A

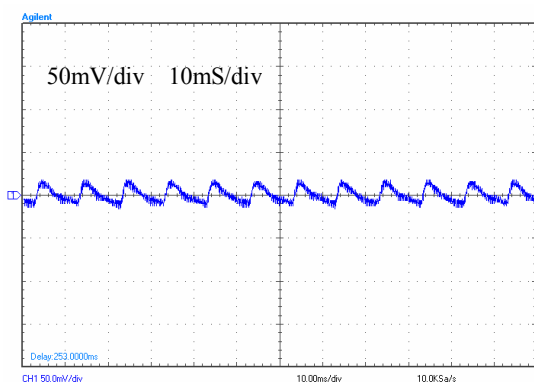


Vin=265V, Io=1A

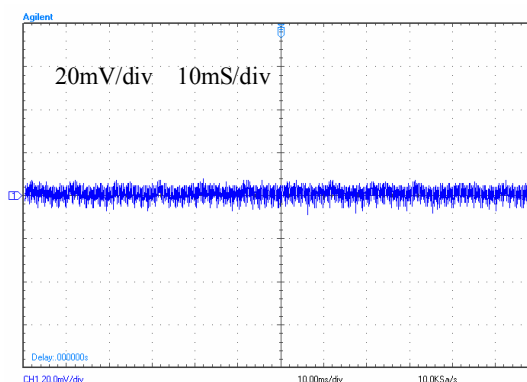


2. 输出噪声波形

Vin=85V, Io=1A

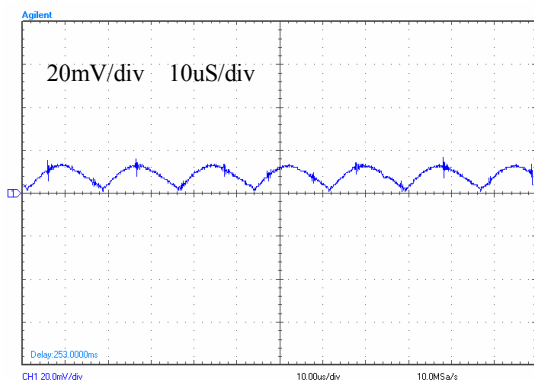


Vin=265V, Io=1A

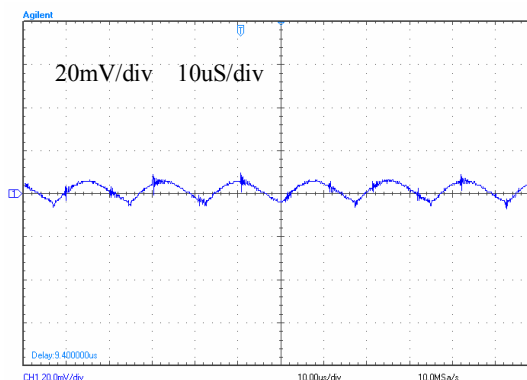


3. 输出纹波波形

Vin=85V, Io=1A

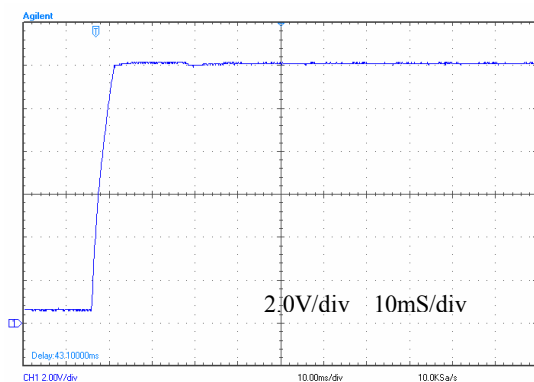


Vin=265V, Io=1A

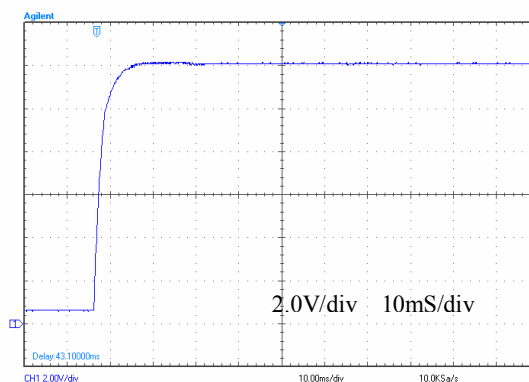


4. 启动时的输出波形

Vin=85V, Io=1A

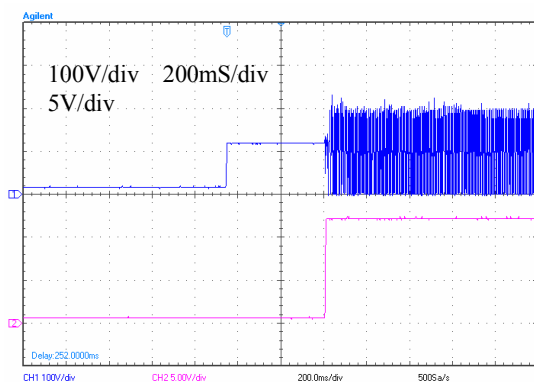


Vin=265V, Io=1A

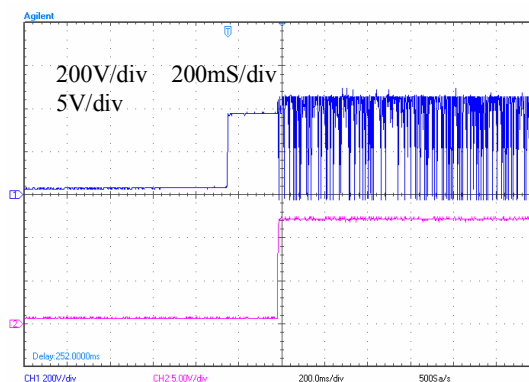


5. 启动时的 Vce 和 Vo 波形

Vin=85V, Io=1A

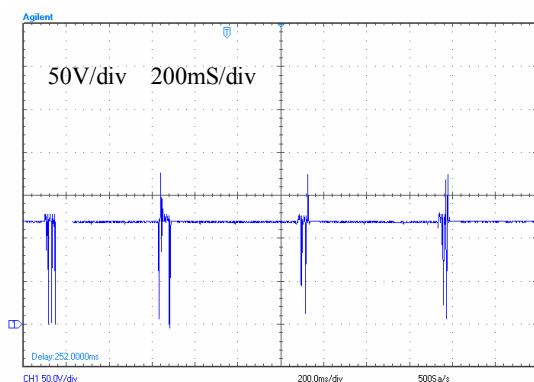


Vin=265V, Io=1A

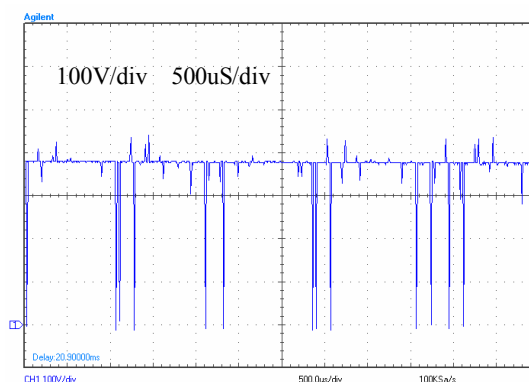


6. 输出短路时的 Vce 波形

Vin=85V, Io=Short

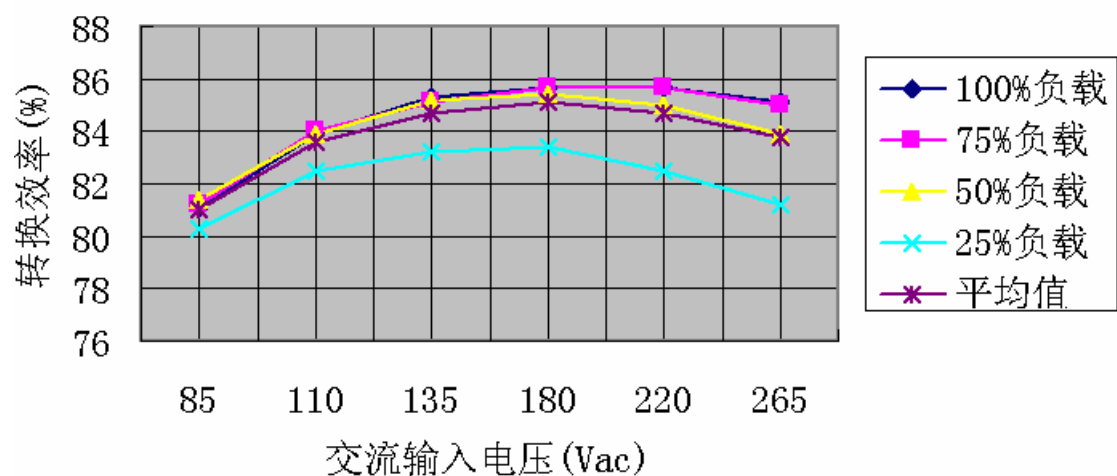


Vin=265V, Io=Short

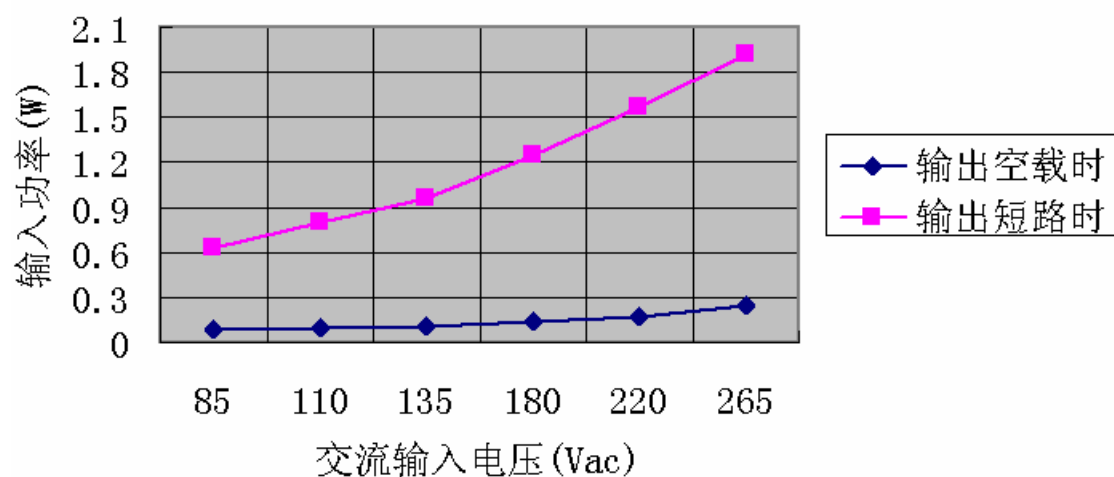


转换效率与输入功耗图表:

各种输入输出条件下的效率曲线



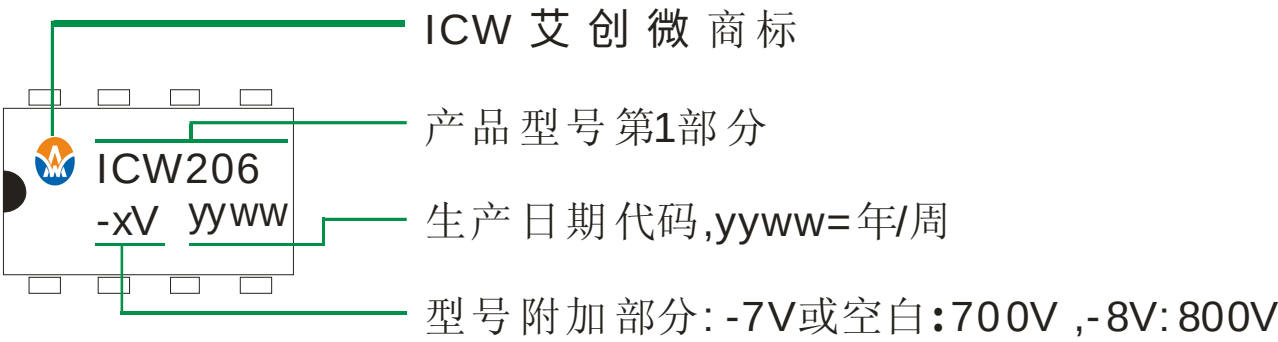
无负载时的输入功率曲线



订购信息

型号	功率管耐压	封装	包装方式
ICW206-7V	700V	DIP8	50PCS/TUBE
ICW206-8V	800V	DIP8	50PCS/TUBE

型号标识



结温与热阻

IC 参考结温与热阻	
DIP8 封装结温数据（参考）	
(θ_{JC}) ¹	25℃/W
(θ_{JA}) ²	70℃/W
注：1. 测试点以 Pin7靠近封装面的位置。 2. Pin7连接在一个 2 盎司的镀锡铜皮上，铜皮面积不小于 200mm ² .	

封装尺寸图(DIP7)

