



表 835-11

无锡中微爱芯电子有限公司

Wuxi I-CORE Electronics Co., Ltd.

版次: B3

编号: AiP1640-AX-XS-B028

AiP1640
2 线串口共阴极 8 段 16 位
LED 驱动控制专用电路

产品说明书

说明书发行履历:

版本	发行时间	新制/修订内容
2013-06-A1	2013-06	新制
2014-05-A2	2014-05	修改电气特性中参数对应的管脚
2018-03-B1	2018-03	修订内容
2019-08-B2	2019-08	增加订购信息
2021-12-B3	2021-12	修改订购信息



1、概述

AiP1640 是一款 2 线串口共阴极 8 段 16 位的 LED 驱动控制专用电路，内部集成有 MCU 数字接口、数据锁存器、LED 驱动等电路。本产品性能优良，质量可靠。

其主要特点如下：

- 内置显示RAM
- 内置RC振荡
- 内置自动消隐电路
- 显示辉度软件可调
- 两线串行接口（CLK, DATA）
- 封装形式：SOP28/SSOP28(0.635mm)

应用领域：

LED显示面板场合，例如电磁炉显示、电饭煲显示、空调显示、电子秤等家电产品。

i-core



订购信息:

管装:

产品料号	封装形式	打印标识	管装数	盒装管	盒装数	备注说明
AiP1640SA28.TB	SOP28 (1)	AiP1640	25 PCS/管	80 管/盒	2000 PCS/盒	塑封体尺寸: 17.9mm×7.5mm 引脚间距: 1.27mm
AiP1640SA28.TB	SOP28 (2)	AiP1640	25 PCS/管	60 管/盒	1500 PCS/盒	塑封体尺寸: 17.9mm×7.5mm 引脚间距: 1.27mm
AiP1640SA28.TB	SOP28 (3)	AiP1640	26 PCS/管	80 管/盒	2080 PCS/盒	塑封体尺寸: 17.9mm×7.5mm 引脚间距: 1.27mm
AiP1640VB28.TB	SSOP28(1)	AiP1640	50 PCS/管	200 管/盒	10000 PCS/盒	塑封体尺寸: 9.9mm×3.9mm 引脚间距: 0.635mm
AiP1640VB28.TB	SSOP28(2)	AiP1640	30 PCS/管	70 管/盒	2100 PCS/盒	塑封体尺寸: 9.9mm×3.9mm 引脚间距: 0.635mm
AiP1640VB28.TB	SSOP28(3)	AiP1640	50 PCS/管	100 管/盒	5000 PCS/盒	塑封体尺寸: 9.9mm×3.9mm 引脚间距: 0.635mm

编带:

产品料号	封装形式	打印标识	编带盘装数	编带盒装数	备注说明
AiP1640SA28.TR	SOP28	AiP1640	1000 PCS/盘	1000 PCS/盒	塑封体尺寸: 17.9mm×7.5mm 引脚间距: 1.27mm
AiP1640VB28.TR	SSOP28	AiP1640	4000 PCS/盘	8000 PCS/盒	塑封体尺寸: 9.9mm×3.9mm 引脚间距: 0.635mm

注: 如实物与订购信息不一致, 请以实物为准。



2、引脚图及引脚说明

2.1、引脚排列图

1	GRID12	GRID11	28
2	GRID13	GRID10	27
3	GRID14	GRID9	26
4	GRID15	GRID8	25
5	GRID16	GRID7	24
6	GND	GRID6	23
7	DATA	GRID5	22
8	CLK	GRID4	21
9	SEG1	GRID3	20
10	SEG2	GRID2	19
11	SEG3	GRID1	18
12	SEG4	VDD	17
13	SEG5	SEG8	16
14	SEG6	SEG7	15

2.2、引脚说明

引 脚	符 号	I/O	功 能
1	GRID12	O	位输出, N 管开漏输出
2	GRID13	O	位输出, N 管开漏输出
3	GRID14	O	位输出, N 管开漏输出
4	GRID15	O	位输出, N 管开漏输出
5	GRID16	O	位输出, N 管开漏输出
6	GND	—	地
7	DATA	I	数据输入端口
8	CLK	I	时钟输入端口
9	SEG1	O	段输出, P 管开漏输出
10	SEG2	O	段输出, P 管开漏输出
11	SEG3	O	段输出, P 管开漏输出
12	SEG4	O	段输出, P 管开漏输出
13	SEG5	O	段输出, P 管开漏输出
14	SEG6	O	段输出, P 管开漏输出
15	SEG7	O	段输出, P 管开漏输出
16	SEG8	O	段输出, P 管开漏输出
17	VDD	—	电源



18	GRID1	O	位输出, N 管开漏输出
19	GRID2	O	位输出, N 管开漏输出
20	GRID3	O	位输出, N 管开漏输出
21	GRID4	O	位输出, N 管开漏输出
22	GRID5	O	位输出, N 管开漏输出
23	GRID6	O	位输出, N 管开漏输出
24	GRID7	O	位输出, N 管开漏输出
25	GRID8	O	位输出, N 管开漏输出
26	GRID9	O	位输出, N 管开漏输出
27	GRID10	O	位输出, N 管开漏输出
28	GRID11	O	位输出, N 管开漏输出

3、电特性

3.1、极限参数

(除非有特殊说明, 否则 $T_{amb}=25^{\circ}C$, GND=0V)

参数名称	符号	条件	额定值	单位
电源电压	VDD	—	-0.5~+7.0	V
逻辑输入电压	VIN	—	-0.5~VDD+0.5	V
输出高电平驱动 (SEG)	I _{O1}	—	-50	mA
输出低电平驱动 (GRID)	I _{O2}	—	+150	mA
工作温度	T _{amb}	—	-40~+85	°C
储存温度	T _{stg}	—	-65~+150	°C
焊接温度	T _L	10 秒	250	°C

3.2、推荐使用条件

参数名称	符号	最小	典型	最大	单位
逻辑电源电压	VDD	3	5	5.5	V
输入高电平电压	V _{IH}	0.7VDD	—	VDD	V
输入低电平电压	V _{IL}	0	—	0.2VDD	V

3.3、电气特性

3.3.1、直流参数

(除非有特殊说明, 否则 VDD=5V, GND=0V)

参数名称	符号	测试条件	最小	典型	最大	单位
输出高电平驱动	I _{OH1}	SEG1~SEG8, V _{OH} =VDD-2V	-20	-25	-40	mA
	I _{OH2}	SEG1~SEG8, V _{OH} =VDD-3V	-20	-30	-50	mA
输出低电平驱动	I _{OL1}	GRID1~GRID16, V _{OL} = 0.3V	80	100	—	mA



高电平输出电流容许量	I_{TOLSG}	SEG1~SEG8, $V_{OH}=VDD-3V$	—	—	5	%
输入高电平电压	V_{IH}	CLK、DATA	0.7VDD	—	—	V
输入低电平电压	V_{IL}	CLK、DATA	—	—	0.2VDD	V
滞后电压	V_H	CLK, DATA	—	0.35	—	V
输入漏电流	I_I	$VIN=VDD/GND$	—	—	± 1	uA
静态电流	I_{DD}	无负载, $VIN=VDD$	110	130	150	uA

3.3.2、交流参数 1

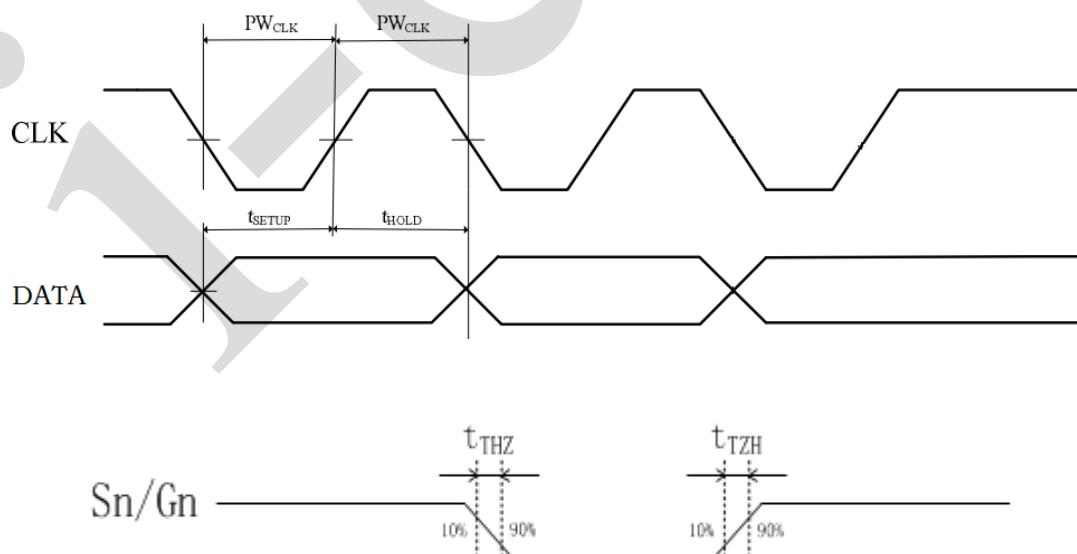
(除非有特殊说明, 否则 $VDD=4.5\sim 5.5V$, $GND=0V$)

参数	符号	测试条件		最小	典型	最大	单位
振荡频率	f_{osc}	—		—	400	—	KHz
上升时间	t_{TZH1}	$C_L=300pF$	SEG1~SEG8	—	—	2	us
	t_{TZH2}		GRID1~GRID16	—	—	0.5	us
下降时间	t_{THZ}	$C_L=300pF$, SEGn、GRIDn		—	—	120	us
最大时钟频率	f_{max}	占空比 50%		1	—	—	MHz

3.3.2、交流参数 2

(除非有特殊说明, 否则 $VDD=4.5\sim 5.5V$, $GND=0V$)

参数	符号	测试条件		最小	典型	最大	单位
时钟脉冲宽度	PW_{CLK}	—		400	—	—	ns
数据建立时间	t_{SETUP}	—		100	—	—	ns
数据保持时间	t_{HOLD}	—		100	—	—	ns





4、功能介绍

4.1、显示寄存器地址

该寄存器存储通过串行接口从外部器件传送到 AiP1640 的数据，地址分配如下：

SEG1	SEG2	SEG3	SEG4	SEG5	SEG6	SEG7	SEG8	
B0	B1	B2	B3	B4	B5	B6	B7	
显存地址 00H								GRID1
显存地址 01H								GRID2
显存地址 02H								GRID3
显存地址 03H								GRID4
显存地址 04H								GRID5
显存地址 05H								GRID6
显存地址 06H								GRID7
显存地址 07H								GRID8
显存地址 08H								GRID9
显存地址 09H								GRID10
显存地址 0AH								GRID11
显存地址 0BH								GRID12
显存地址 0CH								GRID13
显存地址 0DH								GRID14
显存地址 0EH								GRID15
显存地址 0FH								GRID16

注意：在上电完之后，必须先对 RAM 进行数据写入，然后再开显示。

4.2、指令介绍

指令用来设置显示模式和LED驱动器的状态。在START信号后由DATA输入的第一个字节作为一条指令，第二个字节起作为数据输入。指令中的高两位用来区分不同的指令。

B7	B6	指 令
0	1	数据命令设置
1	0	显示控制命令设置
1	1	地址命令设置

如果在指令或数据传输时产生 STOP 信号，串行通讯将被初始化，并且正在传送的指令或数据无效（之前传送的指令或数据保持有效）。



4.2.1、数据设置

该指令用来设置数据写入模式, B1 和 B0 不允许设置成 01 或 11。

MSB								LSB		说明
B7	B6	B5	B4	B3	B2	B1	B0	功能		说明
0	1	无关项 写 0	—	0	无关项 写 0	地址模式设置	地址自加模式			地址自加模式
0	1		—	1			固定地址模式			固定地址模式
0	1		0	—			普通模式			普通模式
0	1		1	—			测试模式设置			测试模式 (内部使用)

4.2.2、地址设定

该指令用来设置显示寄存器的地址。如果地址设定比 0FH 高, 则数据被忽略, 直到有效地址被设定。上电时, 地址默认设为 00H。

MSB								LSB	
B7	B6	B5	B4	B3	B2	B1	B0	显示地址	
1	1	无关项 写 0	—	0	0	0	0	00H	
1	1		—	0	0	0	1	01H	
1	1		—	0	0	1	0	02H	
1	1		—	0	0	1	1	03H	
1	1		—	0	1	0	0	04H	
1	1		—	0	1	0	1	05H	
1	1		—	0	1	1	0	06H	
1	1		—	0	1	1	1	07H	
1	1		—	1	0	0	0	08H	
1	1		—	1	0	0	1	09H	
1	1		—	1	0	1	0	0AH	
1	1		—	1	0	1	1	0BH	
1	1		—	1	1	0	0	0CH	
1	1		—	1	1	0	1	0DH	
1	1		—	1	1	1	0	0EH	
1	1		—	1	1	1	1	0FH	



4.2.3、显示控制

该指令用来设置显示的开关以及显示亮度的调节。本电路共有 8 级亮度可供调节。

MSB

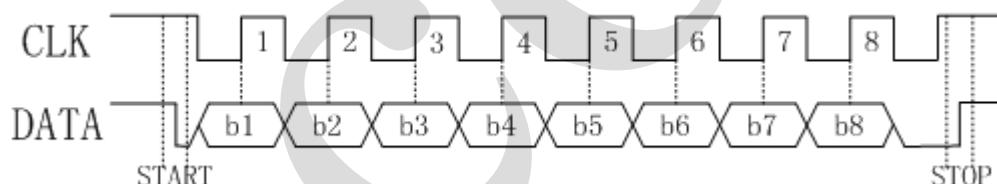
LSB

B7	B6	B5	B4	B3	B2	B1	B0	功能	说明
1	0	无关项 写 0	—	0	0	0	显示亮度设置	设置脉冲宽度为 1/16	设置脉冲宽度为 1/16
1	0		—	0	0	1		设置脉冲宽度为 2/16	设置脉冲宽度为 2/16
1	0		—	0	1	0		设置脉冲宽度为 4/16	设置脉冲宽度为 4/16
1	0		—	0	1	1		设置脉冲宽度为 10/16	设置脉冲宽度为 10/16
1	0		—	1	0	0		设置脉冲宽度为 11/16	设置脉冲宽度为 11/16
1	0		—	1	0	1		设置脉冲宽度为 12/16	设置脉冲宽度为 12/16
1	0		—	1	1	0		设置脉冲宽度为 13/16	设置脉冲宽度为 13/16
1	0		—	1	1	1		设置脉冲宽度为 14/16	设置脉冲宽度为 14/16
1	0		0	—	—	—	显示开关设置	显示关	显示关
1	0		1	—	—	—		显示开	显示开

4.3、串行数据传输格式

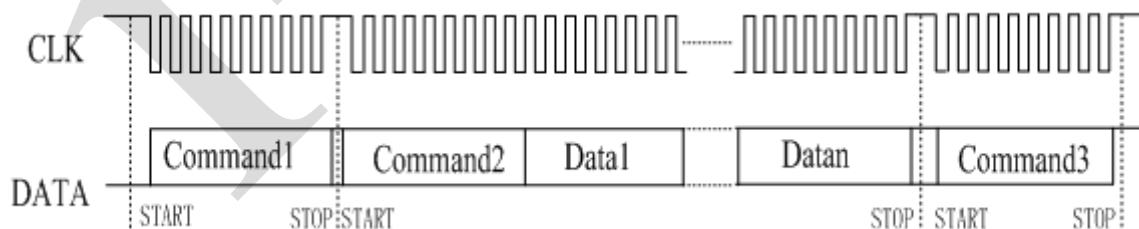
传送数据时, CLK为高电平, DATA (数据) 要保持不变; CLK为低电平, DATA (数据) 才能改变。

CLK 为高电平, DATA 由高变低表示开始传输; CLK 为高电平, DATA 由低变高表示结束传输。



4.4、应用时串行数据的传输

4.4.1、地址自加模式通信时序



Command1: 设置数据指令

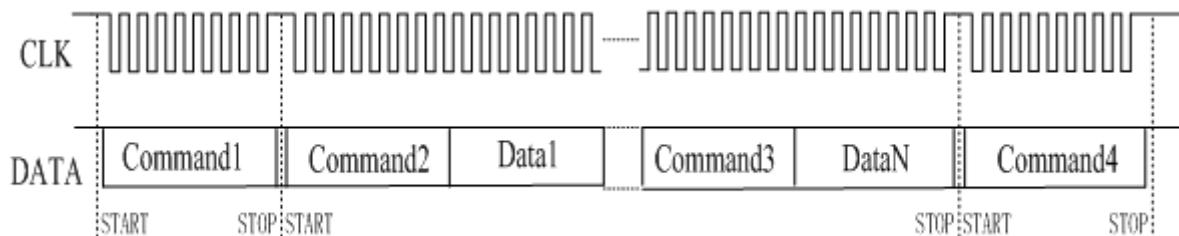
Command2: 设置显示地址

Data 1~Data n: 传输显示数据

Command3: 显示控制指令



4.4.2、固定地址模式通信时序



Command1: 设置数据指令

Command2: 设置显示地址 1

Data1: 向 Command2 地址内写入的显示数据

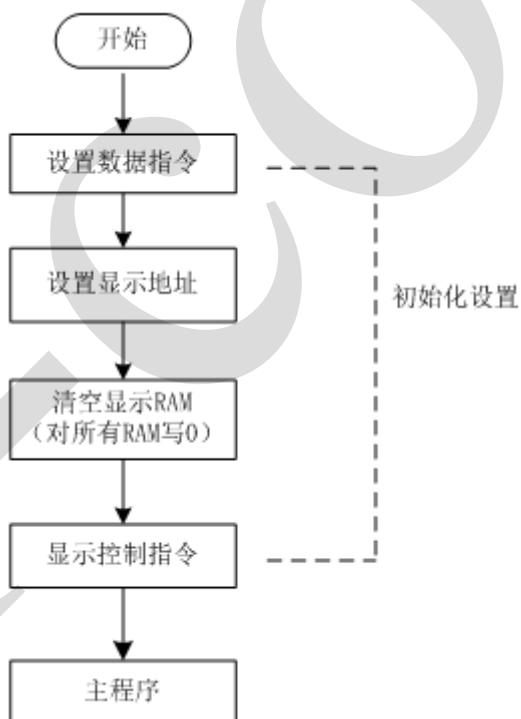
⋮

Command3: 设置显示地址 3

DataN: 向 Command3 地址内写入的显示数据

Command4: 显示控制指令

4.5、初始化流程图

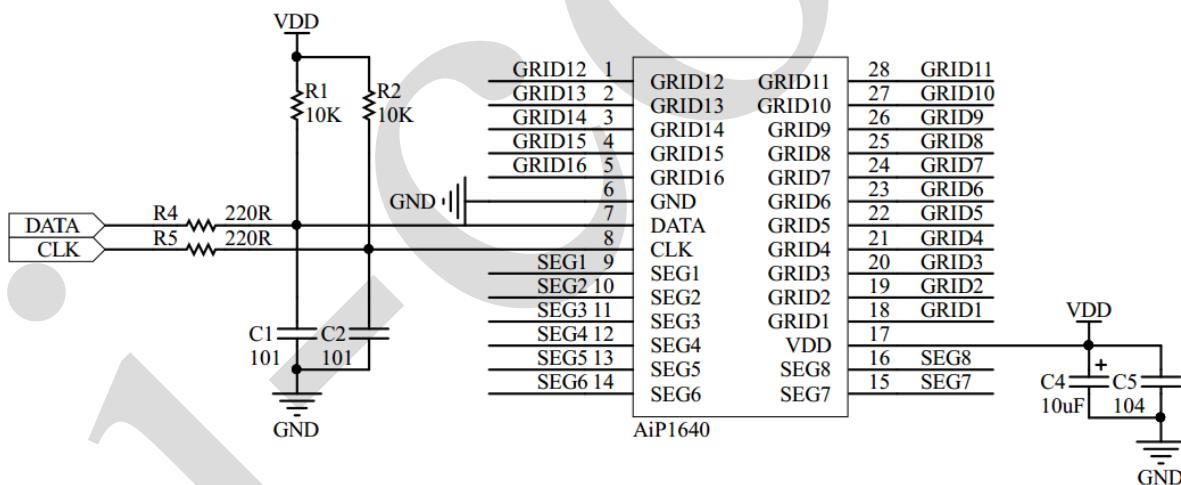
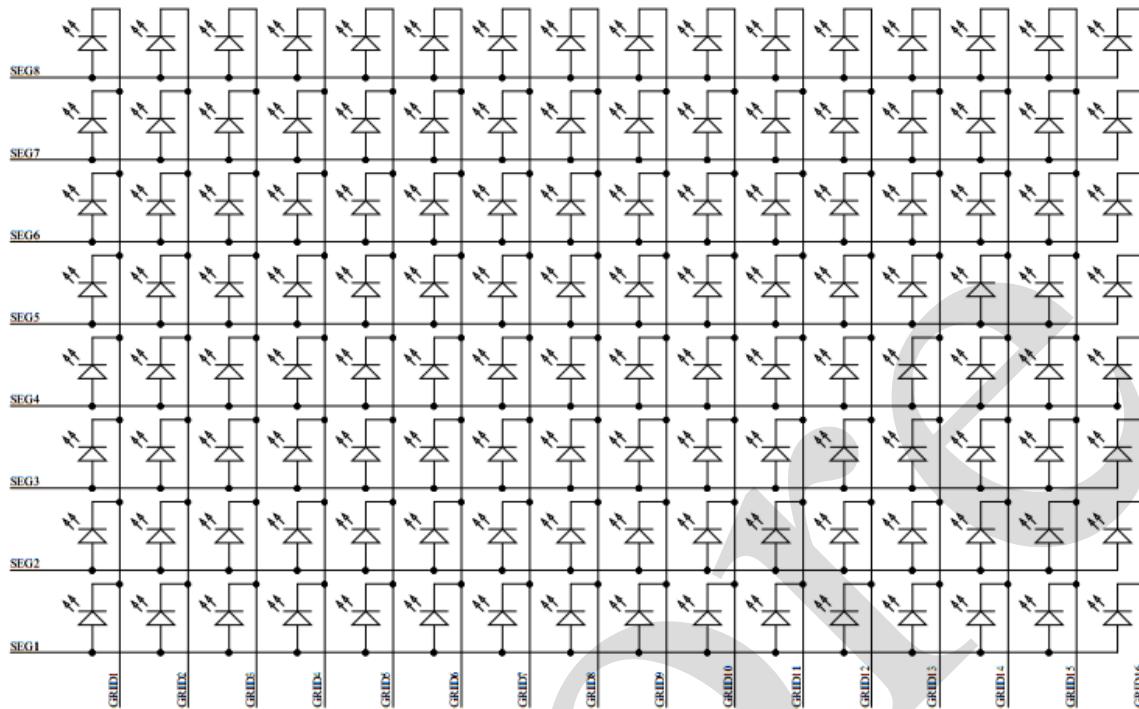


注:

- 1、设置数据指令用来选择数据输入模式是地址自加还是固定地址。
- 2、IC 在上电时显示 RAM 内容不固定，为了防止用户先开显示时出现乱显。建议先对 RAM 进行清空后再开启显示。



5、典型应用线路图

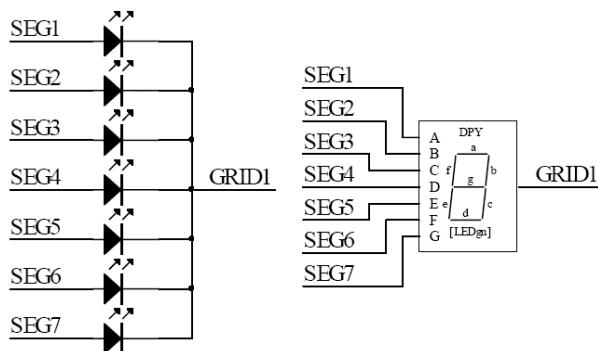


注:

- 1、VDD 与 GND 之间的滤波电容应靠近 AiP1640，以加强滤波效果。
- 2、为了提高电路的抗干扰能力，通讯端口建议按照上图连接，具体的参数值可根据实际需要调整。



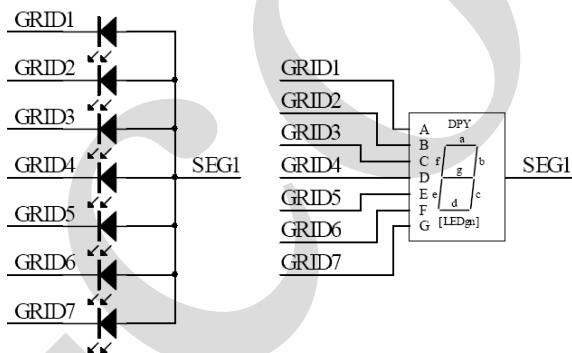
5.1、驱动共阴数码管



如图所示,如果让该数码管显示“0”,那么在 GRID1 为低电平时 SEG1、SEG2、SEG3、SEG4、SEG5、SEG6 为高电平, SEG7 为低电平,只需在 00H 地址单元里面写数据 3FH 就可以让数码管显示“0”。

SEG8	SEG7	SEG6	SEG5	SEG4	SEG3	SEG2	SEG1	地址
B7	B6	B5	B4	B3	B2	B1	B0	
0	0	1	1	1	1	1	1	00H

5.2、驱动共阳数码管



如图所示,如果让该数码管显示“0”,那么在 GRID1、GRID2、GRID3、GRID4、GRID5、GRID6 为低电平时 SEG1 为高电平,在 GRID7 为低电平时 SEG1 为低电平。

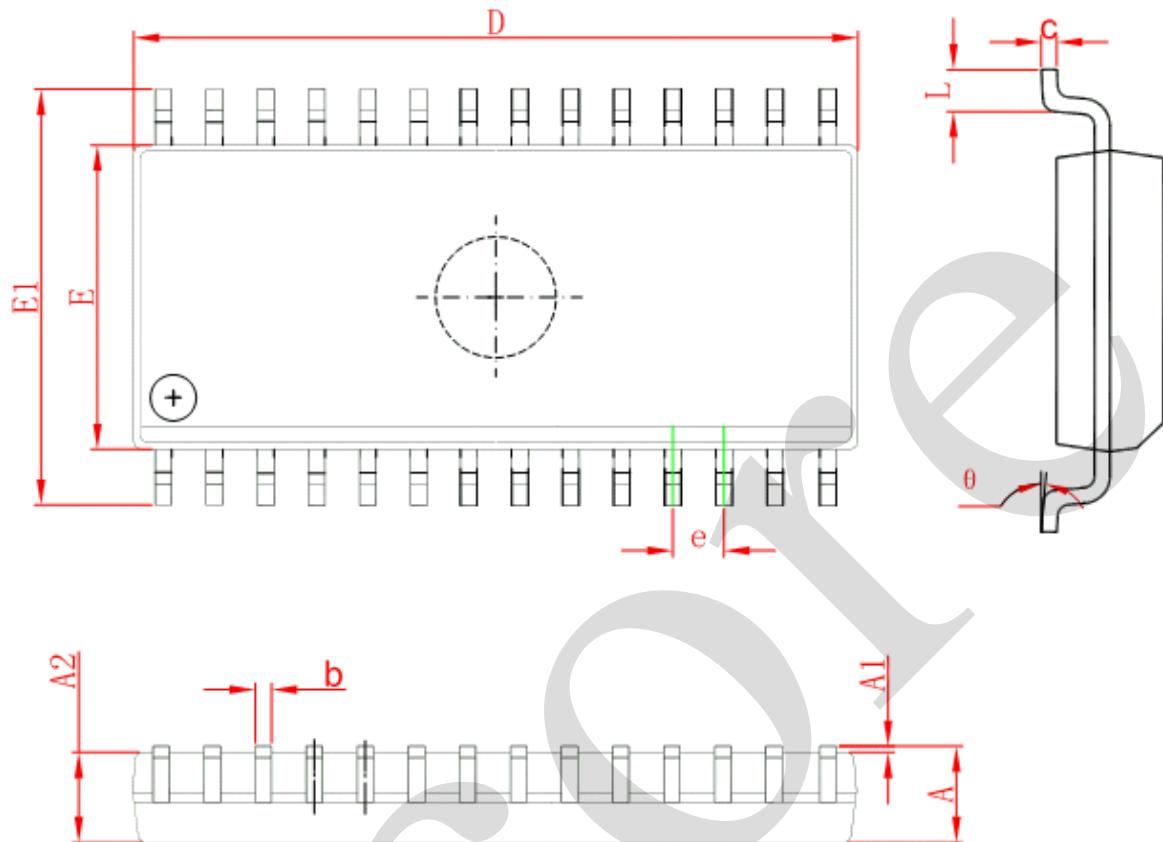
SEG8	SEG7	SEG6	SEG5	SEG4	SEG3	SEG2	SEG1	地址
B7	B6	B5	B4	B3	B2	B1	B0	
0	0	0	0	0	0	0	1	00H
0	0	0	0	0	0	0	1	01H
0	0	0	0	0	0	0	1	02H
0	0	0	0	0	0	0	1	03H
0	0	0	0	0	0	0	1	04H
0	0	0	0	0	0	0	1	05H
0	0	0	0	0	0	0	0	06H

注: SEGn 为 P 管开漏输出, GRIDn 为 N 管开漏输出, 在使用时候, SEGn 只能接 LED 的阳极, GRIDn 只能接 LED 的阴极, 不可反接。



6、封装尺寸与外形图

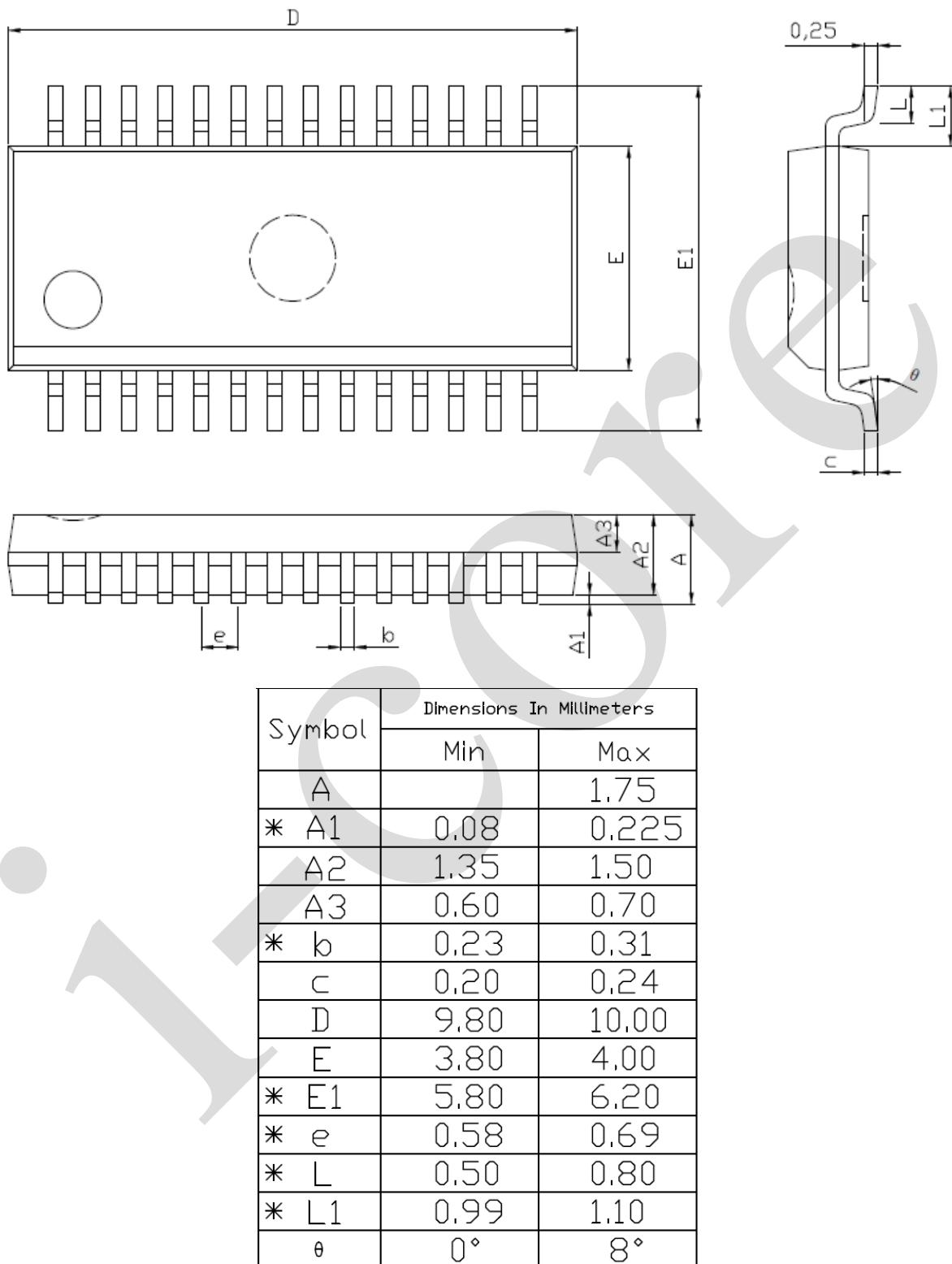
6.1、SOP28 外形图与封装尺寸



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	2.350	2.650	0.093	0.104
A1	0.100	0.300	0.004	0.012
A2	2.290	2.500	0.09	0.098
b	0.330	0.510	0.013	0.020
c	0.204	0.330	0.008	0.013
D	17.700	18.100	0.697	0.713
E	7.400	7.700	0.291	0.303
E1	10.210	10.610	0.402	0.418
e	1.270 (BSC)		0.050 (BSC)	
L	0.400	1.270	0.016	0.050
θ	0°	8°	0°	8°



6.2、SSOP28(0.635mm)外形图与封装尺寸



注1. 标注“*”尺寸为测量尺寸。

2. e=0.635mm



7、声明及注意事项

7.1、产品中有毒有害物质或元素的名称及含量

部件 名称	有毒有害物质或元素								
	铅 (Pb)	汞 (Hg)	镉 (Cd)	六阶铬 (Cr (VI))	多溴联 苯 (PBBs)	多溴联苯 醚 (PBDEs)	邻苯二 甲酸二 丁酯 (DBP)	邻苯二 甲酸丁 基酯 (BBP)	邻苯二甲 酸二(2- 乙基己 基)酯 (DEHP)
引线框	○	○	○	○	○	○	○	○	○
塑封 树脂	○	○	○	○	○	○	○	○	○
芯片	○	○	○	○	○	○	○	○	○
内引线	○	○	○	○	○	○	○	○	○
装片胶	○	○	○	○	○	○	○	○	○
说明	<p>○: 表示该有毒有害物质或元素的含量在 SJ/T11363-2006 标准的检出限以下。</p> <p>×: 表示该有毒有害物质或元素的含量超出 SJ/T11363-2006 标准的限量要求。</p>								

7.2、注意

在使用本产品之前建议仔细阅读本资料;

本资料中的信息如有变化,恕不另行通知;

本资料仅供参考,本公司不承担任何由此而引起的任何损失;

本公司也不承担任何在使用过程中引起的侵犯第三方专利或其它权利的责任。