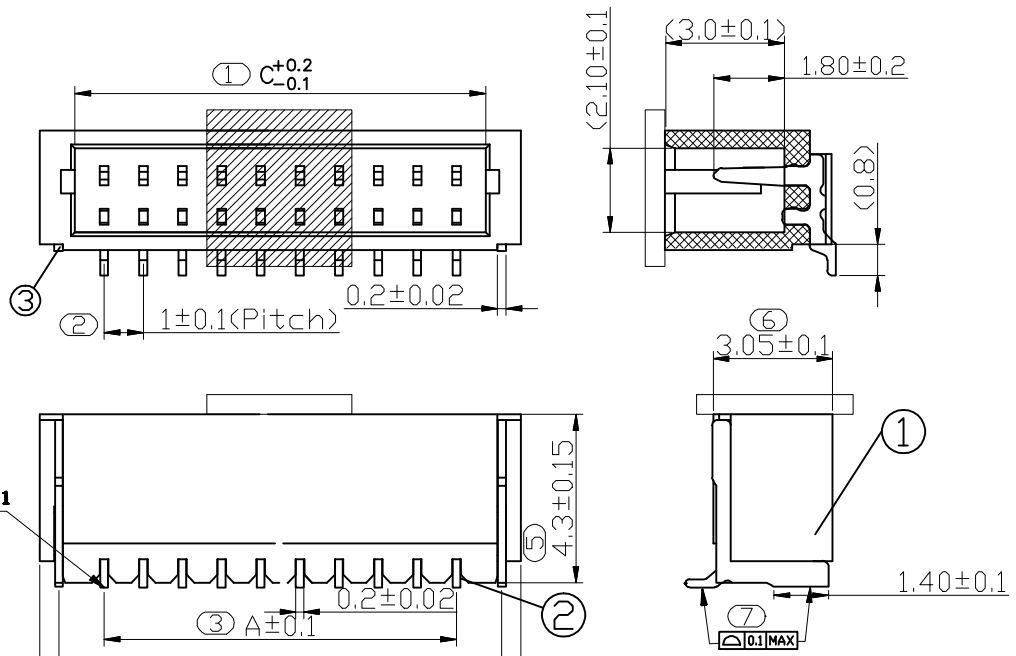
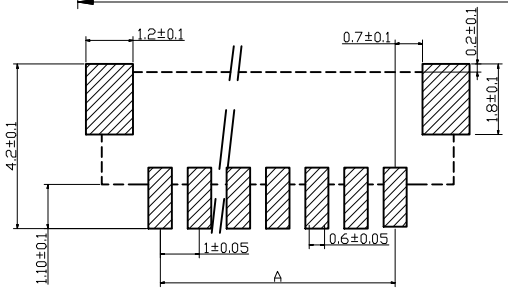
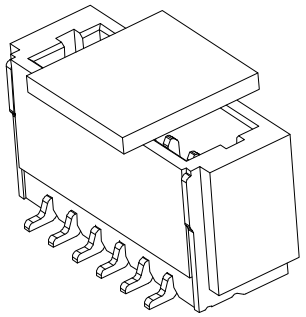
注: 未经允许禁止传输、复制、编辑该文档，以及利用其内容进行交流

REV	E.C.N NO.	CONTENT	CHK	DATE





1.OLT-nP PCB寸法 / PCB Layout



极数 poles	A	B	C
2	1	4.3	2.4
3	2	5.3	3.4
4	3	6.3	4.4
5	4	7.3	5.4
6	5	8.3	6.4
7	6	9.3	7.4
8	7	10.3	8.4
9	8	11.3	9.4
10	9	12.3	10.4
11	10	13.3	11.4
12	11	14.3	12.4
13	12	15.3	13.4
14	13	16.3	14.4
15	14	17.3	15.4
16	15	18.3	16.4
17	16	19.3	17.4
18	17	20.3	18.4
19	18	21.3	19.4
20	19	22.3	20.4

技术指标：

1、塑件表面应光洁、无毛刺、明显收缩、缺陷、裂纹等现象；
2、温度范围：-25° C~+85° C；
3、额定电压：150V，AC，DC(等效)；
4、接触电阻：≤0.02Ω；
5、绝缘电阻：≥100MΩ；
6、耐压：500V，AC/minute.

ROHS管理规定：

1、禁止使用含有ROHS指令所限制的物质。
2、对应的SGS或ITS出具的ICP-AES数据、不可测定物质的成分表，有效期一年。

How to order

MXSH - 1.0 - XXP - XXX - X - X

- MXSH：品牌款式
- 1.0：间距
- XXP：极数
- XXX：LT:立贴 WT:卧贴 LG:立贴带扣 WG:卧贴带扣；1:单排 2:双排
- X：0:象牙白 C:黑色 R:红色 E:蓝色 Y:黄色 M:绿色 ...其他颜色
- X：A:镀雾锡 B:镀金 ...定制电镀

未注公差		
X.° ±3°	X.X° ±0.5°	
<10	10—30	>30
±0.2	±0.25	±0.3

序号	名称	材料	数量	附注
3	端片 Fitting Nail	磷青铜 Phosphor Bronze	2	电镀(镀)：整个表面镀底镍50u"MIN,再镀锡 80u"MIN.
2	端子 Contact	磷青铜 Phosphor Bronze	1*1	电镀(镀)：整个表面镀底镍50u"MIN,再镀锡 80u"MIN.
1	基座 Wafer	LCP(UL94V-0)	1	本色

ITEM	NAME OF PART		NO. OF PART	Q'TY	MATERIAL	NOTE
DWG.	CKK	DATE	23.08.10	UNITS	MM	SHEET/OF 1/1
CHK.		DATE		SCALE	1:1	A4
APP.		DATE		NAME	MXSH-1.0-XXP-LT1	
	CIXI MAIXU ELECTRONICS CO.,LTD. 慈溪市迈旭电子有限公司			DWGNO.		