



NVD 系列语音芯片

(NV020D/NV040D/NV080D/NV170D/NV340D/NV340DW)

数据手册

Version Number	Reverse Date	Remark
1.0	2016.12.21	第一版本
1.1	2017-08-08	整理了 MCU 一线串口时序图
1.15	2018-04-20	新增带连码一线串口程序以及 NVD 语音 NVDW 封装管脚修正
1.16	2018-07-09	新增测试代码，修正时序
1.17	2018-12-04	修正 NVD 一线串口带连码版忙信号 IO 为 IOA1
1.18	2019-04-01	取消带头码版程序，增加语音芯片通信适配电压（8 页）
1.19	2020-03-10	取消 NV340DW 资料，新增上电初始化时间建议（8 页）
1.20	2020-09-23	新增 NV020D、NV340DW 资料，新增部分芯片 DAC 功能、唤醒引脚
1.24	2021-05-10	新增按键参考电路
1.30	2022-05-26	新增包装说明，修正音频输出取消 DAC，修正 NV040D 时长，ESD, MSL
1.35	2022-10-10	新增连码发送校验和计算说明(13 页)，丝印说明（21 页）



目 录

目 录.....	2
1 概述.....	4
2 功能特点.....	4
3 选型指南.....	5
4 芯片内部结构图与应用范围.....	5
4.1 芯片应用范围.....	5
4.2 芯片内部结构图.....	6
5 芯片管脚图及封装引脚对应表.....	7
5.1 NV020D 芯片管脚图及封装引脚对应表.....	7
5.2 NV040D/NV080D/NV170D/NV340D 芯片管脚图及封装引脚对应表.....	8
5.3 NV340DW 芯片管脚图及封装引脚对应表.....	8
6 电气参数及环境极限绝对系数.....	10
6.1 电气参数.....	10
6.2 环境极限参数.....	11
6.3 芯片电压与频率变化的对应图表.....	11
7 控制模式.....	13
7.1 MCU 一线串口控制（带连码功能）.....	13
7.2 MCU 二线串口控制（带连码）.....	15
8 芯片典型应用电路图.....	17
8.1 按键参考电路（所有型号）.....	17



8.2 NV020D/NV040D/NV080D/NV170D/NV340D 一线串口应用电路图.....	17
8.3 功放电路参考.....	20
9 封装及引脚配置.....	20
10 命名规则.....	21
11 包装示意图.....	22



1 概述

NVD 系列语音芯片是广州九芯电子科技最新推出的一款适合工厂量产型的工业级 OTP 语音芯片。它具有成本低，性能稳定，音质高，控制方便，电路简单等诸多显著优点。NVD 系列语音芯片的推出，以近似于当前业界掩膜的价格，但无最小量的限制，弥补了目前产业界的一个不足，适合低成本快速投产，最快仅需一天即可出货。

NVD 是一款性能稳定的语音芯片，无需任何外围电路，在极其恶劣的噪声环境下都可正常工作，它具有宽泛的耐温和耐压范围，正常工作范围宽达 2V~5V，弥补了目前市面上语音芯片抗干扰能力较差的缺陷。

NVD 系列语音芯片有一组 PWM 输出口，可以直推 0.5w 喇叭或接数字功放，音质清晰。内置 LVR 复位，无需外加复位电路。内置精确的内阻频率振荡器（最大仅+1%的误差），无需外接电阻。NVD 一个很明显的优势是 OTP 烧录程式可以和 MASK 掩膜无缝对接，也就是说，产品前期试产阶段用户可以 OTP 试产，试产成功后进入大规模生产时，可以直接按 OTP 样品投产 MASK 掩膜以降低成本，客户无需二次确认样品。

NVD 系列语音芯片具有多种按键触发方式，且可以输出多种形式的电平信号，可以设定按语音的起伏节奏变化。另外 NVD 支持主控 MCU 一线串口控制，可以任意控制多段语音触发，是市面上唯一 8 脚芯片支持 223 段声音的语音芯片。

NVD 系列语音芯片具有多种实用的封装形式：SOP8、COB 等，外围电路仅需一电源耦合电容即可，工作稳定，宽泛的工作电压，超低的待机功耗以及宽耐温性能都使 NVD 系列语音芯片在广泛的应用领域中拥有一流的性价比优势。

2 功能特点

- OTP 存储格式，生产周期快，最快仅需一天，下单无最小量限制；
- 灵活的多种按键操作模式以及电平输出方式供选择（边沿按键触发、电平触发、随机按键播放、顺序按键播放）；
- 简单方便的一线 MCU 串口以及控制方式，用户主控 MCU 可控制任意段语音的触发播放及停止；
- 语音时长 16 秒，32 秒，80 秒、170 秒、340 秒；
- 内置一组 PWM 输出器可直推 0.5W 喇叭；
- 支持 16 级音量调节，支持循环播放等多种功能；
- 灵活的放音操作，通过组合可节省语音空间，最多可播放 220 个语音组合；
- 音质优美，性能稳定，物美价廉，静态电流小于 2uA；
- 内置 LVR 自复位电路，保证芯片正常工作；
- SOP8 以及 COB 封装可供选择，使用方便，应用灵活；
- 支持 4 和弦 MIDI 播放，音质非常优美；
- 外围电路简单，仅需一耦合电容；
- 工作电压范围：2V~5V。
- IO 口丰富，内置 MCU，可以定制各种特殊功能；



3 选型指南

型号	电压范围	静态电流	语音长度	采样范围	放音方式	封装形式
NV020D	2V~5V	2uA	16 秒 (6K)	6K~44K	PWM	SOP8
NV040D	2V~5V	2uA	32 秒 (6K)	6K~44K	PWM	SOP8
NV080D	2V~5V	2uA	80 秒 (6K)	6K~44K	PWM	SOP8
NV170D	2V~5V	2uA	170 秒 (6K)	6K~44K	PWM	SOP8
NV340D	2V~5V	2uA	340 秒 (6K)	6K~44K	PWM	SOP8

备注:

1. 语音长度全部基于 6K 采样率计算的，一般应用中采样率是建议大于 8K 的，所以语音长度仅作参考。
2. 所有各秒数的 IC 都支持播放和弦。
3. 电源 5V 音量会比 3.3V 稍微大一点点。

4 芯片内部结构图与应用范围

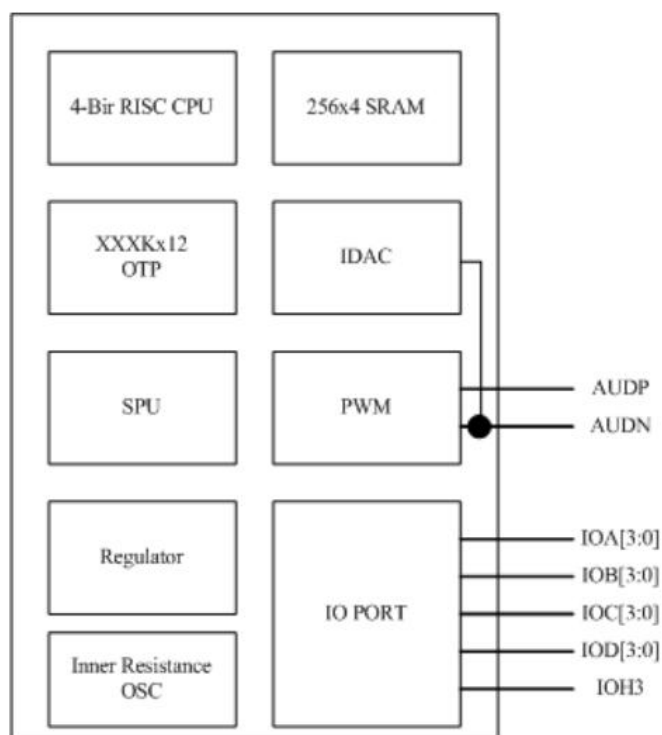
4.1 芯片应用范围

NVD 系列语音芯片可用于各种语音提示的场合，例如：血压计、考勤机、血糖仪、医疗器械、按摩器、足浴盆、门铃提示器，语音玩具，语音报警器，智能锁汽车电子，小家电，念佛机，游戏机，工艺礼品 等等。





4.2 芯片内部结构图



广州市九芯电子科技有限公司工作单

原工程编号:		公司名称:	智能锁
工程负责人:		业务负责人:	
原制单时间:		预计完成时间:	
基本功能要求:	一线串口	校验码:	校验码: 044555E1
芯片型号:	NV340D	封装形式:	SOP8
喇叭参数:	0.5W 8欧姆 直径3CM	语音输出方式:	PWM
SLEEP:	Y	BUSY:	L

备注:

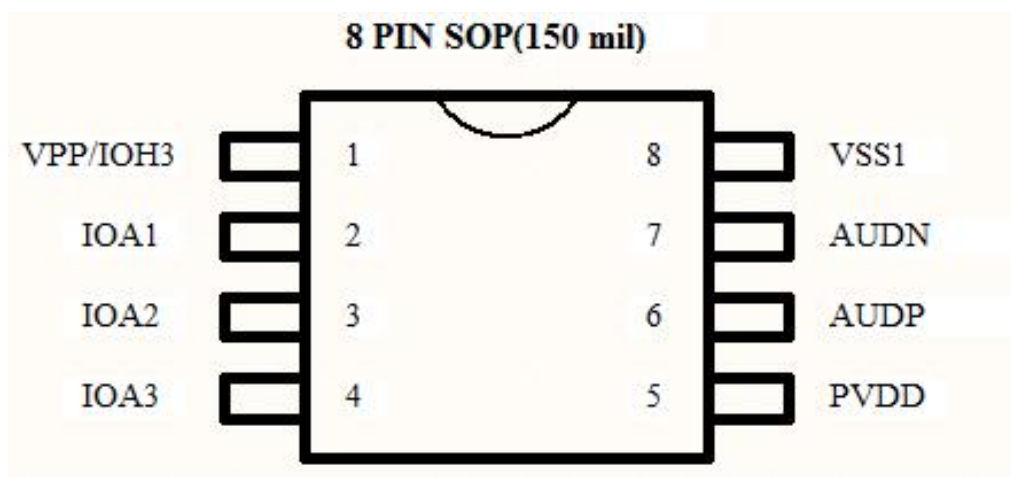
C版

地址	数据	语音内容	备注
00H	0	报警音效	
01H	1	蜂鸣器声音	
02H	2	蜂鸣器声音3声	
03H	3	蜂鸣器声音长音	
04H	4	魔法音	
05H	5	读卡音	
06H	6	提示音 (铛)	
07H	7	请录入新管理员	
08H	8	注册失败, 请重新注册	
09H	9	当前编号是	
0AH	10	请录入新用户	
0BH	11	退出设置	
0CH	12	请再次按下手指	
0DH	13	请按下手指	
0EH	14	指纹录入失败	
0FH	15	请再次录入同一指纹	
10H	16	指纹录入成功	
11H	17	指纹错误	
12H	18	该指纹已被注册, 请更换手指	
13H	19	未识别指纹	
14H	20	请抬起手指	
15H	21	1、配置操作, 2、删除用户, 3、设置操作, 4、开门记录查询	
16H	22	1、按编号删除, 2、按类型删除, 3、修改密码, 4、全部	
17H	23	1、删除全部指纹用户, 2、删除全部密码用户, 3、删除全部卡片用户	
18H	24	1、语言设置, 2、高安全模式, 3、时间设置, 4、音量设	
19H	25	1、进入高安全模式, 2、取消高安全模式	
1AH	26	1、语言设置, 2、高安全模式, 3、音量设置	
1BH	27	1、音量低, 2、音量中, 3、音量大, 4、静音	
1CH	28	1、按时间查询, 2、按类型查询, 3、数据输出, 4、删除所有开门记录	
1DH	29	1、按指纹类型查询, 2、按卡片类型查询, 3、按密码类型查询	
1EH	30	请输入时间日期	
1FH	31	时间日期不正确	
20H	32	暂不支持英文	
21H	33	删除失败	
22H	34	删除成功	
23H	35	已进入常开模式	
24H	36	已进入高安全模式	
25H	37	已退出常开模式	
26H	38	已退出高安全模式	
27H	39	静音	
28H	40	请输入编号	
29H	41	静音	
2AH	42	静音	
2BH	43	管理员不可以删除	
2CH	44	无此用户	
2DH	45	静音	

2EH	46	设置失败
2FH	47	设置成功
30H	48	
31H	49	0
32H	50	1
33H	51	2
34H	52	3
35H	53	4
36H	54	5
37H	55	6
38H	56	7
39H	57	8
3AH	58	9
3BH	59	密码录入不一致，请重新录入
3CH	60	密码错误
3DH	61	当前密码系统已存在
3EH	62	两次输入不一致，密码修改失败
3FH	63	密码修改成功
40H	64	请输入新密码
41H	65	当前密码系统不存在
42H	66	请输入旧密码
43H	67	请再次输入密码
44H	68	密码录入成功
45H	69	密码过于简单，请重新输入
46H	70	已关锁
47H	71	已开锁
48H	72	已开锁，为了您的安全，请添加管理员
49H	73	已开锁，请按把手开门
4AH	74	键盘已锁定，请用正确的指纹或卡片解锁
4BH	75	电池没电了，请更换电池
4CH	76	已达到用户数上限
4DH	77	请验证管理员
4EH	78	高安全模式，等待第二个验证
4FH	79	该卡片已被注册，请更换卡片
50H	80	卡片录入失败
51H	81	卡片录入成功
52H	82	未识别卡片
53H	83	门铃音(叮咚)
54H	84	1、简体中文，2、英文
55H	85	蜂鸣器声音2声

5 芯片管脚图及封装引脚对应表

5.1 NV020D 芯片管脚图及封装引脚对应表



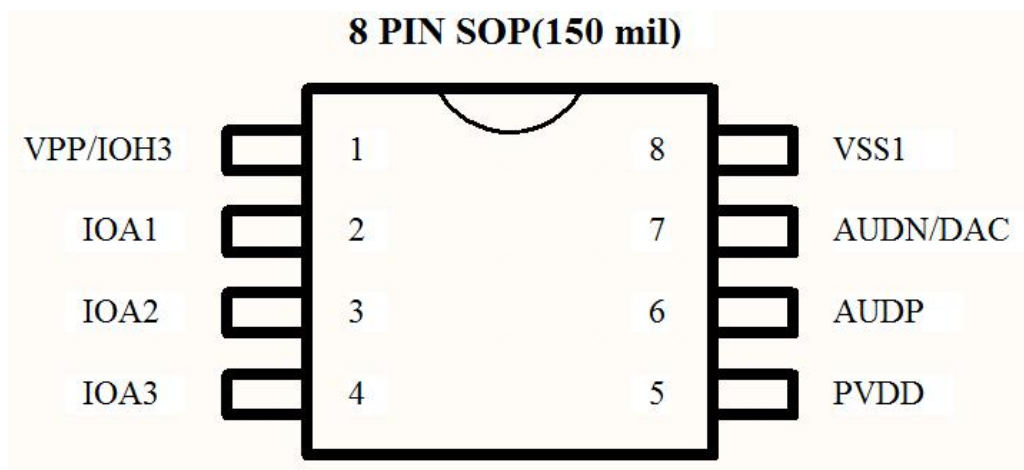
NV020D SOP8 封装管脚图

表一：NV020D 管脚对应表

封装引脚	引脚标号	简述	功能描述
1	VPP /IOH3	编程电源	烧录电源，使用时可以悬空 IOH3:输入端口与拉低电阻和唤醒功能(身体选项)
2	IOA1	IO 口	可以作 BUSY 信号输出口，按键输入口
3	IOA2	IO 口	可以作一线串口数据口，二线串口时钟口，按键输入口
4	IOA3	IO 口	按键输入口，二线串口的数据口
5	PVDD	电源	电源脚，2V-5 输入
6	AUDP	喇叭	喇叭直推 0.5W
7	AUDN	喇叭 IO 口	喇叭直推 0.5W
8	VSS1	地	地



5.2 NV040D/NV080D/NV170D/NV340D 芯片管脚图及封装引脚对应表



NV040D/NV080D/NV170D/NV340D SOP8 封装管脚图

表二：NV040D/NV080D/NV170D/NV340D 管脚对应表

封装引脚	引脚标号	简述	功能描述
1	VPP /IOH3	编程电源	烧录电源，使用时可以悬空 IOH3:输入端口与拉低电阻和唤醒功能(身体选项)
2	IOA1	IO 口	可以作 BUSY 信号输出口，按键输入口
3	IOA2	IO 口	可以作一线串口数据口，二线串口时钟口，按键输入口
4	IOA3	IO 口	按键输入口，二线串口的数据口
5	PVDD	电源	电源脚，2V-5 输入
6	AUDP	喇叭	喇叭直推 0.5W
7	AUDN/DAC	喇叭 IO 口	喇叭直推 0.5W 或 接数字功放
8	VSS1	地	地



九芯电子



6 电气参数及环境极限绝对系数

6.1 电气参数

Symbol	Parameter	VDD	Min.	Typ.	Max.	Unit	Condition
VDD	Operating voltage	--	1.6	3.0	6.4	V	1.54MHz
I _{SB}	Standby current	3.0		0.1	0.5	uA	LVR and POP disabled
		4.5		0.1	0.5		
		3.0		0.7			LVR or POP enabled
		4.5		1.7			
I _{OP}	Operating current	3.0		1.0		mA	No load.
		4.5		1.1			
I _{IH}	Input current (1.5M ohms pull-low)	3.0		2		uA	V _{IL} =VDD
		4.5		5			
	Input current (300K ohms pull-low)	3.0		30		uA	
		4.5		85			
I _{OH}	Output drive current	3.0		-7		mA	V _{OH} =2.0V
		4.5		-11			V _{OH} =3.5V
I _{OL}	Output normal sink current	3.0		22		mA	V _{OL} =1.0V
		4.5		33			
	Output large sink current	3.0		58		mA	
		4.5		83			
	Output constant sink current	3.0		20		mA	
		4.5		21			
I _{PWM}	PWM output current (Normal)	3.0		60		mA	Load=8 ohms
		4.5		100			
	PWM output current (Large)	3.0		70		mA	
		4.5		117			
ΔF/F	Frequency deviation by voltage drop	3.0		0.3		%	$\frac{F_{osc}(3.0v)-F_{osc}(2.4v)}{F_{osc}(3v)}$
		4.5		-0.1			$\frac{F_{osc}(4.5v)-F_{osc}(3.0v)}{F_{osc}(4.5v)}$
	Frequency lot deviation	--	-1		1	%	$\frac{F_{max}(VDD)-F_{min}(VDD)}{F_{max}(VDD)}$
Fosc	Oscillation Frequency	--	1.31	1.54	1.60	MHz	VDD=1.6~6.4V

ESD Rating

Symbol	Parameter	Condition	Minimum Level	Unit
HBM	Human Body Model	ANSI/ESDA/JEDEC JS-001	2	KV
CDM	Charged Device Model	ANSI/ESDA/JEDEC JS-002	0.125	KV

MSL Rating

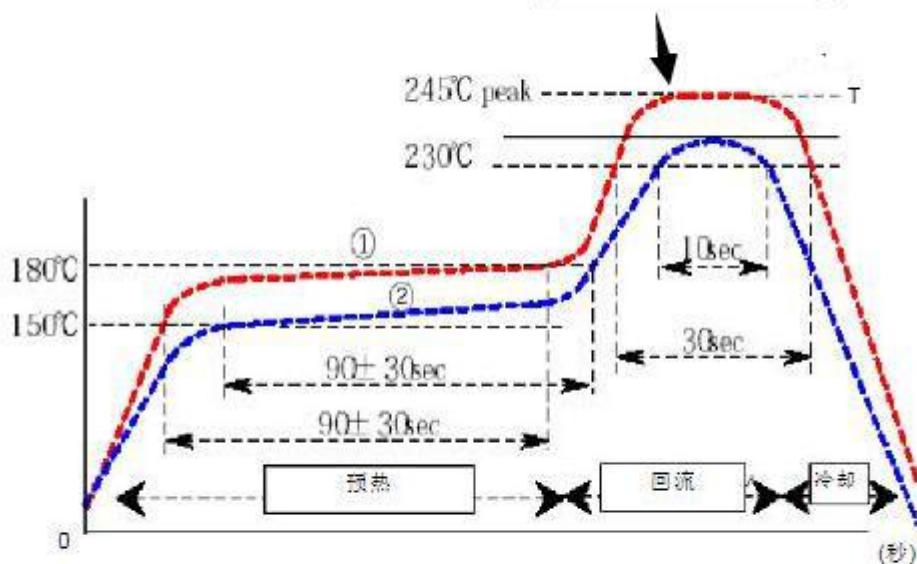
Symbol	Parameter	Condition	Minimum Level	describe
MSL Rating	Humidity sensitivity class	IPC/JEDEC J-STD-202	2	≤30℃/60%RH, One year workshop life

6.2 环境极限参数

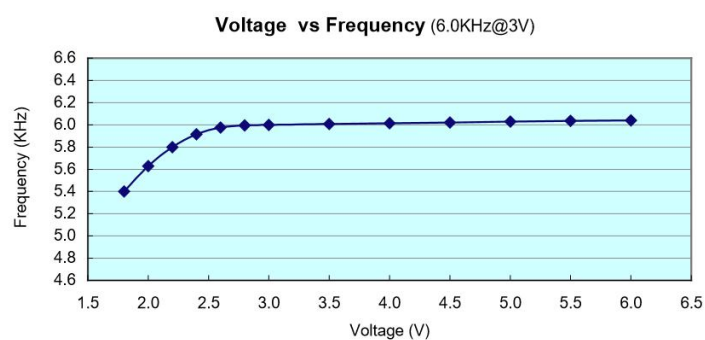
Symbol	Rating	unit
VDD~GND	-0.5~+7.0	V
Vin	GND-0.3<Vin<VDD+0.3	V
Vout	GND<Vout<VDD	V
Top (Dies) 裸片	0~70	° C
Top (operating)	-40~+85	° C
Tst (storage)	-55~+150	° C
SMT 贴片温度	≤260	° C

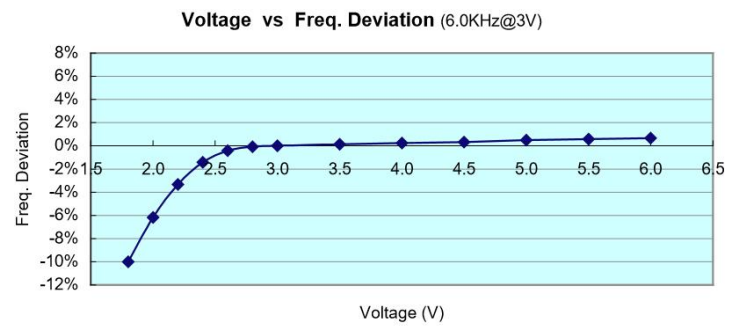
无铅回流焊炉温曲线标准 (Sn-3.0Ag-0.5Cu)

T=10°C, 最大不超过260°C



6.3 芯片电压与频率变化的对应图表







7 控制模式

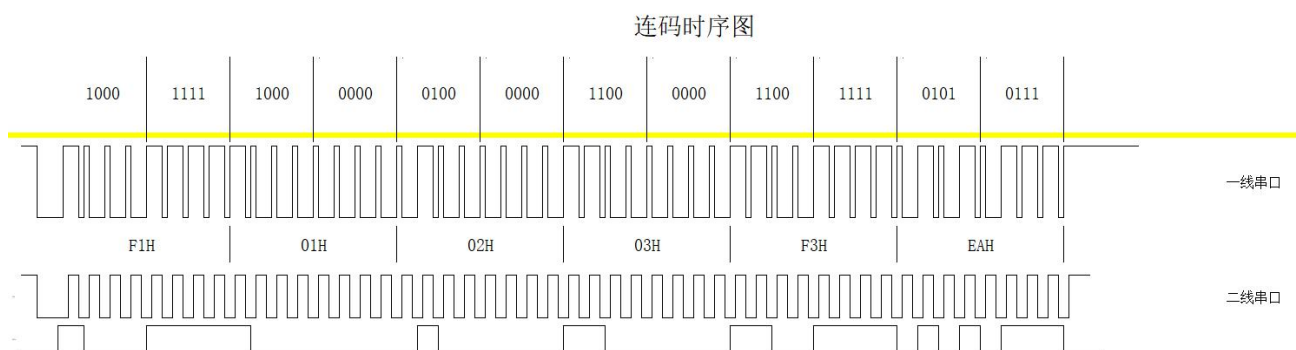
NVD 系列语音芯片目前开发的是 MCU 一线串口控制模式，二线串口控制模式后续更新中。当 IO 口被分配为 MCU 一线触发时，不能同时作为按键来触发，支持用户程序定制各种特殊功能。

通信匹配最低要求： $U(\text{mcu}) \geq 0.7 \times U(\text{语音 ic})$ ，单片机通信电压为 3.3V，则语音芯片供电电压不能高于 4.7V，否则可能会造成识别不了。

连码发送示例为：F1H D1 D2 D3 .. DN F3 校验和；

校验和计算方式为 $F1+D1+D2+D3+..+DN+F3$ 加起来取低八位。

如下示例： $F1+01H+02H+03H+F3=1EAH$ ，取低八位为 EAH，所以校验和就是 EAH



7.1 MCU 一线串口控制（带连码功能）

MCU 一线串口控制是指主控 MCU 通过 DATA 数据线来控制任意一段语音的触发播放及停止。时序采用下列时序。

7.1.1 端口的分配

封装形式	管脚						
	---	---	---	---	---	---	IOA1
SOP8	----	----	----	----	----	----	IOA2
							BUSY
							SDA

7.1.2 数据与语音的对应关系

可支持 223 段声音以及命令的发送。语音地址发送和命令发送格式是一样的，发送之间相互独立。

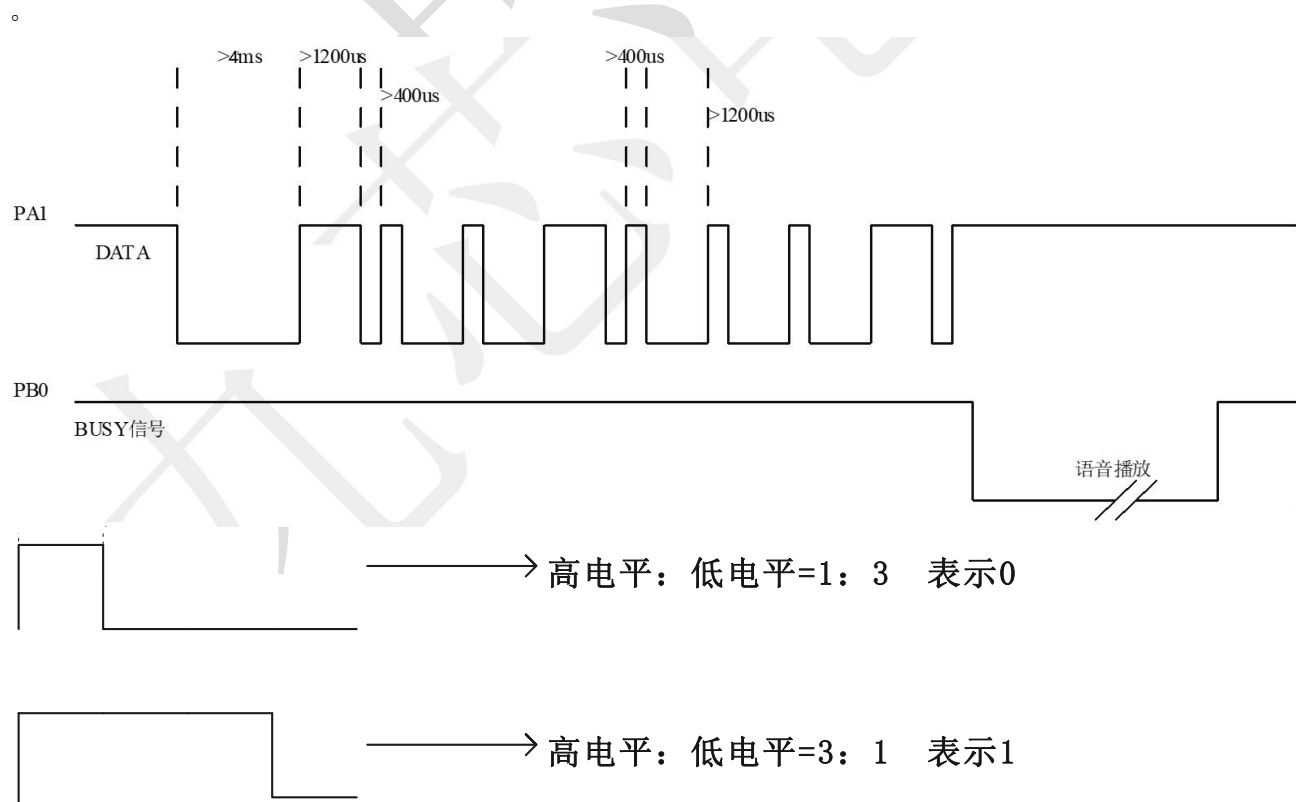


串口命令	功能
00H	播放第 1 段语音
01H	播放第 2 段语音
XXH	播放第 N 段语音
DFH	播放第 223 段语音
E0H~E7H	控制 8 级音量，E0 音量最小，E7 音量最大，默认最大
F1H	连码头码命令
F3H	连码尾码命令
F4H	连码静音命令，F1 后面跟一个字节，代表静音时间，10ms 为单位。
F2H	循环指令，播放时发此指令循环该段语音。

备注：音量命令，循环命令，停止命令都是单个字节发送。静音命令在连码才有效。

7.1.3 一线串口时序图

sda 为数据发送端口，发送语音地址。先发送低位。发码前发头码拉低 **4ms~6ms**，下图范例发送的是 89H。时序范围为 **400us: 1200us** 到 **1ms: 3ms** 之间。建议参考时序下拉 **4ms**，**800us: 2400us**；频繁发送时，数据与数据之间大于 **100ms** 间隔。BUSY 是语音播放忙信号，用户可以根据情况是否使用。上电需要至少等待 100ms 后才可以给语音芯片发码，上电后建议保留 **200~300ms** 时间作为芯片初始化时间，由于每一批芯片批次差异，可能有的芯片会几十 ms 就完成初始化，有的会长一点，为了整体稳定性，请尽量延长，条件允许可以加宽到 **500ms**。



* 多条指令连续发送的时候，检测到忙信号变高后，先延时 50~100ms 在发送下一条指令，以避免因为处理未完成导致丢失某段语音。



7.2.4 程序范例(MCU: PIC16F57 晶振: 4MHz)

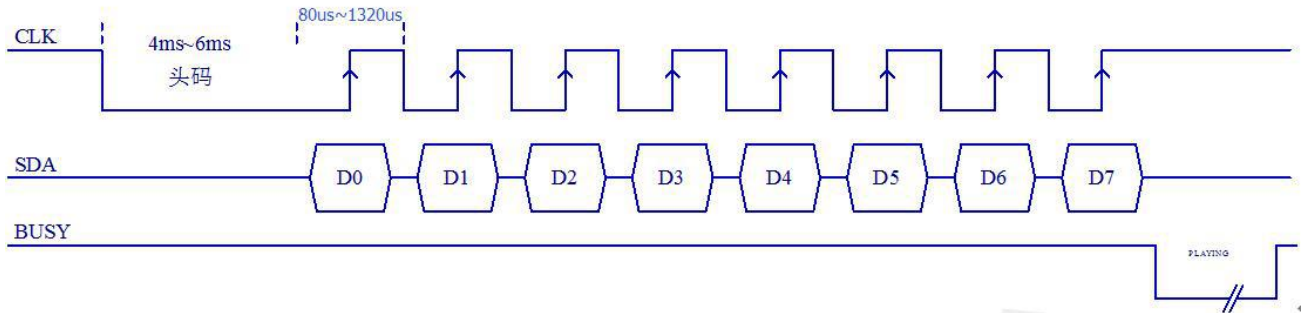
```
sda=0;
wait(300); /*>2ms*/
for(i=0;i<8;i++)
{
    sda=1;
    if(addr&1)
    {
        wait(15); /*>2400us*/
        sda=0;
        wait(5); /*>800us*/
    }
    else
    {
        wait(5); /*>800us*/
        sda=0;
        wait(15); /*>2400us*/
    }
    addr>>=1; /*地址值右移一位*/
}
sda=1;
```

7.2 MCU 二线串口控制（带连码）

封装形式	管脚							
	---	---	---	---	---	IOA1	IOA3	IOA2
SOP8	----	----	----	----	----	BUSY	SDA	SCK

7.2.1 二线串口单字节发送模式

二线串口一共占用 2 个 IO 端口，一个是 CLK 时钟信号，一个是 SDA 数据信号。头码为 **4ms** 到 **6ms** 之间。单个 bit 时钟周期为 **80us~1320us** 之间,建议单个 bit 时钟周期为 **800us** 比较稳定。特殊要求需要更快时序的请联系厂家定制。在上升沿收码，收码为收低位。一个完整的数据为 1byte。CLK 和 SDA 非收码状态下为高电平。



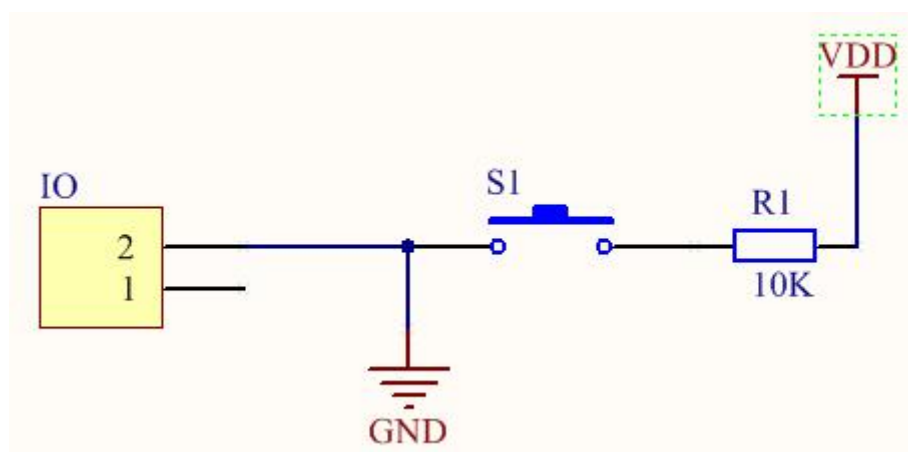
* 多条指令连续发送的时候，检测到忙信号变高后，先延时 50~100ms 在发送下一条指令，以避免因为处理未完成导致丢失某段语音。

7.2.4 参考程序范例(MCU: PIC16F57 晶振: 4MHz)

```
clk=0; /*时钟口拉低*/
delay(200); /*延时>4ms*/
for(i=0;i<8;i++)
{
    if(addr&0x01) sda=1; /*addr 为待发数据*/
    else
    sda=0;
    clk=0;
    delay(50); /*延时大于 500us*/
    clk=1;
    delay(50);
    addr>>=1; /*地址值右移一位*/
}
sda=1;
```

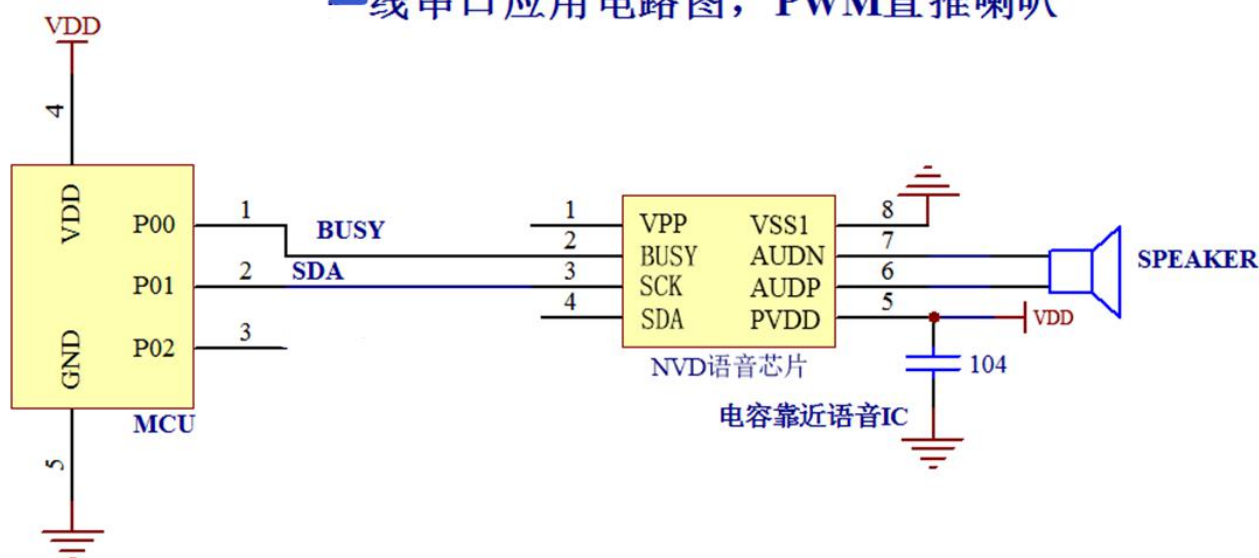
8 芯片典型应用电路图

8.1 按键参考电路（所有型号）



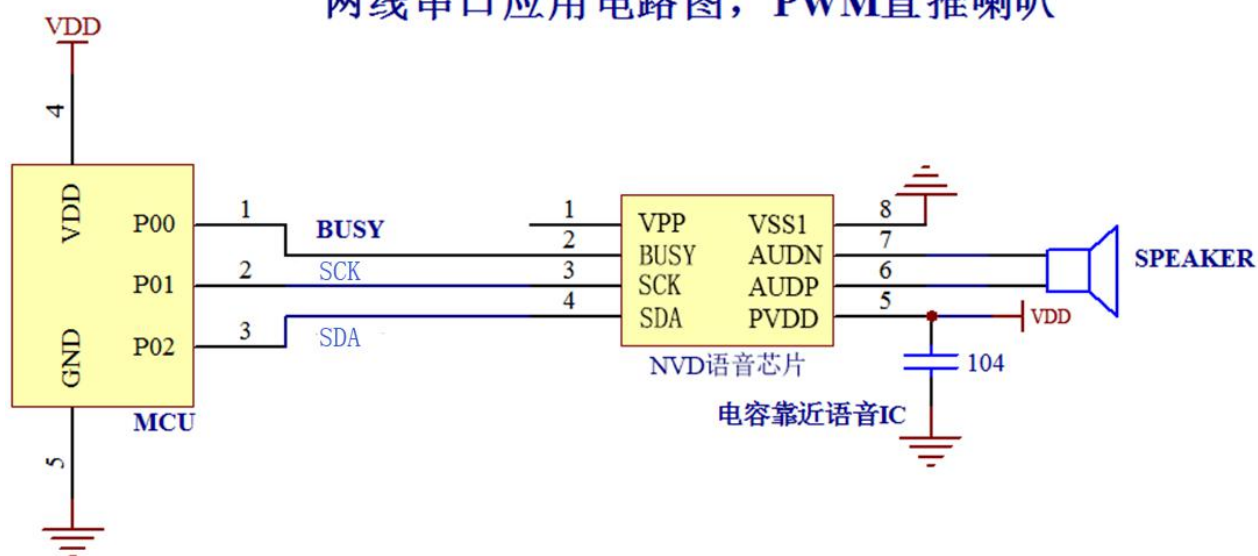
8.2 NV020D/NV040D/NV080D/NV170D/NV340D 一线/二线串口应用电路图

一线串口应用电路图，PWM直推喇叭





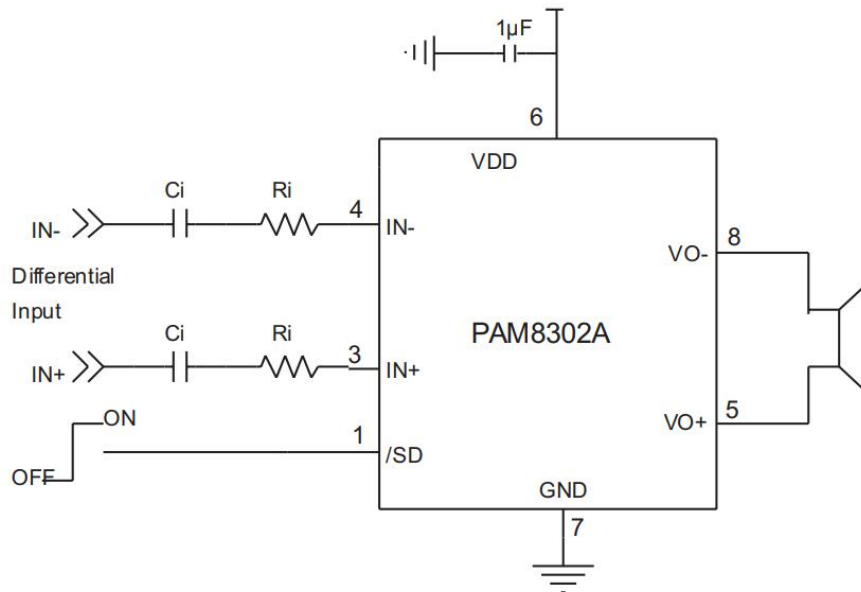
两线串口应用电路图，PWM直推喇叭





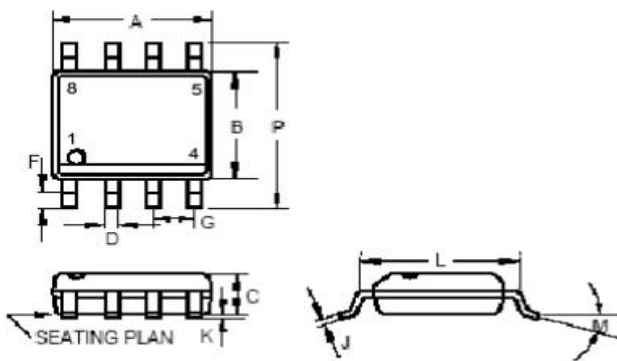
九芯电子

8.3 功放电路参考



9 封装及引脚配置

8-Pin Plastic SOP (150 mil)

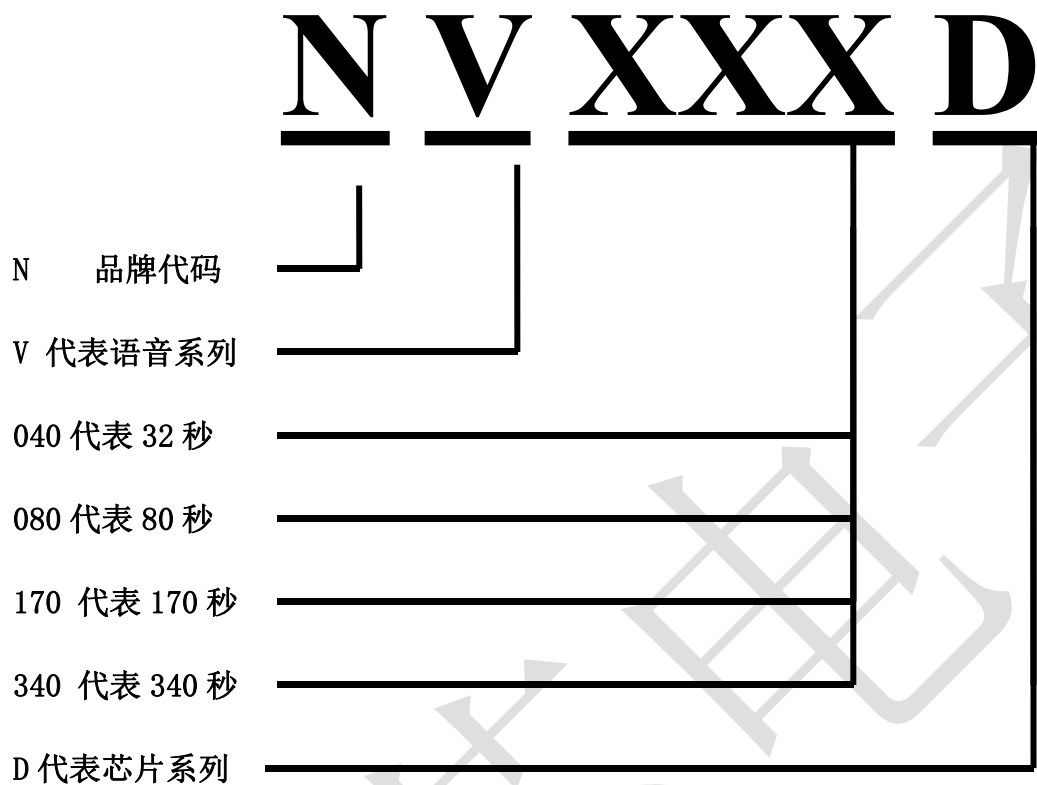


Note: for 8 pin S.O.I.C., 100 units per tube

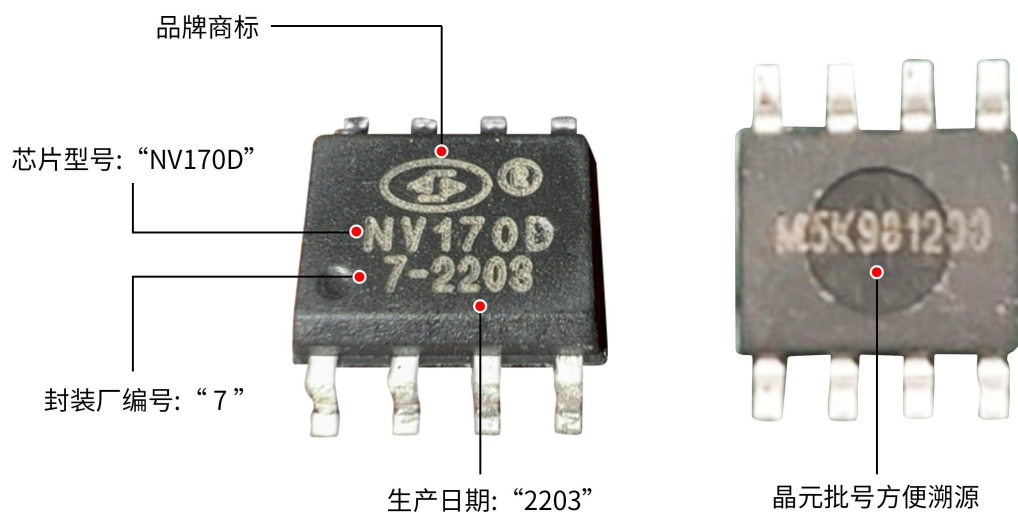
	INCHES			MILLIMETERS		
	MIN	TYP	MAX	MIN	TYP	MAX
A	0.183	-	0.202	4.65	-	5.13
B	0.144	-	0.163	3.66	-	4.14
C	0.068	-	0.074	1.35	-	1.88
D	0.010	-	0.020	0.25	-	0.51
F	0.015	-	0.035	0.38	-	0.89
G	0.050 BSC			1.27 BSC		
J	0.007	-	0.010	0.19	-	0.25
K	0.005	-	0.010	0.13	-	0.25
L	0.189	-	0.205	4.80	-	5.21
M	-	-	8°	-	-	8°
P	0.228	-	0.244	5.79	-	6.20



10 命名规则

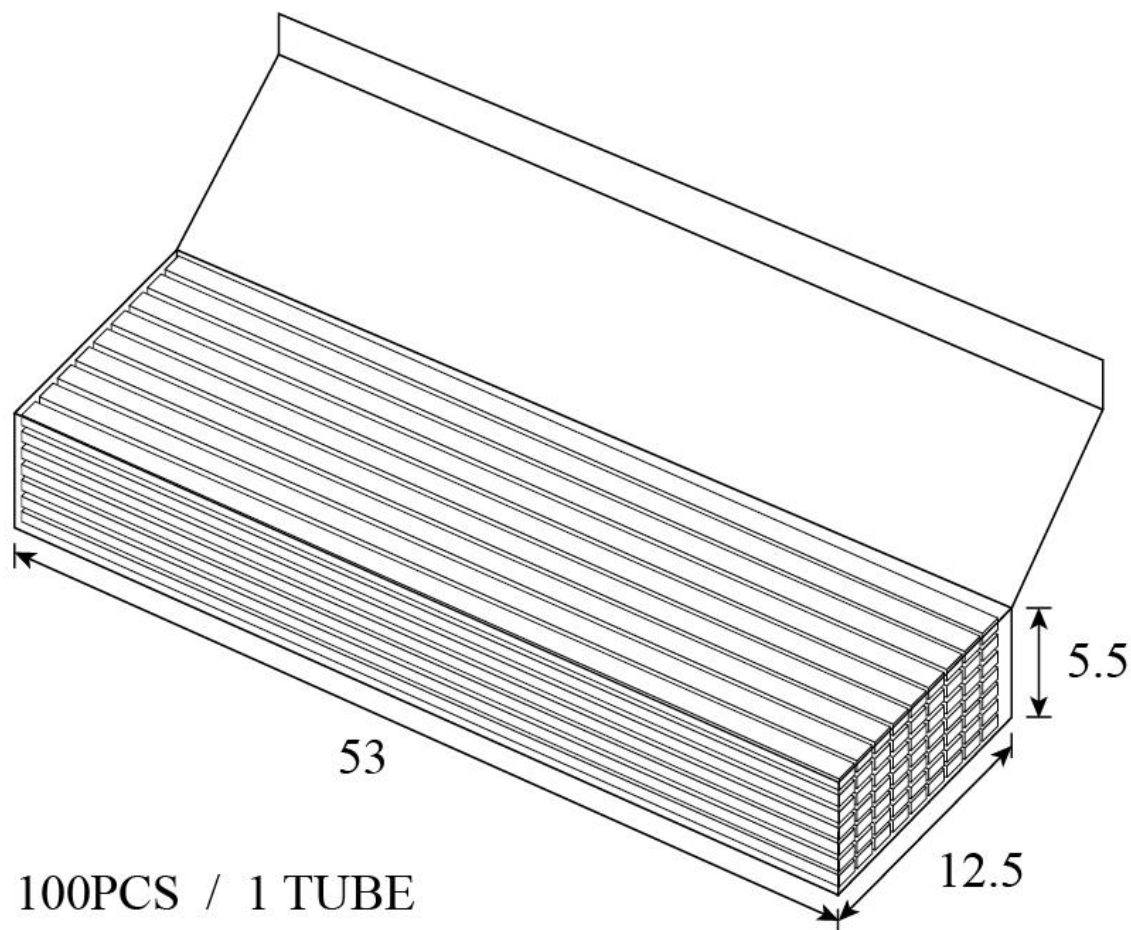


芯片丝印说明





11 包装示意图



100PCS / 1 TUBE

1000PCS / 1 LAYER

17000PCS / 1 BOX (17 LAYERS)

广州九芯电子科技有限公司
公司地址：广州市增城区太平洋工业区七路24号B栋4楼

免责声明

1 开发预备知识

产品将提供尽可能全面的开发模版、驱动程序及其应用说明文档以方便用户使用；但也需要用户熟悉



自己设计产品所采用的硬件平台及相关 C 语言以及编程知识。

2 产品功能一致性

我司产品在单独工作情况下稳定正常，在集成方案中要注意保持其相对独立性，做好防护、隔离，减少干扰。

3 EMI 和 EMC

芯片机械结构决定了其 EMI 性能必然与一体化电路设计有所差异。芯片的 EMI 能满足绝大部分应用场合，用户如有特殊要求，必须事先与我们协商。

芯片的 EMC 性能与用户底板的设计密切相关，尤其是电源电路、I/O 隔离、复位电路，用户在设计底板时必须充分考虑以上因素。我们将努力完善芯片的电磁兼容特性，但不对用户最终应用产品 EMC 性能提供任何保证。

4 修改文档的权力

本公司有能保留任何时候在不事先声明的情况下对相关文档的修改权力

5 ESD 静电放电保护

产品部分元器件内置 ESD 保护电路，但在使用环境恶劣的场合，依然建议用户在设计底板时提供 ESD 保护措施，特别是电源与 IO 设计，以保证产品的稳定运行，安装产品为确保安全请先将积累在身体上的静电释放，例如佩戴可靠接地的静电环，触摸接入大地的自来水管等。