

功能描述

CM1717S 是一款应用于原边采样和控制的高性能开关电源芯片。其内置功率 MOSFET，可用于 42W 以内的离线式开关电源产品。CM1717S 工作于恒流模式时采用 PFM 的控制方式，而工作于恒压模式时采用 PWM+PFM 的控制方式，从而可以获得高精度的恒压恒流控制效果，且无需任何次级采样和控制电路。同时，芯片具有谷底开启功能，更好的优化了系统效率和 EMI。CM1717S 还内置了输入线电压补偿以及输出线缆补偿，从而可以获得更好的电压和电流调整率。CM1717S 内置了大量的补偿以及保护功能，从而简化了外围电路，利于 PCB 布局及 EMI 设计，提高了方案的可靠性，降低了方案成本。

产品选型

型号	封装	推荐应用	输入电压
CM1717S	ESOP6	42W	175VAC~264VAC

产品特点

- 原边控制无需光耦及次级控制电路
- PWM+PFM 多模式混合控制
- AC 工作电压范围 175~264V
- 内置 650V 功率 MOSFET
- $\pm 3\%$ 恒压精度及高恒流精度
- 典型应用下空载功耗 $< 75\text{mW}$ @230V
- 内置软启电路
- 内置输出线补
- 内置频率抖动
- 内置电感补偿
- 超低启动功耗 ($< 5\mu\text{A}$)
- 内置过流保护，过压保护，短路保护，过温保护等多种保护功能
- 逐周期电流限制
- 动态栅极驱动
- 适用功率 $\leq 42\text{W}$

应用领域

- 旅充&适配器
- 反激式变换器

典型应用

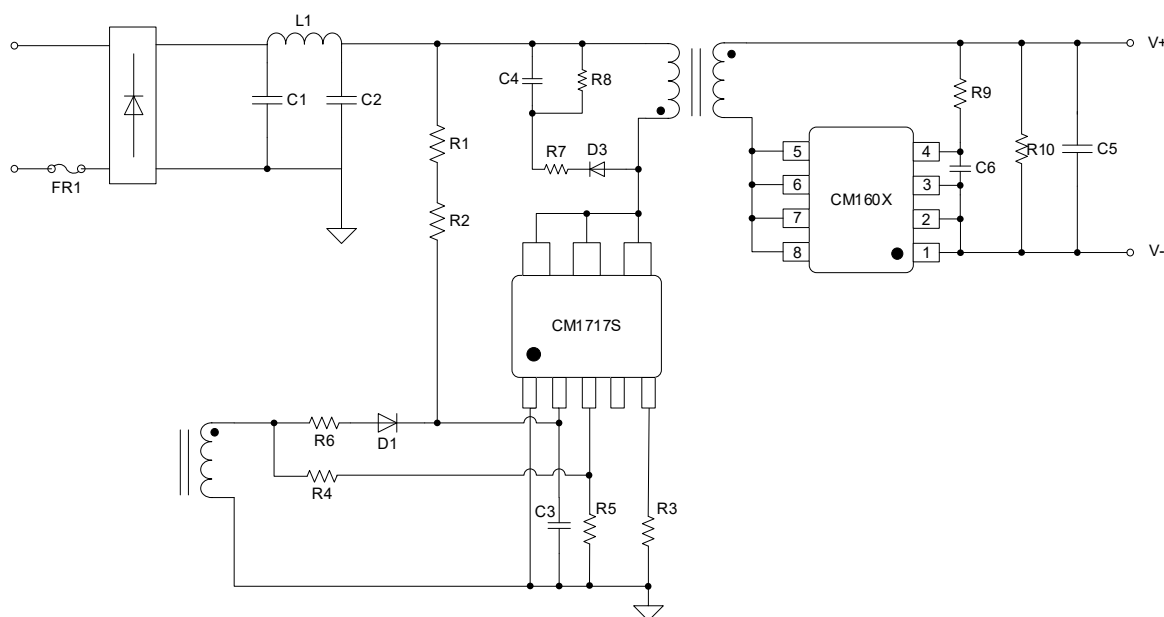


图 1 CM1717S 典型应用电路

■ 功能框图

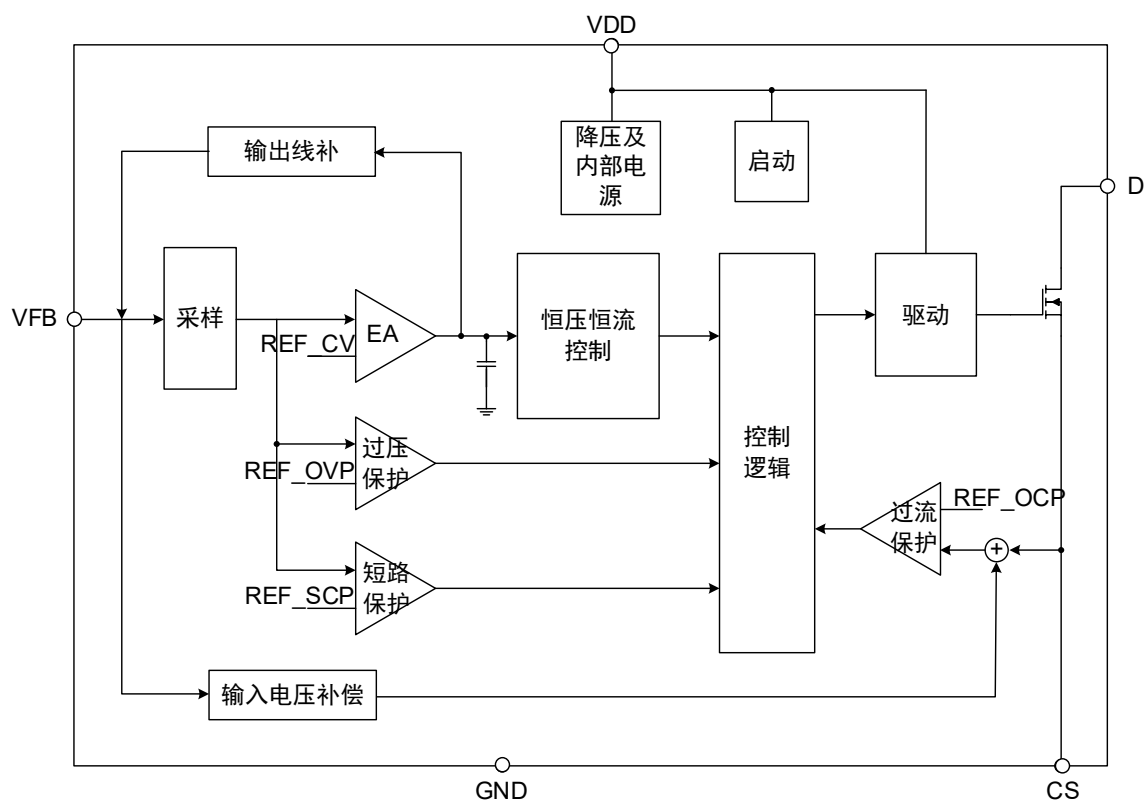
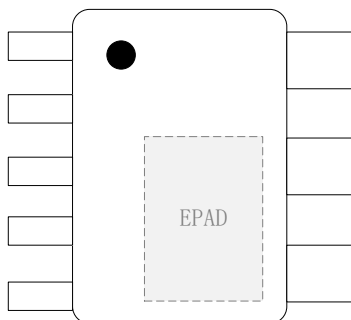


图 2 CM1717S 功能模块框图

■ 管脚描述



管脚号	管脚名	描述
1	GND	地
2	VDD	电源
3	FB	光耦反馈
4	NC	空脚
5	CS	电流采样
6,7,8	D	MOS 管漏极
EPAD	D	MOS 管漏极

表 1

■ 印字说明



CM1717S: 产品型号
XXXX: 生产批次

■ 极限参数

参数	描述	极限值	单位
VACin	输入交流电压范围	175 ~ 264	V
VDD	电源到地耐压	-0.3 ~ 22	V
VFB, CS	VFB 脚, CS 脚耐压	-0.3 ~ 7	V
BVDSS	功率 MOSFET 耐压	650	V
Tstg	存储温度	-55 to 150	°C
Operating Junction	工作温度	-20 to 140	°C
Tsolder	焊接温度	260°C(10s)	°C
ESD	人体模式	3	KV

表 2

注意：如超过上表中极限参数可能会对产品造成无法恢复的损伤，长期在极限参数下使用会影响产品可靠性。

■ 电性参数

(除特殊注明以外 : Ta = +25°C)

描述	参数	测试条件	最小值	典型值	最大值	单位
VDD						
芯片开启电压	VDDON		11.5	12.5	13.5	V
芯片关闭电压	VDDOFF		5.3	6	6.7	V
芯片启动电流	IST	VDD=10V			10	μA
静态工作电流	IQ		250	400	600	μA
VFB						
恒压基准	VCVREF		2.52	2.55	2.6	V
线补电流	ICDC			27		μA
过压保护阈值	VOVP			2.95		V
短路保护阈值	VSCP			1		V
CS						
最大恒流基准	VOCPPMAX		0.475	0.5	0.52	V
消隐时间	TLEB			400		nS
控制部分						
最大工作频率 (推荐)	FMAX		45		65	KHz
最小工作频率	FMIN			0.3		KHz
过温保护	OTP		140	150	160	°C
MOSFET						
漏源击穿电压	BVDSS	VGS=0V, ID=250μA	650			V
漏源导通内阻	RDSON	VGS=10V, ID=1A		0.55		Ω

表 3

注意: 以上参数不是100%全测, 而是由设计和特性保证。

■ 工作原理

1. 上电启动和欠压保护

CM1717S 的启动电流非常小，所以在芯片开启前，系统可以以较小的功率就可以使芯片开启。当芯片 VDD 电压上升到开启阈值 VDDON 时，芯片开启，产生内部使能信号，使能内部功能模块，从而控制系统进行工作。在芯片开启后，如 VDD 电压下掉至关闭阈值 VDDOFF 时，芯片欠压保护，关闭内部使能信号并停止工作。

2. 快速启动模式

CM1717S 内置了快速启动模块。一旦 VDD 达到开启阈值 VDDON，为保证输出快速建立，芯片会控制初级峰值电流保持最大，直到输出电压建立到欠压保护阈值以上，芯片推出快速启动模式。

3. 恒压工作

CM1717S 具有出色的恒压控制精度。在恒压工作时，芯片采用 PWM+PFM 的控制方式，调整不同输出负载时系统的工作频率，以及单周期的峰值电流大小，从而调整输出功率使输出电压保持恒定。

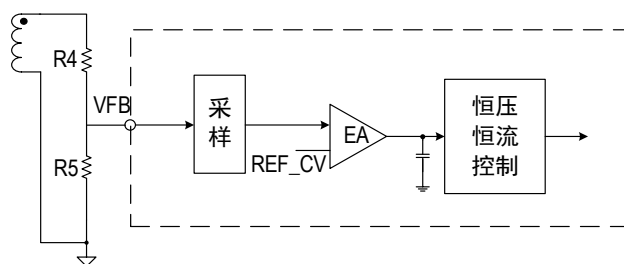


图 3 恒压工作原理图

具体的，CM1717S 通过采样辅助绕组分压后的电压来判断输出电压大小，再将采样后的电压送入误差放大器，将采样电压与恒压基准的误差放大后用来控制功率开关管的开启时间和开启频率，从而调整输出功率以维持输出电压恒定。恒压表达式如下：

$$V_{OUT} = V_{CVREF} \cdot \frac{R_4 + R_5}{R_5} \cdot \frac{N_S}{N_A} - V_{D2}$$

V_{REF_CV} 为恒压基准， R_4 为分压上拉电阻， R_5 为分压下拉电阻， N_S 为变压器次级绕组匝数， N_A 为变压器辅助绕组匝数， V_{D2} 为输出二极管压降。

CM1717S 的采样方式如下图，在功率开关管关闭后，芯片延时 Tdelay 再对 VFB 波形进行采样，并在波形拐点处结束采样。

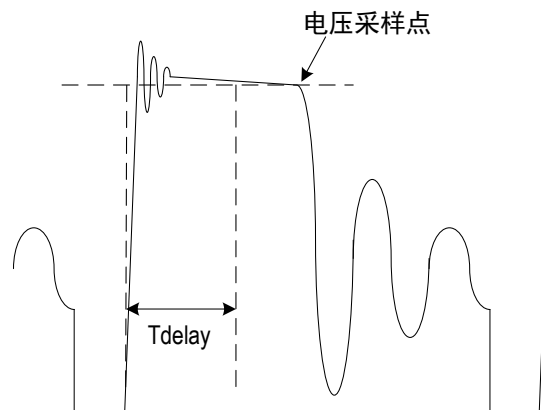


图 4 电压采样原理图

4. 恒流工作

CM1717S 采用电感补偿的恒流方式，即芯片采样变压器次级放电时间 TDS，并通过芯片内部控制电路保持 TDS/T 为一定值。

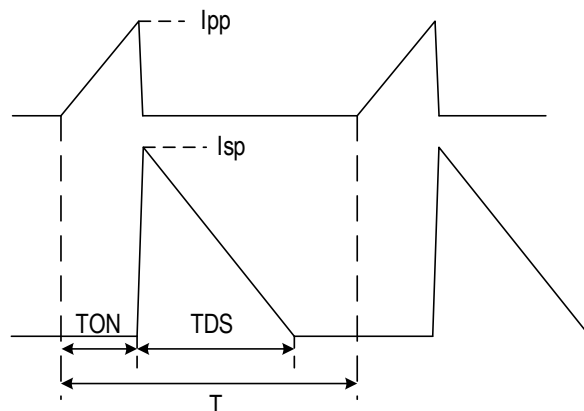


图 5 恒流工作原理图

在恒流工作时，芯片采用 PFM 控制方式，保持主边峰值电流为最大，当输出负载电压不同时，次级放电时间不同，由于芯片保持 TDS/T 为定值，则系统工作频率会相应的进行调整，以改变输出功率，从而保证输出电流恒定。

具体恒流表达式如下：

$$I_{OUT} = \frac{2}{7} \cdot \frac{N_P}{N_S} \cdot I_P$$

I_P 为最大初级峰值电流， N_P 为变压器初级绕组匝数，

N_s 为变压器次级绕组匝数。

5. 逐周期限流

初级电流流经电感使 CS 脚的电压上升，当 CS 脚电压超过内部设定的值时，功率开关管会立马关断。从 CV 模式到 CC 模式，内部设定的值会线性变化。

6. 输出过压保护&输出欠压保护

CM1717S 内置输出过压保护和输出欠压保护。输出电压通过分压电阻反馈在 VFB 端口，通过检测 VFB 端口的电压变化可以反应输出的变化。当 VFB 电压超过一定值时，功率开关管会立马被关断同时芯片进入掉电重启，即为输出过压保护。同理，当 VFB 电压低于设定值时，芯片关断功率开关管并掉电重启，即为输出欠压保护。

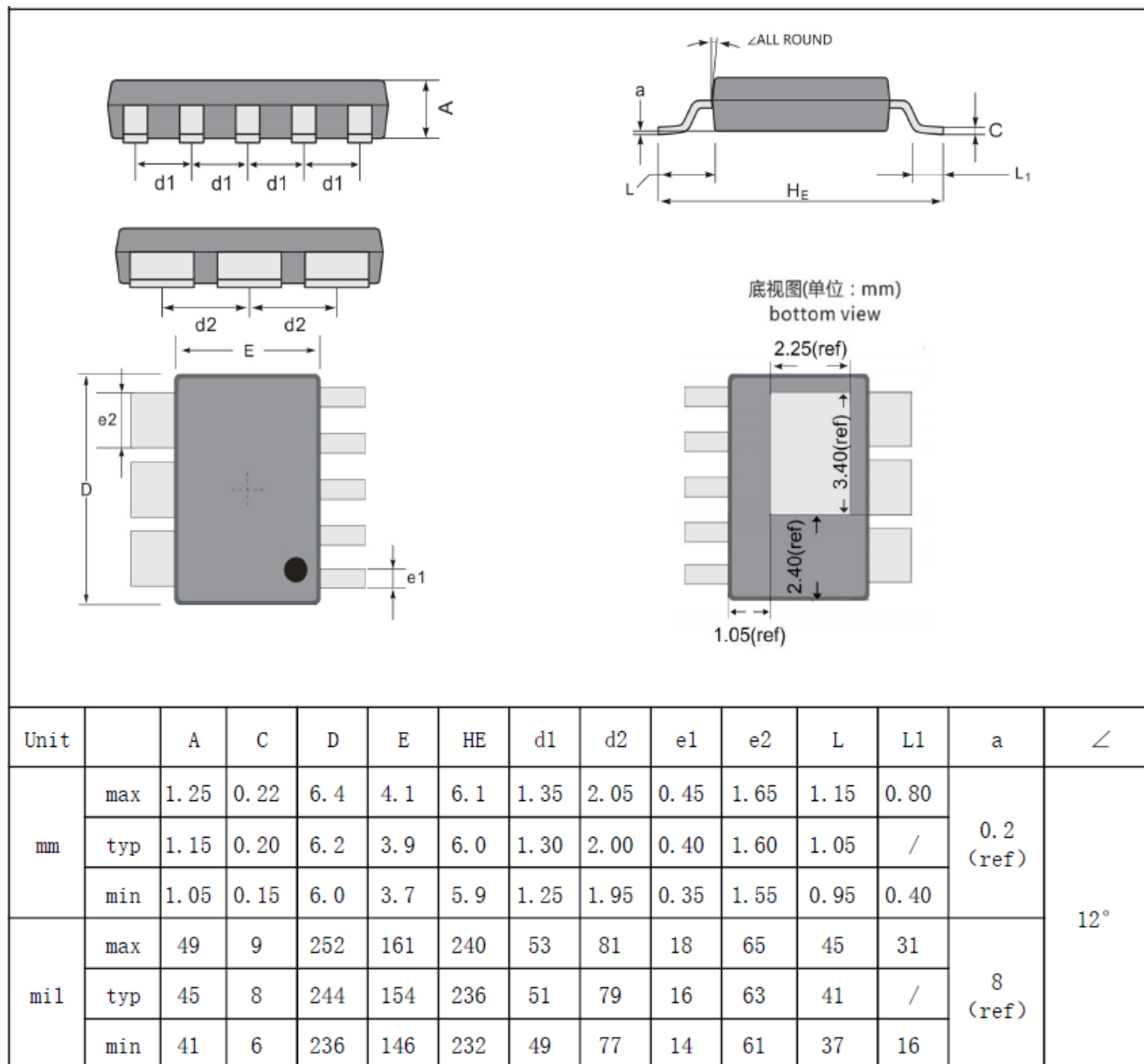
7. 内置线缆压降损耗补偿

CM1717S 内置了输出线缆压降损耗补偿来达到理想的负载调整率。无须外部补偿电容，可以通过调整分压上拉电阻的大小来调节线补值的大小。最大线缆压降损耗补偿值 V_{COMP} 的计算方式如下：

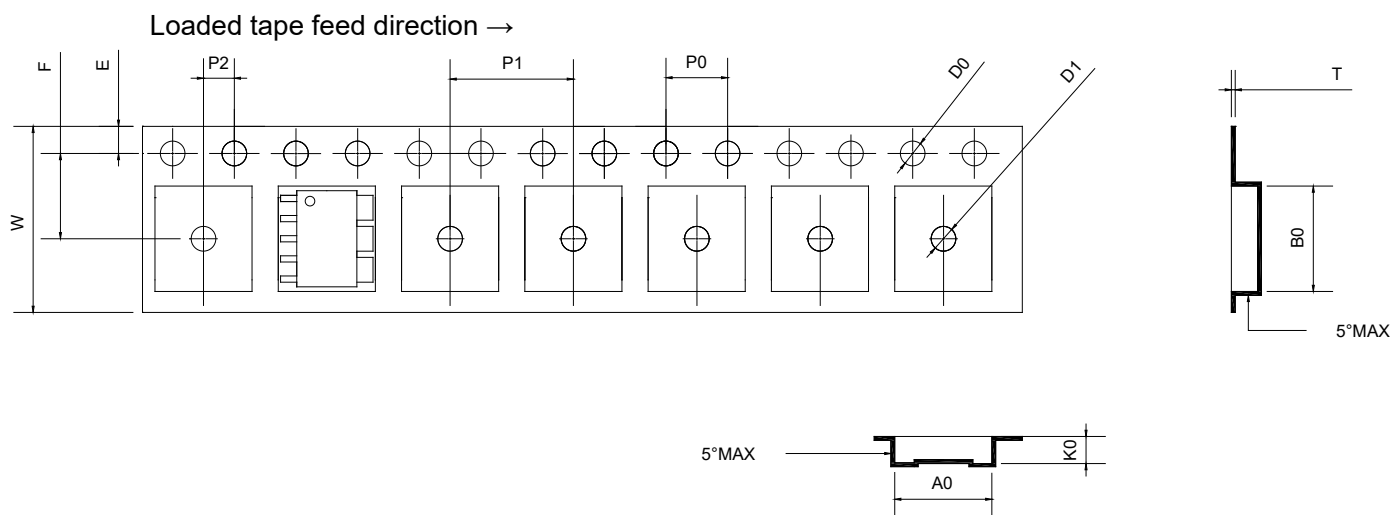
$$V_{COMP} \approx I_{COMP} \cdot R_4 \cdot \frac{N_s}{N_A}$$

8. 内置输入线电压补偿

CM1717S 内置了输入线电压补偿功能，用以补偿开关延时在不同线电压下导致的 IPK 误差。在开关管导通时间，芯片采样 VFB 端的反应线电压的负压，并转换为合适的补偿电流叠加在 CS 脚，改变 VPK 的大小，从而实现优秀的恒流线性调整率。

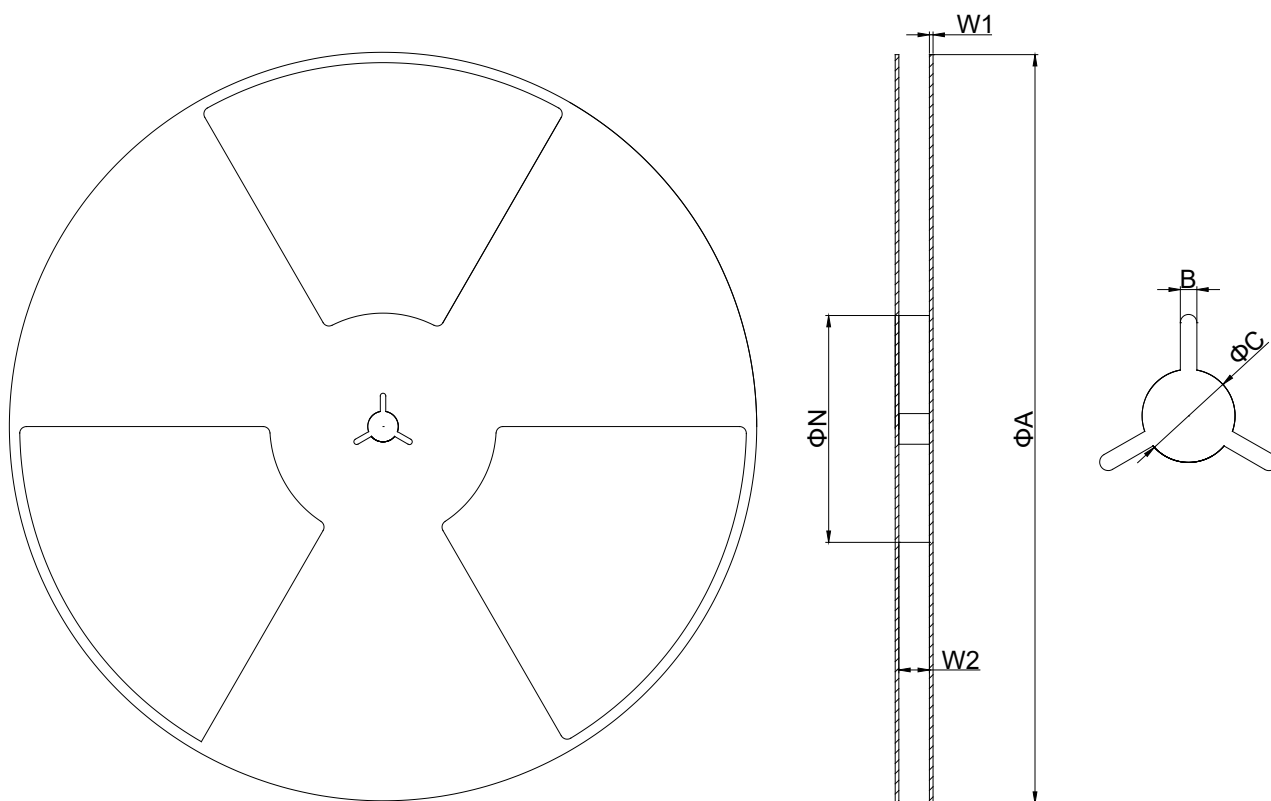
■ 封装信息
ESOP6


■ 载带信息



Type	W*P1	Unit
ESOP6	12.0*8.0	mm
Item	Specification	Tol (+ /-)
W	12.00	±0.10
F	5.50	±0.05
E	1.75	±0.10
P2	2.00	±0.05
P1	8.00	±0.10
P0	4.00	±0.10
P0*10	40.00	±0.20
D0	1.55	±0.05
D1	1.55	±0.05
T	0.25	±0.05
B0	6.60	±0.10
A0	6.40	±0.10
K0	1.70	±0.10

■ 卷盘信息



■ 包装信息

卷盘	颗/盘	盘/盒	盒/箱
13"×12mm	5000 PCS	2	8

使用注意事项

1. 本说明书中的内容，随着产品的改进，有可能不经过预告而更改。需要更详细的内容，请与本公司市场部联系。
2. 本规格书中的电路示例、使用方法等仅供参考，并非保证批量生产的设计，因第三方所有权引发的问题，本公司对此概不承担任何责任。
3. 本规格书在单独应用的情况下，本公司保证它的性能、典型应用和功能符合说明书中的条件。当使用客户的产品或设备时，以上条件我们不作保证，建议客户做充分的评估和测试。
4. 请注意在规格书记载的条件范围内使用产品，请特别注意输入电压、输出电压、负载电流的使用条件，使IC内的功耗不超过封装的容许功耗。对于客户在超出规格书中规定额定值使用产品，即使是瞬间的使用，由此造成的损失，本公司对此概不承担任何责任。
5. 在使用本产品时，请确认使用国家、地区以及用途的法律、法规，测试产品用途的满足能力和安全性能。
6. 本规格书中的产品，未经书面许可，不可用于可能对人体、生命及财产造成损失的设备或装置的高可靠性电路中，例如：医疗器械、防灾器械、车辆器械、车载器械、航空器械、太空器械、核能器械等，亦不得作为其部件使用。
本公司指定用途以外使用本规格书记载的产品而导致的损害，本公司对此概不承担任何责任。
7. 本公司一直致力于提高产品的质量及可靠性，但所有的半导体产品都有一定的概率发生失效。
为了防止因本产品的概率性失效而导致的人身事故、火灾事故、社会性损害等，请客户对整个系统进行充分的评价，自行负责进行冗余设计、防止火势蔓延措施、防止误工作等安全设计，可以避免事故的发生。
8. 本产品在使用条件下，不会影响人体健康，但因含有化学物质和重金属，所以请不要将其放入口中。另外，封装和芯片的破裂面可能比较尖锐，徒手接触时请注意防护，以免受伤等。
9. 废弃本产品时，请遵守使用国家和地区的法令，合理地处理。
10. 本规格书中内容，未经本公司许可，严禁用于其它目的的转载或复制。