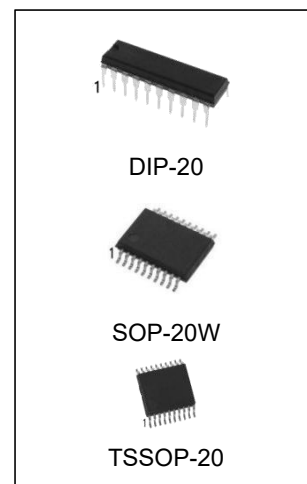


74HC244 带三态控制的 8 路缓冲器/线路驱动器

特点

- 八路总线驱动
- 同相三态输出
- ESD 能力：
 - 人体模式 (EIA/JESD22 - A114 - A) 超过 2000V
 - 机械模式 (EIA/JESD22 - A115 - A) 超过 200V
- 工作环境温度范围：-40 ~ 85℃
- 封装形式：DIP-20/SOP-20W/TSSOP-20



产品订购信息

产品名称	封装	打印名称	包装	包装数量
74HC244N	DIP-20	74HC244	管装	800 只/盒
74HC244M/TR	SOP-20W	74HC244	编带	2000 只/盘
74HC244MT/TR	TSSOP-20	HC244	编带	2500 只/盘

产品说明

74HC244 是一款高速硅栅 CMOS 器件，其引脚兼容低功耗肖特基 TTL (LSTTL) 系列。该电路完全符合 JEDEC 标准 no.7A。

74HC244 是一款带三态输出控制的八路缓冲器/线路驱动器。三台输出端由输入使能端(1和 2 $\overline{OE}$) 控制。当使能端 ($n\overline{OE}$) 为高电平时，输入端呈现高阻态。

74HC244 与 74HC240 相识，但 74HC240 是反相输出

功能框

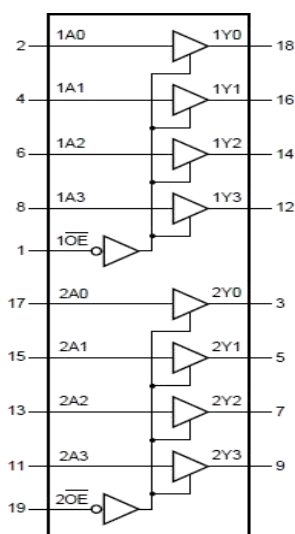


图 1、整体功能框图

真值表：

控制	输入	输出
$n\overline{OE}$	nA_n	nY_n
L	L	L
L	H	H
H	X	Z

注：H=高电平 L=低电平 X=不考虑 Z=高阻态

引脚排列图

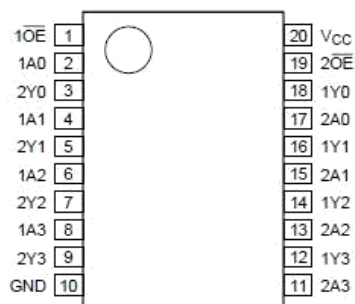


图 2、引脚排列图

引脚说明：

引脚	符 号	功 能	引脚	符 号	功 能
1	$\overline{1OE}$	使能输入 1 (低有效)	11	2A3	2 通道数据输入 3
2	1A0	1 通道数据输入 0	12	1Y3	1 通道数据输出 3
3	2Y0	2 通道数据输出 0	13	2A2	2 通道数据输入 2
4	1A1	1 通道数据输入 1	14	1Y2	1 通道数据输出 2
5	2Y2	2 通道数据输出 1	15	2A1	2 通道数据输入 1
6	1A2	1 通道数据输入 2	16	1Y1	1 通道数据输出 1
7	2Y2	2 通道数据输出 2	17	2A0	2 通道数据输入 0
8	1A3	1 通道数据输入 3	18	1Y0	1 通道数据输出 0
9	2Y3	2 通道数据输出 3	19	$\overline{2OE}$	使能输入 2 (低有效)
10	GND	地 (0V)	20	V _{CC}	电源电压

极限参数 (符合 IEC 60134 标准, CND=0)

参 数 名 称	符 号	条 件	最小	最大	单位
电源电压	V_{CC}		-0.5	+7.0	V
输入钳位电流	I_{IK}	$V_I < -0.5V$ or $V_I > V_{CC} + 0.5V$	-	± 20	mA
输出钳位电流	I_{OK}	$V_O < -0.5V$ or $V_O > V_{CC} + 0.5V$	-	± 20	mA
输出端或者接收端电流	I_O	$-0.5V < V_O < V_{CC} + 0.5V$	-	± 35	mA
V_{CC} 或 GND 电流	I_{CC}, I_{GND}		-	± 70	mA
贮存温度	T_{stg}		-65	+150	°C
功率损耗	P_D	DIP20 封装(注1)	-	750	mW
		SOP20 封装(注2)	-	500	
焊接温度	T_L	10 秒	DIP	245	°C
			SOP	245	

注：极限参数是指无论在任何条件下都不能超过的极限值。万一超过此极限值，将有可能造成产品劣化等物理性损伤；同时在接近极限参数下，不能保证芯片可以正常工作。

推荐使用条件

参 数 名 称	符 号	测试条件	最小	典型	最大	单位
电源电压	V_{CC}		2.0	5.0	6.0	V
输入电压	V_I		0	-	V_{CC}	V
输出电压	V_O		0	-	V_{CC}	V
工作环境温度	T_{amb}		-40	+25	+85	°C
输入上升和下降时间	t_r, t_f	$V_{CC}=2.0V$	-	-	1000	ns
		$V_{CC}=4.5V$	-	6.0	500	ns
		$V_{CC}=6.0V$	-	-	400	ns

直流参数 1 ($T_{amb}=25^{\circ}C$, GND=0)

参 数 名 称	符号	测 试 条 件		最小	典型	最大	单位
输入高电平电压	V_{IH}	$V_{CC}=2.0V$		1.5	1.2	-	V
		$V_{CC}=4.5V$		3.15	2.4	-	V
		$V_{CC}=6.0V$		4.2	3.2	-	V
输入低电平电压	V_{IL}	$V_{CC}=2.0V$		-	0.8	0.5	V
		$V_{CC}=4.5V$		-	2.1	1.35	V
		$V_{CC}=6.0V$		-	2.8	1.8	V
输出高电平电压	V_{OH}	$V_I=V_{IH}$ 或 V_{IL}	$V_{CC}=2.0V, I_O=-20\mu A$	1.9	2.0	-	V
			$V_{CC}=4.5V, I_O=-20\mu A$	4.4	4.5	-	V
			$V_{CC}=6.0V, I_O=-20\mu A$	5.9	6.0	-	V
			$V_{CC}=4.5V, I_O=-6.0mA$	3.98	4.32	-	V
			$V_{CC}=6.0V, I_O=-7.8mA$	5.48	5.81	-	V
输出低电平电压	V_{OL}	$V_I=V_{IH}$ 或 V_{IL}	$V_{CC}=2.0V, I_O=20\mu A$	-	0	0.1	V
			$V_{CC}=4.5V, I_O=20\mu A$	-	0	0.1	V
			$V_{CC}=6.0V, I_O=20\mu A$	-	0	0.1	V
			$V_{CC}=4.5V, I_O=6.0mA$	-	0.15	0.26	V
			$V_{CC}=6.0V, I_O=7.8mA$	-	0.16	0.26	V
输入漏电流	I_{LI}	$V_I=V_{CC}$ 或 GND, $V_{CC}=6.0V$		-	0.1	± 0.1	μA
截止状态输出电流	I_{OZ}	$V_I=V_{IH}$ 或 V_{IL} , $V_O=V_{CC}$ 或 GND, $V_{CC}=6.0V$		-	-	± 0.5	μA
静态电流	I_{CC}	$V_I=V_{CC}$ 或 GND, $V_{CC}=6.0V, I_O=0$		-	-	8.0	μA
输入电容量	C_i			-	3.5	-	pF

直流参数 2 ($T_{amb} = -40 \sim +85^{\circ}\text{C}$, GND=0)

参 数 名 称	符号	测 试 条 件		最小	典型	最大	单位
输入高电平电压	V_{IH}	$V_{CC}=2.0V$		1.5	-	-	V
		$V_{CC}=4.5V$		3.15	-	-	V
		$V_{CC}=6.0V$		4.2	-	-	V
输入低电平电压	V_{IL}	$V_{CC}=2.0V$		-	-	0.5	V
		$V_{CC}=4.5V$		-	-	1.35	V
		$V_{CC}=6.0V$		-	-	1.8	V
输出高电平电压	V_{OH}	$V_I = V_{IH} \text{ 或 } V_{IL}$	$V_{CC}=2.0V, I_O=-20\mu A$	1.9	-	-	V
			$V_{CC}=4.5V, I_O=-20\mu A$	4.4	-	-	V
			$V_{CC}=6.0V, I_O=-20\mu A$	5.9	-	-	V
			$V_{CC}=4.5V, I_O=-6.0mA$	3.84	-	-	V
			$V_{CC}=6.0V, I_O=-7.8mA$	5.34	-	-	V
输出低电平电压	V_{OL}	$V_I = V_{IH} \text{ 或 } V_{IL}$	$V_{CC}=2.0V, I_O=20\mu A$	-	-	0.1	V
			$V_{CC}=4.5V, I_O=20\mu A$	-	-	0.1	V
			$V_{CC}=6.0V, I_O=20\mu A$	-	-	0.1	V
			$V_{CC}=4.5V, I_O=6.0mA$	-	-	0.33	V
			$V_{CC}=6.0V, I_O=7.8mA$	-	-	0.33	V
输入漏电流	I_{LI}	$V_I = V_{CC} \text{ 或 } GND, V_{CC}=6.0V$		-	-	± 1.0	μA
截止状态输出电流	I_{OZ}	$V_I = V_{IH} \text{ 或 } V_{IL}, V_O = V_{CC} \text{ 或 } GND, V_{CC}=6.0V$		-	-	± 5.0	μA
静态电流	I_{CC}	$V_I = V_{CC} \text{ 或 } GND, V_{CC}=6.0V, I_O=0$		-	-	80	μA

直流参数 3 ($T_{amb}=-40\sim+125^{\circ}\text{C}$, GND=0)

参 数 名 称	符 号	测 试 条 件		最小	典型	最大	单 位
输入高电平电压	V_{IH}	$V_{CC}=2.0\text{V}$		1.5	-	-	V
		$V_{CC}=4.5\text{V}$		3.15	-	-	V
		$V_{CC}=6.0\text{V}$		4.2	-	-	V
输入低电平电压	V_{IL}	$V_{CC}=2.0\text{V}$		-	-	0.5	V
		$V_{CC}=4.5\text{V}$		-	-	1.35	V
		$V_{CC}=6.0\text{V}$		-	-	1.8	V
输出高电平电压	V_{OH}	$V_I=V_{IH}$ 或 V_{IL}	$V_{CC}=2.0\text{V}, I_O=-20\mu\text{A}$	1.9	-	-	V
			$V_{CC}=4.5\text{V}, I_O=-20\mu\text{A}$	4.4	-	-	V
			$V_{CC}=6.0\text{V}, I_O=-20\mu\text{A}$	5.9	-	-	V
			$V_{CC}=4.5\text{V}, I_O=-6.0\text{mA}$	3.7	-	-	V
			$V_{CC}=6.0\text{V}, I_O=-7.8\text{mA}$	5.2	-	-	V
输出低电平电压	V_{OL}	$V_I=V_{IH}$ 或 V_{IL}	$V_{CC}=2.0\text{V}, I_O=20\mu\text{A}$	-	-	0.1	V
			$V_{CC}=4.5\text{V}, I_O=20\mu\text{A}$	-	-	0.1	V
			$V_{CC}=6.0\text{V}, I_O=20\mu\text{A}$	-	-	0.1	V
			$V_{CC}=4.5\text{V}, I_O=6.0\text{mA}$	-	-	0.4	V
			$V_{CC}=6.0\text{V}, I_O=7.8\text{mA}$	-	-	0.4	V
输入漏电流	I_{LI}	$V_I=V_{CC}$ 或 GND, $V_{CC}=6.0\text{V}$		-	-	± 1.0	μA
截止状态输出电流	I_{OZ}	$V_I=V_{IH}$ 或 $V_{IL}, V_O=V_{CC}$ 或 GND, $V_{CC}=6.0\text{V}$		-	-	± 10.0	μA
静态电流	I_{CC}	$V_I=V_{CC}$ 或 GND, $V_{CC}=6.0\text{V}, I_O=0$		-	-	160	μA

交流参数 1 ($T_{amb}=25^{\circ}\text{C}$, GND=0, $t_r=t_f=6.0\text{ns}$, $C_L=50\text{pF}$, 见图 5)

参 数 名 称	符 号	测 试 条 件		最小	典型	最大	单 位
nAn 到 nYn 的传输延时	t _{PHL} /t _{PLH}	见图 3	V _{CC} =2.0V	-	30	110	ns
			V _{CC} =4.5V	-	11	22	ns
			V _{CC} =6.0V	-	9	19	ns
			V _{CC} =5V;C _L =15pF	-	9	-	ns
输出转换时间	t _{THL} /t _{TLH}		V _{CC} =2.0V	-	14	60	ns
			V _{CC} =4.5V	-	5	12	ns
			V _{CC} =6.0V	-	4	10	ns
nOE到nYn 输 出使能最大时间	t _{PZH} /t _{PZI}	见图 4	V _{CC} =2.0V	-	36	150	ns
			V _{CC} =4.5V	-	13	30	ns
			V _{CC} =6.0V	-	10	26	ns
nOE到nYn 输 出禁止最大时间	t _{PHZ} /t _{PLZ}		V _{CC} =2.0V	-	39	150	ns
			V _{CC} =4.5V	-	14	30	ns
			V _{CC} =6.0V	-	11	26	ns
电压损耗电容量	C _{PD}	V _I =GND 或 V _{CC}		—	35	—	pF

交流参数 2 ($T_{amb} = -40 \sim +85^{\circ}\text{C}$, $GND=0$, $t_r=t_f=6.0\text{ns}$, $CL=50\text{pF}$, 见图 5)

参数名称	符号	测试条件	最小	典型	最大	单位
nAn 到 nYn 的传输延时	t_{PHL}/t_{PLH}	$V_{CC}=2.0\text{V}$	-		145	ns
		$V_{CC}=4.5\text{V}$	-		28	ns
		$V_{CC}=6.0\text{V}$	-		24	ns
输出转换时间	t_{THL}/t_{TLH}	$V_{CC}=2.0\text{V}$	-		75	ns
		$V_{CC}=4.5\text{V}$	-		15	ns
		$V_{CC}=6.0\text{V}$	-		13	ns
nOE到nYn 输出使能最大时间	t_{PZH}/t_{PZI}	$V_{CC}=2.0\text{V}$	-		190	ns
		$V_{CC}=4.5\text{V}$	-		38	ns
		$V_{CC}=6.0\text{V}$	-		33	ns
nOE到nYn 输出禁止最大时间	t_{PHZ}/t_{PLZ}	$V_{CC}=2.0\text{V}$	-		190	ns
		$V_{CC}=4.5\text{V}$	-		38	ns
		$V_{CC}=6.0\text{V}$	-		33	ns

交流参数 3 ($T_{amb} = -40 \sim +125^{\circ}\text{C}$, $GND=0$, $t_r=t_f=6.0\text{ns}$, $CL=50\text{pF}$, 见图 5)

参数名称	符号	测试条件	最小	典型	最大	单位
nAn 到 nYn 的传输延时	t_{PHL}/t_{PLH}	$V_{CC}=2.0\text{V}$	-		165	ns
		$V_{CC}=4.5\text{V}$	-		33	ns
		$V_{CC}=6.0\text{V}$	-		28	ns
输出转换时间	t_{THL}/t_{TLH}	$V_{CC}=2.0\text{V}$	-		90	ns
		$V_{CC}=4.5\text{V}$	-		18	ns
		$V_{CC}=6.0\text{V}$	-		15	ns
nOE 到 nYn 输出使能最大时间	t_{PZH}/t_{PZI}	$V_{CC}=2.0\text{V}$	-		225	ns
		$V_{CC}=4.5\text{V}$	-		45	ns
		$V_{CC}=6.0\text{V}$	-		38	ns
nOE 到 nYn 输出禁止最大时间	t_{PHZ}/t_{PLZ}	$V_{CC}=2.0\text{V}$	-		225	ns
		$V_{CC}=4.5\text{V}$	-		45	ns
		$V_{CC}=6.0\text{V}$	-		38	ns

交流参数测试图

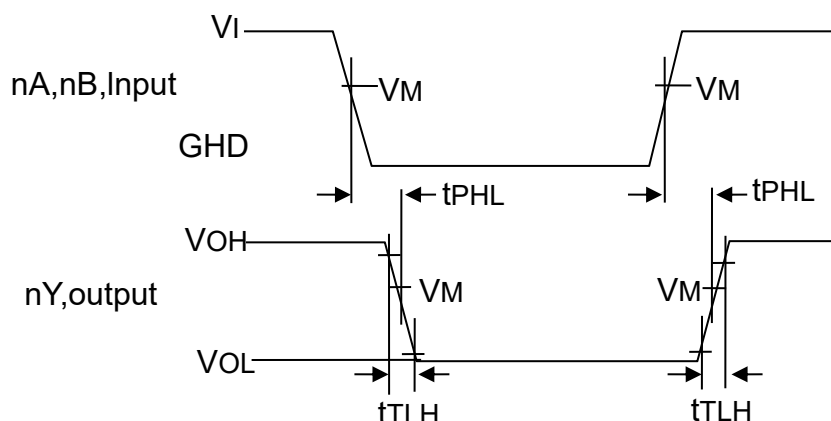


图 3、数据输入 (1An,2An) 到数据输出(1Yn, 2Yn)传输延迟时间和输出 (nYn) 转换时间波形

注: $V_M=50\%V_{CC}$; $V_I=GND$ 到 V_{CC}

交流波形

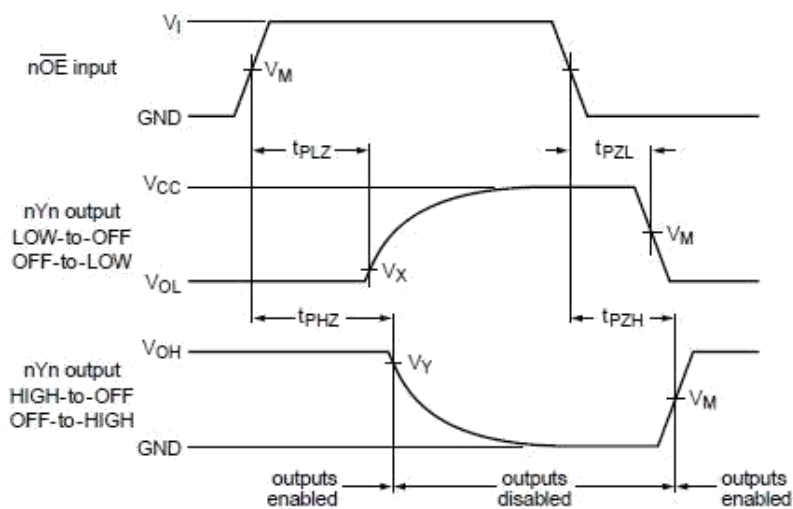
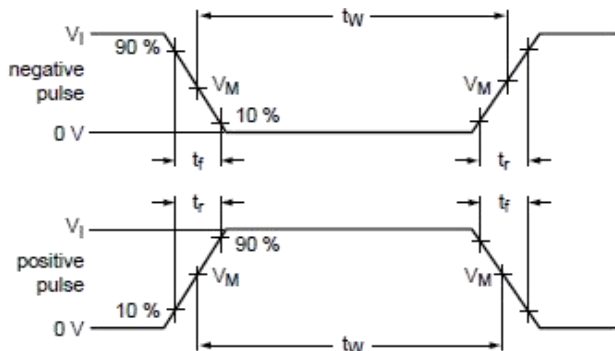


图 4、三态输出使能/禁止建立最大时间波形

注: $V_M=50\%V_{CC}$; $V_I=GND$ 到 V_{CC}

交流测试图



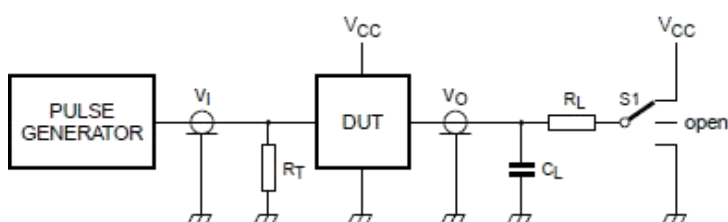
注:

RT: 终端电阻须与信号发生器的输出阻抗匹配

CL: 负载电容须包括夹具和探针电容

RL: 负载电阻

S1:测试选择开关

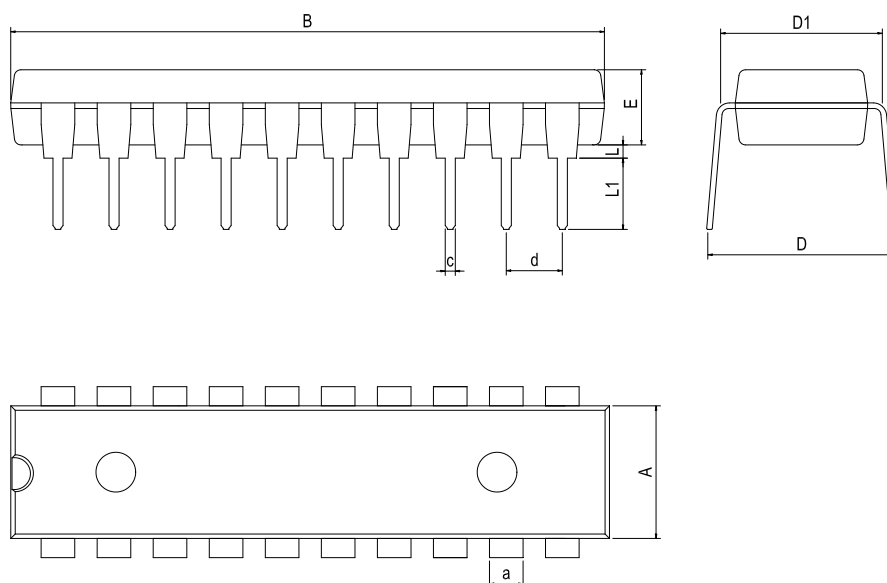


测试点:

型号	输入		负载		S1 状态		
	V_I	t_r, t_f	C_L	R_L	t_{PHL}, t_{PLH}	t_{PZH}, t_{PHZ}	t_{PZL}, t_{PLZ}
74HC244	V_{CC}	6ns	15pF, 50pF	1K Ω	open	GND	V_{CC}

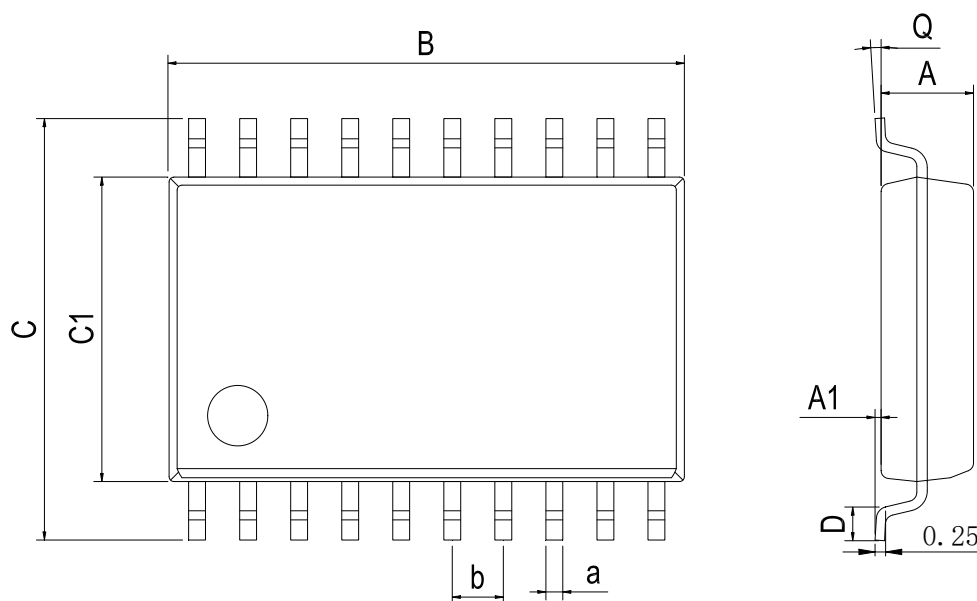
封装外形尺寸

DIP-20



Dimensions In Millimeters(DIP-20)										
Symbol:	A	B	D	D1	E	L	L1	a	c	d
Min:	6.10	24.95	8.10	7.42	3.10	0.50	3.00	1.50	0.40	2.54 BSC
Max:	6.68	26.55	10.9	7.82	3.55	0.70	3.60	1.55	0.50	

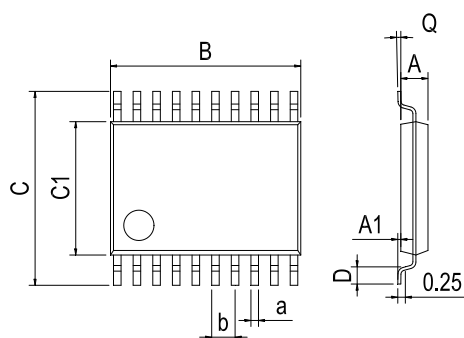
SOP-20W



Dimensions In Millimeters(SOP-20W)									
Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	2.10	0.05	12.50	10.21	7.40	0.45	0°	0.35	1.27 BSC
Max:	2.50	0.25	13.00	10.61	7.60	1.25	8°	0.45	

封装外形尺寸

TSSOP-20



Dimensions In Millimeters(TSSOP-20)									
Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	0.85	0.05	6.40	6.20	4.30	0.40	0°	0.20	0.65 BSC
Max:	1.05	0.20	6.60	6.60	4.50	0.80	8°	0.25	

修订历史

日期	修改内容	页码
2018-3-9	新修订	1-14
2023-9-8	更新引脚焊接温度、更新封装、更新 DIP-20 尺寸、增加极限参数注释	1、4、10
2024-1-31	更新封装型号 SOP-20W	1

重要声明:

华冠半导体保留未经通知更改所提供的产品和服务。客户在订货前应获取最新的相关信息，并核实这些信息是否最新且完整的。华冠半导体对篡改过的文件不承担任何责任或义务。

客户在使用华冠半导体产品进行系统设计和整机制造时有责任遵守安全标准并采取安全措施。您将自行承担以下全部责任：针对您的应用选择合适的华冠半导体产品；设计、验证并测试您的应用；确保您的应用满足相应标准以及任何其他安全、安保或其他要求。以避免潜在风险可能导致人身伤害或财产损失情况的发生。

华冠半导体产品未获得生命支持、军事、航空航天等领域应用之许可，华冠半导体将不承担产品在这些领域应用造成的后果。因使用方超出该产品适用领域使用所产生的一切问题和责任、损失由使用方自行承担，与华冠半导体无关，使用方不得以本协议条款向华冠半导体主张任何赔偿责任。

华冠半导体所生产半导体产品的性能提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，测试和其他质量控制技术的使用只限于华冠半导体的质量保证范围内。每个器件并非所有参数均需要检测。

华冠半导体的文档资料，授权您仅可将这些资源用于研发本资料所述的产品的应用。您无权使用任何其他华冠半导体知识产权或任何第三方知识产权。严禁对这些资源进行其他复制或展示，您应全额赔偿因在这些资源的使用中对华冠半导体及其代理造成的任何索赔、损害、成本、损失和债务，华冠半导体对此概不负责。