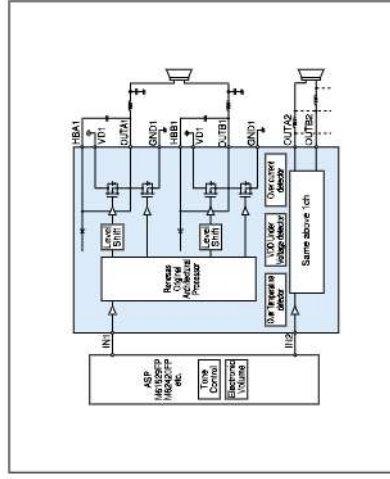


10W/8Ω×2ch  
デジタルパワーアンプ10W/8Ω×2ch  
Digital Power Amplifier

## R2A15105SN/M61571BFP

表面放熱パッケージによるヒートシンクレスの  
1チップデジタルアンプIC1 chip Digital Amplifier IC without Heat-Sink by  
a package of back heat dissipation

## ■特長

- 出力パワー：最大 10W (RL=8Ω, VD=12V, BTL構成, ヒートシンクレス)
- 出力ロジックレベル対応可能
- 当利利目の構成により、低ノイズ、低歪率を実現
- パワー効率使用率85%以上と高効率
- 出力ドライバ用にNch MOSFETをBTL2ch内蔵
- バイポーラスイッチングを実現

## ■Features

- Output Power: Maximum 10W (RL=8Ω, VD=12V, THD=10%, BTL, Heat-Sink less)
- Able to correspond to LC filter less
- The RENESAS original circuits realize low noise and low distortion characteristics
- Built-in 2ch MOSFET output drivers by Nch MOSFET
- High Power Efficiency over 85%
- High Speed Switching

## ■標準性能

- アナログ回路電源電圧：12V
- デジタルドライバ(用電源電圧)：12V (M61571BFPのみ)
- 出力段電源電圧：定格：12V 推奨動作電源電圧範囲：8V~24V
- スピーカ(公称インピーダンス値)：4~8Ω
- パッケージ：52ピンVQ~SSOP

## ■Characteristics

- Power supply voltage for analog circuit: Rating 12V
- Power supply voltage for digital Pre-driver stage: Rating 12V (M61571BFP only)
- Power supply voltage for power stage: 12V, Recommended operation supply voltage range: from 8V to 24V
- Speaker impedance: operating from 4 to 8Ω
- Package: 52pin power SSOP

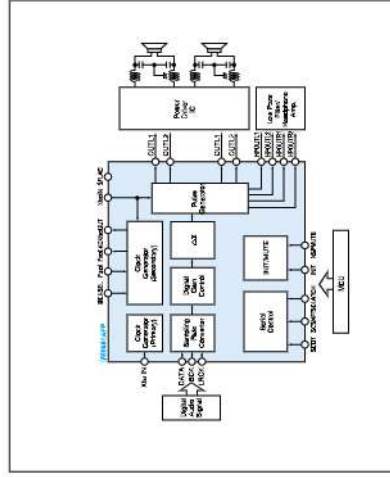
## デジタルアンプ用プロセッサ

Processor for Digital Amplifier

## M65881AFP

42ピンSSOPのフルデジタルアンプ用プロセッサ、

ヘッドフォン出力にも対応

A 42pin package Processor IC for Fully Digital Amplifier.  
Correspond to output for Headphone.

## ■特長

- 非同期24ビットサンプリングレートコンバータ内蔵
- 4ch信号サンプリングレート32kHz~192kHz (最大24ビット) 対応
- 入出力信号フォーマット対応
- レバ独立デジタルゲインコントロール機能内蔵
- 指紋制御近接センサーのソフトウェア制御
- ヘッドフォン出力端子保護

## ■Features

- Built-in asynchronous 24bit Sampling Rate Converter
- Input Signal Sampling Rate from 32kHz to 192kHz (24bit Maximum) Correspond to 4 kinds of Digital Input Format
- Built-in L/R Independent Digital Gain Control
- Soft Mute with Exponential Curve
- Correspond to Synchronous Operation for multiplex use
- Headphone Output pins

## ■標準性能

- マスタークロック 1次側：256Fs/512Fs 2次側：1024Fs/512Fs
- 入出力信号フォーマット 後読め MSBファースト (16/20/24bit) 前読め MSBファースト (24bit) 後読め MSBファースト (24bit) PS (24bit) 対応
- 入出力信号サンプリングレート 32kHz~192kHz対応
- ゲインコントロール機能 +30dB~-∞dB (0.1dB step) 対応
- ステレオ分離度 -138dB
- パッケージ：42ピンSSOP
- 電源電圧 コシグ部：1.8V±10%, PWM/バッファ部：3.3V±10%

## ■Characteristics

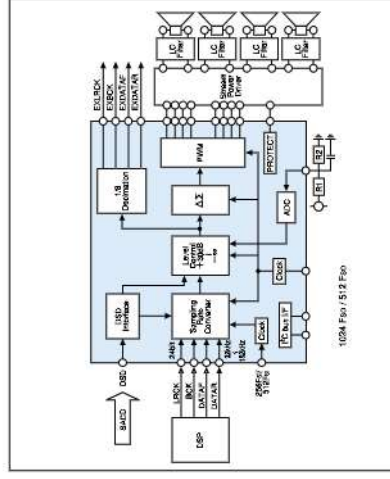
- Master Clock Primary Clock: 256Fs/512Fs Secondary Clock: 1024Fs/512Fs
- Input Signal Format: MSB First Right Justified (16/20/24bit)
- Input Signal Sampling Rate from 32kHz to 192kHz
- Gain Control Function: +30dB to -∞dB (0.1dB step until -96dB)
- Stereo Separation: -138dB
- Package: 42pin SSOP
- Supply Voltage Logic Block: 1.8V±10%, PWM Buffer Block: 3.3V±10%

4ch (50W at 4Ω) フルデジタルオーディオ  
パワーアンプ (S-Master) シリーズ4ch (50W at 4Ω) Full Digital  
Audio Power Amplifier

## M65882AFP\*\*

カーオーディオ用フルデジタルシステムを実現する

4ch 11ビットのPWMプロセッサ

4ch Package PWM Processor realized fully digital system  
for Car Audio

## ■特長

- 非同期24ビットサンプリングレートコンバータ内蔵
- 入出力信号サンプリングレート32kHz~192kHz (最大24ビット) 対応
- 入出力信号フォーマット対応
- レバ独立デジタルゲインコントロール機能内蔵
- 指紋制御近接センサーのソフトウェア制御
- ヘッドフォン出力端子保護

## ■Features

- Built-in asynchronous 24bit Sampling Rate Converter from 32kHz to 192kHz (24bit Maximum) Correspond to 4 kinds of Digital Input Format
- Built-in L/R Independent Digital Gain Control
- Soft Mute with Exponential Curve
- Correspond to Synchronous Operation for multiplex use
- Headphone Output pins

## ■標準性能

- マスタークロック 1次側：256Fs/512Fs (Fs: 32, 44.1, 48kHz) 2次側：1024Fs/512Fs (Fs: 32, 44.1, 48kHz)
- 入出力信号フォーマット 後読め MSBファースト (16/20/24bit) 前読め MSBファースト (24bit) 後読め MSBファースト (24bit) PS (24bit) 対応
- 入出力信号サンプリングレート 32kHz~192kHz対応
- ゲインコントロール機能 +30dB~-∞dB (0.1dB step) 対応
- ステレオ分離度 -138dB
- パッケージ：42ピンSSOP
- 電源電圧 コシグ部：1.8V±10%, PWM/バッファ部：3.3V±10%

## ■Characteristics

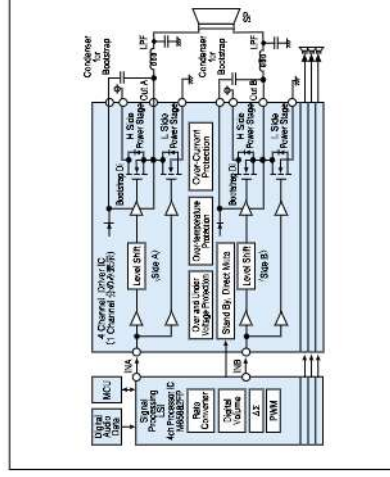
- Master Clock Primary Clock: 256Fs/512Fs (Fs: 32, 44.1, 48kHz) Secondary Clock: 1024Fs/512Fs (Fs: 32, 44.1, 48kHz)
- Input Signal Format: MSB First Right Justified (16/20/24bit)
- Input Signal Sampling Rate from 32kHz to 192kHz
- Gain Control Function: +30dB to -∞dB (0.1dB step until -96dB)
- Stereo Separation: -138dB
- Package: 42pin SSOP
- Supply Voltage Logic Block: 1.8V±10%, PWM Buffer Block: 3.3V±10%

デジタルアンプ用50W×4ch  
パワードライバ50W×4ch Power Driver for  
Digital Amplifier

## M61555FP\*\*

フルドライバNch MOSFETで構成され、

50W (4Ω)×4chのデジタルパワーアンプを実現

Realize 50W(4Ω)×4ch Digital Power Amplifier consisted of  
pre-driver and Nch Power MOSFET.

## ■特長

- 出力パワー：最大 50W (RL=4Ω, VD=18V, 方形波出力, BTL構成)
- 出力ロジックレベル対応可能
- 当利利目の構成により、低ノイズ、低歪率を実現
- パワー効率使用率85%以上と高効率
- 出力ドライバ用にNch MOSFETをBTL4ch内蔵
- バイポーラスイッチングを実現

## ■Features

- Output Power: Maximum 50W (RL=4Ω, VD=18V, square wave output, BTL)
- Able to correspond to LC filter less
- The RENESAS original circuits realize low noise and low distortion characteristics
- Built-in 4ch MOSFET output drivers by Nch MOSFET
- High Power Efficiency over 85%
- High Speed Switching

## ■標準性能

- アナログ回路電源電圧：12V
- デジタルドライバ(用電源電圧)：12V (M61571BFPのみ)
- 出力段電源電圧：定格：12V 推奨動作電源電圧範囲：8V~24V
- スピーカ(公称インピーダンス値)：4~8Ω
- パッケージ：52ピンVQ~SSOP

## ■Characteristics

- Power supply voltage for analog circuit: Rating 12V
- Power supply voltage for digital Pre-driver stage: Rating 12V (M61571BFP only)
- Power supply voltage for power stage: 12V, Recommended operation supply voltage range: from 8V to 24V
- Speaker impedance: operating from 4 to 8Ω
- Package: 52pin power SSOP