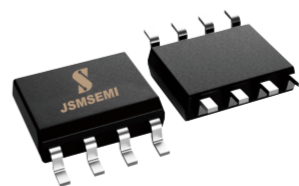


概述与特点

UC3845B是开关电源用电流控制方式的脉宽调制集成电路。与电压控制方式相比在负载响应和线性调整度等方面有很多优越之处。有 SOP8、DIP8 封装形式。

封装形式：



SOP-8

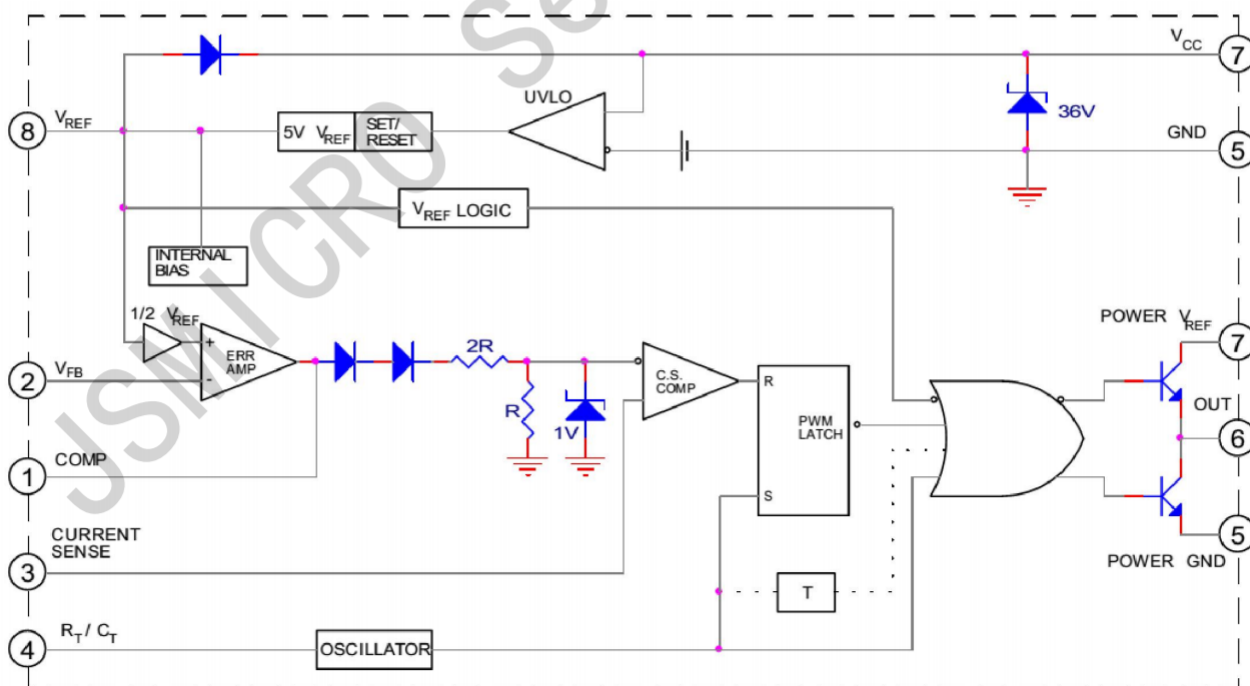


DIP-8

该电路主要特点有：

- 内含欠电压锁定电路
- 低起动电流（典型值为 60uA）
- 稳定的内部基准电压源
- 大电流推挽输出（驱动电流达 1A）
- 工作频率可到 500kHz
- 自动负反馈补偿电路
- 双脉冲抑制
- 较强的负载响应特性

方框图



引出端功能

COMP	1	8	V_{REF}
V_{FB}	2	7	V_{CC}
I_{SENSE}	3	6	OUTPUT
R_T/C_T	4	5	GND

序号	符号	功能	序号	符号	功能
1	COMP	比较端	5	GND	地
2	V_{FB}	负反馈	6	OUTPUT	输出
3	I_{SENSE}	电流灵敏度	7	V_{CC}	电源
4	R_T/C_T	振荡端	8	V_{REF}	参考电压

最大额定值 (除非特别说明外, $T_{amb}=25^{\circ}\text{C}$)

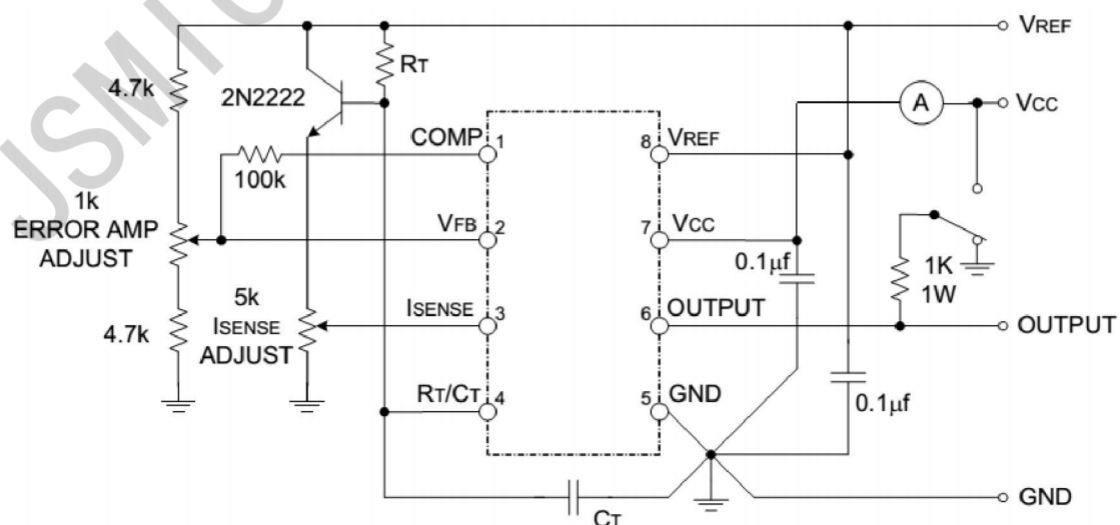
参数名称	符号	数值	单位
电源电压	V_{CC}	30	V
输出电流	I_o	± 1	A
误差放大器电流	$I_{sink} (EA)$	10	mA
误差放大器输入电压	$V_{in} (EA)$	$-0.3 \sim +6.3$	V
功耗	PD(DIP)	1	W
工作环境温度	T_{amb}	$0 \sim 70$	$^{\circ}\text{C}$
存储温度	T_{stg}	$-55 \sim 150$	$^{\circ}\text{C}$

电特性 (除非特别说明外, $V_{CC}=15\text{V}$, $R_T=10\text{k}\Omega$, $C_T=3.3\text{nF}$, $T_{amb}=0^{\circ}\text{C} \sim 70^{\circ}\text{C}$)

参数名称	符号	测试条件	最小	典型	最大	单位
基准电源部分						
基准电压	V_{REF}	$T_j=25^{\circ}\text{C}$, $I_{REF}=1\text{mA}$	4.9	5.00	5.1	V
线性调整率	ΔV_{REF}	$12\text{V} \leq V_{CC} \leq 25\text{V}$		6	20	mV
负载调整率	ΔV_{REF}	$1\text{mA} \leq I_{REF} \leq 20\text{mA}$		6	25	mV
短路输出电流	I_{SC}	$T_{amb}=25^{\circ}\text{C}$	-30	-80	-180	mA
振荡部分						
振荡频率	f_{OSC}	$T_j=25^{\circ}\text{C}$	47	52	57	kHz
频率电压特性	$\Delta f / \Delta V_{CC}$	$12\text{V} \leq V_{CC} \leq 25\text{V}$		0.05	1	%
振荡幅度	$V_{(OSC)}$	4 脚峰峰值		1.6		V _{pp}
放电电流	I_{dischg}	$T_j=25^{\circ}\text{C}$	7.5	8.8	11	mA
误差放大器部分 (EA)						
输入偏置电流	I_{BIAS}			-0.1	-2	μA
输入电压	$V_{in(EA)}$	$V_1=2.5\text{V}$	2.42	2.52	2.58	V
开环电压增益	G_{VO}	$2\text{V} \leq V_O \leq 4\text{V}$	60	90		dB
电流抑制比	PSRR	$12\text{V} \leq V_{CC} \leq 25\text{V}$	60	70		dB
输出灌电流	I_{SINK}	$V_2=2.7\text{V}$, $V_1=1.1\text{V}$	2	6.5		mA
输出吸电流	I_{SOURCE}	$V_2=2.3\text{V}$, $V_1=5\text{V}$	-0.5	-1.0		mA
输出高电平	V_{OH}	$V_2=2.3\text{V}$, $R_L=15\text{k}\Omega$ to GND	5	7		V
输出低电平	V_{OL}	$V_2=2.7\text{V}$, $R_L=15\text{k}\Omega$ to Pin8		0.8	1.1	V

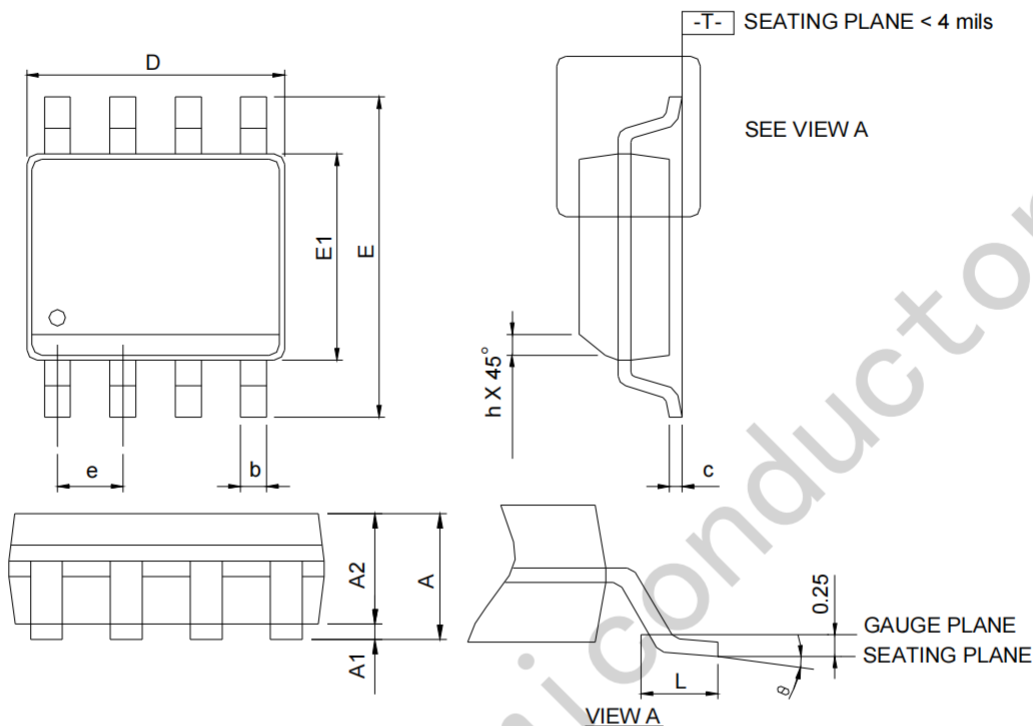
电流灵敏度部分						
增益	G_V		2.85	3	3.15	V/V
最大输入信号	$V_{I(MAX)}$	$V_1=5V$	0.9	1	1.1	V
电源抑制比	PSRR	$12V \leq V_{CC} \leq 25V$		70		dB
输入偏置电流	I_{BIAS}			-2	-10	μA
输出部分						
输出低电平	V_{OL}	$I_{SINK}=20mA$		0.1	0.4	V
		$I_{SINK}=200mA$		1.5	2.2	V
输出高电平	V_{OH}	$I_{SOURCE}=20mA$	13	13.5		V
		$I_{SOURCE}=200mA$	12	13.0		V
上升时间	t_r	$C_L=1nF$		50	150	ns
下降时间	t_f	$C_L=1nF$		50	150	ns
UVL 电路						
起动阈值	$V_{TH(ST)}$		8.0	8.8	9.0	V
最小动作电压	$V_{OPR(MIN)}$		7.0	8.0	8.3	V
PWM 部分						
最大占空比	$D (MAX)$		46	48	50	%
最小占空比	$D (MIN)$				0	%
电流						
起动电流	I_{ST}			60	150	μA
动作电源电流	$I_{CC(OPR)}$	$V_3=V_2=0V$		9	17	mA
Zener 电压	V_Z	$I_{CC}=25mA$		34		V

基础测试电路



Package Information

SOP-8



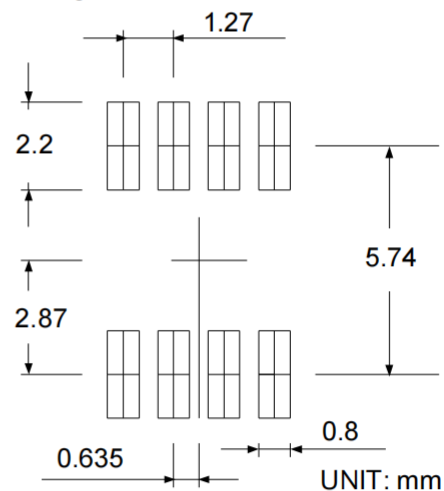
SYMBOL	SOP-8			
	MILLIMETERS		INCHES	
	MIN.	MAX.	MIN.	MAX.
A	-	1.75	-	0.069
A1	0.10	0.25	0.004	0.010
A2	1.25	-	0.049	-
b	0.31	0.51	0.012	0.020
c	0.17	0.25	0.007	0.010
D	4.80	5.00	0.189	0.197
E	5.80	6.20	0.228	0.244
E1	3.80	4.00	0.150	0.157
e	1.27 BSC		0.050 BSC	
h	0.25	0.50	0.010	0.020
L	0.40	1.27	0.016	0.050
θ	0°	8°	0°	8°

Note: 1. Follow JEDEC MS-012 AA.

2. Dimension "D" does not include mold flash, protrusions or gate burrs. Mold flash, protrusion or gate burrs shall not exceed 6 mil per side.

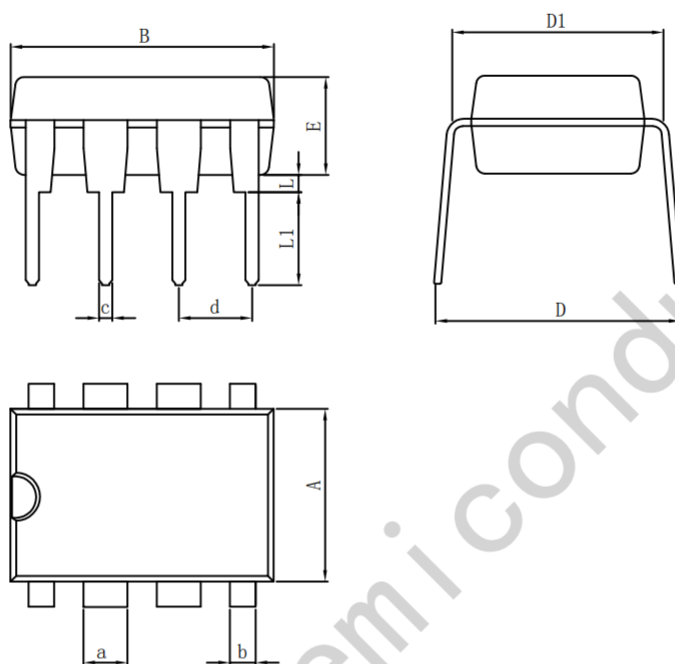
3. Dimension "E" does not include inter-lead flash or protrusions. Inter-lead flash and protrusions shall not exceed 10 mil per side.

RECOMMENDED LAND PATTERN



Package Information

DIP-8



UNIT: mm							
DIM.	MIN	TYP	MAX	DIM.	MIN	TYP	MAX
A	6.100	6.300	6.680	a	1.504	1.524	1.544
B	9.000	9.200	9.500	b	—	0.889	—
D	8.400	8.700	9.000	c	0.437	0.457	0.477
D1	7.42	7.62	7.82	d	2.530	2.540	2.550
E	3.100	3.300	3.550	L	0.500	—	0.700
				L1	3.000	3.200	3.600