



24LC64(LX)

2 线串行 EEPROM

产品说明书

说明书发行履历:

版本	发行时间	新制/修订内容
2022-12-A1	2022-12	新制
2024-04-B1	2024-04	更换模板



表 835-11-B5

目 录

1、概 述.....	4
2、功能框图及引脚说明	6
2.1、功能框图.....	6
2.2、引脚排列图.....	6
2.3、引脚说明.....	7
3、电特性.....	7
3.1、极限参数.....	7
3.2、电气特性.....	8
3.2.1、直流参数.....	8
3.2.2、交流参数.....	8
4、功能介绍.....	10
4.1、器件结构.....	10
4.1.1、时钟数据转变	10
4.1.2、开始（START）状态	10
4.1.3、停止（STOP）状态	10
4.1.4、应答（ACKNOWLEDGE）	10
4.1.5、待机模式（STANDBY MODE）	11
4.1.6、存储器复位	11
4.1.7、时序	11
4.2、器件地址.....	12
4.3、写操作.....	13
4.3.1、字节写	13
4.3.2、页写	13
4.3.3、应答轮询	13
4.4、读操作.....	14
4.4.1、当前地址读操作	14
4.4.2、随机地址读操作	14
4.4.3、顺序地址读操作	15
5、封装尺寸与外形图.....	16
5.1、DIP8 外形图与封装尺寸.....	16



表 835-11-B5

5.2、SOP8 外形图与封装尺寸.....	17
5.3、TSSOP8 外形图与封装尺寸	18
6、声明及注意事项.....	19
6.1、产品中有毒有害物质或元素的名称及含量	19
6.2、注意.....	19



表 835-11-B5

1、概述

24LC64是一款提供64K比特位串行电可擦除可编程只读存储器（EEPROM），存储器的结构为 8192×8 比特，内部分为256页，每页32字节，随机字地址需要一个13比特的数据字地址。 I^2C 接口，应用于低功耗、低电压等系统。其主要特点如下：

- 写保护引脚提供硬件数据保护
- 宽工作电压范围：1.8V~5.5V
- 存储器内部结构为： 8192×8 (64K)
- 两线串行接口
- 施密特触发器，抑制输入噪声
- 双向数据传输协议
- 400 kHz (1.8V~2.5V) 和 1MHz (2.5V~5.5V) 时钟范围
- 32-byte 页写
- 允许部分页写操作
- 自定时写周期（最大 5ms）
- 高可靠性：擦写次数：100 万次；
数据保存：100 年
- 汽车级，更宽的温度范围
- 封装形式：DIP8、SOP8、TSSOP8



深圳市灵星芯微电子科技有限公司
Shenzhen Lingxing MicroelectronicsTechnology Co., Ltd.

表 835-11-B5

订购信息：

管装：

产品料号	封装形式	打印标识	管装数	盒装管	盒装数	备注说明
24LC64(LX)	DIP8	24LC64	50 PCS/管	40 管/盒	2000 PCS/盒	塑封体尺寸： 9.2mm×6.4mm 引脚间距： 2.54mm
24LC64(LX)	SOP8	24LC64	100 PCS/管	100 管/盒	10000 PCS/盒	塑封体尺寸： 4.9mm×3.9mm 引脚间距： 1.27mm
24LC64(LX)	TSSOP8	24LC64	100 PCS/管	200 管/盒	20000 PCS/盒	塑封体尺寸： 3.0mm×4.4mm 引脚间距： 0.65mm

编带：

产品料号	封装形式	打印标识	编带盘装数	编带盒装数	备注说明
24LC64(LX)	SOP8	24LC64	4000PCS/盘	8000PCS/盒	塑封体尺寸： 4.9mm×3.9mm 引脚间距： 1.27mm
24LC64(LX)	TSSOP8	24LC64	5000PCS/盘	10000PCS/盒	塑封体尺寸： 3.0mm×4.4mm 引脚间距： 0.65mm

注：如实物与订购信息不一致，请以实物为准。



表 835-11-B5

2、功能框图及引脚说明

2.1、功能框图

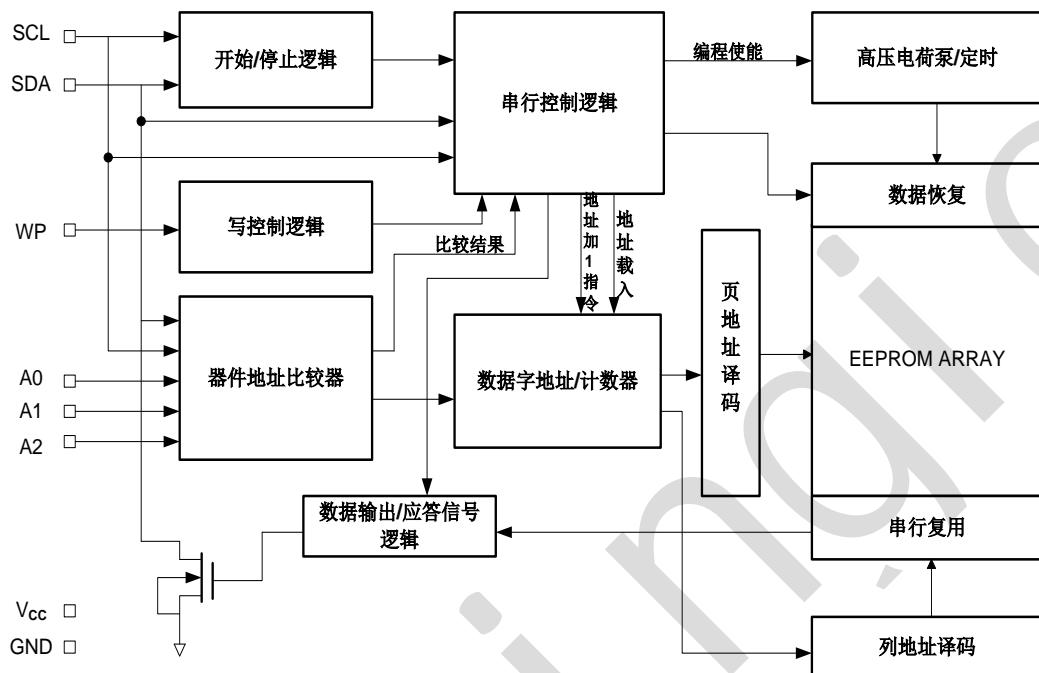


图 1、功能框图

2.2、引脚排列图

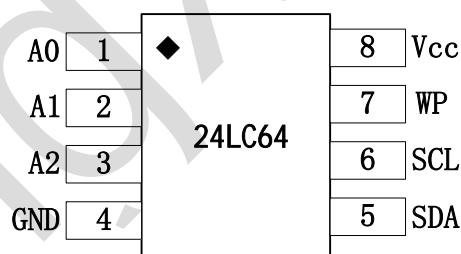


图 2、引脚排列图



表 835-11-B5

2.3、引脚说明

引脚	符 号	功 能						
1	A0	器件地址输入： A2, A1 和 A0 引脚是器件地址输入。通常, A2, A1 和 A0 引脚用于硬件寻址, 单个总线系统上总共可以连接 8 个器件。如果这些引脚悬空, A2, A1 和 A0 引脚将在内部下拉到 GND。						
2	A1							
3	A2							
4	GND	接地						
5	SDA	串行数据： SDA 引脚是进行数据传输的双向口。这个引脚是开漏驱动的, 并且可以和任意数目的其他的开漏或开集电极器件进行线或逻辑操作。						
6	SCL	串行时钟： 在 SCL 时钟的上升沿, 把数据送入 EEPROM; 在 SCL 时钟的下降沿, 把数据从 EEPROM 送出。						
7	WP	写保护： WP 引脚可以提供硬件数据保护。当 WP 引脚接地时允许普通的读/写操作。当 WP 接 V _{CC} 时, 执行写保护。 <table border="1" style="width: 100%; border-collapse: collapse;"> <thead> <tr> <th style="text-align: center;">写保护情况</th> <th style="text-align: center;">写保护的部分</th> </tr> </thead> <tbody> <tr> <td style="text-align: center;">接 V_{CC}</td> <td style="text-align: center;">全部 (64K)</td> </tr> <tr> <td style="text-align: center;">接 GND</td> <td style="text-align: center;">普通的读/写操作</td> </tr> </tbody> </table>	写保护情况	写保护的部分	接 V _{CC}	全部 (64K)	接 GND	普通的读/写操作
写保护情况	写保护的部分							
接 V _{CC}	全部 (64K)							
接 GND	普通的读/写操作							
8	V _{CC}	电源						

3、电特性

3.1、极限参数

(除非另有规定, T_{amb}=25°C)

参 数 名 称	符 号	条 件	额 定 值	单 位
电源电压	V _{CC}	—	6.25 (max.)	V
直流输出电流	I	—	5.0	mA
任意引脚相对地的电压	V	—	-1.0~+7.0	V
输入/输出电容 (SDA)	C _{I/O}	T _{amb} =25°C, f=1.0MHz, V _{CC} =5V, V _{I/O} =GND, 注 1	8 (max.)	pF
输入电容 (A0, A1, A2, SCL)	C _{IN}	T _{amb} =25°C, f=1.0MHz, V _{CC} =5V, V _{IN} =GND, 注 1	6 (max.)	pF
工作环境温度	T _{amb}	—	-40~+85	°C
贮存温度	T _{stg}	—	-65~+150	°C
焊接温度	T _L	10 秒	DIP	250
			SOP/TSSOP	260
				°C

注:

- 1、这些参数是特征值, 不是 100% 实测值。
- 2、器件超过极限范围使用会导致器件永久性损坏。上述范围只是主要范围, 不包括其他未提及的情况。长时间处于极限值会影响器件的可靠性。



表 835-11-B5

3.2、电气特性

3.2.1、直流参数

(除非另有规定, $T_{amb}=-40^{\circ}\text{C} \sim +85^{\circ}\text{C}$, $V_{CC}=+1.8\text{V} \sim +5.5\text{V}$)

参数名称	符号	测试条件	最小	典型	最大	单位
工作电压	V_{CC}	—	1.8	—	5.5	V
工作电流	I_{CCR}	$V_{CC}=5.5\text{V}$, 400kHz 读操作	—	—	1.0	mA
工作电流	I_{CCW}	$V_{CC}=5.5\text{V}$, 400kHz 写操作	—	—	2.0	mA
待机电流	I_{SB1}	$V_{CC}=3.3\text{V}$, $V_{IN}=V_{CC}$ 或 V_{SS} , $T_{amb}=85^{\circ}\text{C}$	—	—	1.0	μA
待机电流	I_{SB2}	$V_{CC}=5.5\text{V}$, $V_{IN}=V_{CC}$ 或 V_{SS} , $T_{amb}=85^{\circ}\text{C}$	—	—	3.0	μA
输入泄漏电流	I_{LI}	$V_{IN}=V_{CC}$ 或 GND	—	0.10	1.0	μA
输出泄漏电流	I_{LO}	$V_{OUT}=V_{CC}$ 或 GND	—	0.05	1.0	μA
输入低电平 ⁽¹⁾	V_{IL}	—	-0.6	—	$0.3V_{CC}$	V
输入高电平 ⁽¹⁾	V_{IH}	—	$0.7V_{CC}$	—	$V_{CC}+0.5$	V
输出低电平	V_{OL2}	$I_{OL}=2.1\text{mA}$, $V_{CC}=3.0\text{V}$	—	—	0.4	V
输出低电平	V_{OL1}	$I_{OL}=1.5\text{mA}$, $V_{CC}=1.8\text{V}$	—	—	0.2	V

注: V_{IL} 最小值和 V_{IH} 最大值是参考值, 非测试值。

3.2.2、交流参数

(除非另有规定, $T_{amb}=-40^{\circ}\text{C} \sim +85^{\circ}\text{C}$, $V_{CC}=+1.8\text{V} \sim +5.5\text{V}$, $C_L=1 \text{ TTL Gate and } 100\text{pF}$)

参数名称	符号	测试条件	最小	典型	最大	单位
时钟频率, SCL	f_{SCL}	$V_{CC}=1.8\text{V}$	—	—	400	kHz
		$V_{CC}=2.7\text{V}$	—	—	1000	
		$V_{CC}=5.0\text{V}$	—	—	1000	
时钟脉冲宽度低	t_{LOW}	$V_{CC}=1.8\text{V}$	1.3	—	—	us
		$V_{CC}=2.7\text{V}$	0.4	—	—	
		$V_{CC}=5.0\text{V}$	0.4	—	—	
时钟脉冲宽度高	t_{HIGH}	$V_{CC}=1.8\text{V}$	0.6	—	—	us
		$V_{CC}=2.7\text{V}$	0.4	—	—	
		$V_{CC}=5.0\text{V}$	0.4	—	—	
噪声抑制时间 ⁽¹⁾	t_I	$V_{CC}=1.8\text{V}$	—	—	100	ns
		$V_{CC}=2.7\text{V}$	—	—	50	
		$V_{CC}=5.0\text{V}$	—	—	50	
时钟低到数据输出有效	t_{AA}	$V_{CC}=1.8\text{V}$	0.05	—	0.9	us
		$V_{CC}=2.7\text{V}$	0.05	—	0.55	
		$V_{CC}=5.0\text{V}$	0.05	—	0.55	
传输下一个值之前 bus 总线必须被释放的时间 ⁽²⁾	t_{BUF}	$V_{CC}=1.8\text{V}$	1.3	—	—	us
		$V_{CC}=2.7\text{V}$	0.5	—	—	
		$V_{CC}=5.0\text{V}$	0.5	—	—	
开始条件保持时间	$t_{HD STA}$	$V_{CC}=1.8\text{V}$	0.6	—	—	us
		$V_{CC}=2.7\text{V}$	0.25	—	—	
		$V_{CC}=5.0\text{V}$	0.25	—	—	



深圳市灵星芯微电子科技有限公司
Shenzhen Lingxing MicroelectronicsTechnology Co., Ltd.

表 835-11-B5

开始条件建立时间	$t_{SU,STA}$	$V_{CC}=1.8V$	0.6	—	—	us
		$V_{CC}=2.7V$	0.25	—	—	
		$V_{CC}=5.0V$	0.25	—	—	
数据输入保持时间	$t_{HD,D}$	$V_{CC}=1.8V$	0	—	—	us
		$V_{CC}=2.7V$	0	—	—	
		$V_{CC}=5.0V$	0	—	—	
数据输入建立时间	$t_{SU,D}$	$V_{CC}=1.8V$	100	—	—	ns
		$V_{CC}=2.7V$	100	—	—	
		$V_{CC}=5.0V$	100	—	—	
输入上升时间 ⁽²⁾	t_R	$V_{CC}=1.8V$	—	—	300	ns
		$V_{CC}=2.7V$	—	—	300	
		$V_{CC}=5.0V$	—	—	300	
输入下降时间 ⁽²⁾	t_F	$V_{CC}=1.8V$	—	—	300	ns
		$V_{CC}=2.7V$	—	—	300	
		$V_{CC}=5.0V$	—	—	100	
停止条件建立时间	$t_{SU,STO}$	$V_{CC}=1.8V$	0.6	—	—	us
		$V_{CC}=2.7V$	0.25	—	—	
		$V_{CC}=5.0V$	0.25	—	—	
数据输出保持时间	t_{DH}	$V_{CC}=1.8V$	50	—	—	ns
		$V_{CC}=2.7V$	50	—	—	
		$V_{CC}=5.0V$	50	—	—	
WP 建立时间	$t_{SU,WP}$	$V_{CC}=1.8V$	1.2	—	—	us
		$V_{CC}=2.7V$	0.6	—	—	
		$V_{CC}=5.0V$	0.6	—	—	
WP 保持时间	$t_{HD,WP}$	$V_{CC}=1.8V$	1.2	—	—	us
		$V_{CC}=2.7V$	0.6	—	—	
		$V_{CC}=5.0V$	0.6	—	—	
写周期时间	t_{WR}	$V_{CC}=1.8V$	—	—	5	ms
		$V_{CC}=2.7V$	—	—	5	
		$V_{CC}=5.0V$	—	—	5	
页模式	耐用度	$V_{CC}=3.3V$	100 万次			写周期
		$T_{amb}=25^{\circ}C$	100 年			数据保存

注：1. 这些参数是特征值，非百分之百的实测值。



表 835-11-B5

4、功能介绍

4.1、器件结构

4.1.1、时钟数据转变

SDA 引脚通常被一个外部器件拉为高。SDA 上的数据只有在 SCL 为低时才能发生变化(如图 3 所示),如果在 SCL 为高时数据变化,说明这时为开始或结束状态。

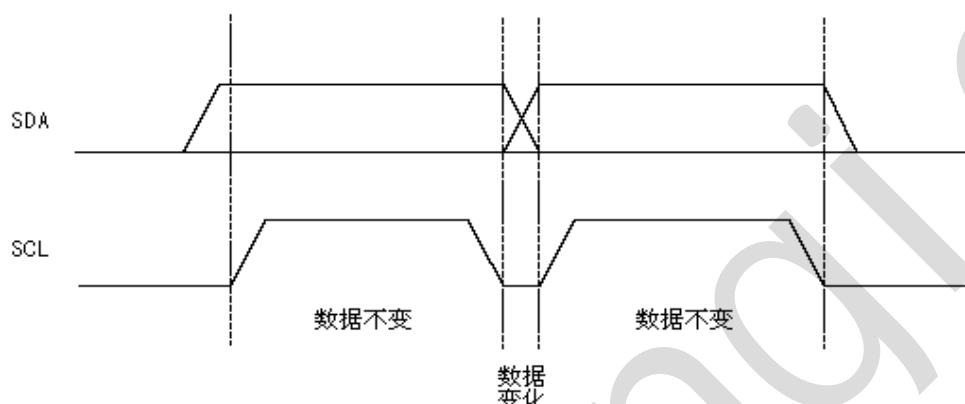


图 3、数据有效时序图

4.1.2、开始 (START) 状态

当 SCL 为高时 SDA 发生从高到低的转换,就产生了开始状态。开始状态必须在所有其他指令之前产生 (如图 4 所示)。

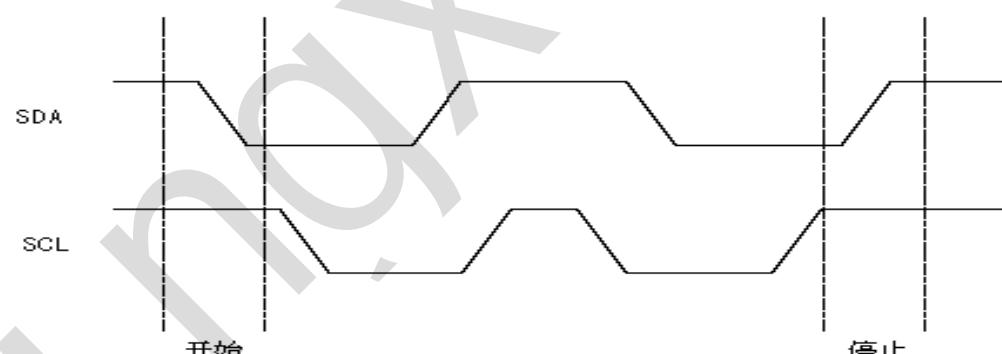


图 4、开始、停止时序图

4.1.3、停止 (STOP) 状态

当 SCL 为高时 SDA 发生从低到高的转换,就产生了停止状态 (如图 4 所示)。在进行了一系列的读操作后, STOP 命令将会使 EEPROM 进入备用电源模式 (standby power mode)。

4.1.4、应答 (ACKNOWLEDGE)

当所有的地址和数据以 8-bit 形式串行传入和传出 EEPROM 后,在第九个时钟周期时, EEPROM 将会发出一个低电平信号来应答,说明它已收到每一个字。



表 835-11-B5

4.1.5、待机模式（STANDBY MODE）

24LC64 有一种低电量备用模式 (low-power standby mode), 当上电或接收到 stop 命令并完成内部操作后, 即会进入 STANDBY 模式。

4.1.6、存储器复位

在协议中断、掉电或系统复位之后, 电路按下面的步骤复位:

1. 时钟上升延到达第 9 个周期
2. 当 SCL 为高时, 每个周期中的 SDA 为高
3. 当 SDA 为高时, 创建一个开始状态

4.1.7、时序

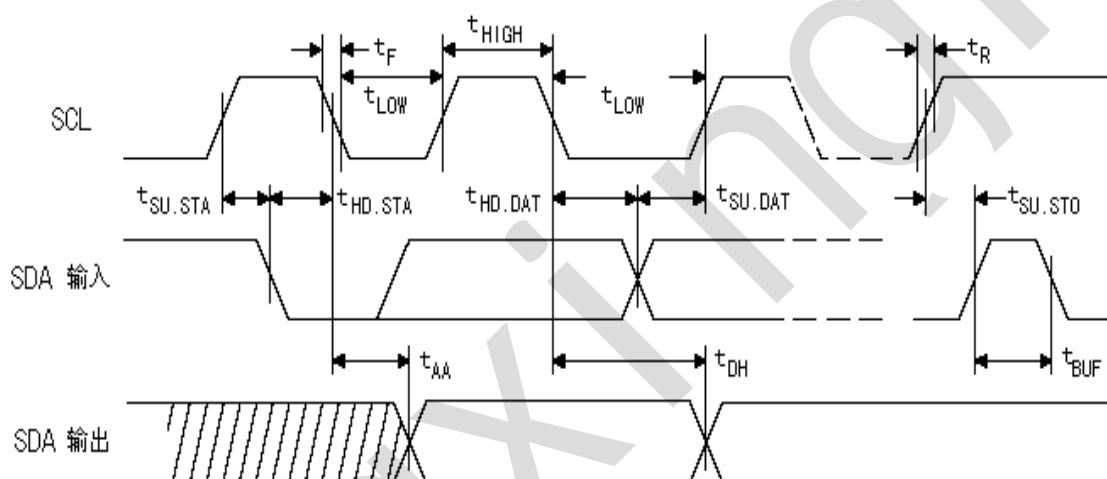
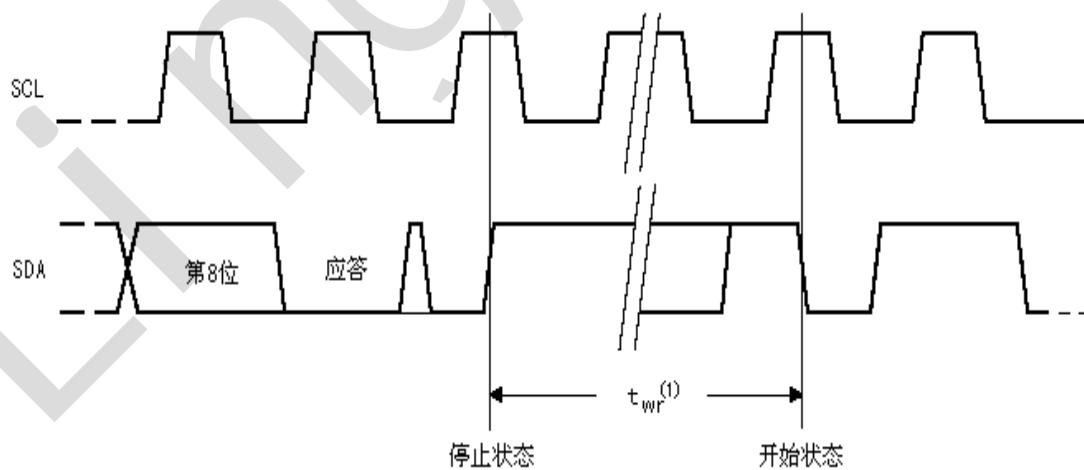


图 5、总线时序



注: 1. 写周期时间 t_{wr} 是从写序列的有效停止状态开始到内部清零/写周期结束

图 6、写周期时序



表 835-11-B5

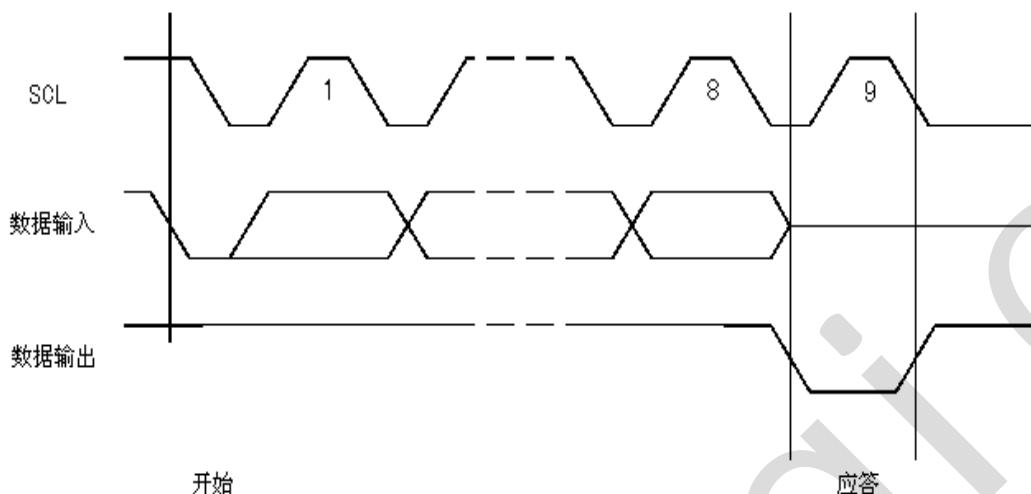


图 7、输出响应

4.2、器件地址

开始状态之后，24C64 的 EEPROM 器件需要 8 比特的器件地址字来执行芯片读或写操作，如表 1 所示。

最高位								最低位
1	0	1	0	A2	A1	A0	R/W	

表 1 器件地址

器件地址字的前四位固定为 1010。接下来的 3 位是 A2, A1 和 A0 可编程器件地址位，允许同一总线上多达八个器件。这些位必须比较其相应的引脚硬件连线输入。如果 A2, A1 和 A0 引脚悬空，使用内部专有电路，将其偏置为逻辑低电平状态。

器件地址的第八位是读/写选择位 (R/W)。此位为高时进行读操作，为低时进行写操作。当对器件地址比较后，EEPROM 将会输出一个低电平；如果比较不成功，EEPROM 则会进入备用状态。

数据地址由 2 个 8 位数据字地址组成，如表 2 表 3。

最高位	X	X	X	B12	B11	B10	B9	B8

表 2 第一字地址

最高位	B7	B6	B5	B4	B3	B2	B1	B0

表 3 第二字地址



表 835-11-B5

4.3、写操作

4.3.1、字节写

写操作的初始化过程包括器件地址、应答信号和 2 个 8 比特数据字地址。接收到数据字的地址之后，EEPROM 将再次发送一个低电平响应，然后时钟读入第一个 8 比特数据。8 个比特的数据全部接收完成后，EEPROM 将送出一个低电平响应，接着寻址的器件（例如微处理器）必须发送一个停止条件信号来结束写命令过程，此时，EEPROM 就进入一个内部定时的写周期 (t_{wr})，将数据写入存储器的物理介质，在写入期间，所有外部输入均被终止，直到写数据完成，EEPROM 才会再响应，如图 8。

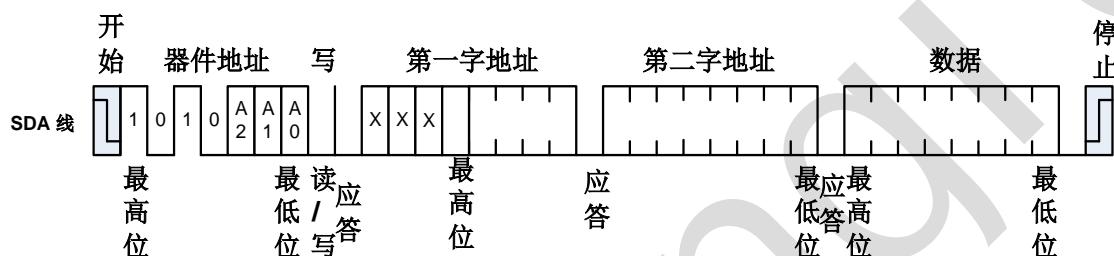


图 8、字节写

4.3.2、页写

24LC64 的 EEPROM 是 32 比特页写。页写的初始化过程和字节写相同。但是，在时钟读入第一个8 比特数据之后，微处理器并不是发送一个停止信号，而是在 EEPROM 接收完 8 个比特的数据、发出一个响应之后，接着传送剩下的 31 个数据字，EEPROM 接收完每一个数据字之后都将发送一个低电平响应。微处理器必须发送停止命令来结束页写命令，如图 9。



图 9、页写

在接收完每一个数据字后，数据字地址的低五位内部就自动加一，高位地址不变，仍为原存储器页所在的行位置。当增量使地址到达页边界的时候，接下来的字节将被写入该页的起始位置。这就是说，如果大于 32 个数据字传送给 EEPROM，数据字地址将“翻滚”，以前的数据将被覆盖。

4.3.3、应答轮询

一旦内部定时写周期启动并且 EEPROM 的输入被禁止，应答轮询将启动。这包括发送一个开始信号和器件地址字。读/写位是所需要的操作。只有当内部写周期完成后，EEPROM 才会输出低电平作为允许读或写过程继续的信号。



表 835-11-B5

4.4、读操作

读操作的初始化过程与写操作相同，只是读/写选择位 R/W 要置 1。读操作有当前地址读、随机地址读和顺序地址读三种模式。

4.4.1、当前地址读操作

在最后一次读/写操作期间，内部数据字地址计数器保持为最后一次操作的地址，操作完成后，自动加一。操作期间，只要电路的供电正常，这个地址都保持有效。读操作的地址“翻滚”是从存储器最后一页的最后一个字节跳到第一页的第一个字节，而写操作的“翻滚”是从当前页的最后一个字节跳到同一页的第一个字节。

一旦器件地址和读/写选择位 R/W（为“1”）被读入、EEPROM 发出响应信号，当前地址的数据字就被串行读出。微处理器并不产生一个输入低电平响应，而是随后产生一个停止命令，如图 10。

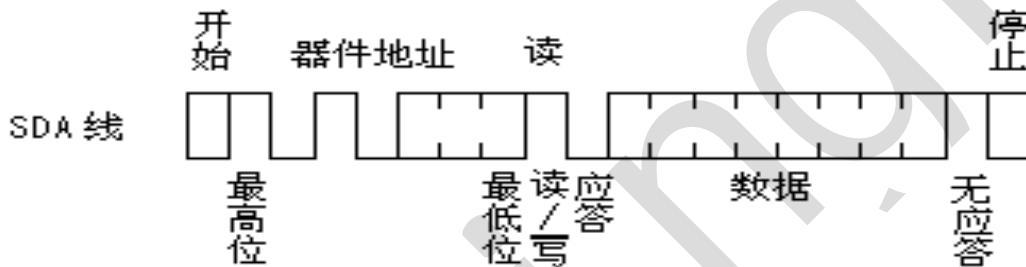


图 10、当前地址读操作

4.4.2、随机地址读操作

随机地址读操作需要一个“虚”字节写操作来加载数据字地址。一旦器件地址和数据地址被读入、EEPROM 发出响应，微处理器必须再产生一个开始命令，接着，微处理器就可以通过发送一个器件地址（R/W 为 1）来初始化地址计数器。EEPROM 对这个器件地址做出响应，并将数据串行读出。微处理器不产生低电平响应，而是随后产生一个停止命令，如图 11。

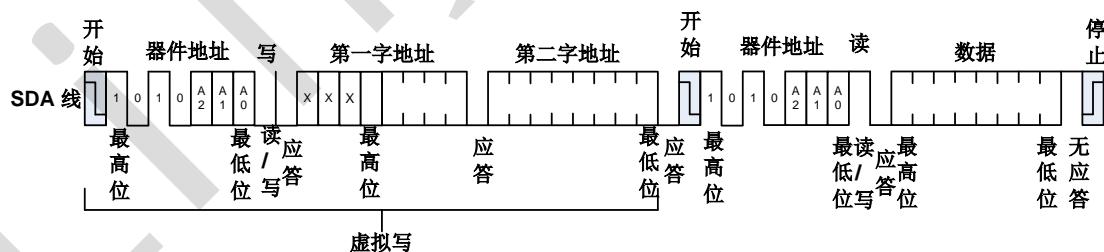


图 11、随机地址读操作



表 835-11-B5

4.4.3、顺序地址读操作

顺序地址读操作可以通过一个当前地址读操作或一个随机地址读操作来初始化地址计数器。微处理器接收到数据之后，做出响应，只要 EEPROM 接收到这个响应信号，地址计数器就加一，并将数据串行读出。当到达存储器最大地址的时候，地址将“翻滚”，继续顺序读操作。如果微处理器不产生低电平响应，而是随后产生一个停止命令，顺序读操作就会被终止，如图 12。

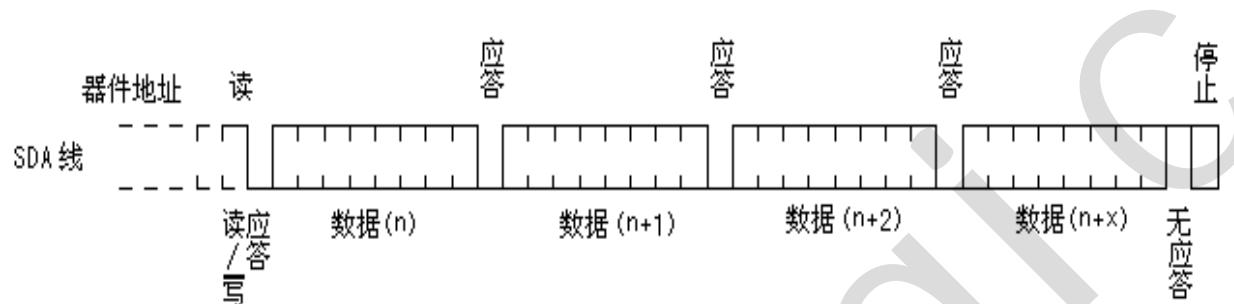


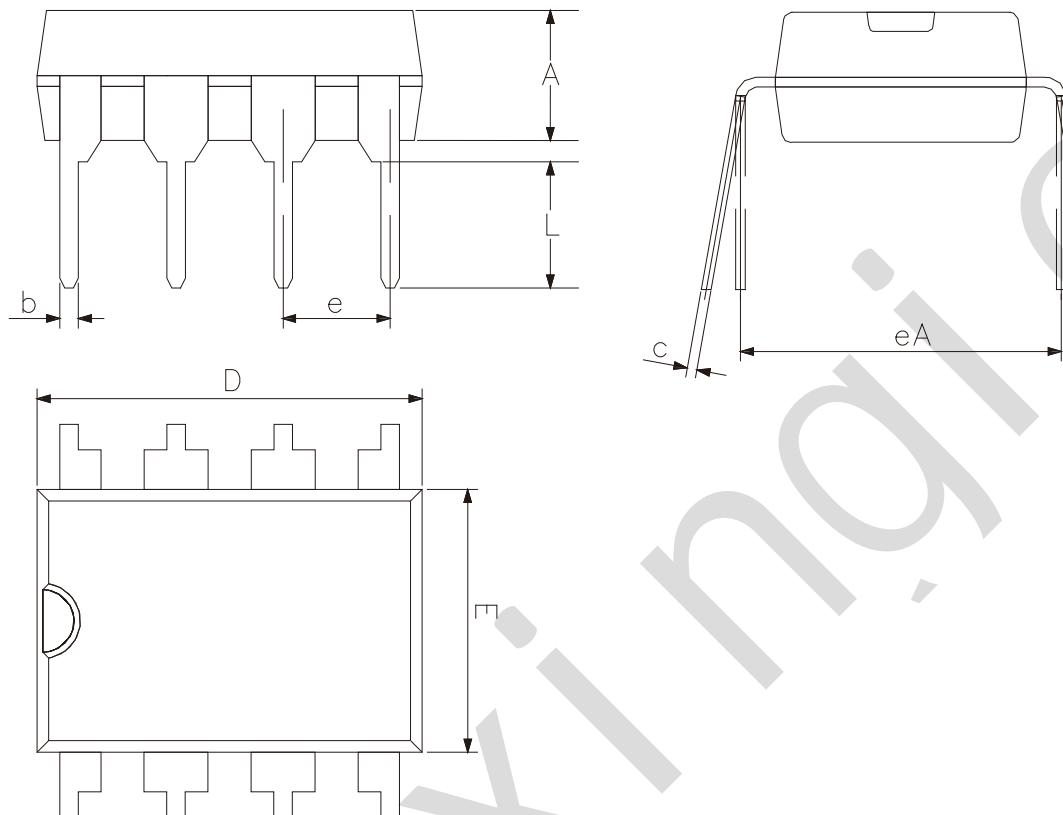
图 12、顺序地址读操作



表 835-11-B5

5、封装尺寸与外形图

5.1、DIP8 外形图与封装尺寸

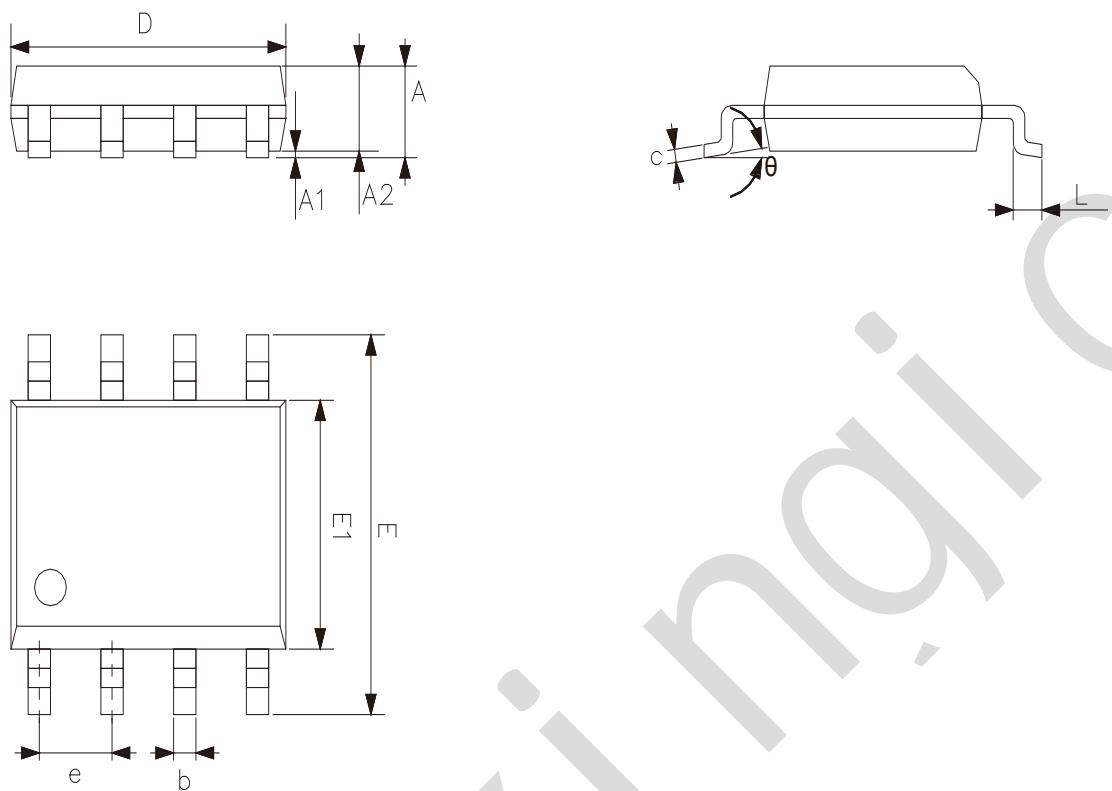


2023/12/A		Dimensions In Millimeters	
Symbol		Min	Max
A		3.00	3.60
b		0.36	0.56
c		0.20	0.36
D		9.00	9.45
E		6.15	6.60
e		2.54	
eA		7.62	9.30
L		3.00	—



表 835-11-B5

5.2、SOP8 外形图与封装尺寸

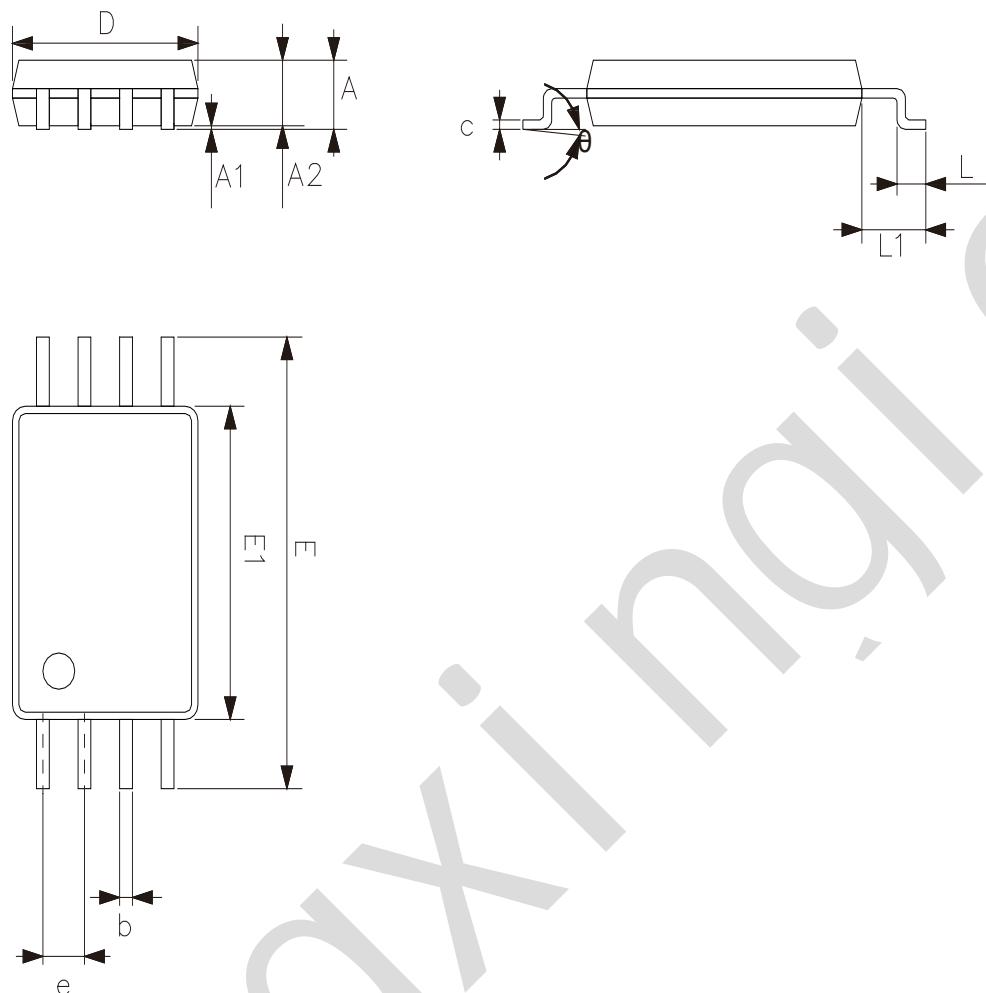


Symbol	Dimensions In Millimeters	
	Min.	Max.
A	1.35	1.80
A1	0.05	0.25
A2	1.25	1.55
D	4.70	5.10
E	5.80	6.30
E1	3.70	4.10
b	0.306	0.51
c	0.19	0.25
e	1.27	
L	0.40	0.89
θ	0°	8°



表 835-11-B5

5.3、TSSOP8 外形图与封装尺寸



2023/12/A	Dimensions In Millimeters	
Symbol	Min	Max
A	—	1.20
A1	0.05	0.15
A2	0.80	1.05
b	0.19	0.30
c	0.09	0.20
D	2.90	3.10
E1	4.30	4.50
E	6.20	6.60
e	0.65	
L	0.45	0.75
L1	1.00	
θ	0°	8°



表 835-11-B5

6、声明及注意事项

6.1、产品中有毒有害物质或元素的名称及含量

部件 名称	有毒有害物质或元素									
	铅 (Pb)	汞 (Hg)	镉 (Cd)	六阶铬 (Cr (VI))	多溴联 苯 (PBBS)	多溴联 苯醚 (PBD Es)	邻苯二 甲酸二 丁酯 (DBP)	邻苯二 甲酸丁 基酯 (BBP)	邻苯二甲 酸二(2- 乙基己 基)酯 (DEHP)	邻苯二甲酸 二异丁酯 (DIBP)
引线框	○	○	○	○	○	○	○	○	○	○
塑封 树脂	○	○	○	○	○	○	○	○	○	○
芯片	○	○	○	○	○	○	○	○	○	○
内引线	○	○	○	○	○	○	○	○	○	○
装片胶	○	○	○	○	○	○	○	○	○	○
说明	○：表示该有毒有害物质或元素的含量在 SJ/T11363-2006 标准的检出限以下。 ×：表示该有毒有害物质或元素的含量超出 SJ/T11363-2006 标准的限量要求。									

6.2、注意

在使用本产品之前建议仔细阅读本资料；

本资料仅供参考，本公司不作任何明示或暗示的保证，包括但不限于适用性、特殊应用或不侵犯第三方权利等。

本产品不适用于生命救援、生命维持或安全等关键设备，也不适用于因产品故障或失效可能导致人身伤害、死亡或严重财产或环境损害的应用。客户若针对此类应用应自行承担风险，本公司不负任何赔偿责任。

客户负责对使用本公司的应用进行所有必要的测试，以避免在应用或客户的第三方客户的应用中出现故障。本公司不承担这方面的任何责任。

本公司保留随时对本资料所发布信息进行更改或改进的权利，本资料中的信息如有变化，恕不另行通知，建议采购前咨询我司销售人员。

请从本公司的正规渠道获取资料，如果由本公司以外的来源提供，则本公司不对其内容负责。