

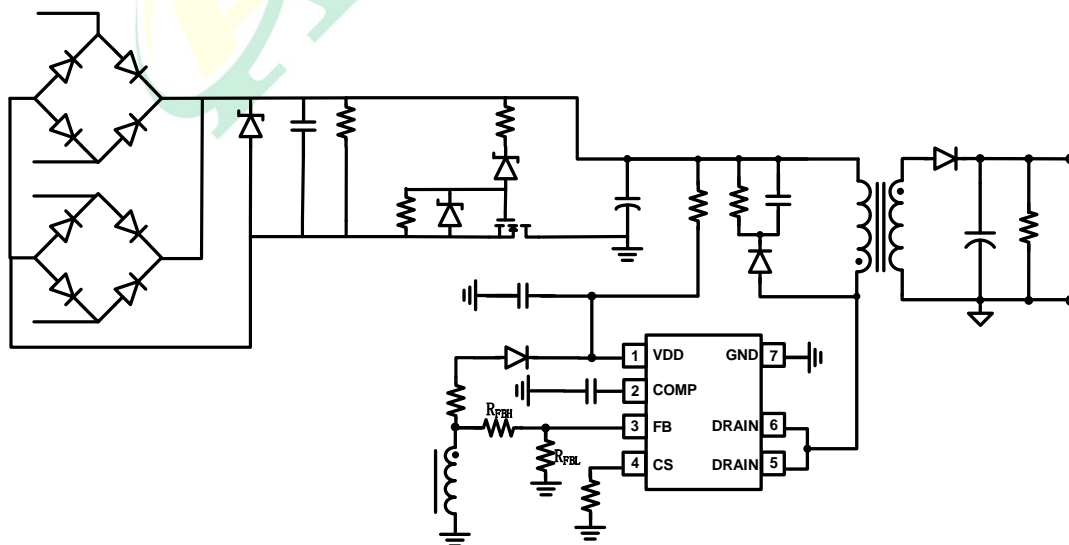
特点

- 集成200V MOSFET
- 使用原边反馈控制VOUT
- 外部可设定恒流值与输出功率
- 内置原边反馈恒流控制
- 内建自适应峰值电流控制
- 上电软启动
- 内置前沿消隐(LEB)功能
- 逐周期限流保护 (OCP)
- 集成完善的保护功能:
- VDD过欠压保护和箝位保护
- 欠压保护(UVLO)
- 封装形式SOP-7

应用领域

- 无线AP
- IP电话
- 视频监控

典型应用电路图



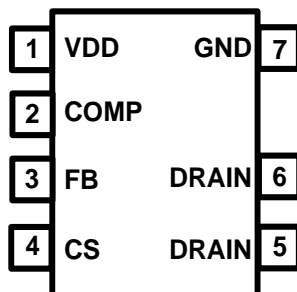
概述

AS7806AP 是一款用于以太网供电系统 (Power over Ethernet, PoE) 的 DC/DC 控制器。采用原边控制 (PSR) 方式, 内置200V 高压MOS, 原边取样来进行精确的恒流、恒压控制。在恒流模式下, 输出功率可由CS脚外接的取样电阻Rcs设定。在恒压模式下, 芯片的多种工作模式可以保证较高的整体转换效率。

AS7806AP提供上电软启动功能与各种可自恢复的保护功能, 包括逐周期限流保护 (OCP), VDD 过压保护 (OVP), VDD 过压箝位, 欠压保护 (UVLO) 等。AS7806AP 具有较高的系统效率和良好的EMI性能。

脚位信息

管脚定义



管脚描述

PIN	Symbol	Description
1	VDD	电源输入脚
2	COMP	环路补偿脚
3	FB	辅助线圈电压反馈脚
4	CS	电流取样脚
5、6	DRAIN	功率管漏极
7	GND	地

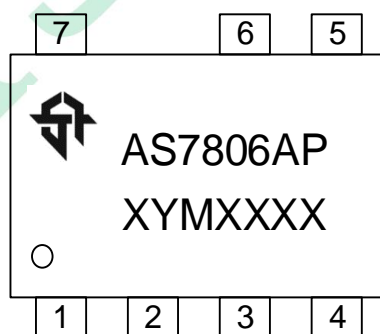
产品标记

X: 内部识别码

Y: 年份代码

M: 月份代码

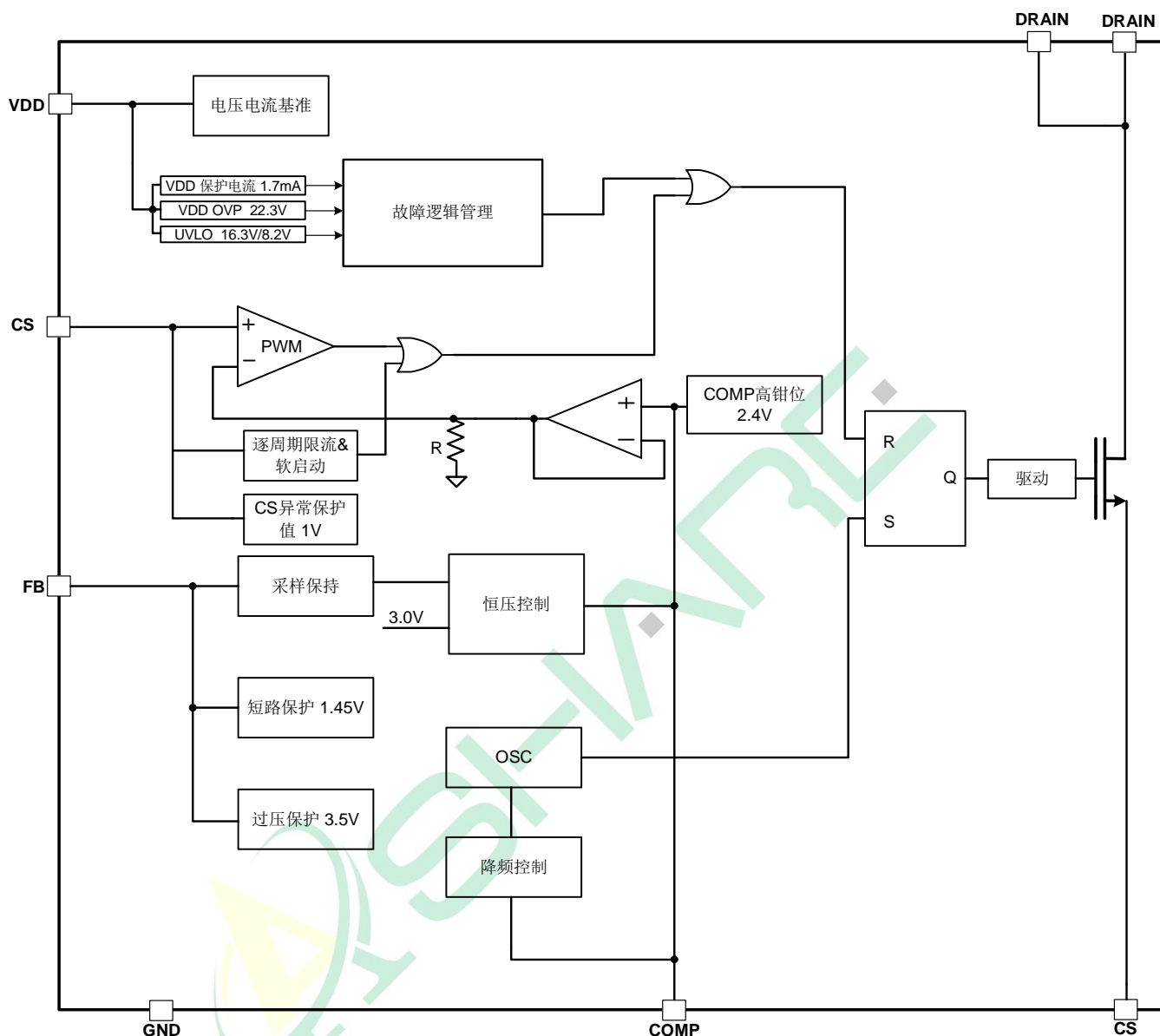
XXXX: 追溯码



订货信息

型号	描述
AS7806AP	SOP-7, 无卤、编带盘装, 4000颗/盘

功能框图



极限参数

Symbol	Name	Value	Units
VDD	输入电压	-0.3~30	V
CS,COMP,FB	输入电压	-0.3~7	V
DRAIN	输入电压	-0.3~200	V
VDD	输入电流	20	mA
ESD HBM		2	KV
ESD (空气放电)		15	KV
ESD (接触放电)		8	KV
工作结温		+150	°C
工作温度范围		-40~ +85	°C
贮存温度范围		-40~+125	°C

电气参数

若无特殊说明, $V_{IN}=18V$, $T_A=25^{\circ}C$ 。

符号	参数	测试条件	最小	典型	最大	单位
电源部分						
V_{VDD}	工作电压范围		9.5	--	20	V
V_{VDD_ON}	启动电压		14.7	16.3	17.7	V
V_{VDD_OFF}	关断电压		7.4	8.2	9.4	V
I_{ST}	启动电流		--	2	13	μA
I_{VDD}	工作电流	$V_{DD}=18V$, $V_{FB}=V_{CS}=0V$, $V_{COMP}=2V$	1	2.1	4	mA
V_{VDD_OVP}	VDD 过压保护		20.5	22.3	24.5	V
I_{VDD_OVP}	VDD 保护电流		1.1	1.7	2.3	mA
振荡器部分						
F_{OSC}	振荡器频率	$V_{FB}=V_{CS}=0V$, $V_{COMP}=2V$	165	180	195	KHz
F_{OSC_MIN}	最小频率	$V_{FB}=V_{CS}=0V$, $V_{COMP}=0.3V$	15	18.8	25	KHz
D_{MAX}	最大占空比	$V_{FB}=V_{CS}=0V$, $V_{COMP}=2V$	70	89	95	%
反馈部分						
V_{REF}	恒压阈值		2.97	3	3.03	V
V_{COMP_H}	COMP 高钳位值		2.3	2.4	2.5	V
V_{FB_OVP}	输出过压保护阈值		3.4	3.5	3.6	V
V_{FB_SHORT}	输出短路保护阈值		1.35	1.45	1.55	V
T_{FB_SHORT}	输出短路保护延时	软启动结束后	7.5	8.5	9.5	mS
CS部分						
V_{CS_MAX}	CS 最大值		0.71	0.8	0.89	V
V_{CS_LIM}	CS 异常保护值		0.91	1	1.09	V
T_{LEB}	前沿消隐时间		300	400	500	nS
T_{SS}	软启动时间		4.6	5.6	6.6	mS
功率MOSFET部分 (DRAIN)						
V_{BR}	功率MOSFET漏源击穿电压		200			V
R_{dson}	导通电阻			0.5		Ω
过温保护部分						
T_{OTP}	过温保护		135	150	165	$^{\circ}C$

T _{OTP_HYS}	过温保护迟滞		--	20	--	℃
----------------------	--------	--	----	----	----	---

备注1：超出列表中极限参数可能会对芯片造成永久性损坏。极限参数为额定应力值。在超出推荐的工作条件和应力的情况下，器件可能无法正常工作，所以不推荐让器件工作在这些条件下。过度暴露在高于推荐的最大工作条件下，会影响器件的可靠性。

备注2：超出上述工作条件不能保证芯片正常工作。

备注3：参数取决于设计，批量生产制造时通过功能性测试。

功能描述

AS7806AP是一款高性价比开关电源芯片，用于以太网供电系统的DC/DC控制器。内建恒流/恒压控制电路，芯片通过原边取样来进行输出电压的调整由此获得较高的恒流/恒压精度，结合完备的保护功能，使其适用于36-57V的宽范围输入电压的反源式拓补应用。

1. 系统启动

在芯片开始工作之前，AS7806AP仅消耗典型值为10uA的启动电流，超低启动电流可以帮助增加启动电阻阻值以达到降低由直流母线流经启动电阻的电流和待机功耗的目的。当VDD电压超过开启电压（典型值16.3V），AS7806AP开始工作并且芯片工作电流上升到2.5mA（典型值）。之后VDD电容持续为芯片供电直至输出电压建立后由辅助绕组为芯片供电。

2. 原边恒压控制（PSR-CVM）

在原边控制技术中，当原边向副边传输能量时，通过采样与副边绕组耦合的辅助绕组电压，得到输出电压反馈信号。图2展示了AS7806AP内部CV电压采样时序以及关键波形。随着副边电流的续流到零，存在着副边续流二极管导通压降VF的降低过程。为了通过辅助绕组获得高精确的输出电压信息，芯片内的恒压采样模块屏蔽了由于漏感导致的关断时刻的电压振荡。当恒压采样过程结束时，内部的采样保持模块记录下反馈误差并通过内部的误差运算放大器将其放大。原边

恒压控制模块利用误差运算放大器的输出实现高精度的恒压输出。芯片内部恒压输出基准为高精度的3V。

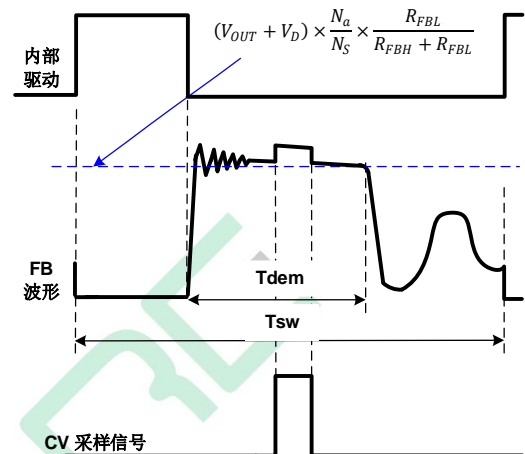


图2

在恒压采样过程中，FB电压平台的量化关系如下：

$$V_{FB} = (V_{out} + V_D) \times \frac{R_{FBL}}{(R_{FBH} + R_{FBL})} \times \frac{N_a}{N_s}$$

之而得出输出电压Vout为：

$$V_{out} = V_{FB} * \frac{(R_{FBH} + R_{FBL})}{R_{FBL}} \times \frac{N_s}{N_a} - V_D$$

其中：

VOUT--输出电压；

VD--副边续流二极管导通电压；

R_{FBL}辅助绕组连接到FB管脚的下偏分压电阻；

R_{FBH}--辅助绕组连接到FB管脚的上偏分压电阻；

N_s--副边绕组匝数；

N_a--辅助绕组匝数。

当系统进入到过载模式后，随着输出电

压的降低FB电压将降低至内部输出电压基准3V以下，之后芯片也将自动进入到恒流输出模式中。

3. 原边恒流控制（PSR-CCM）

芯片利用FB管脚电压和CS管脚电压的时序关系，可以实现高精度的恒流输出控制。如图3所示，在恒压输出模式当系统输出功率增加且接近恒流输出控制点时，原边电感电流达到其最大值。

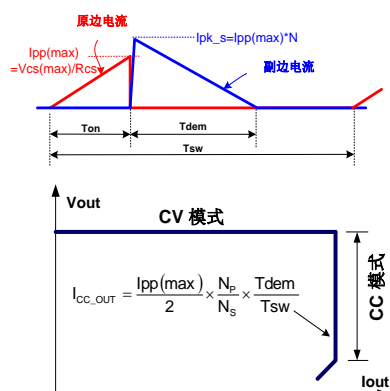


图3

如图3所示，原边电感电流、变压器匝比、副边消磁时间（ T_{dem} ）和开关周期时间（ T_{sw} ）决定了副边平均输出电流。如果忽略漏感的影响，副边平均输出电流的公式在图3所示。当输出电流达到原边恒流控制模块的输出基准时，芯片将进入调频工作模式中，无论输出电压低于恒压输出基准或者具体如何，只要VDD电压不低于其关断电压芯片将持续工作。

4. 多模式恒压工作

如图4所示，为了满足严苛的平均效率和待机功耗要求，AS7806AP采用了调幅控制（AM）和调频控制（FM）结合的多模式控制技术。

制技术。

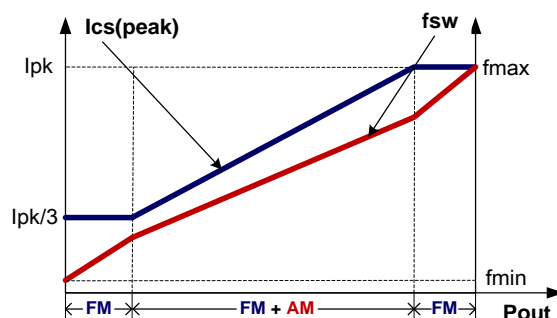


图4

接近满载输出时，系统工作在调频工作模式中；在轻重载条件下，系统工作在调频工作和调幅工作模式中；当系统接近空载输出时，系统工作在调频模式中以降低待机功耗。

5. 优化的动态响应

AS7806AP优化设计的动态响应性能，可满足反激电源的要求。

6. 无异音工作

如上所述，在恒压输出模式中芯片采用了调频控制与调幅控制结合的多模式控制技术，同时在CS管脚有一电流源流出调节CS电压信号。利用以上技术，AS7806AP可实现由满载到空载全程无异音工作。

7. VDD过压保护（OVP）和箝位

当VDD电压超过22.3V（典型值）时，芯片立即停止开关动作。之后将导致VDD下降，当VDD电压低于关断电压VDD_OFF（典型值8.2V）时，系统将重新启动。在芯片内部设计有箝位电路以防止芯片受损。

8. 过温保护（OTP）

当芯片结温超过150℃,芯片停止开关动作, VDD不断重启;直到芯片结温低于130℃时,芯片才能恢复开关动作。

9. 管脚悬空保护

AS7806AP内部设计有管脚悬空保护电路

防止系统受损。

10. 软驱动

AS7806AP设计的软驱动功能的驱动电路优化了系统EMI性能。

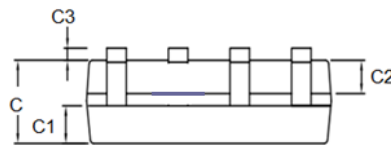
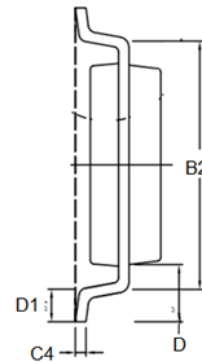
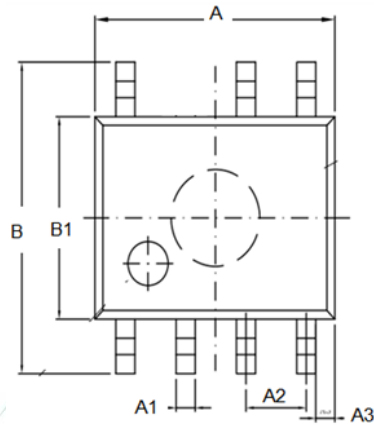
封装信息

SOP7封装参数:

SOP-7 MECHANICAL DATA

单位:毫米/UNIT: mm

符号 SYMBOL	最小值 min	典型值 nom	最大值 max	符号 SYMBOL	最小值 min	典型值 nom	最大值 max
A	4.80		5.00	C	1.30		1.50
A1	0.37		0.47	C1	0.55		0.75
A2		1.27 TYP		C2	0.55		0.65
A3		0.41 TYP		C3	0.05		0.20
B	5.80		6.20	C4	0.19	0.20TYP	0.23
B1	3.80		4.00	D		1.05TYP	
B2		5.0TYP		D1	0.40		0.62



修订记录

日期	版本	描述
2022-9-16	1.0	首次发行
2023-1-3	1.1	更新功能框图
2023-3-10	1.2	更新参数描述
2024-4-9	1.3	更新内容描述

声明

众享确保以上信息准确可靠，同时保留在不发布任何通知的情况下对以上信息进行修改的权利。使用者在将众享的产品整合到任何应用的过程中，应确保不侵犯第三方知识产权；未按以上信息所规定的应用条件和参数进行使用所造成的损失，众享不负任何法律责任。