



本ドキュメントはCypress (サイプレス) 製品に関する情報が記載されています。本ドキュメントには、仕様の開発元企業として「スパンション」または「Spansion」の名が記載されていますが、これらの製品は Cypress が新規および既存のお客様に引き続き提供してまいります。

商品仕様の継続性について

Cypress 製品として提供することに伴う商品仕様としての変更ではなく、ドキュメントとしての変更もありません。また本ページのお知らせは、変更情報として追記いたしません。本ドキュメントに変更情報が記載されている場合、それは本お知らせを除いた前版からの変更点です。なお、今後改訂は必要に応じて行われますが、その際の変更内容は改訂後のドキュメントに記載いたします。

オーダ型格および品名について

Cypress は既存のオーダ型格および品名を引き続きサポートいたします。これらの製品をご注文の際は、このドキュメントに記載されているオーダ型格および品名をご使用ください。

詳しいお問い合わせ先

Cypress 製品およびそのソリューションの詳細につきましては、お近くの営業所へお問い合わせください。

サイプレスについて

サイプレス (銘柄コード : CY) は、車載や産業機器、ネットワーキング プラットフォームから高機能民生機器およびモバイル機器まで、今日の最先端組み込みシステム向けに高性能で高品質のソリューションを提供します。NOR フラッシュ メモリや F-RAM™、SRAM、Traveo™ マイクロコントローラー、業界唯一の PSoC® プログラマブル システムオンチップ ソリューション、アナログおよび PMIC Power Management IC、CapSense® 静電容量タッチセンシング コントローラー、Wireless BLE Bluetooth® Low-Energy、USB コネクティビティ ソリューションなど、幅広い差別化製品ポートフォリオを、一貫した革新性と業界最高クラスの技術サポート、比類のないシステム バリューとともにグローバルに提供します。

S6E2CC シリーズ

32-bit ARM® Cortex®-M4F based Microcontroller
Data Sheet

Errata Sheet



ページ	場所	訂正内容
		Original document code:DS709-00009-1v0-J
		Rev. 1.0 April 20, 2015
1	表紙	<p>シリーズ名を以下の [] で示すように訂正。</p> <p>(誤) S6E2CC シリーズ 32-bit ARM® Cortex®-M4F based Microcontroller S6E2CC8H0A/S6E2CC9H0A/S6E2CCAH0A/ S6E2CC8J0A/S6E2CC9J0A/S6E2CCAJ0A/ S6E2CC8L0A/S6E2CC9L0A/S6E2CCAL0A/ S6E2CC8HHA/S6E2CC9HHA/S6E2CCAHHA/ S6E2CC8JHA/S6E2CC9JHA/S6E2CCAJHA/ S6E2CC8LHA/S6E2CC9LHA/S6E2CCALHA/ S6E2CCAJGA /S6E2CC8JGA/S6E2CC8JFA/ S6E2CCAJFA</p> <p>(正) S6E2CC/[S6E2CC-V] シリーズ 32-bit ARM® Cortex®-M4F based Microcontroller S6E2CC8H0A/S6E2CC9H0A/S6E2CCAH0A/ S6E2CC8J0A/S6E2CC9J0A/S6E2CCAJ0A/ S6E2CC8L0A/S6E2CC9L0A/S6E2CCAL0A/ S6E2CC8HHA/S6E2CC9HHA/S6E2CCAHHA/ S6E2CC8JHA/S6E2CC9JHA/S6E2CCAJHA/ S6E2CC8LHA/S6E2CC9LHA/S6E2CCALHA/ S6E2CCAJGA /S6E2CC8JGA/S6E2CC8JFA/ S6E2CCAJFA</p>
3	概要	<p>シリーズ名を以下の [] で示すように訂正。</p> <p>(誤) S6E2CC シリーズは、高速処理と低コストを求める組込み制御用途向けに設計された、高集積 32 ビットマイクロコントローラです。</p> <p>(正) S6E2CC/[S6E2CC-V] シリーズは、高速処理と低コストを求める組込み制御用途向けに設計された、高集積32 ビットマイクロコントローラです。</p>

ページ	場所	訂正内容																																																																																														
10	特長	<p>“リアルタイムクロック(RTC: Real Time Clock)”の説明文を以下の [] で示すように訂正。</p> <p>(誤) 01 年～99 年までの年/月/日/時/分/秒/曜日のカウントを行います。</p> <p>(正) 00 年～99 年までの年/月/日/時/分/秒/曜日のカウントを行います。</p>																																																																																														
74	端子機能一覧	<p>端子機能 Clock の機能説明で以下の [] で示すように訂正。</p> <p>(誤)</p> <table border="1"> <thead> <tr> <th rowspan="2">端子機能</th> <th rowspan="2">端子名</th> <th rowspan="2">機能説明</th> <th colspan="4">端子記号</th> </tr> <tr> <th>LQFP 216</th> <th>LQFP 176</th> <th>LQFP 144</th> <th>LQFP 192</th> </tr> </thead> <tbody> <tr> <td rowspan="6">Clock</td> <td>X0</td> <td>メインクロック(発振) 入力端子</td> <td>106</td> <td>86</td> <td>70</td> <td>P12</td> </tr> <tr> <td>X0A</td> <td>サブクロック(発振) 入力端子</td> <td>107</td> <td>87</td> <td>71</td> <td>P13</td> </tr> <tr> <td>X1</td> <td>メインクロック(発振) I/O 端子</td> <td>73</td> <td>58</td> <td>50</td> <td>P5</td> </tr> <tr> <td>X1A</td> <td>サブクロック(発振) I/O 端子</td> <td>74</td> <td>59</td> <td>51</td> <td>P6</td> </tr> <tr> <td>CROUT_0</td> <td rowspan="2">高速内蔵 CR 発振クロック出力ポート</td> <td>157</td> <td>127</td> <td>103</td> <td>D13</td> </tr> <tr> <td>CROUT_1</td> <td>184</td> <td>152</td> <td>122</td> <td>E8</td> </tr> </tbody> </table> <p>(正)</p> <table border="1"> <thead> <tr> <th rowspan="2">端子機能</th> <th rowspan="2">端子名</th> <th rowspan="2">機能説明</th> <th colspan="4">端子記号</th> </tr> <tr> <th>LQFP 216</th> <th>LQFP 176</th> <th>LQFP 144</th> <th>LQFP 192</th> </tr> </thead> <tbody> <tr> <td rowspan="6">Clock</td> <td>X0</td> <td>メインクロック(発振) 入力端子</td> <td>106</td> <td>86</td> <td>70</td> <td>P12</td> </tr> <tr> <td>X1</td> <td>メインクロック(発振) I/O 端子</td> <td>107</td> <td>87</td> <td>71</td> <td>P13</td> </tr> <tr> <td>X0A</td> <td>サブクロック(発振) 入力端子</td> <td>73</td> <td>58</td> <td>50</td> <td>P5</td> </tr> <tr> <td>X1A</td> <td>サブクロック(発振) I/O 端子</td> <td>74</td> <td>59</td> <td>51</td> <td>P6</td> </tr> <tr> <td>CROUT_0</td> <td rowspan="2">高速内蔵 CR 発振クロック出力ポート</td> <td>157</td> <td>127</td> <td>103</td> <td>D13</td> </tr> <tr> <td>CROUT_1</td> <td>184</td> <td>152</td> <td>122</td> <td>E8</td> </tr> </tbody> </table>	端子機能	端子名	機能説明	端子記号				LQFP 216	LQFP 176	LQFP 144	LQFP 192	Clock	X0	メインクロック(発振) 入力端子	106	86	70	P12	X0A	サブクロック(発振) 入力端子	107	87	71	P13	X1	メインクロック(発振) I/O 端子	73	58	50	P5	X1A	サブクロック(発振) I/O 端子	74	59	51	P6	CROUT_0	高速内蔵 CR 発振クロック出力ポート	157	127	103	D13	CROUT_1	184	152	122	E8	端子機能	端子名	機能説明	端子記号				LQFP 216	LQFP 176	LQFP 144	LQFP 192	Clock	X0	メインクロック(発振) 入力端子	106	86	70	P12	X1	メインクロック(発振) I/O 端子	107	87	71	P13	X0A	サブクロック(発振) 入力端子	73	58	50	P5	X1A	サブクロック(発振) I/O 端子	74	59	51	P6	CROUT_0	高速内蔵 CR 発振クロック出力ポート	157	127	103	D13	CROUT_1	184	152	122	E8
端子機能	端子名	機能説明				端子記号																																																																																										
			LQFP 216	LQFP 176	LQFP 144	LQFP 192																																																																																										
Clock	X0	メインクロック(発振) 入力端子	106	86	70	P12																																																																																										
	X0A	サブクロック(発振) 入力端子	107	87	71	P13																																																																																										
	X1	メインクロック(発振) I/O 端子	73	58	50	P5																																																																																										
	X1A	サブクロック(発振) I/O 端子	74	59	51	P6																																																																																										
	CROUT_0	高速内蔵 CR 発振クロック出力ポート	157	127	103	D13																																																																																										
	CROUT_1		184	152	122	E8																																																																																										
端子機能	端子名	機能説明	端子記号																																																																																													
			LQFP 216	LQFP 176	LQFP 144	LQFP 192																																																																																										
Clock	X0	メインクロック(発振) 入力端子	106	86	70	P12																																																																																										
	X1	メインクロック(発振) I/O 端子	107	87	71	P13																																																																																										
	X0A	サブクロック(発振) 入力端子	73	58	50	P5																																																																																										
	X1A	サブクロック(発振) I/O 端子	74	59	51	P6																																																																																										
	CROUT_0	高速内蔵 CR 発振クロック出力ポート	157	127	103	D13																																																																																										
	CROUT_1		184	152	122	E8																																																																																										