

产品特点

- 单电源电压范围：2V ~ 32V
- 低输出饱和电压：典型值 0.1V @ $I_{OL}=4mA$
- 低功耗：典型值 0.6mA @ $V_{CC}=5V$
- 低输入失调电压：典型值 $\pm 2mV$
- 双电源电压范围： $\pm 16V$
- 差分输入电压范围： $\pm V_{CC}$
- 开漏输出
- 封装形式：DIP-8、SOP-8、MSOP-8、TSSOP-8、SOT-23-8、和 DFN-8



产品用途

- 电压鉴幅电路
- 电压变换电路
- 其它应用领域

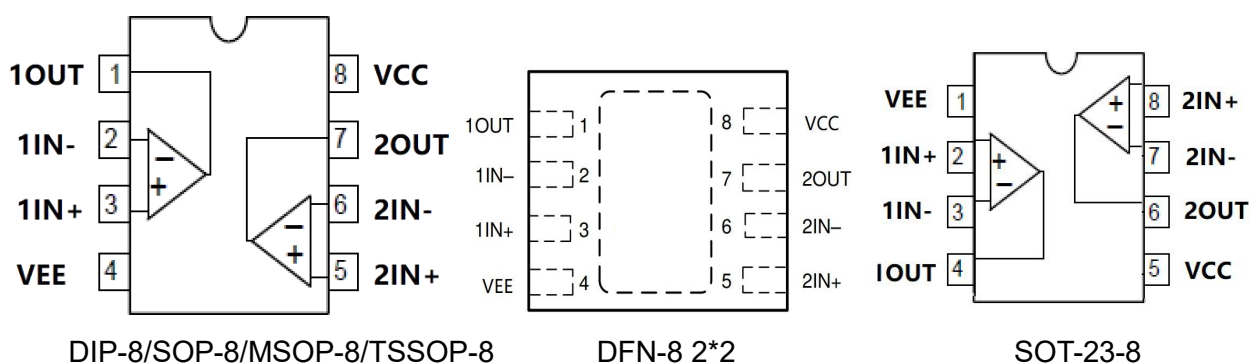
产品订购信息

产品名称	封装	打印名称	包装	包装数量
LM393N	DIP-8	LM393	管装	2000 只/盒
LM393M/TR	SOP-8	LM393	编带	2500 只/盘
LM393MM/TR	MSOP-8	LM393	编带	3000 只/盘
LM393MT/TR	TSSOP-8	LM393	编带	2500 只/盘
LM393M8/TR	SOT-23-8	LM393	编带	3000 只/盘
LM393DQ2/TR	DFN-8 2*2	LM393	编带	4000 只/盘
LM293N	DIP-8	LM293	管装	2000 只/盒
LM293M/TR	SOP-8	LM293	编带	2500 只/盘
LM293MM/TR	MSOP-8	LM293	编带	3000 只/盘
LM293MT/TR	TSSOP-8	LM293	编带	2500 只/盘
LM293M8/TR	SOT-23-8	LM293	编带	3000 只/盘
LM293DQ2/TR	DFN-8 2*2	LM293	编带	4000 只/盘

产品说明

LM393/LM293 是一款开漏输出的双路电压比较器，可以单电源或双电源供电。具有良好的温度稳定性，和输出短路保护的特点。可以直接使用数字系统中的标准 5V 电源供电，而无需增加额外的供电电源。

封装形式和管脚功能定义



DIP-8/SOP-8/MSOP-8 管脚序号	管脚定义	功能说明
1	1OUT1	第1 路输出
2	1IN-	第1 路负输入
3	1IN+	第1 路正输入
4	VEE	负电源
5	2IN+	第2 路正输入
6	2IN-	第2 路负输入
7	2OUT	第2 路输出
8	VCC	正电源

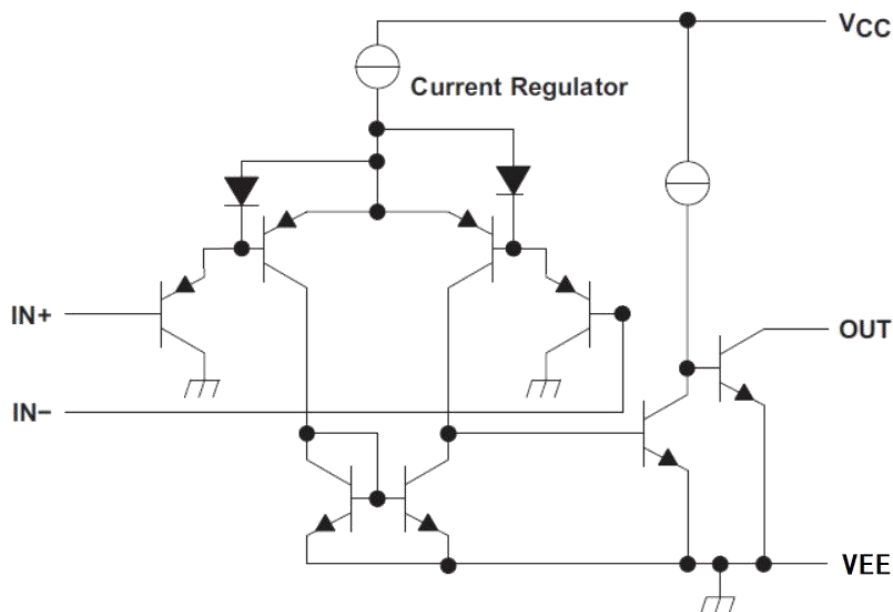
极限参数

项目	符号	极限值 ⁽¹⁾	单位
单电源供电电压	V_{CC}	36	V
双电源供电电压	V_S	± 18	V
差分输入电压 ⁽²⁾	V_{IDR}	± 18	V
共模输入电压	V_{ICR}	$-0.3 \sim V_{CC}$	V
输出短路时间	t_{sc}	连续	
耗散功率	P_D	500	mW
工作温度 LM293	T_A	$-40 \sim +85$	$^{\circ}\text{C}$
工作温度 LM393		$0 \sim +70$	$^{\circ}\text{C}$
储存温度	T_S	$-65 \sim +150$	$^{\circ}\text{C}$
焊接温度, 10s	T_W	260	$^{\circ}\text{C}$

注：（1）极限值是指无论在任何条件下都不能超过的极限值。如果达到此极限值，将有可能造成产品劣化等物理性损伤；同时在接近极限参数下，不能保证芯片可以正常工作。

（2）指 $IN+$ 与 $IN-$ 端之间的电压差。

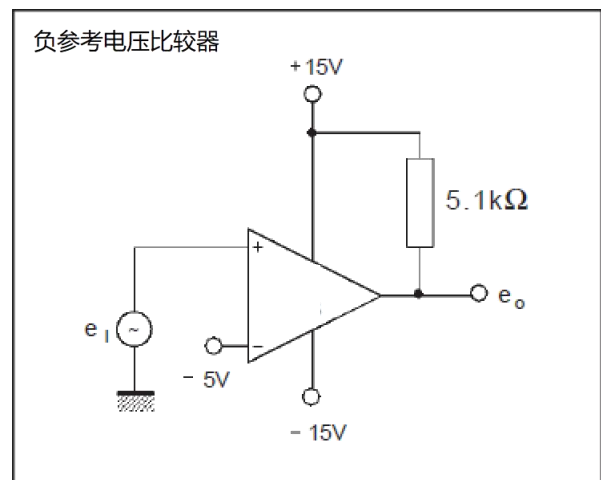
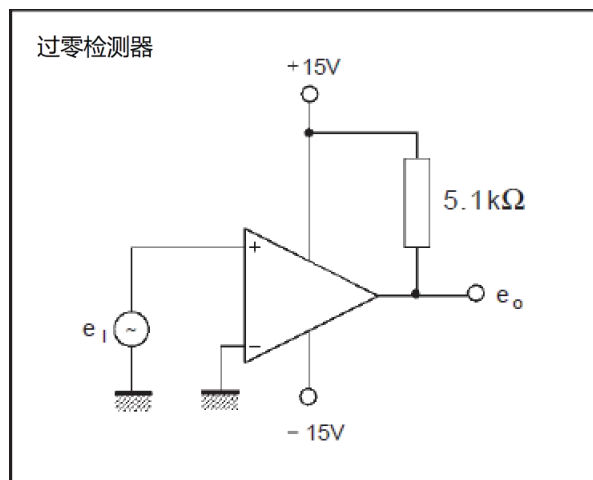
等效原理图



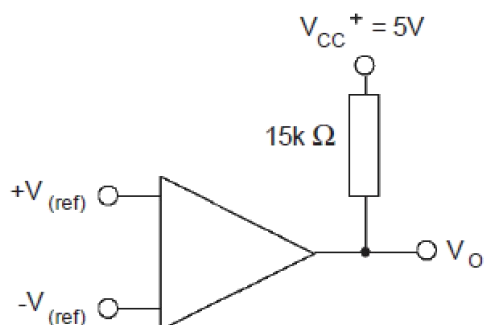
直流电学特性 (TA=25℃, VCC=5V, VEE=GND 除非特别指定)

项目	符号	测试条件	最小值	典型值	最大值	单位
输入失调电压	V_{IO}	$V_{CC}=5V$ to $30V$, $V_{IC}=V_{ICR}(\text{Min})$, $V_O=1.4V$, $T_A=25^\circ\text{C}$ $T_A=\text{MIN}\sim\text{MAX}$	-	2	5 9	mV
输入失调电流	I_{IO}	$V_O=1.4V$, $T_A=25^\circ\text{C}$ $T_A=\text{MIN}\sim\text{MAX}$	-	5	50 250	nA
偏置电流	I_{BIAS}	$V_O=1.4V$	-	100	500	nA
大信号电压增益	A_{VD}	$V_{CC}=15V$, $V_O=1V$ to $11V$, $R_L=15k\Omega$	-	200	-	V/mV
输入共模电压	V_{ICR}	$V_{CC}=5V$ to $30V$	0	-	$V_{CC}-1.5V$	V
输入差分电压	V_{ID}	$V_{CC}=5V$ to $30V$	0	-	$V_{CC}-1.5V$	V
输出灌电流	I_{OL}	$V_{ID}=-1V$, $V_O=1.5V$	-	34	-	mA
输出低电平电压	V_{OL}	$V_{ID}=-1V$, $I_{OL}=4mA$	-	0.1	0.4	V
输出漏电流	I_{OH}	$V_{ID}=1V$, $V_O=V_{CC}=30V$	-	-	1	μA
电源工作电流	I_{CC}	$V_{CC}=5V$, No load	-	0.6	2	mA
		$V_{CC}=32V$, No load	-	1.0	3	mA
单电源工作电压	V_{CC}	$V_{EE}=0V(\text{GND})$	2	-	32	V
双电源工作电压	V_S	V_{CC+} , V_{EE-}	-16	-	+16	V

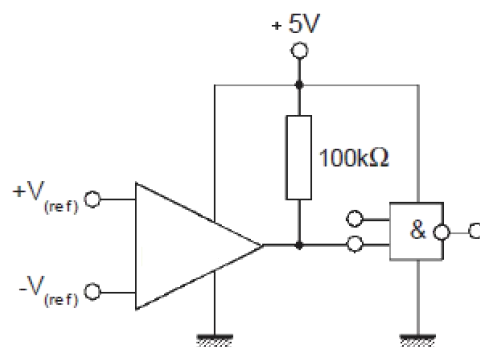
典型应用(仅供参考)



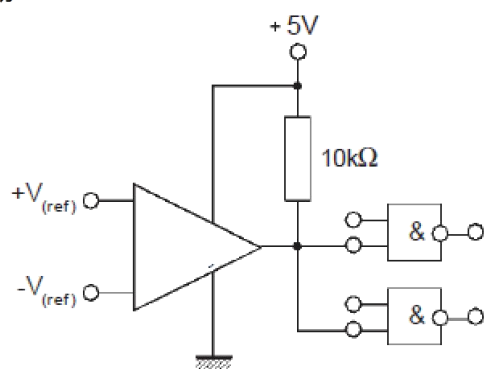
比较器



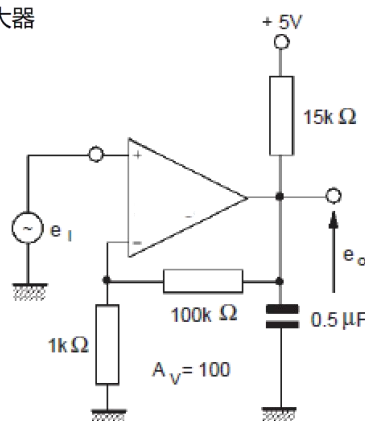
驱动MOS



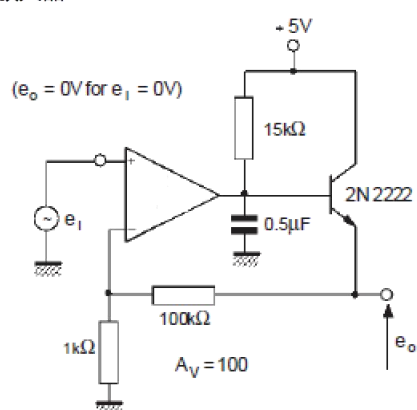
驱动TTL



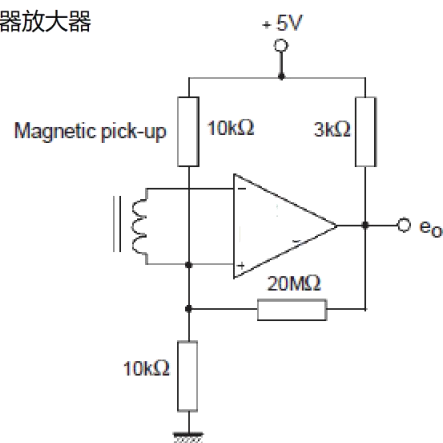
低频放大器



低频放大器



传感器放大器



空高频振荡器

Frequency control voltage input V_{control}

500pF

100kΩ

10kΩ

0.1μF

20kΩ

50kΩ

3kΩ

5.1kΩ

0.01μF

100kΩ

3kΩ

Output 1

Output 2

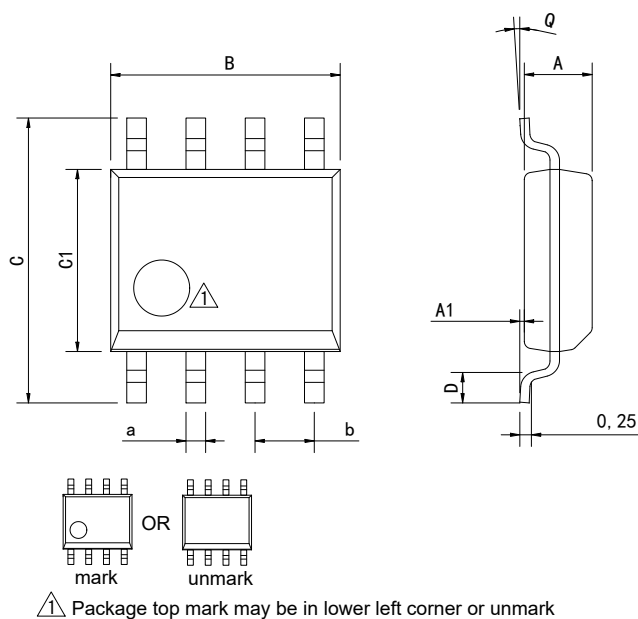
$V_{\text{CC}} = +30\text{V}$
 $+250\text{mV} \leq V_{\text{control}} \leq +50\text{V}$
 $700\text{Hz} \leq f_c \leq 100\text{kHz}$

比较器

The diagram shows a differential amplifier circuit. The non-inverting input (+) of the top op-amp is connected to a voltage source $+V(\text{ref})_{\text{high}}$ through a resistor $2R_s$. The inverting input (-) of the top op-amp is connected to the non-inverting input (+) of the bottom op-amp through a resistor R_s . The non-inverting input (+) of the bottom op-amp is connected to a voltage source $+V(\text{ref})_{\text{low}}$ through a resistor $2R_s$. The output of the top op-amp is connected to a $10\text{k}\Omega$ resistor, which is in series with a lamp. The other end of the $10\text{k}\Omega$ resistor is connected to a $V_{CC}^+(12\text{V})$ supply. The output of the bottom op-amp is connected to the emitter of a 2N 2222 NPN transistor. The base of the transistor is connected to the $V_{CC}^+(12\text{V})$ supply, and the collector is connected to ground. The lamp is connected between the output of the top op-amp and the collector of the transistor.

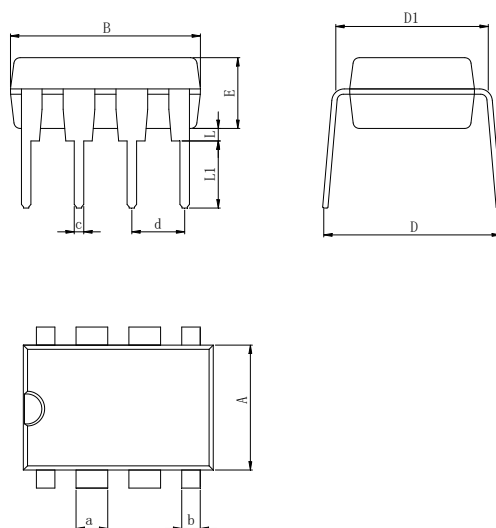
封装外型尺寸

SOP-8



Dimensions In Millimeters(SOP-8)									
Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	1.35	0.05	4.90	5.80	3.80	0.40	0°	0.35	1.27 BSC
Max:	1.55	0.20	5.10	6.20	4.00	0.80	8°	0.45	

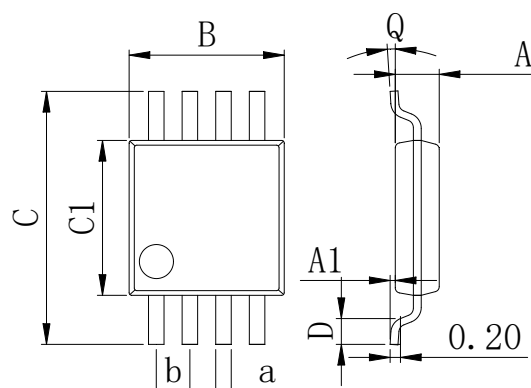
DIP-8



Dimensions In Millimeters(DIP-8)											
Symbol:	A	B	D	D1	E	L	L1	a	b	c	d
Min:	6.10	9.00	8.10	7.42	3.10	0.50	3.00	1.50	0.85	0.40	2.54 BSC
Max:	6.68	9.50	10.9	7.82	3.55	0.70	3.60	1.55	0.90	0.50	

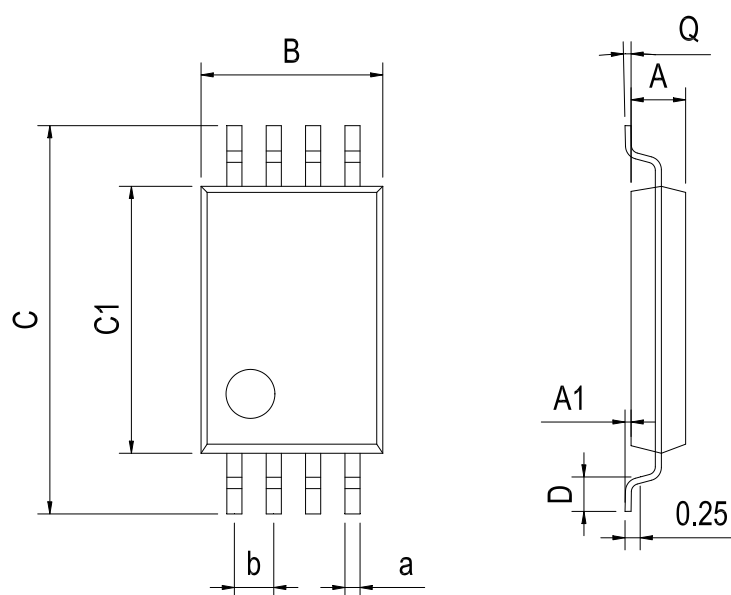
封装外型尺寸

MSOP-8



Dimensions In Millimeters(MSOP-8)									
Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	0.80	0.05	2.90	4.75	2.90	0.35	0°	0.25	0.65 BSC
Max:	0.90	0.20	3.10	5.05	3.10	0.75	8°	0.35	

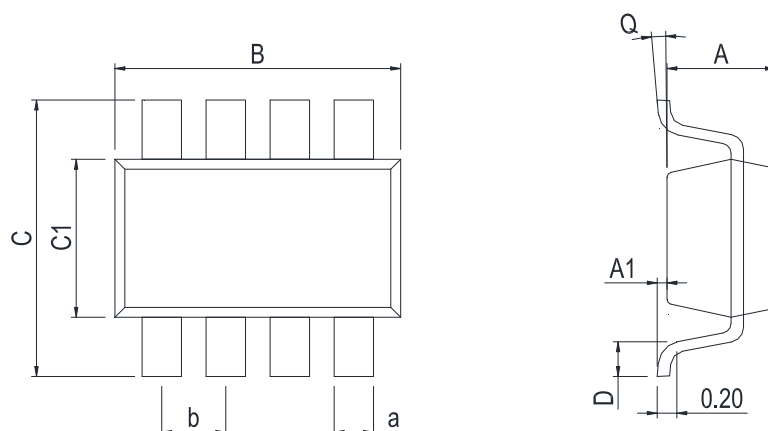
TSSOP-8 (4.4*3.0)



Dimensions In Millimeters(TSSOP-8)									
Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	0.85	0.05	2.90	6.20	4.30	0.40	0°	0.20	0.65 BSC
Max:	0.95	0.20	3.10	6.60	4.50	0.80	8°	0.25	

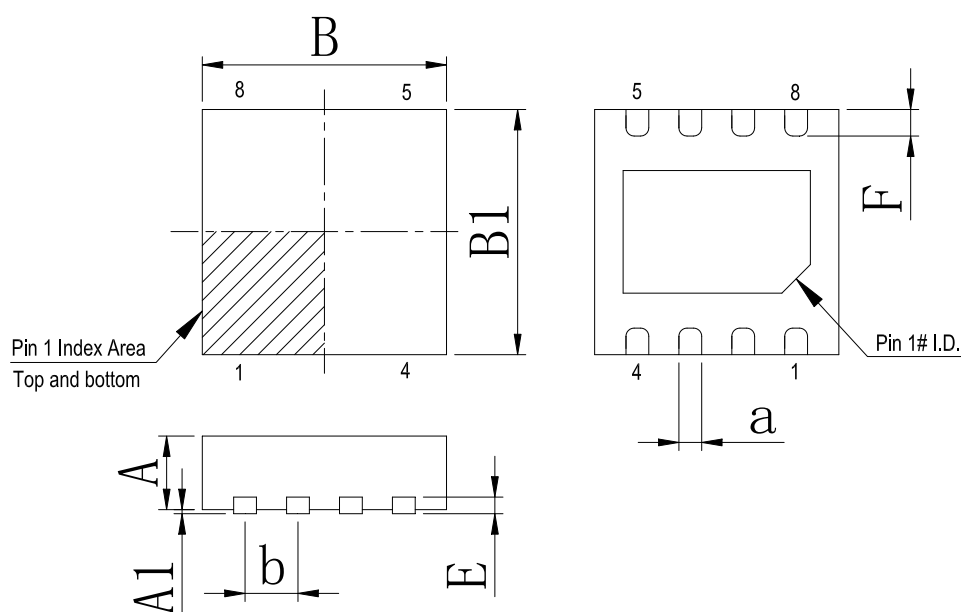
封装外型尺寸

SOT-23-8



Dimensions In Millimeters(SOT-23-8)									
Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	1.00	0.00	2.82	2.65	1.50	0.30	0°	0.30	0.65 BSC
Max:	1.15	0.15	3.02	2.95	1.70	0.60	8°	0.50	

DFN-8 2*2



Dimensions In Millimeters(DFN-8 2*2)								
Symbol:	A	A1	B	B1	E	F	a	b
Min:	0.85	0	1.90	1.90	0.15	0.25	0.18	0.50TYP
Max:	0.95	0.05	2.10	2.10	0.25	0.45	0.30	

修订历史

版本编号	日期	修改内容	页码
V1.0	2018-6	新修订	1-10
V1.1	2023-9	更新封装、更新 DIP-8 尺寸、增加极限参数注释、更新 VIO,IIO 最大值	1、7
V1.2	2024-10	新增 TSSOP-8、SOT-23-8、DFN-8 2*2 型号、更新 SOT-23-8 封装尺寸图、更新引脚焊接温度	1、9、3
V1.3	2025-6	更新 SOP 封装尺寸图增加 PACKAGE 正面带点和无点模具外形	7

重要声明:

华冠半导体保留未经通知更改所提供的产品和服务。客户在订货前应获取最新的相关信息,并核实这些信息是否最新且完整的。华冠半导体对篡改过的文件不承担任何责任或义务。

客户在使用华冠半导体产品进行系统设计和整机制造时有责任遵守安全标准并采取安全措施。您将自行承担以下全部责任: 针对您的应用选择合适的华冠半导体产品; 设计、验证并测试您的应用; 确保您的应用满足相应标准以及任何其他安全、安保或其他要求。以避免潜在风险可能导致人身伤害或财产损失情况的发生。

华冠半导体产品未获得生命支持、军事、航空航天等领域应用之许可,华冠半导体将不承担产品在这些领域应用造成的后果。因使用方超出该产品适用领域使用所产生的一切问题和责任、损失由使用方自行承担,与华冠半导体无关,使用方不得以本协议条款向华冠半导体主张任何赔偿责任。

华冠半导体所生产半导体产品的性能提供技术和可靠性数据(包括数据表)、设计资源(包括参考设计)、应用或其他设计建议、网络工具、安全信息和其他资源,不保证没有瑕疵且不做任何明示或暗示的担保,测试和其他质量控制技术的使用只限于华冠半导体的质量保证范围内。每个器件并非所有参数均需要检测。

华冠半导体的文档资料,授权您仅可将这些资源用于研发本资料所述的产品的应用。您无权使用任何其他华冠半导体知识产权或任何第三方知识产权。严禁对这些资源进行其他复制或展示,您应全额赔偿因在这些资源的使用中对华冠半导体及其代理造成的任何索赔、损害、成本、损失和债务,华冠半导体对此概不负责。