

特性描述

TM1914A是单线三通道LED恒流驱动专用电路，可通过双通道数字接口（DIN、FDIN）互相切换输入，与D0口级联，外部控制器只需单线即可对芯片进行控制。芯片内部集成有MCU单线双通道数字接口、数据锁存器、LED恒流驱动、PWM辉度控制等电路。VDD引脚内部集成5V稳压管，外围器件少。适用于护栏管、点光源等LED装饰类产品。本产品性能优良，质量可靠。

功能特点

- 采用功率CMOS工艺
- OUT输出端口耐压24V
- VDD内置5V稳压管，串接电阻后电压支持6~24V
- 固定恒流输出18mA
- PWM辉度控制电路，256级辉度可调
- 精确的电流输出值
 - （通道与通道）最大误差：±3%
 - （芯片与芯片）最大误差：±5%
- 单线双通道串行级联接口：芯片数据接口可通过命令配置DIN或FDIN脚输入，正常模式下输入接口相互切换，DIN工作模式下由DIN脚输入数据，FDIN工作模式下由FDIN脚输入数据，D0脚转发级联的数据，信号不因某颗芯片异常而影响其他芯片正常工作
- 振荡方式：内置RC振荡并根据数据线上信号进行时钟同步，在接收完本单元的数据后能自动将后续数据再生并通过数据输出端发送至下级，信号不随级联变远而出现失真或衰减
- 内置上电复位电路，上电复位后所有寄存器初始化为零
- 数据传输速率800KHz
- 封装形式：SOP8

内部结构框图

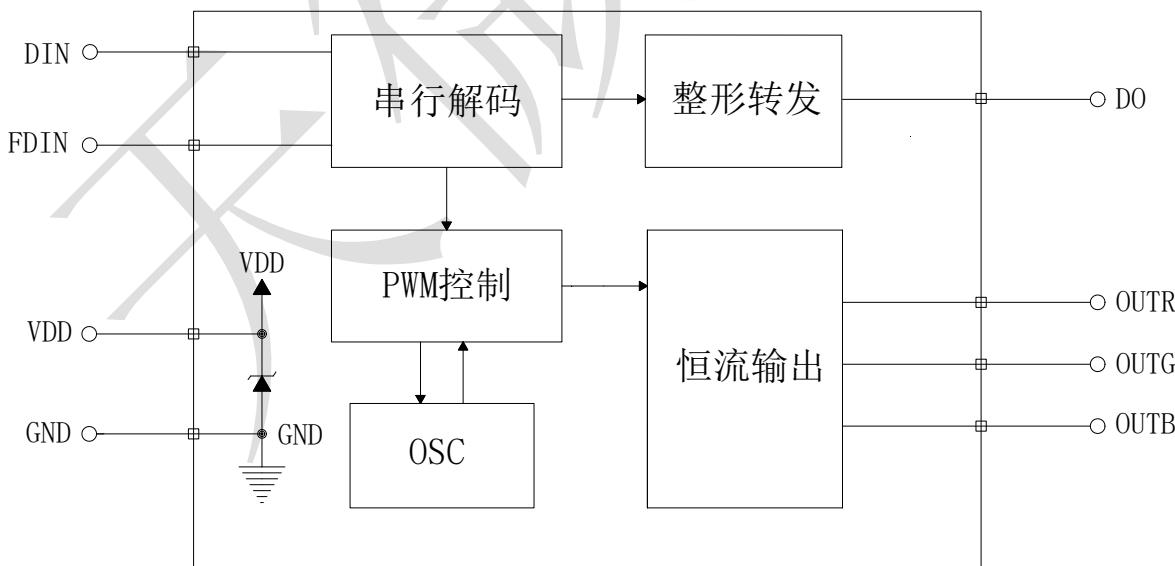


图1

管脚排列

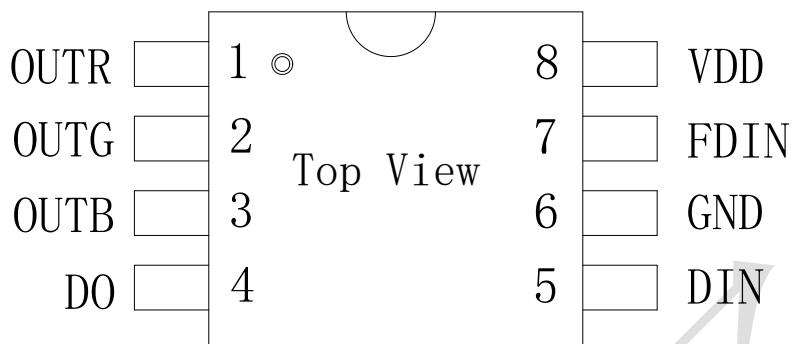


图2

管脚功能

引脚名称	引脚序号	I/O	功能说明
DIN	5	I	数据输入
FDIN	7	I	备用数据输入
DO	4	O	数据输出
OUTR	1	O	N管开漏，恒流输出
OUTG	2	O	N管开漏，恒流输出
OUTB	3	O	N管开漏，恒流输出
VDD	8	--	电源正极
GND	6	--	电源地

输入输出等效电路

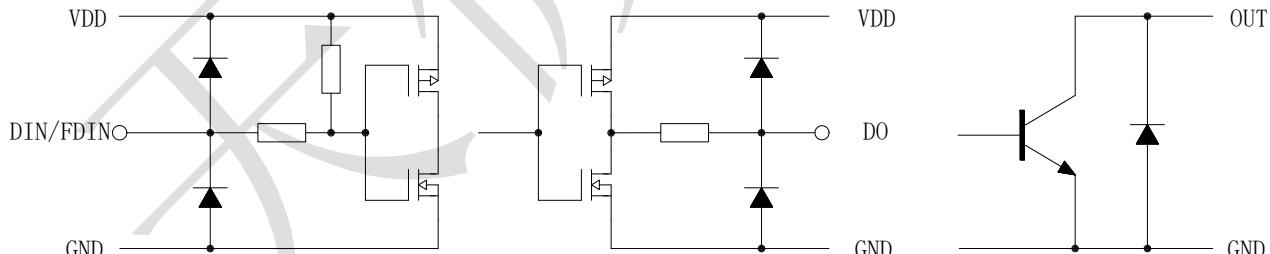


图3

集成电路系静电敏感器件，在干燥季节或者干燥环境使用容易产生大量静电，静电放电可能会损坏集成电路，天微电子建议采取一切适当的集成电路预防处理措施，不正当的操作和焊接，可能会造成ESD损坏或者性能下降，芯片无法正常工作。



极限参数

参数名称	参数符号	极限值	单位
逻辑电源电压	VDD	-0.4~+7.0	V
DIN、FDIN 端口电压	Vin	-0.4~VDD+0.7	V
OUT 端口电压	Vout	-0.4~+32.0	V
工作温度范围	Topr	-40~+85	°C
储存温度范围	Tstg	-50~+150	°C
静电 ESD	人体模式 (HBM)	3000	V
	机器模式 (MM)	300	V

(1) 以上表中这些等级，芯片在长时间使用条件下，可能造成器件永久性伤害，降低器件的可靠性。我们不建议在其它任何条件下，芯片超过这些极限参数工作；

(2) 所有电压值均相对于系统地测试。

推荐工作条件

在-40~+85°C下测试，除非另有说明			TM1914A			单位
参数名称	参数符号	测试条件	最小值	典型值	最大值	
电源电压	VDD		4.5	5.0	6.5	V
DIN、FDIN 端口电压	Vin	VDD=5V, DIN、FDIN 串接 1KΩ 电阻			VDD+0.4	V
DO 端口电压	Vdo	VDD=5V, DO 串接 1KΩ 电阻			VDD+0.4	V
OUT 端口电压	Vout	OUT=OFF			24.0	V

电气特性

在 VDD=4.5~5.5V 及工作温度-40~+85°C下测试， 除非另有说明			TM1914A			单位
参数名称	参数符号	测试条件	最小值	典型值	最大值	
高电平输出电压	Voh	Ioh=3mA	VDD-0.5			V
低电平输出电压	Vol	Iol=10mA			0.4	V
高电平输入电压	Vih	VDD=5.0V	0.7VDD		VDD	V
低电平输入电压	Vil	VDD=5.0V	0		0.3VDD	V
高电平输出电流	Ioh	VDD=5.0V, Vdo=4.9V		1		mA
低电平输出电流	Iol	VDD=5.0V, Vdo=0.4V		10		mA
静态电流	IDD	VDD=4.5V, GND=0V, 其他 端口悬空	1	1.65	2.3	mA
OUT 输出恒定电流	Iout	OUTR, OUTG, OUTB=ON, Vout=3.0V	17.1	18	18.9	mA
OUT 输出漏电流	Iolkg	OUTR, OUTG, OUTB=OFF, Vout=24.0V			0.5	μA
通道间恒流误差	ΔIolc0	OUTR, OUTG, OUTB=ON, Vout=3.0V			±3	%
芯片间恒流误差	ΔIolc1	OUTR, OUTG, OUTB=ON, Vout=3.0V			±5	%
消耗功率	Pd	Ta=25°C			250	mW

开关特性

在VDD=4.5~5.5V及工作温度-40~+85°C下测试，典型值 VDD=5.0V, TA=+25°C, 除非另有说明			TM1914A			单位
参数名称	参数符号	测试条件	最小值	典型值	最大值	
数据速率	Fin			800		KHz
OUT PWM 输出频率	Fout	OUTR, OUTG, OUTB		666		Hz
传输延迟时间	Tplz	DIN → DO FDIN → DO		155		ns
输入电容	Ci				15	pF

时序特性

参数名称	符号	测试条件	最小值	典型值	最大值	单位
输入0码, 低电平时间	T01	VDD=5.0V GND=0V	310	360	410	ns
输入1码, 低电平时间	T11		650	720	1000	ns
输出0码, 低电平时间	T01'			350		ns
输出1码, 低电平时间	T11'			700		ns
0码或1码周期	T0/T1			1.25		μs
Reset码, 高电平时间	Treset		200			μs

(1) 0 码或 1 码周期在 1.25μs (频率 800KHz) 至 2.5μs (频率 400KHz) 范围内, 芯片均可正常工作, 但是 0 码和 1 码低电平时间必须符合上表中相应数值范围;

(2) 不需复位时, 字节之间的高电平时间不要超过 50μs, 否则芯片可能复位, 复位后又重新接收数据, 无法实现数据正确传送。

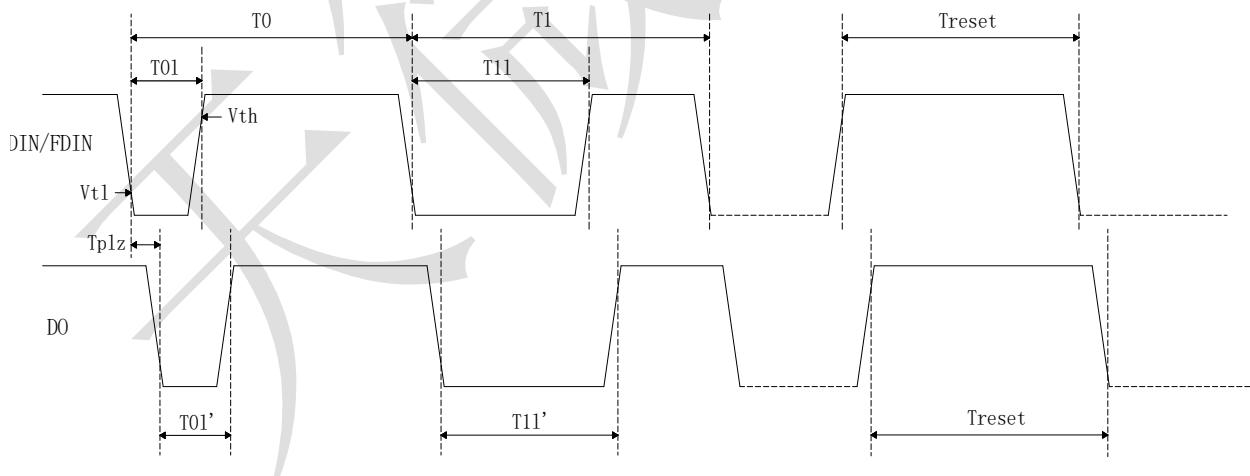


图4

功能说明

1、模式设置

本芯片为单线双通道通讯，采用归一码的方式发送信号。芯片接收显示数据前需要配置正确的工作模式，选择接收显示数据的方式。模式设置命令共48bit，其中前24bit为命令码，后24bit为检验反码，芯片复位开始接收数据，模式设置命令共有如下3种：

(1) 0xFFFFFFF_000000命令：

芯片配置为正常工作模式。在此模式下，首次默认DIN接收显示数据，芯片检测到该端口有信号输入则一直保持该端口接收，如果超过300ms未接收到数据，则切换到FDIN接收显示数据，芯片检测到该端口有信号输入则一直保持该端口接收，如果超过300ms未接收到数据，则再次切换到DIN接收显示数据。DIN和FDIN依此循环切换，接收显示数据。

(2) 0xFFFFFA_000005命令：

芯片配置为DIN工作模式。在此模式下，芯片只接收DIN端输入的显示数据，FDIN端数据无效。

(3) 0xFFFFF5_00000A命令：

芯片配置为FDIN工作模式。在此模式下，芯片只接收FDIN端输入的显示数据，DIN端数据无效。

2、显示数据

芯片上电复位并接收模式设置命令后，开始接收显示数据，接收完24bit后，D0端口开始转发DIN或FDIN端继续发来的数据，为下颗级联芯片提供显示数据。在转发数据之前，D0端口一直为高电平。如果DIN或FDIN端输入Reset复位信号，芯片OUT端口将根据接收到的24bit显示数据输出相应占空比的PWM波形，且芯片重新等待接收新的数据，在接收完开始的24bit数据后，通过D0端口转发数据，芯片在没有接收到Reset信号前，OUTR、OUTG、OUTB原输出保持不变。

芯片采用自动整形转发技术，信号不会失真衰减。对于所有级联在一起的芯片，数据传输的周期是一致的。

3、一帧完整数据结构

C1	C2	D1	D2	D3	D4	...	Dn	Reset	C1	C2	D1	D2	D3	D4	...	Dn	Reset
----	----	----	----	----	----	-----	----	-------	----	----	----	----	----	----	-----	----	-------

C1、C2为模式设置命令，各包含24bit数据位，每个芯片都会接收并转发C1、C2，其中0xFFFFFFF_000000为正常工作模式命令，0xFFFFFA_000005为DIN工作模式命令，0xFFFFF5_00000A为FDIN工作模式命令。

D1、D2、D3、D4、.....、Dn数据格式相同，D1表示级联第1颗芯片的显示数据包，Dn表示级联第n颗芯片的显示数据包，每个显示数据包包含24bit数据位。Reset表示复位信号，高电平有效。

4、Dn的数据格式

R7	R6	R5	R4	R3	R2	R1	R0	G7	G6	G5	G4	G3	G2	G1	G0	B7	B6	B5	B4	B3	B2	B1	B0
----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----

每个显示数据包包含8×3bit数据位，高位先发。

R[7:0]：用于设置OUTR输出的PWM占空比。全0码为关断，全1码为占空比最大，256级可调。

G[7:0]：用于设置OUTG输出的PWM占空比。全0码为关断，全1码为占空比最大，256级可调。

B[7:0]：用于设置OUTB输出的PWM占空比。全0码为关断，全1码为占空比最大，256级可调。

5、数据接收和转发

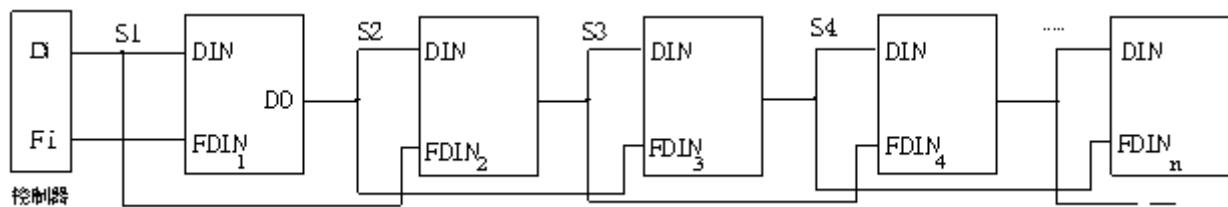


图5

注：如果控制器只有一个信号端口，把第一个点的FDIN悬空，DIN连接到控制器，其他点按上图连接。

其中S1为控制器Di端口发送的数据，S2、S3、S4为级联TM1914A转发的数据。

控制器Di和Fi端口数据结构：C1C2D1D2D3D4.....Dn；

控制器Fi端口数据结构：C1C2DxD1D2D3.....Dn；

其中，Dx为任意24bit数据位。

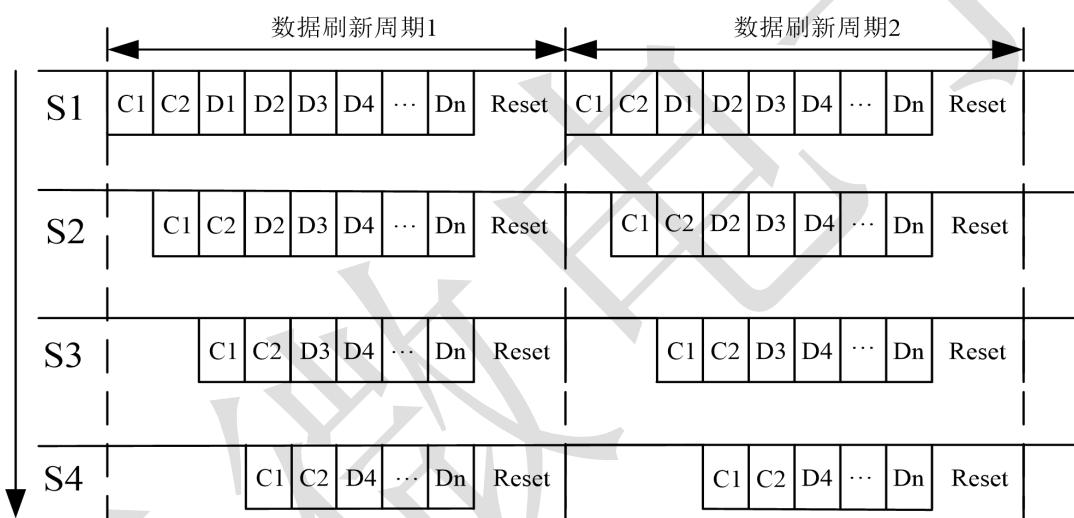


图6

芯片级联和数据传输并转发过程如下：控制器发送数据S1，芯片1接收C1和C2进行校验，如果命令正确，则转发C1和C2，同时吸收D1，如果此时没有Reset复位信号，芯片1将一直转发控制器继续发来的数据；芯片2也接收C1和C2进行校验，如果命令正确，则转发C1和C2，同时吸收D2，如果此时没有Reset复位信号，芯片2将一直转发芯片1继续发来的数据。依此类推，直到控制器发送Reset复位信号，所有芯片将会复位并把各自接收到的24bit显示数据解码后控制OUT端口输出，完成一个数据刷新周期，芯片又回到接收准备状态。Reset高电平有效，保持高电平时间大于200μs，芯片复位。

应用信息

1、典型应用电路

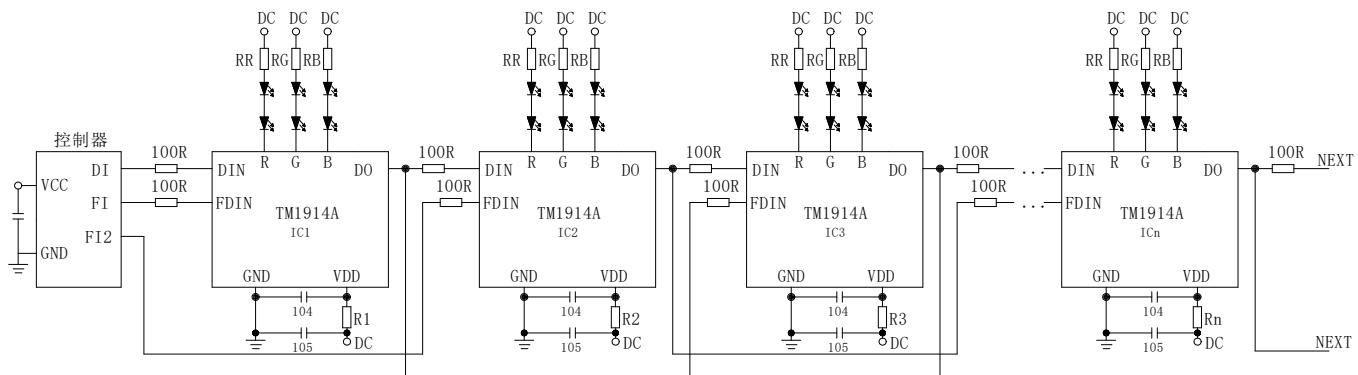


图7

注：如果控制器只有一个信号端口，把第一个点的FDIN悬空，DIN连接到控制器，其他点按上图连接。

为防止产品在测试时带电插拔产生的瞬间高压导致芯片信号输入输出引脚损坏，应该在信号输入及输出脚串接 100Ω 保护电阻。此外，图中各芯片的 104 退耦电容不可缺少，且走线到芯片的 VDD 和 GND 脚应尽量短，以达到最佳的退耦效果，稳定芯片工作。

2、电源配置

TM1914A 可以配置为 DC6~24V 电压供电，但根据输入电压不同，应配置不同的电源电阻，电阻计算方法：VDD 端口电流按 $10mA$ 计算， VDD 串接电阻 $R = (DC - 5.5V) \div 10mA$ (DC 为电源电压)。

配置电阻典型值列表如下：

电源电压 (DC)	建议电源接口与 VDD 间串接电阻值
5V	无需接电阻
6V	50Ω
9V	350Ω
12V	650Ω
24V	$1.8K\Omega$

3、不同工作模式的作用

产品在正常使用过程中，应将芯片设置为正常工作模式，通过 DIN、FDIN 切换数据输入和 DO 通道数据输出，可有效防止因某颗芯片的数据端口甚至整颗芯片损坏断开后造成的数据无法正常传输。

产品在生产老化及安装过程中，可将芯片分别设置为 DIN 工作模式和 FDIN 工作模式，通过此方法对芯片和线路连接性进行测试，及时发现芯片损坏或线路连接不良等隐患。

4、如何计算数据刷新速率

数据刷新时间是根据一个系统中级联了多少像素点来计算的，一组 RGB 通常为一个像素（或一段），一颗 TM1914A 芯片可以控制一组 RGB。

按照正常模式计算：

1bit 数据周期为 $1.25\mu s$ (频率 $800KHz$)，一个像素数据包括 R (8bit)、G (8bit)、B (8bit) 共 24bit，传输时间为 $1.25\mu s \times 24 = 30\mu s$ 。如果一个系统中共有 1000 个像素点，一次刷新全部显示的时间为 $30\mu s \times 1000 = 30ms$ (忽略 C1、C2 和 Reset 信号时间)，即一秒钟刷新率为： $1 \div 30ms \approx 33Hz$ 。

以下是级联点数对应最高数据刷新率表格：

像素点数	正常模式	
	最快一次数据刷新时间 (ms)	最高数据刷新率 (Hz)
1~400	12	83
1~800	24	41
1~1000	30	33

5、如何使TM1914A工作在最佳恒流状态

TM1914A的SET脚接GND为恒流驱动，根据恒流曲线可知，当OUT端口电压达到0.8V就会进入恒流状态。但并非电压越高越好，电压越高，芯片的功耗就越大，发热也越严重，降低整个系统的可靠性。建议OUT端口开通时电压在1.2~3V之间较为合适，可以通过串接电阻的方式来降低OUT端口过高的电压。以下是选用电阻阻值的计算方式：

系统驱动电压：DC

单个LED导通压降：Vled

串联LED个数：n

恒流值：Iout

恒流电压：1.5V

电阻：R

$$R = (DC - 1.5V - V_{led} \times n) \div I_{out}$$

例：系统供电：DC24V，如单个LED导通压降：2V，串联LED个数：6，恒流值：18mA，根据上述公式计算可得： $R = (24V - 1.5V - 2V \times 6) \div 18 \text{ mA} \approx 583 \Omega$ ，只需在OUT端口串联 583Ω 左右的电阻即可。此外，如需要考虑灯条长距离级联，供电最远端会有压降，可把恒流电压 1.5V 提高到 3V，此时 $R = (24V - 3V - 6 \times 2V) \div 18 \text{ mA} = 500 \Omega$ 。

6、如何使用TM1914A扩流

TM1914A每个OUT端口恒定输出18mA电流，如果用户需要扩大驱动电流，可将RGB三个OUT端口短接后使用，每短接一个OUT端口，最大恒流值将增加18mA，将三个OUT端口全部短接后最大恒流值可达54mA。此方法需软件同时配合控制，分别写三组寄存器值，即可实现精确的电流控制和较大的驱动电流。

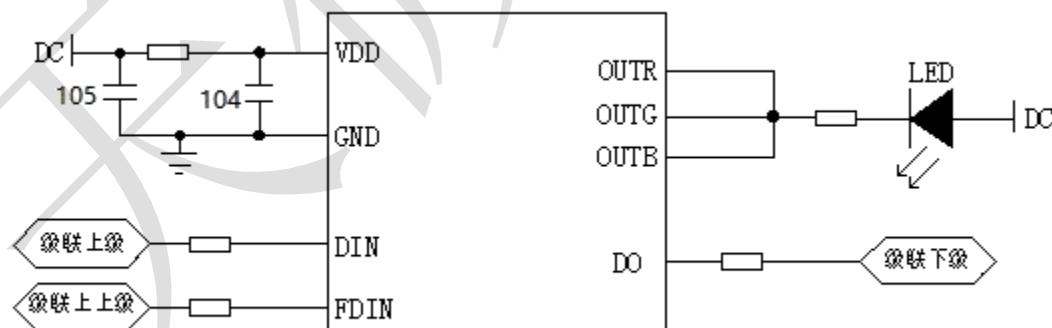


图8

恒流曲线

将TM1914A应用到LED产品设计上时，通道间甚至芯片间的电流差异极小，当负载端电压发生变化时，其输出电流的稳定性不受影响，恒流曲线如下图所示：

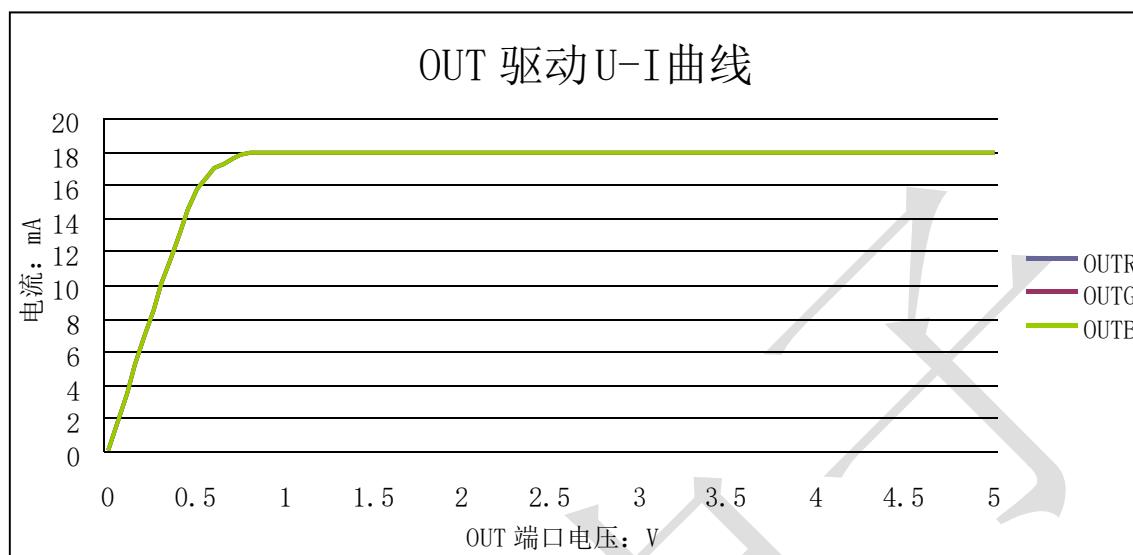
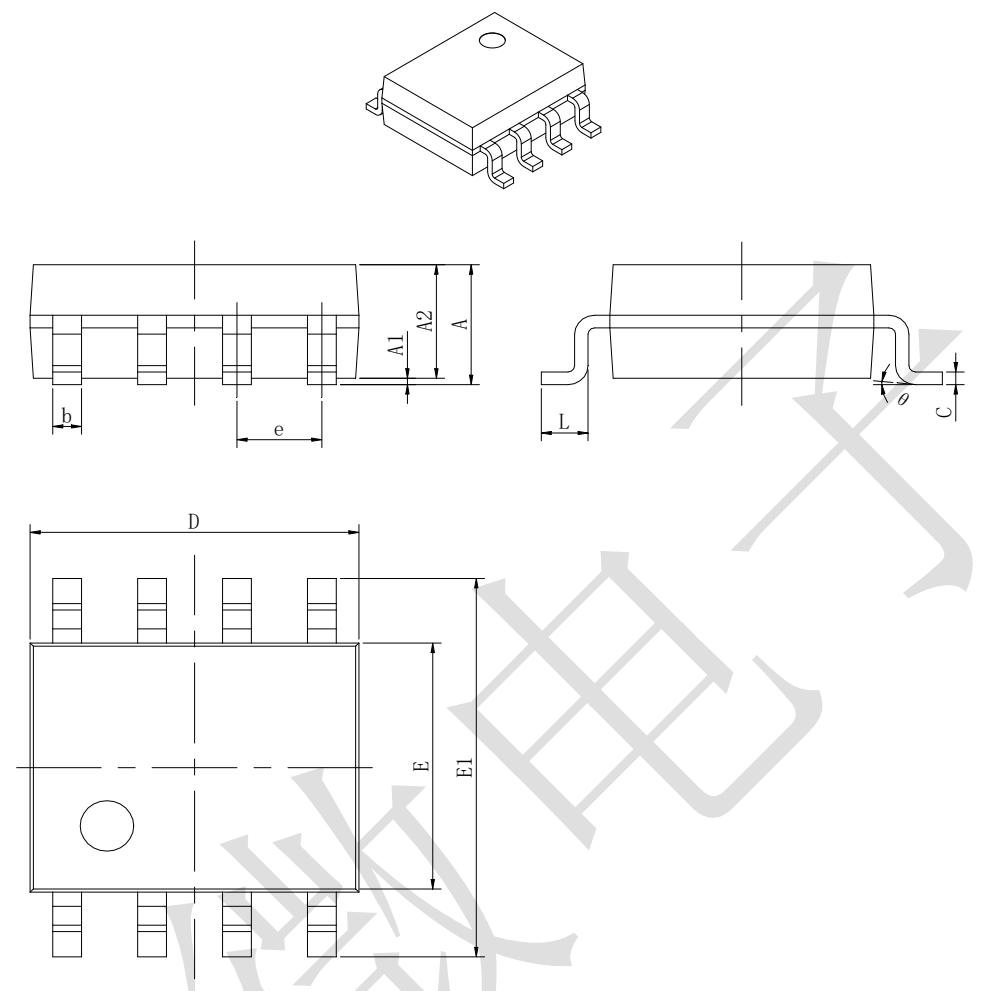


图9

封装示意图 (SOP8)



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	1.350	1.750	0.053	0.069
A1	0.100	0.250	0.004	0.010
A2	1.350	1.550	0.053	0.061
b	0.330	0.510	0.013	0.020
c	0.170	0.250	0.006	0.010
D	4.700	5.100	0.185	0.200
E	3.800	4.000	0.150	0.157
E1	5.800	6.200	0.228	0.244
e	1.270 (BSC)		0.050 (BSC)	
L	0.400	1.270	0.016	0.050
θ	0°	8°	0°	8°

All specs and applications shown above subject to change without prior notice.
(以上电路及规格仅供参考，如本公司进行修正，恕不另行通知)