

三位半带 LED 显示驱动的 A/D 转换器

GC7140C

anyh

2013/9/4

三位半 A/D 转换集成电路 GC7140C，是 GC7107 的升级换代产品。除了兼容 GC7107 的全部功能外，芯片内部集成了精密带隙基准源和负电源产生电路，具有单电源供电、输入阻抗高、低温漂、外围元件少等优点。单片电路就可实现整个数字表头的功能。可组装成各种数字仪表或数控系统，广泛用于电压、电流、温度、湿度、酸度、光度、压力、位移等信号的测量。

目录

概述.....	2
1. 特点.....	2
2. 管脚说明.....	3
3. 管脚图.....	4
3.1 LQFP44 引脚管脚图.....	4
3.2 LQFP48 引脚管脚图.....	4
4. 电参数.....	5
5. 极限参数.....	6
6. 功能框图.....	6
7. 典型应用电路图.....	7
8. 压点位置.....	8
9. 压点坐标.....	9
10. 封装尺寸.....	10
10.1 LQFP44 引脚封装图.....	10
10.2 LQFP48 引脚封装图.....	10
11. 订货信息.....	11
12. 备注.....	12
13. 文档修改记录.....	13
14. 文档信息.....	13

三位半带 LED 显示驱动的 A/D 转换器

概述

三位半 A/D 转换集成电路 GC7140C，是 GC7107 的升级换代产品。除了兼容 GC7107 的全部功能外，芯片内部集成了精密带隙基准源和负电源产生电路，具有单电源供电、输入阻抗高、低温漂、外围元件少等优点。单片电路就可实现整个数字表头的功能。可组装成各种数字仪表或数控系统，广泛用于电压、电流、温度、湿度、酸度、光度、压力、位移等信号的测量。

GC7140C 采用恒流输出形式，适用于驱动标准的 0.56 英寸 LED。

1. 特点

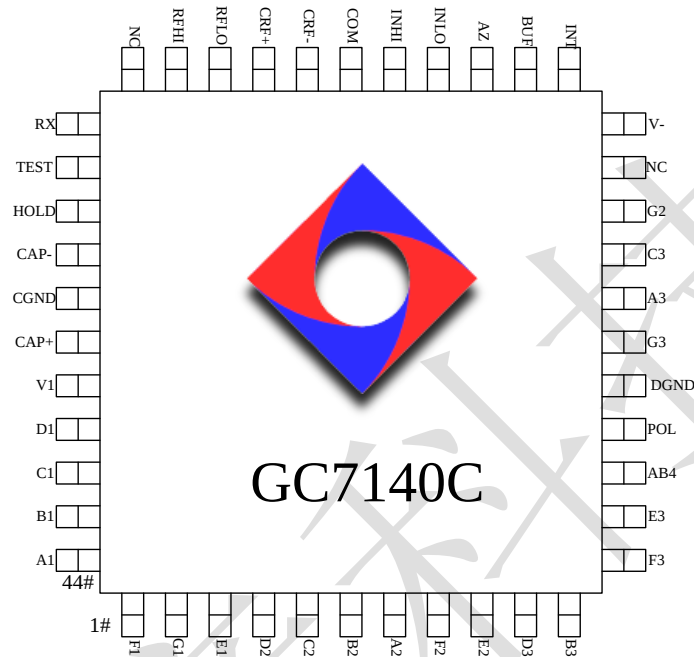
- ◆ 单电源供电，工作电压 5V。
- ◆ 片内时钟电路，可外接 1 个电阻，用于时钟频率微调。
- ◆ 内置精密带隙基准源，温度漂移低。
- ◆ 输入阻抗高。
- ◆ 内部噪声低，显示稳定。
- ◆ 内部自动调零，零输入时，读数为零。
- ◆ 自动极性识别，在零附近也能正确反映极性。
- ◆ 输出三位半的七段译码信号，直接驱动 LED 显示。
- ◆ 具有显示保持功能。
- ◆ 典型的封装形式为 LQFP44 塑封或 LQFP48L 封装。

2. 管脚说明

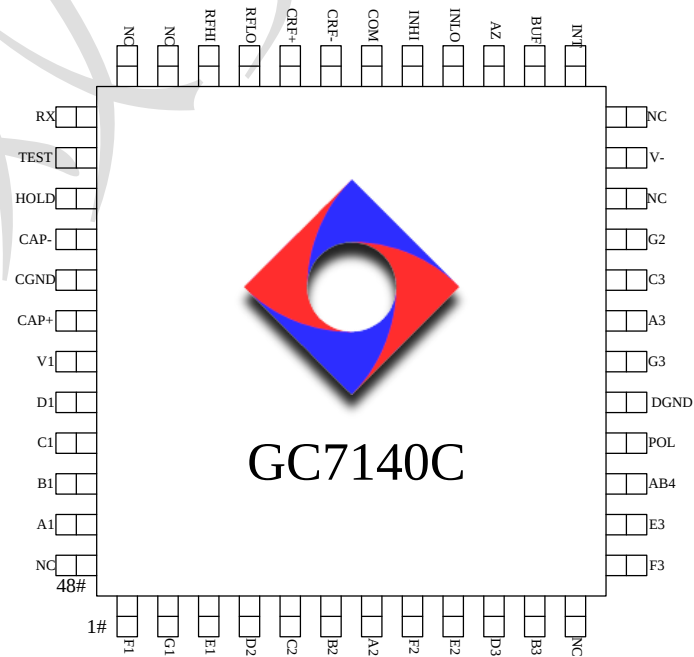
- ◆ VDD 和 GND: 分别是电源的正极和地。
- ◆ A1~G1、A2~G2、A3~G3: 分别是个位、十位、百位的 LED 段驱动信号。
- ◆ AB4: 千位驱动信号, 接千位 LED 显示的 B、C 两段, 当测量数值大于 1999 时, 千位显示“1”, 表示超量程。
- ◆ POL: 负极性显示驱动信号。
- ◆ CAP+ 和 CAP-: 接 $1\mu\text{F}$ 电容。
- ◆ COM: 带隙基准电压输出端, 相对于 V_+ 为 $-2.5\text{V} \pm 0.1\text{V}$ 。
- ◆ TEST: LED 测试端。
- ◆ $V_{\text{REF}+}$ 和 $V_{\text{REF}-}$: 基准电压输入的正端和负端, 即“基准正”和“基准负”。
- ◆ $C_{\text{REF}+}$ 和 $C_{\text{REF}-}$: 接基准电容。
- ◆ $V_{\text{IN}+}$ 和 $V_{\text{IN}-}$: 模拟信号输入, 分别接输入信号的正端和负端。
- ◆ AZ: 积分器和比较器的反向输入, 接自动调零电容 C_{AZ} 。
- ◆ BUF: 缓冲放大器的输出端, 接积分电阻 R_{INT} 。
- ◆ INT: 积分器输出端, 接积分电容 C_{INT} 。
- ◆ HOLD: 显示保持控制端。
- ◆ Rx: 接时钟频率微调电阻。
- ◆ V-: 负电压输出端, 输出电压 -5V , 最大输出电流约 2.5mA 。
- ◆ DGND: 数字地, 在使用中该管脚必须和 GND 相联接。

3. 管脚图

3.1 LQFP44 引脚管脚图



3.2 LQFP48 引脚管脚图



4. 电参数

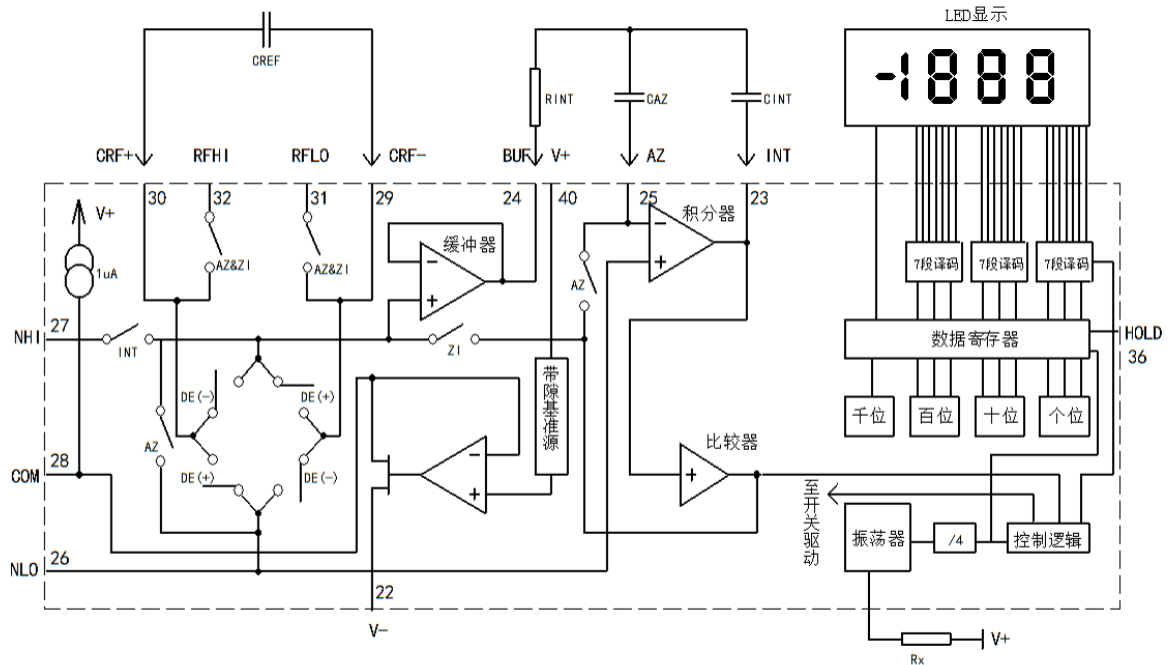
特性	条件	最小	典型	最大	单位
输入为零时读数	$V_{IN}=0.0V$, 满量程=200mV	-000.0	± 000.0	+000.0	读数
比率值读数	$V_{IN}=V_{REF}$, $V_{REF}=100mV$	999	1000	1001	读数
翻转误差（当输入分别为两个极性相反、数值相等且接近满量程的电压时读数值的差异）	$-V_{IN}=+V_{IN}=200mV$	-1	± 0.2	1	字
线性度（最直线间最大偏差）	满量程=200mV 或 2.000V	-1	± 0.2	1	字
共模抑制比	$V_{CM}=\pm 1V$, $V_{IN}=0V$ 满量程=200mV		50		$\mu V/V$
噪声	$V_{IN}=0V$, 满量程=200mV		15		μV
输入漏电流	$V_{IN}=0V$		1	10	PA
输入为零时读数漂移	$V_{IN}=0V$		0.2	1	$\mu V/^{\circ}C$
工作电流	$V_{IN}=0V$, LED 驱动端开路		200	500	μA
模拟公共端电压	公共端与电源之 间接 25K Ω 电阻	2.40	2.50	2.60	V
模拟公共端温度系数	公共端与电源之 间接 25K Ω 电阻		± 20	± 80	ppm/ $^{\circ}C$

5. 极限参数

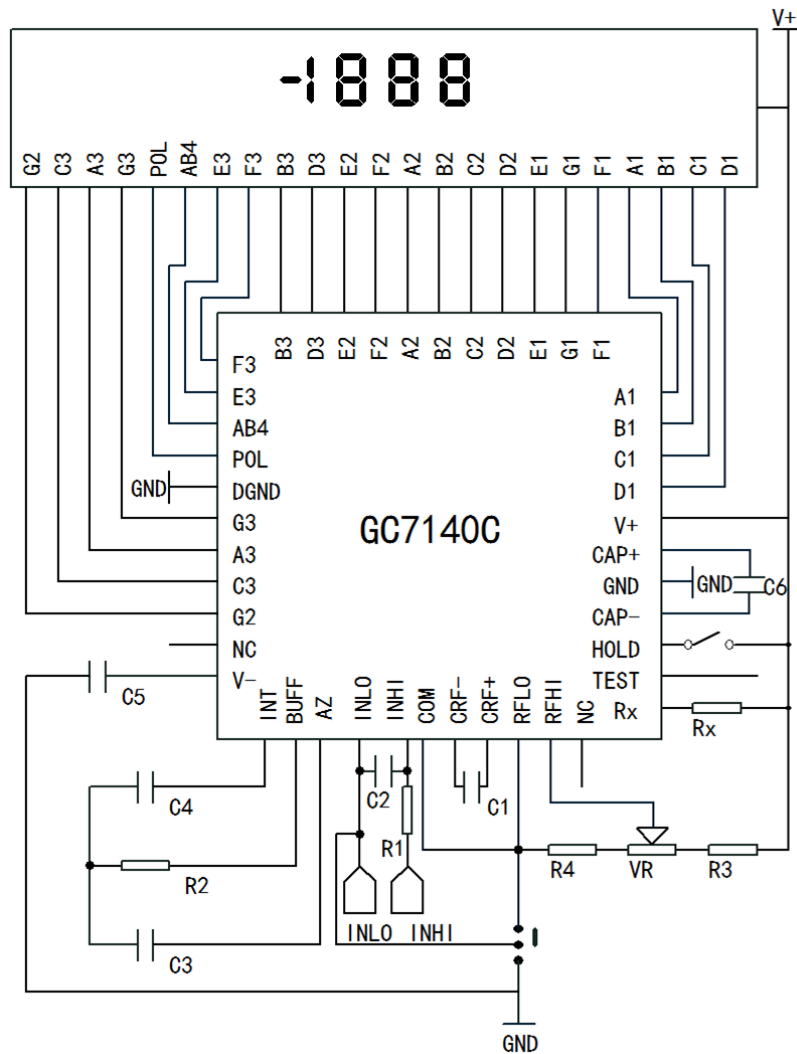
(除非特别说明, $T_{amb}=25^{\circ}\text{C}$)

参数	符号	参数范围	单位
电源电压	$V^{+}\sim GND$	6	V
模拟输入电压 (任一输入)		$V^{+} \sim V^{-}$	
参考源输入 (任一输入)		$V^{+} \sim V^{-}$	
时钟输入		$GND \sim V^{+}$	
工作温度	T_{opr}	$0 \sim +70$	$^{\circ}\text{C}$
贮存温度	T_{stg}	$-65 \sim 150$	$^{\circ}\text{C}$
最大结温		150	$^{\circ}\text{C}$
封装功耗 ($T_A \leq 70^{\circ}$)	LQFP44	750	mW
	LQFP48	650	mW

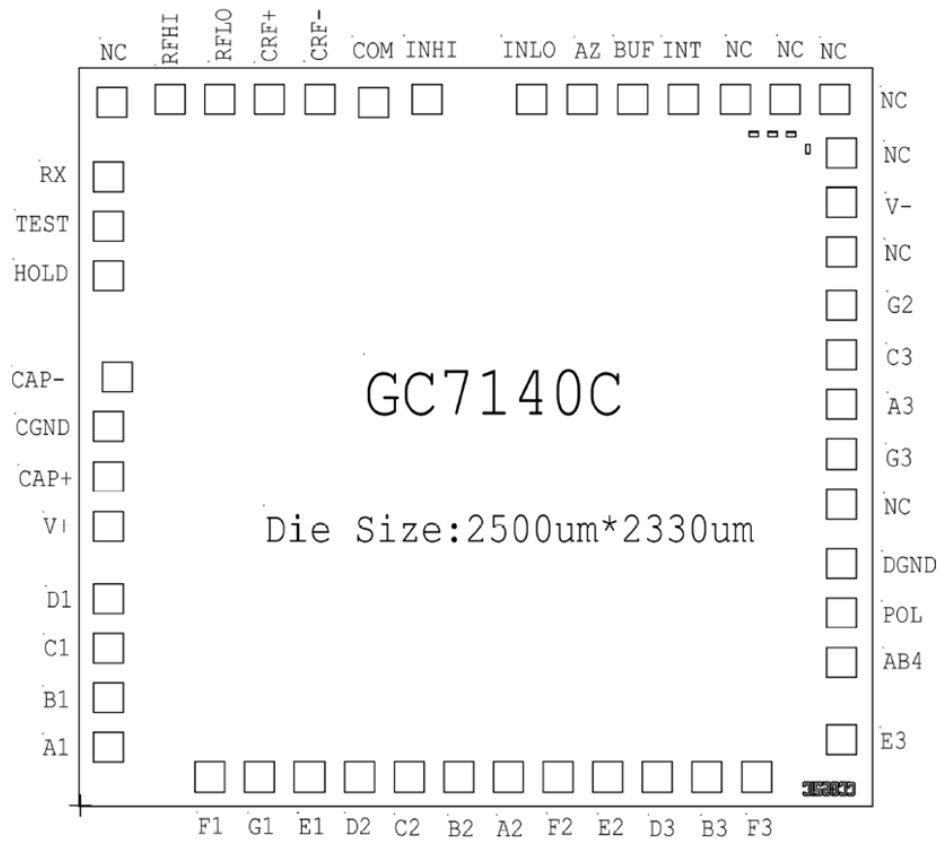
6. 功能框图



7. 典型应用电路图



8. 压点位置



9. 压点坐标

(PAD NO: 44 pads, Die Size: 2.40 X 2.23mm)

序号	名称	坐标(μm)		序号	名称	坐标(μm)	
		X	Y			X	Y
1	F1	2000.0	2140.0	23	INT	565.0	95.0
2	G1	1840.0	2140.0	24	BUF	720.0	95.0
3	E1	1690.0	2140.0	25	AZ	870.0	95.0
4	D2	1540.0	2140.0	26	INLO	1025.0	95.0
5	C2	1390.0	2140.0	27	INH1	1340.0	95.0
6	B2	1240.0	2140.0	28	COM	1500.0	105.0
7	A2	1090.0	2140.0	29	CRF-	1660.0	95.0
8	F2	940.0	2140.0	30	CRF+	1815.0	95.0
9	E2	790.0	2140.0	31	RFLO	1965.0	95.0
10	D3	640.0	2140.0	32	RFHI	2115.0	95.0
11	B3	490.0	2140.0	33	NC	2295.0	95.0
12	F3	39.0	2140.0	34	RX	2305.0	325.0
13	E3	90.0	2030.0	35	TEST	2305.0	475.0
14	AB4	90.0	1795.0	36	HOLD	2305.0	625.0
15	POL	90.0	1645.0	37	CAP-	2275.0	930.0
16	DGND	90.0	1495.0	38	GND	2305.0	1080.0
17	G3	90.0	1315.0	39	CAP+	2305.0	1230.0
18	A3	90.0	1165.0	40	V+	2305.0	1380.0
19	C3	90.0	1015.0	41	D1	2305.0	1600.0
20	G2	90.0	865.0	42	C1	2305.0	1750.0
21	NC	90.0	715.0	43	B1	2305.0	1900.0
22	V-	90.0	550.0	44	A1	2305.0	2050.0

10.1 LQFP44 引脚封装图

Technical drawing of a square microchip. The overall dimensions are 12.000 ± 0.100 mm on both sides. The central square area is 10.00 mm on both sides. The chip has pins on all four sides. The top and bottom edges have pins spaced at 0.800 mm. The left and right edges have pins spaced at 0.300 ± 0.030 mm. A dimension of 0.690×45 is indicated on the left side, likely referring to the pin pitch or a specific pin configuration. A small black circle is located at the bottom-left corner of the central square area.

Technical drawing of a square component with dimensions and labels. The component is square with a side length of 9.00. The top edge is labeled #25, the left edge #37, the bottom edge #13, and the right edge #48. A central circular feature is shown with a diameter of 0.5. The distance from the center to the bottom edge is 7.00. The distance from the center to the right edge is 0.2. The distance from the center to the left edge is 0.5.

11. 订货信息

产品型号	供货方式
GC7140CF	LQFP44 引脚封装，每盘 160 只，每箱 10 盘。

12. 备注

◆ 不同量程下的元件参数取值见下表（仅供参考）

元件 \ 量程范围	200mV	2V
R1	1M Ω	1M Ω
R2	100k Ω	470K Ω
R3	25K Ω	15K Ω
R4	910 Ω	9.1k Ω
C1	0.1 μ F	0.1 μ F
C2	0.01 μ F	0.01 μ F
C3	0.22 μ F	0.22 μ F
C4	0.22 μ F	0.47 μ F
C5	1 μ F	1 μ F
C6	1 μ F	1 μ F
VR	200 Ω	2K Ω

- ◆ GC7140C 的 LED 驱动端具有恒流输出特性。
- ◆ 用户可通过选择跳线 J 的位置来确定 INLO 是与 GND 还是与 COM 相连接，即信号是以 GND 还是以 COM 为公共端。在一般情况下，被测信号都能在 INLO 与 GND 短接的情况下（以 GND 为公共端）进行测量。如果被测信号与表头电源无关联，也可通过改变开关的位置在 IN-与 COM 相连情况下（以 COM 为测量公共端）使用。在选择 COM 端为信号公共端的条件下，V+与 COM 之间的电压值就是带隙基准源的精密稳压值，因此可以得到稳定性更好一些的测量结果。
- ◆ 在 RX 端(34 脚)接 V+的情况下，片内时钟频率大约为 50~60kHz。如果用户需要调节时钟频率可接入一个适当阻值的 Rx（大约在 100k Ω ~ 500 k Ω 之间），用于调低时钟频率到用户所希望的数值。

13. 文档修改记录

版本	更改内容（每行一项）	更改日期&更改者（简写）
V10	添加订货信息	20130904 by rainbow
	规范文本格式	
	添加 LQFP48 引脚管脚图以及封装图; 极限参数项添加封装功耗项。	20140121 by rainbow

14. 文档信息

创建日期: 2013-9-4