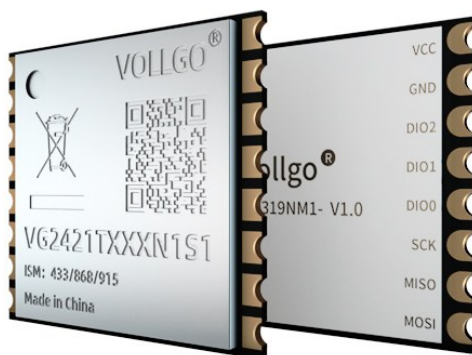


VG2421TxxxN1S1 无线模块

硬件规格书

Version: V1.2



深圳市沃进科技有限公司

Shenzhen Vollgo Technology Co., Ltd.

(版权所有，翻版必究)

目录

一、概述.....	1
二、技术参数.....	2
三、引脚位置图.....	3
四、引脚说明.....	4
五、硬件设计指导与注意事项.....	5
5.1、硬件连接示意图.....	5
5.2、电源设计与相关注意事项.....	5
5.3、天线设计与指导.....	6
六、回流焊曲线图.....	8
七、静电损坏警示.....	8
八、封装信息.....	9
机械尺寸(unit:mm).....	9
九、版本更新说明.....	10
十、采购选型表.....	10
十一、声明.....	10
十二、联系我们.....	11

一、概述

VG2421TxxxN1S1 系列无线模块，基于德州仪器 的 CC1310 的 4*4 封装高性能无线收发芯片设计，是一款体积小、低功耗、远距离的双向无线收发模块，模块内部已集成了 24MHz 高速晶体和 32.768kHz 低速晶体。

该 CC1310 设备是一个成本效益高，超低功耗，sub-GHz 射频器件，是基于 TI 的 SimpleLink 的微控制器（MCU）平台开发。这是一个通用的、易于使用的开发环境，其中包含一个单核心软件开发工具包（SDK）和一个丰富的工具集。其低功耗特性，使得 CC1310 在纽扣电池应用场景中使用小体积纽扣电池即可实现远距离通讯功能。

CC1310 是 CC13xx 和 CC26xx 系列中的一种设备，具有低成本超低功耗无线 MCU，能够处理 sub-GHz 的射频通讯事务。CC1310 内部结合了一个灵活、低功耗的射频收发器和一个强大的 48 MHz Arm®Cortex®-M3 微控制器。专用射频控制器（Cortex®-M0）处理存储在 ROM 或 RAM 中的射频协议命令，从而确保其超低功耗特性和灵活性。CC1310 是一个高集成度，真 SOC 片上解决方案芯片，其包括一个完整的射频系统和片上 DC-DC 转换器。

模块集成了所有射频相关功能和器件，用户不需要对射频电路设计深入了解，就可以使用本模块轻易地开发出性能稳定、可靠性高的无线方案与无线物联网设备。

产品主要特点:

- 微控制器
 - 强大的 ARMCortex 内核
 - M3 处理器
 - EEMBC CoreMark
- 时钟速率最高可达 48MHz
- 32KB、64KB 和 128KB 系统内可编程闪存
- 8KB 缓存静态随机存取存储器 (SRAM)
 - (或用作通用 RAM)
 - 20KB 超低泄漏 SRAM
 - 2 引脚 cJTAG 和 JTAG 调试
 - 支持无线 (OTA) 升级
- 超低功耗传感器控制器
 - 可独立于系统其余部分自主运行
 - 16 位架构
 - 2KB 超低泄漏代码和数据 SRAM
- 有效的代码尺寸架构, 在 ROM 中放置
TI-RTOS、驱动程序、引导加载程序的部件
- 外设
 - 所有数字外设引脚均可连接任意 GPIO 四个通用
定时器模块 (8 × 16 位或 4 × 32 位, 均采用
脉宽调制(PWM))
 - 12 位模数转换器 (ADC)、200MSPS、8 通道模
- 拟多路复用器
 - 持续时间比较器
 - 超低功耗时钟比较器
 - 可编程电流源
 - UART
 - 2 个同步串行接口 (SSI) (SPI、MICROWIRE 和
TI)
- I2C、I2S
- 实时时钟 (RTC)
- AES-128 全模块
- 真随机数发生器 (TRNG)
- 支持八个电容感测按钮
- 集成温度传感器
- 外部系统
 - 片上内部 DC-DC 转换器
 - 集成 SimpleLink™CC1190 范围扩展器
- 低功耗
 - 宽电源电压范围: 1.8 至 3.8V
 - RX: 5.4mA
 - TX (+10dBm 时): 13.4mA
 - Coremark 运行时的 48MHz 有源模式微控制器
(MCU): 2.5mA (51µA/MHz)
 - 有源模式 MCU: 48.5 CoreMark/mA
 - 有源模式传感器控制器 (24 MHz):
0.4mA + 8.2 µA/MHz
- 传感器控制器, 每秒唤醒一次来执行一次 12 位
- ADC 采样: 0.95µA
- 待机电流: 0.7 µA (实时时钟 (RTC) 运行, RAM 和 CPU
保持)
- 关断电流: 185nA (发生外部事件时唤醒)
- 射频 (RF) 部分
 - 出色的接收器灵敏度: 远距离模式下为
124dBm; 50kbps 时为 -110dBm (低于 1GHz)
 - 出色的可选择性 (±100kHz): 56dB
 - 出色的阻断性能 (±10MHz): 90dB
 - 可编程输出功率: 时最高可达 +15dBm

- 适用于符合全球射频规范的系统

应用:

- 物流跟踪、仓库巡检、电子标签等
- 替代 232、485 进行无线数据通信
- 工业仪器仪表无线数据采集和控制
- AMR（水、电、煤气）三表抄表
- 建筑物与住宅（智能家居）控制
- 电子消费类产品无线遥控
- 无线报警与安全系统
- 无线传感器网络

二、技术参数

技术指标	参数	备注
电压范围	1.8~3.8V	一般 3.3V
频段范围	433MHz、868MHz、915MHz	适用频段由模块型号决定
输出功率	-10~+15dBm	可编程配置
无线速率	0.6kbps~4Mbps	可编程配置，步进值=1.5bps
调制方式	(G)FSK、OOK	
接收灵敏度	-124dBm@ Long-Range 模式，0.6kbps	
接收带宽	40kHz~4000kHz	可编程配置
发射电流	25mA	发射功率 = 15dBm
接收电流	5.4mA	
休眠电流	<1uA	
驱动接口	SOC 方案	
天线阻抗	50 欧姆	
天线连接方式	侧边邮票孔	
存储温度	-55℃~+125℃	
工作温度	-40℃~+85℃	工业级
尺寸大小	12.0 x 11.5mm	

三、引脚位置图

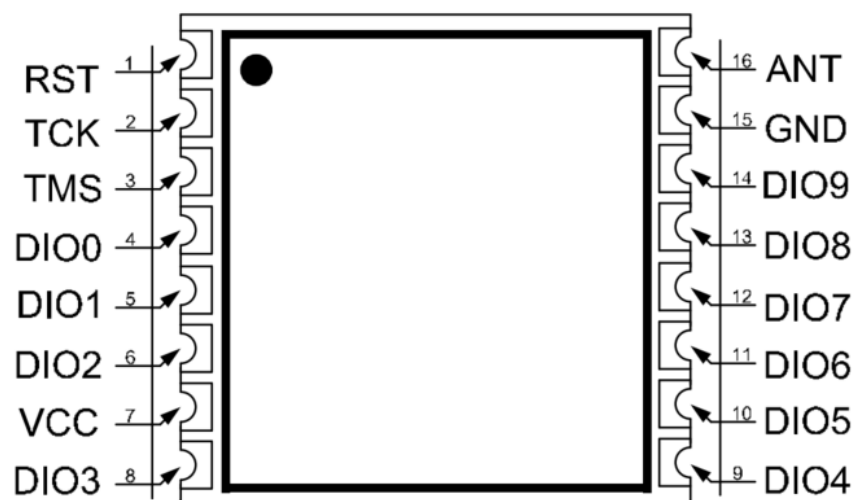


图 1-1 俯视图

四、引脚说明

序号	引脚	类型	描述
1	RST	I	直连芯片 RESET_N 引脚
2	TCK	I/O	直连芯片 JTAG_TCKC 引脚
3	TMS	I/O	直连芯片 JTAG_TMSC 引脚
4	DI00	I/O	直连芯片 DI0_0 数字 I/O 引脚，软件可配置功能
5	DI01	I/O	直连芯片 DI0_1 数字 I/O 引脚，软件可配置功能
6	DI02	I/O	直连芯片 DI0_2 数字 I/O 引脚，软件可配置功能
7	VCC	电源	电源正极
8	DI03	I/O	直连芯片 DI0_3 数字 I/O 引脚，软件可配置功能
9	DI04	I/O	直连芯片 DI0_4 数字 I/O 引脚，软件可配置功能
10	DI05	I/O	直连芯片 DI0_5 数字 I/O 引脚，支持模拟功能，软件可配置功能
11	DI06	I/O	直连芯片 DI0_6 数字 I/O 引脚，支持模拟功能，软件可配置功能
12	DI07	I/O	直连芯片 DI0_7 数字 I/O 引脚，支持模拟功能，软件可配置功能
13	DI08	I/O	直连芯片 DI0_8 数字 I/O 引脚，支持模拟功能，软件可配置功能
14	DI09	I/O	直连芯片 DI0_9 数字 I/O 引脚，支持模拟功能，软件可配置功能
15	GND	电源	地
16	ANT	I/O	RF 信号输入/输出，接 50 Ω 天线

五、硬件设计指导与注意事项

5.1、硬件连接示意图

支持 2 种接口编程连接，JTAG 接口方式会占用 2 个普通 IO 口，如果应用 IO 口不够用，可以选用 C_JTAG 方式。

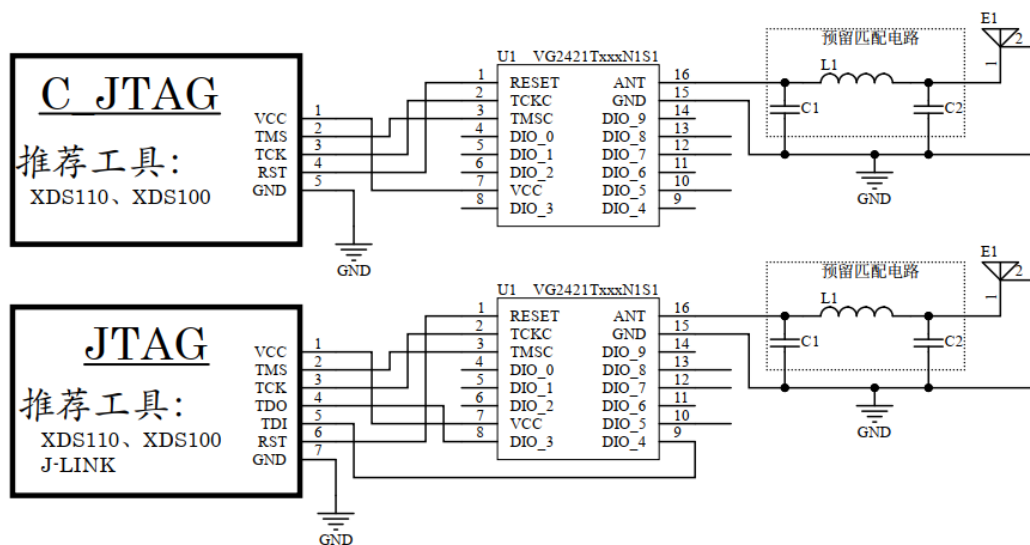


图 5-1 编程开发硬件连接

5.2、电源设计与相关注意事项

1、请注意电源正负极的正确接法，并确保电源电压在推荐供电电压范围，如若超出模块最大允许供电范围，会造成模块永久损坏；模块电源脚的滤波电容尽量靠近模块电源引脚。

2、模块供电系统中，过大的纹波可能通过导线或者地平面耦合到容易受到干扰的线路上，例如天线、馈线、时钟线等敏感信号线上，容易引起模块的射频性能变差，所以我们推荐使用 LDO 作为无线模块的供电电源。

3、选取 LDO 稳压芯片时，需要注意电源的散热以及 LDO 稳定输出电流的驱动能力；考虑整机的长期稳定工作，推荐预留 50%以上电流输出余量。

4、最好给模块单独使用一颗 LDO 稳压供电；如果采用 DC-DC 电源芯片，后面一定加一个 LDO 作为模块电源的隔离，防止开关电源芯片的噪声干扰射频的工作性能。

5、MCU 与模块之间的通信线若使用 5V 电平，必须串联 1K-5.1K 电阻(不推荐，仍有损坏风险)。

6、射频模块尽量远离高压器件，因为高压器件的电磁波也会对射频信号产生一定的影响。

7、高频数字走线、高频模拟走线、大电流电源走线尽量避开模块下方，若不得已必须经过模块下方，需走线在摆放模块的 PCB 底板另一层，并保证模块下面铺铜良好接地。

5.3、天线设计与指导

5.3.1 邮票孔接口 RF 设计

选择模块射频输出接口为邮票孔形式时，在设计时用 50ohm 特征阻抗的走线来连接底板 PCB 板上的天线。考虑到高频信号的衰减，需要注意底板 PCB 射频走线长度需尽量短，建议最长走线长度不超过 20mm，并且走线宽度需要保持连续性；在需要转弯时尽量不要走锐角、直角，推荐走圆弧线。

首要推荐的射频走线转弯方式	
其次推荐的射频走线转弯方式	
比较糟糕的射频走线转弯方式，不推荐	

为尽量保证底板射频走线阻抗为 50 欧姆，可以根据不同板厚，按照如下参数进行调整。以下仿真值，仅供参考。

射频走线采用 20mil 线宽	板厚为 1.0mm 时，接地铺铜与走线间距为 5.3mil
	板厚为 1.2mm 时，接地铺铜与走线间距为 5.1mil
	板厚为 1.6mm 时，接地铺铜与走线间距为 5mil
射频走线采用 25mil 线宽	板厚为 1.0mm 时，接地铺铜与走线间距为 6.3mil
	板厚为 1.2mm 时，接地铺铜与走线间距为 6mil
	板厚为 1.6mm 时，接地铺铜与走线间距为 5.7mil
射频走线采用 30mil 线宽	板厚为 1.0mm 时，接地铺铜与走线间距为 7.6mil
	板厚为 1.2mm 时，接地铺铜与走线间距为 7.1mil
	板厚为 1.6mm 时，接地铺铜与走线间距为 6.6mil

5.3.2 内置天线

内置天线是指焊接在 PCB 底板上放置在产品外壳内部的天线，具体包括贴片陶瓷天线、弹簧天线等。在使用内置天线时，产品的结构与天线的安装位置对射频性能有较大影响，在产品外壳结构空间足够的前提下，弹簧天线尽量垂直向上放置；天线摆放位置的底板周围不能铺铜，或者可以将天线下方的电路板挖空，因为金属对射频信号的吸收和屏蔽能力非常强，会严重影响通讯距离，另外天线尽量安放在底板的边缘。

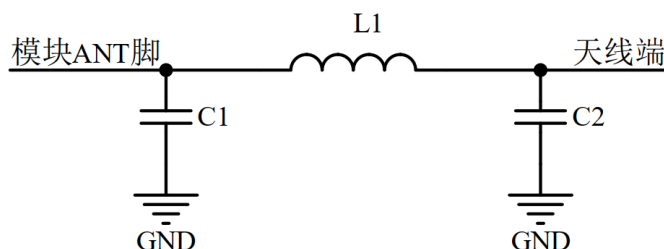
5.3.3 外置天线

外置天线是指模块通过 IPEX 延长线，SMA 等标准射频接口安装在产品外壳外面的天线，具体包括棒状天线、吸盘天线、玻璃钢天线等。外置天线基本是标准品，为更好的选择一款适用于模块的天线，在天线选型的过程中对天线的参数选择，应注意如下：

- 1、天线的工作频率和相应模块的工作频率应一致。
- 2、天线的输入特征阻抗应为 50ohm。
- 3、天线的接口尺寸与该模块的天线接口尺寸应匹配。
- 4、天线的驻波比（VSWR）建议小于 2，且天线应具备合适的频率带宽（覆盖具体产品实际应用中所用到的频点）。

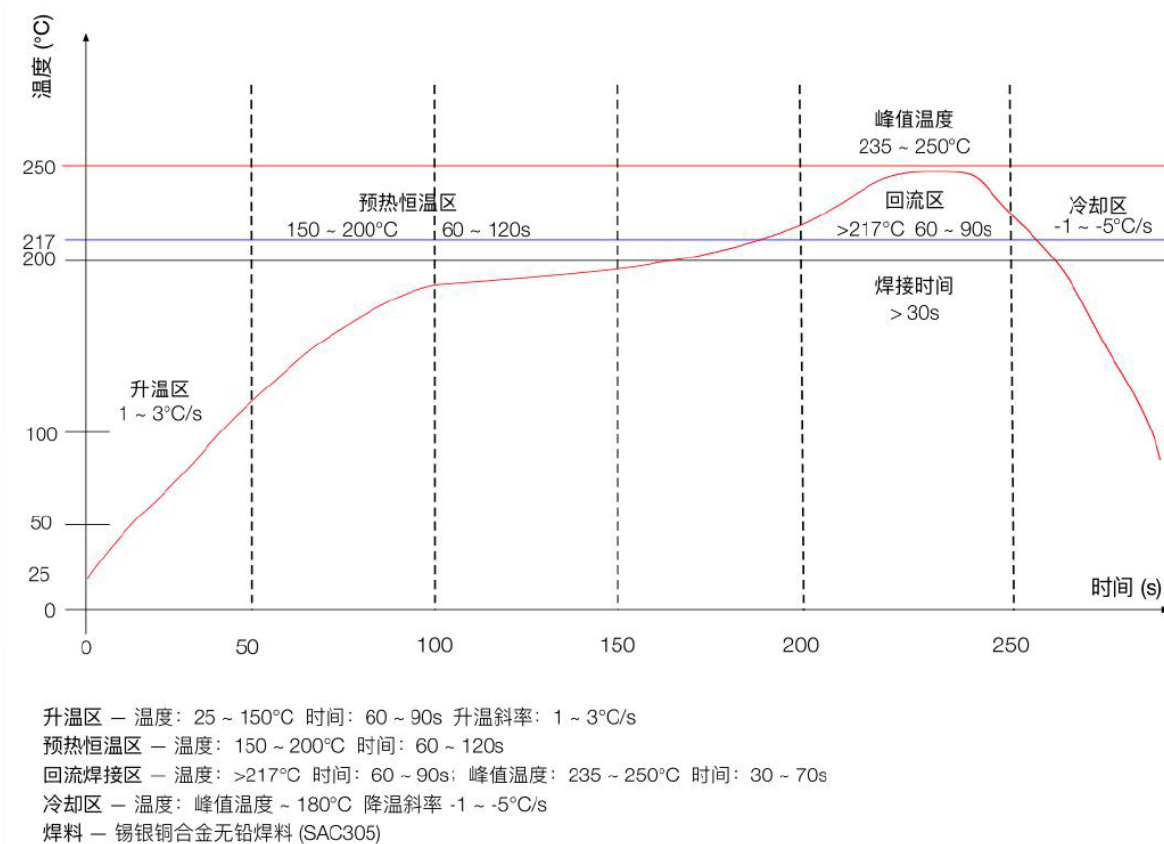
5.3.4 天线的匹配

天线对射频模块的传输距离至关重要。在实际应用中，为方便用户后期天线匹配调整。建议用户在设计原理图时在天线和模块 ANT 脚输出之间预留一个简单的 π 型匹配电路。如果天线已经是标准的 50 Ω ，元器件 L1 贴 0R 电阻，器件 C1, C2 不需焊接，否则需要使用网络分析仪测量天线实际阻抗并进行匹配来确定 C1, L1, C2 的取值情况。模块 ANT 脚到天线端的走线要尽量短，建议最长走线长度不超过 20mm。



5-2 π 型匹配电路

六、回流焊曲线图



七、静电损坏警示

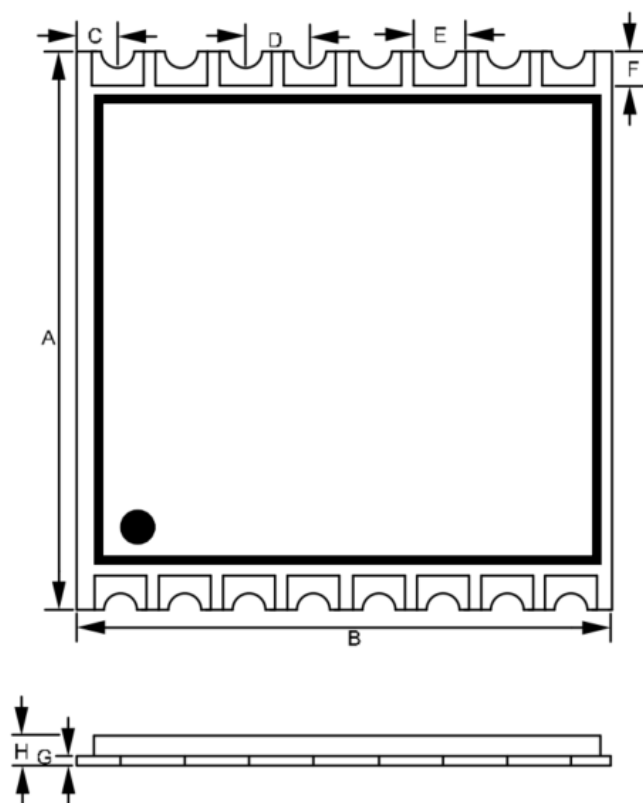
射频模块为高压静电敏感器件，为防止静电对模块的损坏

- 1、严格遵循防静电措施，生产过程中禁止裸手触碰模块。
- 2、模块应该放置在能够预防静电的放置区。
- 3、在产品设计时应该考虑高压输入处的防静电保护电路。



八、封装信息

机械尺寸(unit:mm)



编号	尺寸 (mm)	误差 (mm)
A	12.0	±0.5
B	11.5	±0.5
C	0.94	±0.1
D	1.37	±0.1
E	1.0	±0.1
F	0.65	±0.1
G	0.8	±0.1
H	2.2	±0.2

九、版本更新说明

版本	更新内容	更新日期
V1.0	第一次发布	2020 年 1 月 6 日
V1.1	更新硬件设计注意事项	2020 年 12 月 30 日
V1.2	更正选型表型号错误	2025 年 8 月 5 日

十、采购选型表

序号	型号	说明
1	VG2421T433N1S1	433MHz 频段，编带包装\托盘包装
2	VG2421T868N1S1	868MHz 频段，编带包装\托盘包装
3	VG2421T915N1S1	915MHz 频段，编带包装\托盘包装

十一、声明

- 1、由于产品版本升级或其他原因，本文档内容会不定期进行更新。除非另有约定，本文档仅作为使用指导，本文中的所有陈述、信息和建议不构成任何明示或暗示的担保。
- 2、本公司保留所配备全部资料的最终解释和修改权，如有更改恕不另行通知。

十二、联系我们

公司：深圳市沃进科技有限公司

地址：广东省深圳市龙华区大浪街道新石社区浪花路 8 号名牌创意时尚广场 1301-1306

电话：0755-23040053

传真：0755-21031236

官方网址：www.vollgo.cn

商务合作：sales@vollgo.com

