

特性描述

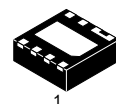
HT7711 是应用于电子秤低频测量的单通道模拟前端。该器件可以接受直接来自传感器的低电平的输入信号，然后产生串行的数字输出。利用 $\Sigma\Delta$ 转换技术实现了 24 位无丢失代码性能。通过选定的输入信号被送到一个基于模拟调制器的增益可编程专用前端。片内数字滤波器处理调制器的输出信号，通过通信口发命令可调节滤波器的截止点和输出更新速率，从而对数字滤波器的第一个陷波进行编程。HT7711 只需 2.6~5.5V 单电源供电。HT7711 是全差分模拟输入，带有一个基准输入。

HT7711 是一款用于高精度电子秤系统的理想产品，由于采用特殊的结构确保器件具有极低功耗，并且内建有掉电模式以减少待机功耗。该芯片还具有集成度高、响应速度快、抗干扰强等优点，可以大大降低电子秤系统的整机成本，提高整机系统的性能和可靠性。

功能特点

- 1 对全差分输入通道的 ADC
- 片内直接温度测量和数字输出
- 24 位无丢失代码
- 片内低噪声放大器，增益为 128
- $\pm 0.001\%$ 非线性
- 可选 10Hz 和 40Hz 的输出数据速率
- 同步抑制 50Hz 和 60Hz 的电源干扰
- 内置时钟振荡器无需任何外接器件
- 简单的二线串行通信口
- 工作电压范围：2.6 ~ 5.5V
- 工作温度范围：-40 ~ +85°C

ORDERING INFORMATION



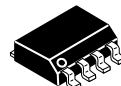
**DFN8 D
SUFFIX
HT7711ARDZ**



**MSOP-8
M SUFFIX
HT7711ARMZ**



**TSSOP-8
T SUFFIX
HT7711ARTZ**



**SOP-8
R SUFFIX
HT7711ARZ**

&HT7711 = Specific Device Code
 &A = Version
 &RD, RM, RT, R = Packaging
 &Z = Pb-Free Package
 &# = Date Code

$T_A = -40^\circ$ to 85°C for all packages

典型应用

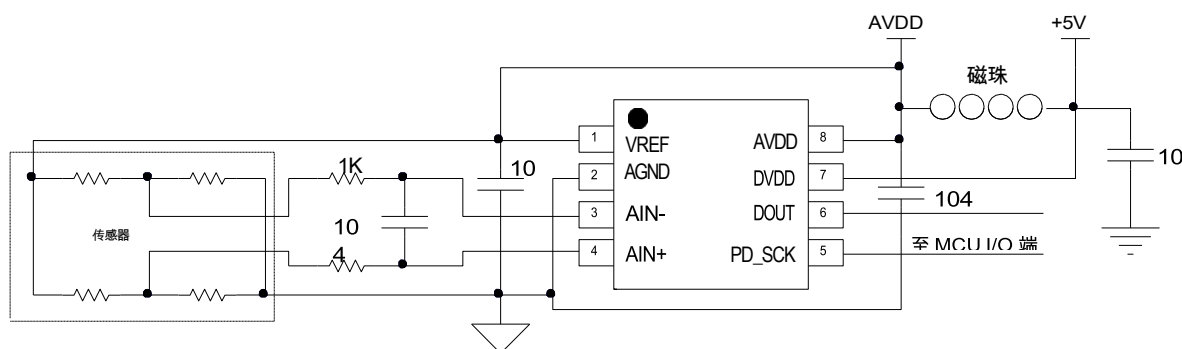


图 1 典型应用

管脚信息

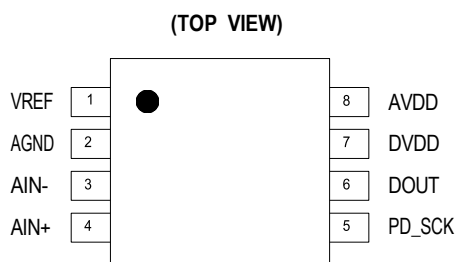


图 2 管脚信息

管脚功能

表 1 管脚描述

管脚	名 称	功 能
1	VREF	基准输入电压 (1.8V~AVDD)
2	AGND	地输入
3	AIN-	差分模拟输入通道负输入端
4	AIN+	差分模拟输入通道正输入端
5	PD_SCK	掉电模式和串口时钟输入
6	DOUT	串口数据输出
7	DVDD	数字电源输入 (2.6~5.5V)
8	AVDD	模拟电源输入 (2.6~5.5V) , AVDD 电压不应高于DVDD 电压

绝对最大额定值范围

表 2 绝对最大额定值

参数			范围	单位
VCC	电源电压	AVDD,DVDD	-0.4 ~ 6.0	V
VIN	输入端电压范围	VREF,AIN+,AIN-,PD_SCK	-0.4 ~ VCC+0.4V	V
VOUT	输出端电压范围	DOUT	-0.4 ~ +6.0	V
Topr	工作温度范围		-40 ~ +85	°C
Tstg	储存温度范围		-55 ~ +150	°C
ESD	人体模式 (HBM)		4000	V
	机器模式 (MM)		300	V

注：如果强制将器件在超出本表中所列的条件之下工作可能造成器件永久损坏，此表列出的仅是工作应力的极限，并不表示器件可以工作于表中所列条件之下，或是那些超越工作范围明确规定的其他条件之下。长时间工作于绝对极限值可能会影响器件寿命。

推荐工作条件范围

(在-40°C~+85°C下) 除非另有说明

表 3 推荐工作条件

参数		测试条件	HT7711			单位
			最小值	典型值	最大值	
直流参数规格表：						
AVDD	模拟部分电源电压		2.6	5.0	5.5	V
DVDD	数字部分电源电压		2.6	5.0	5.5	V
VIH	高电平输入电压		0.7×DVDD		DVDD	V
VIL	低电平输入电压		GND		0.3×DVDD	V
TA	工作温度范围		-40		+85	℃
TJ	工作结温范围		-40		+125	℃

串口通信

串口通讯线由管脚 PD_SCK 和 DOUT 组成，用来输出数据，选择输出数据速率和输入信号。

当数据输出管脚 DOUT 为高电平时，表明 A/D 转换器还未准备好输出数据，此时串口时钟输入信号 PD_SCK 应为低电平。当 DOUT 从高电平变低电平后，PD_SCK 应输入 25 至 27 个不等的时钟脉冲（图 3）。其中第一个时钟脉冲的上升沿将读出输出 24 位数据的最高位（MSB），直至第 24 个时钟脉冲完成，24 位输出数据从最高位至最低位逐位输出完成。第 25 至 27 个时钟脉冲用来选择下一次 A/D 转换的输出数据速率和输入信号，参见表 4。PD_SCK 的输入时钟脉冲数不应少于 25 或多于 27，否则会造成串口通讯错误。

当 A/D 转换器的输入信号或输出数据速率改变时，A/D 转换器需要 4 个数据输出周期才能稳定。DOUT 在 4 个数据输出周期后才会从高电平变低电平，输出有效数据。

表 4 输入选择和输出数据速率选择

PD_SCK 脉冲数	输入选择	速率
25	差分信号	10Hz
26	温度测量	40Hz
27	差分信号	40Hz

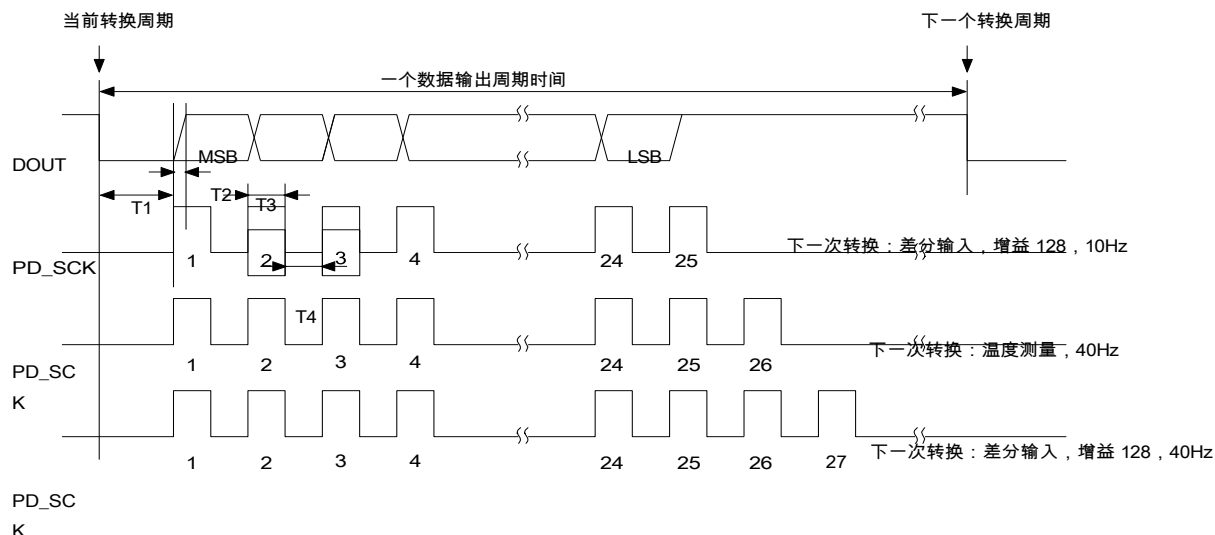


图 3 数据输出，输入通道和增益选择时序图

表 5 时序通信参数描述

参数	描述	最小值	典型值	最大值	单位
T1	DOUT 下降沿到 PD_SCK 脉冲上升沿	0.1			μs
T2	PD_SCK 脉冲上升沿到 DOUT 数据有效			0.1	μs
T3'	PD_SCK 正脉冲电平时间	0.2		50	μs
T4	PD_SCK 负脉冲电平时间	0.2			μs

*注：PD_SCK 正脉冲电平时间不能超过规定的最大值 50μs，否则会导致读出的 AD 结果数据不正确。

输出噪声

表 6 表示 HT7711 输出的无噪声位数。给出的数据适用于 AVDD 和 VREF 都为 5V 双极性输入范围。这些数据是典型值并在模拟差分输入电压为 0V 的情况下产生。

表 6 HT7711 输出噪声 (5V 电压)

数据更新率	无噪声位
10Hz	17bits
40 Hz	16bits

模拟输入

(1) 通道模拟输入范围：

HT7711 包括 1 个模拟输入对，即 AIN+、AIN-。输入对提供可处理单、双极性输入信号的差分输入通道。应注意，双极性输入信号以 AIN-端为参考。

模拟差分输入电压范围为 $\pm 0.5 \times (V_{REF}/128)V$ ，模拟输入电压的绝对值处在 AGND+0.9V 和 AVDD-1.3V 之间。

(2) 基准输入：

VREF 为 HT7711 提供基准输入。基准电压输入范围为 1.8V 到 AVDD。

系统时钟和 AD 数据更新率

(1) 系统时钟：

HT7711 的系统时钟为内部振荡器提供，它是一个对 VDD 和温度超低依赖性的高精度振荡器。

(2) AD 数据更新率：

HT7711 提供可选 10Hz 和 40Hz 的输出数据速率，可通过通信口简单选择。

输出数据

HT7711 的输出数据编码是二进制补码，范围为 800000H (最小值) 到 7FFFFFFH (最大值)。

温度测量

HT7711 芯片内部的数字温度传感器可以直接用于读出芯片内，即系统内的温度。其有效 (稳定) 位数为 15 位。典型温度测量精度为每度 ($^{\circ}\text{C}$) 20.4 个读数 (15 位)。温度测量范围为 $-40^{\circ}\text{C} \sim 85^{\circ}\text{C}$ 。使用数字温度传感器时，应注意芯片内的温度传感器在芯片与芯片之间有较大的零点和增益差异。如果用来测量绝对温度，零点和增益都需要校正。如测量温度用来做系统温度相关的性能补偿，零点和增益则不需要校正，只要温度测量的线性度满足要求即可。

复位和掉电模式

当芯片上电时，芯片内的上电自动复位电路会使芯片自动复位。

引脚 PD_SCK 输入用来控制 HT7711 的断电。当 PD_SCK 为低电平时，芯片处于正常工作状态。

如果 PD_SCK 从低电平变高电平并保持在高电平超过 $60\mu\text{s}$ ，HT7711 即进入掉电模式 (见图 4)。当 PD_SCK 重新回到低电平时，芯片会重新进入正常工作状态。芯片从断电状态回到正常工作状态后，如果保持断电前的转换速率和输入信号选择，则断电不能在时钟脉冲数发生变化的当前数据转换周期进行，而应在时钟脉冲数发生变化后的下一个数据转换周期之后进行。

芯片从复位或断电状态进入正常工作状态后，A/D 转换器需要 4 个数据输出周期才能稳定。DOUT 在 4 个数据输出周期后才会从高电平变低电平，输出有效数据。

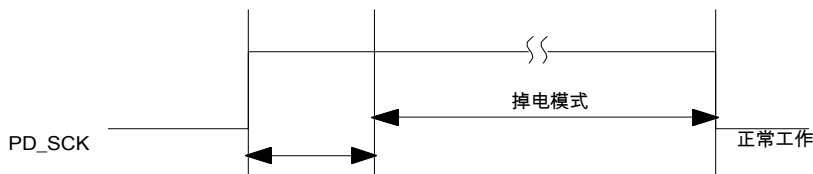


图4 掉电控制

功耗

HT7711 在各种状态下的功耗如下表 7。

表 7 功耗表

工作电压 VDD	芯片状态	芯片总电流 I_{VDD} (典型值)
3V	正常工作	1080 μA
3V	掉电 (待机) 模式	0.5 μA
5V	正常工作	1200 μA
5V	掉电 (待机) 模式	0.5 μA

参考程序

C 语言 : (仅供参考)

/* HT7711.h 头文件*/

#ifndef _HT7711_H_

#define _HT7711_H_

#define CH1_10HZ

0x01 #define

CH1_40HZ 0x02

#define CH2_TEMP

0x03

#define CH1_10HZ_CLK 25

#define CH1_40HZ_CLK 27

#define CH2_TEMP_CLK 26

unsigned long Read_HT7711(unsigned char

next_select); #endif

/* HT7711.c 程序文件*/

#include "HT7711.h"

#include "global.h" //定义端口

#include "delay.h" //延时子程序

unsigned long Read_HT7711(unsigned char next_select)

{

unsigned char i = 0;

unsigned long data_temp =

0; for(i = 0; i < 24; i++)

{

SET_SCK_H(); //在 global.h 文件中定义，置 SCK 脚输出高电平

data_temp <<= 1;

delay_us(5); //延时 5 个微秒，根据不同的 MCU 自定义此函数

if(READ_PORT & (1 << PIN_DOUT)) //判断 DOUT 是否为高电平

data_temp |= 1;

SET_SCK_L(); //在 global.h 文件中定义，置 SCK 脚输出低电平

}

switch(next_select) //确定下一次数据更新率或者切换通道

{

case CH1_10HZ:

SET_SCK_H();

delay_1us();

SET_SCK_L();

break;

case

CH1_40HZ:

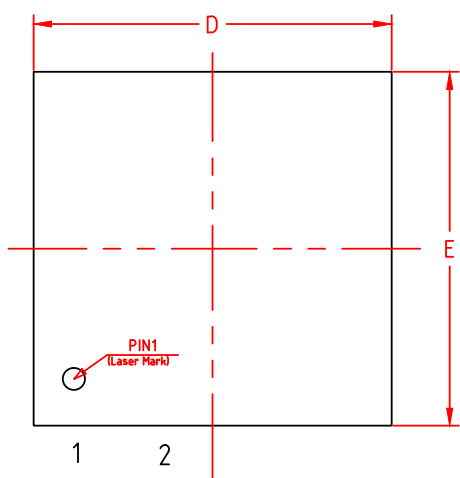
```
SET_SCK_H();  
delay_1us();  
SET_SCK_L();  
delay_1us();  
SET_SCK_H(  
);  
delay_1us();  
SET_SCK_L();  
delay_1us();  
SET_SCK_H(  
);
```

```
        delay_1us();
        SET_SCK_L();
        break;
    case
    CH2_TEMP:
        SET_SCK_H();
        delay_1us();
        SET_SCK_L();
        delay_1us();
        SET_SCK_H(
        );
        delay_1us();
        SET_SCK_L();
        break;
    default:
        break;
}
return(data_temp); //返回从 HT7711 中读出的数据
}
```

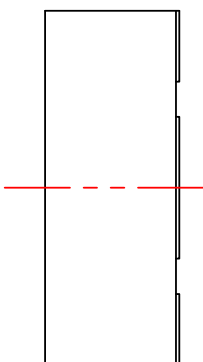
封装尺寸图

DFN8L(2X2X0.75-P0.50) 封装尺寸图

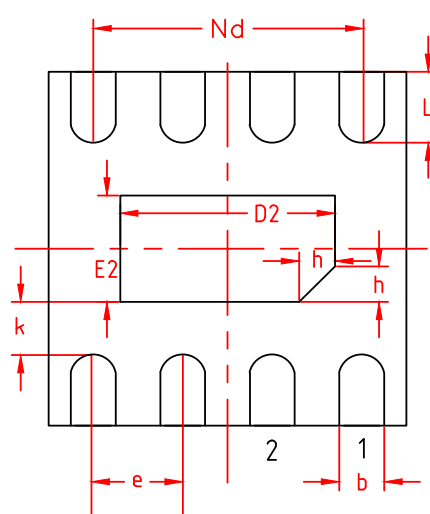
TOP VIEW
正视图



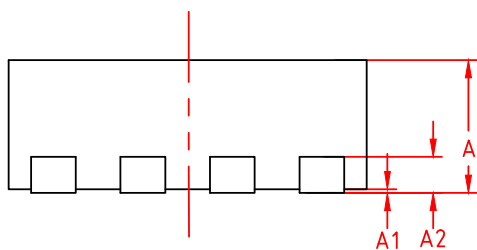
SIDE VIEW
侧视图



BOTTOM VIEW
背视图



SIDE VIEW
侧视图

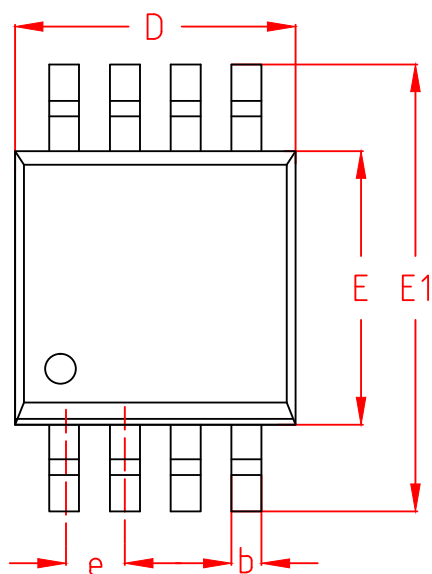


机械尺寸/mm			
字符 SYMBOL	最小值 MIN	典型值 NOMINAL	最大值 MAX
A	0.70	0.75	0.80
A1	-	0.02	0.05
A2	0.203 REF		
b	0.20	0.25	0.30
D	1.90	2.00	2.10
D2	1.10	1.20	1.30
E	1.90	2.00	2.10
E2	0.60	0.70	0.80
e	0.50 BSC		
K	0.25	0.30	0.35
L	0.30	0.35	0.40
h	0.15	0.20	0.25
Nd	1.50 BSC		

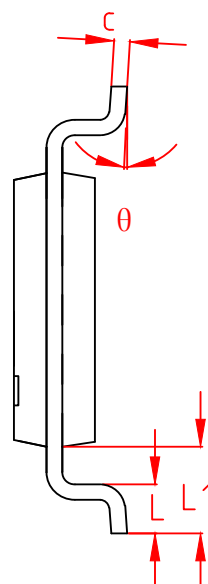
封装尺寸图

MSOP8 封装尺寸图

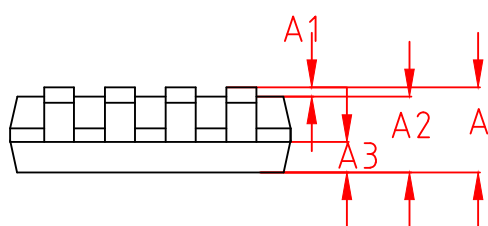
TOP VIEW
正视图



SIDE VIEW
侧视图



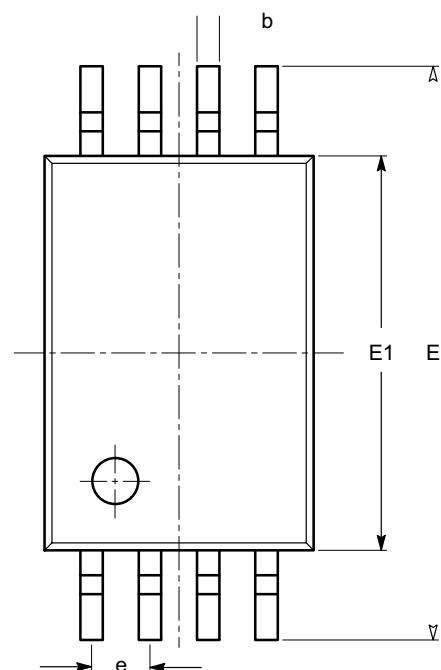
SIDE VIEW
侧视图



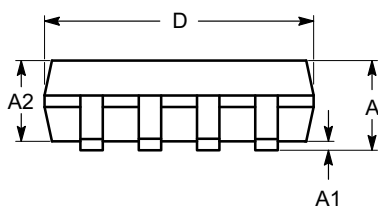
机械尺寸/mm Dimensions			
字符 SYMBOL	最小值 MIN	典型值 NOMINAL	最大值 MAX
A	-	-	1.10
A1	0.05	-	0.15
A2	0.75	0.85	0.95
A3	0.30	0.35	0.40
b	0.28	-	0.36
c	0.15	-	0.19
D	2.90	3.00	3.10
E	2.90	3.00	3.10
E1	4.70	4.90	5.10
e	0.65 BSC		
L1	0.95 REF		
L	0.40	-	0.70
θ	0°	-	8°

封装尺寸图

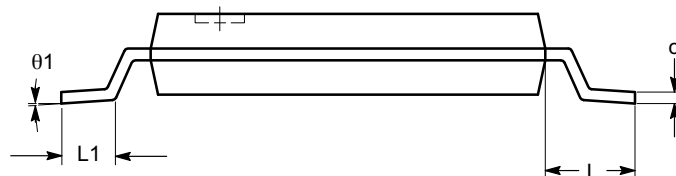
TSSOP8 封装尺寸图



TOP VIEW



SIDE VIEW



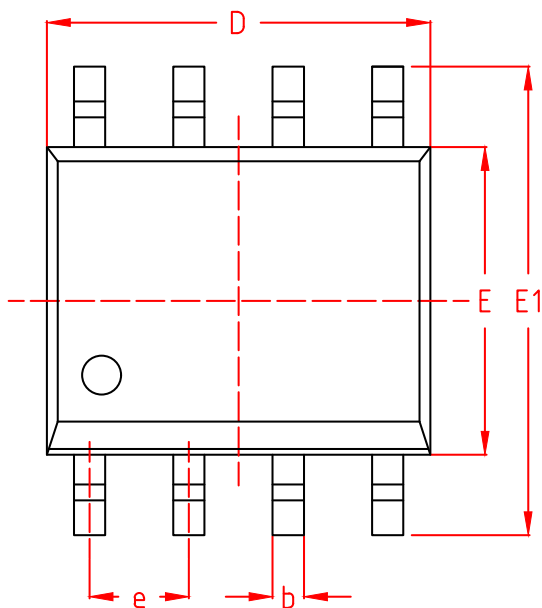
END VIEW

SYMBOL	MIN	NOM	MAX
A			1.20
A1	0.05		0.15
A2	0.80	0.90	1.05
b	0.19		0.30
c	0.09		0.20
D	2.90	3.00	3.10
E	6.30	6.40	6.50
E1	4.30	4.40	4.50
e	0.65 BSC		
L	1.00 REF		
L1	0.50	0.60	0.75
θ	0°		8°

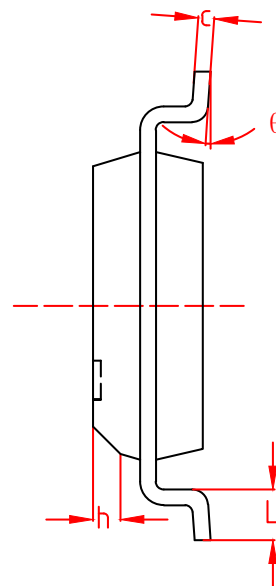
封装尺寸图

SOP8 封装尺寸图

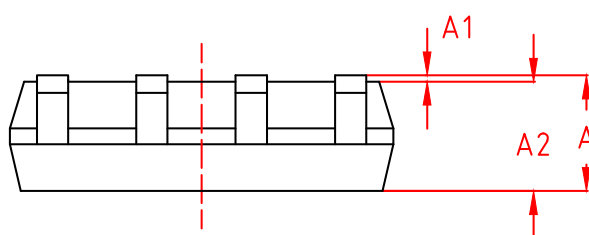
TOP VIEW
正视图



SIDE VIEW
侧视图



SIDE VIEW
侧视图



机械尺寸/mm Dimensions			
字符 SYMBOL	最小值 MIN	典型值 NOMINAL	最大值 MAX
A	—	—	1.75
A1	0.10	0.15	0.25
A2	1.30	1.40	1.50
b	0.35	—	0.50
c	0.19	—	0.25
D	4.80	4.90	5.00
E	3.80	3.90	4.00
E1	5.80	6.00	6.20
e	1.27 BSC		
h	0.25	—	0.45
L	0.50	—	0.80
θ	0°	—	8°