



TL081(LX) JEFT输入单通道运放 产品说明书

说明书发行履历:

版本	发行时间	新制/修订内容
2025-09-A1	2025-09	新制



目 录

1、概 述.....	3
2、功能框图及引脚说明.....	4
2.1、功能框图（单路）.....	4
2.2、引脚排列图.....	5
2.3、引脚说明.....	5
3、电特性.....	5
3.1、极限参数.....	5
3.2、电参数.....	6
4、典型测试线路.....	7
5、封装尺寸与外形图.....	8
5.1、DIP8 外形图与封装尺寸.....	8
5.2、SOP8 外形图与封装尺寸.....	9
6、声明及注意事项.....	10



1、概述

TL081是一款低噪声JEFT输入的单通道运算放大器，主要应用于需求低噪声的音频放大等系统。其主要特点如下：

- 低输入噪声：18 nV/√Hz（典型值）
- 低失真度：0.01%（典型值）
- 低输入电流与低失调电流
- 高输入阻抗： $10^{12}\Omega$ （典型值）
- 高压摆率：13V/μs（典型值）
- 高带宽：3.5MHz（典型值）
- 衬底接地
- 封装形式：DIP8/SOP8



订购信息:

管装:

产品料号	封装形式	打印标识	管装数	盒装管	盒装数	备注说明
TL081CP(LX)	DIP8	TL081CP	50 PCS/管	40 管/盒	2000 PCS/盒	塑封体尺寸: 9.2mm×6.4mm 引脚间距: 2.54mm

编带:

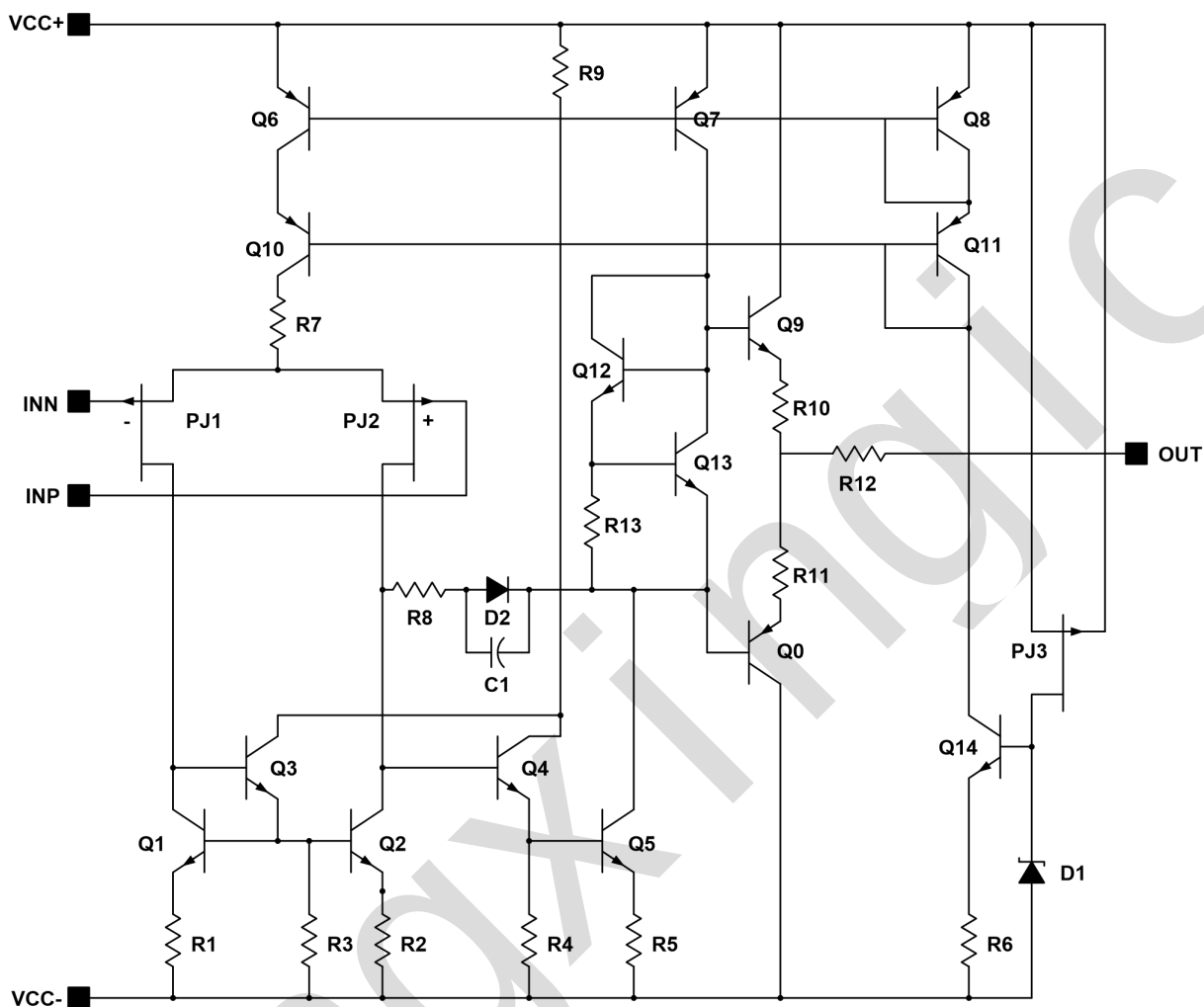
产品料号	封装形式	打印标识	编带盘装数	编带盒装数	备注说明
TL081CDR(LX)	SOP8	TL081C	4000PCS/盘	8000PCS/盒	塑封体尺寸: 8.7mm×3.9mm 引脚间距: 1.27mm

注: 如实物与订购信息不一致, 请以实物为准。



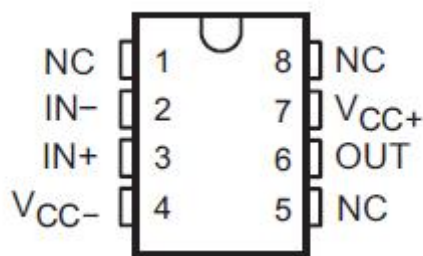
2、功能框图及引脚说明

2.1、功能框图（单路）





2.2、引脚排列图



2.3、引脚说明

引 脚	符 号	功 能
1	NC	悬空
2	IN-	负输入
3	IN+	正输入
4	VCC-	负电源
5	NC	悬空
6	OUT	输出
7	VCC+	正电源
8	NC	悬空

3、电特性

3.1、极限参数

除非另有规定， $T_{amb}=25^{\circ}\text{C}$

参 数 名 称	符 号	条 件	额 定 值	单 位
电源电压	VCC	—	-18~+18	V
差分输入电压	V_{ID}	—	± 30	V
输入电压	V_I	—	± 15	V
热阻	θ_{JA}	DIP8	110	$^{\circ}\text{C}/\text{W}$
		SOP8	160	
工作环境温度	T_{amb}	—	-40~85	$^{\circ}\text{C}$
贮存温度	T_{stg}	—	-65~150	$^{\circ}\text{C}$
焊接温度	T_L	10 秒	DIP8 250	$^{\circ}\text{C}$
			SOP8 260	



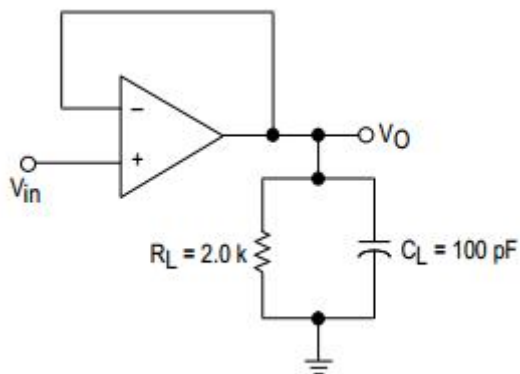
3.2、电参数

(除非另有规定, $T_{amb}=25^{\circ}\text{C}$, $V_{CC}=\pm 15\text{V}$)

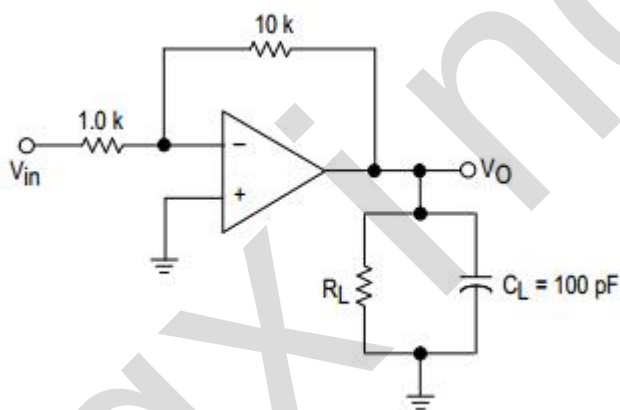
参数名称	符号	条件	最小	典型	最大	单位
输入失调电压	V_{IO}	$V_O=0$, $R_S=50\Omega$	—	3	10	mV
		$V_O=0$, $R_S=50\Omega$	—	—	15	mV
输入失调电压平均温度系数	α_{VIO}	$V_O=0$, $R_S=50\Omega$	—	10	—	$\mu\text{V}/^{\circ}\text{C}$
输入失调电流	I_{IO}	$V_O=0$	—	5	100	pA
		$V_O=0$	—	—	10	nA
输入基极电流	I_{IB}	$V_O=0$	—	30	200	pA
		$V_O=0$	—	—	20	nA
共模输入电压范围	V_{ICR}	—	± 11	-12~15	—	V
输出电压摆幅	V_{OM}	$R_L=10\text{K}\Omega$	± 12	± 13.5	—	V
		$R_L \geq 10\text{K}\Omega$	± 12	—	—	V
		$R_L \geq 2\text{K}\Omega$	± 10	± 12	—	V
大信号放大倍数	A_{VD}	$V_O=\pm 10\text{V}$, $R_L \geq 2\text{K}\Omega$	25	200	—	V/mV
		$V_O=\pm 10\text{V}$, $R_L \geq 2\text{K}\Omega$	15	—	—	
单位增益带宽	BW	—	—	3.5	—	MHz
输入电阻	r_i	—	—	10^{12}	—	Ω
共模抑制比	CMRR	$V_{IC}=V_{ICRmin}$, $V_O=0$ $R_S=50\Omega$	70	86	—	dB
输出短路电流	I_{OS}	—	10	40	60	mA
			10	—	60	
电源抑制比	K_{SVR}	$V_{CC}=\pm 9\text{V} \sim \pm 15\text{V}$ $V_O=0$, $R_S=50\Omega$	70	86	—	dB
静态电流	I_{CC}	$V_O=0\text{V}$, No load	—	1.4	2.5	mA
			—	—	2.5	
压摆率	SR	$V_I=10\text{V}$, $R_L=2\text{K}\Omega$ $C_L=100\text{pF}$	8	13	—	V/us
上升时间	t_r	$V_I=20\text{mV}$, $R_L=2\text{K}\Omega$ $C_L=100\text{pF}$	—	0.1	—	μs
过冲	K_{OV}		—	10	—	%
等效输入噪声电压	V_n	$R_S=100\Omega$, $f=1\text{KHz}$	—	15	—	$\text{nV}/\sqrt{\text{Hz}}$
总谐波失真	THD	$V_O=2V_{PP}$, $A_{VD}=20\text{dB}$, $R_S \leq 1\text{k}\Omega$, $R_L=2\text{k}\Omega$, $f=1\text{kHz}$	—	0.01	—	%

4、典型测试线路

单位增益跟随器：



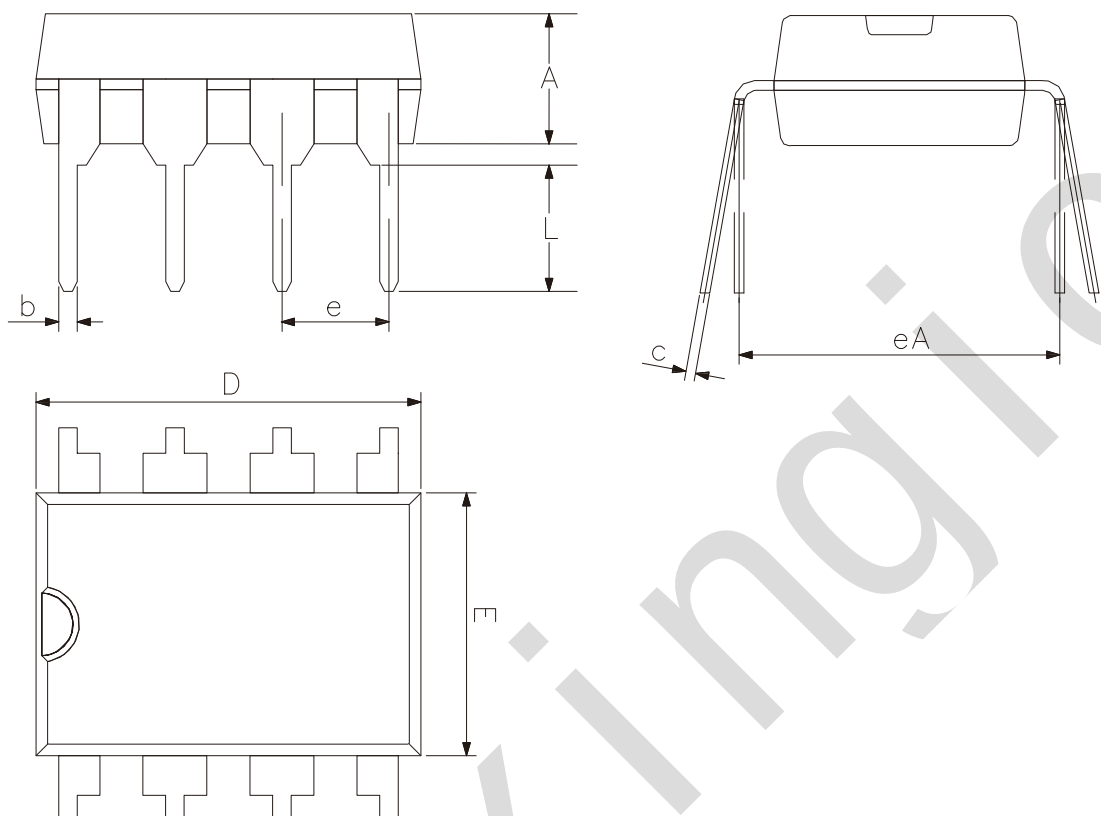
10 倍增益放大器：





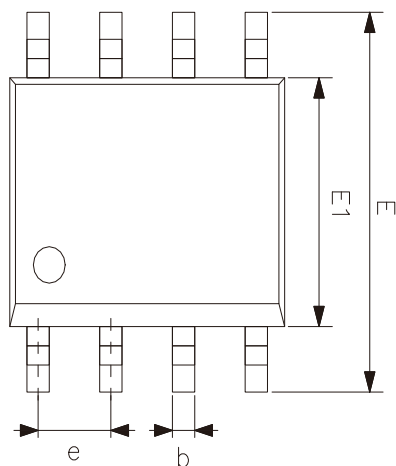
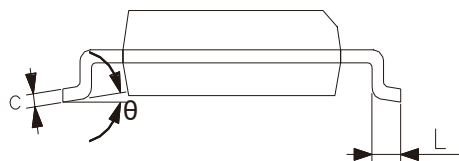
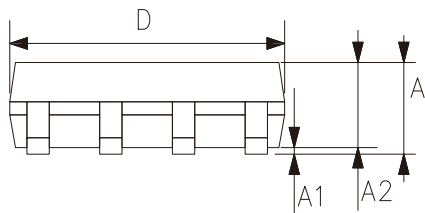
5、封装尺寸与外形图

5.1、DIP8 外形图与封装尺寸



2023/12/A	Dimensions In Millimeters	
Symbol	Min	Max
A	3.00	3.60
b	0.36	0.56
c	0.20	0.36
D	9.00	9.45
E	6.15	6.60
e	2.54	
eA	7.62	9.30
L	3.00	—

5.2、SOP8 外形图与封装尺寸



2023/12/A	Dimensions In Millimeters	
Symbol	Min.	Max.
A	1.35	1.80
A1	0.05	0.25
A2	1.25	1.55
D	4.70	5.10
E	5.80	6.30
E1	3.70	4.10
b	0.306	0.51
c	0.19	0.25
e	1.27	
L	0.40	0.89
θ	0°	8°



6、声明及注意事项

在使用本产品之前建议仔细阅读本资料；

本资料仅供参考，本公司不作任何明示或暗示的保证，包括但不限于适用性、特殊应用或不侵犯第三方权利等。

本产品不适用于生命救援、生命维持或安全等关键设备，也不适用于因产品故障或失效可能导致人身伤害、死亡或严重财产或环境损害的应用。客户若针对此类应用应自行承担风险，本公司不负任何赔偿责任。

客户负责对使用本公司的应用进行所有必要的测试，以避免在应用或客户的第三方客户的应用中出现故障。本公司不承担这方面的任何责任。

本公司保留随时对本资料所发布信息进行更改或改进的权利，本资料中的信息如有变化，恕不另行通知，建议采购前咨询我司销售人员。

请从本公司的正规渠道获取资料，如果由本公司以外的来源提供，则本公司不对其内容负责。