



矽源
Silicon

Datasheet

AC 型漏电保护器专用芯片

OS54123A

特性

- 芯片钳位电压: 5V (典型)
- 静态工作电流: 190 μ A (典型)
- 电磁干扰 (EMC) 防护能力:
 - $\geq 10V/m$ (无外部滤波)
 - $\geq 18V/m$ (有外部滤波)
- 高输入灵敏度: $V_T = 4.95mV$ (典型)
- 适用于检测 AC 型漏电信号
- 输出驱动:
 - SCR 驱动电压: $>400\mu A @ 0.8V$ (典型)
- 不能跳闸时, OS 输出 4 个 30ms: 100ms 占空比的脉冲驱动信号
- 各种类型的漏电信号的跳闸一致性好
- 符合国标 GB16916, GB16917 和 GB14048 标准
- 宽的温度范围 ($T_a = -40 \sim +125^\circ C$)
- 8-lead SOP (端口兼容 VG54123A)

应用

- 塑壳式断路器
- 高速漏电保护装置
- 防漏电插座
- 带有漏电保护的小家电

功能电路

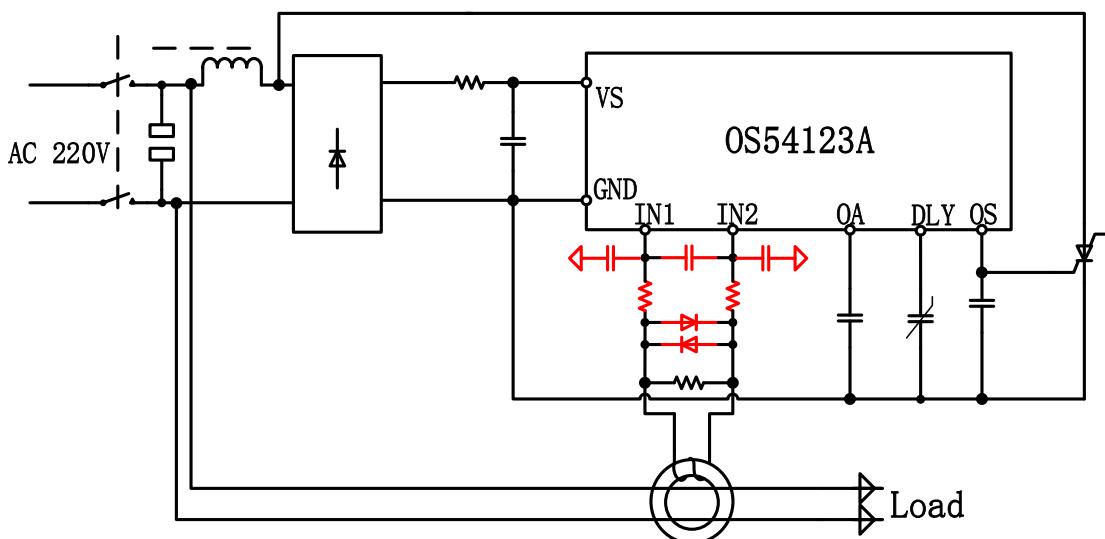


图1. 功能电路

Rev. A

Information furnished by Orisilicon is believed to be accurate and reliable. However, no responsibility is assumed by Orisilicon for its use, nor for any infringements of patents or other rights of third parties that may result from its use. Specifications subject to change without notice. No license is granted by implication or otherwise under any patent or patent rights of Orisilicon. Trademarks and registered trademarks are the property of their respective owners.

电气特性参数

$T_A = 25^\circ C$, 除非另有说明

表 1. 电特性

参数	符号	条件	最小值	典型值	最大值	单位
电源端稳压电压	V_S	钳位二极管电压	4.7	5	5.3	V
供电电流 (功耗 1)	I_{S1}	$V_S = 5V$; 常温	150	190	230	μA
供电电流 (功耗 2)	I_{S2}	$V_S = 5V$; 全温区	125		280	μA
OS 输出驱动电流 1	I_{OS1}	$OS = 0.8V$; $IN1 - IN2 = 25mV$; 常温	400	500	600	μA
OS 输出驱动电流 2	I_{OS2}	$OS = 0.8V$; $IN1 - IN2 = 25mV$; 全温区	350		690	μA
OS 输出驱动电压	V_{OS}	$V_S = 5V$			V_S	V
漏电动作电压 (比较阈值)	V_T	$ IN1 - IN2 $; $C_{OA} = 4.7nF$, $T_A = 25^\circ C$	4.75	4.95	5.25	mV
漏电比较电压	V_{REFSC}			1.5		V
DLY 上拉电流	I_{DLY_U}	$IN1 - IN2 = 25mV$	54	60	66	μA
DLY 下拉电流	I_{DLY_D}	$IN1 - IN2 = 0mV$	5.4	6	6.6	μA
漏电信号锁存时间	T_{ON}	$IN1 - IN2 = 25mV$	28			ms
OS 脉冲个数		$V_S = 5V$; $IN1 - IN2 = 25mV$			4	

* 遵守国标 GB16916 标准要求

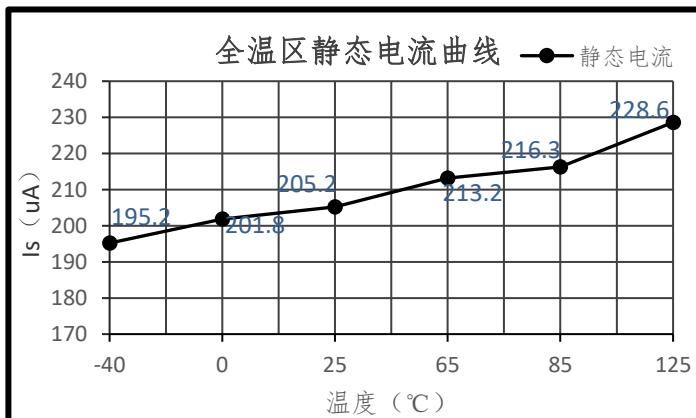


图2. I_S 曲线 $-40^\circ C \sim 125^\circ C$

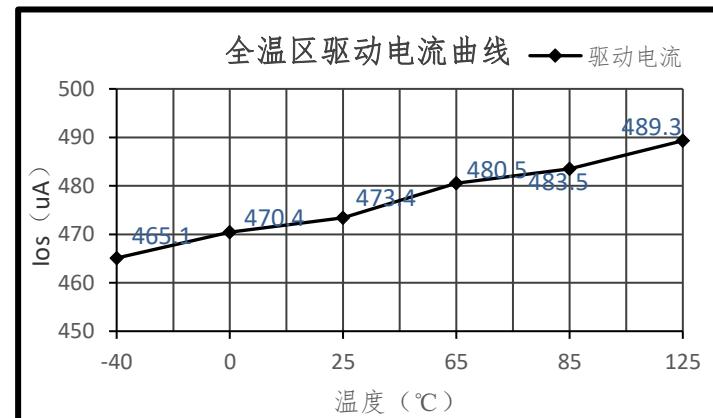


图3. I_{OS} 曲线 $-40^\circ C \sim 125^\circ C$

绝对最大额定值

表 2.

Parameter	Rating
I _{SMAX}	8mA
VS to GND	-0.3V to +7.2V
OS to GND	-0.3V to +6V
Input Voltage to GND	-0.3V to +6V
Output Voltage to GND	-0.3V to +6V
Storage Temperature Range	-65° C to +150° C
Operating Junction Temperature Range	-40° C to +125° C
Operating Ambient Temperature Range	-40° C to +85° C
Soldering Conditions	JEDEC J-STD-020

注意，超出上述绝对最大额定值可能会导致器件永久性损坏。这只是额定应力值，不涉及器件在这些或任何其他条件下超出本技术规格指标的功能性操作。长期在绝对最大额定值条件下工作会影响器件的可靠性。

THERMAL DATA

绝对最大额定值仅适合单独应用，但不适合组合使用。结温高于限制值时，会损坏芯片。监控环境温度并不能保证 T_J 不会超出额定温度限值。在功耗高、热阻差的应用中，可能必须降低最大环境温度。

在功耗适中、PCB 热阻较低的应用中，只要结温处于额定限值以内，最大环境温度可以超过最大限值。器件的结温 (T_J) 取决于环境温度 (T_A)、器件的功耗 (P_D) 和封装的结到环境热阻 (θ_{JA})。

最高结温 (T_J) 由环境温度 (T_A) 和功耗 (P_D) 通过下式计算：

$$T_J = T_A + (P_D \times \theta_{JA})$$

封装的结到环境热阻 (θ_{JA}) 基于使用 4 层板的建模和计算方法，主要取决于应用和板布局。在功耗较高的应用中，

需要特别注意热板设计。 θ_{JA} 的值可能随 PCB 材料、布局和环境条件不同而异。 θ_{JA} 的额定值基于 4" × 3" 的 4 层电路板。有关板结构的详细信息，请参考 JESD 51-7 和 JESD 51-9。

Ψ_{JB} 是结到板热特性参数，单位为 °C/W。封装的 Ψ_{JB} 基于使用 4 层板的建模和计算方法。JESD51-12——“报告和使用电子封装热信息指南”中声明，热特性参数和热阻不是一回事。 Ψ_{JB} 衡量沿多条热路径流动的器件功率，而 θ_{JB} 只涉及一条路径。因此， Ψ_{JB} 热路径包括来自封装顶部的对流和封装的辐射，这些因素使得 Ψ_{JB} 在现实应用中更有用。最高结温 (T_J) 由板温度 (T_B) 和功耗 (P_D) 通过下式计算：

$$T_J = T_B + (P_D \times \Psi_{JB})$$

有关 Ψ_{JB} 的详细信息，请参考 JESD51-8 和 JESD51-12。

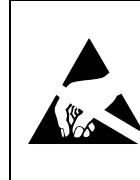
THERMAL RESISTANCE

θ_{JA} 和 Ψ_{JB} 针对最差条件，即器件焊接在电路板上以实现表贴封装。

表 3. 热阻

Package Type	θ_{JA}	θ_{JC}	Unit
8-Lead SOP	96	55	°C /W

ESD CAUTION



ESD (electrostatic discharge) sensitive device. Charged devices and circuit boards can discharge without detection. Although this product features patented or proprietary protection circuitry, damage may occur on devices subjected to high energy ESD. Therefore, proper ESD precautions should be taken to avoid performance degradation or loss of functionality.

引脚配置以及功能描述

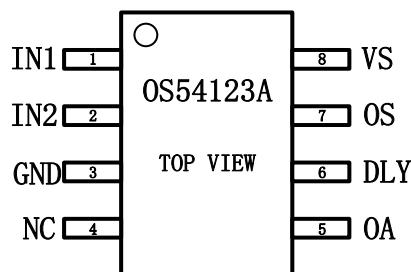


图4. 引脚配置

表4. 引脚功能描述

引脚	符号	描述
1	IN1	运放同相输入管脚
2	IN2	运放反相输入管脚
3	GND	芯片地
4	NC	悬空
5	OA	放大器滤波输出管脚
6	DLY	延迟调节管脚
7	OS	可控硅触发输出管脚
8	VS	电源管脚

功能描述

OS54123A 是一款高性能、高可靠 AC 型漏电保护器专用芯片，用于检测火线和零线上的漏电信号。采用小于 5V 电源供电，最小 SCR 驱动电流 $300\mu\text{A}$ 。在无驱动时静态电流典型值低至 $190\mu\text{A}$ ，因此 OS54123A 可使用小功率分流电阻，降低了系统成本。

OS54123A 内部包含稳压电路、基准电路、差分放大电路、比较电路、延迟控制电路，过压保护，过温保护、震荡器、上电复位和可控硅驱动器等。通过连接外部零序电流互感器（ZCT）和高压微功率可控硅进行工作。

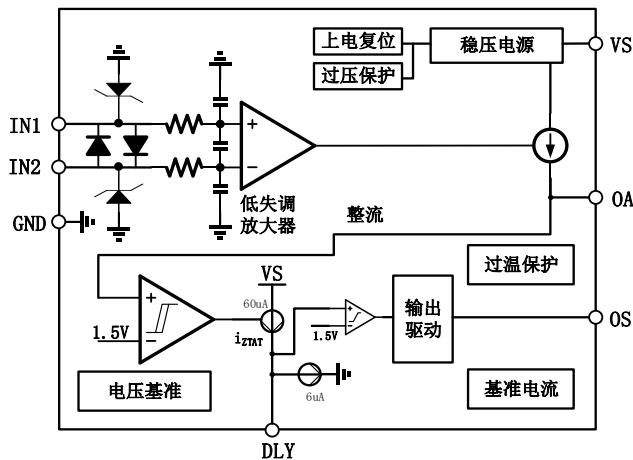


图5. OS54123A 逻辑框图

电路应用图：

当有漏电信号产生时，零电流互感器(ZCT)检测到漏电信号，漏电信号经过差动放大器放大，当漏电流的 RMS 值大于规定的额定电流(RMS)阈值时，芯片输出引脚快速输出高电平信号驱动外部可控硅，使电网与用户端断开连接，从而实现漏电保护；当断路器不能正常跳闸时，内部数字处理器将输出占空比为 30ms:100ms 的脉冲控制信号，从而保证断路器彻底关断，有效地保护触电危险。

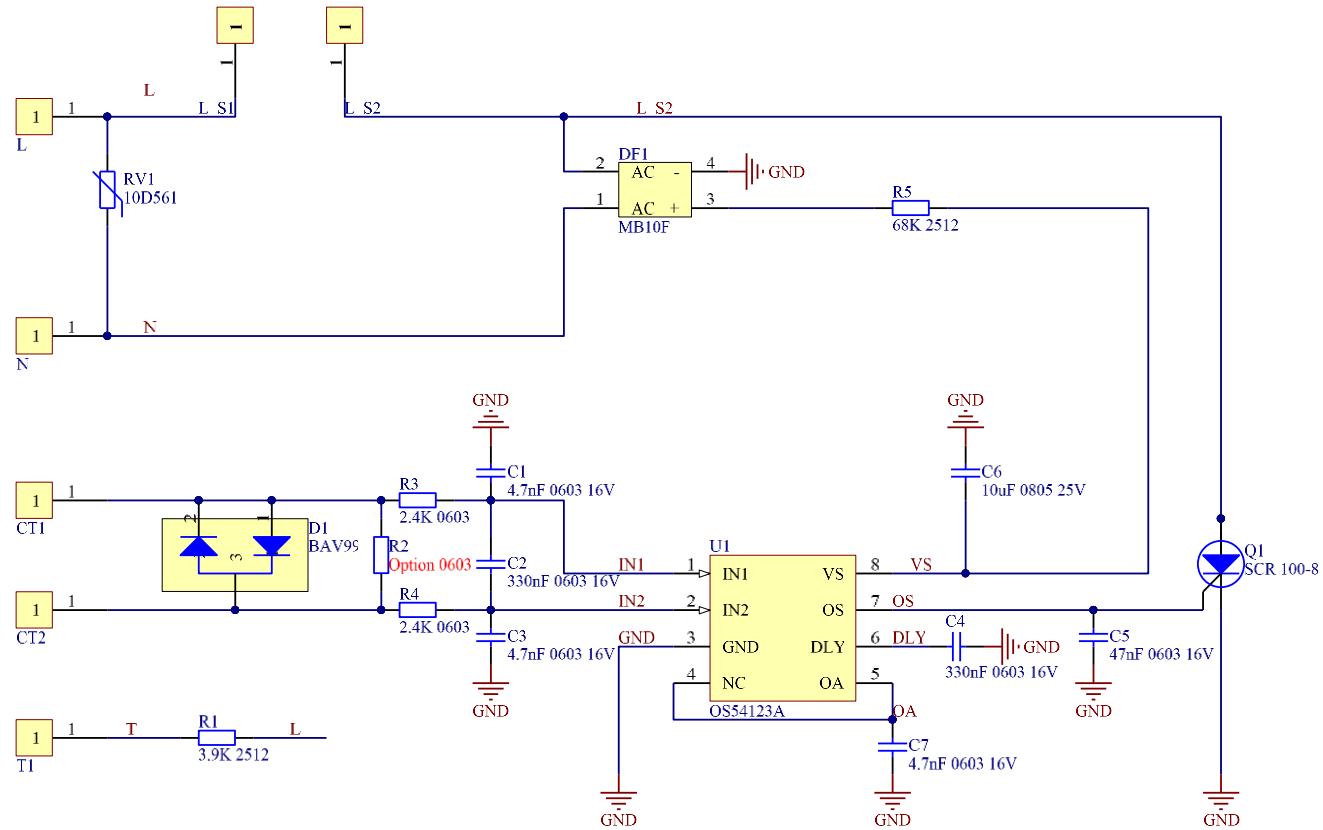


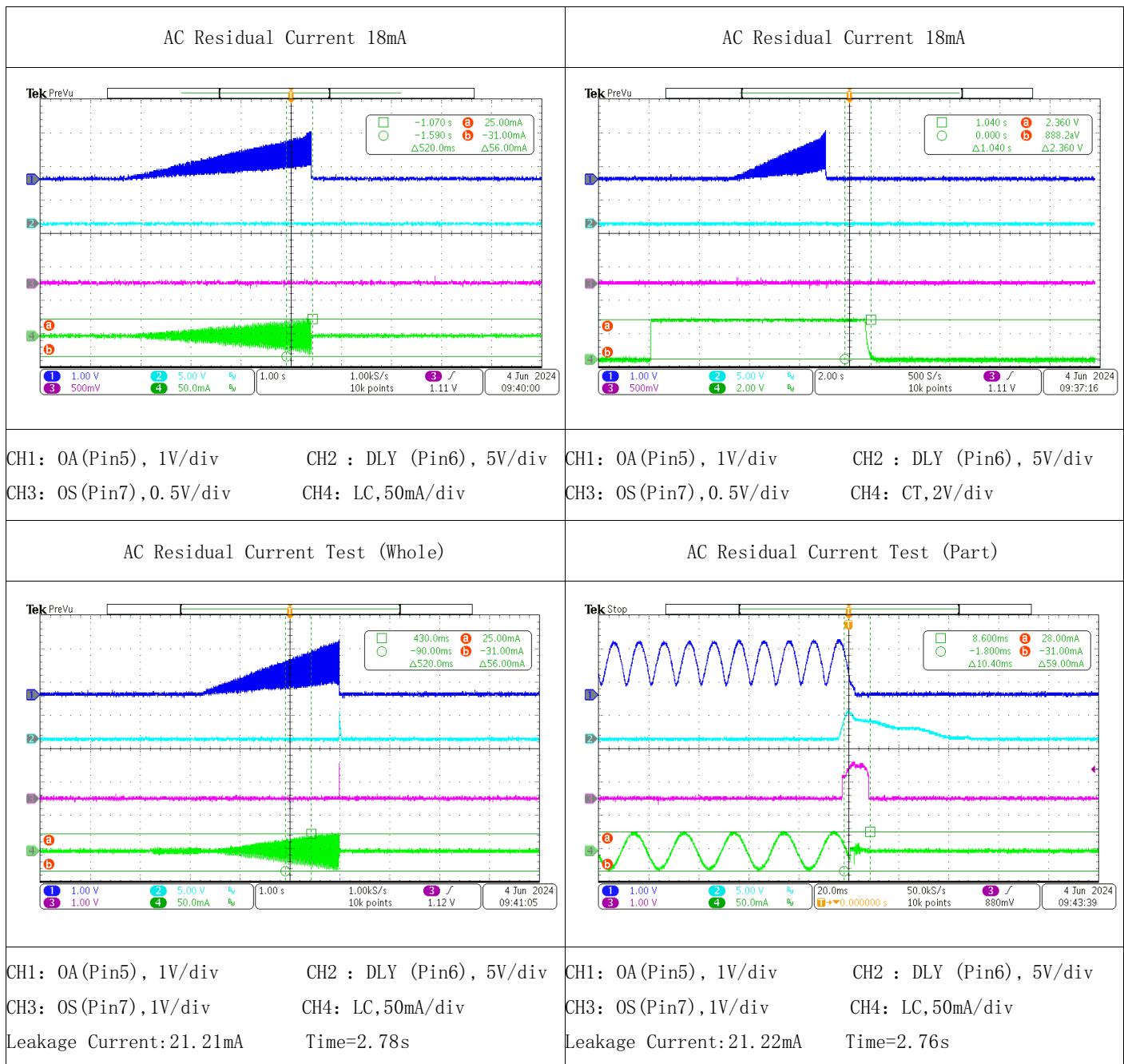
图6. OS54123A 典型应用电路

表5. 一般AC型无延时电路参数

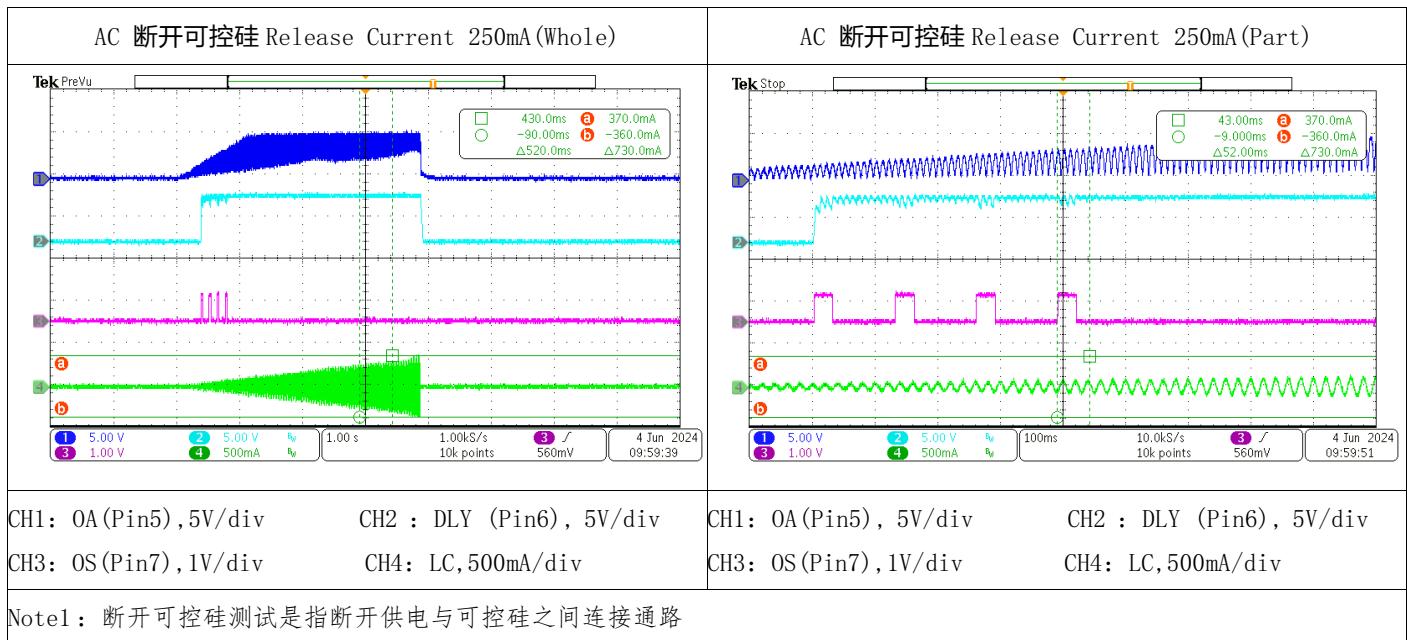
电容参数	
C_{OA} (图6中的C7)	4.7nF
C_{DLY} (图6中的C4)	330nF
采样电阻参数 (N=500)	
$I \Delta n = 30mA$	100R (图6中的R2)

典型应用电路波形

一般AC型漏电功能测试波形，外围参数参考表5, $T_A = 25^\circ C$







封装描述

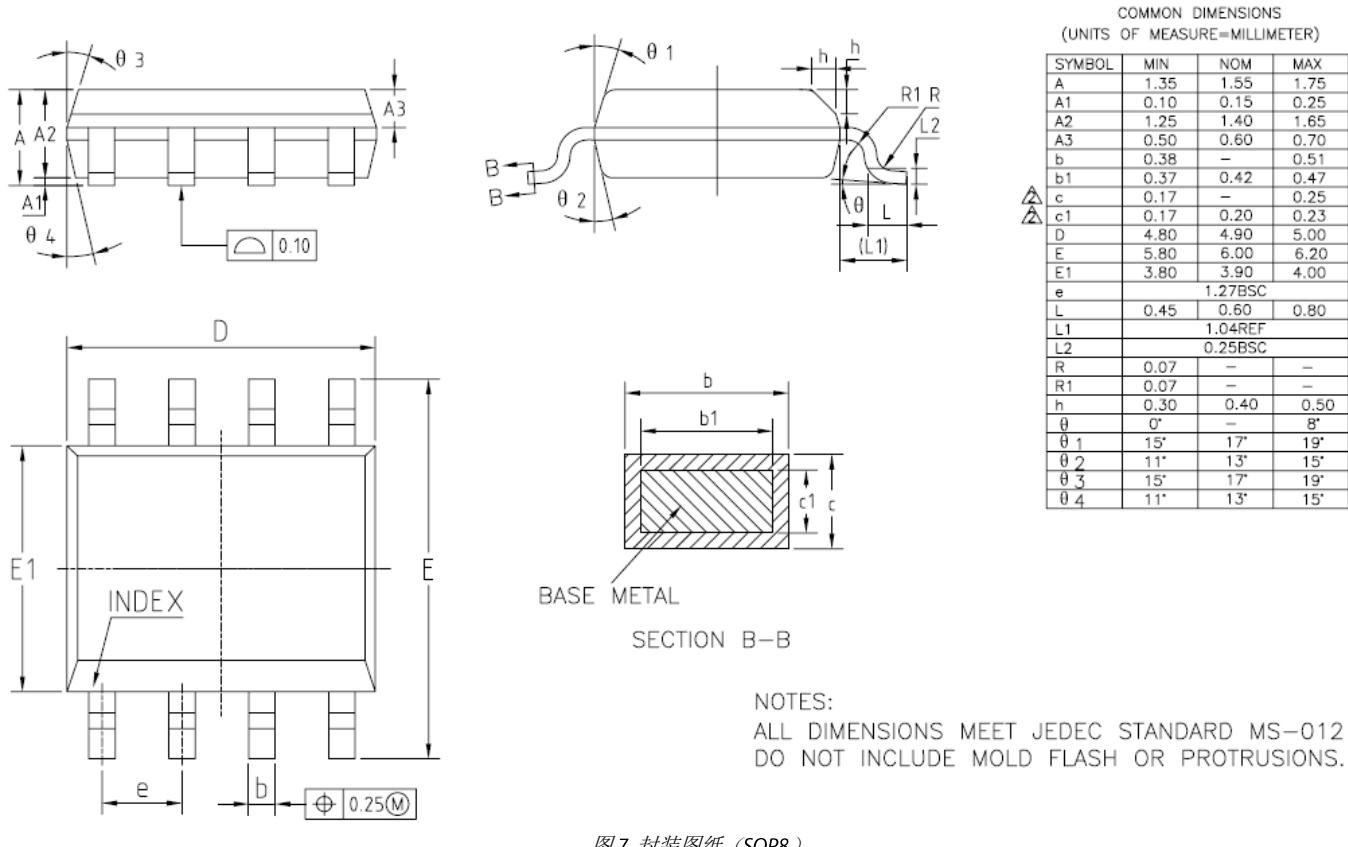


图7. 封装图纸 (SOP8)

订购信息

型号	封装形式	温度范围	MK code	包装方式	卷盘尺寸
0S54123A	SOP8	-40° C to +125 ° C	54123A AAAAAYMLL	3000/盘	13寸卷盘



1、AAAA =Company Encode;
2、YM =Year&Month;
3、LLL =Trace No.

注：本公司保留不预先通知而修改此文件的权利

版本更新

版本号	发布日期	页数	章节或图表	更改说明
1.0	2025.3	10		首次发布