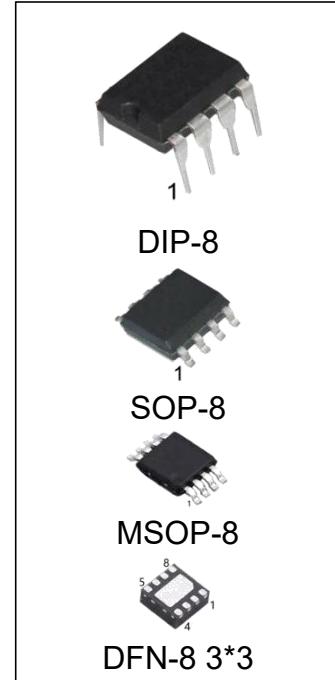


产品特点

- 内部频率补偿
- 单电源电压范围：4.5V ~ 30V
- 短路保护
- 双电源电压范围：±2.25 ~ ±15V
- 低功耗：典型值 500uA @ VCC=5V
- 单位增益带宽:可达 1.2MHZ
- 封装形式：DIP-8、SOP-8、MSOP-8、DFN-8



产品订购信息

产品名称	封装	打印名称	包装	包装数量
JRC4558N	DIP-8	4558	管装	2000 只/盒
JRC4558M/TR	SOP-8	4558	编带	2500 只/盘
JRC4558MM/TR	MSOP-8	4558	编带	3000 只/盘
JRC4558DQ3/TR	DFN-8 3*3	4558	编带	5000 只/盘

产品简介

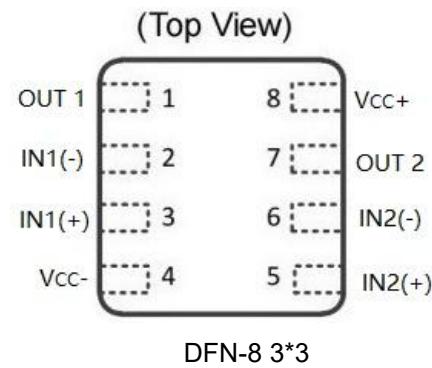
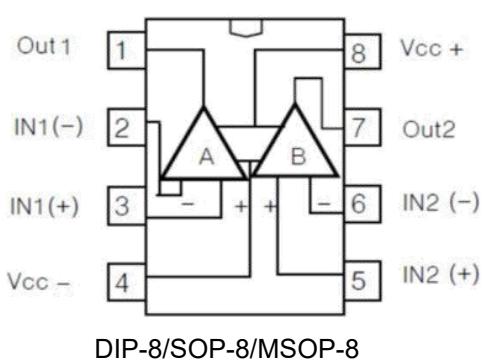
JRC4558 是一款双路低功耗的差分式运算放大器，可以单电源或双电源供电。具有较高的开环增益、内部补偿、高共模范围和良好的温度稳定性，以及具有输出短路保护的特点。广泛应用于音频放大电路和传统的运算放大电路中。

产品用途

- 传感器信号放大器
- 音频放大器
- 直流增益
- 其它应用领域

封装形式和管脚功能定义

管脚序号 DIP-8/SOP-8/MSOP-8/DFN-8	管脚定义	功能说明
1	OUT1	第1路输出
2	IN1-	第1路反相输入
3	IN1+	第1路正相输入
4	VCC-	电源负
5	IN2+	第2路正相输入
6	IN2-	第2路反相输入
7	OUT2	第2路输出
8	VCC+	电源正



极限参数

项目	符号	极限值 ⁽¹⁾	单位
单电源供电电压	V _C C	36	V
双电源供电电压	V _{S(VCC+,VCC-)}	±18	V
差分输入电压 ⁽²⁾	V _{IDR}	±15	V
共模输入电压	V _{ICR}	-0.3~36V	V
输出短路时间	t _{sc}	连续	
耗散功率	P _D	400	mW
工作温度	T _A	0~70	°C
储存温度	T _S	-65~150	°C
焊接温度,10s	T _w	260	°C

注:

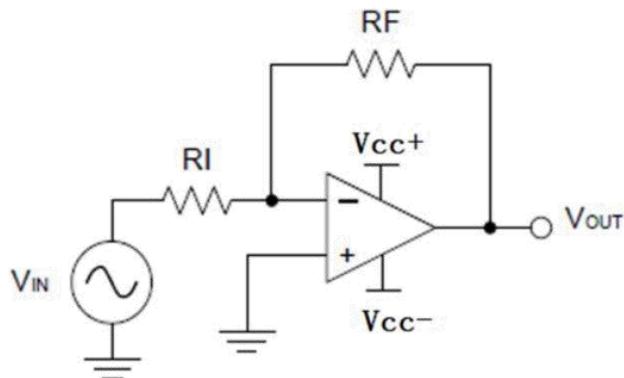
1. 极限值是指无论在任何条件下都不能超过的极限值。如果达到此极限值，将有可能造成产品劣化等物理性损伤；同时在接近极限参数下，不能保证芯片可以正常工作。
2. 输入端 IN+相对于 IN-之间的电压差。

直流电学特性 ($T_A=25^\circ\text{C}$, $VCC+ = 5\text{V}, VCC- = \text{GND}$ 除非特别指定)

项目	符号	测试条件	最小值	典型值	最大值	单位	
输入失调电压	V_{IO}	$VCC+ = 5\text{V}$ to 30V , $V_{IC} = V_{ICR(\min)}$, $VO = 1.4\text{V}$	-	5	-	mV	
输入失调电流	I_{IO}	$VO = 1.4\text{V}$	-	10	50	nA	
偏置电流	I_{BIAS}	$VO = 1.4\text{V}$	-	50	250	nA	
共模输入电压	V_{ICR}	$VCC+ = 5\text{V}$ to 30V	$VCC-$	-	$VCC+ - 1.5\text{V}$	V	
开环电压增益	A_{OL}	$VCC+ = 15\text{V}$, $VO = 1\text{V}$ to 11V , $RL \geq 2\text{k}\Omega$		100	-	V/mV	
共模抑制比	CMRR	$VCC+ = 5\text{V}$ to MAX, $V_{IC} = V_{ICR(\min)}$	-	80	-	dB	
单位增益带宽	GBWP		-	1.2	-	MHz	
电源电压抑制比 PSSR	$\Delta V_{DD}/\Delta V_{IO}$	$VCC+ = 5\text{V}$ to MAX, $f = 20\text{kHz}$	-	90	-	dB	
串扰衰减抑制比 CS	V_{O1}/V_{O2}	$f = 1\text{kHz}$ to 20kHz	-	120	-	dB	
输出高电平电压	VOH	$VCC+ = 15\text{V}$, VID = 1V	$I_{out} = -50\mu\text{A}$	-	13.6	-	V
			$I_{out} = -1\text{mA}$	-	13.5	-	V
			$I_{out} = -5\text{mA}$	-	13.4	-	V
		$VCC+ = 28\text{V}$	$RL = 2\text{k}$		26	-	V
输出低电平电压	VOL	$VCC+ = 15\text{V}$, VID = -1V	$I_{out} = 50\mu\text{A}$	-	0.1	-	V
			$I_{out} = 1\text{mA}$	-	0.7	-	V
			$I_{out} = 5\text{mA}$	-	1.0	-	V
		$VCC+ = 28\text{V}$	$RL = 2\text{k}$	-	0.85	-	V
电源工作电流	I_{CC}	$VCC+ = 5\text{V}$, $VO = 1/2VCC+$, No load	-	0.5	-	mA	
		$VCC+ = 30\text{V}$, $VO = 1/2VCC+$, No load	-	0.8	-	mA	
单电源工作电压	$VCC+$	$VCC- = 0\text{V}$ (GND)	4.5	-	30	V	
双电源工作电压	VS	$VCC+, VCC-$	± 2.25	-	± 15	V	

典型应用

1. 线路图



2. 设计要求

必须选择大于输入电压范围和输出范围的电源电压。

例如，将信号源 V_{IN} 从 ± 0.5 V 放大到 ± 1.8 V。将电源设置为 ± 5 V 足以适应此应用要求。

3. 设计过程

根据公式(1)计算放大倍数(增益) A_V

$$A_V = -V_O/V_{IN} \text{ ----- (1)}$$

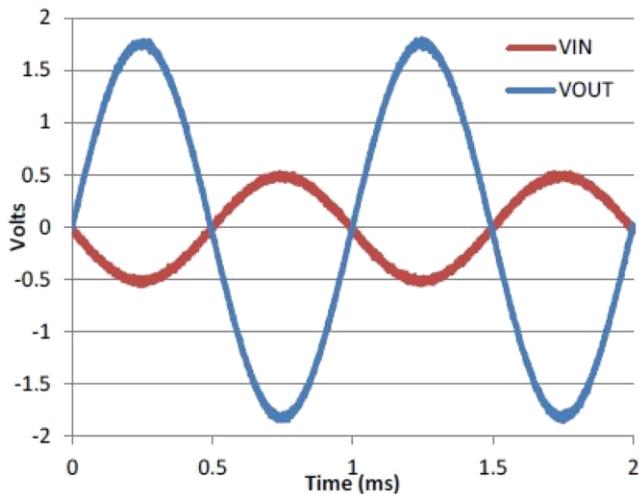
$$A_V = -V_O/V_{IN} = -1.8/0.5 = -3.6$$

一旦确定了所需的增益 A_V ，就要为 R_I 或 R_F 电阻选择一个值。根据运放的电特性及功耗的需要，可选择 $1\text{k}\Omega$ - $100\text{k}\Omega$ 范围内的值。本例将选择 $R_I=10\text{k}\Omega$ ，则 $R_F=36\text{k}\Omega$ 。这由方程式 2 确定。

$$A_V = -R_F/R_I \text{ ----- (2)}$$

$$R_F = -A_V * R_I = 3.6 * 10 = 36 \text{ k}\Omega$$

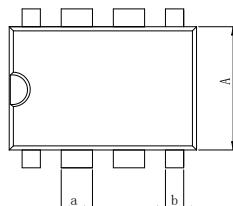
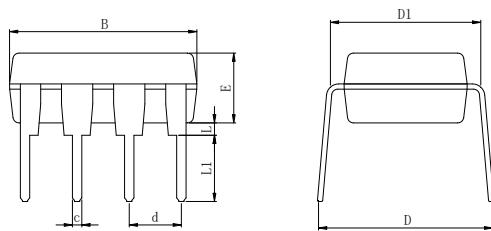
4. 应用曲线图



反相放大器的输入电压 VS 输出电压

封装外型尺寸

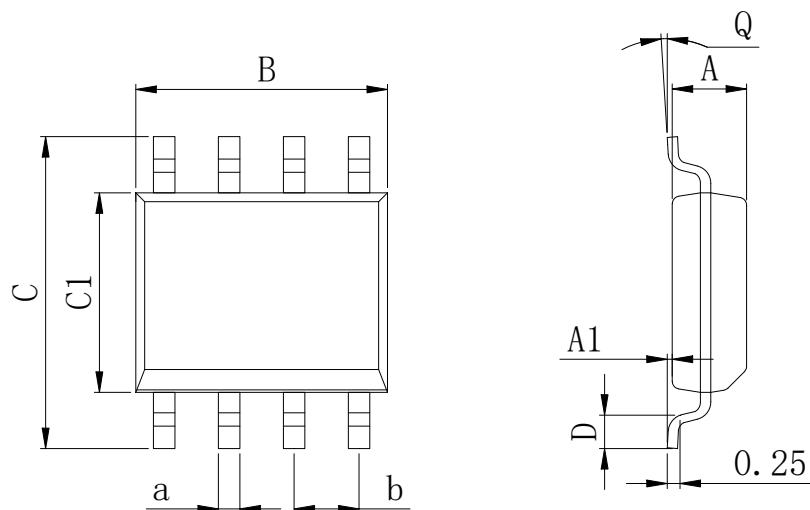
DIP-8



Dimensions In Millimeters(DIP-8)

Symbol:	A	B	D	D1	E	L	L1	a	b	c	d
Min:	6.10	9.00	8.10	7.42	3.10	0.50	3.00	1.50	0.85	0.40	2.54 BSC
Max:	6.68	9.50	10.9	7.82	3.55	0.70	3.60	1.55	0.90	0.50	

SOP-8 (150mil)

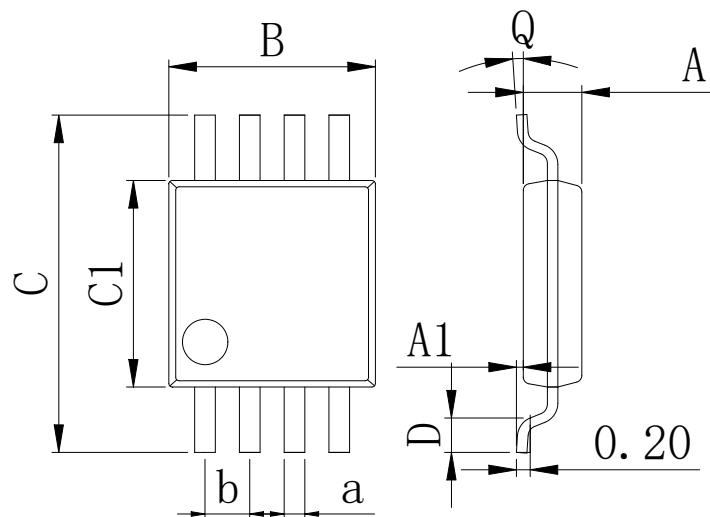


Dimensions In Millimeters(SOP-8)

Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	1.35	0.05	4.90	5.80	3.80	0.40	0°	0.35	1.27 BSC
Max:	1.55	0.20	5.10	6.20	4.00	0.80	8°	0.45	

封装外型尺寸

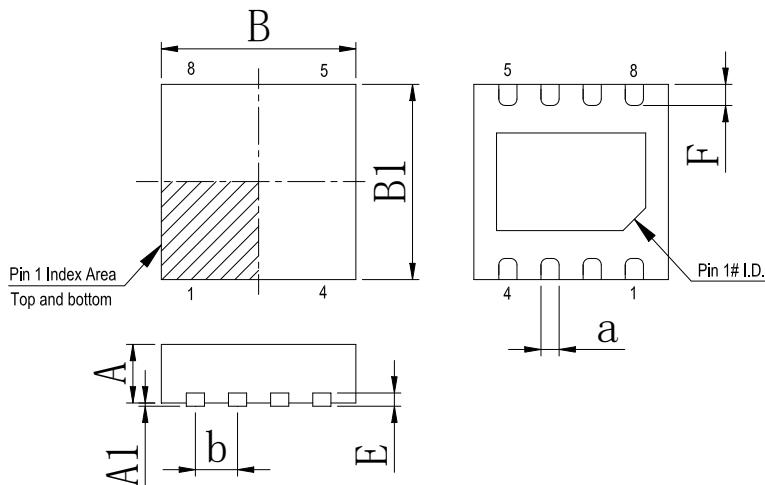
MSOP-8



Dimensions In Millimeters(MSOP-8)

Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	0.80	0.05	2.90	4.75	2.90	0.35	0°	0.25	0.65 BSC
Max:	0.90	0.20	3.10	5.05	3.10	0.75	8°	0.35	

DFN-8 3*3



Dimensions In Millimeters(DFN-8 3*3)

Symbol:	A	A1	B	B1	E	F	a	b
Min:	0.85	0.00	2.90	2.90	0.20	0.30	0.20	0.65 BSC
Max:	0.95	0.05	3.10	3.10	0.25	0.50	0.34	

修订历史

版本编号	日期	修改内容	页码
V1.0	2014-8	新修订	1-8
V1.1	2019-8	文档重新格式化	1-8
V1.2	2024-11	更新引脚焊接温度	2
V1.3	2025-8	新增 DFN 封装	1
V1.4	2025-9	将工做电压最小值 3V 更改为 4.5V	1

重要声明：

华冠半导体保留未经通知更改所提供的产品和服务。客户在订货前应获取最新的相关信息，并核实这些信息是否最新且完整的。华冠半导体对篡改过的文件不承担任何责任或义务。

客户在使用华冠半导体产品进行系统设计和整机制造时有责任遵守安全标准并采取安全措施。您将自行承担以下全部责任：针对您的应用选择合适的华冠半导体产品；设计、验证并测试您的应用；确保您的应用满足相应标准以及任何其他安全、安保或其他要求。以避免潜在风险可能导致人身伤害或财产损失情况的发生。

华冠半导体产品未获得生命支持、军事、航空航天等领域应用之许可，华冠半导体将不承担产品在这些领域应用造成的后果。因使用方超出该产品适用领域使用所产生的一切问题和责任、损失由使用方自行承担，与华冠半导体无关，使用方不得以本协议条款向华冠半导体主张任何赔偿责任。

华冠半导体所生产半导体产品的性能提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做出任何明示或暗示的担保，测试和其他质量控制技术的使用只限于华冠半导体的质量保证范围内。每个器件并非所有参数均需要检测。

华冠半导体的文档资料，授权您仅可将这些资源用于研发本资料所述的产品的应用。您无权使用任何其他华冠半导体知识产权或任何第三方知识产权。严禁对这些资源进行其他复制或展示，您应全额赔偿因在这些资源的使用中对华冠半导体及其代理造成任何索赔、损害、成本、损失和债务，华冠半导体对此概不负责。