

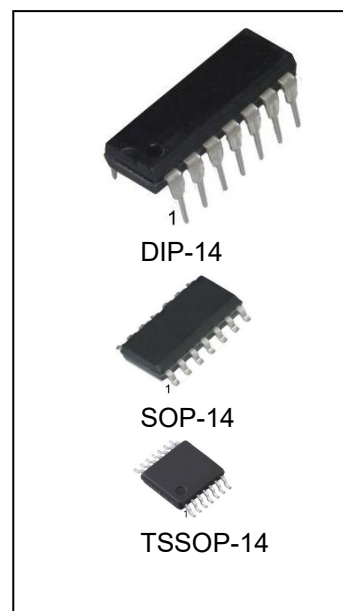
4 路 2 输入或门

概述

74HC32 是一款高速硅栅 CMOS 电路，其引脚兼容低功耗肖特基 TTL (LSTTL) 系列。实现了 2 输入或门功能。该电路符合 JEDEC 标准 no.7A。

其主要特点：

- 使用电压宽：2.0V - 6.0V
- 对称输出阻抗
- 低噪声
- 低功耗
- 稳定的传输延时
- ESD 保护：
 - 人体模式 (EIA/JESD22 - A114 - A) 超过 2000V
 - 机械模式 (EIA/JESD22 - A115 - A) 超过 200V
- 工作环境温度范围：-40 ~ 85℃
- 封装形式：DIP-14/SOP-14/TSSOP-14



产品订购信息

产品名称	封装	打印名称	包装	包装数量
74HC32N	DIP-14	74HC32	管装	1000 只/盒
74HC32M/TR	SOP-14	74HC32	编带	2500 只/盘
74HC32MT/TR	TSSOP-14	HC32	编带	2500 只/盘
74HC32LQ/TR	QFN-16 3*3	HC32	编带	5000 只/盘

功能框图

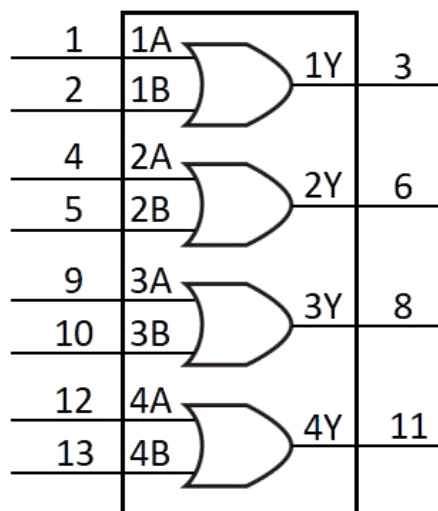


图 1、整体功能框图

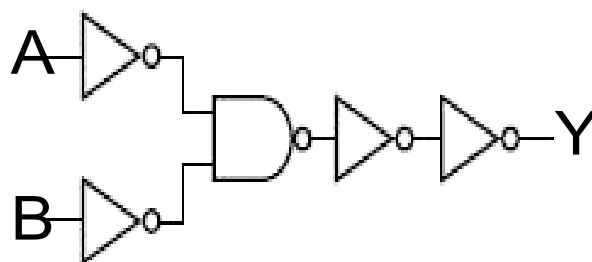


图 2、单路功能框图

引脚排列说明

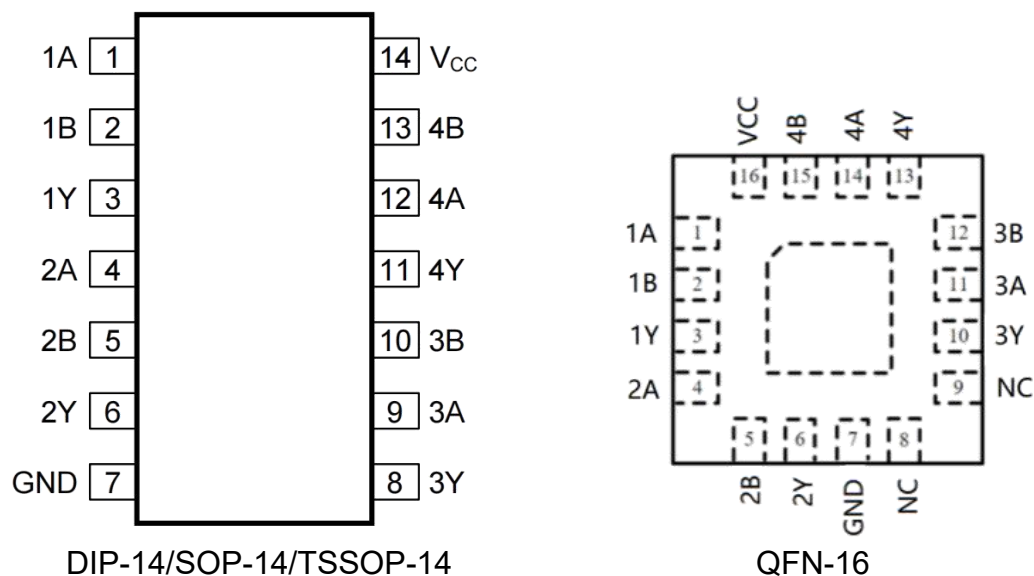


图 3、引脚排列图

引脚说明：

引脚		符 号	功 能
DIP/SOP/TSSOP	QFN		
1	1	1A	数据输入端
2	2	1B	数据输入端
3	3	1Y	数据输出端
4	4	2A	数据输入端
5	5	2B	数据输入端
6	6	2Y	数据输出端
7	7	GND	系统地
8	10	3Y	数据输出端
9	11	3A	数据输入端
10	12	3B	数据输入端
11	13	4Y	数据输出端
12	14	4A	数据输入端
13	15	4B	数据输入端
14	16	V _{CC}	电源端
	8,9	NC	内部无连接

真值表:

输入		输出
nA	nB	nY
L	L	L
L	H	H
H	L	H
H	H	H

注: H=高电平 L=低电平

极限参数 ((除非另有规定, Tamb=25℃, 符合 IEC 60134 标准, GND=0)

参 数 名 称	符 号	条 件	最小	最大	单位
电源电压	V _{CC}	-	-0.5	+7	V
二极管输入电流	I _{IK}	V _I <-0.5V or V _I >V _{CC} +0.5V	-	±20	mA
二极管输出电流	I _{OK}	V _O <-0.5V or V _O >V _{CC} +0.5V	-	±20	mA
输出端或者接收端电流	I _O	-0.5V< V _O <V _{CC} +0.5V	-	±25	mA
电压或者接地端电流	I _{CC} , I _{GND}	-	-	±50	mA
贮存温度	T _{stg}	-	-65	+125	℃
引脚焊接温度	T _L	10 秒	260		℃

注: 极限参数是指无论在任何条件下都不能超过的极限值。万一超过此极限值, 将有可能造成产品劣化等物理性损伤; 同时在接近极限参数下, 不能保证芯片可以正常工作。

推荐使用条件

参 数 名 称	符 号	测试条件	最小	典型	最大	单位
电源电压	V _{CC}	-	2.0	5.0	6.0	V
输入电压	V _I	-	0	-	V _{CC}	V
输出电压	V _O	-	0	-	V _{CC}	V
工作环境温度	T _{amb}	-	-40	+25	+85	℃
输入上升/下降沿 延时	t _r , t _f	V _{CC} = 2.0V	-	-	100 0	ns
		V _{CC} = 4.5V	-	6.0	500	ns
		V _{CC} = 6.0V	-	-	400	ns

直流参数 1 (除非另有规定, 在推荐条件下测试, Tamb=25℃, GND=0)

参 数 名 称	符号	测 试 条 件	最小	典型	最大	单位
输入高电平电压	V _{IH}	V _{CC} =2.0V	1.5	1.2	-	V
		V _{CC} =4.5V	3.15	2.4	-	V
		V _{CC} =6.0V	4.2	3.2	-	V

输入低电平电压	V_{IL}	$V_{CC}=2.0V$		-	0.8	0.5	V
		$V_{CC}=4.5V$		-	2.1	1.35	V
		$V_{CC}=6.0V$		-	2.8	1.8	V
输出高电平电压	V_{OH}	$V_I=V_{IH}$ 或 V_{IL}	$V_{CC}=2.0V$ $I_O=-20\mu A$	1.9	2.0	-	V
			$V_{CC}=4.5V$ $I_O=-20\mu A$	4.4	4.5	-	V
			$V_{CC}=6.0V$ $I_O=-20\mu A$	5.9	6.0	-	V
			$V_{CC}=4.5V$ $I_O=-4.0mA$	3.98	4.32	-	V
			$V_{CC}=6.0V$ $I_O=-5.2mA$	5.48	5.81	-	V
输出低电平电压	V_{OL}	$V_I=V_{IH}$ 或 V_{IL}	$V_{CC}=2.0V$ $I_O=20\mu A$	-	0	0.1	V
			$V_{CC}=4.5V$ $I_O=20\mu A$	-	0	0.1	V
			$V_{CC}=6.0V$ $I_O=20\mu A$	-	0	0.1	V
			$V_{CC}=4.5V$ $I_O=4.0mA$	-	0.15	0.26	V
			$V_{CC}=6.0V$ $I_O=5.2mA$	-	0.16	0.26	V
输入漏电流	I_{LI}	$V_{CC}=6.0V$	$V_I = V_{CC}$ 或 GND	-	-	± 0.1	μA
静态电流	I_{CC}	$V_{CC}=6.0V$	$V_I = V_{CC}$ 或 GND; $I_O=0$	-	-	2.0	μA

直流参数 (除非另有规定, $T_{amb} = -40 \sim +85^{\circ}C$, GND=0)

参 数 名 称	符号	测 试 条 件		最小	典型	最大	单位
输入高电平电压	V _{IH}	V _{CC} =2.0V		1.5	-	-	V
		V _{CC} =4.5V		3.15	-	-	V
		V _{CC} =6.0V		4.2	-	-	V
输入低电平电压	V _{IL}	V _{CC} =2.0V		-	-	0.5	V
		V _{CC} =4.5V		-	-	1.35	V
		V _{CC} =6.0V		-	-	1.8	V
输出高电平电压	V _{OH}	V _I =V _{IH} 或 V _{IL}	V _{CC} =2.0V I _O =-20uA	1.9	-	-	V
			V _{CC} =4.5V I _O =-20uA	4.4	-	-	V
			V _{CC} =6.0V I _O =-20uA	5.9	-	-	V
			V _{CC} =4.5V I _O =-4.0mA	3.84	-	-	V
			V _{CC} =6.0V I _O =-5.2mA	5.34	-	-	V
输出低电平电压	V _{OL}	V _I =V _{IH} 或 V _{IL}	V _{CC} =2.0V I _O =20uA	-	-	0.1	V
			V _{CC} =4.5V I _O =20uA	-	-	0.1	V
			V _{CC} =6.0V I _O =20uA	-	-	0.1	V
			V _{CC} =4.5V I _O =4.0mA	-	-	0.33	V
			V _{CC} =6.0V I _O =5.2mA	-	-	0.33	V
输入漏电流	I _{LI}	V _{CC} =6.0V	V _I = V _{CC} 或 GND	-	-	±1.0	uA
静态电流	I _{CC}	V _{CC} =6.0V	V _I = V _{CC} 或 GND; I _O =0	-	-	20	uA

交流参数 1 ($T_{amb}=25^{\circ}\text{C}$, $GND=0$, $t_r=t_f=6.0\text{ns}$, $C_L=50\text{pF}$, 见图 4、图 5)

参数名称	符号	测试条件	最小	典型	最大	单位
nA、nB 到 nY 的传输延时	t_{PHL}/t_{PLH}	$V_{CC}=2.0\text{V}$	-	22	90	ns
		$V_{CC}=4.5\text{V}$	-	8	18	ns
		$V_{CC}=6.0\text{V}$	-	6	15	ns
输出转换时间	t_{THL}/t_{TLH}	$V_{CC}=2.0\text{V}$	-	19	75	ns
		$V_{CC}=4.5\text{V}$	-	7	15	ns
		$V_{CC}=6.0\text{V}$	-	6	13	ns

交流参数 2 ($T_{amb}= -40 \sim +85^{\circ}\text{C}$, $GND=0$, $t_r=t_f=6.0\text{ns}$, $C_L=50\text{pF}$, 见图 4、图 5)

参数名称	符号	测试条件	最小	典型	最大	单位
nA、nB 到 nY 的传输延时	t_{PHL}/t_{PLH}	$V_{CC}=2.0\text{V}$	-	-	115	ns
		$V_{CC}=4.5\text{V}$	-	-	23	ns
		$V_{CC}=6.0\text{V}$	-	-	20	ns
输出转换时间	t_{THL}/t_{TLH}	$V_{CC}=2.0\text{V}$	-	-	95	ns
		$V_{CC}=4.5\text{V}$	-	-	19	ns
		$V_{CC}=6.0\text{V}$	-	-	16	ns

交流参数测试图

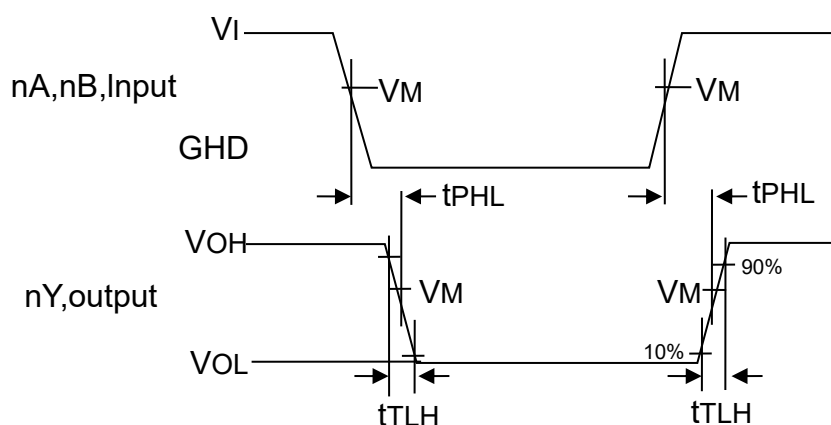


图 4、数据输入 (nA、nB) 到输出 (nY) 的传输延时和输出转换时间图

74HC32: $V_M=50\% V_{CC}$; $V_I = GND$ 或 V_{CC}

交流波形

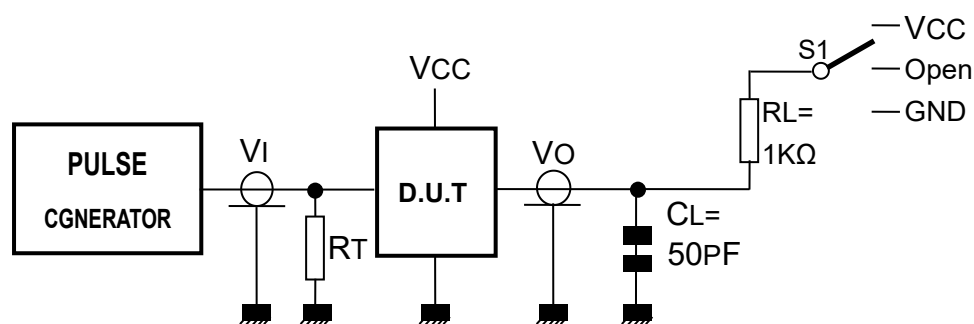


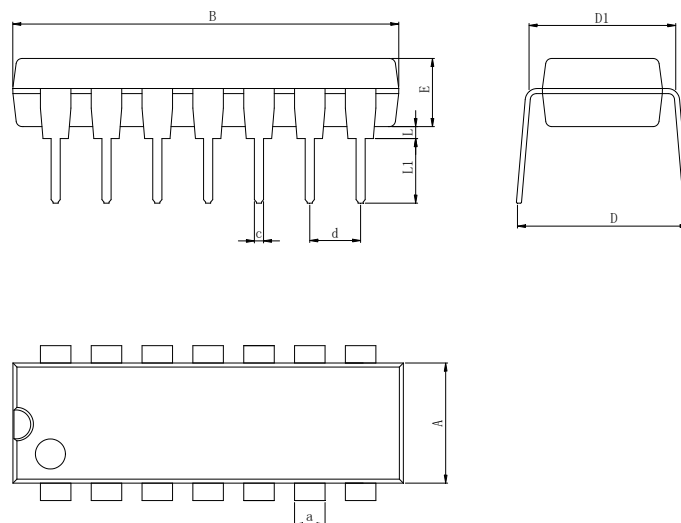
图 5、交换参数测试图

测试项	开关选择状态
T_{PLH}/T_{PHL}	OPEN
T_{PLZ}/T_{PZL}	Vcc
T_{PHZ}/T_{PZH}	GND

- 注：1、CL 负载电容（包括夹具和探针的电容）
2、RT 与信号发生器输出阻抗相匹配的端口电阻

封装外形尺寸

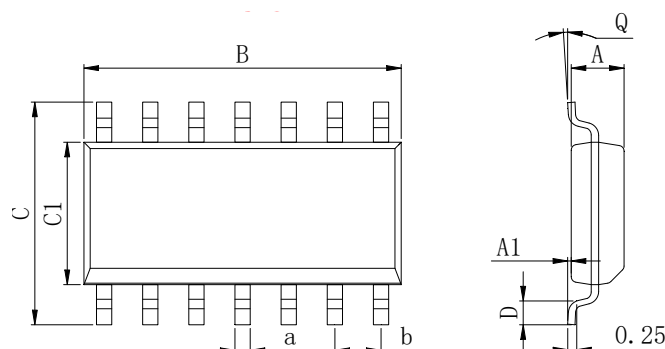
DIP-14



Dimensions In Millimeters(DIP-14)

Symbol:	A	B	D	D1	E	L	L1	a	c	d
Min:	6.10	18.94	8.10	7.42	3.10	0.50	3.00	1.50	0.40	2.54 BSC
Max:	6.68	19.56	10.9	7.82	3.55	0.70	3.60	1.55	0.50	

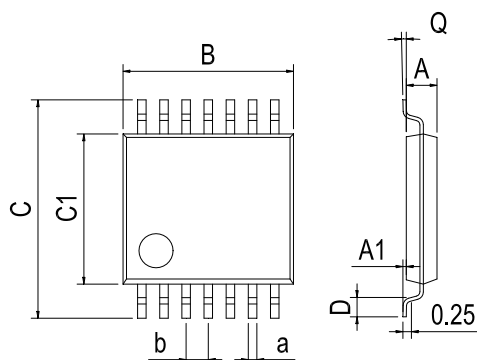
SOP-14



Dimensions In Millimeters(SOP-14)

Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	1.35	0.05	8.55	5.80	3.80	0.40	0°	0.35	1.27 BSC
Max:	1.55	0.20	8.75	6.20	4.00	0.80	8°	0.45	

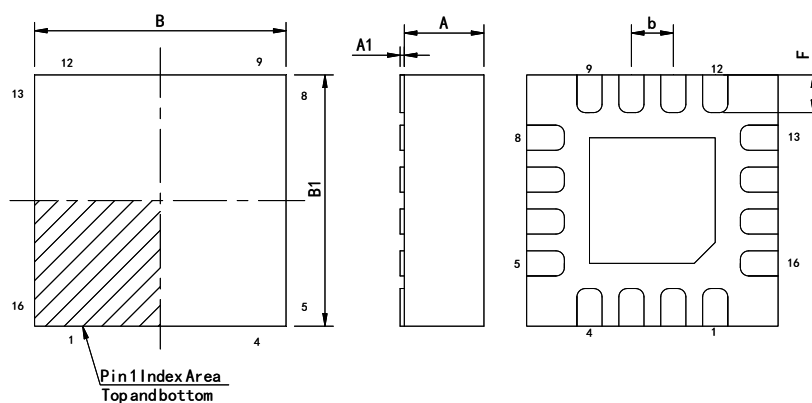
TSSOP-14



Dimensions In Millimeters(TSSOP-14)

Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	0.85	0.05	4.90	6.20	4.30	0.40	0°	0.20	0.65 BSC
Max:	0.95	0.20	5.10	6.60	4.50	0.80	8°	0.25	

QFN-16 3*3



Dimensions In Millimeters(QFN-16 3*3)

Symbol:	A	A1	B	B1	E	F	a	b
Min:	0.85	0	2.90	2.90	0.15	0.25	0.18	0.50TYP
Max:	0.95	0.05	3.10	3.10	0.25	0.45	0.30	

修订历史

版本编号	日期	修改内容	页码
V1.0	2020-3	新修订	1-10
V1.1	2023-9	更新封装、增加极限参数注释	3、 1
V1.2	2024-10	更新引脚排列图、更新引脚焊接温度	2、 3

重要声明:

华冠半导体保留未经通知更改所提供的产品和服务。客户在订货前应获取最新的相关信息，并核实这些信息是否最新且完整的。华冠半导体对篡改过的文件不承担任何责任或义务。

客户在使用华冠半导体产品进行系统设计和整机制造时有责任遵守安全标准并采取安全措施。您将自行承担以下全部责任：针对您的应用选择合适的华冠半导体产品；设计、验证并测试您的应用；确保您的应用满足相应标准以及任何其他安全、安保或其他要求。以避免潜在风险可能导致人身伤害或财产损失情况的发生。

华冠半导体产品未获得生命支持、军事、航空航天等领域应用之许可，华冠半导体将不承担产品在这些领域应用造成的后果。因使用方超出该产品适用领域使用所产生的一切问题和责任、损失由使用方自行承担，与华冠半导体无关，使用方不得以本协议条款向华冠半导体主张任何赔偿责任。

华冠半导体所生产半导体产品的性能提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，测试和其他质量控制技术的使用只限于华冠半导体的质量保证范围内。每个器件并非所有参数均需要检测。

华冠半导体的文档资料，授权您仅可将这些资源用于研发本资料所述的产品的应用。您无权使用任何其他华冠半导体知识产权或任何第三方知识产权。严禁对这些资源进行其他复制或展示，您应全额赔偿因在这些资源的使用中对华冠半导体及其代理造成的任何索赔、损害、成本、损失和债务，华冠半导体对此概不负责。