

TP4056

产品说明书

规范修订历史:

版本	发行时间	新制/修订内容
V1.0	2020/02	新增
V1.1	2021/11	修改订单信息
V1.2	2023/02	更换新模板
V1.3	2025/03	增加应用注意事项以及整体排版

概述

TP4056系列是一款输入极限耐压33V，最大充电电流1.2A的线性锂电池充电芯片，采用涓流/恒流/恒压充电方式。充电电压设定为4.2V或者4.35V，充电电流可通过外部电阻设定。当电池电压达到4.2V或者4.35V后，充电电流降至设定值的C/5或者C/10时，TP4056停止充电，芯片进入待机模式。当去除电源后，TP4056自动进入低功耗待机状态。

TP4056可以适合USB电源和适配器电源工作。由于采用了内部PMOSFET架构，加上防倒充电路，所以不需要外部检测电阻器和隔离二极管。

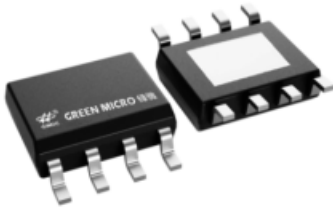
功能特点

- 建议工作电压：4.5V~5.5V
- 最高输入极限耐压电压：33V
- 支持热插拔28V（输入端接RC吸收）
- 过压保护电压OVP：6.8V（典型值）
- 高达1.2A可编程充电电流
- 精度达±1%的4.20V或者4.35V预设充电电压
- 无需外接MOSFET，检测电阻以及隔离二极管
- 恒定电流/恒定电压操作
- 充电状态、充电终止、无电池和故障状态显示
- 待机模式静态电流为1.0μA（典型值）
- 可激活0V电池充电
- BAT端电池正负极防反接保护
- 2.9V涓充；C/5或C/10充电终止
- 自动再充电（复充）
- 软启动限制浪涌电流
- 结温130℃后开始调节充电电流，155℃关闭充电
- 工作温度范围-40℃至105℃
- 封装形式：ESOP8、DFN8（3*3）、DFN8（2*2）、PDFN8（3*3）、SOT23-5、SOT23-6

产品应用

- 颈膜枪、电子烟
- 蓝牙耳机、GPS、穿戴设备
- 数码相机、Mini音响、电子玩具，等便携式设备
- 理发器、剃须刀，等各种充电器

产品外观

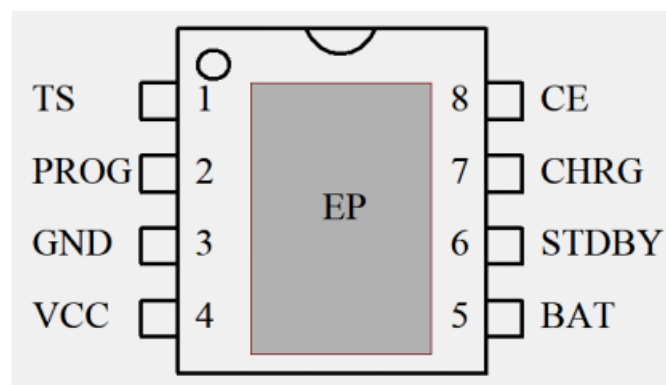


ESOP-8

订购信息

名称	封装	包装	包装数量
TP4056HNS	ESOP-8	编带	4000/盘

引脚排列图

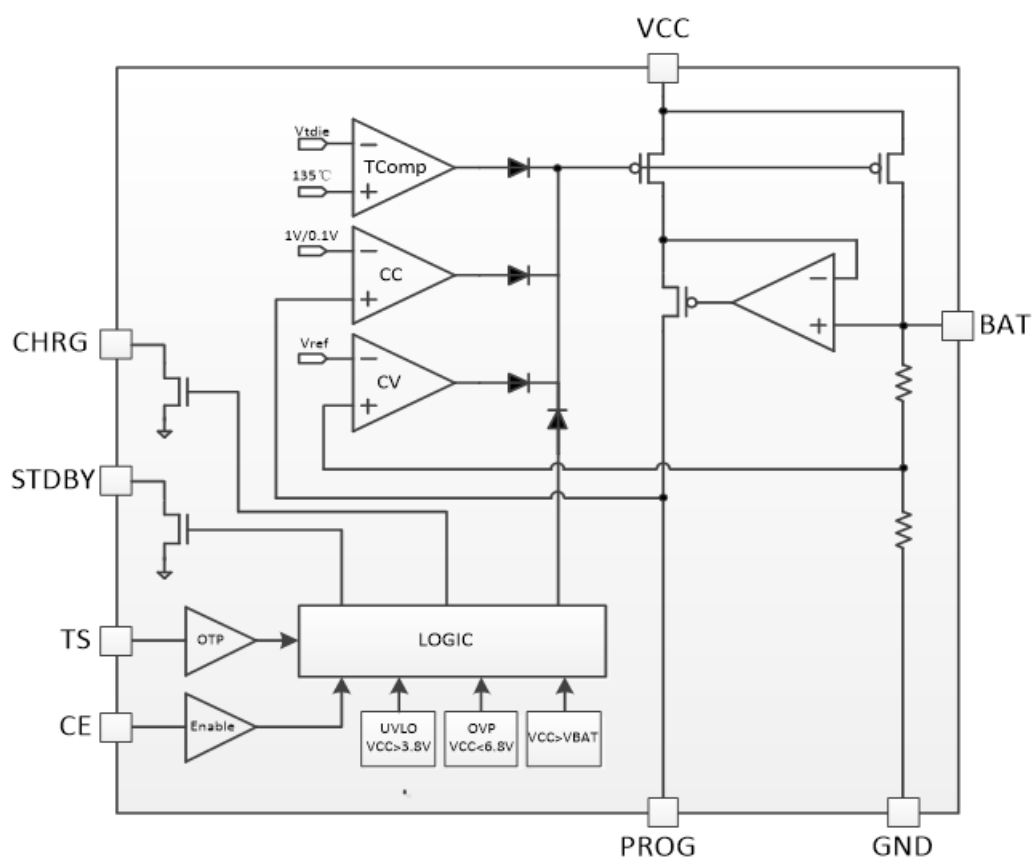


TP4056

引脚说明

序号			名称	功能描述
ESOP8/DFN/PDFN	SOT23-5	SOT23-6		
1	—	—	TS	电池NTC温度检测输入端，不用时须接地
2	5	6	PROG	可编程充电电流设置端
3	2	2	GND	接地脚
4	4	4	VCC	电源脚
5	3	3	BAT	连接电池正极
6	—	5	STDBY	电池充电完成指示端
7	1	1	CHRG	电池充电状态指示端
8	—	—	CE	芯片使能脚，高有效

功能框图



参数特性

极限参数

项目	符号	范围	单位
VIN、CE 输入电压	V_{IN} 、 V_{CE}	-0.3 ~ 33	V
CHRG、STDBY、TS 端电压	V_{CHRG} 、 V_{STDBY} 、 V_{TS}	-0.3 ~ 33	V
BAT 端电压	V_{BAT}	-0.3 ~ 12	V
PROG 端电压	V_{PROG}	-0.3 ~ 10	V
BAT 引脚 max 电流	I_{BAT}	1500	mA
PROG 引脚 max 电流	I_{PROG}	1.2	mA
功率耗散 PD @TA =+25°C	PD (ESOP8)	650	mW
	PD (DFN8(3*3))	1000	
	PD (PDFN8(2*2))	800	
	PD (SOT23-5)	520	
	PD (SOT23-6)	520	
储存温度范围	T_{STG}	-65 ~ +150	°C
最大工作结温	TJ (MAX)	155	°C
封装热阻	θ_{JA} (ESOP8)	200	°C/W
	θ_{JA} (DFN8(3*3))	130	

	θ_{JA} (PDFN8)	162.5	
	θ_{JA} (SOT23-5)	250	
	θ_{JA} (SOT23-6)	250	
引脚焊锡温度(Soldering, 10sec)	T_{LEAD}	260	°C
ESD 静电 (Human Body Mode)	VDD 对 GND $\geq$ 5K		V

Note: 超过极限参数值可能会损坏器件，不能保证设备在其工作条件之外运行。

建议使用条件

项目	符号	范围	单位
V_{IN} 输入电压	V_{IN}	4.5~5.5	V
应用环温范围	T_{OP}	-40~+105	°C
充电电流	V_{BAT}	30~1200	mA

电气特性

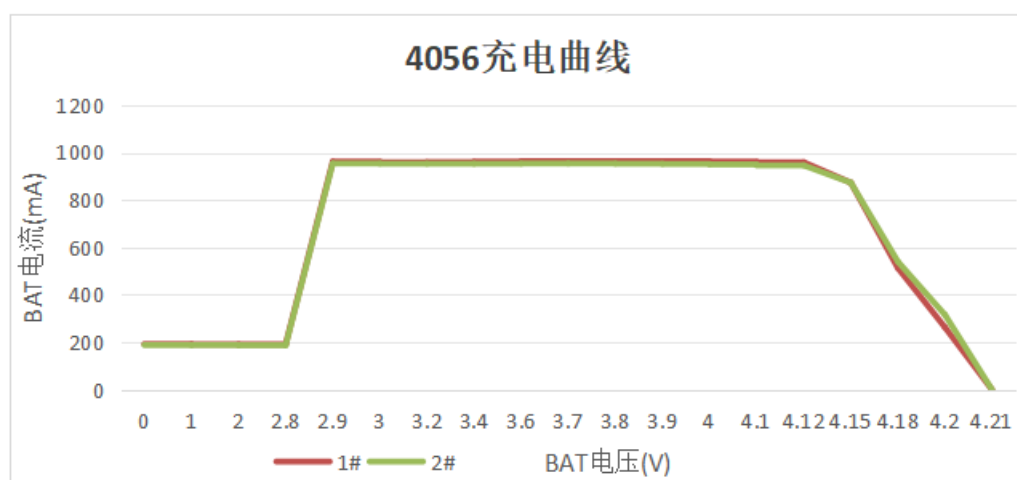
参数	符号	条件	最小	典型	最大	单位
输入电源电压	V_{IN}		4.5	5.0	5.5	V
输入过压锁定阈值电压	V_{OVLO}	V_{CC} 上升	6.6	6.8	7.0	V
输入过压锁定阈值迟滞	$V_{OVLO-HYS}$	V_{CC} 下降		500		mV
输入电源电流	I_{CC}	充电模式($P_{PROG}=2K$)		200	350	μA
		待机模式 (充电终止)		100	150	μA
		停机模式 (P_{PROG} 未连接)		55	100	μA
		$V_{CC} < V_{BAT}$, or $V_{CC} < V_{OVLO}$				
稳定输出 (浮充) 电压	V_{FLOAT}	$0^{\circ}C \leq T_A \leq 85^{\circ}C$, $I_{BAT}=40mA$	4.158	4.20	4.242	V
			4.306	4.35	4.393	
BAT 端充电电流	I_{BAT}	恒流模式, $P_{PROG}=1K$	950	1000	1050	mA
		待机模式, $V_{BAT}=4.20V$		1.0		μA
		停机模式, (P_{PROG} 未连接)		1.0		μA
		睡眠模式, $V_{CC} = 0V$		0.1		μA
涓流充电电流	I_{TRIKL}	$V_{BAT} < V_{TRIKL}$, $P_{PROG}=1K$, $C/5$	160	200	240	mA
		$V_{BAT} < V_{TRIKL}$, $P_{PROG}=1K$, $C/10$	80	100	120	mA
涓流充电门限电压	V_{TRIKL}	$P_{PROG}=1K$, V_{BAT} 上升	2.8	2.9	3.0	V
涓流充电迟滞电压	V_{TRHYS}	$P_{PROG}=1K$, V_{BAT} 下降	40	80	120	mV

VCC 欠压保护阈值电压	V_{OVLO}	V_{CC} 从低到高	3.6	3.8	4.0	V
VCC 欠压锁定迟滞电压	V_{UVHYS}	V_{CC} 下降	150	200	250	mV
手动关断阈值电压	V_{MSD}	V_{PROG} 上升	0.9	1.0	1.1	V
		V_{PROG} 下降	0.9	1.0	1.1	V
VCC-VBAT 锁闭电压	V_{ASD}	V_{CC} 上升	50	100	150	mV
		V_{CC} 下降	35	50	75	mV
终止电流门限	I_{TERM}	$P_{PROG}=1K, C/5$	160	200	240	mA
		$P_{PROG}=1K, C/10$	80	100	120	mA
PROG 引脚电压	V_{PROG}	恒流模式, $P_{PROG}=1K$	0.9	1.0	1.1	V
CHRG 端输出低电平	V_{CHRG}	$I_{CHRG}=5mA$		0.35	0.5	V
STDBY 端输出低电平	V_{STDBY}	$I_{STDBY}=5mA$		0.35	0.5	V
再充电电池门限电压	V_{RECHG}	$I_{FLOAT}-V_{RECHG}$	100	150	200	mV
再充电延时时间	t_{RECHG}	V_{BAT} 由高到低		1.2		ms
CE 开启阈值电压	V_{CEH}	CE 由低到高		1.2		V
CE 关断阈值电压	V_{CEL}	CE 由高到低		0.8		V
TS 脚高端翻转电压	V_{TS_H}	TS 接 NTC 电阻		80		% V_{CC}
TS 脚低端翻转电压	V_{TS_L}	TS 接 NTC 电阻		45		% V_{CC}
充电终止延时时间	t_{TERM}	I_{BAT} 降至 $I_{CHRG}/10$ 以下		1.6		ms
PROG 端上拉电流	I_{PROG}			2.0		uA

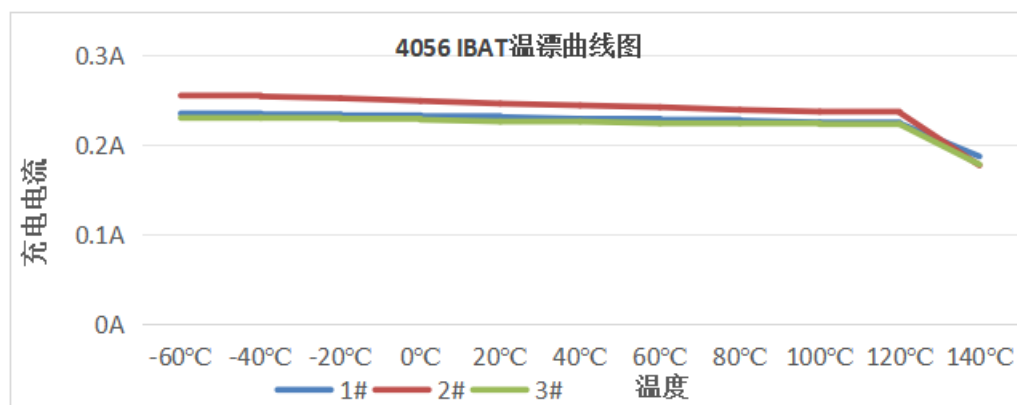
功率 FET 导通抗阻	R_{ON}			500		mΩ
软启动时间	t_{SS}	$I_{BAT}=0 \sim I_{BAT}=1000/ P_{PROG}$		450		us
限定温度模式中的结温	T_{LIM}			155		°C

温漂曲线

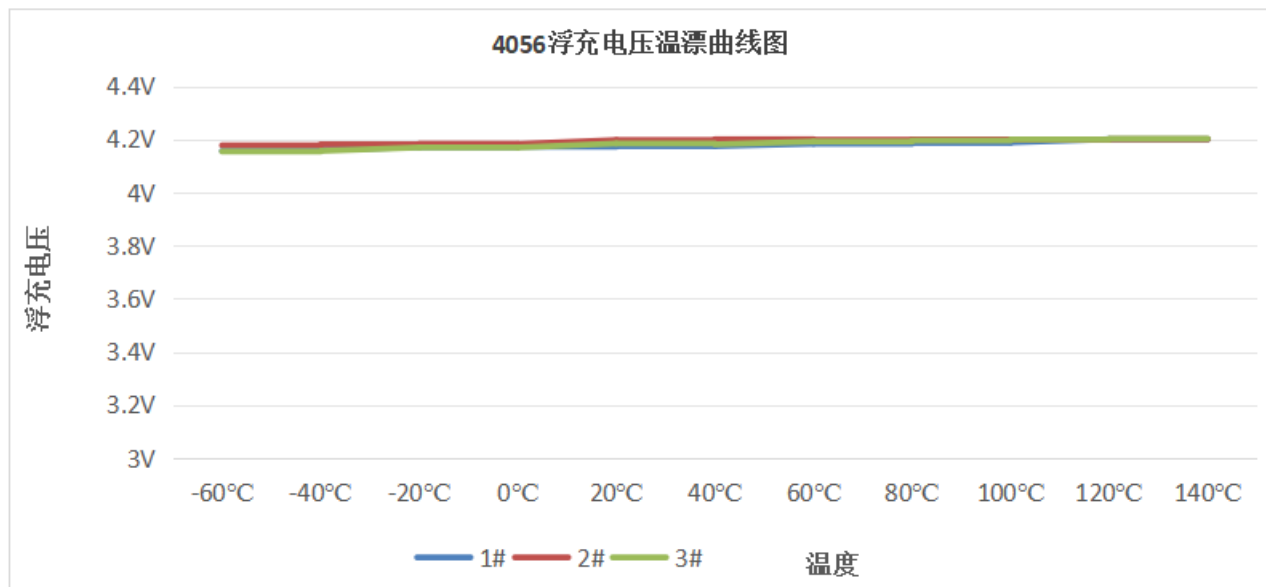
充电曲线 (VIN=5V, PROG=1K, ESOP8)



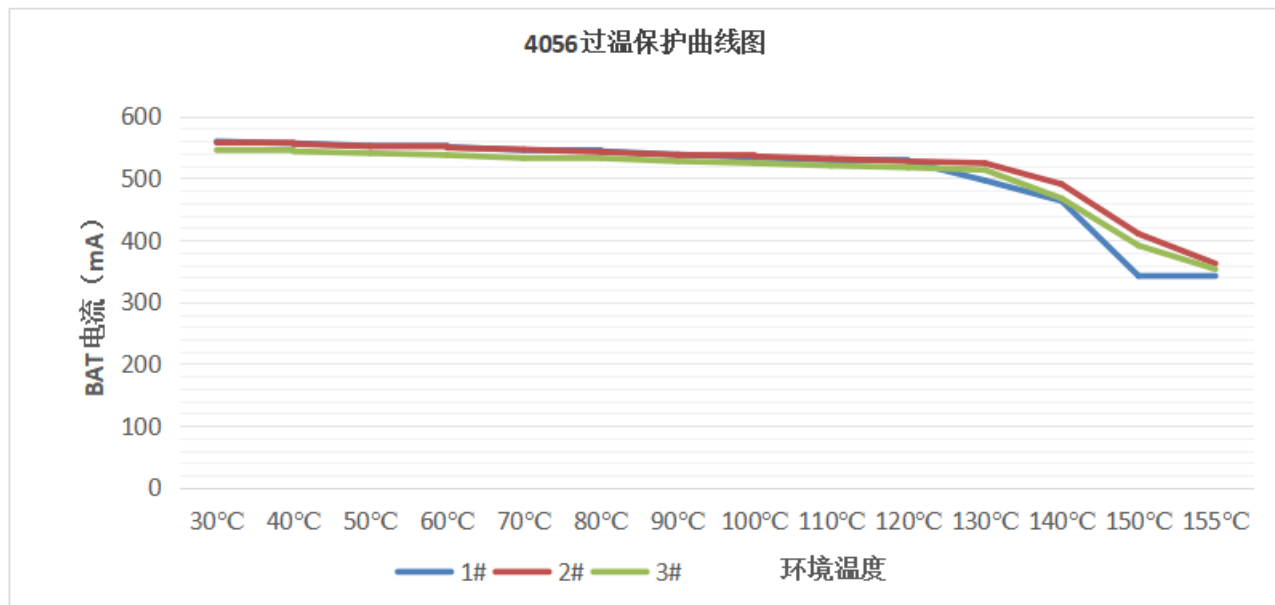
充电温漂曲线 (VIN=5V, PROG=5.1K, ESOP8)



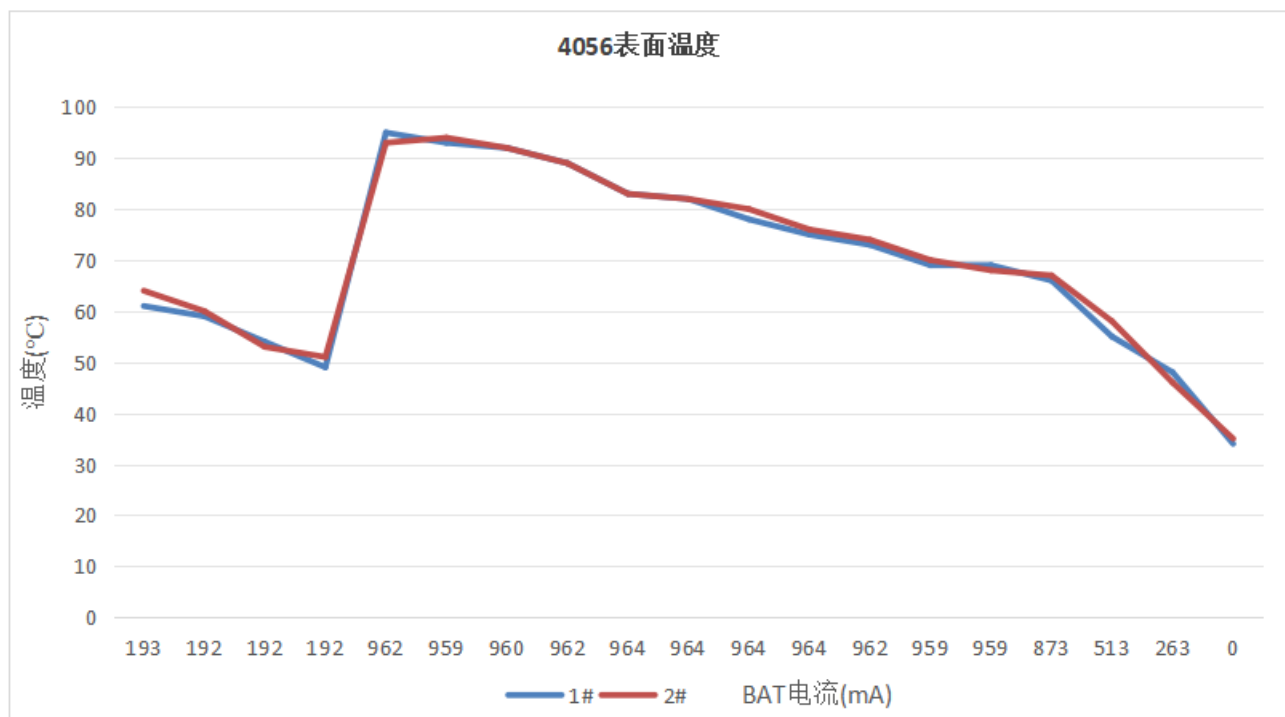
浮充电压温漂曲线 (VIN=5V, PROG=5.1K, ESOP8)



过温保护点 (VIN=5V, PROG=2K, ESOP8)



不同充电电流下的芯片表面温度 (VIN=5V, PROG=1K, ESOP8)



Note: 红外热像仪UTi120S测试, 测试距离(测试仪外壳到芯片表面)25.8mm

工作原理

TP4056 是一款单节锂离子电池或锂聚合物电池线性充电电路, 利用芯片内部的功率 MOSFET 对电池进行恒流/恒压充电。充电电流可以由外部电阻编程决定, 最大充电电流可以达到 1200mA。TP4056 拥有两个漏极开路输出的状态指示输出端, 充电状态指示端 CHRG 和电池充电完成指示输出端 STDBY。芯片内部的功率管电路在芯片的结温超过 130°C 时自动降低充电电流, 这个功能可以使用户最大限度利用芯片充电, 到 155°C 会关闭充电, 不用担心芯片过热而损坏芯片或者外部元器件。TP4056 具有输入电源过压保护功能, 从而在复杂的输入环境下保证芯片不受损坏。

正常充电

当 Vcc 引脚电压升至 UVLO 门限电平以上且在 PROG 引脚与地之间连接了一个精度为 1% 的设定电阻器时, 一个充电循环开始。如果 BAT 引脚电平低于涓流充电门限电压 2.9V, 则充电器进入涓流充电模式, 在该模式中, TP4056 提供约 C/5 或者 C/10 的设定充电电流, 以便将电流电压提升至一个安全的电平。当 BAT 引脚电压升至涓流充电门限电压以上时, 充电器进入恒流模式, 此时向电池提供恒定的充电电流。当 BAT 引脚电压达到最终浮充电压 4.2V 时,

TP4056 进入恒压模式，且充电电流开始减小。当充电电流降至设定值的 C/5 或者 C/10，充电循环结束。

充电电流设定

充电电流是采用一个连接在 PROG 引脚与地之间的电阻器来设定的。充电电流是 PROG 引脚输出电流的 1000 倍，

设定电阻器和充电电流采用下列公式来计算：

$$P_{\text{PROG}} = \frac{1000}{I_{\text{CHRG}}} \text{ 或者 } I_{\text{CHRG}} = \frac{1000}{P_{\text{PROG}}}$$

从 BAT 引脚输出的充电电流可通过监视 PROG 引脚电压随时确定，公式如下：

$$I_{\text{BAT}} = \frac{V_{\text{PROG}}}{P_{\text{PROG}}} * 1000$$

在设置充电电流大于 1A 应用中，芯片热量相对较大，温度保护会减小充电电流，不同环境测试电流与公式计算

理论值也变的不完全一致。客户应用中，可根据需求选取合适大小的 P_{PROG} ，选择推荐表：

$P_{\text{PROG}}(\text{K}\Omega)$	$I_{\text{CHRG}}(\text{mA})$
0.82	1200
0.91	1100
1	1000
1.1	900
1.2	800
2	550
2.2	500
5.1	200
20	50

充电终止

当充电电流在达到最终浮充电压之后降至设定值的 $C/5$ 或者 $C/10$ ，充电循环被终止。该条件是通过采用一个内部滤波比较器对 PROG 端进行监控来检测的。当 PROG 端电压降至 $200\text{mV}(C/5)$ 或者 $100\text{mV}(C/10)$ 以下时，充电终止，TP4056 进入待机模式，此时的输入电源电流降至约 $100\mu\text{A}$ 。

充电状态指示

TP4056 有两个漏极开路状态指示输出端，CHRG 和 STDBY。当充电器处于充电状态时，CHRG 被拉到低电平，在其它状态 CHRG 处于高阻态。当电池没有接到充电器时，CHRG 输出脉冲信号表示没有安装电池。当电池端连接的外接电容为 $1\mu\text{F}$ 时 CHRG 闪烁周期约 $0.1\text{--}0.8$ 秒，当电池连接端 BAT 管脚的外接电容为 $10\mu\text{F}$ 时 CHRG 闪烁周期约 $1\text{--}2$ 秒。当不用状态指示功能时，将不用的状态指示输出端接到地，以下为完整的指示灯状态：

充电状态	CHRG 电平（灯）	STDBY 电平（灯）
正在充电状态	低（亮）	高阻（灭）
电池充满状态	高阻（灭）	低（亮）
输入欠压，过压，电池反接	高阻（灭）	高阻（灭）
BAT 端接 $10\mu\text{F}$ 电容，且无电池	闪烁 $1\text{--}2\text{S}$	低（亮）

热限制

如果芯片温度升至 130°C 以上时，一个内部热反馈环路将减小设定的充电电流，超过 155°C 则会直接关闭输出。该功能可防止 TP4056 过热，并允许用户提高给定电路板功率处理能力的上限而减小损坏 TP4056 的风险。

欠压闭锁

TP4056 内部一个欠压闭锁电路对输入电压进行监控，并在 VCC 升至欠压闭锁门限以上之前使充电器保持在停机模式。UVLO 电路将使充电器保持在停机模式。如果 UVLO 比较器发生跳变，则在 VCC 升至比电池电压高 100mV 之前充电器将不会退出停机模式。

自动循环充电

电池电压达到浮充电压，充电循环被终止之后，TP4056立即对BAT端电压进行监控。当BAT端电压低于4.05V（浮充4.20V）或者4.20V（浮充4.35V）左右，充电循环重新开始。确保了电池被维持在一个接近满电的状态，同时免除了进行周期性充电循环启动的需要。

电池反接保护

TP4056内置锂电池反接保护功能，当锂电池反接于芯片BAT引脚，芯片会停机显示故障状态，此时反接的锂电池漏电电流0.1mA左右。将反接的电池正确接入，芯片自动开始充电循环。反接后的芯片当电池去除后，由于芯片输出端BAT管脚电容电位仍为负值，则充电指示灯不会立刻正常亮，只有正确接入电池可自动激活充电。或者等待BAT端电容负电位的电量放光，BAT端电位大于0V，芯片会显示正常的无电池指示灯状态。

充电电流软起动

TP4056包括一个用于在充电循环开始时最大限度地减小涌入电流的软启动电路。当一个充电循环被启动时，充电电流将在450us左右的时间里从0上升至满幅全标度值。在启动过程中，这能够起到最大限度地减小电源上的瞬变电流负载的作用。

输入电源电压保护（OVP）

TP4056具有输入电源电压OVP 的功能，在VCC输入电压达到6.8V时，芯片OVP保护，此时芯片停机，停止向电池充电；当电源电压下降到6.2V时，芯片重新进入工作状态。

电池温度监测

为了防止温度过高或者过低对电池造成的损害，TP4056内部集成有电池温度监测电路。电池温度监测是通过测量TS管脚的电压实现的，TS管脚的电压是由电池内的NTC热敏电阻和一个电阻分压网络实现的，TP4056将TS管脚的电压同芯片内部的两个阈值 V_{LOW} 和 V_{HIGH} 相比较，以确认电池的温度是否超出正常范围。在TP4056内部， V_{LOW} 被固定在 $45\% \times VCC$ ， V_{HIGH} 被固定在 $80\% \times VCC$ 。如果TS管脚的电压 $V_{TS} < V_{LOW}$ ，或者 $V_{TS} > V_{HIGH}$ ，则表示电池的温度太高或者太低，充电过程将被暂停；如果TS管脚的电压 V_{TS} 在 V_{LOW} 和 V_{HIGH} 之间，充电周期则继续。

确定温度检测 R3 和 R4 的值

R3和R4的值要根据电池的温度监测范围和热敏电阻的电阻值来确定，现举例说明如下：

假设设定的电池温度范围为 $T_L \sim T_H$ ，（其中 $T_L < T_H$ ）；电池中使用的是负温度系数的热敏电阻（NTC）， R_{TL} 为其在温度 T_L 时的阻值， R_{TH} 为其在温度 T_H 时的阻值，则 $R_{TL} > R_{TH}$ ，那么，在温度 T_L 时，TS端的电压为：

$$V_{TS} = \frac{R_4 || R_{TH}}{R_3 + R_4 || R_{TH}} * V_{IN}$$

然后由 $V_{TS}=V_{HIGH}=K_2 \times V_{CC}$, ($K_2=0.8$) ; $V_{TS}=V_{LOW}=K_1 \times V_{CC}$, ($K_1=0.45$) 可解得

$$R_3 = \frac{R_{TL}R_{TH}(K_2-K_1)}{(R_{TL}-R_{TH})K_2K_1} \quad R_4 = \frac{R_{TL}R_{TH}(K_2-K_1)}{R_{TL}(K_1-K_2K_1)-R_{TH}(K_2-K_2K_1)}$$

同理, 如果电池内部是正温度系数 (PTC) 的热敏电阻, 则可以计算得到

$$R_3 = \frac{R_{TL}R_{TH}(K_2-K_1)}{(R_{TH}-R_{TL})K_2K_1} \quad R_4 = \frac{R_{TL}R_{TH}(K_2-K_1)}{R_{TH}(K_1-K_2K_1)-R_{TL}(K_2-K_2K_1)}$$

从上面的推导中可以看出, 待设定的温度范围与电源电压 V_{CC} 是无关的, 仅与 R_3 、 R_4 、 R_{TH} 、 R_{TL} 有关; 其中, R_{TH} 、 R_{TL} 可通过查阅相关的电池手册或通过实验测试得到。

在实际应用中, 若只关注某一端的温度特性, 比如过热保护, 则 R_4 可以不用, 而只用 R_3 即可。

Note: R_3 和 R_4 的位置请参考应用电路。

输入输出电容和电阻选择以及 PCB 布局

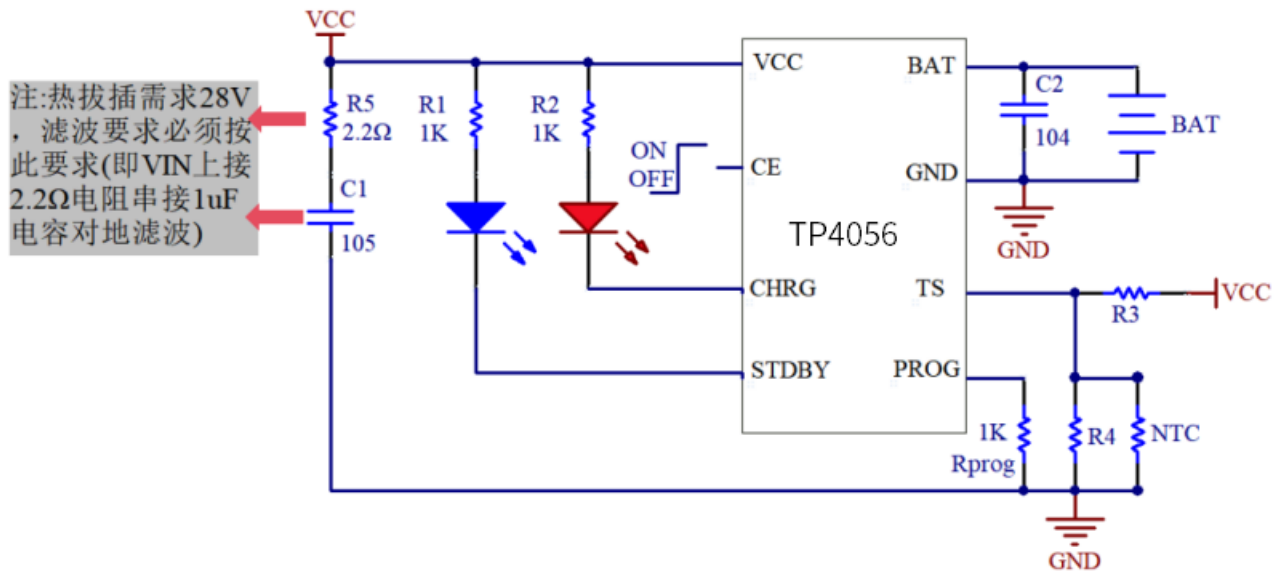
为保证各种情况下可靠使用, 防止尖峰和毛刺电压引起的芯片损坏建议输入端加RC滤波 (具体请参考典型应用电路), 电容值: $C_1=105, C_2=104$, 同时PCB布板要求电容尽量靠近芯片引脚, 不宜过远。

建议电阻值: R_1 、 $R_2=1K$, 此电阻不可以省掉, 以防止灯的状态故障。

建议使用中需将芯片底部散热片 (EP) 与PCB板焊接良好, 底部散热区域需要加通孔, 并有大面积铜箔散热为优。多层PCB加充分过孔对散热有良好的效果, 散热效果不佳可能引起充电电流受温度保护而减小。在背面散热部分加适当的过孔, 也方便了手工焊接, (可以从背面过孔处灌入焊锡, 将散热面可靠焊接)。

应用在大电流充电 (1000mA以上), 为了缩短充电时间, 需在VIN端增加热耗散电阻。阻值范围 $0.2 \sim 0.4\Omega$, 客户根据使用情况选取合适电阻大小。

典型应用电路

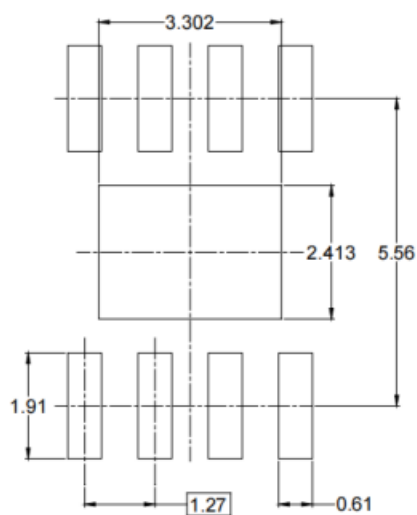
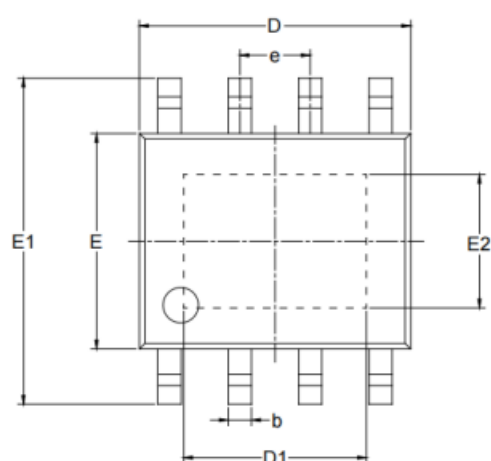


Note: 若不用温度监测, 则 TS 脚须接地。

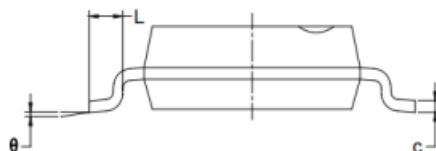
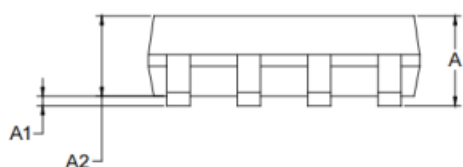
封装信息

ESOP-8

Unit : mm



RECOMMENDED LAND PATTERN (Unit: mm)



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	—	1.700	—	0.067
A1	0.000	0.100	0.000	0.004
A2	1.350	1.550	0.053	0.061
b	0.330	0.510	0.013	0.020
c	0.170	0.250	0.007	0.010
D	4.700	5.100	0.185	0.201
D1	3.202	3.402	0.126	0.133
E	3.800	4.000	0.150	0.157
E1	5.800	6.200	0.228	0.244
E2	2.313	2.513	0.091	0.099
e	1.27(BSC)		0.050(BSC)	
L	0.400	1.270	0.016	0.050
θ	0°	8°	0°	8°

重要声明

- 绿微芯片保留无通知更改产品及文档的权利，客户应在订货前获取并核实最新技术资料的完整性，同时，绿微芯片对非官方修订文件不承担任何责任或义务。
- 整份产品规格书中任何项参数仅供参考，实际应用测试为准；客户使用产品进行系统设计时，必须遵守安全规范并独立承担以下责任：按应用需求选则适配的绿微产品；完成应用的设计验证及全链路测试；确保应用符合目标市场安全法规或其他要求，因设计缺陷或违规操作导致的人身/财产损失，均由客户自行承担，与绿微芯片无关。
- 绿微芯片产品禁止用于生命维持、军事装备、航天航空关键应用等场景。超范围使用引发的一切事故与法律责任，皆由使用方自行承担，与绿微芯片无关。
- 绿微芯片的所有技术资源（含数据表、参考设计）均按“现状”提供，不保证无缺陷或泛用性，不做出任何明示或者暗示的担保。文档仅授权用于本文件所述产品开发与研究，严禁非授权使用知识产权、公开复制和反向工程。违规使用索导致的索赔及损失，均由使用方承担，与绿微芯片无关。