

1、概述

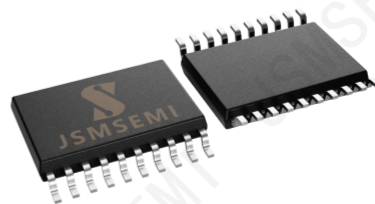
74HC/HCT273是一款8位上升沿触发D型触发器。

该电路具有时钟（CP）和主复位（MR）输入端。

输出端Qn会输出相对应的Dn的状态，满足从低到高时钟（CP）转换的建立和保持时间要求。MR为低电平时，输出变为低电平，与时钟和数据输入无关。输入内置钳位二极管。这样就可以使用限流电阻将输入接口连接到超过V_{CC}的电压。

其主要特点如下：

- 输入电平：
 - 74HC273：CMOS 电平
 - 74HCT273：TTL电平
- 共用时钟和主复位
- 8位上升沿触发D型触发器
- 工作环境温度范围：-40℃~+125℃
- 封装形式：DIP20/SOP20/TSSOP20



2、功能框图及引脚说明

2.1、功能框图

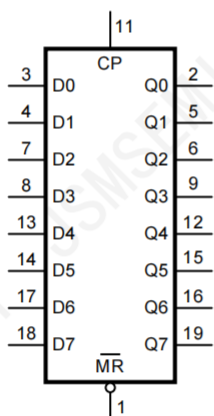


图 1 逻辑符号

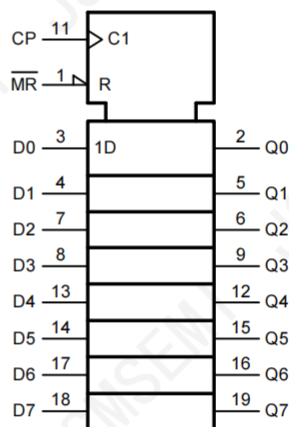


图 2 IEC 逻辑符号

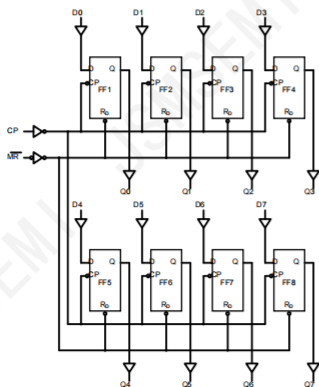


图 3 逻辑框图

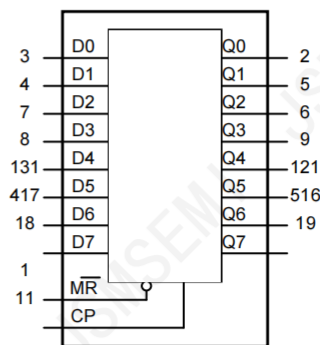
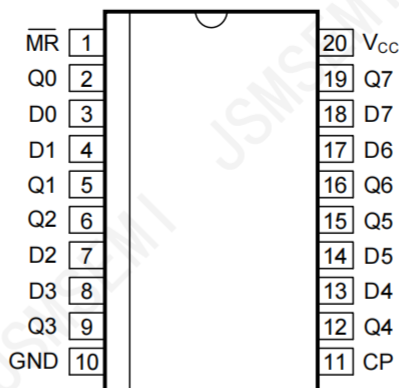


图 4 功能框图

2.2、引脚排列图



2.3、引脚说明

引脚	符 号	功 能
1	$\overline{\text{MR}}$	主复位输入（低电平有效）
2	Q0	触发器输出
3	D0	数据输入
4	D1	数据输入
5	Q1	触发器输出
6	Q2	触发器输出
7	D2	数据输入
8	D3	数据输入
9	Q3	触发器输出
10	GND	地（0V）
11	CP	时钟输入（上升沿触发）
12	Q4	触发器输出
13	D4	数据输入
14	D5	数据输入
15	Q5	触发器输出
16	Q6	触发器输出
17	D6	数据输入
18	D7	数据输入
19	Q7	触发器输出
20	V _{CC}	电源电压

2.4、功能表

工作模式	输入			输出
	$\overline{\text{MR}}$	CP	Dn	Qn
复位（清零）	L	X	X	L
负载“1”	H	↑	h	H
负载“0”	H	↑	l	L

注：

H=高电平；L=低电平；X=无关；

h=建立时间阶段到上升沿的高电平；l

=建立时间阶段到上升沿的低电平；↑=

上升沿

3、电特性

3.1、极限参数

除非另有规定, $T_{amb}=25^{\circ}\text{C}$

参数名称	符号	条件	最小	最大	单位
电源电压	V_{CC}	—	-0.5	+7.0	V
输入钳位电流	I_{IK}	$V_I < -0.5\text{V}$ 或 $V_I > V_{CC} + 0.5\text{V}$	—	± 20	mA
输出钳位电流	I_{OK}	$V_O < -0.5\text{V}$ 或 $V_O > V_{CC} + 0.5\text{V}$	—	± 20	mA
输出电流	I_O	$-0.5\text{V} < V_O < V_{CC} + 0.5\text{V}$	—	± 25	mA
电源电流	I_{CC}	—	—	50	mA
地电流	I_{GND}	—	-50	—	mA
贮存温度	T_{stg}	—	-65	+150	$^{\circ}\text{C}$
总功耗	P_{tot}	—	—	500	mW
焊接温度	T_L	10 秒	DIP	245	$^{\circ}\text{C}$
			SOP/TSSOP	260	$^{\circ}\text{C}$

3.2、推荐使用条件

参数名称	符号	条件	最小	典型	最大	单位
74HC273						
电源电压	V_{CC}	—	2.0	5.0	6.0	V
输入电压	V_I	—	0	—	V_{CC}	V
输出电压	V_O	—	0	—	V_{CC}	V
输入上升和下降 转换速率	$\Delta t / \Delta V$	$V_{CC}=2.0\text{V}$	—	—	625	ns/V
		$V_{CC}=4.5\text{V}$	—	1.67	139	ns/V
		$V_{CC}=6.0\text{V}$	—	—	83	ns/V
工作环境温度	T_{amb}	—	-40	—	+125	$^{\circ}\text{C}$
74HCT273						
电源电压	V_{CC}	—	4.5	5.0	5.5	V
输入电压	V_I	—	0	—	V_{CC}	V
输出电压	V_O	—	0	—	V_{CC}	V
输入上升和下降 转换速率	$\Delta t / \Delta V$	$V_{CC}=4.5\text{V}$	—	1.67	139	ns/V
工作环境温度	T_{amb}	—	-40	—	+125	$^{\circ}\text{C}$

Ordering Information

Order number	Package	Marking	Operation Temperature Range	MSL Grade	Ship, Quantity	Green
74HC273D,653-JSM	SOP20	74HC273	-40 to 125 $^{\circ}\text{C}$	3	T&R,2500	Rohs

3.3、电气特性

3.3.1、直流参数 1

(除非另有规定, $T_{amb}=25^{\circ}\text{C}$, $\text{GND}=0\text{V}$)

参 数 名 称	符 号	测 试 条 件		最小	典型	最大	单 位
74HC273							
高电平输入电压	V_{IH}	$V_{CC}=2.0V$		1.5	1.2	—	V
		$V_{CC}=4.5V$		3.15	2.4	—	V
		$V_{CC}=6.0V$		4.2	3.2	—	V
低电平输入电压	V_{IL}	$V_{CC}=2.0V$		—	0.8	0.5	V
		$V_{CC}=4.5V$		—	2.1	1.35	V
		$V_{CC}=6.0V$		—	2.8	1.8	V
高电平输出电压	V_{OH}	$V_I=V_{IH}$ 或 V_{IL}	$I_O=-20\mu A; V_{CC}=2.0V$	1.9	2.0	—	V
			$I_O=-20\mu A; V_{CC}=4.5V$	4.4	4.5	—	V
			$I_O=-20\mu A; V_{CC}=6.0V$	5.9	6.0	—	V
			$I_O=-4.0mA; V_{CC}=4.5V$	3.98	4.32	—	V
			$I_O=-5.2mA; V_{CC}=6.0V$	5.48	5.81	—	V
低电平输出电压	V_{OL}	$V_I=V_{IH}$ 或 V_{IL}	$I_O=20\mu A; V_{CC}=2.0V$	—	0	0.1	V
			$I_O=20\mu A; V_{CC}=4.5V$	—	0	0.1	V
			$I_O=20\mu A; V_{CC}=6.0V$	—	0	0.1	V
			$I_O=4.0mA; V_{CC}=4.5V$	—	0.15	0.26	V
			$I_O=5.2mA; V_{CC}=6.0V$	—	0.16	0.26	V
输入漏电流	I_I	$V_I=V_{CC}$ 或GND; $V_{CC}=6.0V$		—	—	± 1.0	μA
静态电流	I_{CC}	$V_I=V_{CC}$ 或GND; $I_O=0A; V_{CC}=6.0V$		—	—	8.0	μA
输入电容	C_I	—		—	3.5	—	pF
74HCT273							
高电平输入电压	V_{IH}	$V_{CC}=4.5V\sim 5.5V$		2.0	1.6	—	V
低电平输入电压	V_{IL}	$V_{CC}=4.5V\sim 5.5V$		—	1.2	0.8	V
高电平输出电压	V_{OH}	$V_I=V_{IH}$ 或 $V_{IL}; V_{CC}=4.5V$	$I_O=-20\mu A$	4.4	4.5	—	V
			$I_O=-4.0mA$	3.98	4.32	—	V
高电平输出电压	V_{OL}	$V_I=V_{IH}$ 或 V_{IL}	$I_O=20\mu A; V_{CC}=4.5V$	—	0	0.1	V
			$I_O=5.2mA; V_{CC}=5.5V$	—	0.15	0.26±	V
输入漏电流	I_I	$V_I=V_{CC}$ 或GND; $V_{CC}=5.5V$		—	—	1.0	μAu
静态电流	I_{CC}	$V_I=V_{CC}$ 或GND; $I_O=0A; V_{CC}=5.5V$		—	—	8.0	A
串通电流	ΔI_{CC}	每个输入引脚; $V_I=V_{CC}-2.1V$; 其他输入接在 V_{CC} 或GND上; $V_{CC}=4.5V\sim 5.5V$	$\overline{MR}$ 输入	—	—	360	μA
			CP输入	—	—	630	μA
			Dn输入	—	—	54	μA
输入电容	C_I	—		—	3.5	—	pF

3.3.2、直流参数 2

(除非另有规定, $T_{amb}=-40^{\circ}\text{C}\sim+85^{\circ}\text{C}$, $\text{GND}=0\text{V}$)

参 数 名 称	符 号	测 试 条 件		最小	典型	最大	单 位
74HC273							
高电平输入电压	V_{IH}	$V_{CC}=2.0V$		1.5	—	—	V
		$V_{CC}=4.5V$		3.15	—	—	V
		$V_{CC}=6.0V$		4.2	—	—	V
低电平输入电压	V_{IL}	$V_{CC}=2.0V$		—	—	0.5	V
		$V_{CC}=4.5V$		—	—	1.35	V
		$V_{CC}=6.0V$		—	—	1.8	V
高电平输出电压	V_{OH}	$V_I=V_{IH}$ 或 V_{IL}	$I_O=-20\mu A; V_{CC}=2.0V$	1.9	—	—	V
			$I_O=-20\mu A; V_{CC}=4.5V$	4.4	—	—	V
			$I_O=-20\mu A; V_{CC}=6.0V$	5.9	—	—	V
			$I_O=-4.0mA; V_{CC}=4.5V$	3.	—	—	V
			$I_O=-5.2mA; V_{CC}=6.0V$	845.	—	—	V
低电平输出电压	V_{OL}	$V_I=V_{IH}$ 或 V_{IL}	$I_O=20\mu A; V_{CC}=2.0V$	34	—	0.1	V
			$I_O=20\mu A; V_{CC}=4.5V$	—	—	0.1	V
			$I_O=20\mu A; V_{CC}=6.0V$	—	—	0.1	V
			$I_O=4.0mA; V_{CC}=4.5V$	—	—	0.	V
			$I_O=5.2mA; V_{CC}=6.0V$	—	—	330.	V
输入漏电流	I_I	$V_I=V_{CC}$ 或GND; $V_{CC}=6.0V$		—	—	33±	uA
静态电流	I_{CC}	$V_I=V_{CC}$ 或GND; $I_O=0A; V_{CC}=6.0V$		—	—	1.0	uA
74HCT273				80			
高电平输入电压	V_{IH}	$V_{CC}=4.5V\sim 5.5V$		2.0	—	—	V
低电平输入电压	V_{IL}	$V_{CC}=4.5V\sim 5.5V$		—	—	0.8	V
高电平输出电压	V_{OH}	$V_I=V_{IH}$ 或 $V_{IL}; V_{CC}=4.5V$	$I_O=-20\mu A$	4.4	—	—	V
			$I_O=-4.0mA$	3.84	—	—	V
低电平输出电压	V_{OL}	$V_I=V_{IH}$ 或 V_{IL}	$I_O=20\mu A; V_{CC}=4.5V$	—	—	0.1	V
			$I_O=5.2mA; V_{CC}=5.5V$	—	—	0.33±	V
输入漏电流	I_I	$V_I=V_{CC}$ 或GND; $V_{CC}=5.5V$		—	—	1.0	uAu
静态电流	I_{CC}	$V_I=V_{CC}$ 或GND; $I_O=0A; V_{CC}=5.5V$		—	—	80	A
串通电流	ΔI_{CC}	每个输入引脚; $V_I=V_{CC}-2.1V$; 其他输入接在 V_{CC} 或GND上; $V_{CC}=4.5V\sim 5.5V$	MR输入	—	—	450	uA
			CP输入	—	—	787.5	uA
			Dn输入	—	—	67.5	uA

3.3.3、直流参数 3

(除非另有规定, $T_{amb} = -40^{\circ}\text{C} \sim +125^{\circ}\text{C}$, $\text{GND} = 0\text{V}$)

参 数 名 称	符 号	测 试 条 件		最小	典型	最大	单 位
74HC273							
高电平输入电压	V _{IH}	V _{CC} =2.0V		1.5	—	—	V
		V _{CC} =4.5V		3.15	—	—	V
		V _{CC} =6.0V		4.2	—	—	V
低电平输入电压	V _{IL}	V _{CC} =2.0V		—	—	0.5	V
		V _{CC} =4.5V		—	—	1.35	V
		V _{CC} =6.0V		—	—	1.8	V
高电平输出电压	V _{OH}	V _I =V _{IH} 或V _{IL}	I _O =-20uA; V _{CC} =2.0V	1.9	—	—	V
			I _O =-20uA; V _{CC} =4.5V	4.4	—	—	V
			I _O =-20uA; V _{CC} =6.0V	5.9	—	—	V
			I _O =-4.0mA; V _{CC} =4.5V	3.7	—	—	V
			I _O =-5.2mA; V _{CC} =6.0V	5.2	—	—	V
低电平输出电压	V _{OL}	V _I =V _{IH} 或V _{IL}	I _O =20uA; V _{CC} =2.0V	—	—	0.1	V
			I _O =20uA; V _{CC} =4.5V	—	—	0.1	V
			I _O =20uA; V _{CC} =6.0V	—	—	0.1	V
			I _O =4.0mA; V _{CC} =4.5V	—	—	0.4	V
			I _O =5.2mA; V _{CC} =6.0V	—	—	0.4	V
输入漏电流	I _I	V _I =V _{CC} 或GND; V _{CC} =6.0V		—	—	±1.0	uA
静态电流	I _{CC}	V _I =V _{CC} 或GND; I _O =0A; V _{CC} =6.0V		—	—	160	uA
74HCT273							
高电平输入电压	V _{IH}	V _{CC} =4.5V~5.5V		2.0	—	—	V
低电平输入电压	V _{IL}	V _{CC} =4.5V~5.5V		—	—	0.8	V
高电平输出电压	V _{OH}	V _I =V _{IH} 或V _{IL} ; V _{CC} =4.5V	I _O =-20uA	4.4	—	—	V
			I _O =-4.0mA	3.7	—	—	V
低电平输出电压	V _{OL}	V _I =V _{IH} 或V _{IL}	I _O =20uA; V _{CC} =4.5V	—	—	0.1	V
			I _O =5.2mA; V _{CC} =5.5V	—	—	0.4	V
输入漏电流	I _I	V _I =V _{CC} 或GND; V _{CC} =5.5V		—	—	±1.0	uA
静态电流	I _{CC}	V _I =V _{CC} 或GND; I _O =0A; V _{CC} =5.5V		—	—	160	uA
串通电流	ΔI _{CC}	每个输入引脚; V _I =V _{CC} -2.1V; 其他输入接在V _{CC} 或GND上; V _{CC} =4.5V~5.5V	MR输入	—	—	490	uA
			CP输入	—	—	857.5	uA
			Dn输入	—	—	73.5	uA

3.3.4、交流参数 1

(除非另有规定, $T_{amb}=25^{\circ}\text{C}$, $GND=0V$, $C_L=50\text{pF}$)

参 数 名 称	符 号	测 试 条 件		最小	典型	最大	单 位
74HC273							
CP到Qn的传 输延时	t_{pd}	见图6	$V_{CC}=2.0V$	—	41	150	ns
			$V_{CC}=4.5V$	—	15	30	ns
			$V_{CC}=5.0V$; $C_L=15pF$	—	15	—	ns
			$V_{CC}=6.0V$	—	13	26	ns
$\overline{MR}$ 到Qn高电 平到低电平的 传输延时	t_{PHL}	见图7	$V_{CC}=2.0V$	—	44	150	ns
			$V_{CC}=4.5V$	—	16	30	ns
			$V_{CC}=5.0V$; $C_L=15pF$	—	15	—	ns
			$V_{CC}=6.0V$	—	14	26	ns
转换时间	t_t	Qn输出; 见图6	$V_{CC}=2.0V$	—	19	75	ns
			$V_{CC}=4.5V$	—	7	15	ns
			$V_{CC}=6.0V$	—	6	13	ns
脉冲宽度	t_w	CP输入高电平 或低电平; 见图6	$V_{CC}=2.0V$	80	14	—	ns
			$V_{CC}=4.5V$	16	5	—	ns
			$V_{CC}=6.0V$	14	4	—	ns
		$\overline{MR}$ 输入低电 平; 见图7	$V_{CC}=2.0V$	60	17	—	ns
			$V_{CC}=4.5V$	12	6	—	ns
			$V_{CC}=6.0V$	10	5	—	ns
恢复时间	t_{rec}	$\overline{MR}$ 到CP; 见图7	$V_{CC}=2.0V$	50	-6	—	ns
			$V_{CC}=4.5V$	10	-2	—	ns
			$V_{CC}=6.0V$	9	-2	—	ns
建立时间	t_{su}	Dn到CP; 见图8	$V_{CC}=2.0V$	60	11	—	ns
			$V_{CC}=4.5V$	12	4	—	ns
			$V_{CC}=6.0V$	10	3	—	ns
保持时间	t_h	Dn到CP; 见图8	$V_{CC}=2.0V$	3	-6	—	ns
			$V_{CC}=4.5V$	3	-2	—	ns
			$V_{CC}=6.0V$	3	-2	—	ns
最大频率	f_{max}	CP输入; 见图6	$V_{CC}=2.0V$	6	20.6	—	MHz
			$V_{CC}=4.5V$	30	103	—	MHz
			$V_{CC}=5.0V$; $C_L=15pF$	—	66	—	MHz
			$V_{CC}=6.0V$	35	122	—	MHz
功耗电容	C_{PD}	每个封装; $V_I=GND\sim V_{CC}$		—	20	—	pF
74HCT273							
CP到Qn的传	t_{pd}	见图6	$V_{CC}=4.5V$	—	16	30	ns

输延时			$V_{CC}=5.0V; C_L=15pF$	—	15	—	ns
MR到Qn高电平到低电平的传输延时	t_{PHL}	见图7	$V_{CC}=4.5V$	—	23	34	ns
			$V_{CC}=5.0V; C_L=15pF$	—	20	—	ns
转换时间	t_t	$V_{CC}=4.5V$; 见图6		—	7	15	ns
脉冲宽度	t_w	$V_{CC}=4.5V$	CP输入; 见图6	16	9	—	ns
			MR输入低电平; 见图7	16	8	—	ns
恢复时间	t_{rec}	MR到CP; 见图7; $V_{CC}=4.5V$		10	-2	—	ns
建立时间	t_{su}	Dn到CP; 见图8; $V_{CC}=4.5V$		12	5	—	ns
保持时间	t_h	Dn到CP; 见图8; $V_{CC}=4.5V$		3	-4	—	ns
最大频率	f_{max}	CP输入; 见图6	$V_{CC}=4.5V$	30	56	—	MHz
			$V_{CC}=5.0V; C_L=15pF$	—	36	—	MHz
功耗电容	C_{PD}	每个封装; $V_I=GND \sim V_{CC}-1.5V$		—	23	—	pF

注:

[1] t_{pd} 与 t_{PLH} 和 t_{PHL} 相同。

[2] t_t 与 t_{THL} 和 t_{TLH} 相同。

[3] C_{PD} 用于确定动态功耗 (P_D 单位为uW)。

$P_D = C_{PD} \times V_{CC}^2 \times f_i + \sum (C_L \times V_{CC}^2 \times f_o)$, 其中:

f_i =输入频率, 单位为MHz;

f_o =输出频率, 单位为MHz;

C_L =输出负载电容, 单位为pF;

V_{CC} =电源电压, 单位为V;

$\sum (C_L \times V_{CC}^2 \times f_o)$ =输出总和。

3.3.5、交流参数 2

(除非另有规定, $T_{amb} = -40^{\circ}\text{C} \sim +85^{\circ}\text{C}$, $GND = 0V$, $C_L = 50pF$)

参 数 名 称	符 号	测 试 条 件		最小	典型	最大	单 位
74HC273							
CP到Qn的传输延时	t_{pd}	见图6	$V_{CC}=2.0V$	—	—	185	ns
			$V_{CC}=4.5V$	—	—	37	ns
			$V_{CC}=6.0V$	—	—	31	ns
$\overline{MR}$ 到Qn高电平到低电平的传输延时	t_{PHL}	见图7	$V_{CC}=2.0V$	—	—	185	ns
			$V_{CC}=4.5V$	—	—	37	ns
			$V_{CC}=6.0V$	—	—	31	ns
转换时间	t_t	Qn输出; 见图6	$V_{CC}=2.0V$	—	—	95	ns
			$V_{CC}=4.5V$	—	—	19	ns
			$V_{CC}=6.0V$	—	—	15	ns
脉冲宽度	t_w	CP输入高电平或低电平; 见图6	$V_{CC}=2.0V$	100	—	—	ns
			$V_{CC}=4.5V$	20	—	—	ns
			$V_{CC}=6.0V$	17	—	—	ns
		$\overline{MR}$ 输入低电平; 见图7	$V_{CC}=2.0V$	75	—	—	ns
			$V_{CC}=4.5V$	15	—	—	ns
			$V_{CC}=6.0V$	13	—	—	ns
恢复时间	t_{rec}	$\overline{MR}$ 到CP; 见图7	$V_{CC}=2.0V$	65	—	—	ns
			$V_{CC}=4.5V$	13	—	—	ns
			$V_{CC}=6.0V$	11	—	—	ns
建立时间	t_{su}	Dn到CP; 见图8	$V_{CC}=2.0V$	75	—	—	ns
			$V_{CC}=4.5V$	15	—	—	ns
			$V_{CC}=6.0V$	73	—	—	ns
保持时间	t_h	Dn到CP; 见图8	$V_{CC}=2.0V$	3	—	—	ns
			$V_{CC}=4.5V$	3	—	—	ns
			$V_{CC}=6.0V$	3	—	—	ns
最大频率	f_{max}	CP输入; 见图6	$V_{CC}=2.0V$	4.8	—	—	MHz
			$V_{CC}=4.5V$	24	—	—	MHz
			$V_{CC}=6.0V$	28	—	—	MHz
74HCT273							
CP到Qn的传输延时	t_{pd}	见图6	$V_{CC}=4.5V$	—	—	38	ns
$\overline{MR}$ 到Qn高电平到低电平的传输延时	t_{PHL}	见图7	$V_{CC}=4.5V$	—	—	43	ns
转换时间	t_t	$V_{CC}=4.5V$; 见图6		—	—	19	ns
脉冲宽度	t_w	$V_{CC}=4.5V$	CP输入; 见图6	20	—	—	ns
			$\overline{MR}$ 输入低电平; 见图7	20	—	—	ns
恢复时间	t_{rec}	$\overline{MR}$ 到CP; 见图7; $V_{CC}=4.5V$		13	—	—	ns
建立时间	t_{su}	Dn到CP; 见图8; $V_{CC}=4.5V$		15	—	—	ns
保持时间	t_h	Dn到CP; 见图8; $V_{CC}=4.5V$		3	—	—	ns
最大频率	f_{max}	CP输入; 见图6	$V_{CC}=4.5V$	24	—	—	MHz

注: [1] t_{pd} 与 t_{PLH} 和 t_{PHL} 相同。

[2] t_t 与 t_{THL} 和 t_{TLH} 相同。

3.3.6、交流参数 3

(除非另有规定, $T_{amb}=-40^{\circ}\text{C}\sim+125^{\circ}\text{C}$, $GND=0V$, $C_L=50pF$)

参 数 名 称	符 号	测 试 条 件		最小	典型	最大	单 位
74HC273							
CP到Qn的传输延时	t_{pd}	见图6	$V_{CC}=2.0V$	—	—	225	ns
			$V_{CC}=4.5V$	—	—	45	ns
			$V_{CC}=6.0V$	—	—	38	ns
$\overline{MR}$ 到Qn高电平到低电平的传输延时	t_{PHL}	见图7	$V_{CC}=2.0V$	—	—	225	ns
			$V_{CC}=4.5V$	—	—	45	ns
			$V_{CC}=6.0V$	—	—	38	ns
转换时间	t_t	Qn输出; 见图6	$V_{CC}=2.0V$	—	—	110	ns
			$V_{CC}=4.5V$	—	—	22	ns
			$V_{CC}=6.0V$	—	—	19	ns
脉冲宽度	t_w	CP输入高电平或低电平; 见图6	$V_{CC}=2.0V$	120	—	—	ns
			$V_{CC}=4.5V$	24	—	—	ns
			$V_{CC}=6.0V$	20	—	—	ns
		$\overline{MR}$ 输入低电平; 见图7	$V_{CC}=2.0V$	90	—	—	ns
			$V_{CC}=4.5V$	18	—	—	ns
			$V_{CC}=6.0V$	15	—	—	ns
恢复时间	t_{rec}	$\overline{MR}$ 到CP; 见图7	$V_{CC}=2.0V$	75	—	—	ns
			$V_{CC}=4.5V$	15	—	—	ns
			$V_{CC}=6.0V$	13	—	—	ns
建立时间	t_{su}	Dn到CP; 见图8	$V_{CC}=2.0V$	90	—	—	ns
			$V_{CC}=4.5V$	18	—	—	ns
			$V_{CC}=6.0V$	15	—	—	ns
保持时间	t_h	Dn到CP; 见图8	$V_{CC}=2.0V$	3	—	—	ns
			$V_{CC}=4.5V$	3	—	—	ns
			$V_{CC}=6.0V$	3	—	—	ns
最大频率	f_{max}	CP输入; 见图6	$V_{CC}=2.0V$	4	—	—	MHz
			$V_{CC}=4.5V$	20	—	—	MHz
			$V_{CC}=6.0V$	24	—	—	MHz
74HCT273							
CP到Qn的传输延时	t_{pd}	见图6	$V_{CC}=4.5V$	—	—	45	ns
$\overline{MR}$ 到Qn高电平到低电平的传输延时	t_{PHL}	见图7	$V_{CC}=4.5V$	—	—	51	ns
转换时间	t_t	$V_{CC}=4.5V$; 见图6		—	—	22	ns
脉冲宽度	t_w	$V_{CC}=4.5V$	CP输入; 见图6	24	—	—	ns
			$\overline{MR}$ 输入低电平; 见图7	24	—	—	ns
恢复时间	t_{rec}	$\overline{MR}$ 到CP; 见图7; $V_{CC}=4.5V$		15	—	—	ns
建立时间	t_{su}	Dn到CP; 见图8; $V_{CC}=4.5V$		18	—	—	ns
保持时间	t_h	Dn到CP; 见图8; $V_{CC}=4.5V$		3	—	—	ns
最大频率	f_{max}	CP输入; 见图6	$V_{CC}=4.5V$	20	—	—	MHz

注: [1] t_{pd} 与 t_{PLH} 和 t_{PHL} 相同。

[2] t_t 与 t_{THL} 和 t_{TLH} 相同。

4、测试线路

4.1、交流测试线路

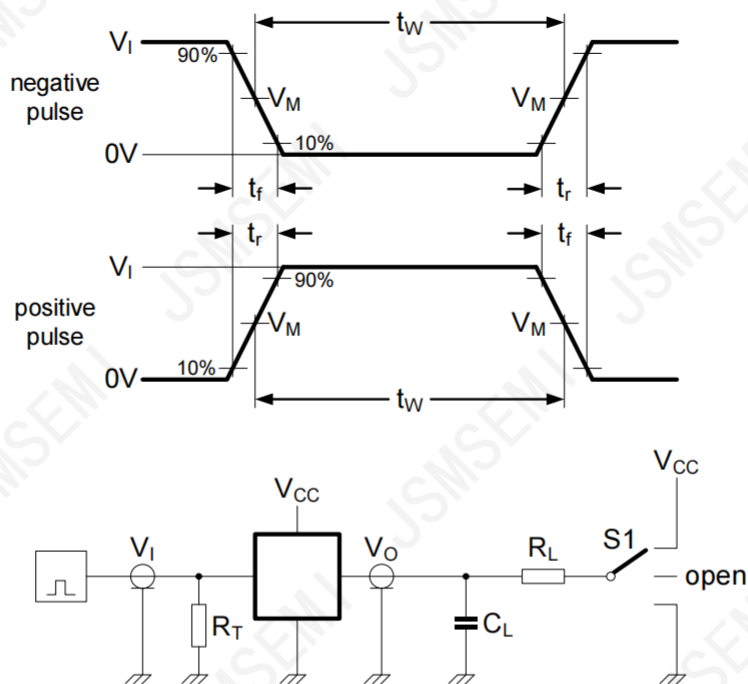


图5 测量开关时间的测试电路

测试电路的定义:

R_L =负载电阻

C_L =负载电容, 包括探针、夹子上的电容

R_T =终端电阻须与信号发生器的输出阻抗 Z_o 匹配

S1=测试选择开关

4.2、交流测试波形

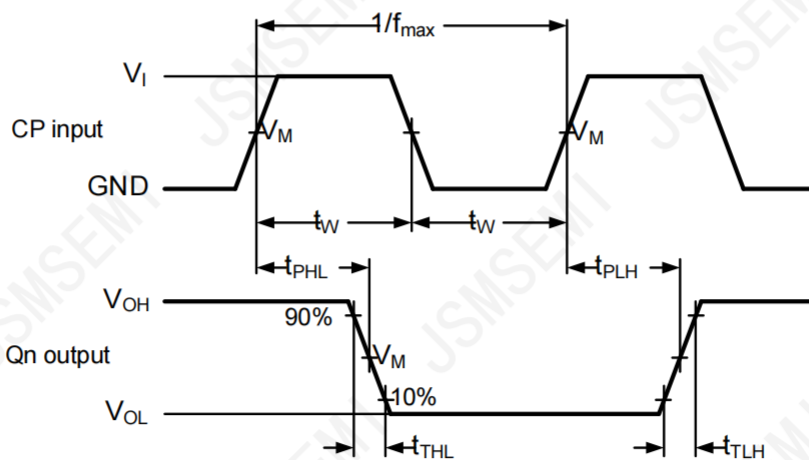


图6 时钟 (CP) 到输出端 (Qn) 的传输延时、时钟 (CP) 脉宽、输出转换时间和最大时钟脉冲频率

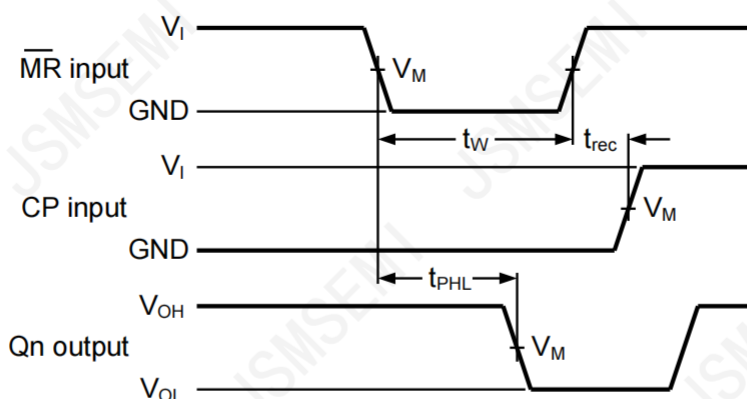


图7 主复位 ($\overline{\text{MR}}$) 到输出端 (Qn) 的传输延时, 主复位 ($\overline{\text{MR}}$) 的脉冲宽度和主复位 ($\overline{\text{MR}}$) 到时钟 (CP) 的恢复时间

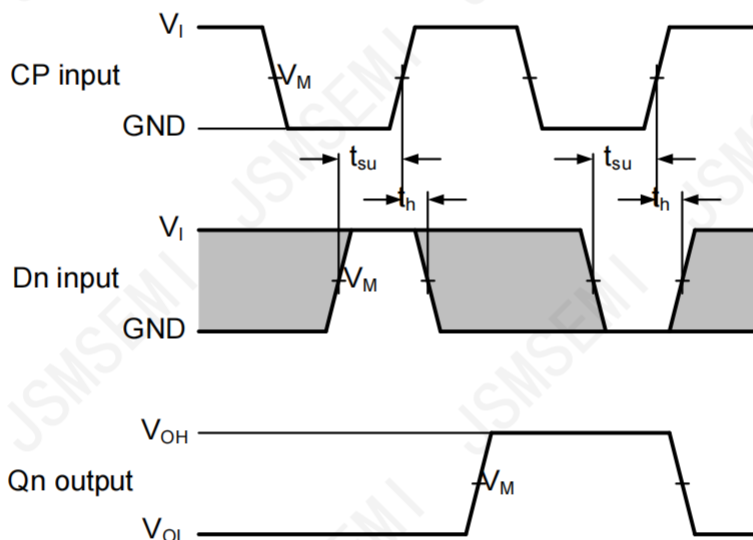


图8 数据输入 (Dn) 的数据建立和保持时间

4.3、测试点

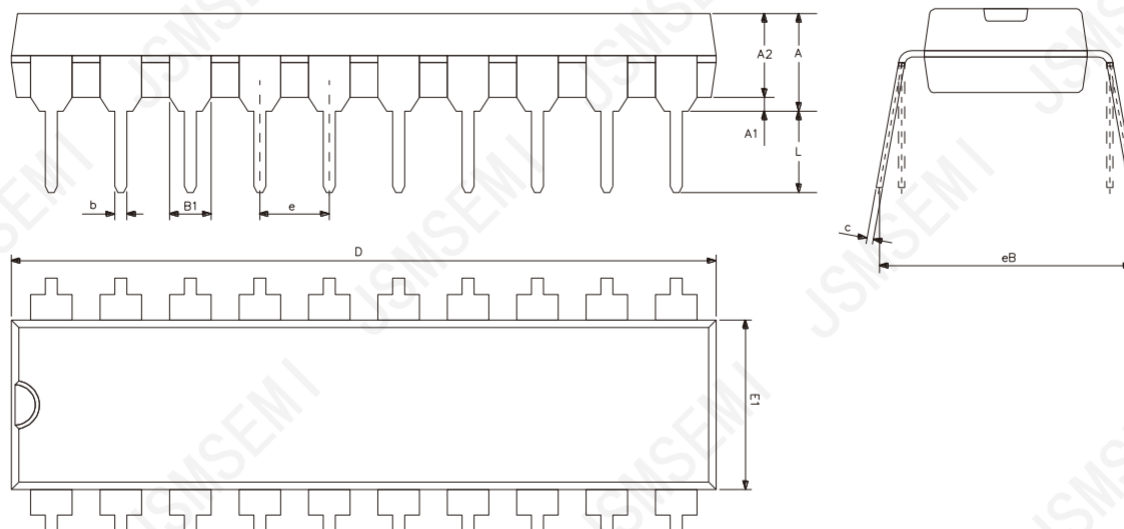
类型	输入		输出
	V_I	V_M	V_M
74HC273	V_{CC}	$0.5 \times V_{CC}$	$0.5 \times V_{CC}$
74HCT273	3V	1.3V	1.3V

4.4、测试数据

类型	输入		负载		S1 位置
	V_I	t_r, t_f	C_L	R_L	t_{PHL}, t_{PLH}
74HC273	V_{CC}	6ns	15pF, 50pF	1k Ω	open
74HCT273	3V	6ns	15pF, 50pF	1k Ω	open

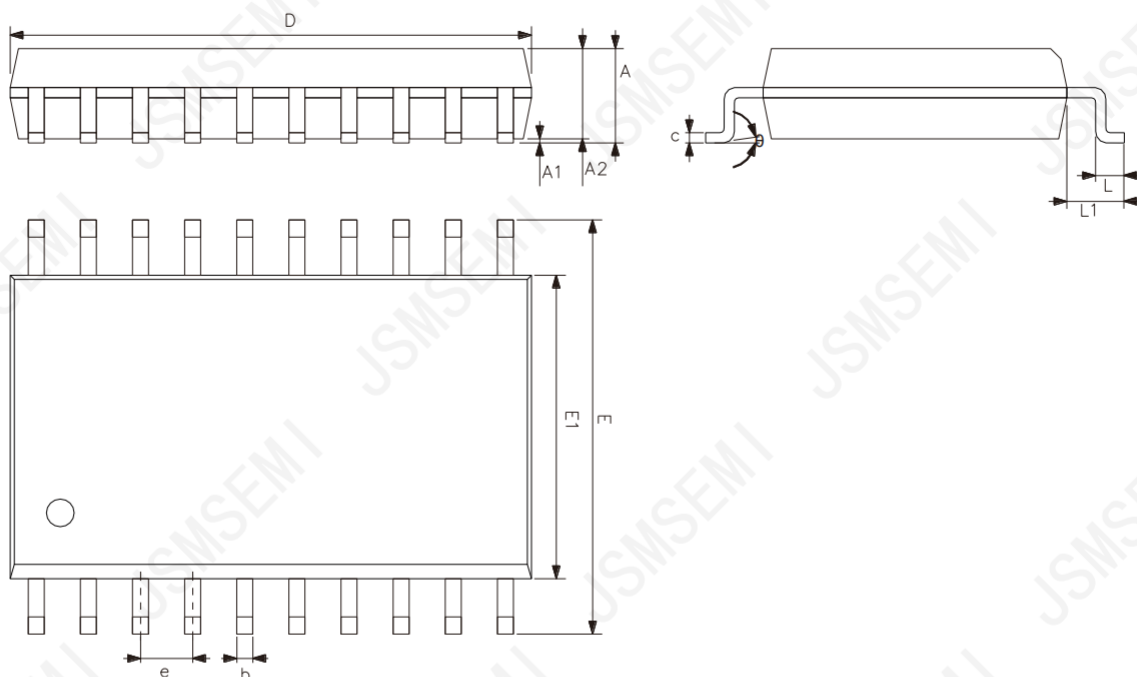
5、封装尺寸与外形图

5.1、DIP20 外形图与封装尺寸



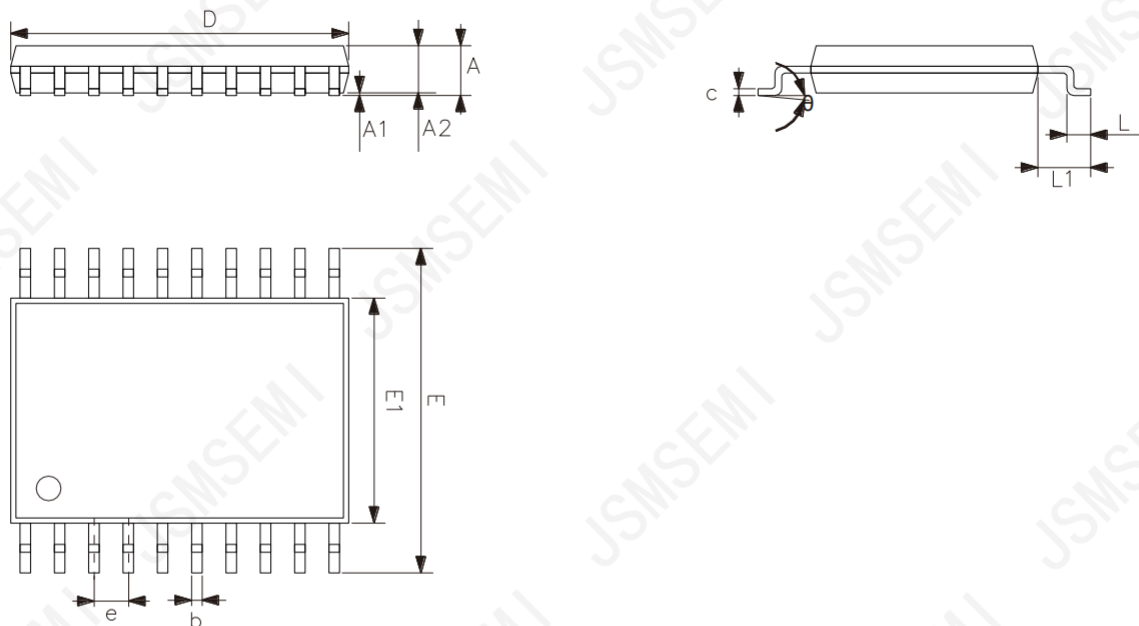
符 号	尺寸 (mm)	
	最小	最大
A	3.60	5.33
A1	0.51	—
A2	3.20	3.60
b	0.36	0.53
B1	1.52	
c	0.204	0.36
D	25.70	26.54
E1	6.20	6.75
e	2.54	
eB	7.62	9.30
L	3.00	3.60

5.2、SOP20 外形图与封装尺寸



符 号	尺寸 (mm)	
	最小	最大
A	2.47	2.65
A1	0.05	0.30
A2	2.20	2.44
b	0.35	0.50
c	0.15	0.30
D	12.54	12.94
E	10.00	10.60
E1	7.30	7.70
e	1.27	
L	0.40	1.05
L1	1.30	1.50
θ	0°	8°

5.3、TSSOP20 外形图与封装尺寸



符 号	尺寸 (mm)	
	最小	最大
A	—	1.20
A1	0.05	0.15
A2	0.80	1.05
b	0.19	0.30
c	0.09	0.20
D	6.40	6.60
E1	4.30	4.50
E	6.20	6.60
e	0.65	
L	0.45	0.75
L1	1.00	
θ	0°	8°

6、声明及注意事项

6.1、产品中有毒有害物质或元素的名称及含量

部件名称	有毒有害物质或元素									
	铅 (Pb)	汞 (Hg)	镉 (Cd)	六价铬 (Cr (VI))	多溴联苯 (PBBs)	多溴联苯醚 (PBDEs)	邻苯二甲酸二丁酯 (DBP)	邻苯二甲酸丁苯酯 (BBP)	邻苯二甲酸二(2-乙基己基)酯 (DEHP)	邻苯二甲酸二异丁酯 (DIBP)
引线框	○	○	○	○	○	○	○	○	○	○
塑封树脂	○	○	○	○	○	○	○	○	○	○
芯片	○	○	○	○	○	○	○	○	○	○
内引线	○	○	○	○	○	○	○	○	○	○
装片胶	○	○	○	○	○	○	○	○	○	○
说明	○：表示该有毒有害物质或元素的含量在 SJ/T11363-2006 标准的检出限以下。 ×：表示该有毒有害物质或元素的含量超出 SJ/T11363-2006 标准的限量要求。									

6.2、注意

在使用本产品之前建议仔细阅读本资料；

本资料仅供参考，本公司不作任何明示或暗示的保证，包括但不限于适用性、特殊应用或不侵犯第三方权利等。

本产品不适用于生命救援、生命维持或安全等关键设备，也不适用于因产品故障或失效可能导致人身伤害、死亡或严重财产或环境损害的应用。客户若针对此类应用应自行承担风险，本公司不负任何赔偿责任。

客户负责对使用本公司的应用进行所有必要的测试，以避免在应用或客户的第三方客户的应用中出现故障。本公司不承担这方面的任何责任。

本公司保留随时对本资料所发布信息进行更改或改进的权利，本资料中的信息如有变化，恕不另行通知，建议采购前咨询我司销售人员。

请从本公司的正规渠道获取资料，如果由本公司以外的来源提供，则本公司不对其内容负责。

Revision History

Rev.	Change	Date
V1.0	Initial version	2/23/2024

Important Notice

JSMSEMI Semiconductor (JSMSEMI) PRODUCTS ARE NEITHER DESIGNED NOR INTENDED FOR USE IN MILITARY AND/OR AEROSPACE, AUTOMOTIVE OR MEDICAL DEVICES OR SYSTEMS UNLESS THE SPECIFIC JSMSEMI PRODUCTS ARE SPECIFICALLY DESIGNATED BY JSMSEMI FOR SUCH USE. BUYERS ACKNOWLEDGE AND AGREE THAT ANY SUCH USE OF JSMSEMI PRODUCTS WHICH JSMSEMI HAS NOT DESIGNATED FOR USE IN MILITARY AND/OR AEROSPACE, AUTOMOTIVE OR MEDICAL DEVICES OR SYSTEMS IS SOLELY AT THE BUYER' S RISK.

JSMSEMI assumes no liability for application assistance or customer product design. Customers are responsible for their products and applications using JSMSEMI products.

Resale of JSMSEMI products or services with statements diferent from or beyond the parameters stated by JSMSEMI for that product or service voids all express and any implied warranties for the associated JSMSEMI product or s ervice. JSMSEMI is not responsible or liable for any such statements.

JSMSEMI All Rights Reserved. Information and data in this document are owned by JSMSEMI wholly and may not be edited, reproduced, or redistributed in any way without the express written consent from JSMSEMI.

Any and all information described or contained herein are subject to change without notice due to product/technology improvement, etc. When designing equipment, refer to the "Delivery Specification" for the JSMSEMI product that you intend to use.

For additional information please contact Kevin@jsmsemi.com or visit www.jsmsemi.com