

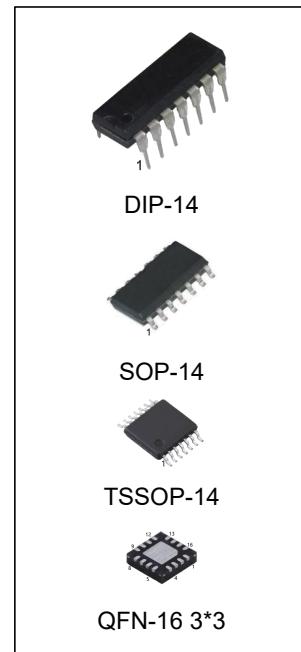
HG74HC08 4 路 2 输入与门

概述

HG74HC08 是高速 CMOS 电路，管脚兼容低功耗肖特基 TTL (LSTTL) 系列。HG74HC08 遵循 JEDEC 标准 no.7A。HG74HC08 实现了 2 输入与门功能。

其主要特点如下：

- 兼容 JEDEC 标准 no.8-1A
- ESD 保护
HBM EIA/JESD22-A114-A exceeds 2000V
MM EIA/JESD22-A115-A exceeds 200V
- 工作环境温度范围宽：-40 ~ +85°C
- 封装形式：DIP-14/SOP-14/TSSOP-14/QFN-16



产品订购信息

产品名称	封装	打印名称	包装	包装数量
HG74HC08N	DIP-14	HG74HC08	管装	1000 只/盒
HG74HC08M/TR	SOP-14	HG74HC08	编带	2500 只/盘
HG74HC08MT/TR	TSSOP-14	H74HC08	编带	2500 只/盘
HG74HC08LQ/TR	QFN-16 3*3	H74HC08	编带	5000 只/盘

功能框

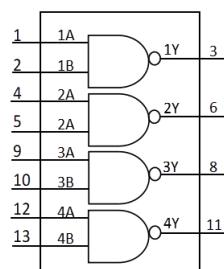


图 1、功能框图

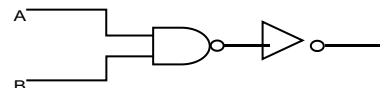
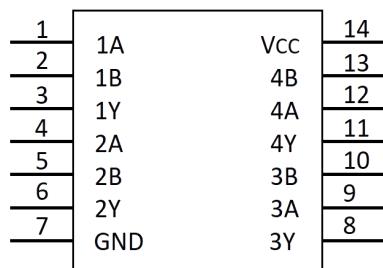
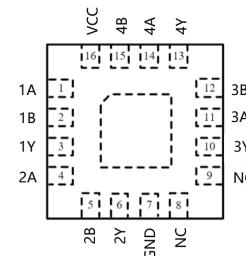


图 2、单个逻辑门框

引脚排列说明



DIP-14/SOP-14/TSSOP-14



QFN-16 3*3

图 3、引脚排列图

引脚说明：

引脚		符号	说明
DIP/SOP/TSSOP	QFN-16		
1	1	1A	数据输入
2	2	1B	数据输入
3	3	1Y	数据输出
4	4	2A	数据输入
5	5	2B	数据输入
6	6	2Y	数据输出
7	7	GND	地 (0V)
8	10	3Y	数据输出
9	11	3A	数据输入
10	12	3B	数据输入
11	13	4Y	数据输出
12	14	4A	数据输入
13	15	4B	数据输入
14	16	VCC	电源电压
-	8	NC	内部无任何连接
-	9	NC	内部无任何连接

真值表：

输入		输出
nA	nB	nY
L	L	L
L	H	L
H	L	L
H	H	H

极限参数 (除非另有规定, Tamb=25°C, GND=0V)

参数名称	符号	条件	最小	典型	最大	单位
电源电压	V _{CC}	—	-0.5	—	+7	V
输入钳位电流	I _{IK}	V _O < -0.5V 或 V _O > V _{CC} +0.5V	—	—	±20	mA
输出钳位电流	I _{OK}	V _O = -0.5V ~ V _{CC} +0.5V	—	—	±20	mA
输出电流	I _O	—	—	—	±25	mA
V _{CC} 或 GND 电流	I _{CC} , I _{GND}	—	—	—	±50	mA
贮存温度	T _{STG}	—	-65	—	+150	°C
焊接温度	T _L	10 秒	—	—	260	°C

注：极限参数是指无论在任何条件下都不能超过的极限值。万一超过此极限值，将有可能造成产品劣化等物理性损伤；同时在接近极限参数下，不能保证芯片可以正常工作。

推荐使用条件

参数名称	符号	条件	最小	典型	最大	单位
电源电压	V _{CC}	—	2.0	5.0	6.0	V
输入电压	V _I	—	0	-	V _{CC}	V
输出电压	V _O	—	0	-	V _{CC}	V
输入上升、下降时间	tr,tf	V _{CC} =2.0V	-	-	1000	ns
		V _{CC} =4.5V	-	6.0	500	ns
		V _{CC} =6.0V	-	-	400	ns
工作温度	T _{TAMB}	—	-40	+25	+85	°C

直流参数 1 (除非另有规定, Tamb = 25°C, GND = 0V)

参数名称	符号	测试条件	最小	典型	最大	单位
输入高电平电压	V _{IH}	V _{CC} =2.0V	1.5	1.2	-	V
		V _{CC} =4.5V	3.15	2.4	-	V
		V _{CC} =6.0V	4.2	3.2	-	V
输入低电平电压	V _{IL}	V _{CC} =2.0V	-	0.8	0.5	V
		V _{CC} =4.5V	-	2.1	1.35	V
		V _{CC} =6.0V	-	2.8	1.8	V
输出高电平电压	V _{OH}	V _i =V _{IH} 或 V _{IL}	V _{CC} =2.0V, I _O =-20uA	1.9	2.0	-
			V _{CC} =4.5V, I _O =-20uA	4.4	4.5	-
			V _{CC} =6.0V, I _O =-20uA	5.9	6.0	-
			V _{CC} =4.5V, I _O =-4.0mA	3.98	4.32	-
			V _{CC} =6.0V, I _O =-5.2mA	5.48	5.81	-
输出低电平电压	V _{OL}	V _i =V _{IH} 或 V _{IL}	V _{CC} =2.0V, I _O =20uA	-	0	0.1
			V _{CC} =4.5V, I _O =20uA	-	0	0.1
			V _{CC} =6.0V, I _O =20uA	-	0	0.1
			V _{CC} =4.5V, I _O =4.0mA	-	0.15	0.26
			V _{CC} =6.0V, I _O =5.2mA	-	0.16	0.26
输入漏电流	I _{LI}	V _i =V _{CC} 或 GND, V _{CC} =6.0V	-	-	±0.1	uA
静态电流	I _{CC}	V _i =V _{CC} 或 GND, V _{CC} =6.0V, I _O =0 uA	-	-	2.0	uA

直流参数 2(除非另有规定, Tamb = -40 ~ +85 °C, GND=0)

参数名称	符号	测试条件	最小	典型	最大	单位	
输入高电平电压	V _{IH}	V _{CC} =2.0V	1.5	-	-	V	
		V _{CC} =4.5V	3.15	-	-	V	
		V _{CC} =6.0V	4.2	-	-	V	
输入低电平电压	V _{IL}	V _{CC} =2.0V	-	-	0.5	V	
		V _{CC} =4.5V	-	-	1.35	V	
		V _{CC} =6.0V	-	-	1.8	V	
输出高电平电压	V _{OH}	Vi=V _{IH} 或 V _{IL}	V _{CC} =2.0V , I _O =-20uA	1.9	-	-	V
			V _{CC} =4.5V , I _O =-20uA	4.4	-	-	V
			V _{CC} =6.0V , I _O =-20uA	5.9	-	-	V
			V _{CC} =4.5V , I _O =-4.0mA	3.84	-	-	V
			V _{CC} =6.0V , I _O =-5.2mA	5.34	-	-	V
输出低电平电压	V _{OL}	Vi=V _{IH} 或 V _{IL}	V _{CC} =2.0V , I _O =20uA	-	-	0.1	V
			V _{CC} =4.5V , I _O =20uA	-	-	0.1	V
			V _{CC} =6.0V , I _O =20uA	-	-	0.1	V
			V _{CC} =4.5V , I _O =4.0mA	-	-	0.33	V
			V _{CC} =6.0V , I _O =5.2mA	-	-	0.33	V
输入漏电流	I _{LI}	Vi=V _{CC} 或 GND, V _{CC} =6.0V	-	-	±1.0	uA	
静态电流	I _{CC}	Vi=V _{CC} 或 GND, V _{CC} =6.0V, I _O =0 uA	-	-	20	uA	

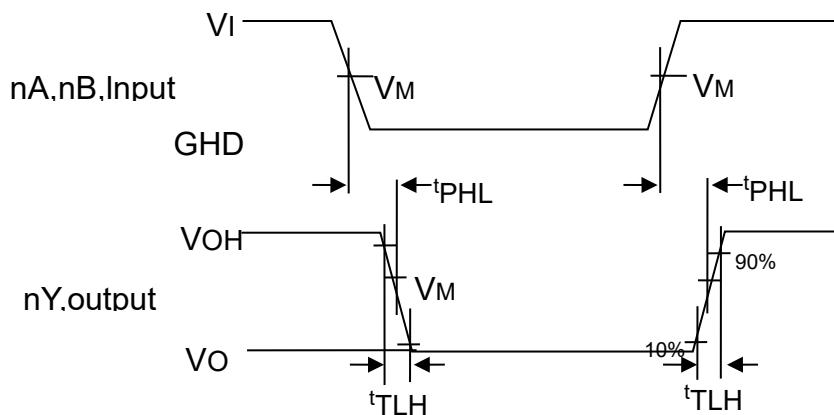
交流参数 1(除非另有规定, Tamb= 25°C, GND=0, tr = tf =6.0ns, CL=50pF; 见图 4, 图 5)

参数名称	符号	测试条件	最小	典型	最大	单位
nA, nB 到 nY 的传输延时	t _{PHL/t_{PLH}}	V _{CC} = 2.0V	-	25	90	ns
		V _{CC} = 4.5V	-	9	18	ns
		V _{CC} = 6.0V	-	7	15	ns
输出转换时间	t _{TLH/t_{TLH}}	V _{CC} = 2.0V	-	19	75	ns
		V _{CC} = 4.5V	-	7	15	ns
		V _{CC} = 6.0V	-	6	13	ns

交流参数 2(除非另有规定, Tamb= -40 ~ +85 °C ,GND=0,tr = tf =6.0ns,CL=50pF; 见图 4, 图 5)

参数名称	符号	测试条件	最小	典型	最大	单位
nA, nB 到 nY 的传输延时	t _{PHL/t_{PLH}}	V _{CC} = 2.0V	-	-	115	ns
		V _{CC} = 4.5V	-	-	23	ns
		V _{CC} = 6.0V	-	-	20	ns
输出转换时间	t _{TLH/t_{TLH}}	V _{CC} = 2.0V	-	-	95	ns
		V _{CC} = 4.5V	-	-	19	ns
		V _{CC} = 6.0V	-	-	16	ns

交流波形



HG74HC08: $VM = 50\%$; $VI = \text{GND}$ 到 VCC

图 4、输入 (nA, nB) 到输出 (nY) 的延时波形图

交流测试图

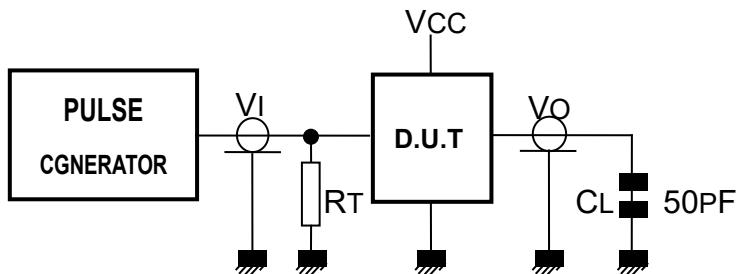


图 5、交流测试图

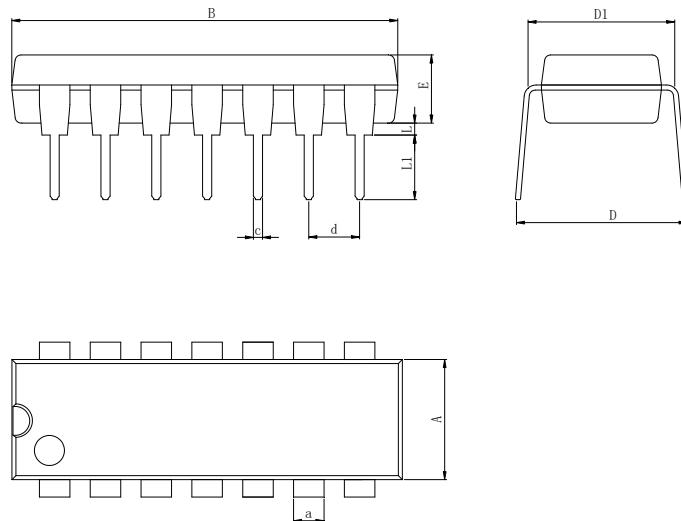
注:

RT: 终端电阻须与信号发生器的输出阻抗匹配

CL: 负载电容须包括夹具有探针电容

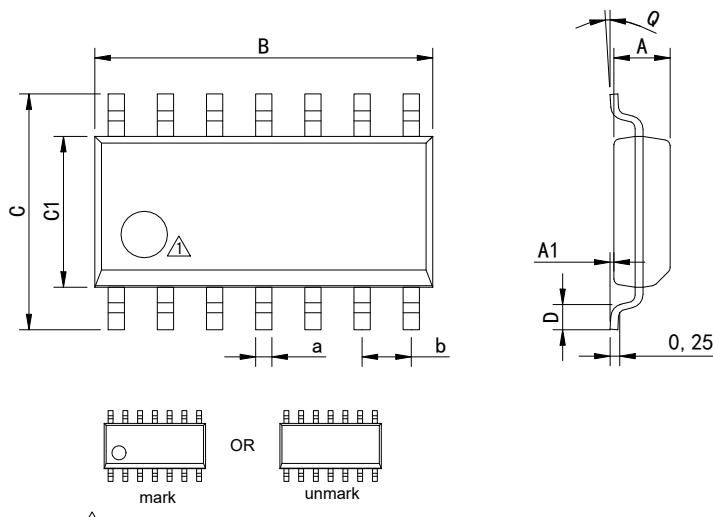
封装外形尺寸

DIP-14

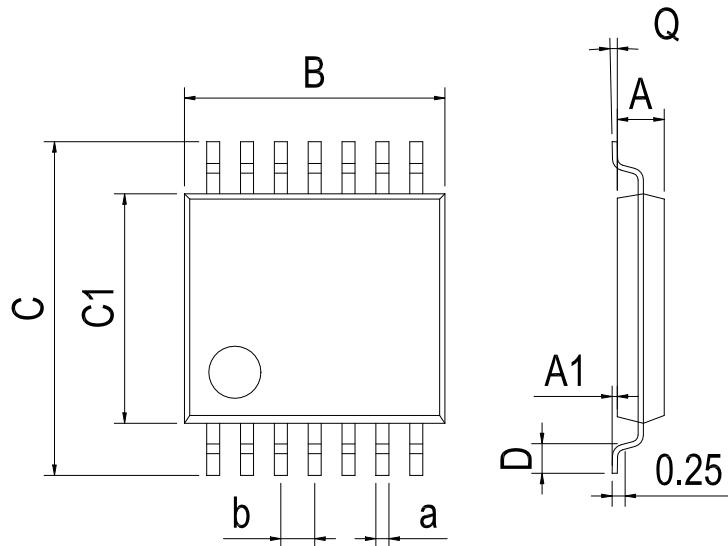


Dimensions In Millimeters(DIP-14)										
Symbol:	A	B	D	D1	E	L	L1	a	c	d
Min:	6.10	18.94	8.10	7.42	3.10	0.50	3.00	1.50	0.40	2.54 BSC
Max:	6.68	19.56	10.9	7.82	3.55	0.70	3.60	1.55	0.50	

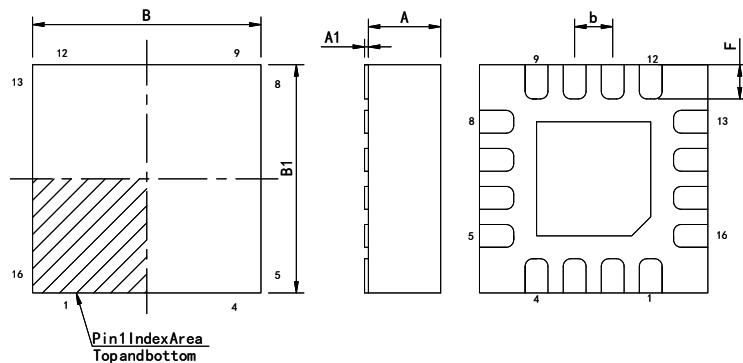
SOP-14



Dimensions In Millimeters(SOP-14)									
Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	1.35	0.05	8.55	5.80	3.80	0.40	0°	0.35	1.27 BSC
Max:	1.55	0.20	8.95	6.20	4.00	0.80	8°	0.45	

TSSOP-14


Dimensions In Millimeters(TSSOP-14)									
Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	0.85	0.05	4.90	6.20	4.30	0.40	0°	0.20	0.65 BSC
Max:	0.95	0.20	5.10	6.60	4.50	0.80	8°	0.25	

QFN-16 3*3


Dimensions In Millimeters(QFN-16 3*3)									
Symbol:	A	A1	B	B1	E	F	a	b	
Min:	0.85	0	2.90	2.90	0.15	0.25	0.18	0.50TYP	
Max:	0.95	0.05	3.10	3.10	0.25	0.45	0.30		

修订历史

版本编号	日期	修改内容	页码
V1.0	2015-3	新修订	1-9
V1.1	2023-9	更新封装、更新 DIP-14 尺寸、增加极限参数注释	1、3、6
V1.2	2024-11	增加 QFN-16 封装型号、更新引脚焊接温度	1、3
V1.3	2025-9	更新重要声明、更新 SOP-14 封装尺寸图	6、9

重要声明：

华冠半导体保留未经通知更改所提供的产品和服务。客户在订货前应获取最新的相关信息，并核实这些信息是否最新且完整的。华冠半导体对篡改过的文件不承担任何责任或义务。

客户在使用华冠半导体产品进行系统设计和整机制造时有责任遵守安全标准并采取安全措施。您将自行承担以下全部责任：针对您的应用选择合适的华冠半导体产品；设计、验证并测试您的应用；确保您的应用满足相应标准以及任何其他安全、安保或其他要求。以避免潜在风险可能导致人身伤害或财产损失情况的发生。

华冠半导体产品未获得生命支持、军事、航空航天等领域应用之许可，华冠产品既不预期也不保证用于此类系统或设备，任何故障或失效都可能导致人员伤亡或严重财产损失。此类应用被视为“不安全的使用”。不安全的使用包括但不限于：手术器械、原子能控制仪器、飞机或航天器仪器、车辆使用的动力、制动或安全系统的控制或操作、交通信号仪器等所有类型的安全装置，以及旨在支持或维持生命的其他应用。华冠半导体将不承担产品在这些领域“不安全的使用”造成的后果，使用方需自行评估及承担风险，因使用方超出该产品适用领域使用所产生的一切问题和责任、损失由使用方自行承担，与华冠半导体无关，使用方不得以本协议条款向华冠半导体主张任何赔偿责任，若因使用方这种“不安全的使用”行为造成第三方向华冠半导体提出索赔，使用方应赔偿由此给华冠半导体造成的损害和责任。

华冠半导体所生产半导体产品的性能提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做出任何明示或暗示的担保，测试和其他质量控制技术的使用只限于华冠半导体的质量保证范围内。每个器件并非所有参数均需要检测。

华冠半导体的文档资料，授权您仅可将这些资源用于研发本资料所述的产品的应用。您无权使用任何其他华冠半导体知识产权或任何第三方知识产权。严禁对这些资源进行其他复制或展示，您应全额赔偿因在这些资源的使用中对华冠半导体及其代理造成的任何索赔、损害、成本、损失和债务，华冠半导体对此概不负责。