

特征

- 双通道同步采样
- 支持全差分输入
- 采样率：2MSPS
- INL: ± 1 LSB
- DNL: ± 0.4 LSB
- SNR: 典型值为 90.4dB
- THD: 典型值为 -108dB ($\pm V_{REF}$ 输入范围)
- 双路、2.5V 内部基准电压
- 通道隔离度: 典型值为 -122dB
- VDD 电流: 典型值为 20mA
- QFN16 3mm \times 3mm 封装

应用

- 电机控制: 使用编码器进行位置测量
- 光纤网络: 掺铒光纤放大器 (EDFA) 增益控制环路
- 保护继电器
- 电源质量测量
- 三相电源控制
- 可编程逻辑控制器

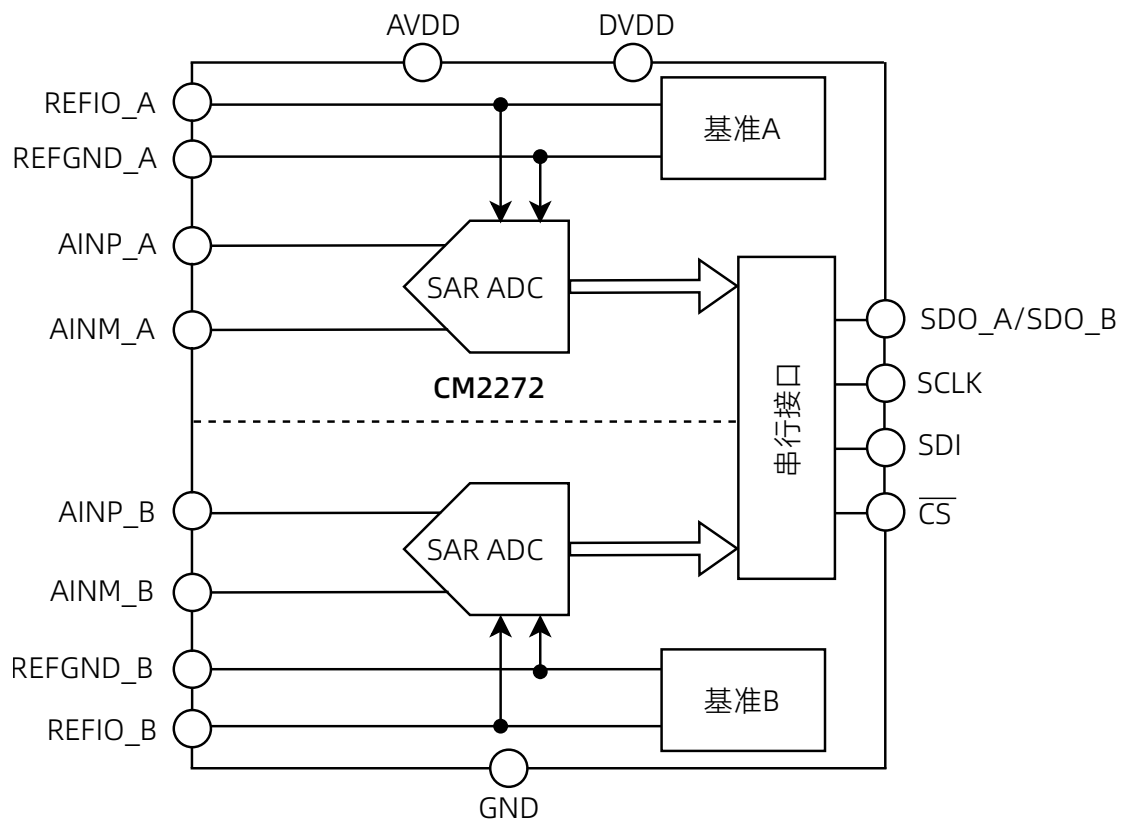
概述

CM2272 是一款 16 位、高速、双通道同步采样 SAR ADC，支持全差分模拟输入。

CM2272 支持宽模拟电源电压范围，每个通道均包含一个基准源；同时配备灵活的串行接口，支持多种数据读取模式。

CM2272 采用 QFN16 型封装，其额定工作温度范围为 $-40^{\circ}\text{C} \sim 125^{\circ}\text{C}$ 。

架构框图



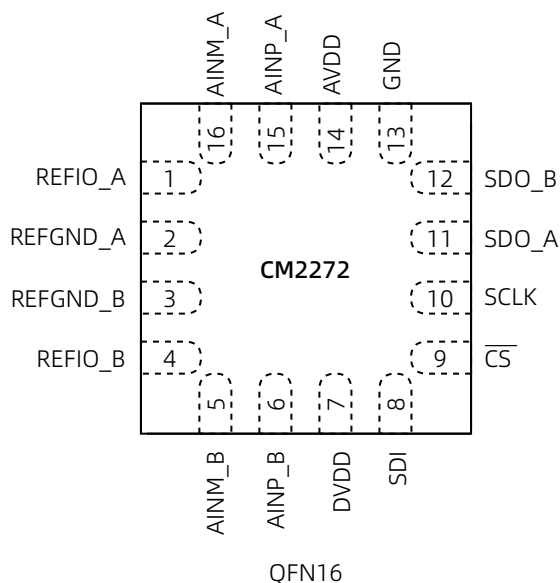
目录

封页.....	1	管脚配置.....	3
特征.....	1	管脚功能.....	3
应用.....	1	封装及订购信息.....	4
概述.....	1	封装方式.....	4
架构框图.....	1	产品外形图.....	4
管脚配置和功能.....	3	订购信息.....	5

管脚配置和功能

管脚配置

以下为 CM2272 QFN16 封装管脚示意图：



管脚功能

编号	名称	类型	说明
1	REFIO_A	AO	通道 A 基准电压输出。
2	REFGND_A	PWR	通道 A 参考地。
3	REFGND_B	PWR	通道 B 参考地。
4	REFIO_B	AO	通道 B 基准电压输出。
5	AINM_B	AI	通道 B 模拟负端输入。
6	AINP_B	AI	通道 B 模拟正端输入。
7	DVDD	PWR	数字 IO 电源。
8	SDI	DI	串行数据输入。
9	\overline{CS}	DI	片选。低电平有效。
10	SCLK	DI	串行时钟输入。
11	SDO_A	DO	通道 A 串行数据输出。
12	SDO_B	DO	通道 B 串行数据输出。
13	GND	GND	地。
14	AVDD	PWR	ADC 工作电源。
15	AINP_A	AI	通道 A 模拟正端输入。
16	AINM_A	AI	通道 A 模拟负端输入。

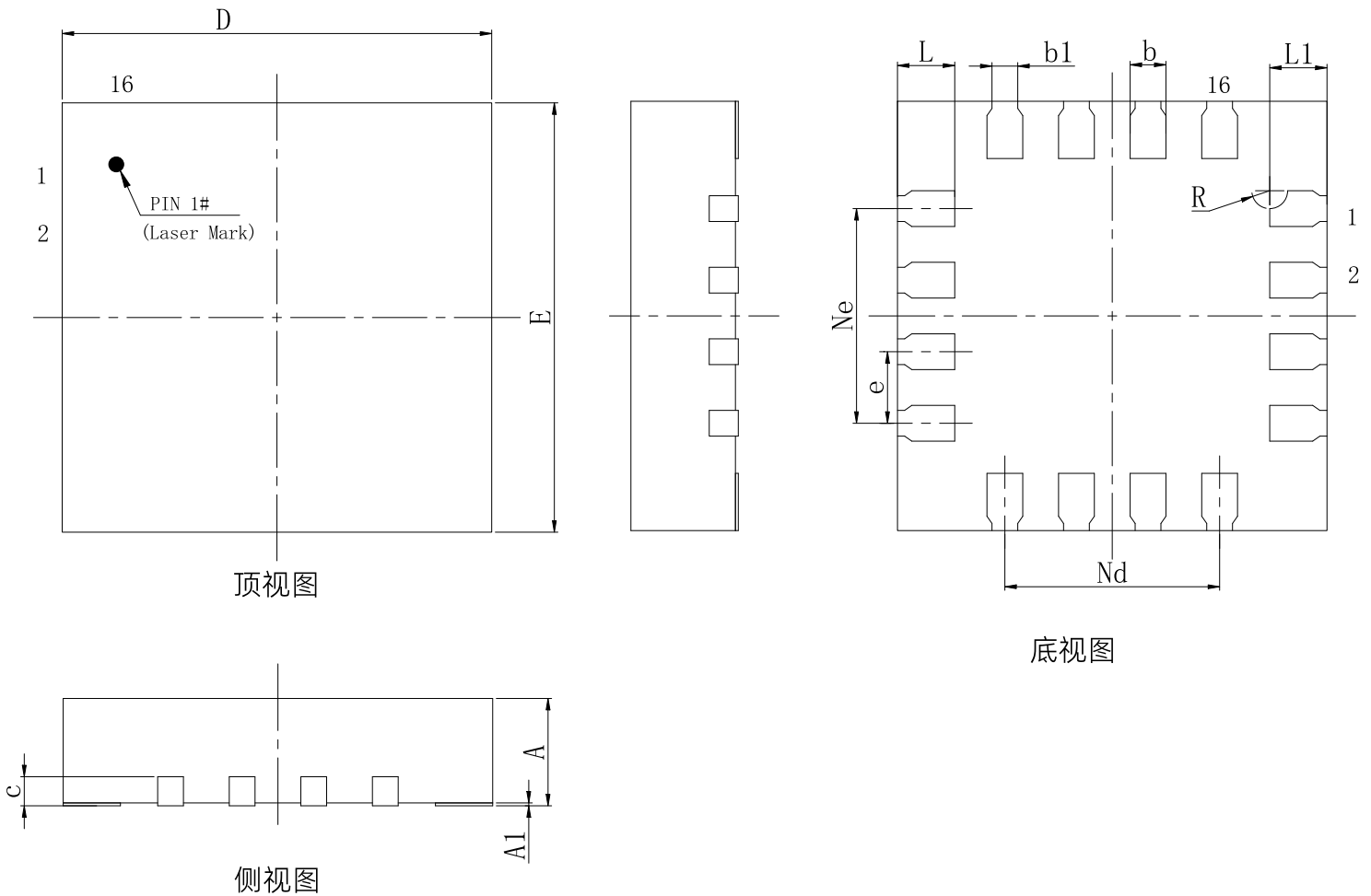
封装及订购信息

封装方式

CM2272 采用 QFN16 封装。

产品外形图

产品外形图如下图所示。



标识	尺寸 (毫米)		
	最小值	典型值	最大值
A	0.70	0.75	0.80
A1	0	0.02	0.05
b	0.20	0.25	0.30
b1	0.18 (REF)		
c	0.20 (REF)		
D	2.90	3.00	3.10
e	0.50 (BSC)		
E	2.90	3.00	3.10
Nd	1.50 (BSC)		
Ne	1.50 (BSC)		
L	0.35	0.40	0.45
L1	0.30	0.40	0.50
R	0.13 (REF)		

订购信息

型号	温度范围	封装	包装	包装数量
CM2272-QFNTA	-40°C~125°C	QFN16	Reel	5000