

主要特点

- OUTR、G、B、W1、W2端口耐压35V，DOUT、DIN端口耐压24V。
- 芯片内置稳压管，24V以下电源端只需串电阻到VDD脚，无需外加稳压管。
- 芯片内置电阻，DIN及DOUT端口有过压保护，瞬间短接24V不会发生烧毁。
- 灰度调节电路（65536级灰度可调）。
- 内置信号整形电路，任何一个IC收到信号后经过波形整形再输出，保证线路波形畸变不会累加。
- 内置上电复位和掉电复位电路。
- PWM控制端能够实现65536级调节，扫描频率2KHz。
- 串行接口级联接口，能通过一根信号线完成数据的接收与解码。
- 任意两点传输距离不超过4米无需增加任何电路。
- W1、W2并联可达120mA。
- 当刷新速率30帧/秒时，级联数不小于400点。
- 数据发送速度可达800Kbps。

主要应用领域

- LED全彩装饰照明，如LED串、LED条、LED模块等。
- 室内/室外LED视频或不规则屏幕。
- LED消费电子产品。
- 各种LED照明产品。

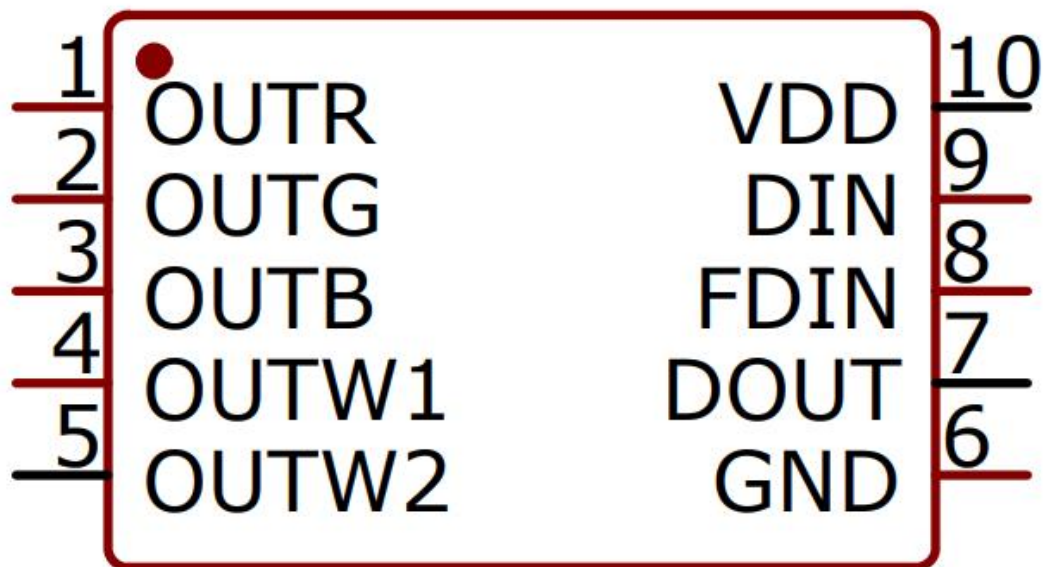
产品概述

WS2915是五通道LED驱动控制专用电路，芯片内部包含了智能数字接口数据锁存信号整形放大驱动电路，还包含有高精度的内部振荡器和20V高压可编程定电流输出驱动器。同时为了降低电源纹波，OUTR、G、B、W1、W2通道有延时导通功能，在帧刷新时，可降低电路纹波。

芯片采用单线归零码的通讯方式，芯片在上电复位以后，DIN端接受从控制器传输过来的数据，首先送过来的80bit数据被第一个芯片提取后，送到芯片内部的数据锁存器，剩余的数据经过内部整形处理电路整形放大后通过DO端口开始转发输出给下一个级联的芯片，每经过一个芯片的传输，信号减少80bit。芯片采用自动整形转发技术，使得该芯片的级联个数不受信号传送的限制，仅仅受限信号传输速度要求。

芯片内部的数据锁存器根据接受到的80bit数据，在OUTR、G、B、W1、W2控制端产生不同的占空比控制信号，等待DIN端输入RESET信号时，所有芯片同步将接收到的数据送到各个段，芯片将在该信号结束后重新接收的数据，在接收完开始的80bit数据后，通过DO口转发数据口，芯片在没有接收到RESET码前，OUTR、G、B、W1、W2管脚原输出保持不变，当接受到280μs以上低电平RESET码后，芯片将刚才接收到的80bit PWM数据脉宽输出到OUTR、G、B、W1、W2引脚上。

引出端排列



引出端功能

序号	符号	管脚名	功能描述
1	OUTR	LED 驱动输出	RED（红）PWM 控制输出
2	OUTG	LED 驱动输出	GREEN（绿）PWM 控制输出
3	OUTB	LED 驱动输出	BLUE（蓝）PWM 控制输出
4	OUTW1	LED 驱动输出	WHITE1（白）PWM 控制输出
5	OUTW2	LED 驱动输出	WHITE2（白）PWM 控制输出
6	GND	地	信号接地和电源接地
7	DO	数据输出	显示数据级联输出
8	FDIN	数据输入 2	显示数据输入 2
9	DIN	数据输入 1	显示数据输入 1
10	VDD	逻辑电源	IC 供电

最大额定值 ($T_A=25^{\circ}\text{C}$, $V_{SS}=0\text{V}$)

参数	符号	范围	单位
逻辑电源电压	V_{DD}	+3.5~+5.7	V
R、G、B、W1、W2 输出端口 耐压	V_{OUT}	$V_{SS}-0.7\sim 35$	V
DIN 耐受电压	V_I	$V_{SS}-0.7\sim 24$	V
DOUT 耐受电压	V_O	$V_{SS}-0.7\sim 24$	V
工作温度	T_{opt}	-40~+85	$^{\circ}\text{C}$
储存温度	T_{stg}	-40~+85	$^{\circ}\text{C}$

电气参数 ($T_A=25^{\circ}\text{C}$, $V_{DD}=4.5\sim 5.5\text{V}$, $V_{SS}=0\text{V}$)

参数	符号	最小	典型	最大	单位	测试条件
静态电流	I_O	—	0.3	—	mA	DC=5V
R、G、B 低电平输出电流	I_{OL}	—	30	—	mA	DC=5V, DIN (FFH)
W1、W2 低电平输出电流	I_{OL}	—	60	—	mA	DC=5V, DIN (FFH)
单颗 RGBW 电流差	Dif	—	—	1.2	mA	DC=5V, DIN
低电平输出电流	I_{dout}	10	—	—	mA	$V_O=0.4\text{V}$, D_{OUT}
信输入电流	I_I	—	—	± 1	μA	$V_I=V_{DD}/V_{SS}$
高电平输入	V_{IH}	$0.60V_{DD}$	—	—	V	D_{IN}
低电平输入	V_{IL}	—	—	$0.3 V_{DD}$	V	D_{IN}
滞后电压	V_H	—	0.35	—	V	D_{IN}

开关特性 ($T_A=25^{\circ}\text{C}$, $V_{DD}=4.5\sim 5.5\text{V}$, $V_{SS}=0\text{V}$)

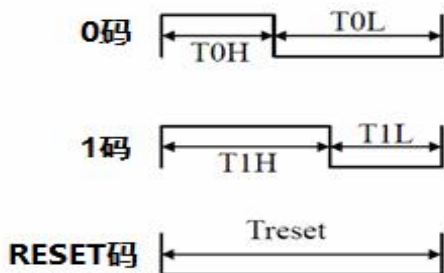
参数	符号	最小	典型	最大	单位	测试条件
振荡频率	F_{osc}	——	800	——	KHz	——
传输延迟时间	t_{PLZ}	——	——	300	ns	$CL=15\text{pF}$, $DIN\rightarrow DOUT$, $RL=10\text{K}\Omega$
下降时间	t_{THZ}	——	——	120	μs	$CL=300\text{pF}$, $OUTR/OUTG/OUTB$
数据传输率	F_{MAX}	600	——	——	Kbps	占空比50%
输入电容	C_I	——	——	15	pF	——

数据传输时间

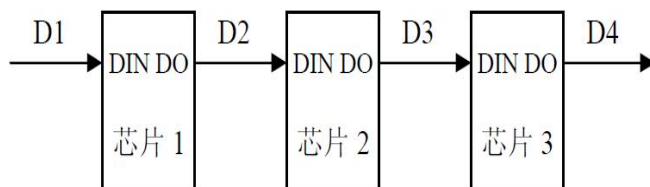
T0H	0码, 高电平时间	220ns~380ns
T1H	1码, 高电平时间	520ns~1us
T0L	0码, 低电平时间	580ns~1us
T1L	1码, 低电平时间	580ns~1us
RES	帧单位, 低电平时间	280 μs 以上
T0H+T0L, T1H+T1L $\geq 1.25\mu\text{s}$		

时序波形图

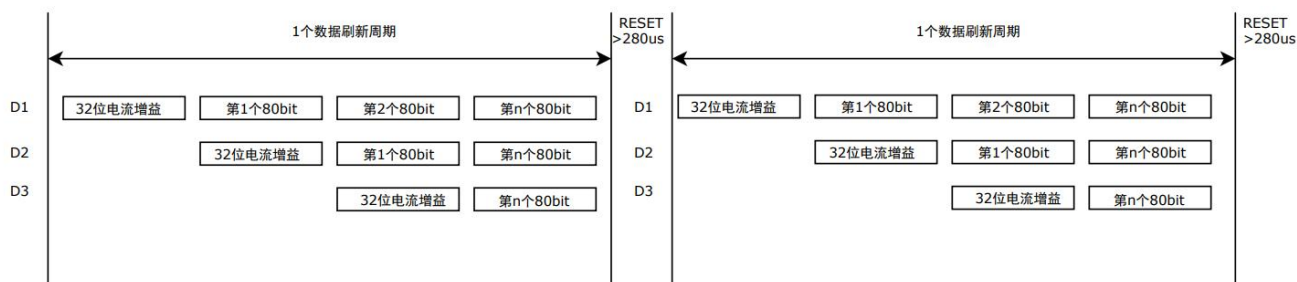
输入码型:



连接方法:



数据传输方法



注：其中 D1 为 MCU 端发送的数据，D2、D3、D4 为级联电路自动整形转发的数据。

● 5 通道数据结构

RI4	RI3	RI2	RI1	RI0	GI4	GI3	GI2	GI1	GI0	BI4	BI3	BI2	BI1	BI0	W1I 4
W1I 3	W1I 2	W1I 1	W1I 0	W2I 4	W2I 3	W2I 2	W2I 1	W2I 0	校 验 位 0	校 验 位 0	校 验 位 0	校 验 位 0	校 验 位 0	校 验 位 0	校 验 位 0
R15	R14	R13	R12	R11	R10	R9	R8	R7	R6	R5	R4	R3	R2	R2	R0
G15	G14	G13	G12	G11	G10	G9	G8	G7	G6	G5	G4	G3	G2	G1	G0
B15	B14	B13	B12	B11	B10	B9	B8	B7	B6	B5	B4	B3	B2	B1	B0
W1_ 15	W1_ 14	W1_ 13	W1_ 12	W1_ 11	W1_ 10	W1_ 9	W1_ 8	W1_ 7	W1_ 6	W1_ 5	W1_ 4	W1_ 3	W1_ 2	W1_ 1	W1_ 0
W2_ 15	W2_ 14	W2_ 13	W2_ 12	W2_ 11	W2_ 10	W2_ 9	W2_ 8	W2_ 7	W2_ 6	W2_ 5	W2_ 4	W2_ 3	W2_ 2	W2_ 1	W2_ 0

高位先发，按照 RGBW1W2 顺序发送，校验位 7 个 '0'。

典型应用电路

1. 电源电压 $VCC=5V$ （每个通道带 1 颗 LED）：

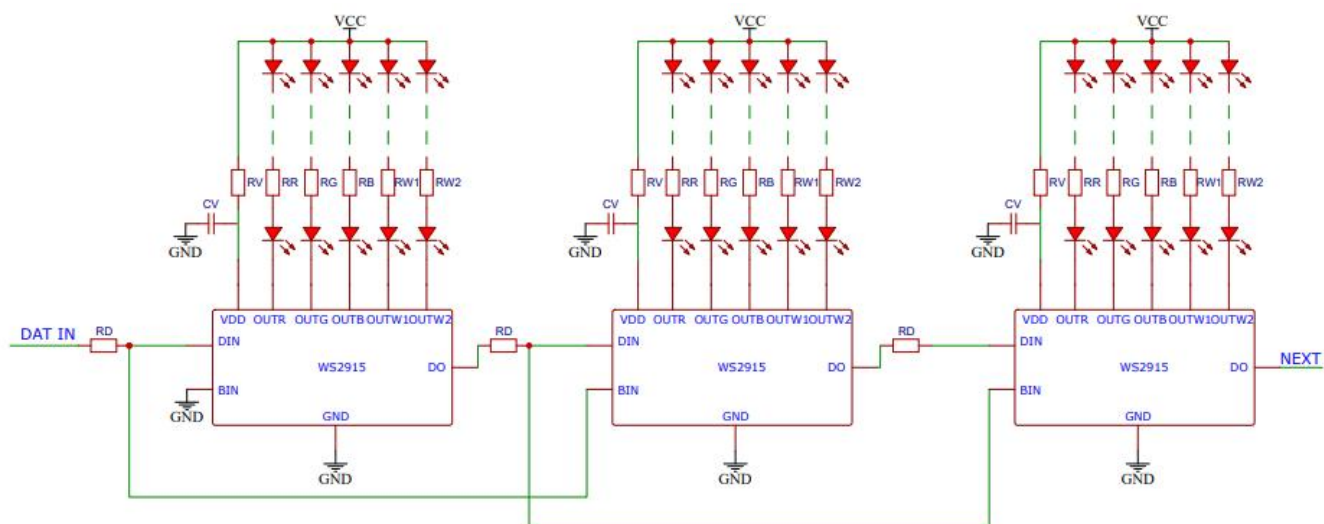
RV 和 CV 的推荐值分别为 150R 和 0.1 μ F。WS2915 与早期的 5V WS2805 应用电路兼容，并能在 100R 下正常工作。

2. 电源电压 $VCC=12V$ （每个通道带 3 颗 LED）：

RV 和 CV 的推荐值分别为 4.7k 和 0.1 μ F。WS2915 与早期的 12V WS2805 应用电路兼容，并能在 2.7k 下正常工作。

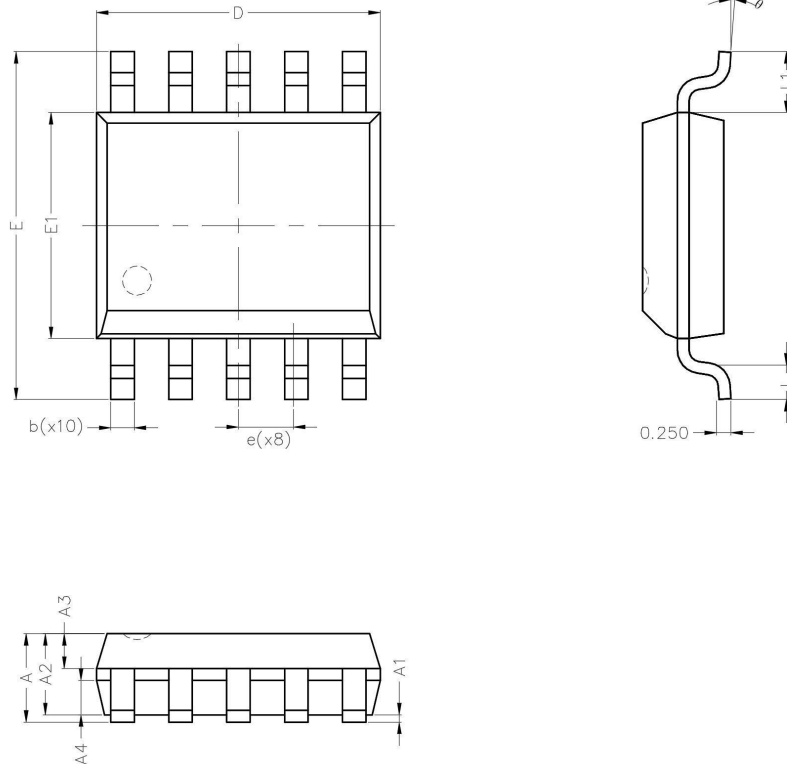
3. 电源电压 $VCC=24V$ （每个通道带 6 颗 LED）：

RV 和 CV 的推荐值分别为 10k 和 0.1 μ F。WS2915 与早期的 24V WS2805 应用电路兼容，并能在 7.5k 下正常工作。



封装图与参数

● SOP10 封装



	SYMBOL	MIN	NOM	MAX
TOTAL THICKNESS	A	—	—	1.75
STAND OFF	A1	0.05	0.125	0.20
MOLD TOTAL THICKNESS	A2	1.30	1.40	1.60
TOP MOLD THICKNESS	A3	0.55	0.60	0.65
BOTTOM MOLD THICKNESS	A4	0.547	0.597	0.647
LEAD WIDTH	b	0.31	—	0.53
MOLD LENGTH	D	4.80	4.90	5.00
MOLD WIDTH	E1	3.80	3.90	4.00
LEAD SPAN	E	5.80	6.00	6.20
LEAD PITCH	e	1.00 BSC		
LEAD LENGTH	L1	0.95	1.05	1.15
LEAD SOLE LENGTH	L	0.40	0.60	0.80
LEAD FORM ANGLE	θ	0°	—	8°

文件更改记录

版本号	状态	修改内容概要	修订日期	修订人	批准人
V1.0	N	新建	20240801	何文滨	尹华平
V1.1	M	参数调整	20241212	陈永昭	尹华平
V1.2	M	参数调整	20250609	何文滨	尹华平
V1.3	M	参数调整	20250612	何文滨	尹华平