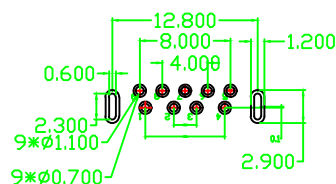
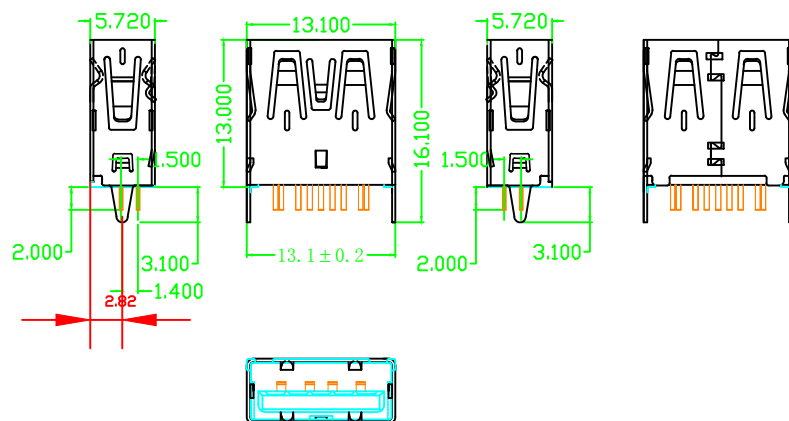


项 目 Mapx	设 变 内 容 Modification	日 期 Date	修 改 人 Draw	核 准 Approve
①				



P. C. B. LAYOUT	P. C. B. LAYOUT
TH: ± 0.05	TH: ± 0.05
	

Pin NUMBER	SIGNAL NAME
1	VBUS
2	D-
3	D+
4	GND
5	StdA_SSRX
6	StdA_SSRX
7	GND_DRAIN
8	StdA_SSTX
9	StdA_SSTX
Shell	Shield

成品？ MANUFACTURE DWG		东莞市文章济美电子有限公司									
公差——？表 TOLERANCE UNLESS OTHERWISE											
.X±0.15	X.±5°	日期 DATE	DATE	？位 UNIT	MM	制？ DRAWING	DRAWING	DWG NO.	DWGNO. USB-3.0AF-ZCL13.0-B		
XX±0.05	.X±2°	？核 CHECKED	CHECKED	比例 SCALE	1：1	？？ DESIGN	JUFU	品名 NAME			
.XXX±0.02	.XX±1°	核准 APPROVE	APPROVE	角法 VIEW				版本 VER.	VER	？？ SHEET	002