

概述

BP5178GE 是一款高度集成的、支持低压可控硅调光的高精度单段线性 LED 恒流驱动芯片。主要用于市电输入的高功率因数的各类光源和灯具的驱动，同时具有良好的可控硅调光器兼容性。基于线性恒流技术的 BP5178GE，可以省去电解电容和磁性元件，有助于 LED 驱动器实现小体积、长寿命，并符合 EMI 标准。

BP5178GE 可以通过外部电阻精确地设定 LED 电流，芯片通过优化不同输入电压下的输入电流，可以减小芯片的损耗，优化系统效率。

BP5178GE 通过设定泄放电流，可以实现良好的可控硅调光器兼容性。

BP5178GE 具有过温调节功能。当芯片温度过高时，将降低输出电流。



特点

- ◆ 外围电路简单，驱动器体积小
- ◆ 良好的可控硅调光兼容性
- ◆ 内置 350V 高压 MOS 管
- ◆ 母线电压变化 $\pm 10\%$ 仍可正常工作
- ◆ 集成高压启动线路，超快 LED 启动
- ◆ $\pm 5\%$ LED 输出电流精度
- ◆ LED 电流可外部设定
- ◆ 内置过温调节功能
- ◆ 采用 ESOP-8 封装

应用

- ◆ GU10/E27 LED 球泡灯、筒灯
- ◆ LED 吸顶灯
- ◆ 其它 LED 照明

典型应用

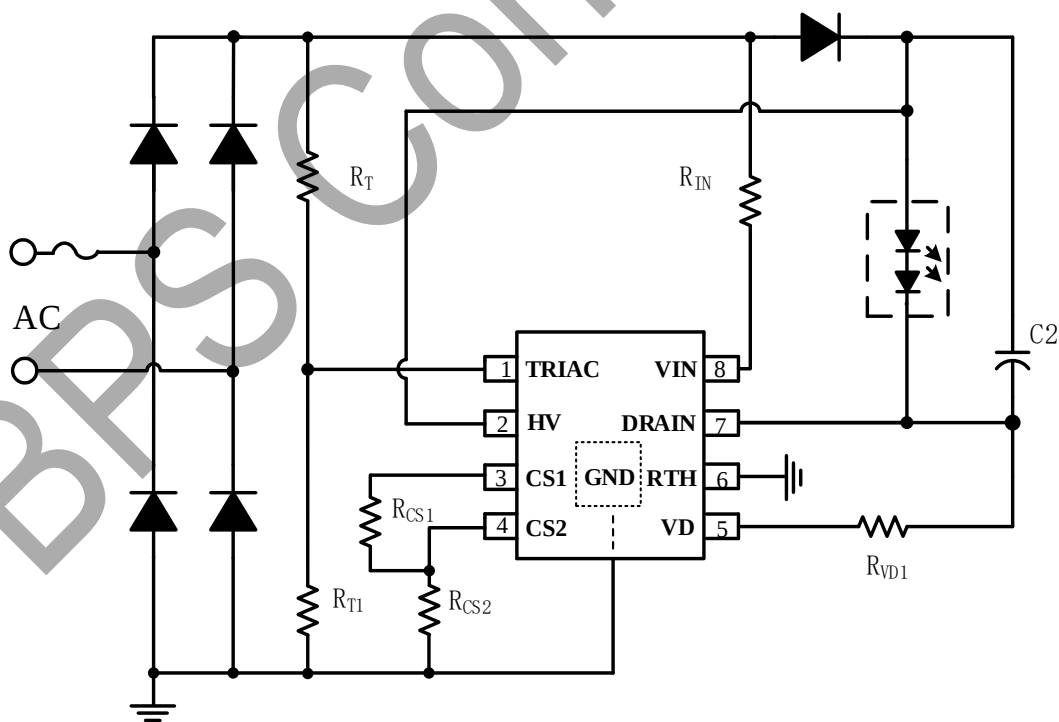


图 1 BP5178GE 典型应用图

订购信息

订购型号	封装	包装形式	打印
BP5178GE	ESOP-8	编带 4,000 颗/盘	BP5178G XXXXXX XYWWE

管脚封装

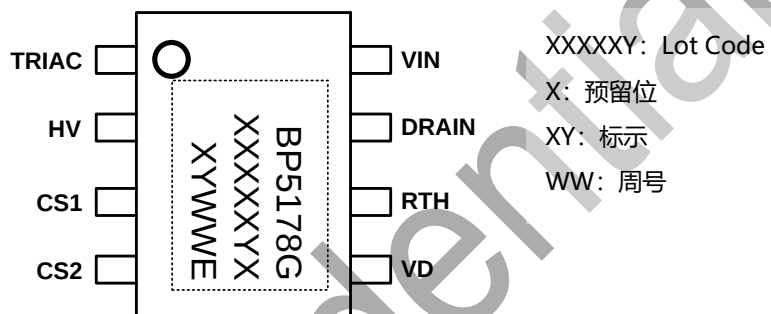


图 2 管脚封装图

管脚描述

管脚号	管脚名称	描述
1	TRIAC	可控硅调光器检测
2	HV	芯片高压供电输入端
3	CS1	Bleeder 电流采样端
4	CS2	LED 电流采样端
5	VD	输入电压检测反馈端
6	RTH	芯片过温度调节点设置
7	DRAIN	芯片内部线性恒流 MOS 漏极
8	VIN	芯片内部线性恒流 MOS 漏极
衬底	GND	芯片地

极限参数(注 1, 2)

符号	参数	参数范围	单位
VIN	芯片高压接口	-0.3~350	V
DRAIN	芯片高压接口	-0.3~350	V
HV	芯片高压接口	-0.3~350	V
TRIAC, CS1, CS2, VD	芯片低压接口	-0.3~7	V
P _{DMAX}	功耗(注2)	1.25	W
θ _{JA}	PN结到环境的热阻	100	°C/W
T _J	工作结温范围	-40 to 150	°C
T _{STG}	储存温度范围	-55 to 150	°C

注 1: 最大极限值是指超出该工作范围, 芯片有可能损坏。推荐工作范围是指在该范围内, 器件功能正常, 但并不完全保证满足个别性能指标。电气参数定义了器件在工作范围内并且在保证特定性能指标的测试条件下的直流和交流电参数规范。对于未给定上下限值的参数, 该规范不予保证其精度, 但其典型值合理反映了器件性能。

注 2: 温度升高最大功耗一定会减小, 这也是由 T_{JMAX}, θ_{JA} 和环境温度 T_A 所决定的。最大允许功耗为 P_{DMAX} = (T_{JMAX} - T_A) / θ_{JA} 或是极限范围给出的数字中比较低的那个值。

电气参数(注 4, 5) (无特别说明情况下, $T_A = 25^\circ\text{C}$)

符号	描述	条件	最小值	典型值	最大值	单位
电源						
I_{OP}	芯片工作电流			200		μA
电流采样						
V_{CS1_REF}	输出电流检测阈值 1			240		mV
V_{CS2_REF}	输出电流检测阈值 2		855	900	945	mV
V_{CS2_CLAMP}	输出电流检测阈值 2 下钳位电压			255		mV
VD 补偿						
V_{D_1}	线补偿起点			0.5		V
R_{VD}	VD 下拉电阻			39		$\text{K}\Omega$
功率 MOSFET						
BV_{DSS_VIN}	VIN 击穿电压	$V_{GS}=0\text{V}/I_{DS}=250\mu\text{A}$	350			V
I_{DSS_VIN}	VIN 饱和电流			40		mA
BV_{DSS}	MOSFET 击穿电压	$V_{GS}=0\text{V}/I_{DS}=250\mu\text{A}$	350			V
I_{DSS}	MOSFET 饱和电流			280		mA
过热调节						
T_{REG1}	过热调节温度 1	RTH 悬空		135		$^\circ\text{C}$
T_{REG2}	过热调节温度 2	RTH 接地		150		$^\circ\text{C}$

注 4: 典型参数值为 25°C 下测得的参数标准。

注 5: 规格书的最小、最大规范范围由测试保证, 典型值由设计、测试或统计分析保证。

内部结构框图

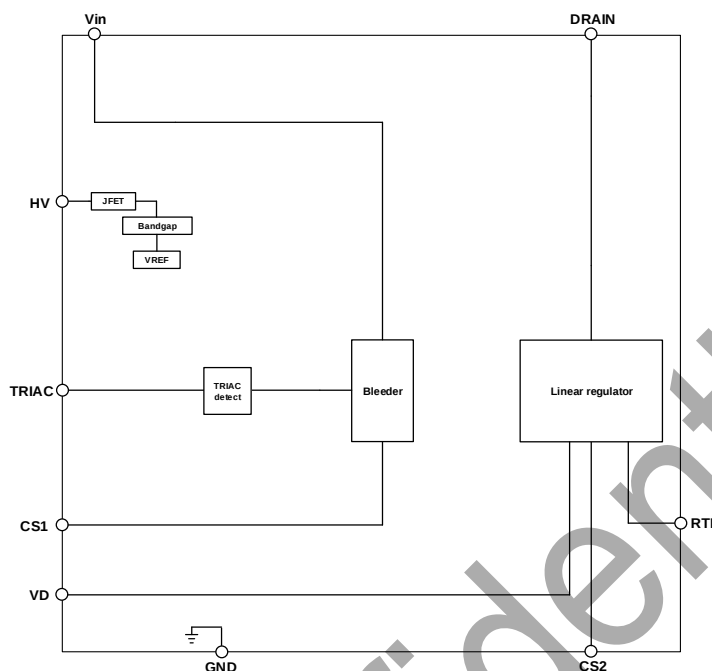


图 3 BP5178GE 内部框图

应用信息

BP5178GE 是一款高精度单段线性可控硅调光 LED 恒流控制芯片,主要用于驱动由市电供电的高电压、低电流 LED 灯串。BP5178GE 也支持可控硅调光,调光过程中可实现单段 LED 灯串同步调光,从而使 LED 亮度均匀变化。

输入是否带调光器,当芯片检测到有调光器时,芯片会自动打开泄放电流,提高可控硅调光器兼容性。当芯片检测到没有调光器时,芯片会关闭泄放电流,减小损耗,提高系统效率。通过 CS1 管脚的电阻值,可设置所需的泄放电流。

$$I_{BLEEDING} = \frac{V_{CS1_REF}}{R_{CS1} + R_{CS2}}$$

供电

在系统上电后,芯片通过内部的高压 JFET 给芯片内部电路供电,当内部 VCC 电压达到启动电压后,芯片开始工作。

恒流控制,输出电流设置

BP5178GE 可以通过外部电阻精确设定 LED 电流。

主功率管电流计算公式:

$$I_{DRAIN} = \frac{V_{CS2_REF}}{R_{CS2}}$$

驱动机制

BP5178GE 根据母线电压变化而改变流过 LED 灯的电流,因此可以在整个交流周期内,优化电源效率,从而提高 LED 的利用率和总输出流明数。在输入电压较低时,LED 电流相对较大;在输入电压较高时,LED 电流相对较低。

输出 LED 电流为主功率管电流在工频周期内的平均值。

由于散热能力的限制,120Vac 输入时,最大输入功率在 10W 左右。

泄放电流

BP5178GE 支持可控硅调光,芯片通过 TRIAC 引脚检测

当 VD 电压大于 0.5V 时,VCS2 基准开始下降,VD 电压越大,VCS2 基准越低,直到下钳位电压。

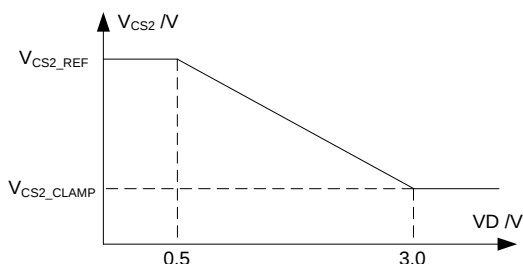


图 4 VD 线补偿曲线

过温调节功能

BP5178GE 具有过热调节功能，在驱动电源过热时逐渐减小输出电流，从而控制输出功率和温升，使电源温度保持在设定值，以提高系统的可靠性。芯片过热调节点可以通过 RTH 引脚进行外部设定。

增大输出电流

如需增大输出电流，可采取以下措施：

- 采用铝基板 PCB
- 增大衬底 (GND) 的覆铜面积
- 增大整个灯具的散热底座

PCB 设计

在设计 BP5178GE PCB 板时，需要注意以下事项：

地线

电流采样电阻的功率地线尽可能短。

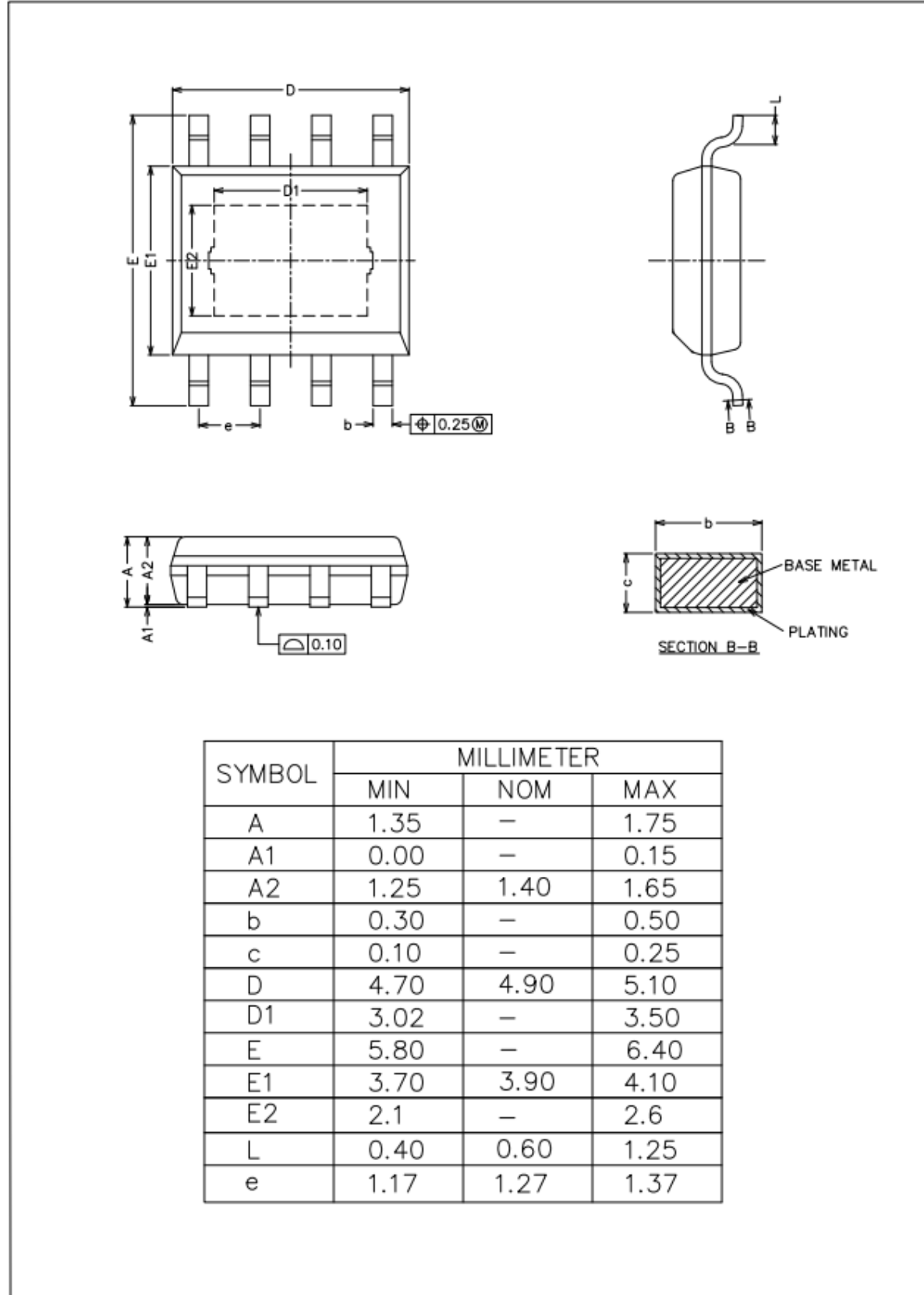
信号线

TRIAC/RTH/CS 走线尽量短，远离高压信号，保证足够的绝缘间距，避免造成漏电干扰。

芯片散热

BP5178GE 芯片底部有增强散热能力的散热片，在芯片内部已经连接到 GND 引脚。在设计 PCB 时，将 GND 散热衬底连接到 PCB 的地。为了达到良好的散热效果，需要将 GND 衬底连接的铜皮面积尽量大，且保持良好的接触。

封装信息



版本信息

版本	日期	记录
Rev. 1.0	2022/02	首次发行
Rev. 1.1	2022/05	修改格式, 电气参数和产品描述

免责声明

晶丰明源尽力确保本产品规格书内容的准确和可靠，但是保留在没有通知的情况下，修改规格书内容的权利。

本产品规格书未包含任何针对晶丰明源或第三方所有的知识产权的授权。针对本产品规格书所记载的信息，晶丰明源不做任何明示或暗示的保证，包括但不限于对规格书内容的准确性、商业上的适销性、特定目的的适用性或者不侵犯晶丰明源或任何第三人知识产权做任何明示或暗示保证，晶丰明源也不就因本规格书本身及其使用有关的偶然或必然损失承担任何责任。