



256 阶 PWM 恒流 LED 驱动控制电路

HTC0012

规格书

Rev 0.92

Hitenx保留基于提升产品可靠性、完善功能或优化设计之目的，对本产品手册及在线文档进行更改或终止的权利，且无需另行通知。Hitenx公司对于因应用或使用本手册中所描述的任何产品或电路而产生的一切责任概不承担；同时，公司亦不会转让自身专利权，也不会授予基于他人权利下的任何许可。Hitenx产品并未针对生命支持设备、装置或系统进行设计、规划或授权使用。若买方购买或使用Hitenx产品用于任何此类非预期或未经授权的用途，一旦发生与该使用相关的人身伤害或死亡索赔，买方应承担全部责任，赔偿Hitenx及其管理人员、雇员、子公司、附属机构和分销商因此直接或间接引发的所有索赔、成本、损害、费用以及合理的律师费，并确保Hitenx及其相关方免受损害，即便此类索赔声称Hitenx在部件设计或制造过程中存在疏忽。

1. 概述

HTC0012是采用双线通讯的恒流LED驱动芯片，具有 32阶电流统调功能。由8根段输出、8根位输出组成64个点阵，每一个点具有256阶PWM占空比调整。通过数据锁存器、显示存储器、LED恒流驱动模块及相关控制电路组成了一个高可靠性的单片机外围LED驱动电路。串行数据通过双线接口输入到HTC0012，采用SOP20、TSSOP20、QFN20L(3*3*0.75-0.4)、SSOP24(e=0.635, D=1.45)的封装形式。

本产品质量可靠、稳定性好、抗干扰能力强。主要适用于家电设备（微波炉、洗衣机、空调）、吸尘器、音箱、便携设备等的LED驱动场景。

2. 特点

- CMOS 工艺
- 最多驱动 8 段x8 位64 个 LED
- 输出恒流驱动
- 单点 256 阶PWM 调光
- 显示亮度统调范围：恒流 32 级可调
- 显示位数可调（1~8 位）
- 刷新频率可调
- SEG 最大输出电流 40mA
- 关断电流 5 μ A（TYP, $V_{DD}=5V$ ）
- 双线通讯接口
- 振荡方式：内置 RC 振荡
- 内置上电复位
- 内置防浪涌设计

3. 应用场合

- 彩色 LED 显示面板
- 家用电器，玩具显示面板
- 智能便携式设备，智能音频
- 小家电、智能家居

4. 封装形式

- 20-pin SOP20、TSSOP20、QFN20L(3*3*0.75-0.4)
- 24-pin SSOP24(e=0.635, D=1.45)

5. 订购信息

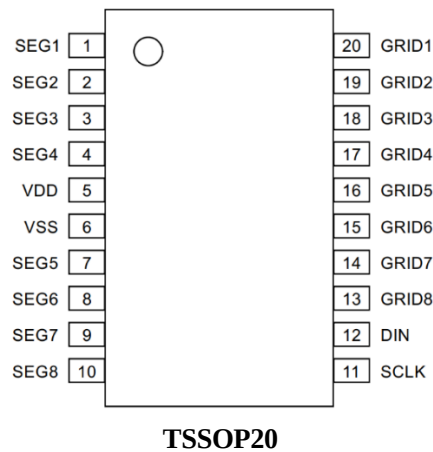
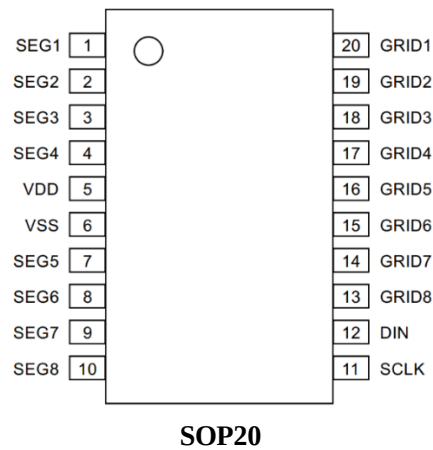
● 管料

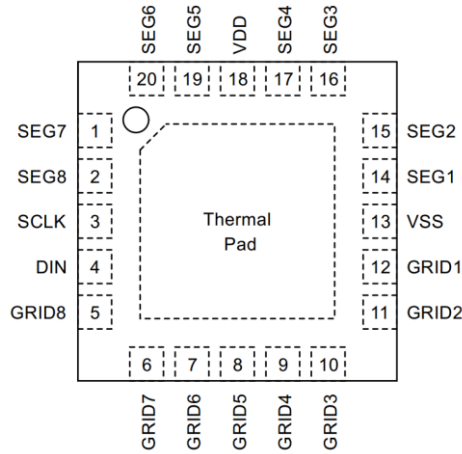
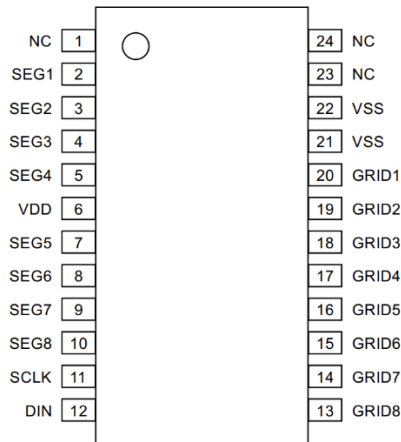
型号	正印	封装	包装	只/管	只/箱
HTC0012	--	SOP20	管料	36	11520
HTC0012	--	TSSOP20	管料	70	28K
HTC0012	--	SSOP24	管料	50	40K

● 卷盘

型号	正印	封装	包装	只/卷	只/箱
HTC0012	--	QFN20	卷盘	10K	160K

6. 产品脚位图




QFN20L(3*3*0.75-0.4)

SSOP24(e=0.635, D=1.45)

7. 脚位功能说明

SOP20/TSSOP20

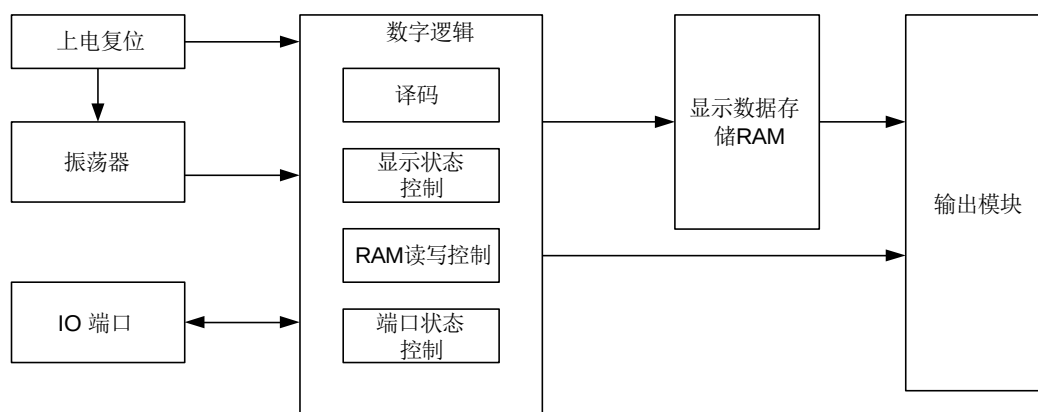
PIN 脚位	符号名	名称	功能说明
1~4,7~10	SEG1~SEG8	输出（段）	段输出，接 LED 正极
5	VDD	逻辑电源	电源
6	VSS	逻辑地	地
11	SCLK	时钟输入	串行接口时钟输入端口
12	DIN	数据输入	串行接口数据输入端口
13~20	GRID8~GRID1	输出（位）	位输出，接 LED 负极

QFN20L(3*3*0.75-0.4)

PIN 脚位	符号名	名称	功能说明
14~17,19,20,1,2	SEG1~SEG8	输出（段）	段输出，接 LED 正极
18	VDD	逻辑电源	电源
13	VSS	逻辑地	地
3	SCLK	时钟输入	串行接口时钟输入端口
4	DIN	数据输入	串行接口数据输入端口
5~12	GRID8~GRID1	输出（位）	位输出，接 LED 负极
-	Thermal Pad	散热片	散热片，接 GND

SSOP24(e=0.635, D=1.45)

PIN 脚位	符号	名称	功能说明
2~5,7~10	SEG1~SEG8	输出（段）	段输出，接 LED 正极
6	VDD	逻辑电源	电源
21,22	VSS	逻辑地	地
11	SCLK	时钟输入	串行接口时钟输入端口
12	DIN	数据输入	串行接口数据输入端口
13~20	GRID8~GRID1	输出（位）	位输出，接 LED 负极
1,23,24	NC	-	空脚

8. 芯片功能示意图

9. 绝对最大额定值

参数名称	符号	条件	数值	单位
SEG 驱动输出电流	I_{OS}	$V_{DD}=5V, T_A=25\text{ }^{\circ}\text{C}$	-40	mA
GRID 驱动输出电流	I_{OG}	$V_{DD}=5V, T_A=25\text{ }^{\circ}\text{C}$	400	mA
封装热阻（结到空气）	θ_{JA}	SSOP24(e=0.635, D=1.45)	130	$^{\circ}\text{C/W}$
		TSSOP20	91	
		QFN20L(3*3*0.75-0.4)	70	
封装热阻	P_D	SSOP24(e=0.635, D=1.45)	0.96	W
		TSSOP20	1.37	
		QFN20L(3*3*0.75-0.4)	1.79	
工作温度	T_A		-40~85	$^{\circ}\text{C}$
存储温度	T_{STG}		-65~150	$^{\circ}\text{C}$

注意：

- 绝对最大额定值是本产品能够承受的最大物理伤害极限值，请在任何情况下勿超出该额定值。
- 允许的最大耗散功率是最大结温 $T_{J(MAX)}$ ，结到环境热阻 θ_{JA} ，和环境温度 T_A 的函数。计算公式为 $P_{D(MAX)}=(T_{J(MAX)}-T_A)/\theta_{JA}$ 。
- 此表中给出的 θ_{JA} 值仅用于与其他封装的比较，不能用于设计目的。它们并不代表在实际应用中获得的性能。

10. 电气参数

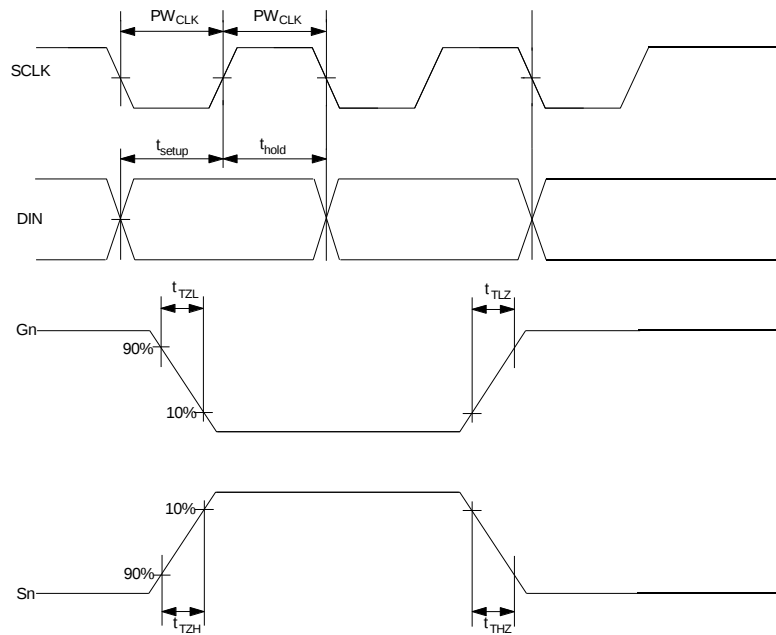
直流电参数 ($V_{DD}=5V$, $GND=0V$, $T_A=25\text{ }^{\circ}\text{C}$, 除非另有标注)

参数名称	符号	条件	最小值	典型值	最大值	单位
电源电压	V_{DD}		2.9	5	5.5	V
高电平输出电流	I_{SEG}	$V_{DD}=5V$, $V_O = V_{DD}-1V$, 初始化寄存器数据2CH、1FH	-36	-40	-44	mA
低电平输出电流	I_{OUT}	$V_O = 0.8V$	300	-	-	mA
输入电流	I_{IN}	$V_I=V_{DD}$, DIN, SCLK	-	-	± 1	μA
高电平输入电压	V_{IH}	DIN, SCLK	3	-	-	V
低电平输入电压	V_{IL}	DIN, SCLK	-	-	0.9	V
动态电流损耗	I_{DD_DYN}	无负载, 关显示	-	-	5	mA
Shutdown电流	I_{SHUT}	Shutdown使能	-	-	10	μA
复位电压	V_{rst}	复位电压	-	1.7	-	V

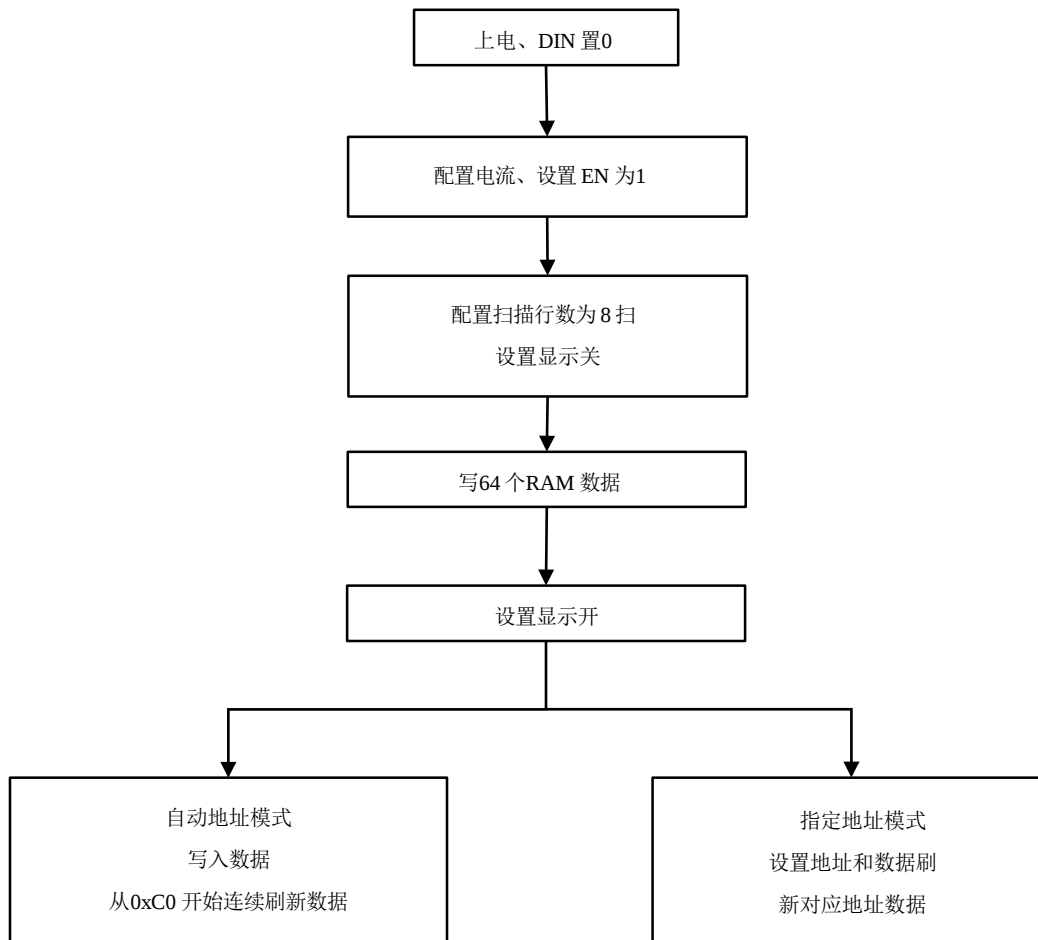
交流电参数 ($V_{DD}=5V$, $GND=0V$, $T_A=25\text{ }^{\circ}\text{C}$, 除非另有标注)

参数名称	符号	条件	最小值	典型值	最大值	单位
开关特性						
振荡频率	F_{osc}	默认频率	-	1	-	MHz
GRID1~GRID8 上升时间	T_{TZH1}	$C_L=300pF$, $R_L=1K$	-	-	2	μs
SEG1~SEG8 上升时间	T_{TZH2}		-	-	0.5	μs
下降时间	T_{THZ}	$C_L=300pF$, $SEGn$, $GRIDn$	-	-	120	μs
输入电容	C_i		-	-	15	pF
时序特性						
时钟脉冲宽度	PW_{CLK}		400	-	-	ns
数据建立时间	t_{SETUP}		100	-	-	ns
数据保持时间	t_{HOLD}		100	-	-	ns

11. 时序波形图



12. 软件流程图



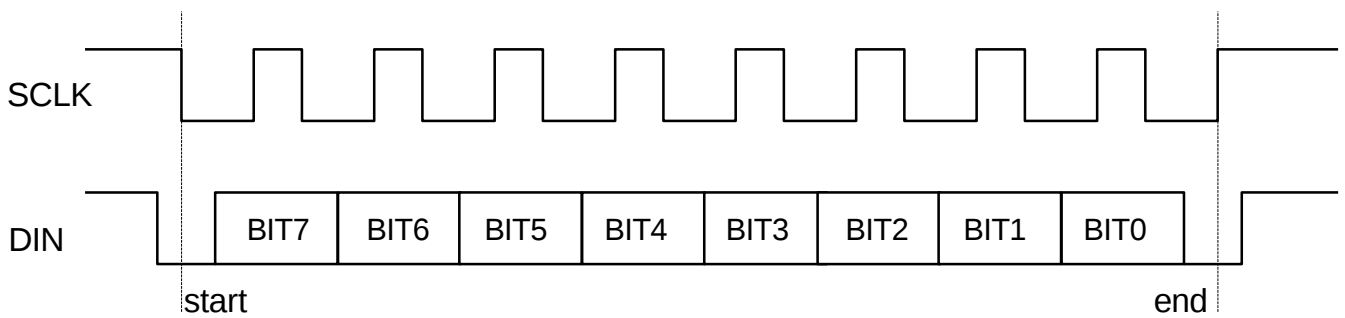
13. 功能简介

HTC0012是一颗基于双线通讯协议的全彩LED显示的恒流驱动芯片，支持最多8段×8位输出，每一个点具有256阶占空比电流调整，且可以通过寄存器配置，调节扫描的位数，从而获得更大的单点驱动电流。

1) 接口说明

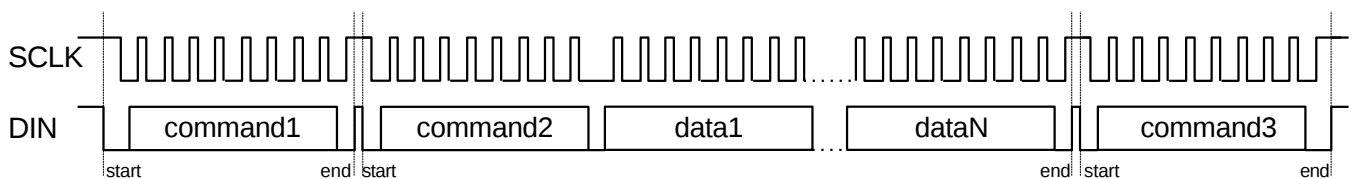
微处理器的数据通过两线总线接口和 HTC0012 通信，在输入数据时当 SCLK 是高电平时，DIN 上的信号必须保持不变；只有 SCLK 上的时钟信号为低电平时，DIN 上的信号才能改变。数据的输入总是高位在前，低位在后传输。数据输入的开始条件是 SCLK 为高电平时，DIN 由高变低；结束条件是 SCLK 为高时，DIN 由低电平变为高电平。

指令数据传输过程如下图：



指令数据传输格式

写 SRAM 数据地址连续写模式（首地址必须为 0XC0）：



自动地址连续写数据格式

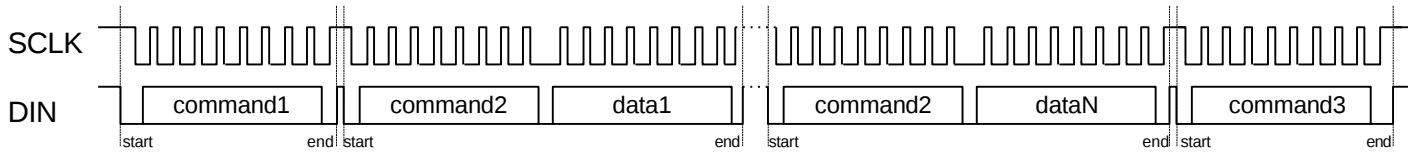
Command1：设置数据

Command2：设置地址

Data1~N：传输显示数据

Command3：控制显示

写 SRAM 数据指定地址模式：



固定地址写数据格式

Command1: 设置数据

Command2: 设置地址

Data1~N: 传输显示数据

Command3: 控制显示

注：1、上电后DIN 需要保持一段时间的低电平；2、上电后需要用连续写模式对SRAM 进行初始化。

2) 数据指令

指令用来设置显示模式和 LED 驱动器的状态。在指令START 有效后由DIN 输入的第一个字节作为一条指令。经过译码，取最高 B7、B6 两位比特位以区别不同的指令。

B7	B6	指令
0	0	初始化设置
0	1	数据命令设置
1	0	显示控制命令设置
1	1	地址命令设置

表1 指令设置分类

如果在指令或数据传输时出现 end 有效，串行通讯被初始化，并且正在传送的指令或数据无效(之前传送的指令或数据保持有效)。

3) 数据命令设置

在写显示数据之前，先要发送数据命令。数据命令会设置扫描行数，扫描行数决定后面 SRAM 地址的范围，写数据的数量，还有最终的显示周期。

地址模式：自动地址模式是指写数据时地址从 00H 开始自动累加，最大地址值取决于扫描行数设置。指定地址模式是指使用地址设置命令中的地址来写数据。

B7	B6	B5	B4	B3	B2	B1	B0	说明
0	1	0	0	0		0	0	1 扫
		0	0	1				2 扫
		0	1	0				3 扫
		0	1	1				4 扫
		1	0	0				5 扫
		1	0	1				6 扫
		1	1	0				7 扫
		1	1	1				8 扫
					0			自动地址模式
					1			指定地址模式

表2 数据命令设置

4) 地址命令设置

B7	B6	B5	B4	B3	B2	B1	B0	显示地址
1	1	0	0	0	0	0	0	C0H
1	1	0	0	0	0	0	1	C1H
1	1	~	~	~	~	~	~	~
1	1	1	1	1	1	1	0	FEH
1	1	1	1	1	1	1	1	FFH

表3 显示地址命令设置

上电时，地址默认设为C0H。

显示数据与芯片管脚以及显示地址之间的对应关系如表 4 所示：

SEG8 Bit7~Bit0	SEG7 Bit7~Bit0	SEG6 Bit7~Bit0	SEG5 Bit7~Bit0	SEG4 Bit7~Bit0	SEG3 Bit7~Bit0	SEG2 Bit7~Bit0	SEG1 Bit7~Bit0	
C7H	C6H	C5H	C4H	C3H	C2H	C1H	C0H	GRID1
CFH	CEH	CDH	CCH	CBH	CAH	C9H	C8H	GRID2
D7H	D6H	D5H	D4H	D3H	D2H	D1H	D0H	GRID3
DFH	DEH	DDH	DCH	DBH	DAH	D9H	D8H	GRID4
E7H	E6H	E5H	E4H	E3H	E2H	E1H	E0H	GRID5
EFH	EEH	EDH	ECH	EBH	EAH	E9H	E8H	GRID6
F7H	F6H	F5H	F4H	F3H	F2H	F1H	F0H	GRID7
FFH	FEH	FDH	FCH	FBH	FAH	F9H	F8H	GRID8

表4 显示数据、地址、芯片管脚之间的对应关系

5) 显示控制

B7	B6	B5	B4	B3	B2	B1	B0	说明
1	0	1	1					刷新频率 4.32KHz
		1	0					刷新频率 2.16KHz
		0	1					刷新频率 1.08KHz
		0	0					刷新频率 540Hz（默认）
				0				显示关
				1				显示开
					0			消隐弱
					1			消隐强
						0	0	换行时间：4 个PWM 时钟周期
						0	1	换行时间：8 个PWM 时钟周期
						1	0	换行时间：12 个 PWM 时钟周期
						1	1	换行时间：16 个 PWM 时钟周期

表5 显示模式控制指令

显示周期：扫描行数×（换行时间+256 级 PWM 周期）

6) 初始化设置

B7	B6	B5	B4	B3	B2	B1	B0
0	0	0	Current [4:0]				
0	0	1	0	EN	1	0	0

表6 初始化设置指令

注：

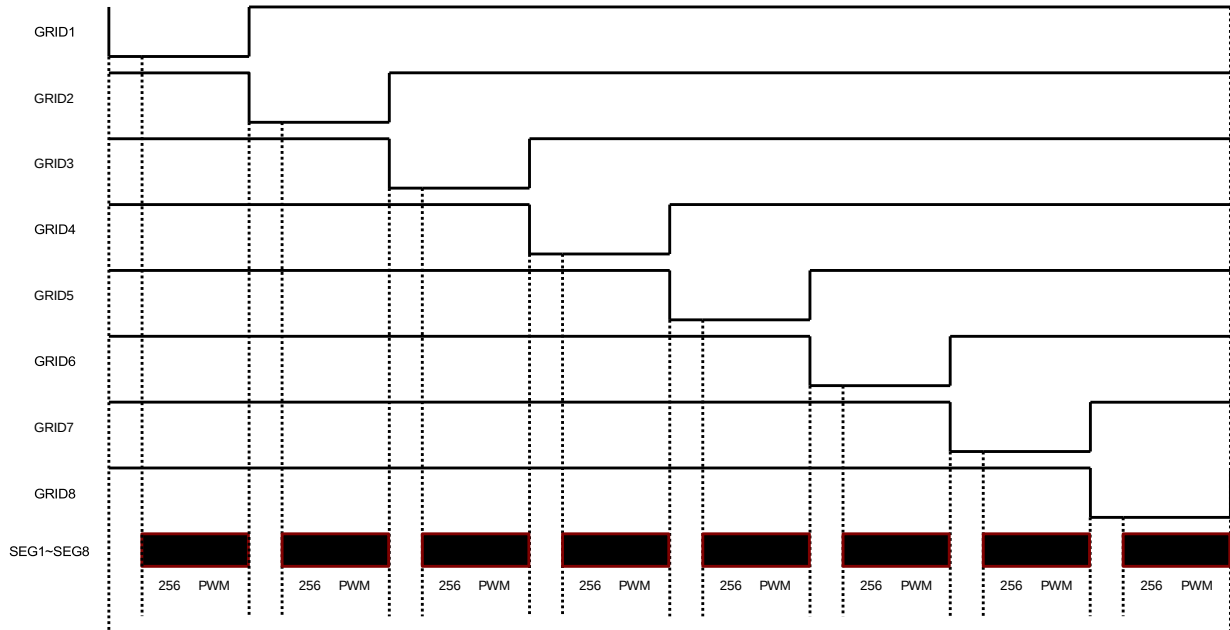
B7:B5 为 000 时为电流配置模式：

SEG 电流 $ISEG = 9 + \text{Current}[4:0] \times 1$ (mA)

B7:B5 为 001 时为状态配置模式：

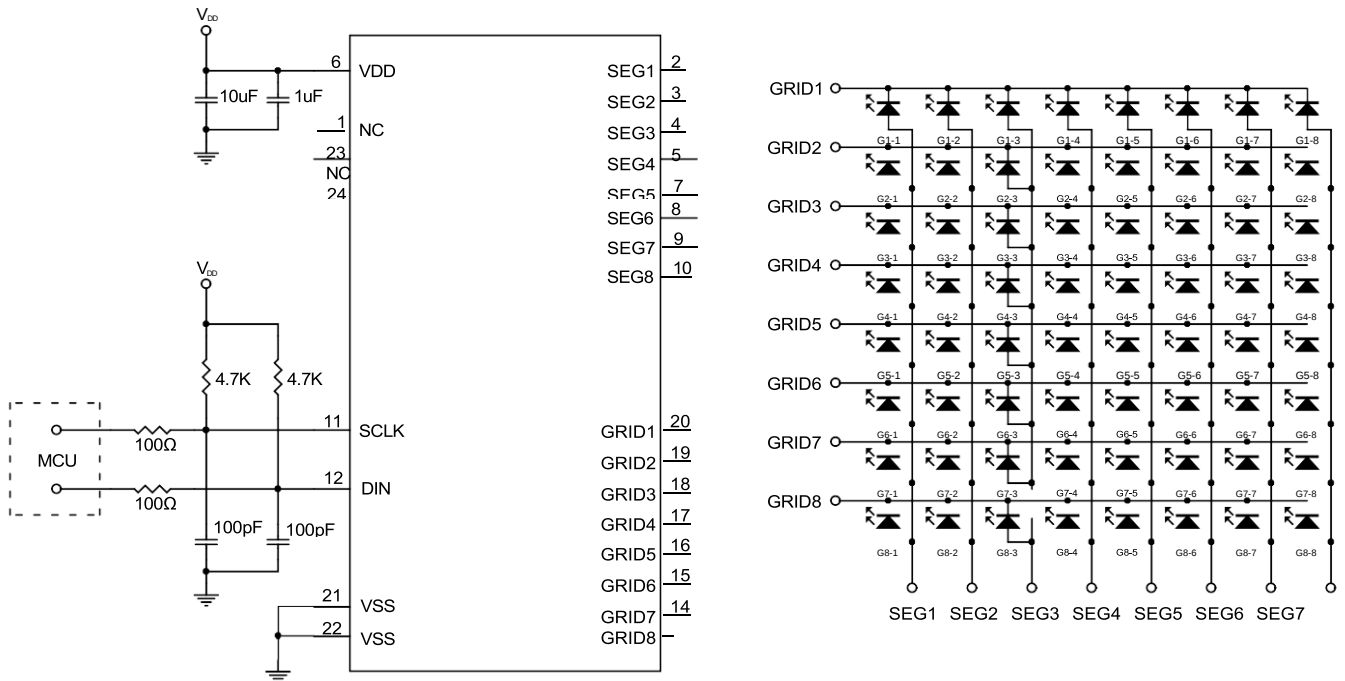
B3 位为使能控制，默认值为 1，当为 0 时，电路进入 shutdown 模式；

14. 显示周期



数据显示周期（扫描行数×（换行时间+256级PWM周期））

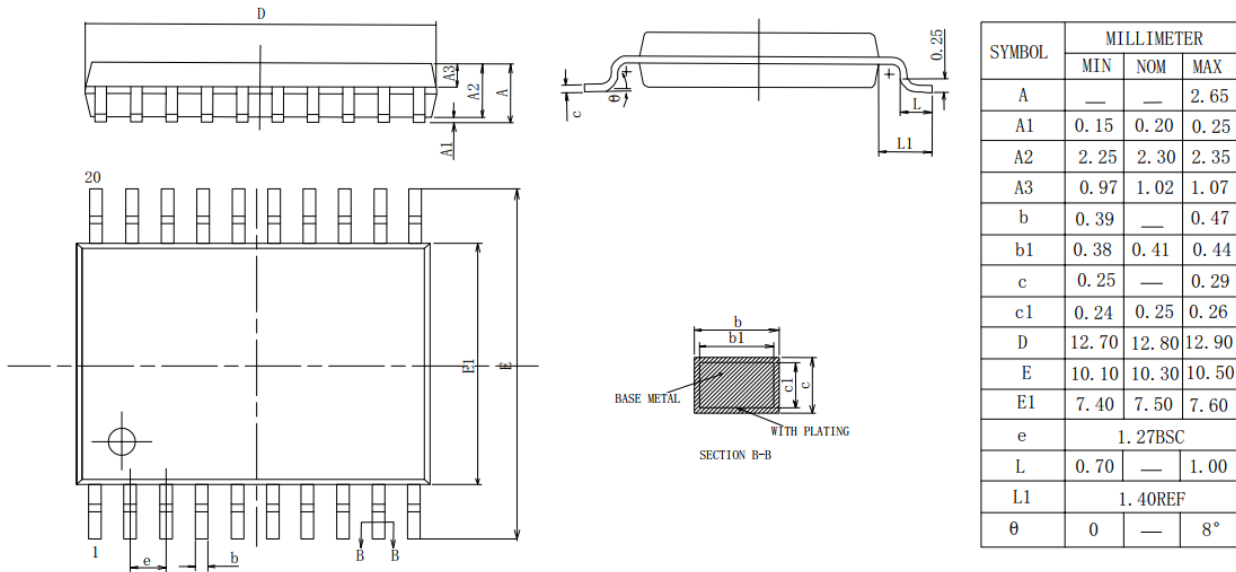
15. 参考应用线路图



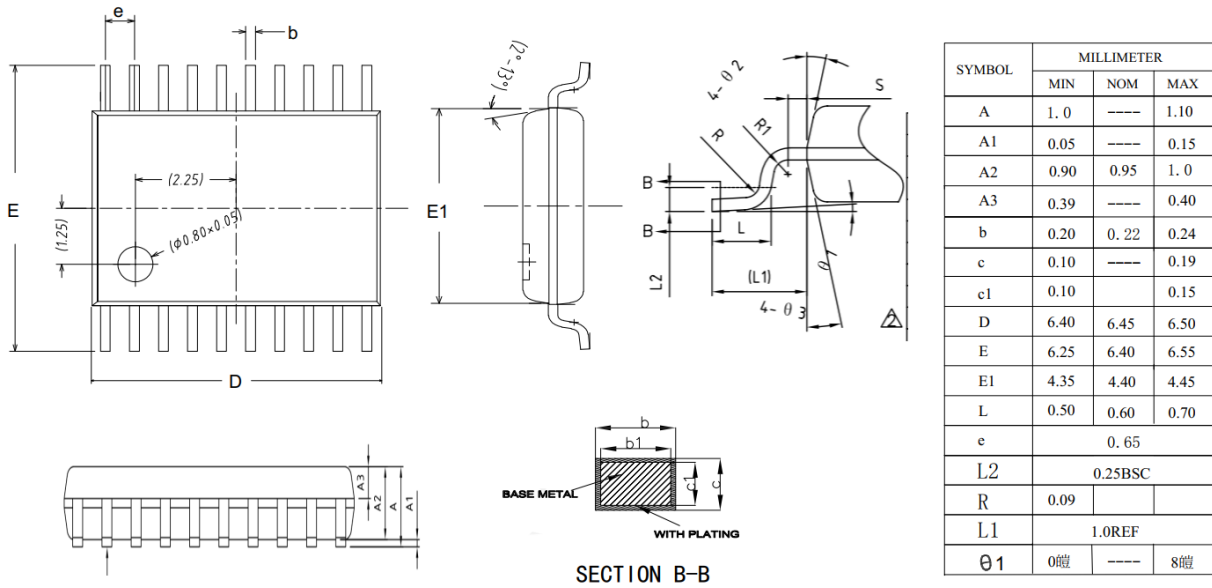
注：此电路仅供参考，建议电源滤波电容尽量靠近VDD管脚。

16. 封装信息

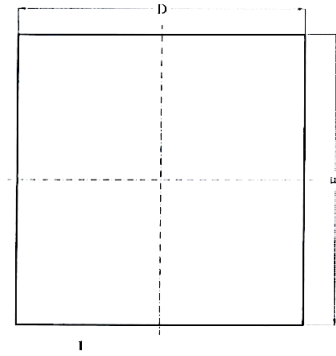
封装类型:SOP20



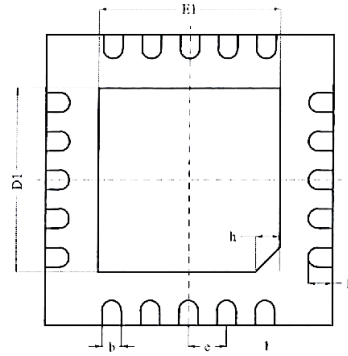
封装类型:TSSOP20



封装类型: QFN20L(3*3*0.75-0.4)

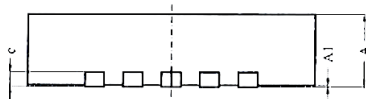


TOP VIEW



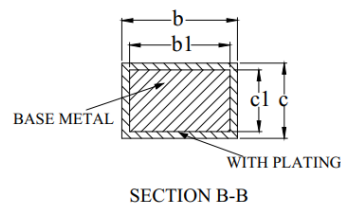
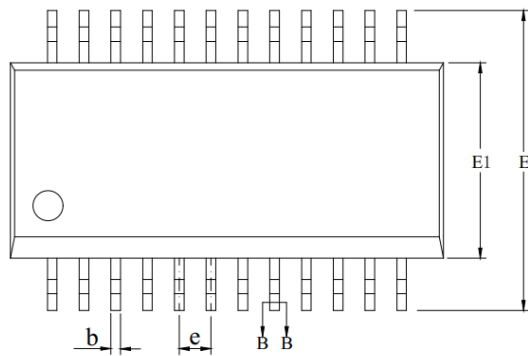
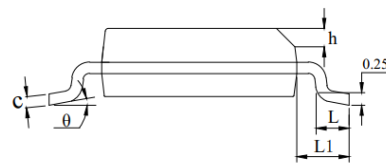
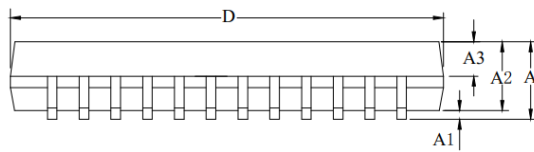
BOTTOM VIEW

SYMBOL	MILLIMETER		
	MIN	NOM	MAX
D	2.950	3.000	3.050
E	2.950	3.000	3.050
D1	1.875	1.900	1.925
E1	1.875	1.900	1.925
L	0.200	0.250	0.300
e	0.40BSC		
b	0.175	0.200	0.225
A	0.700	0.750	0.800
A1	0	0.020	0.050
c	0.152REF		
h	0.25REF		



SIDE VIEW

封装类型: SSOP24(e=0.635, D=1.45)



SYMBOL	MILLIMETER		
	MIN	NOM	MAX
A	—	—	1.75
A1	0.10	0.15	0.25
A2	1.30	1.40	1.50
A3	0.60	0.65	0.70
b	0.23	—	0.31
b1	0.22	0.25	0.28
c	0.20	—	0.24
c1	0.19	0.20	0.21
D	8.55	8.65	8.75
E	5.80	6.00	6.20
E1	3.80	3.90	4.00
e	0.635BSC		
h	0.30	—	0.50
L	0.50	—	0.80
L1	1.05REF		
θ	0	—	8°

17. 修改履历

 海速芯（杭州）科技有限公司 Hitenx(hanghou)Technology co.,Ltd		总页数	15
		版次	0.92
文件名称	DS-HTC0012_SV092		
版次	生效日	修订内容概要	
V0.90	2025/06/09	新颁	
V0.91	2025/09/03	增加 QFN20L(3*3*0.75-0.4)、TSSOP20、SOP20 封装	
V0.92	2025/11/10	修改电源电压数值	