

概述

BP6211C 是一款高集成度、高性能、自供电的同步整流控制芯片，内置功率 MOSFET，支持 CCM、DCM 和 QR 工作模式，适用于高效率、高功率密度反激变换器应用。

BP6211C 采用预关断工作模式，驱动电压根据功率 MOSFET 压降自适应调整，加上超短的关断延时和高达 4 A 的驱动下拉电流，能够实现超快的关断速度，使得系统能可靠工作于 CCM 模式。

BP6211C 芯片内部使用了振铃检测电路，避免了在 DCM 模式下由于自由振荡引起误开通而导致的初次级共通问题。同时内置前沿消隐时间，可以防止寄生振荡误触发 MOSFET 提前关断，从而保证同步整流稳定工作。超短的开通延时可以增加 MOSFET 导通时间以获得尽可能高的效率。

BP6211C 采用功率管漏极引脚自供电的方法，无需外部供电，可灵活地选择放置在输出正端或负端。放置于正端时，不需要额外的供电绕组，外围电路非常简洁。同时，由于自供电，可实现宽范围输出电压，输出电压可以低至 0 V，非常适合充电器应用。

BP6211C 采用 SOP-8 封装。



SOP-8 封装

典型应用

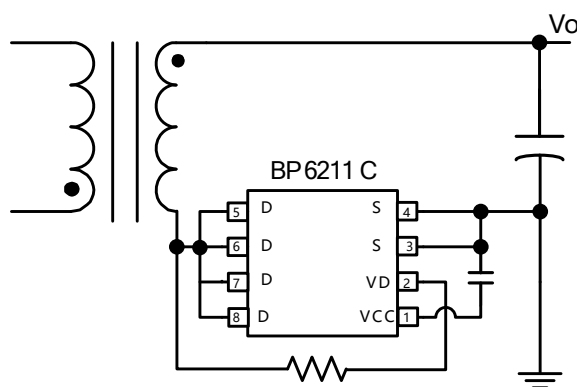


图 1. BP6211C 典型应用图

特点

- 集成 60 V 同步整流 MOSFET
- 支持 CCM/DCM/QR 工作模式
- 自适应驱动电压，超快关断速度，防止 CCM 模式初次级共通
- 内置振铃检测，防止 DCM 误开通
- 可用于正端和负端整流
- 芯片自供电，正端整流无需辅助供电绕组
- 支持宽输出电压范围，可低至 0 V 输出
- 最大 4 A 驱动下拉电流，超低驱动内阻可避免密勒效应引起误开通
- 超短开通延时，增加 MOSFET 导通时间，优化了效率
- 低待机功耗，满足六级能效要求
- 集成度高，外围电路简洁

应用领域

- QC/USB-PD/可编程 AC-DC 充电器
- 高效率电源适配器
- 高效率、高功率密度反激变换器

订购信息

订购型号	封装	包装形式	打印
BP6211C	SOP-8	卷盘 4,000 颗/盘	BP6211C XXXXXXY ZZZZWWX

管脚封装

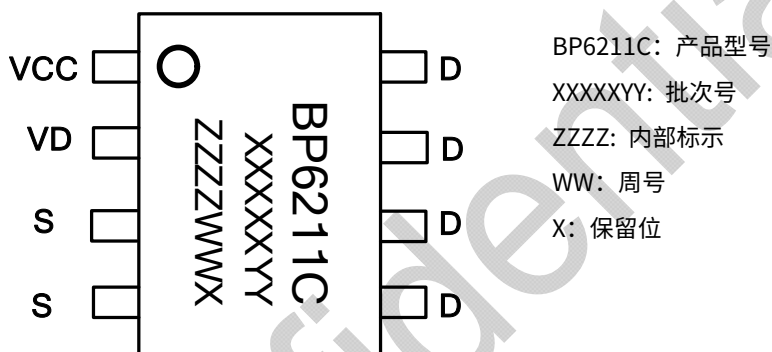


图 2. SOP-8 管脚封装图

管脚描述

管脚号	管脚名称	描述
1	VCC	芯片供电引脚，内部自供电输出端，推荐使用1 μ F瓷片电容到芯片地
2	VD	功率 MOSFET 漏极电压检测引脚，同时也是内部自供电输入端
3/4	S	芯片同步整流管源极，芯片地
5/6/7/8	D	芯片内部同步整流管漏极

极限参数 (注 1)

符号	参数	参数范围	单位
VCC	V _{CC} 电压	-0.3~12	V
V _D	同步整流管漏极到源极耐压	-0.7~60	V
V _{VD}	VD 引脚电压范围	-1~120	V
P _{DMAX}	功耗(注 2)	0.97	W
θ _{JA}	结到环境的热阻(注 3)	129	°C/W
θ _{JC}	结到芯片表面的热阻(注 3)	70	°C/W
T _J	工作结温范围	-40~150	°C
T _{STG}	储存温度范围	-55~150	°C
ESD	人体模型 ESD(注 4)	2	kV

注 1: 极限参数是指超出该范围, 有可能导致器件永久性损坏。极限参数为器件应力的额定值, 长期工作在极限参数条件可能会影响器件的可靠性。

注 2: 温度升高最大功耗一定会减小, 这也是由 T_{JMAX}, θ_{JA} 和环境温度 T_A 所决定的。最大允许功耗为 P_{DMAX} = (T_{JMAX} - T_A) / θ_{JA} 或是极限范围给出的数字中比较低的那个值。

注 3: 1 平方英寸双层 PCB 板, 按照 JEDEC 标准测试。

注 4: 人体模型, 100pF 电容通过 1.5kΩ 电阻放电。

电气参数(注 5) (无特别说明情况下, $T_A = 25\text{ }^{\circ}\text{C}$)

符号	描述	条件	最小值	典型值	最大值	单位
VCC 供电部分						
V_{CC_ON}	VCC 启动阈值电压	VCC 上升至 IC 开启	4.2	4.6	5	V
V_{CC_UVLO}	VCC 欠压保护开启电压	VCC 下降至 IC 关闭	3.6	4	4.4	V
V_{CC_REG}	VCC 调整电压	$V_{VD} = 14\text{ V}$	8.5	9.2	9.7	V
I_{CH}	VCC 电容充电电流	$V_{CC} = 7\text{ V}, V_{VD} = 14\text{ V}$	37	55	71	mA
I_Q	静态工作电流	$V_{CC} = 9\text{ V}$	180	250	340	μA
I_{CC}	工作电流	$V_{CC} = 9\text{ V}, F_{SW} = 100\text{ kHz}$		5		mA
控制电路						
V_{DS_REG}	MOSFET V_{DS} 电压调整值			-45		mV
V_{ON_TH}	驱动开通 V_{DS} 阈值电压			-180		mV
t_{SLEW}	斜率检测时间			30		ns
V_{OFF_TH}	驱动关断 V_{DS} 阈值电压			0		mV
t_{Delay_ON}	驱动开通延时			30		ns
t_{Delay_OFF}	关断延时			10		ns
t_{ON_BL}	开通消隐时间			1		μs
V_{OFF_BL}	消隐时间内关断 V_{DS} 阈值			2		V
t_{OFF_MIN}	最小关断时间			300		ns
功率管						
R_{DS_ON}	功率管导通阻抗	$V_{GS} = 10\text{ V}, I_D = 25\text{ A}$		8.3	12	$\text{m}\Omega$
BV_{DSS}	功率管击穿电压	$V_{GS} = 0\text{ V}, I_D = 250\text{ }\mu\text{A}$	60			V
I_{DSS}	功率管关断漏电流	$V_{DS} = 60\text{ V}, V_{GS} = 0\text{ V}$			1	μA

注 5: 电气参数定义了器件在工作范围内并且在保证特定性能指标的测试条件下的直流和交流电参数规范。最小值和最大值由测试保证, 典型值由设计、测试或统计分析保证。对于未给定上下限值的参数, 该规范不予保证其精度, 但其典型值合理反映了器件性能。

内部结构框图

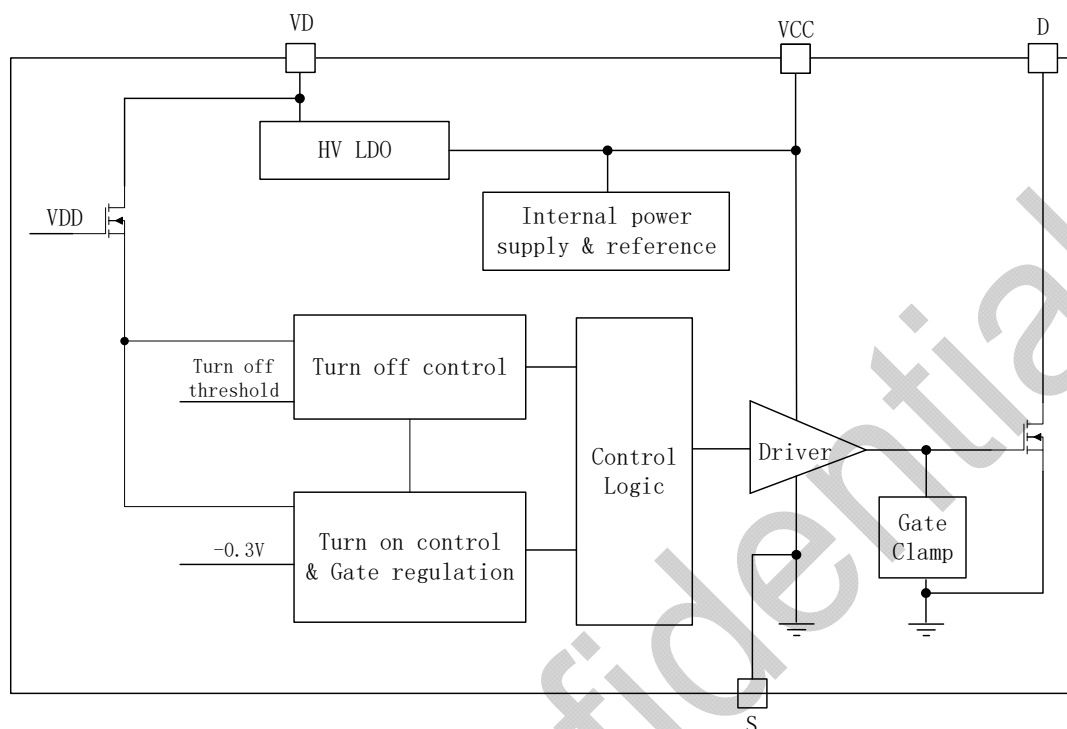


图 3. BP6211C 内部框图

功能描述

BP6211C 是一款用于替代反激式变换器副边整流二极管的高性能同步整流芯片。内置低导通阻抗功率 MOSFET，降低了副边整流管的压降，以提高系统效率。BP6211C 支持 CCM、DCM 以及 QR 工作模式，采用预关断技术，驱动电压随 MOSFET 漏极到源极的电压升高而降低。同时超短的关断延时和高达 4 A 的驱动下拉电流，能够实现超快的关断速度，使得系统能可靠工作于 CCM 模式。芯片内部使用了振铃检测电路，避免了由于自由振荡引起误开通而导致的初次级共通问题，保证芯片也能在 DCM 模式下可靠工作。30 ns 超短开通延时缩短了体二极管的导通时间，增加了 MOSFET 沟道的导通时间，极大地提高了效率。（注 6：以下描述到的参数均为电气参数列表中的典型值，除非特别说明是最大或最小值）

启动和 VCC 欠压保护

系统启动时，BP6211C 通过 VD 引脚对 VCC 电容充电，充电电流 I_{CH} 为 55 mA。当 VCC 电压上升到启动阈值电压 V_{CC_ON} (4.6 V) 时，芯片退出 VCC 欠压保护状态，内部控制电路开始工作，驱动同步整流 MOSFET 正常导通和关断。芯片工作时，所需的工作电流仍然会通过 VD 引脚提供，内部线性调整器将 VCC 稳压到 V_{CC_REG} (9.2 V)。当 VCC 电压下降到低于欠压保护阈值 V_{CC_UVLO} (4 V) 时，控制器进入欠压保护状态，驱动保持低电平，同步整流 MOSFET 处于关断状态，直到 VCC 电压再次升高到 V_{CC_ON} 。

漏极电压检测

BP6211C 通过 VD 引脚检测同步 MOSFET 漏极电压达到检测电流的目的，从而驱动 MOSFET 导通和关闭实现同步整流。当原边开关管关断后，变压器次级续流，同步 MOSFET 的体二极管导通， V_{DS} 电压由正变为负，控

制器驱动 MOSFET 开通。由于体二极管导通时有比较大的正向压降，导致 VD 引脚存在负电流，过大的负电流可能会导致控制电路的地不稳定使得驱动提前关断，降低效率。为了减小 VD 引脚负电流，建议在 VD 引脚串接一个电阻，推荐典型阻值为 300 Ω 。电阻太大会影响 VCC 供电和漏极电压斜率检测，因此不建议使用超过 500 Ω 的电阻。

斜率检测与驱动开通

当 VD 引脚检测到 MOSFET 的 V_{DS} 从 2 V 下降至驱动开通阈值电压 V_{ON_TH} (-180 mV) 的时间小于芯片内部设定的斜率检测时间 t_{SLEW} (30 ns) 时，控制器驱动同步 MOSFET 导通，开通延迟时间为 T_{DELAY_ON} (30 ns)。如果下降到 V_{ON_TH} 的时间超过 t_{SLEW} ，那么驱动电路保持 MOSFET 关断，防止由于 DCM 模式下的自由振荡引起误开通导致的初次级共通问题。

在 DCM 模式下，当反激变压器去磁完成，次级电流下降到零后，变压器励磁电感和寄生电容产生自由振荡。由于初次级芯片通过漏极供电或者钳位电路的漏电流导致变压器中存储了能量，自由振荡幅度被增大而使得同步整流管漏极电压可能振荡到低于 0V。如果没有斜率检测电路，控制器会误开通 MOSFET 并维持导通状态，直到开通消隐时间 t_{ON_BL} 结束。如果这段时间内原边功率开关开通，就会导致初次级共通。斜率检测电路能够有效地分辨自由振荡和初级开关关断现象，禁止控制器在自由振荡期间开通 MOSFET，避免共通问题。

开通消隐时间

BP6211C 驱动 MOSFET 开通后，控制器在开通消隐时间 t_{ON_BL} 内 (1 μ s) 维持 MOSFET 导通，以禁止由于变压器漏感和寄生电容产生的高频振荡触发到关断阈值电压 V_{OFF_TH} (0 mV) 提前关断。但是如果在消隐时间内 V_{DS} 向上穿过消隐关断阈值 V_{OFF_BL} (2 V)，则控制器立即关断 MOSFET。

自适应驱动电压

BP6211C 采用预关断技术，驱动电压随 MOSFET 漏极到源极的电压差自适应调整。在一个开关周期内，当次级电流下降， V_{DS} 电压高于调整值 V_{DS_REG} (-45 mV) 时，

BP6211C 降低驱动电压，增加 MOSFET 的导通内阻，使 V_{DS} 电压维持到 -45 mV 直到通过 MOSFET 的电流下降到零。这样做的好处是在 MOSFET 关断时，门极电压很低，可以实现较快的关断速度。在 CCM 模式下这个功能显得尤其重要，较快的关断速度可以减小次级的反向电流，从而降低同步整流管的电压尖峰。

驱动关断

在导通时间已经超过开通消隐时间 t_{ON_BL} 的情况下，当 V_{DS} 电压上升到 V_{OFF_TH} (0 mV) 时，控制器立即关断 MOSFET。其最大 4 A 下拉电流，可以快速拉低门极电压，同时超低驱动内阻可以消除密勒效应引起的误开通。

最小关断时间

控制器一旦关断驱动，在最小关断时间 t_{OFF_MIN} 内 (300 ns) 将锁定关断状态。

典型应用

BP6211C 可以放置在输出正端或负端来取代次级整流二极管 (如图 4、5 所示)，且不需要额外的辅助绕组供电。VD 引脚为控制器的漏极电压检测脚和内部自供电输入端，VD 引脚需要通过 300 Ω 电阻与漏极相连。

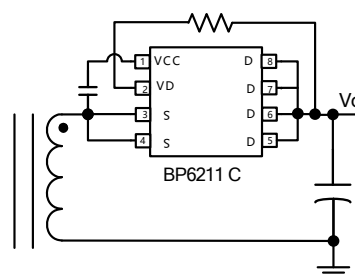


图 4. 正端整流应用电路

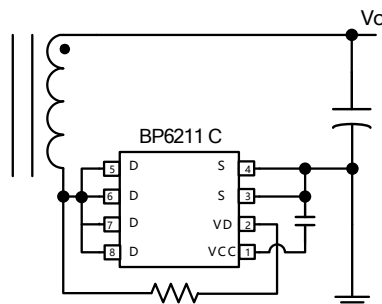


图 5. 负端整流应用电路

PCB Layout 指南

为保证系统可靠工作，在设计 PCB 时，需要遵循以下建议：

- 1) BP6211C 的 S 和 D 引脚做覆铜散热。芯片的 D 脚（MOSFET 漏极）能很好地起到散热作用，是器件散热的主要途径。但是由于漏极属于 EMI 动点，在满足散热的条件下铺铜面积应尽量小。
- 2) 在 VCC 和 S 引脚之间放置一个 1 μF 的 VCC 瓷片电容，并靠近芯片，以提升芯片的抗干扰能力。
- 3) 为了降低辐射干扰，应减小高频功率环路面积。BP6211C、变压器次级绕组和输出滤波电容之间的环路面积尽可能小。
- 4) BP6211C 的 VD 引脚连接 300 Ω 电阻到 D 引脚，该电阻应该靠近 VD 引脚端。一般而言，电阻与 D 引脚采用单点连接，连接位置为 D 引脚的焊盘。以避免引入 PCB 走线上的寄生电感。引入 PCB 寄生电感后，由于电流斜率为负，寄生电感上的电压降方向与 MOSFET 压降相反。VD 引脚实际检测到的电压是在 MOSFET 的 V_{DS} 上叠加了一个正的直流偏置（如图 6）。因此，自适应驱动电压偏低，MOSFET 损耗增加，降低了系统效率。

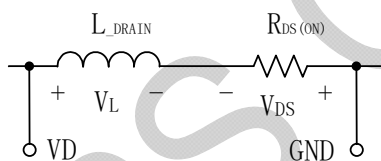


图 6. MOSFET 导通时漏极 PCB 寄生电感的电压

- 5) 但是引入适量的寄生电感，有利于 CCM 模式下快速关断，减小反向电流，从而降低同步整流管的电压尖峰。如图 7 所示，在 CCM 模式当原边功率管开通时，次级电流迅速减小，寄生电感上的感应电压增加，VD 对地电压变为正电压，控制器将快速关断 MOSFET，使反向电流尽可能减小。因此，必要时可以尝试将 VD 电阻与漏极连接点放置在变压

器引脚端，达到降低漏极电压尖峰的目的。

参考图 8 中 Layout 实例。

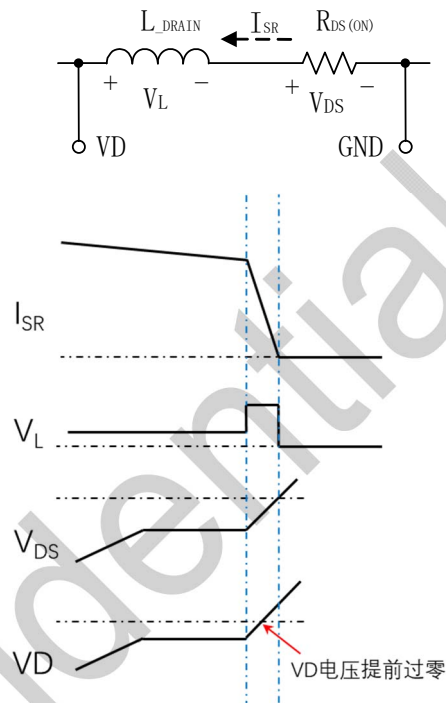


图 7. CCM 模式下寄生电感帮助快速关断

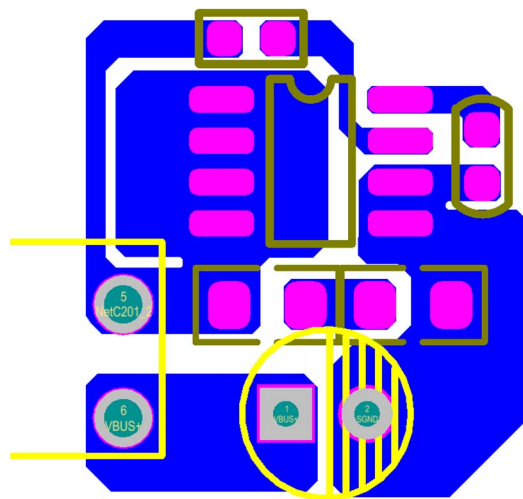
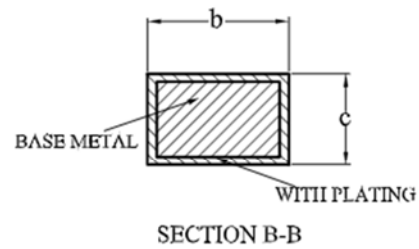
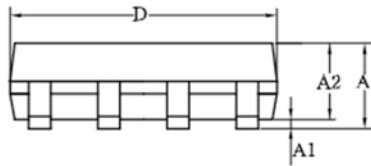
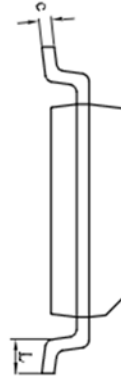
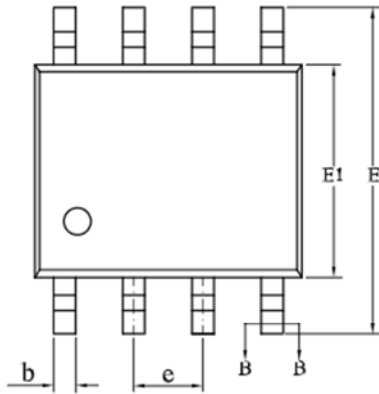


图 8. Layout 实例

封装信息

SOP-8 封装外形尺寸



SYMBOL	MILLIMETER		
	MIN	NOM	MAX
A	1.30	—	1.80
A1	0.10	—	0.25
A2	1.25	1.40	1.65
b	0.33	—	0.51
e	0.17	—	0.25
D	4.70	4.90	5.10
E	5.80	6.00	6.20
E1	3.70	3.90	4.10
e	1.27BSC		
L	0.40	—	1.00



版本信息

版本	日期	记录
Rev. 1.0	2022/08	正式发行

BPS Confidential



免责声明

晶丰明源尽力确保本产品规格书内容的准确和可靠，但是保留在没有通知的情况下，修改规格书内容的权利。

本产品规格书未包含任何针对晶丰明源或第三方所有的知识产权的授权。针对本产品规格书所记载的信息，晶丰明源不做任何明示或暗示的保证，包括但不限于对规格书内容的准确性、商业上的适销性、特定目的的适用性或者不侵犯晶丰明源或任何第三人知识产权做任何明示或暗示保证，晶丰明源也不就因本规格书本身及其使用有关的偶然或必然损失承担任何责任。