

S7132SH

隔离反激恒压恒流控制芯片

概述

S7132SH芯片是一款高性能恒压恒流原边反馈控制器，适用于各种低功耗AC/DC充电器和适配器应用场合。该控制器采用原边反馈控制机制，无需光耦和TL431即可以实现高精度的电压输出。

在恒流控制模式中，可以通过改变与CS管脚连接的电阻 R_{CS} 阻值来调节输出电流大小。在恒压控制模式下，S7132SH使用了多种工作模式以得到高转换效率和小的音频异响。S7132SH内置输出线损补偿，并可以通过修改反馈电阻阻值调整补偿比例，以达到适应各种不同输出导线线损要求，可以有效的补偿输出电流在输出线上引起的线损压降。在恒流模式和重负载下S7132SH工作于PFM，而在轻载和中度负载下同时减小 I_{PEAK} 和工作频率，以优化转换效率，避免音频异响。

S7132SH具有多重的保护功能，包括输出开路、短路保护、VCC 过压保护、过温保护等。S7132SH采用SOP-7封装。



SOP7 封装

典型应用

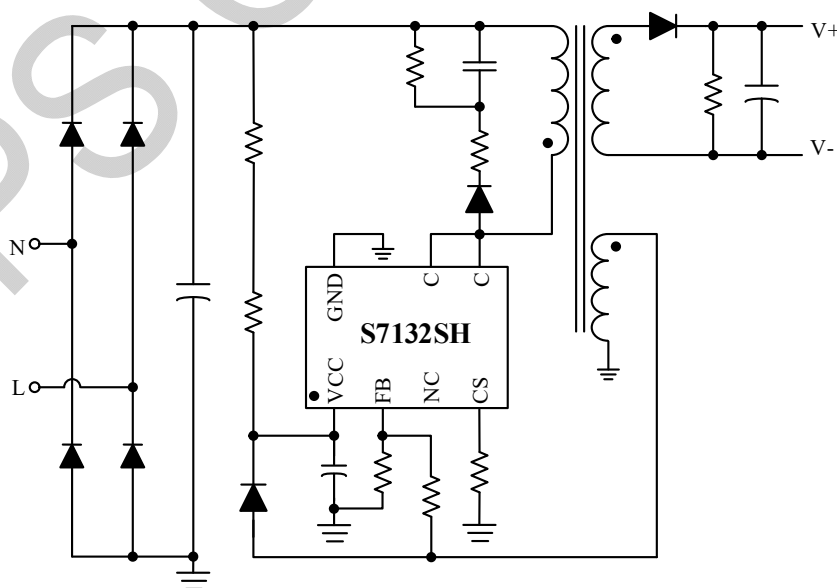


图 1 S7132SH 典型应用图

特点

- $\leq 75\text{mW}$ 待机功耗，满足六级能效要求
- 准谐振工作机制，提高系统效率
- 峰值电流渐变抖动改善 EMI
- 内置功率三极管
- 恒压、恒流精度高
- 输出线损补偿可调
- 内置输入线电压补偿
- 输出过压、短路保护
- VCC 电压过压保护
- 过温保护

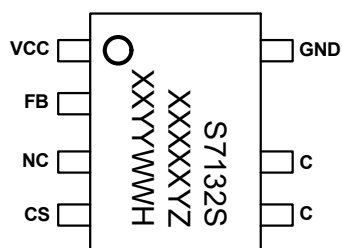
应用范围

- 手机、无绳电话、PDA、MP3 和其它便携式设备等的适配器、充电器
- LED 驱动电源
- 线性电压和 RCC 开关电源升级换代
- PC、TV 等设备使用的辅助电源

订购信息

订购型号	封装	温度范围	包装形式	打印
S7132SH	SOP7	-40°C~105°C	卷盘 4000 颗/盘	S7132S XXXXXYZ XXYYWWH

管脚封装



S7132SH: 产品型号
XXXXXY: 批次号
XXYY: 内部标示
WW: 周号
Z: 预留

图 2 封装管脚图

管脚描述

管脚号	管脚名称	描述
1	VCC	芯片供电脚
2	FB	反馈电压输入端
3	NC	悬空脚
4	CS	电流检测管脚
5, 6	C	内置三极管集电极
7	GND	芯片地

极限参数(注 1)

符号	参数	参数范围	单位
VCC	芯片供电脚电压范围	-0.3~22	V
CS	电流检测脚电压范围	-0.3~7	V
FB	输入反馈脚电压范围	-0.3~7	V
P _{DMAX}	功耗(注 2)	0.45	W
θ _{JA}	PN结到环境的热阻(注 3)	145	°C/W
T _J	工作结温范围	-40 ~ 150	°C
T _{STG}	储存温度范围	-40 ~ 150	°C

注 1: 极限参数是指超出该范围, 有可能导致器件永久性损坏。极限参数为器件应力的额定值, 长期工作在极限参数条件可能会影响器件的可靠性。

注 2: 温度升高最大功耗一定会减小, 这也是由 T_{JMAX}, θ_{JA}, 和环境温度 T_A 所决定的。最大允许功耗为 $P_{DMAX} = (T_{JMAX} - T_A) / \theta_{JA}$ 或是极限范围给出的数字中比较低的那个值。

注 3: 1 平方英寸双层 PCB 板, 按照 JEDEC 标准测试。

推荐输出功率范围

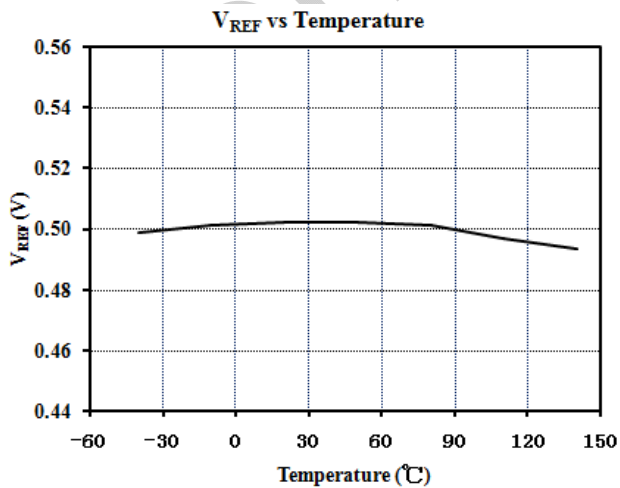
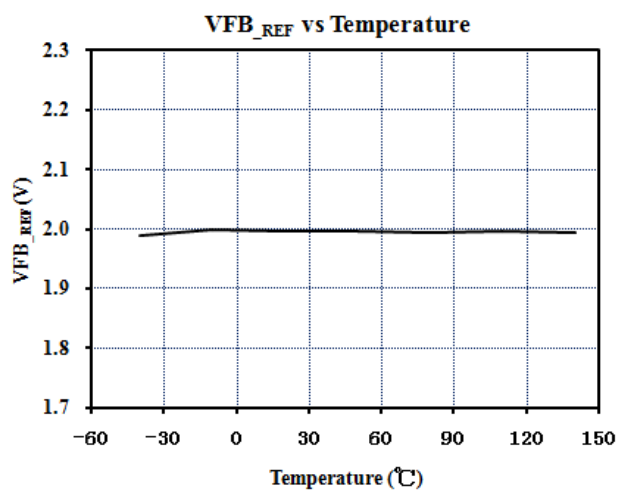
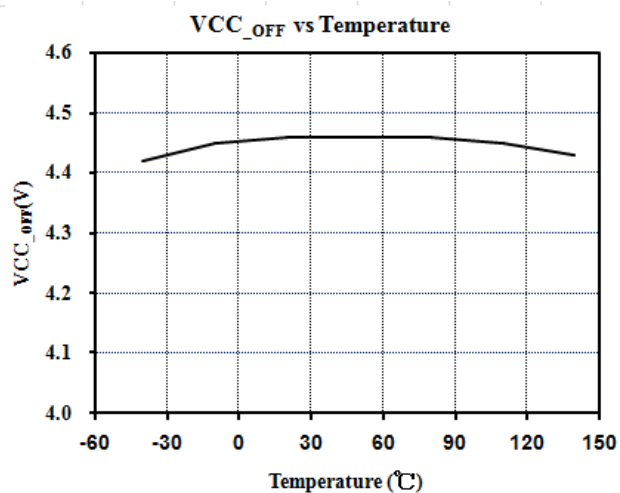
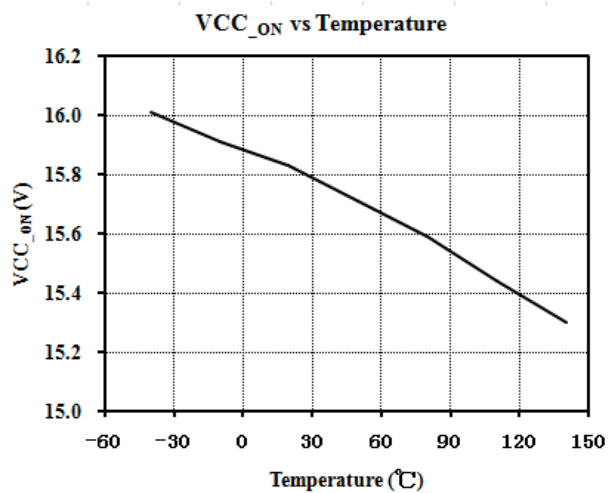
产品	输出功率 (85~264Vac)
S7132SH	5V1A

电气参数(4) (无特别说明情况下, $V_{CC}=9V$, $T_A=25^{\circ}C$)

描述	符号	条件	最小值	典型值	最大值	单位
电源部分						
VCC 启动电压	V_{CC_ON}			16		V
VCC 欠压保护	V_{CC_OFF}		3.9	4.5	5.1	V
VCC 启动电流	I_{START}	$V_{CC_ON} - 1V$		2	5	μA
静态电流	$I_{STANDBY}$			0.5		mA
VCC 过压保护阈值	V_{CC_OVP}		18	20	22	V
电流采样部分						
电流检测最大阈值	V_{REF}		485	500	515	mV
前沿消隐时间	T_{LEB}			500		ns
FB 反馈部分						
FB 反馈基准电压	V_{FB_REF}		1.98	2	2.02	V
最大线损补偿电流	I_{CABLE_MAX}			60		μA
退磁比较电压阈值	V_{FB_DEM}			25		mV
输出短路去抖动时间	T_{FB_SHORT}			70		ms
保护功能部分						
FB 过压保护电压	V_{FB_OVP}			2.8		V
FB 短路保护电压	V_{FB_SCP}			1.2		V
过热保护温度	T_{SD}			150		$^{\circ}C$
功率管三极管部分						
集电极-基极击穿电压	V_{CBO}		850			V
最大峰值电流	I_{C_MAX}			350		mA

注 4: 规格书的最小、最大规范范围由测试保证, 典型值由设计、测试或统计分析保证。

特性参数温度曲线



内部结构框图

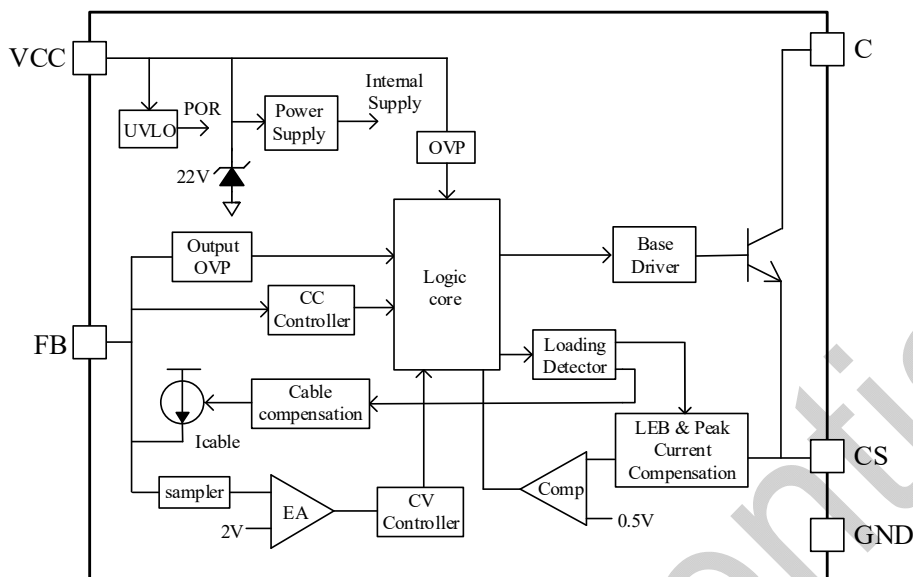


图 3 S713SH 内部结构图

功能描述

S7132SH 是一款恒压恒流的原边反馈控制芯片，系统工作于断续模式，无需光耦和 TL431 即可以实现高精度的电压输出，适用于充电器和适配器以及其它辅助类电源。

S7132SH 在恒流模式和重负载下 S7132SH 工作于 PFM，而在轻载和中度负载下同时减小峰值电流和工作频率，以优化转换效率，避免音频异响。

1、启动

芯片启动电流仅为 2uA，使得系统能使用较大的启动电阻以减小启动电阻的损耗。系统上电后通过启动电阻对 VCC 的电容器进行充电，当 VCC 电压达到芯片的启动电压，芯片内部控制电路开始工作。输出电压开始上升，当输出电压上升到足够高后，VCC 由辅助绕组通过二极管进行供电，在芯片开始工作到辅助绕组开始供电期间，芯片所需电流均由 VCC 电容直接提供，VCC 电压会下降。设计时需要考虑使用足够大的 VCC 的电容器以免在辅助绕组开始供电以前，VCC 电压下降到芯片关断电压以下，造成启动失败。

2、输出恒流设置

芯片内部采用逐周期检测电感峰值电流，CS 端连接到内部的峰值电流比较器输入端，与内部基准电压进行比较，从而控制功率管开关。可以改变连接 CS 到地的电流检测电阻 R_{CS} 的阻值大小来限定峰值电流并最终调节系统最大

输出电流。芯片内置输入线电压补偿功能，使得输出电流基本不随输入电压变化。恒流模式下，电感峰值电流 I_{pk} 为由下式决定：

$$I_{pk} = \frac{V_{REF}}{R_{CS}} = \frac{0.5}{R_{CS}}$$

R_{CS} 为 CS 脚电阻，输出电流由下式决定：

$$I_O = 0.25 * I_{pk} * \frac{N_P}{N_S}$$

其中， N_P 为变压器原边绕组匝数， N_S 为变压器输出绕组匝数， I_{pk} 为原边电感的峰值电流。

3、输出恒压设置

芯片通过采样辅助绕组平台电压，经分压电阻分压后与内部基准比较形成闭环，以调整输出电压。在输出续流管导通期间，副边绕组可以看作是励磁绕组，辅助绕组看作是磁化绕组，辅助绕组电压 V_{AUX} 可以由下述公式获得

$$V_{AUX} = \frac{N_{AUX}}{N_S} (V_O + V_d)$$

其中， V_O 是输出电压， V_d 是续流二极管导通压降， N_S 和 N_{AUX} 分别是变压器副边绕组和辅助绕组的匝数。

续流二极管导通压降 V_d 大小取决于通过二极管的电流，如果副边的平台电压都是在相同副边电流时刻检测，副边电压和输出电压的差值 V_d 是固定值。

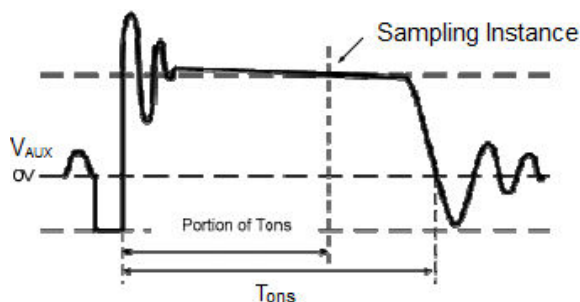


图 4 辅助绕组电压波形

图 4 为辅助绕组电压波形，通过连接在辅助绕组和 FB 脚之间的分压电阻，系统检测 $2/3 T_{ons}$ （续流二极管导通时间）时间点处的电压，并将此电压和内部 V_{FB_REF} （典型值 2V）比较，差值通过误差比较器放大，误差放大器输出反映负载情况，控制关断时间，调节输出电压，从而达到恒定的输出电压。输出电压计算公式如下：

$$V_o = \frac{V_{FB_REF} \times (R_{FBL} + R_{FBH})}{R_{FBL}} \times \frac{N_s}{N_{aux}} - V_d$$

其中， R_{FBL} 是 FB 下拉电阻， R_{FBH} 是 FB 上拉电阻。

4、电感计算

本芯片开关频率随工作模式和负载情况改变。对于一个工作于 DCM 的 Flyback 系统，其最大工作频率由下式决定

$$F_{max} = \frac{2 \times P_{O_MAX}}{\eta \times L_p \times I_{pk}^2}$$

其中： P_{O_MAX} 是系统最大输出功率

η 为系统转换效率

L_p 为原边电感

I_{pk} 为原边电感的峰值电流

工作频率建议设定在 40~55kHz 范围，在确定好系统的工作频率 F_{max} 之后，即可确定电感的计算公式为：

$$L_p = \frac{2 \times P_{O_MAX}}{\eta \times F_{max} \times I_{pk}^2}$$

5、输出导线线损补偿

为了得到好的负载调整率，S7132SH 内置输出导线线损补偿功能。一路与负载电流成反比的电流 I_{CABLE} 由芯片内

部产生并从 FB 脚流出，在 FB 分压电阻上产生一个与负载电流成反比的偏置电压用于补偿输出电流在输出线上引起的线损压降。最大补偿比例由下式决定

$$\frac{\Delta V}{V_{out}} \approx \frac{I_{cable_max} \times (R_{FBL} || R_{FBH})}{V_{REF}} \times 100\%$$

例如， $R_{FBL}=2k\Omega$ ， $R_{FBH}=10k\Omega$ ，补偿比例为

$$\frac{\Delta V}{V_{out}} \approx \frac{60\mu A \times (2K || 10K)}{2V} \times 100\% \approx 5\%$$

6、输出过压保护及短路保护

当 FB 检测到平台电压达到内部设定的开路保护阈值 2.8V 时，系统进入开路保护。

$$V_{OVP} = \frac{2.8 \times (R_{FBL} + R_{FBH})}{R_{FBL}} \times \frac{N_s}{N_{aux}}$$

其中， V_{OVP} 是过压保护电压阈值

$$V_{SCP} = \frac{1.2 \times (R_{FBL} + R_{FBH})}{R_{FBL}} \times \frac{N_s}{N_{aux}}$$

当 FB 检测到平台电压持续 70ms 低于内部设定的短路保护阈值 1.2V 时，系统进入短路保护。

其中， V_{SCP} 是输出短路保护电压阈值。

7、保护功能

S7132SH 内置多种保护功能，包括输出开路/短路保护，VCC 欠压、过压保护、过温保护等。

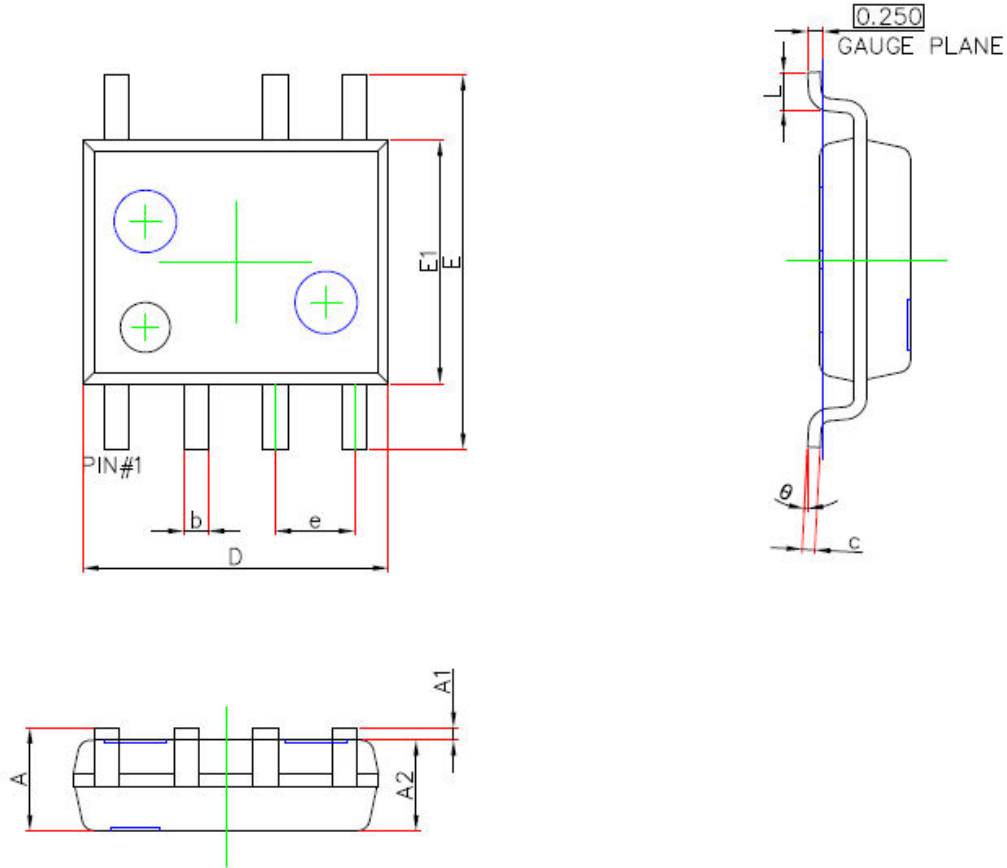
8、PCB 设计

在设计 S7132SH PCB 时，需要遵循以下原则：

- 1) VCC 旁路电容尽量靠近芯片 VCC 和 GND 引脚。
- 2) 接到 FB 的分压电阻必须靠近 FB 引脚，且节点要远离变压器原边绕组的动点。
- 3) 电流采样电阻的功率地线尽可能短，且要和芯片的地线及其它小信号的地线分头接到母线电容的地端。
- 4) 减小功率环路的面积，如变压器主级、功率管、母线电容的环路面积，以及变压器副边绕组、整流二极管、输出电容的环路面积，可以减小 EMI 辐射。
- 5) 增加 C 引脚的铺铜面积可以提高芯片散热。

SOP-7 封装框图

SOP7 PACKAGE OUTLINE DIMENSIONS



Symbol	Dimensions in Millimeters		Dimensions in Inches	
	Min.	Max.	Min.	Max.
A	1.350	1.750	0.053	0.069
A1	0.100	0.250	0.004	0.010
A2	1.250	1.650	0.049	0.065
b	0.33	0.51	0.013	0.020
c	0.17	0.25	0.007	0.010
D	4.700	5.100	0.185	0.201
E	5.800	6.200	0.228	0.244
E1	3.700	4.100	0.146	0.161
e	1.270 (BSC)		0.050 (BSC)	
L	0.400	0.800	0.016	0.038
θ	0°	8°	0°	8°

版本信息

版本	日期	记录
Rev.1.0	2024/10	首次发行

免责声明

晶丰明源尽力确保本产品规格书内容的准确和可靠，但是保留在没有通知的情况下，修改规格书内容的权利。

本产品规格书未包含任何针对晶丰明源或第三方所有的知识产权的授权。针对本产品规格书所记载的信息，晶丰明源不做任何明示或暗示的保证，包括但不限于对规格书内容的准确性、商业上的适销性、特定目的的适用性或者不侵犯晶丰明源或任何第三人知识产权做任何明示或暗示保证，晶丰明源也不就因本规格书本身及其使用有关的偶然或必然损失承担任何责任。