

45V 800mA 高效同步降压转换器

LGS5147

特性

- 宽输入电压范围：5.5V 至 45V
- 提供可调的输出电压选项
- 工作结温范围：-40°C -- +125°C
- 800mA 带载能力
- SKIP 模式提供极高的轻负载效率
- 安全、可靠运行特性
 - 集成软启动
 - 过热和过流保护
 - 输出短路保护
- 超小型方案尺寸
 - 小型 SOT23-6 封装
 - 具有内部补偿，极大减少了外部组件数量
- 在整个负载范围内具有高效率和低功率耗散

封装信息

Part Number	Package
LGS5147	SOT23-6

说明

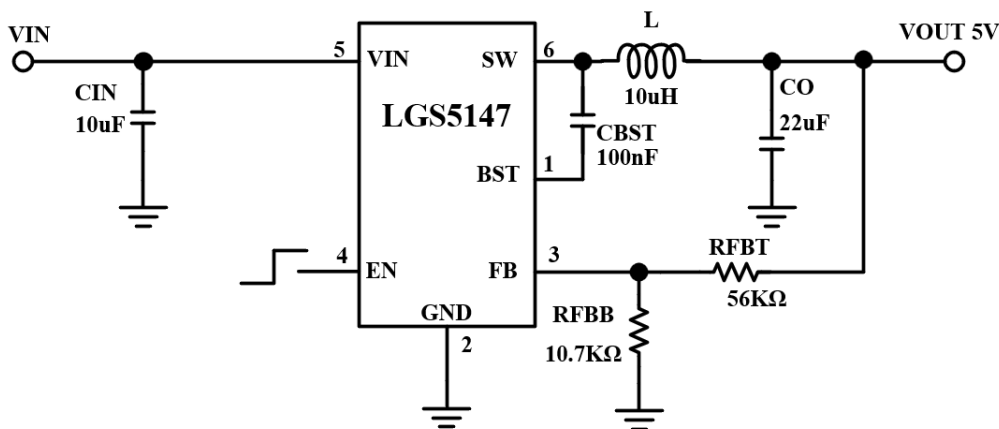
LGS5147 是最大输入电压 45V、负载电流 0.8A 的同步降压 DC-DC 转换器，采用 3mm X 3mm SOT23-6 封装，输出电压可通过外部电阻分压器进行调整。LGS5147 具有低静态工作电流，可在极小带载条件下实现最高效率。

LGS5147 具有 5.5V-45V 的宽输入电压范围，最大限度地减少了对外部浪涌抑制组件的需求，使其成为宽输入范围工业领域和多节数电池组应用的理想选择。

LGS5147 具有集成式功率 MOSFET，采用具有内部补偿的谷值电流检测模式架构，可提供额定 0.8A 的输出电流能力。

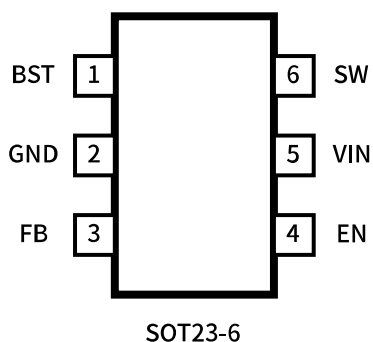
应用

- 系统的前置稳压（跟踪和远程信息处理、网络摄像头、多功能打印机、汽车售后市场）
- 电池备用电源（电表、数据集中器）
- 热电器件电源（TEC、光纤模块）
- 通用电压稳定器和降压转换器

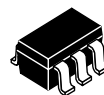


典型应用拓扑（VIN 大于 40V 时，须使用 10uH 及以上电感）

封装与引脚排列



PACKAGE REFERENCE



引脚功能

引脚编号	引脚名称	说明
1	BST	自举电路引脚。把高侧 MOSFET 的 Gate 端电压升高，需要在该引脚和 SW 引脚之间连接 0.1μF 电容器使用。
2	GND	功率地引脚。
3	FB	反馈输入引脚。通过外部电阻分压，将输出端的电压波动反馈回 IC，同时通过电阻分压比设置输出电压值。
4	EN	输出使能引脚。置高使能输出；置低关闭输出。
5	VIN	电源输入引脚。在该引脚和 GND 引脚之间连接 4.7μF 或更大的旁路电容进行滤波 ⁽¹⁾ 。
6	SW	转换器开关节点。外部连接功率电感。

(1) 注意滤波电容的滤波半径，方便起见，尽量将电容靠近芯片放置。

绝对最大值 ⁽¹⁾

温度范围：-40℃——+125℃（除非另有说明）

参数	最小值	最大值	单位
VIN、SW、EN 至 GND 电压	- 0.3	55	V
BST 至 SW 电压	- 0.3	6	
FB 至 GND 电压	- 0.3	6	
储存温度 (Storage temperature) T_{stg}	- 65	+ 150	°C
结温 (Junction Temperature) T_J	- 40	+ 125	

(1) 如果器件工作条件超过上述“绝对最大值”，可能引起器件永久性损坏。这仅是极限参数，不建议器件在极限值或超过极限值的条件下工作，器件长时间工作在极限条件下可能会影响其可靠性。

推荐工作条件 ⁽¹⁾

		最小值	最大值	单位
输入电压	VIN 至 GND 电压	5.5	45	V
	EN 至 GND 电压	2	45	
输出电压	V_{OUT}	0.8	83%VIN	
输出电流	I_{OUT}	0	0.8	A
结温	T_J	- 40	+ 125	°C

(1) 推荐工作条件表示芯片在何种情况下可以正常工作，但不代表具体参数性能，详细请参考后文的技术规格。

技术规格

如无特殊说明， $V_{IN} = 24V$ ， $V_{OUT} = 12V$ ， $T_A = 25^{\circ}C$ ；

参数		测试条件	最小值	典型值	最大值	单位
输入特性 (VIN PIN)						
V_{IN}	推荐输入电压范围		5.5		45	V
V_{UVLO_ON}	输入开启电压	上升沿		4.8		V
V_{UVLO_OFF}	输入关断电压	下降沿		4.3		V
I_Q	静态工作电流	$V_{IN} = 12V$, No Switch		76		μA
I_{SD}	关机电流	$V_{IN} = 12V$, EN 置低		7		μA
使能特性 (EN PIN)						
V_{EN_R}	EN 上升阈值			1.5		V
V_{EN_F}	EN 下降阈值			0.6		V
电流特性 (CURRENT LIMIT)						
I_{SC_LS}	低侧 MOSFET 电流限制			800		mA
软启动过程						
T_{SS}	输出电压从 0V 至完全建立的时间			2.7		ms
反馈回路						
V_{FB}	反馈电压		784	800	816	mV
开关特性						
T_{ON_MIN}	高侧 MOS 最小导通时间 ⁽¹⁾			50		ns
FSW	开关频率			900		KHz
热特性						
TSD	热关机 ⁽¹⁾			150		$^{\circ}C$
TSD_H	热关机的迟滞 ⁽¹⁾			25		$^{\circ}C$
热阻系数						
θ_{JA}	硅核到周围空气的热阻系数	0 LFPM Air Flow		173		$^{\circ}C/W$
θ_{JB}	硅核到 PCB 板表面的热阻系数			33.2		$^{\circ}C/W$
θ_{JCTop}	硅核到封装上表面的热阻系数			116		$^{\circ}C/W$
Ψ_{JB}	硅核到 PCB 板表面的热阻系数			30		$^{\circ}C/W$
(1) Guaranteed by characterization or design, not production tested						

特性说明

概述

LGS5147 是内部开关型的同步降压 DC/DC 稳压器，集成了所有的控制器和保护电路，可以极大降低系统面积。具备 SKIP 控制模式，将快速瞬态响应与高效率相结合。LGS5147 外置分压网络可设定输出电压，实现宽输入输出范围，以满足广泛的使用需要。

附加功能包括：软启动，热关机和智能电流限制关闭定时器。同时具备短路保护功能，在输出短路情况下避免 IC 过热。

省电模式(Power Save Mode)

除了连续导通模式 (CCM) 以外，LGS5147 还具有省电模式，该模式通过暂停开关操作来实现，这样可以降低开关损耗，让转换器在轻负载条件下保持较高效率。Skip Comparator 通过比较 I_{SKIP} 和 I_{REF} 来管理和切换工作状态，当前电流需求低于 I_{SKIP} 时，比较器控制暂停切换；当电流需求增加时 (V_{OUT} 下降)，比较器控制激活电流环路进入连续开关模式，使 V_{OUT} 上升，此时 I_{REF} 将会下降，当 I_{REF} 低于 I_{SKIP} 时，再次暂停切换。由于输出电压会不定期地骤降和恢复，因此这种模式下的输出电压纹波大于 CCM 工作模式下的纹波。

软启动(Soft-Start)

LGS5147 设置内部软启动。软启动可防止在启动过程中输出电压超调。芯片启动时，IC 内部电路会产生一个软启动电压 (V_{SS})，该电压从 0V 开始上升，当它小于内部参考 (V_{REF}) 时， V_{SS} 代替 V_{REF} 作为误差放大器的参考电压；当 V_{SS} 超过 V_{REF} 时，误差放大器使用 V_{REF} 作为参考电压。

在整个启动阶段，开关电流限制依然有效，避免上电即短路的情形发生。当输出有非常大的电容时 (例如 2200 μ F 甚至更大)，输出电压上升速度会比 V_{SS} 慢，受限于最大开关限流，从启动到达到目标电压设定值的时间会大于软启动过程的时间。

EN — IC 使能

EN 引脚的电压控制 LGS5147 的启动和关闭。当 EN 电压小于 V_{EN_OUT} 时芯片保持低功耗待机状态，此时的输入电流为 7 μ A ($V_{IN}=12V$)，当 EN 引脚处电压大于 V_{EN_OUT} 时，IC 进入软启动模式。在 IC 关闭过程中，EN 引脚电压下降到 $V_{EN_OUT}-V_{EN_HYST}$ 时，LGS5147 稳压器停止工作，重新进入待机状态。

热关机

当结温开始升至 150 以上时，热关机 (Thermal Shutdown) 将被激活，系统会强制关闭稳压器输出。当结温降至 125°C 以下时，LGS5147 将会重新尝试进行软启动。

本器件的保证工作结温范围为 -40°C 至 +125°C，高结温会降低工作寿命，结温长时间高于 125 时，器件寿命会缩短。请注意，与这些规格一致的最高环境温度取决于具体工作条件以及电路板布局、额定封装热阻和其他环境因素。

结温 (T_J ，单位为) 根据环境温度 (T_A ，单位为) 和功耗 (P_D 单位为 W) 计算，计算公式如下：

$$T_J = T_A + (P_D \times \theta_{JA})$$

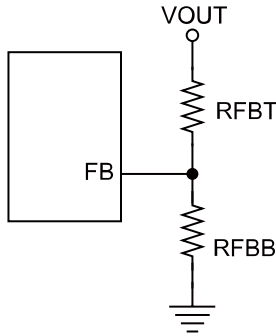
其中 θ_{JA} (单位为 /W) 为封装热阻。

最大电流限制

稳压器输出具备逐周期过流限制功能。当 SW 电流触发 $I_{LIMIT_SW(Vally)}$ ，BUCK 输出会进入逐周期限流状态。 $I_{LIMIT_SW(Vally)}$ 与电感大小和输入压差相关。当长时间过流或短路时，将可能触发 OTP 保护。

输出电压 V_{OUT}

LGS5147 的电压调节回路会将 FB 电压调节至与内部参考电压相同，可以通过改变两个分压电阻比例来调节输出电压大小。



输出电压可根据以下公式计算：

$$V_{OUT} = \frac{R_{FBT} + R_{FBB}}{R_{FBB}} \times V_{FB}$$

输出电压配置参考

V_O (V)	R_{FBT} (k Ω)	R_{FBB} (k Ω)
3.3	33	10.7
5	56	10.7
12	150	10.7

注：

- 较大的分压电阻可以减少流过分压网络的电流，提高电压转换效率。但是电阻阻值太大会使反馈回路更容易受噪声影响。建议使用精度 $\pm 1\%$ 或者更好的分压电阻，温度系数 100ppm 或更低，电阻阻值限制在 K 级。
- 如果 FB 引脚接地或断开，输出电压值会被驱动至输入电压值附近。应注意，此时接在输出的负载可能会损坏。
- 反馈回路应保持远离 PCB 噪声干扰的地方，可参考后文给出的 PCB 布局参考。

自举电容 C_{BST}

LGS5147 降压驱动器高侧开关驱动电路要求偏置电压高于 VDD，以确保高侧 MOS 管处于开启状态。BST 和 SW 之间的电容 C_{BST} 作为电荷泵，将 BST 端的电压升高到 SW+VDD，为 C_{BST} 充电的导通二极管集成在 LGS5147 的芯片内部，尽可能最小化使用方案的尺寸。 C_{BST} 推荐使用 0.1 μ F 电容器，耐压值应为 16V 或更高。

输入电容 C_{VIN}

LGS5147 要求使用去耦电容来滤除输入端的噪声干扰。去耦电容典型推荐值为 4.7 μ F，额定电压必须大于 IC 所要求的最大输入电压，最好应为最大输入电压的两倍⁽¹⁾。该电容的增加可以减小输入电压纹波，并且在负载瞬变时保持输入端电压的稳定。

同时，在输入端与滤波电容并联一个小型 100nF 陶瓷电容有助于滤除高频噪声。小型电容器滤波半径小，应放置在距离芯片尽可能近的位置，以确保其发挥最好的滤波效果。

在 LGS5147 的测试过程中，我们选择了 4.7 μ F，100V，X7R 和 100nF，100V，X7R 的陶瓷电容器。

(1) 陶瓷电容的直流偏置效应 (DC-Bias Effect) 使得电容的有效值下降。请尽可能参照所选电容器的直流偏压特性选择合适的电容。封装尺寸、额定电压和介质材料都会造成额定电容值和有效电容值的差异。

输出电容 C_{OUT}

LGS5147 允许使用的输出电容值范围比较广，为保证成本和较小的体积，尽量选择合适的输出电容。实际应用中，输出电容会直接影响输出电流瞬态响应时的电压过冲/欠冲和输出电压的纹波。当负载发生瞬态变化时，输出电容需要在环路调节完成前提供电荷，瞬态电压变化值 ΔV_{OUT} 可由以下公式计算： $\Delta V_{OUT} = \Delta I_{OUT} * ESR$

其中 ΔI_{OUT} 表示负载电流的跳变值，ESR 为输出电容的等效串联电阻值。

输出电压纹波由两部分组成：一是电感电流纹波流过输出电容的 ESR 引起的，二是电感电流纹波对输出电容充放电引起的。

$$\Delta V_{OUT-ripple} = \frac{\Delta I_L}{8 \times C_{OUT} \times F_{SW}} + \Delta I_L \times ESR$$

ΔI_L 表示电感纹波电流， F_{SW} 表示 MOSFET 开关频率，为了在瞬态变化中保持较小的输出电压过冲或欠冲、减小输出纹波，需要电容具有较大的容值和较小的 ESR，这也会使成本和体积增加，选择合适的输出电容至关重要⁽¹⁾⁽²⁾。

- (1) 输出电容过大也会影响芯片的正常启动和回路稳定性。
- (2) 可以直接使用典型应用中推荐的 10 μ F,100V,X7R 的陶瓷电容，或者将其作为一个选择输出电容值的起点。

功率电感 L

对于功率电感的选型主要考虑电感的饱和电流，要基于所期望的纹波电流 ΔI_L ，即电感中随负载电流变化的交流电流有效值。

一般控制在最大负载电流 $I_{OUT-MAX}$ 的 20%-40%之间。电感值可由以下公式进行计算：

$$\Delta I_L = \frac{(V_{IN} - V_{OUT}) \times D}{L \times F_{SW}}$$

D 表示开关占空比，可用 $D = \frac{V_{OUT}}{V_{IN}}$ 近似计算，得到的电感值单位是 μH 。

电感饱和电流值必须高于最大的负载电流和纹波电流之和：

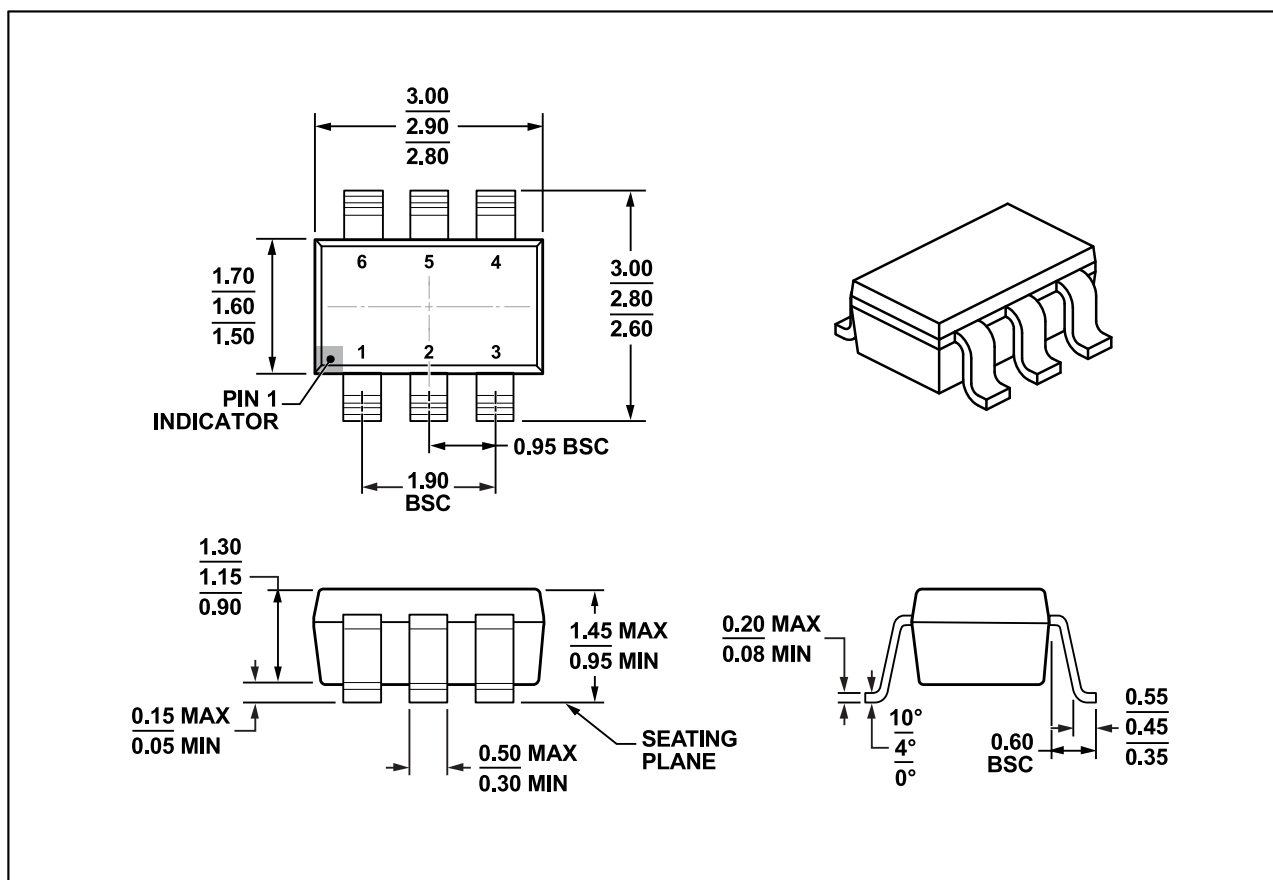
$$I_{L-MAX} \geq I_{OUT-MAX} + \frac{\Delta I_L}{2}$$

一般来说，选择电感值较低的电感会具有更小的 DCR，能应对更快速的瞬态响应，使用方案的尺寸更小。但是过低的电感会产生更大的电感电流纹波，从而导致使用同样 C_{OUT} 时的输出电压纹波更大。

经过测试，典型应用中推荐的电感值可以作为使用参考。

封装外形描述

1.45mm 高度 6 引脚 SOT-23 塑封 SOIC

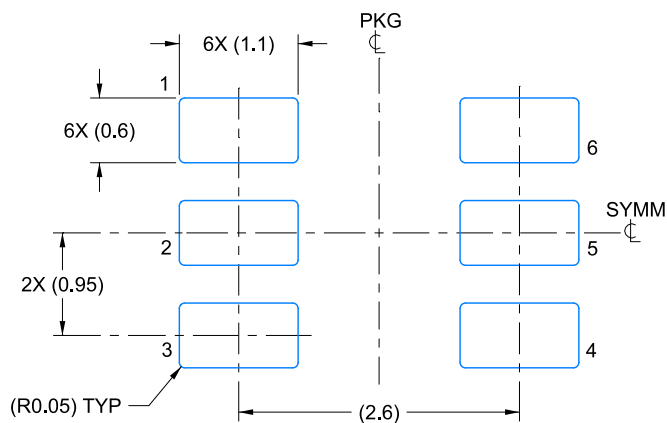


NOTE:

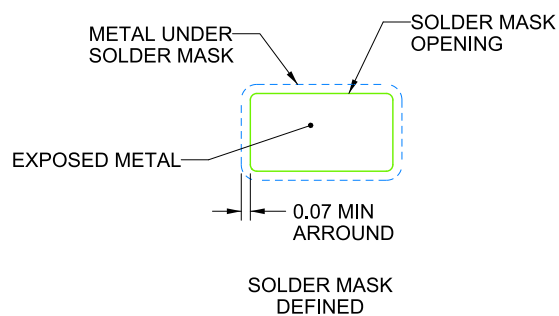
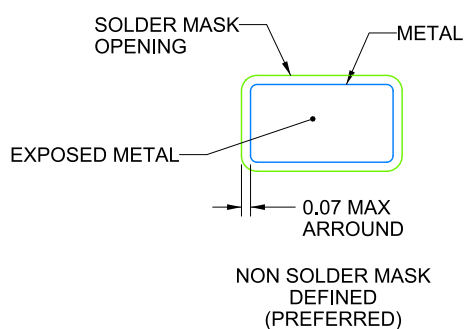
- (1) 所有的数据单位都是毫米，括号内的任何尺寸仅供参考。尺寸和公差符合 ASME Y14.5M。
- (2) 本图如有更改，恕不另行通知。
- (3) 此尺寸不包括塑模毛边，塑模每侧的毛边或突起不超过 0.25 毫米。

器件封装焊盘布局举例

1.45mm 高度 6 引脚 SOT-23 塑封 SOIC



器件封装焊盘布局举例
SCALE:15X

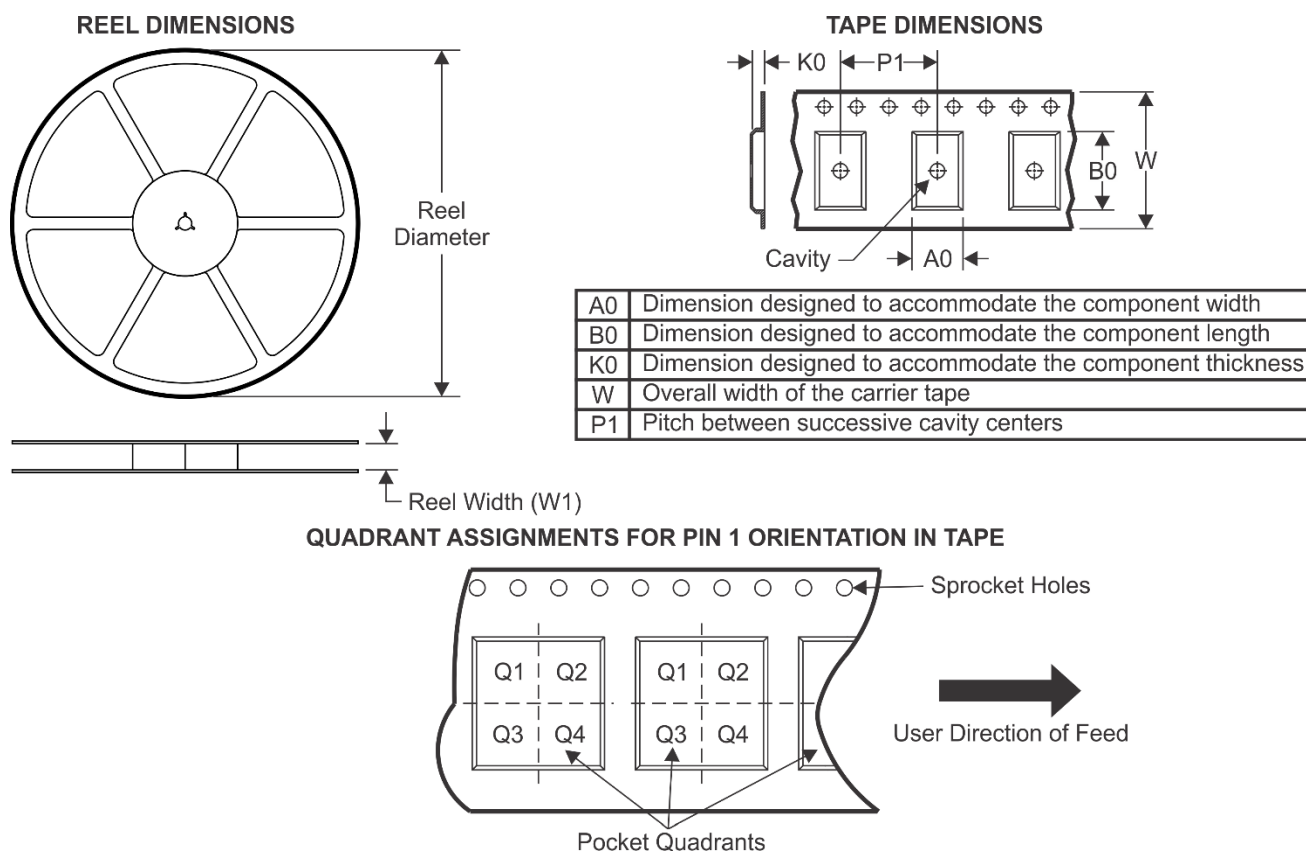


焊盘阻焊部详解
PADS 1-6

NOTE:

- (1) 基于 IPC-7351 依赖于久经考验的数学算法，综合考虑了制造、组装和元件容差，从而精确计算的焊盘图形。
- (2) 信号焊盘之间和周围的焊接掩膜公差可能因电路板制造而异。

TAPE AND REEL INFORMATION



*ALL dimensions are nominal

Package Type	Package Drawing	Pins	SPQ	Reel Width W1(mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
SOT23-6	B6	6	3000	180.0	8.4	3.2	3.2	1.4	1.4	Q3

免责声明

 和 Legend-si 是棱晶半导体有限公司的商标，Legend-si 拥有多项专利、商标、商业机密和其他知识产权。Legend-si 对公司产品提供可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、技术支持和其他资源，但不就本司任何产品用于任何特定目的做出担保。Legend-si 不承担任何因产品的使用产生的责任，包括使用方须遵守的法律法规和安全使用标准。

对于在规格书中提到的产品参数，在不同的应用条件下实际性能可能会产生变化。任何参数的配置和使用必须经由客户的技术支持进行验证，对本文档所涉及的内容进行变更，恕不另行通知。Legend-si 对您的使用授权仅限于产品的应用，除此之外不得复制或展示所述资源，Legend-si 也不提供任何人或第三方机构的知识产权授权许可。如因使用所述资源而产生任何索赔、赔偿、成本、债务及任何损失，Legend-si 对此概不负责，并且您须赔偿由此对 Legend-si 造成的损害。

Legend-si 所提供产品均受 Legend-si 的销售条款以及 www.Legend-si.com 上或随附 Legend-si 产品提供的其他可适用条款的约束。Legend-si 提供所述资源并不扩展或以其他方式更改 Legend-si 针对 Legend-si 产品所发布的可适用的担保范围或担保免责声明。

Legend-si 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：江苏省南京市浦口区江淼路 88 号腾飞大厦 C 座 1403 室 电话：025-58196091

棱晶半导体（南京）有限公司