±12kV ESD 保护, ±58V 总线耐压，1Mbps 高速具有总线唤醒功能的 CAN 总线收发器

特性

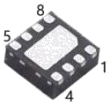
- ±12kV 静电放电(ESD)保护
- 速率高达 1Mbps
- 显性超时功能
- 过温及短路保护
- 具有总线唤醒功能的低功耗待机模式
- 未上电节点不干扰总线
- 至少允许 110 个节点连接到总线
- 高抗电磁干扰能力



SOP-8



MSOP-8



DFN-8 3*3

产品订购信息

产品名称	封装	打印名称	包装	包装数量
TJA1040M/TR	SOP-8	A1040	编带	2500 只/盘
TJA1040MM/TR	MSOP-8	A1040	编带	3000 只/盘
TJA1040DQ3/TR	DFN-8 3*3	A1040	编带	5000 只/盘

概述

TJA1040 满足或者超过 ISO11898 标准中规定的对于采用控制器局域网络（CAN）的应用所要求的技术规范。作为 CAN 收发器，TJA1040 能够为信号传输速率高达 1Mbps 的 CAN 控制器提供差分传输和接收。TJA1040 设计能够运行于恶劣环境中，芯片总线引脚具有±12kV ESD 保护等级，支持总线从-58V 至 58V 电压，芯片还内置过温保护和短路保护电路。

STB 输入（引脚 8）用于在两个不同的运行模式之间做出选择，即高速模式或低速模式。使用中可通过将 STB 引脚接地来选择高速运行模式。

如果一个逻辑高电平被加在 TJA1040 的 STB 引脚上，此时芯片进入低功率总线监控待机模式。当 TJA1040 运行在低功耗总线监控待机模式下的时候，总线上一个大于 5us 的显性位由总线监控电路传递到接收器输出。然后，当此器件需要向总线传输数据时候，本地协议控制器可以重新激活此器件。

应用

- 多通道数据采集
- 压力传感器
- 动态分析仪
- 模式分析
- 工业控制
- 汽车及交通运输
- 建筑自动化
- 供热通风及空调系统

串行引脚提供增强型 ESD 保护

HBM 人体模式：±12kV
IEC 61000-4-2：接触放电 ±8kV；空气放电 ±12kV

逻辑图

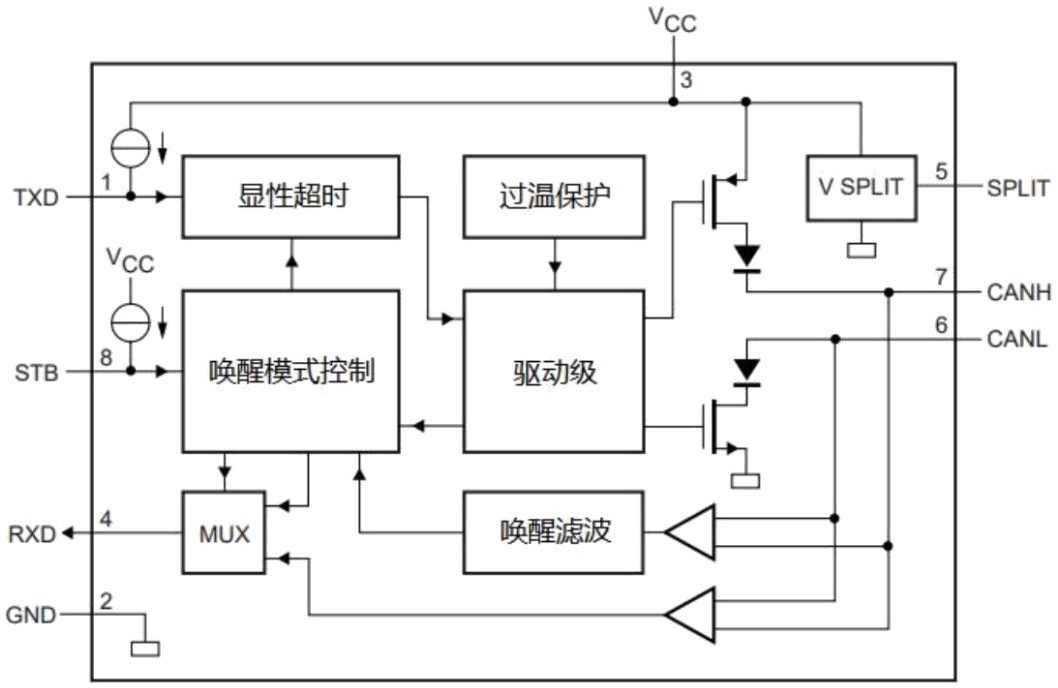
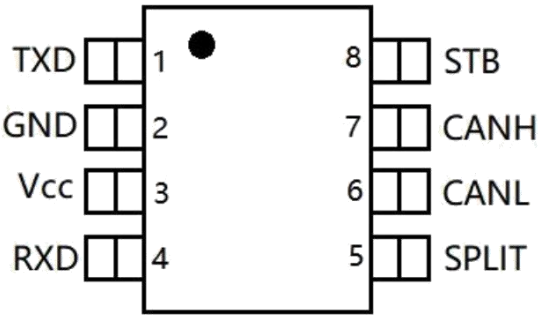


图 1：TJA1040 逻辑图

引脚分布图

SOP-8/MSOP-8



DFN-8 3*3

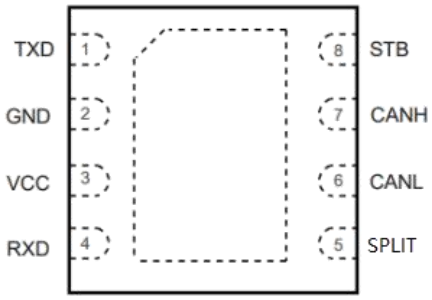


图 2：TJA1040 引脚图

引脚描述

引 脚 SOP8	名称	功 能
1	TXD	传输数据输入。TXD 为高 CAN 总线输出为隐性态，TXD 为低 CAN 总线输出为显性态。
2	GND	参考地。
3	Vcc	电源输入。
4	RXD	接收器数据输出。当 CAN 总线处于隐性态时候，RXD 为高电平。当 CAN 总线处于显性态时候，RXD 为低电平。
5	SPLIT	共模稳定输出端口。
6	CANL	低电平 CAN 总线端口。
7	CANH	高电平 CAN 总线端口。
8	STB	待机模式控制输入端口。

绝对最大额定值

参 数	符 号	大 小	单 位
供电电压	V_{CC}	+6	V
CANH 引脚直流电压	V_{CANH}	-58 ~ +58	V
CANL 引脚直流电压	V_{CANL}	-58 ~ +58	V
TXD 引脚直流电压	V_{TXD}	-0.3 ~ V_{CC}+0.3	V
RXD 引脚直流电压	V_{RXD}	-0.3 ~ V_{CC}+0.3	V
V_{SPLIT} 引脚直流电压	V_{SPLIT}	-50 ~ +50	V
V_{STB} 引脚直流电压	V_{STB}	-0.3 ~ V_{CC}+0.3	V
CANH 引脚瞬态电压	$V_{trt(CANH)}$（注释 1）	-200 ~ +200	V
CANL 引脚瞬态电压	$V_{trt(CANL)}$（注释 1）	-200 ~ +200	V
静电放电等级	ESD _HBM（注释 2）	12	kV
	ESD_MM（注释 3）	400	V
存储温度	T_{stg}	-55 ~ +150	℃
结温	T_{vj}	-40 ~ +150	℃
工作温度范围	T_A	-40 ~ +85	℃
引脚温度（焊接 10s）	T_{LEAD}	260	℃
SOP8 热阻	R_{th}	145	K/W

注释 1：应用瞬态的波形应符合“ISO 7637 第一部分”。
注释 2：ESD 人体模式：C=100pF，R=1.5kΩ。
注释 3：ESD 机械模式：C=200pF，R=10Ω，L=0.75uH。
注释 4：如果器件运行条件超过上述各项最大额定值，可能对器件造成永久性损坏。上述参数仅是运行条件的极大值，我们不建议器件在该规范范围外运行。如果器件长时间工作在绝对最大极限条件下，其稳定性可能会受到影响。

推荐应用条件

参 数		条 件	最小值	典型值	最大值	单 位
供电电压		V_{CC}=5V	4.5	5	5.5	V
V_{IH} 驱动器输入高电压	TXD/S	V_{CC}=5V	2		5.5	V
V_{IL} 驱动器输入低电压			0		0.8	V
Bus 总线输入电压 VI	CANH/CANL		-12		12	V

电气特性

（如无另外说明，V_{CC}=4.5V 至 5.5V；T_A=-40℃至+125℃；RL=60Ω；所有电压均是参照 GND 的电压）

参 数	符号	测 试 条 件	最小	典型	最大	单位
电流（pin V_{CC}）						
供应电流	I_{CC}	待机模式	5	12	15	μA
		显性；V_{TXD}=0V	15	25	50	mA
		隐性；V_{TXD}=V_{CC}	2	3	5	mA
驱动器数据输入（pin TXD）						
高电平输入电压	V_{IH}	输出隐性	2.0	-	V_{CC}+0.3	V
低电平输入电压	V_{IL}	输出显性	-0.3	-	+0.8	V
高电平输入电流	I_{IH}	V_{TXD}=V_{CC}	-5	0	+5	μA
低电平输入电流	I_{IL}	V_{TXD}=0 V	-20	-35	-50	μA
输入电容	C_i	未测试	-	5	10	pF
模式选择输入（pin STB）						
高电平输入电压	V_{IH}		2.0	-	V_{CC}+0.3	V
低电平输入电压	V_{IL}		-0.3	-	+0.8	V
高电平输入电流	I_{IH}	V_{STB}=V_{CC}	-	0	-	μA
低电平输入电流	I_{IL}	V_S=0V	-5	-10	-15	μA
接收器数据输出（pin RXD）						
高电平输出电压	V_{OH}	待机模式；I_{RXD}=-100μA	V_{CC}-1.1	V_{CC}-0.7	V_{CC}-0.4	V
高电平输出电流	I_{OH}	正常模式；V_{RXD}=V_{CC}-0.4V	-0.1	-0.4	-1	mA
低电平输出电流	I_{OL}	V_{RXD}=0.4V	2	6	12	mA
共模稳定输出（pin SPLIT）						
输出电压	Vo	-500μA<Io<+500μA	0.3V_{CC}	0.5V_{CC}	0.7V_{CC}	V
漏电流	I_L	-22V<V_{SPLIT}<+35V	-	0	5	μA
Bus 总线端口（pins CANH 和 CANL）						
CANH 隐性电压	$V_{o(reces)(CANH)}$	V_{TXD}=V_{CC}; no load	2.0	2.5	3.0	V
CANL 隐性电压	$V_{o(reces)(CANL)}$	V_{TXD}=V_{CC}; no load	2.0	2.5	3.0	V
CANH 隐性电流	$I_{o(reces)(CANH)}$	-27V<V_{CANH}<+32V	-2.0	-	+2.5	mA
CANL 隐性电流	$I_{o(reces)(CANL)}$	-27V<V_{CANH}<+32V	-2.0	-	+2.5	mA
CANH 显性电压	$V_{o(dom)(CANH)}$	V_{TXD}=0V，图 3 和图 4	3.0	3.4	4.25	V
CANL 显性电压	$V_{o(dom)(CANL)}$	V_{TXD}=0V，图 3 和图 4	0.5	1.4	1.75	V
差分电压（V_{CANH}-V_{CANL}）	$V_{i(dif)(bus)}$	V_{TXD}=0V;显性 42.5Ω<R_L<60Ω；图 5	1.5	2.0	3.0	V
		V_{TXD}=5V；无负载	-50	0	+50	mV
CANH 短路电流	$I_{o(sc)(CANH)}$	V_{CANH}=0V; V_{TXD}=0V	-45	-70	-95	mA
CANL 短路电流	$I_{o(sc)(CANL)}$	V_{CANL}=36V; V_{TXD}=0V	45	70	100	mA
接收器差分阈值电压	$V_{i(dif)(th)}$	-12V<V_{CANH}/V_{CANL}<+12V 图 7	0.5	0.7	0.9	V
接收器差分迟滞电压	$V_{i(dif)(hys)}$	-12V<V_{CANH}/V_{CANL}<+12V 图 7	50	70	100	mV
CANH 共模输入阻抗	$R_{i(cm)(CANH)}$		15	25	35	kΩ
CANL 共模输入阻抗	$R_{i(cm)(CANL)}$		15	25	35	kΩ

共模输入电阻匹配精度	$R_{i(cm)(m)}$	$V_{CANH}=V_{CANL}$	-3	0	+3	%
差分输入电阻	$R_{i(dif)}$		25	50	75	kΩ
CANH 输入漏电流	$I_{LI(CANH)}$	V_{CC}=0V; V_{CANH}=5V	150	200	250	μA
CANL 输入漏电流	$I_{LI(CANL)}$	V_{CC}=0V; V_{CANL}=5V	150	200	250	μA
热关断						
过热关断温度	$T_{j(sd)}$		155	165	180	℃

转换特性

（如无另外说明，V_{CC}=4.5V 至 5.5V；T_A=-40℃至+125℃；RL=60Ω）

参 数	符 号	条 件	最小	典型	最大	单位
TXD 输入到 bus 有效延迟时间	$t_{d(TXD-BUSon)}$	V_S=0 V 图 6	25	55	110	ns
TXD 输入到 bus 无效延迟时间	$t_{d(TXD-BUSoff)}$	V_S=0 V 图 6	25	60	95	ns
Bus 有效到 RXD 输出延迟时间	$t_{d(BUSon-RXD)}$	V_S=0 V 图 8	20	50	110	ns
Bus 无效到 RXD 输出延迟时间	$t_{d(BUSoff-RXD)}$	V_S=0 V 图 8	45	95	155	ns
TXD 到 RXD 延迟时间	$t_{PD(TXD-RXD)}$	V_STB=0 V	40	100	255	ns
TXD 显性超时时间	$t_{dom(TXD)}$	V_{TXD}=0 V 图 9	250	450	750	μs
显性到待机工作	t_{BUS}	待机模式	0.75	1.75	5	μs
待机模式到正常模式	$t_{d(stb-norm)}$	正常模式	5	7.5	10	μs

参数测试信息

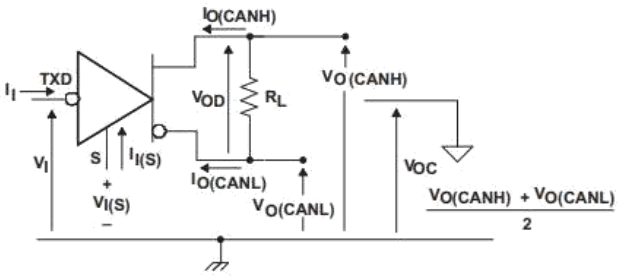


图 3：驱动电压电流测试

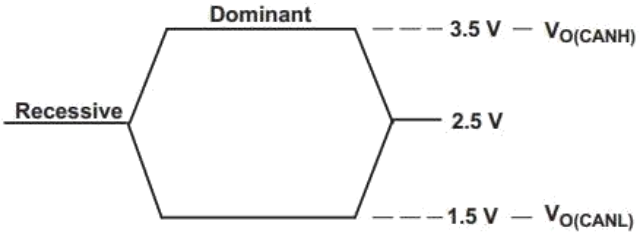


图 4：总线逻辑状态电压定义

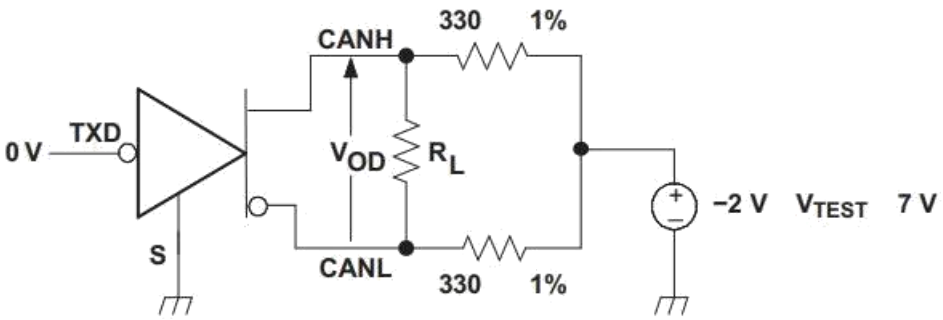


图 5：驱动 VOD 测试电路

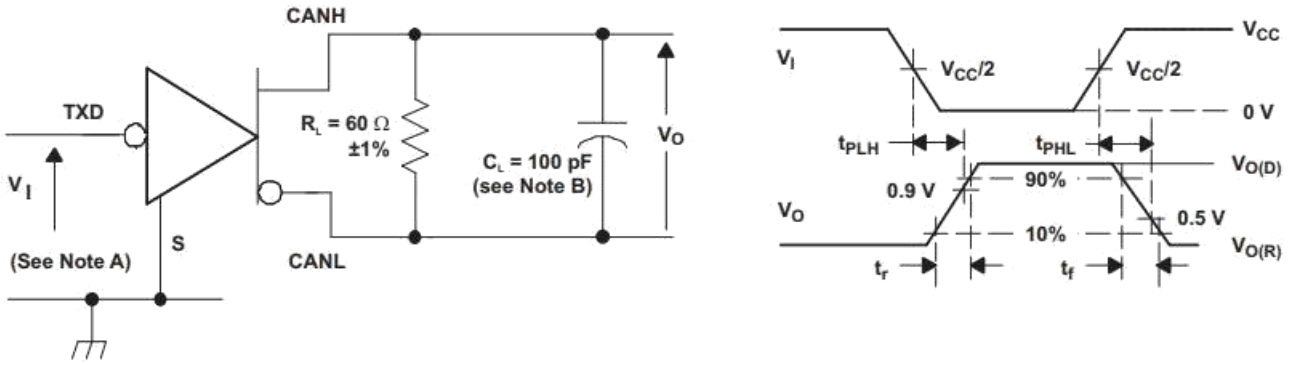


图 6：驱动器测试电路和电压波形

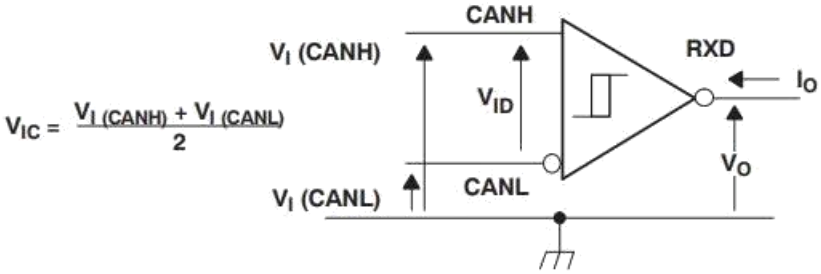


图 7：接收器电压和电流定义

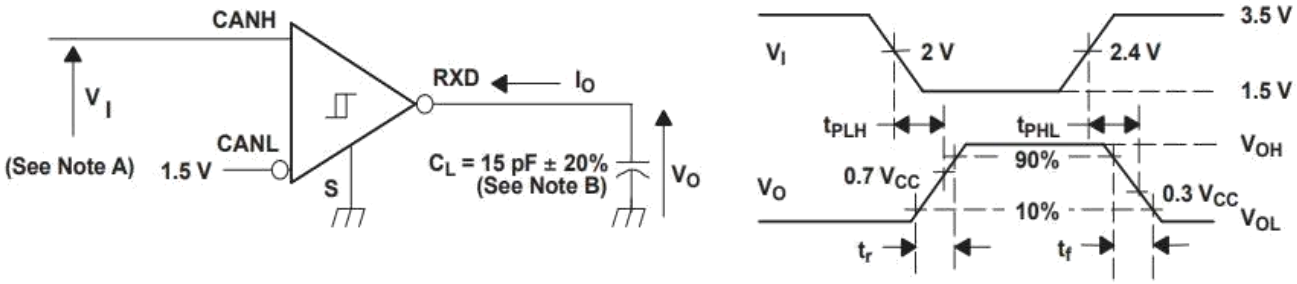


图 8：接收器测试电路和电压波形

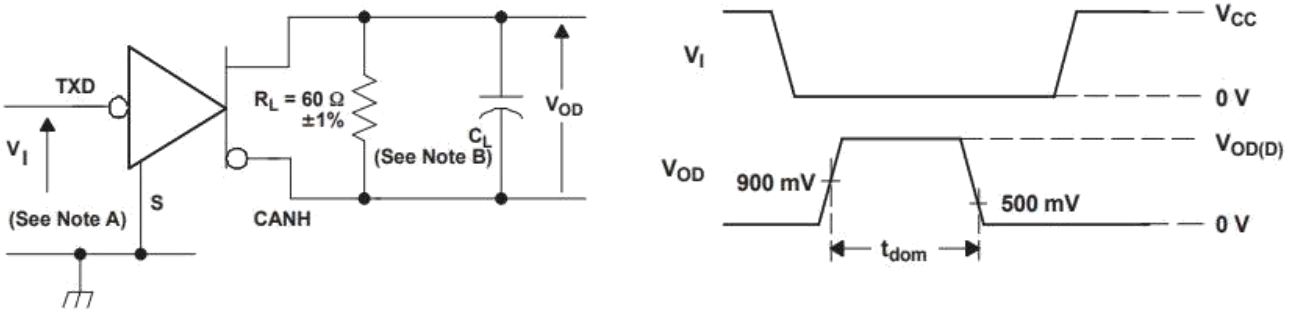


图 9：显性超时测试电路和波形

详细描述

1. 概述

TJA1040 芯片作为 CAN 协议控制器和物理总线之间的接口使用。它主要用于波特率从 60 kbps 到 1 Mbps 的高速汽车应用。它为总线提供差分传输能力，同时为 CAN 协议控制器提供差分接收能力。它完全符合“ISO 11898”标准。

2. 正常模式

通过将 STB 引脚设置为低，选择芯片的正常工作模式。CAN 总线驱动器和接收器完全工作，CAN 总线双向通信。驱动器将 TXD 引脚的数字输入信号转换为 CANH 和 CANL 引脚的差分输出电平。接收器将来自 CANH 和 CANL 引脚的差分电平转换为 RXD 引脚的数字输出信号。

3. 待机模式

在此模式下，驱动器和接收器关闭，低功耗差分接收器监控总线状态。引脚 STB 上的高电平激活低功耗接收器和唤醒滤波器，在 t_{BUS} 时间之后，CAN 总线的状态会反映在引脚 RXD 上。VCC 上的电源电流降低到最小值，以降低电磁干扰（EMI），同时对总线上唤醒标识进行辨识。在这种模式下，总线接地可将供电电流（I_{CC}）降至最低。

4. 唤醒

在待机模式下，芯片通过低功耗差分比较器监测总线。一旦低功耗差分比较器检测到显性总线电平超过时间 t_{BUS}，引脚 RXD 将变为低电平。

5. TXD显性超时

在正常模式下，CAN 驱动器有效，如果引脚 TXD 因硬件和/或软件应用程序故障而被强制为永久低电平，则“TXD 显性超时”定时器电路可防止总线被驱动为永久显性状态（阻塞所有网络通信）。显性超时定时器由引脚 TXD 上的负边沿触发。如果引脚 TXD 上的低电平持续时间超过内部定时器值，驱动器将被禁用，从而使总线进入隐性状态。显性超时定时器通过引脚 TXD 上的正边沿复位。

6. 过热保护

如果结温超过约 165℃，过热保护电路通过关闭驱动器电路来保护芯片免受损坏。由于驱动器电路耗散了大部分功率，通过关断驱动器电路可以降低了芯片的功耗和温度。芯片的其他功能不受影响。当引脚 TXD 变为高电平时，驱动器电路关闭状态会复位。当总线短路发生时，特别需要过热保护电路进行保护。

7. 过流保护

限流电路可保护芯片输出级免受意外短路至正或负电源电压造成的损坏，在这种故障情况下过流保护电路会限制流过的最大电流直到短路情况解除。

8. S_{PLIT}电路

引脚 SPLIT 提供 0.5VCC 的稳定直流电压。它仅在正常模式下打开。在待机模式下，引脚 SPLIT 悬浮。V_{SPLIT} 电路可以通过连接 SPLIT 引脚到输出电路共模端来稳定隐性共模电压。

9. 功能表

TJA1040 的驱动器和接收器功能表见下表 1 和表 2（H=高电平，L=低电平，Open=输入开路，Z=高阻态，?=不确定态）。

驱动器				
输入		输出		总线状态
TXD	STB	CANH	CANL	
L	L	H	L	显性
H	L	Z	Z	隐性
Open	X	Z	Z	隐性
X	H or Open	Z	Z	隐性

表 1： 驱动器逻辑功能表

接收器			
差分输入 VID=VCANH-VCANL	STB	输出 RXD	总线状态
V_{ID}≥0.9V	L	L	显性
V_{ID}≥1.15V	H or Open	L	显性
0.5V<V_{ID}<0.9V	X	?	?
VID≤0.5V	X	H	隐性
Open	X	H	隐性

表 2： 接收器逻辑功能表

产品应用

1.应用信息

在器件通电运行后，CAN 总线有两种状态；显性和隐性。显性总线状态是当总线被差分驱动时，对应于 TXD 和 RXD 引脚为逻辑低电平。见图 10。

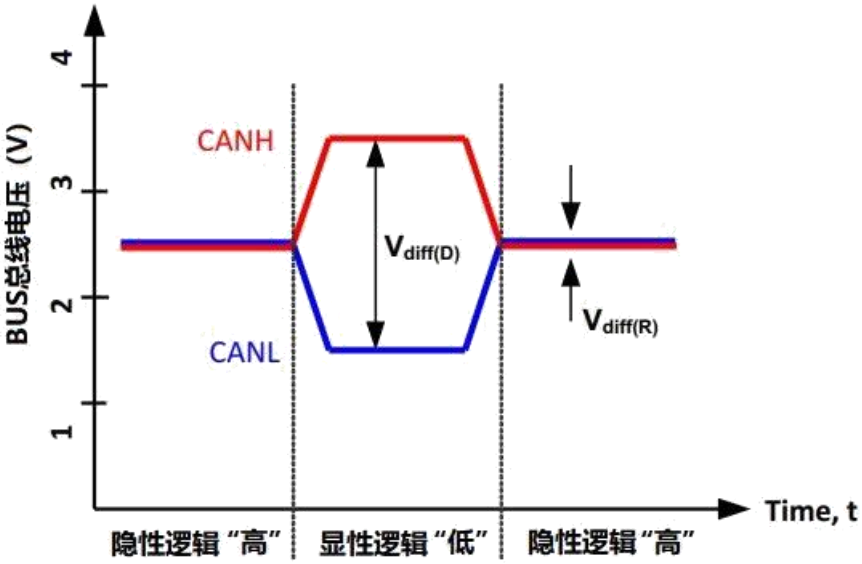


图 10. Bus 总线状态

这些 CAN 收发器通常用于具有包括 CAN 协议的链路层的主机 MCU 或 FPGA 的应用中。网络上总线两端的不同节点通常通过使用 120Ω阻抗特性的双绞线进行连接。

2.典型应用方案

TJA1040 典型应用方案如下图 11 所示：

CAN 总线大量节点需要 TJA1040 这类具有高输入阻抗和宽共模范围的收发器收发器。ISO 11898-2 规定了 60Ω负载（两个 120Ω终端电阻器并联）条件下，驱动器差分输出必须大于 1.5 V。对于 CAN 网络设计，必须考虑系统和布线的信号损耗、寄生负载、网络不平衡、地电平的偏移、信号完整性等因素，因此实际的最大节点数需要留有足够的裕度。通过细致的系统设计和数据速率的折衷考虑，总线长度也可以超过最初的 ISO 11898 标准规定的 40 米。例如，CAN open 网络设计，通过终端电阻、布线发生变化，减少节点数少于 64 个，以及降低通信速率等设计可以实现总线长度达到 1 公里。基于对原始 ISO 11898CAN 标准的各种扩展以及增加的附加标准，CAN 网络具有各种设计灵活性优势。

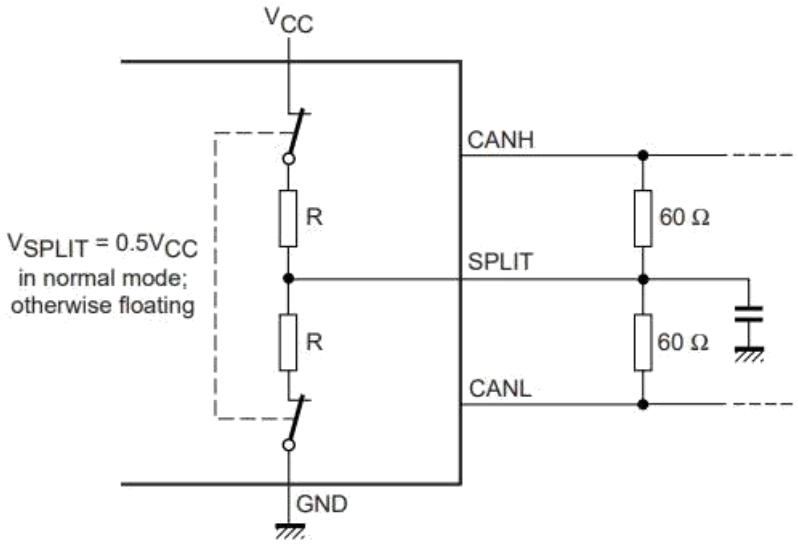


图 11：SPLIT 典型应用方案

3.CAN终端方案

ISO 11898 标准规定互连为 120Ω的双绞线缆（屏蔽或非屏蔽）特性阻抗（Z_O）。应在线缆终端的两 端使用等于线缆阻抗特性的电阻以防止信号反射。连接节点末端的接入线到总线的距离应保持尽可能短，以最小化信号反射。

总线两端的匹配终端通常是 120Ω电阻。如果需要对总线的共模电压进行滤波和稳定，可使用拆分终端方案（见图 12）。拆分终端方案使用两个 60Ω电阻，两个电阻中间有一个电容接地。拆分终端方案可以消除信号传输开始和结束时总线共模电压的波动，从而改善总线网络的电磁辐射。

需要小心确定端接电阻的额定功率。典型最坏的故障情况是，如果系统电源和接地在终端电阻上短路，这将导致通过终端电阻的电流比 CAN 收发器的限流电流高得多。

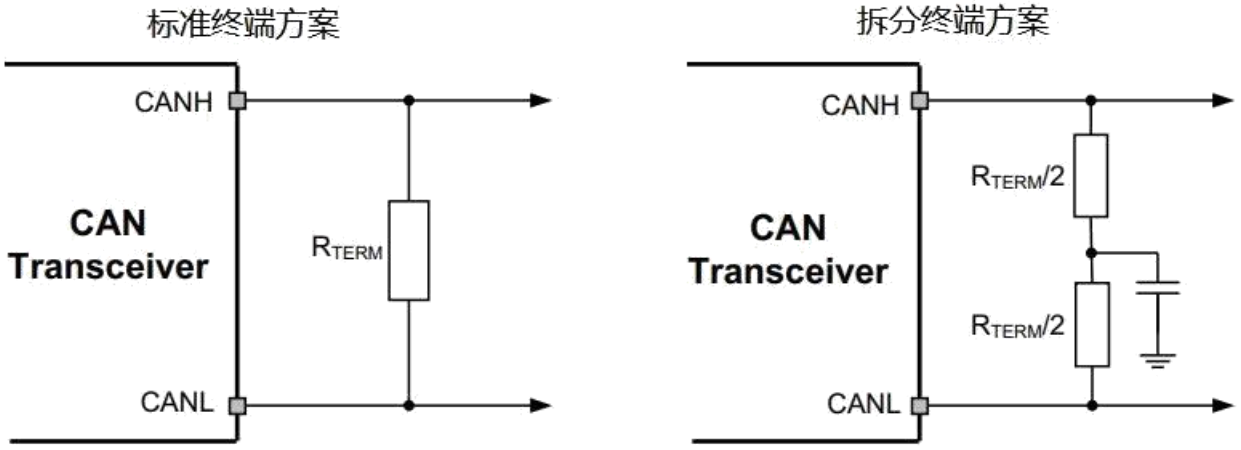


图 12：CAN 终端应用方案

系统介绍

1.系统介绍

TJA1040 CAN 收发器是一种 5 伏 CAN 收发器，符合或超过 ISO 11898 标准的规格，适用于控制器局域网的应用。

2.差分信号

CAN 是一种差分总线，互补信号通过两根导线发送，两根导线之间的电压差定义了总线的逻辑状态。差分的 CAN 接收器监测此电压并用单端逻辑电平的输出信号来显示总线的状态。

CAN 驱动器 CANH 和 CANL 在显性状态下产生差分电压。根据 ISO 11898 标准的规定，TJA1040 在 60Ω 负载上的显性差分输出电压为 2 V。图 13 显示了 200kbps 通信速率条件下显性状态 TJA1040 的 CANH、CANL 和其差分波形。

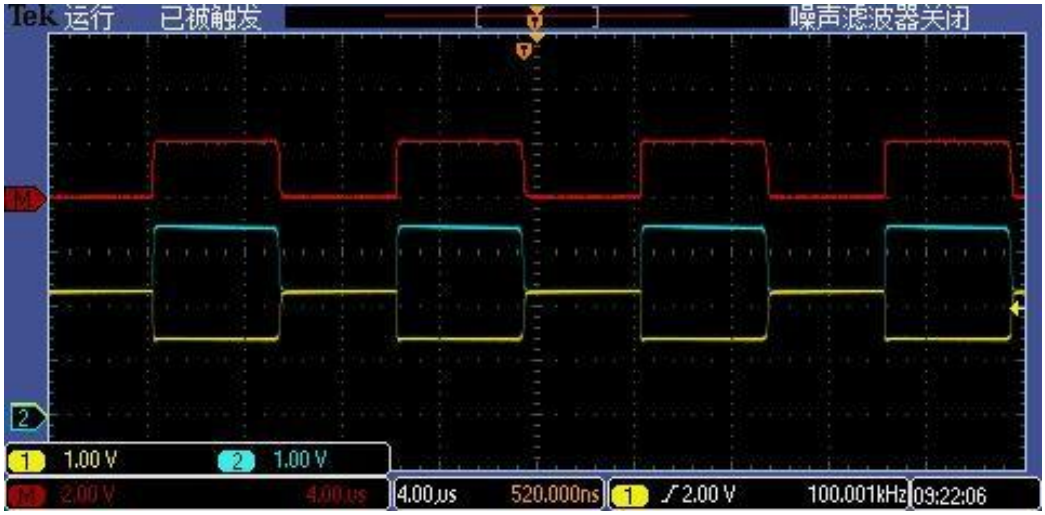


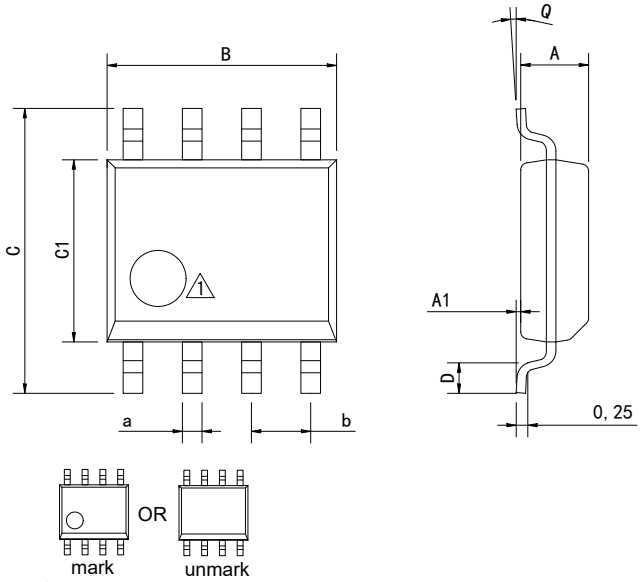
图 13：CANH/CANL 和差分波形

3.共模信号

共模信号是两条差分接收信号线的平均电压。共模信号来自 CAN 驱动器、接地噪声和总线耦合噪声。因为偏置器件的隐性状态的电压取决于 VCC，VCC 的任何噪声或变化都会对总线看到的偏置电压产生影响。TJA1040 CAN 收发器的隐性偏置电压设置为 0.5×VCC，以符合 ISO 11898-2 CAN 标准。

封装外形尺寸

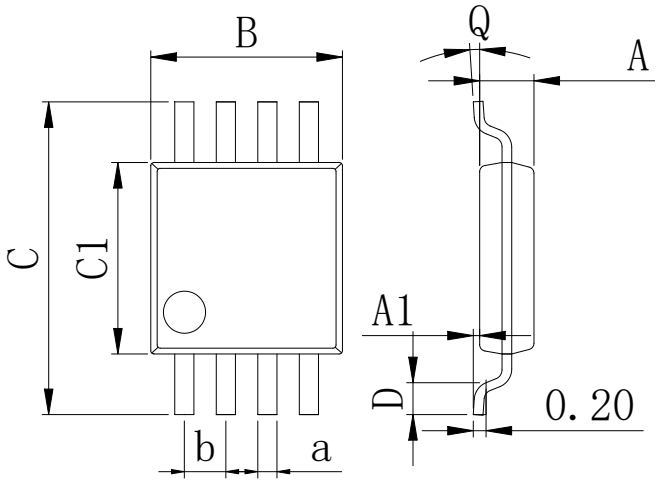
SOP-8



① Package top mark may be in lower left corner or unmark

Dimensions In Millimeters(SOP-8)									
Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	1.35	0.05	4.90	5.80	3.80	0.40	0°	0.35	1.27 BSC
Max:	1.55	0.20	5.10	6.20	4.00	0.80	8°	0.45	

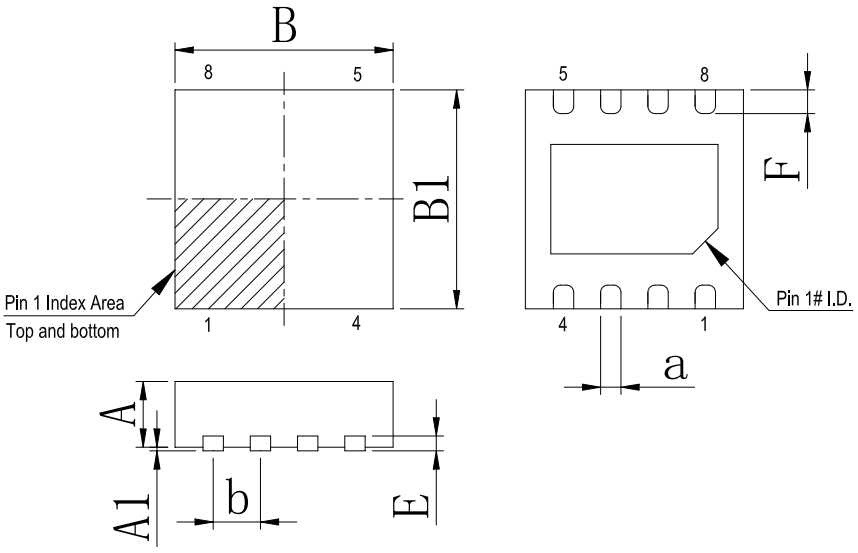
MSOP-8



Dimensions In Millimeters(MSOP-8)									
Symbol:	**A**	**A1**	**B**	**C**	**C1**	**D**	**Q**	**a**	**b**
Min:	0.80	0.05	2.90	4.75	2.90	0.35	0°	0.25	0.65 BSC
Max:	0.90	0.20	3.10	5.05	3.10	0.75	8°	0.35	

封装外形尺寸

DFN-8 3*3



Dimensions In Millimeters(DFN-8 3*3)								
Symbol:	**A**	**A1**	**B**	**B1**	**E**	**F**	**a**	**b**
Min:	0.85	0.00	2.90	2.90	0.20	0.30	0.20	0.65 BSC
Max:	0.95	0.05	3.10	3.10	0.25	0.50	0.34	

修订历史

版本编号	日期	修改内容	页码
V1.0	2014-12	新修订	1-15
V1.1	2016-7	文档重新格式化	1-15
V1.2	2024-11	更新引脚焊接温度	4
V1.3	2025-7	新增 MSOP8、DFN-8 封装	1
V1.4	2025-12	更新重要声明、更新 SOP-8 封装尺寸图	13、16

重要声明：

华冠半导体保留未经通知更改所提供的产品和服务。客户在订货前应获取最新的相关信息，并核实这些信息是否最新且完整的。华冠半导体对篡改过的文件不承担任何责任或义务。

客户在使用华冠半导体产品进行系统设计和整机制造时有责任遵守安全标准并采取安全措施。您将自行承担以下全部责任：针对您的应用选择合适的华冠半导体产品； 设计、验证并测试您的应用；确保您的应用满足相应标准以及任何其他安全、安保或其他要求。以避免潜在风险可能导致人身伤害或财产损失情况的发生。

华冠半导体产品未获得生命支持、军事、航空航天等领域应用之许可，华冠产品既不预期也不保证用于此类系统或设备，任何故障或失效都可能导致人员伤亡或严重财产损失。此类应用被视为"不安全的使用"。不安全的使用包括但不限于：手术器械、原子能控制仪器、飞机或航天器仪器、车辆使用的动力、制动或安全系统的控制或操作、交通信号仪器等所有类型的安全装置，以及旨在支持或维持生命的其他应用。华冠半导体将不承担产品在这些领域"不安全的使用"造成的后果，使用方需自行评估及承担风险，因使用方超出该产品适用领域使用所产生的一切问题和责任、损失由使用方自行承担，与华冠半导体无关，使用方不得以本协议条款向华冠半导体主张任何赔偿责任，若因使用方这种"不安全的使用"行为造成第三方向华冠半导体提出索赔，使用方应赔偿由此给华冠半导体造成的损害和责任。

华冠半导体所生产半导体产品的性能提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做出任何明示或暗示的担保，测试和其他质量控制技术的使用只限于华冠半导体的质量保证范围内。每个器件并非所有参数均需要检测。

华冠半导体的文档资料，授权您仅可将这些资源用于研发本资料所述的产品的应用。您无权使用任何其他华冠半导体知识产权或任何第三方知识产权。严禁对这些资源进行其他复制或展示，您应全额赔偿因在这些资源的使用中对华冠半导体及其代理造成的任何索赔、损害、成本、损失和债务，华冠半导体对此概不负责。