产品特征

- 低输入电流
- 宽工作电压范围：2.0V to 6.0V
- 低静态功耗
- 缓 冲 输 入
- 封装形式：DIP-14 、SOP-14 和 TSSOP-14



DIP-14



SOP-14


TSSOP-14

产品用途

- 同步反相时钟输入
- 工控应用（如抢答器，程控设备）等
- 对开关进行去抖
- 对数字信号进行反相
- 数字逻辑驱动
- 其它应用领域

产品订购信息

产品名称	封装	打印名称	包装	包装数量
74HC14DN	DIP-14	74HC14D	管装	1000 只/盒
74HC14DM/TR	SOP-14	74HC14D	编带	2500 只/盘
74HC14DMT/TR	TSSOP-14	HC14D	编带	2500 只/盘

产品简介

74HC14D 是一款采用先进 CMOS 技术设计的低功耗逻辑门集成电路。它内部集成有六组具有施密特触发输入的独立反相器。

引脚排列图

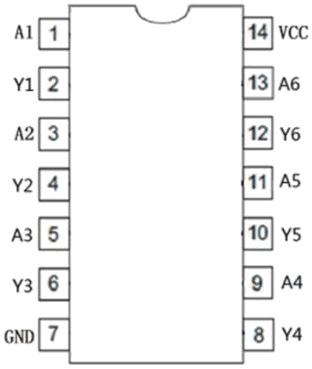


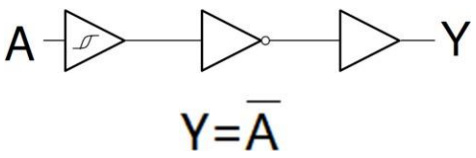
图 3、引脚排列图

引脚说明

管脚序号 DIP/SOP/TSSOP	管脚定义	管脚序号 DIP/SOP/TSSOP	管脚定义
1	A1	14	VCC
2	Y1	13	A6
3	A2	12	Y6
4	Y2	11	A5
5	A3	10	Y5
6	Y3	9	A4
7	GND	8	Y4

注: A----代表输入 Y----代表输出

原理逻辑图



真值表

输入	输出
nA	nY
L	H
H	L

注：H=高电平 L=低电平

极限参数

参数	符号	极限值	单位
工作电压	V_{CC}	6.5	V
输入/输出电压	V_{IN}、V_{OUT}	-0.3-Vcc+0.3V	V
输出电流	I_{OUT}	±25	mA
VCC 或GND 电流	I_{CC}	±50	mA
耗散功率	P_D	500	mW
工作温度	T_A	-40-85	℃
存储温度	T_S	-65~150	℃
引脚焊接温度	T_L	260,10s	℃

注：极限参数是指无论在任何条件下都不能超过的极限值。如果超过此极限值，将有可能造成产品劣化等物理性损伤； 同时在接近极限参数下，不能保证芯片可以正常工作。

推荐工作条件

项目	符号	最小值	典型值	最大值	单位
工作电压	V_{CC}	2	5	6	V
输入输出电压	V_{IN}、Vout	0		VCC	V
工作温度	T_A	-40		85	℃

电学特性

直流电学特性（Ta=25℃）

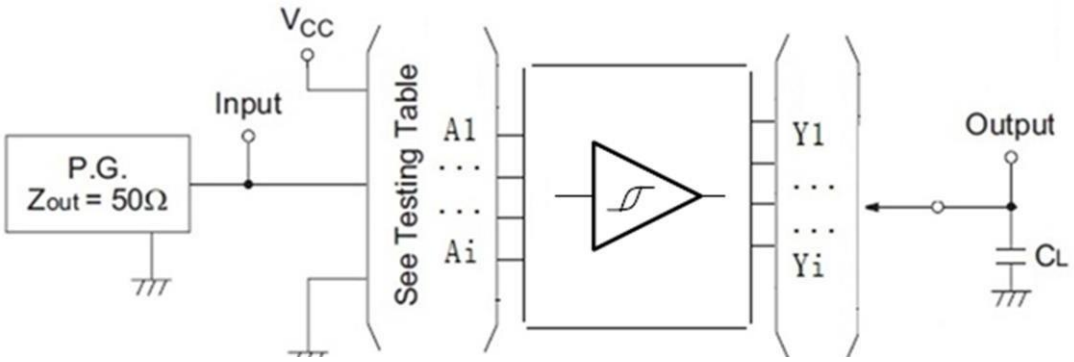
符号	项目	测试条件		VCC（V）	最小值	典型值	最大值	单位
V_{T+}	高电平切换阈值电压			2.0	-	1.3	-	V
				4.5	-	2.6	-	V
				6.0	-	3.4	-	V
V_{T-}	低电平切换阈值电压			2.0	-	0.8	-	V
				4.5	-	1.5	-	V
				6.0	-	1.8	-	V
ΔVT	迟滞电压（V_{T+}-V_{T-}）			2.0	-	0.5	-	V
				4.5	-	1.2	-	V
				6.0	-	1.6	-	V
V_{OH}	高电平输出电压	V_I=V_{T-}min,$\|I_{OUT}\|$≤20μA		2.0	1.9	1.99	-	V
				4.5	4.4	4.49	-	V
				6.0	5.9	5.99	-	V
		V_I=	$\|I_{OUT}\|$≤4.0mA	4.5	3.7	4.3	-	V
		V_{T-}min	$\|I_{OUT}\|$≤5.2mA	6.0	5.2	5.8	-	V
V_{OL}	低电平输出电压	V_I=V_{T+}max ,$\|I_{OUT}\|$≤20μA		2.0	-	0.01	0.1	V
				4.5	-	0.01	0.1	V
				6.0	-	0.01	0.1	V
		V_I=	$\|I_{OUT}\|$≤4.0mA	4.5	-	0.10	0.25	V
		V_{T+}max	$\|I_{OUT}\|$≤5.2mA	6.0	-	0.10	0.25	V
I_{IN}	输入电流	V_I=V_{CC} or GND		6.0	-	0.01	1	uA
I_{CC}	工作电流	V_I=V_{CC} or GND,I_{OUT}=0μA		6.0	-	0.5	20	uA

交流电学特性（Ta=25℃ V_{CC}=5.0V，t_r=t_f≤20ns见测试方法。）

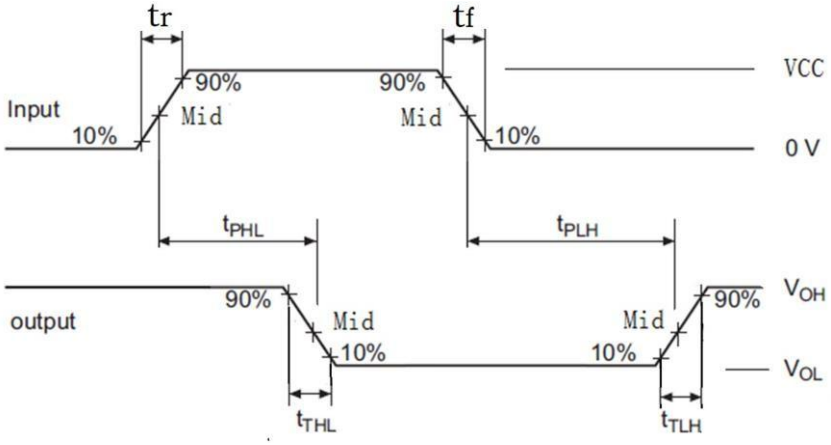
项目	符号	测试条件	最小值	典型值	最大值	单位
传输延迟时间 A to Y	t_{PHL}	C_L=47pF		25		ns
	t_{PLH}	C_L=47pF		30		ns
Y 输出 上升\下降沿时间	t_{THL}	C_L=47pF		25		ns
	t_{TLH}	C_L=47pF		25		ns

测试方法

1、测试接线图



1、波形测量示意图



注：1、See Testing Table 指交流电学特性表中相应测试项目；

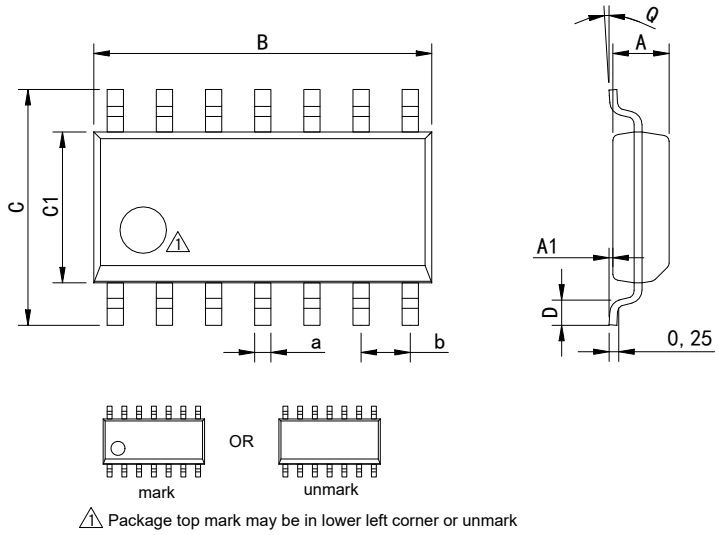
2、CL 电容为外接贴片电容（0805），靠近输出管脚接入，电容地靠近芯片 GND；

3、Input: 端口输入电平，f=1MHz,D=50%；tr=tf≤20ns；

4、Output: Y 端输出测试。

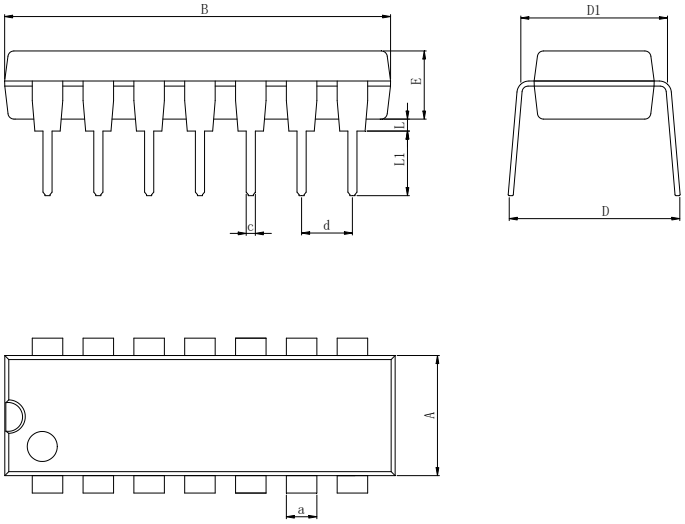
封装外型尺寸

SOP-14



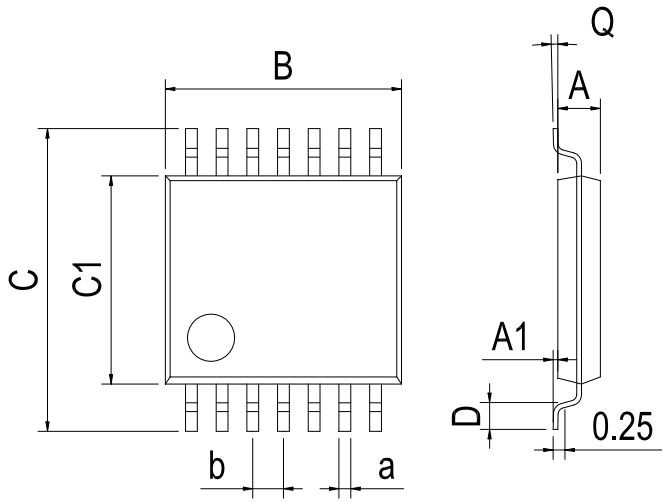
Dimensions In Millimeters(SOP-14)									
Symbol:	**A**	**A1**	**B**	**C**	**C1**	**D**	**Q**	**a**	**b**
Min:	1.35	0.05	8.55	5.80	3.80	0.40	0°	0.35	1.27 BSC
Max:	1.55	0.20	8.95	6.20	4.00	0.80	8°	0.45	

DIP-14



Dimensions In Millimeters(DIP-14)										
Symbol:	A	B	D	D1	E	L	L1	a	c	d
Min:	6.10	18.94	8.10	7.42	3.10	0.50	3.00	1.50	0.40	2.54 BSC
Max:	6.68	19.56	10.9	7.82	3.55	0.70	3.60	1.55	0.50	

TSSOP-14



Dimensions In Millimeters(TSSOP14)									
Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	0.85	0.05	4.90	6.20	4.30	0.40	0°	0.20	0.65 BSC
Max:	0.95	0.20	5.10	6.60	4.50	0.80	8°	0.25	

修订历史

版本编号	日期	修改内容	页码
V1.0	2018-1	新修订	1-9
V1.1	2023-8	更新封装、更新 DIP-14 尺寸	1、6
V1.2	2024-11	更新工作温度范围、更新引脚焊接温度	3
V1.3	2025-9	更新重要声明、更新 SOP-14 封装尺寸图	6、9
V1.4	2026-4	将极限参数单个管脚输出电流更新为输出电流	3

重要声明：

华冠半导体保留未经通知更改所提供的产品和服务。客户在订货前应获取最新的相关信息，并核实这些信息是否最新且完整的。华冠半导体对篡改过的文件不承担任何责任或义务。

客户在使用华冠半导体产品进行系统设计和整机制造时有责任遵守安全标准并采取安全措施。您将自行承担以下全部责任：针对您的应用选择合适的华冠半导体产品； 设计、验证并测试您的应用；确保您的应用满足相应标准以及任何其他安全、安保或其他要求。以避免潜在风险可能导致人身伤害或财产损失情况的发生。

华冠半导体产品未获得生命支持、军事、航空航天等领域应用之许可，华冠产品既不预期也不保证用于此类系统或设备，任何故障或失效都可能导致人员伤亡或严重财产损失。此类应用被视为"不安全的使用"。不安全的使用包括但不限于：手术器械、原子能控制仪器、飞机或航天器仪器、车辆使用的动力、制动或安全系统的控制或操作、交通信号仪器等所有类型的安全装置，以及旨在支持或维持生命的其他应用。华冠半导体将不承担产品在这些领域"不安全的使用"造成的后果，使用方需自行评估及承担风险，因使用方超出该产品适用领域使用所产生的一切问题和责任、损失由使用方自行承担，与华冠半导体无关，使用方不得以本协议条款向华冠半导体主张任何赔偿责任，若因使用方这种"不安全的使用"行为造成第三方向华冠半导体提出索赔，使用方应赔偿由此给华冠半导体造成的损害和责任。

华冠半导体所生产半导体产品的性能提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做出任何明示或暗示的担保，测试和其他质量控制技术的使用只限于华冠半导体的质量保证范围内。每个器件并非所有参数均需要检测。

华冠半导体的文档资料，授权您仅可将这些资源用于研发本资料所述的产品的应用。您无权使用任何其他华冠半导体知识产权或任何第三方知识产权。严禁对这些资源进行其他复制或展示，您应全额赔偿因在这些资源的使用中对华冠半导体及其代理造成的任何索赔、损害、成本、损失和债务，华冠半导体对此概不负责。